

# Module description

for the degree programme

Master of Science Information  
and Communication Technology

(Version of examination regulation: 20222)

for the summer term 2024

# Table of contents

Master's module (1999).....	9
Research project (1992).....	11
Compulsory modules	
Communication Electronics (92731).....	14
Design of Integrated Circuits I (96591).....	17
Hardware-software-co-design (43490).....	19
Compulsory elective module	
Analogue electronic systems (96500).....	22
Architectures for digital signal processing (96010).....	24
Design of mixed-signal circuits (96200).....	26
Digitale elektronische Systeme (96090).....	28
Information theory and coding (93601).....	30
Integrated navigation systems (96101).....	34
Machine learning in signal processing (48440).....	36
Medical electronics (96030).....	38
Modelling and simulation of circuits and systems (43911).....	40
Satellite communication (43460).....	44
Test integrierter Schaltungen (44000).....	48
Transceiver system design (96621).....	52
VHDL Hardware description language (96750).....	54
Compulsory elective module	
Communication systems (43950).....	57
Computer architecture (333815).....	59
Computer architecture (798810).....	61
Conceptual modelling (93130).....	63
CPU Design with VHDL (CPU) (211243).....	65
CPU Design with VHDL (Focus on CPUs) (169383).....	67
CPU Design with VHDL (Focus on VHDL) (436348).....	68
Dependable real-time systems (lecture with exercises) (876012).....	70
Distributed systems (lecture with extended exercises) (743260).....	73
Foundations of compiler construction (44240).....	76
Introduction to modern cryptography (93015).....	84
Lecture and tutorial: Distributed systems (649073).....	86
Lecture and tutorial: Fault-tolerant software architectures (869140).....	89
Lecture and tutorial: Middleware - Cloud computing (557235).....	91
Operating systems (lectures with extend exercises) (820947).....	94
Operating systems (lecture with exercises) (150033).....	97
Parallel systems (43510).....	100
Parallel systems with extended exercises (740665).....	103
Real-time systems (707303).....	106
Real-time systems 2 - dependable real-time systems (939179).....	111
Real-time systems with extended exercises (179490).....	114
Reconfigurable computing (43195).....	119
Reconfigurable computing (lecture with extended exercises) (110334).....	122
Simulation and modelling I (97090).....	125
Swarm Intelligence (44500).....	128
Test- und Analyseverfahren zur Software-Verifikation und Validierung (43200).....	130
Compulsory modules	
Communication Systems (43955).....	133
Information theory and coding (93601).....	135

Mobile communications (43141).....	139
Quality of service in communication systems (44362).....	141
Compulsory elective module	
Advanced communication networks (151664).....	144
Advanced topics in perceptual audio coding (96875).....	148
Channel coding (96270).....	150
Communications electronics 1 (92730).....	154
Communication structures (96801).....	157
Equalisation and adaptive systems for digital communications (43400).....	159
Global navigation satellite systems (96401).....	162
Image, video and multidimensional signal processing (96312).....	164
Integrierte Schaltungen für Funkanwendungen (96260).....	167
Machine learning in communications (668129).....	168
Machine learning in signal processing (48440).....	169
Medical electronics (96030).....	171
MIMO communication systems (96300).....	173
Optical communication networks (849203).....	175
Optical communication systems (92400).....	178
Satellite communication (43460).....	180
Schaltungen und Systeme der Übertragungstechnik (96410).....	184
Statistical signal processing (96430).....	186
Transmission and detection for advanced mobile communications (43420).....	189
Compulsory elective module	
Advanced networking LEx (869547).....	193
AI-enabled wireless networks (93172).....	196
Approximate computing (965820).....	199
Concurrent systems (554695).....	201
Connected mobility and autonomous driving (593320).....	202
Deep learning (901895).....	204
Introduction to modern cryptography (93015).....	206
Pattern recognition (44130).....	208
Simulation and modelling I (97090).....	211
Compulsory modules	
Communication Systems (43955).....	215
Image and video compression (96311).....	217
Pattern recognition (44130).....	220
Statistical signal processing (96430).....	223
Compulsory elective module	
Advanced communication networks (151664).....	227
Advanced topics in perceptual audio coding (96875).....	231
Auditory models (947709).....	233
Channel coding (96270).....	234
Digitale elektronische Systeme (96090).....	238
Image, video and multidimensional signal processing (96312).....	240
Information theory and coding (93601).....	243
Integrated navigation systems (96101).....	247
Machine learning in communications (668129).....	249
Machine learning in signal processing (48440).....	250
Mobile communications (43141).....	252
Music processing - Analysis (302148).....	254
Music processing - synthesis (502007).....	257
Radar signal processing (44400).....	259
Signal analysis (250058).....	262

Speech enhancement (96880).....	264
Speech enhancement (oral examination) (788996).....	266
Transforms in signal processing (498723).....	268
Virtual vision (96314).....	270
Compulsory elective module	
Computer graphics (43821).....	273
Conceptual modelling (93130).....	276
Diagnostic medical image processing (44150).....	278
eBusiness technologies and evolutionary information systems (47576).....	280
Hardware-software-co-design (502509).....	284
Hardware-software-co-design (Lecture with extended exercises) (292952).....	287
Implementation of database systems (93020).....	291
Interventional medical image processing (44140).....	294
Multimedia security (330467).....	296
Pattern analysis (44120).....	298
Quality of service in communication systems (472330).....	301
Real-time systems (707303).....	303
Real-time systems 2 - dependable real-time systems (939179).....	308
Real-time systems with extended exercises (179490).....	311
Scientific visualization (43722).....	316
Elective modules from EEI and Computer Science	
Advanced communication networks (151664).....	319
Advanced forensic computing (393750).....	323
Advanced networking LEx (869547).....	324
Advanced topics in perceptual audio coding (96875).....	327
AI-enabled wireless networks (93172).....	329
Analogue electronic systems (96500).....	332
Approximate computing (965820).....	334
Architectures for digital signal processing (96010).....	336
Artificial intelligence I (894856).....	338
Auditory models (947709).....	340
Body area communications (816185).....	341
Channel coding (96270).....	343
Cognitive neuroscience for AI developers (44445).....	347
Communication Electronics (92731).....	349
Communications electronics 1 (92730).....	352
Communication structures (96801).....	355
Communication systems (43950).....	357
Communication Systems (43955).....	359
Computer architecture (333815).....	361
Computer architecture (798810).....	363
Computer graphics (43821).....	365
Conceptual modelling (93130).....	368
Concurrent systems (554695).....	370
Connected mobility and autonomous driving (593320).....	371
Control engineering A (Foundations) (92650).....	373
CPU Design with VHDL (Focus on CPUs) (169383).....	375
CPU Design with VHDL (Focus on VHDL) (436348).....	376
Cyber-physical systems (451696).....	378
Deep learning (901895).....	380
Deep learning for beginners (93330).....	382
Dependable real-time systems (lecture with exercises) (876012).....	384
Design of Integrated Circuits I (96591).....	387

Design of mixed-signal circuits (96200).....	389
Diagnostic medical image processing (44150).....	391
Digital communications (47800).....	393
Digitale elektronische Systeme (96090).....	395
Distributed systems (lecture with extended exercises) (743260).....	397
eBusiness technologies and evolutionary information systems (47576).....	400
Equalisation and adaptive systems for digital communications (43400).....	404
Foundations of compiler construction (44240).....	407
Global navigation satellite systems (96401).....	415
Hardware-software-co-design (502509).....	417
Hardware-software-co-design (Lecture with extended exercises) (292952).....	420
Heterogeneous computing architectures online (275245).....	424
Image and video compression (96311).....	427
Image and video compression (96310).....	430
Image, video and multidimensional signal processing (96312).....	433
Implementation of database systems (93020).....	436
Information theory and coding (93601).....	439
Information visualization (299892).....	443
Integrated navigation systems (96101).....	446
Integrierte Schaltungen für Funkanwendungen (96260).....	448
Interventional medical image processing (44140).....	449
Introduction to deep learning (43405).....	451
Introduction to machine learning (65718).....	454
Introduction to modern cryptography (93015).....	457
Knowledge discovery in databases with tutorial (43961).....	459
Lecture and advanced tutorial: Middleware - Cloud computing (722831).....	462
Lecture and tutorial: Automotive communication (716033).....	465
Lecture and tutorial: Fault-tolerant software architectures (869140).....	468
Lecture and tutorial: Middleware - Cloud computing (557235).....	470
Lecture and tutorial: Virtual machines (202041).....	473
Lecture, tutorial and laboratory: Virtual machines (462793).....	475
Machine learning in communications (668129).....	477
Machine learning in signal processing (48440).....	478
Medical electronics (96030).....	480
MIMO communication systems (96300).....	482
Mobile communications (43141).....	484
Modelling and simulation of circuits and systems (43911).....	486
Molecular communications (454183).....	490
Multimedia security (330467).....	492
Music processing - Analysis (302148).....	494
Music processing - synthesis (502007).....	497
Numerical methods for semiconductor components (92503).....	499
Numerics for engineers II (64631).....	500
Operating systems (lectures with extend exercises) (820947).....	501
Operating systems (lecture with exercises) (150033).....	504
Optical communication networks (849203).....	507
Optical communication systems (92400).....	510
Parallel systems with extended exercises (740665).....	512
Pattern analysis (44120).....	515
Pattern recognition (44130).....	518
Programming and architecture of computer clusters (399289).....	521
Quality of service in communication systems (44362).....	522
Quality of service in communication systems (472330).....	524



Radar, RFID and wireless sensor systems (RWS) (96316).....	526
Radar signal processing (44400).....	528
Real-time systems (707303).....	531
Real-time systems 2 - dependable real-time systems (939179).....	536
Real-time systems with extended exercises (179490).....	539
Reconfigurable computing (43195).....	544
Reconfigurable computing (lecture with extended exercises) (110334).....	547
Reconfigurable computing (lecture with extended exercises) (110334).....	550
Satellite communication (43460).....	553
Schaltungen und Systeme der Übertragungstechnik (96410).....	557
Scientific visualization (43722).....	559
Security in embedded hardware (172338).....	561
Signal analysis (250058).....	563
Simulation and modelling I (97090).....	565
Software development in large projects (93160).....	568
Speech and Language Processing (44455).....	570
Speech enhancement (96880).....	572
Statistical signal processing (96430).....	574
Swarm Intelligence (44500).....	577
Test integrierter Schaltungen (44000).....	579
Test- und Analyseverfahren zur Software-Verifikation und Validierung (43200).....	583
Transceiver system design (96621).....	585
Transforms in signal processing (498723).....	587
Transmission and detection for advanced mobile communications (43420).....	589
Verifikation digitaler Systeme (92280).....	592
VHDL Hardware description language (96750).....	594
Virtual vision (96314).....	596
<b>Elective modules from the Faculty of Engineering or Faculty of Sciences</b>	
Auditory models (947709).....	599
Body area communications (816185).....	600
Cognitive neuroscience for AI developers (44445).....	602
Communication Electronics (92731).....	604
Communication Systems (43955).....	607
Connected mobility and autonomous driving (593320).....	609
Cyber-physical systems (451696).....	611
Data science survival skills (47677).....	613
Deep learning for beginners (93330).....	615
Dependable real-time systems (lecture with exercises) (876012).....	617
Design of Integrated Circuits I (96591).....	620
Diagnostic medical image processing (44150).....	622
Digitalization in Clinical Psychology (47708).....	624
eBusiness technologies and evolutionary information systems (47576).....	626
Experimental physics for EECE I (66000).....	630
Experimental physics for EECE II (66010).....	632
Human computer interaction (645618).....	634
Image and video compression (96311).....	637
Image and video compression (96310).....	640
Image, video and multidimensional signal processing (96312).....	643
Information visualization (299892).....	646
Introduction to deep learning (43405).....	649
Introduction to machine learning (65718).....	652
Knowledge discovery in databases with tutorial (43961).....	655
Machine learning for engineers I - Introduction to methods and tools (95067).....	658

Machine learning in signal processing (48440).....	660
Molecular communications (454183).....	662
Multimedia security (330467).....	664
Numerics for engineers II (64631).....	666
Pattern recognition (44130).....	667
Quality of service in communication systems (44362).....	670
Radar, RFID and wireless sensor systems (RWS) (96316).....	672
Reconfigurable computing (43195).....	674
Reconfigurable computing (lecture with extended exercises) (110334).....	677
Reconfigurable computing (lecture with extended exercises) (110334).....	680
Schaltungen und Systeme der Übertragungstechnik (96410).....	683
Scientific visualization (43722).....	685
Security in embedded hardware (172338).....	687
Software development in large projects (93160).....	689
Speech and Language Processing (44455).....	691
Lab course or Research Project	
Audio processing laboratory (894349).....	694
Design of SoCs (837918).....	696
Digital communication Lab (93511).....	698
Lab course image and video processing on embedded platforms (194239).....	702
Lab course machine learning in signal processing (878210).....	705
Lab course statistical signal processing (380434).....	708
Laboratory architectures for digital signal processing (182405).....	709
Laboratory course: Communications systems design (92356).....	710
Laboratory course: Embedded microcontroller systems (PEMSY) (97530).....	712
Laboratory course: High-performance analog and converter design (443121).....	715
Laboratory course: Image and video signal processing on embedded platforms (97525).....	716
Laboratory course: Mixed-signal design (504311).....	719
Laboratory course: Mobile communication (97640).....	721
Laboratory course: Photonics/Laser technology 1 (242643).....	724
Laboratory course: Photonics/Laser technology 2 (508483).....	726
Laboratory course: Statistical signal processing (97535).....	728
Laboratory course: Systematic design with programmable logic devices (PLD) (97720).....	730
Laboratory course: Testing (320376).....	731
Laboratory: Digital ASIC design (97500).....	733
Laboratory on microwave technology 2 (631385).....	735
Laborpraktikum Digitale Signalverarbeitung (97520).....	737
Laborpraktikum Multimediakommunikation (97651).....	739
Seminar: Human-robot interaction (92507).....	741
Software engineering in practice (504407).....	742
Seminar	
Advanced seminar: Cognitive science in engineering (92508).....	744
Advanced seminar on medical electronics and systems for ambient assisted living AAL (750143).....	745
Advanced seminar: Software engineering (94595).....	747
Audio processing seminar (330542).....	748
Hauptseminar Ausgewählte Kapitel der Informationstechnik (Kommunikationselektronik) (97760).....	750
Hauptseminar Ausgewählte Kapitel der Navigation und Identifikation (97770).....	752
History of computing (47637).....	754
Joint communications and sensing in wireless systems (92527).....	756

Selected areas in communications (775681).....	758
selected aspects of energy electronics (749172).....	761
Seminar: Advanced algorithms in medical image processing (47643).....	763
Seminar communication systems (B.Sc.) (609624).....	764
Seminar communication systems (M.Sc.) (986443).....	766
Seminar deep learning (514944).....	768
Seminar: Energy informatics (93656).....	769
Seminar machine learning and data analytics for industry 4.0 (903776).....	771
Seminar: Meta learning (47675).....	773
Seminar on selected topics of multimedia communications and signal processing (914949).....	774
Seminar: Visual computing (96970).....	776
Smart City: Technologies and systems (TuS) (92361).....	778
Speech technologies for speech pathologies (349413).....	779
Systems- and networks-on-a-chip (559050).....	780



1	<b>Module name</b> 1999	<b>Mastermodul (M.Sc. Information and Communication Technology 20222)</b> Master's module	<b>30 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	The master's thesis usually deals with a scientific topic from the chosen area of study.
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>- acquire the ability to pursue a scientific problem over a longer period of time and to work independently on the corresponding subject area within a given time limit</li> <li>- develop independent ideas and concepts to solve scientific problems</li> <li>- deal with theories, terminologies, special features, limitations and doctrines of the subject in an in-depth and critical manner and reflect on them</li> <li>- are able to apply and develop appropriate scientific methods independently - also in new and unfamiliar as well as interdisciplinary contexts - and to present the results in a scientifically appropriate form</li> <li>- are able to present subject-related content clearly and appropriately to the target group in writing (and, if necessary, orally) and to defend it argumentatively</li> <li>- expand their planning and structuring skills in the implementation of a thematic project</li> </ul>
7	<b>Prerequisites</b>	As a rule, the master's thesis can only be started after all other modules have been passed. Early admission is possible if 80 ECTS from the Master's program are proven.
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Pflichtmodul Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>schriftlich (6 Monate)</p> <p>All full-time professors at the Departments of Electrical Engineering and Computer Science are entitled to award the Master's thesis.</p> <p>The master thesis is to be set in such a way that it can be completed within six months with a processing time of approx. 900 hours.</p> <p>The master thesis includes at least one presentation followed by a discussion of the results of the Master's thesis; the date for the final presentation is will be set by the supervising teacher.</p> <p>Length: approx. 60-80 pages, Presentation: approx. 30 min.</p>
11	<b>Grading procedure</b>	<p>schriftlich (100%)</p> <p>Proportion in the calculation of the module grade: 100%.</p>
12	<b>Module frequency</b>	no Module frequency information available!

13	<b>Resit examinations</b>	The exams of this moduls can only be resit once.
14	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
15	<b>Module duration</b>	?? semester (no information for Module duration available)
16	<b>Teaching and examination language</b>	
17	<b>Bibliography</b>	

1	<b>Module name</b> 1992	<b>Forschungsprojekt (M.Sc. Information and Communication Technology 20222)</b> Research project	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	In the research project, the practice of scientific work in research at an ICT chair or in a company with which there is a cooperation with an ICT chair is conveyed. The focus of the research work can be experimental, theoretical or constructive. Combinations of different focal points are possible.
6	<b>Learning objectives and skills</b>	Through the research-oriented education the student should become familiar with tasks in engineering related research and gain practical experience in scientific work at the university. Students learn about: <ul style="list-style-type: none"> <li>• Research literature and evaluate its relevance</li> <li>• Establishing and applying criteria for the evaluation of the work carried out</li> <li>• Evaluate and, if necessary, further develop the methodology used</li> <li>• Evaluate and assess results</li> <li>• Implementation of programming work</li> <li>• Writing a written summary of the work performed in the style of a scientific publication</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Pflichtmodul Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel Workload 150h, minimum requirement: 6-page report and a presentation of at least 20 minutes
11	<b>Grading procedure</b>	Variabel (0%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	



# Compulsory modules

1	<b>Module name</b> 92731	<b>Communication Electronics</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Kommunikationselektronik (2.0 SWS) Übung: Übung zu Kommunikationselektronik (2.0 SWS)	5 ECTS -
3	Lecturers	Clemens Neumüller Dr.-Ing. Jörg Robert	

4	<b>Module coordinator</b>	Dr.-Ing. Jörg Robert
5	<b>Contents</b>	<p>1. Einleitung</p> <p>2. Darstellung von Signalen und Spektren</p> <ul style="list-style-type: none"> <li>• Kontinuierliche und diskrete Signale</li> <li>• Spektrum eines Signals</li> <li>• Unterabtastung und Überabtastung</li> </ul> <p>3. Aufbau und Signale eines Software Defined Radio Systems</p> <ul style="list-style-type: none"> <li>• Blockschaltbild eines Software Defined Radio Systems</li> <li>• Basisband- und Trägersignale</li> <li>• Empfänger-Topologien</li> <li>• Signale in einem Software Defined Radio System</li> </ul> <p>4. Drahtlose Netzwerke</p> <p>5. Übertragungsstrecke</p> <ul style="list-style-type: none"> <li>• Funkstrecke</li> <li>• Antennen</li> </ul> <p>6. Leistungsdaten eines Empfängers</p> <ul style="list-style-type: none"> <li>• Rauschen</li> <li>• Nichtlinearität</li> <li>• Dynamikbereich eines Empfängers</li> </ul> <p>7. Digital Downconverter</p> <ul style="list-style-type: none"> <li>• CIC-Filter</li> <li>• Polyphasen-FIR-Filter</li> <li>• Halbband-Filterkaskade</li> <li>• Interpolation</li> </ul> <p>8. Demodulation digital modulierter Signale</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• Demodulation einer GFSK/PAM-Paketsendung</li> </ul> <p>Das Modul Kommunikationselektronik behandelt Aspekte der Schaltungstechnik und der Signalverarbeitung drahtloser Übertragungssysteme, die als sog. "Software Defined Radio" Systeme aufgebaut sind. Als Beispiel dient der Empfänger eines einfachen Telemetrie-Systems, der von der Antenne bis zum Nutzdatenausgang behandelt wird. Schwerpunkte bilden der Aufbau und die Eigenschaften der Hardware des Empfängers sowie die Algorithmen zum Empfang von Telemetrie-Signalen. Dabei wird ein typisches System mit Hilfe eines miniaturisierten Empfängers und einer Verarbeitung mit dem MATLAB-kompatiblen Mathematikprogramm Octave implementiert. Die benötigte Software wird den Studierenden zur Verfügung gestellt.</p> <p>*Content:*</p> <p>1. Introduction</p> <p>2. Signal representation and discrete signals</p>



		<ul style="list-style-type: none"> <li>a. Continuous and discrete signals</li> <li>b. Signal spectrum</li> <li>c. Downsampling and upsampling</li> <li>3. Structure and signals of a Software Defined Radio <ul style="list-style-type: none"> <li>a. Block diagram of a Software Defined Radio</li> <li>b. Base band signals and carrier signals</li> <li>c. Receiver topologies</li> <li>d. Signals in a Software Defined Radio</li> </ul> </li> <li>4. Wireless networks</li> <li>5. Transmission path <ul style="list-style-type: none"> <li>a. Radio link</li> <li>b. Antennas</li> </ul> </li> <li>6. Performance data of a receiver <ul style="list-style-type: none"> <li>a. Noise</li> <li>b. Nonlinearities</li> <li>c. Dynamic range of a receiver</li> </ul> </li> <li>7. Digital Down Converter <ul style="list-style-type: none"> <li>a. CIC filter</li> <li>b. Polyphase FIR filter</li> <li>c. Halfband filter cascade</li> <li>d. Interpolation</li> </ul> </li> <li>8. Demodulation of digital modulated signals <ul style="list-style-type: none"> <li>a. Introduction</li> <li>b. Demodulation of a GFSK/PAM packet transmission</li> </ul> </li> </ul> <p>The module Communication Electronics deals with aspects of circuitry and signal processing of wireless communication systems, built up as so-called "Software Defined Radio systems. A receiver of a simple telemetry system serves as an example, being examined starting from its antenna to the user data output. The focus lies on the structure and the characteristic of the receivers hardware as well as the algorithms for the reception of telemetry signals. A typical system is implemented using a miniaturized receiver and processing with the MATLAB-compatible Octave math program. The required software is provided to the students.</p>
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>1. Die Studierenden verstehen die grundlegende Funktionsweise eines Software Defined Radio (SDR) Systems, d.h. sie verstehen die Funktionsweise der einzelnen Signalverarbeitungsschritte sowie die auftretenden Signale selbst.</li> <li>2. Die Studierenden analysieren die Leistungsfähigkeit der analogen Komponenten eines SDR Systems und können Verfahren zur Optimierung dieser Komponenten selbständig anwenden.</li> <li>3. Die Studierenden analysieren die digitalen Verarbeitungsschritte ausgewählter Modulationsarten und können damit selbst die digitale Signalverarbeitung eines SDR Senders und Empfängers erschaffen.</li> </ul> <p>1. The students will understand the basic operation of a Software Defined Radio (SDR) system, i.e. the students will understand how the individual signal processing steps work as well as the signals themselves.</p>

		<p>2. The students analyze the performance of the analog components of an SDR system and are able to apply procedures for optimizing these components independently.</p> <p>3. The students analyse the digital processing steps of selected modulation types and are able to create the digital signal processing of an SDR transmitter and receiver themselves.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse im Bereich digitaler Signalverarbeitung werden vorausgesetzt
8	<b>Integration in curriculum</b>	semester: 2;1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Veranstaltung im StudON verfügbar: <a href="https://www.studon.fau.de/studon/goto.php?target=crs_117973">https://www.studon.fau.de/studon/goto.php?target=crs_117973</a>

1	<b>Module name</b> 96591	<b>Design of Integrated Circuits I</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>Es wird in die Grundlagen des integrierten digitalen Schaltungsentwurfes auf Basis von CMOS eingeführt. Ausgehend vom MOS Transistor wird die Complementäre Logik erklärt und auf gängige statische und dynamische Schaltelemente und ihre Erweiterungen auf hochintegrierte Schaltungen bis 0.13<math>\mu</math>m eingegangen.</p> <ul style="list-style-type: none"> <li>• Digitaler IC Entwurf für Deep Submicron</li> <li>• MOS Transistor</li> <li>• Herstellung, Layout und Simulation</li> <li>• MOS Inverterschaltung</li> <li>• Statische CMOS Gatter-Schaltungen</li> <li>• Entwurf von Logik mit hoher Schaltrate</li> <li>• Transfer-Gatter und dynamische Logik</li> <li>• Entwurf von Speichern</li> <li>• Zusätzliche Themen des Speicherentwurfs</li> </ul> <p>Content</p> <p>It introduces students to the basics of digital integrated circuit design in CMOS. Starting from the MOS transistor, complementary logic is explained. Common static and dynamic switching elements are discussed as well as their extensions to large scale integrated circuits (0.18<math>\mu</math>m-0.13<math>\mu</math>m).</p> <ul style="list-style-type: none"> <li>• Deep Submicron Digital IC Design</li> <li>• MOS Transistor</li> <li>• Fabrication, Layout and Simulation</li> <li>• MOS Inverter Circuits</li> <li>• Static CMOS Gate-Circuits</li> <li>• Design of Logic with High Switching Rate</li> <li>• Transfer-Gates and Dynamic Logic</li> <li>• Design of Memory</li> <li>• Additional Topics of Memory Design</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden gewinnen einen Überblick über existierende Integrationstechnologien und Entwurfsmethodiken für Integrierte Schaltungen in 0,18<math>\mu</math>m und 0,13<math>\mu</math>m CMOS. Dabei verstehen die Studierenden auch die Zusammenhänge zwischen technischen und wirtschaftlichen Gesichtspunkten der Halbleiterfertigung.</li> </ul> <p>Evaluieren (Beurteilen)</p> <ul style="list-style-type: none"> <li>• Die Studierenden analysiert das Verhalten von MOS/CMOS-Transistoren. Daneben können sie verschiedene statische und</li> </ul>	

		<p>dynamische digitale Schaltungsstrukturen auf Transistorebene bewerten.</p> <p>Learning objectives and competencies:</p> <p>Understand</p> <ul style="list-style-type: none"> <li>gain an overview of existing integration technologies and integrated circuit design techniques in CMOS (0.18<math>\mu</math>m-0.13<math>\mu</math>m), understanding technical and economic aspects of semiconductor manufacturing.</li> </ul> <p>Evaluate (Assess)</p> <ul style="list-style-type: none"> <li>Analyze the behavior of MOS / CMOS transistors and evaluate various static and dynamic digital circuit structures at transistor level.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 43490	<b>Hardware-Software-Co-Design</b> Hardware-software-co-design	<b>5 ECTS</b>
2	Courses / lectures	Übung: UE-HSCD (2.0 SWS) Vorlesung: Hardware-Software-Co-Design (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Muhammad Sabih Tobias Hahn Dr.-Ing. Stefan Wildermann Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Zahlreiche Realisierungen eingebetteter Systeme (z.B. Mobiltelefone, Faxgeräte, Industriesteuerungen) zeichnen sich durch kooperierende Hardware- und Softwarekomponenten aus. Die Popularität solcher Realisierungsformen lässt sich begründen durch 1) die steigende Vielfalt und Komplexität heterogener Systeme, 2) die Notwendigkeit, Entwurfs- und Testkosten zu senken und 3) Fortschritte in Schlüsseltechnologien (Mikroelektronik, formale Entwurfsmethoden). Zum Beispiel bieten Halbleiterhersteller kostengünstige ASICs an, die einen Mikrocontroller und benutzerspezifische Peripherie und Datenpfade auf einem Chip integrieren.</p> <p>Die Synthese solcher Systeme wirft jedoch eine Reihe neuartiger Entwurfsprobleme auf, insbesondere 1) die Frage der Auswahl von Hardware- und Softwarekomponenten, 2) die Partitionierung einer Spezifikation in Hard- und Software, 3) die automatische Synthese von Interface- und Kommunikationsstrukturen und 4) die Verifikation und Cosimulation.</p> <p>1) Überblick und Vergleich von Architekturen und Komponenten in Hardware/Software-Systemen.  2) Aufbau eines Compilers und Codeoptimierungsverfahren für Hardware und Software  3) Hardware/Software-Partitionierung (Partitionierung komplexer Systeme, Schätzungsverfahren, Performanzanalyse, Codegenerierung)  4) Interfacesynthese (Kommunikationsarten, Synchronisation, Synthese)  5) Verifikation und Cosimulation  6) Tafelübungen</p>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>Die Studierenden erhalten Einblick in ein aktuelles Forschungsgebiet.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>Die Studierenden verstehen Grundlagen des modernen Systementwurfs.</li> <li>Die Studierenden erklären Implementierungsalternativen für digitale Hardware/Software-Systeme.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>Die Studierenden wenden grundlegende Algorithmen an, zur Analyse und Optimierung von Hardware/Software-Systemen.</li> </ul>

7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Hardware-Software-Co-Design (Vorlesung mit erweiterter Übung)“ aus.
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>• Teich J., Haubelt C.: "Digitale Hardware/Software-Systeme: Synthese und Optimierung", Springer-Verlag, 2007, ISBN: 978-3-540-46822-6</li> <li>• Gajski, D. et al.: "Specification and Design of Embedded Systems", Prentice Hall, Englewood Cliffs, NJ, 1994, ISBN: 978-0131507319</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design</a></p>



# Compulsory elective module

1	<b>Module name</b> 96500	<b>Analoge elektronische Systeme</b> Analogue electronic systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Feldeffekttransistor</li> <li>• Verstärker, Leistungsverstärker</li> <li>• Nichtlinearität und Verzerrung</li> <li>• Filtertheorie</li> <li>• Realisierung von Filtern</li> <li>• Intrinsisches Rauschen (Konzepte)</li> <li>• Physikalische Rauschursachen</li> <li>• Rauschparameter</li> <li>• Mischer</li> <li>• Oszillatoren</li> <li>• Phasenregelschleifen (PLLs)</li> </ul>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden erlangen Kenntnisse um Rauscheffekte und Nichtlinearitäten in Anlogschaltungen zu erklären</li> <li>• Die Studierenden verstehen die Ursachen verschiedener physikalischer Rauschprozesse und können diese klassifizieren</li> <li>• Die Studierenden erwerben die Fähigkeit zur Planung und Implementierung frequenzumsetzender Systeme mittels zugehöriger Frequenz- und Pegelpläne</li> <li>• Die Studierenden bewerten Hochfrequenzoszillatoren und stabilisierende PLL-Schaltungen</li> <li>• Die Studierenden untersuchen Messaufbauten zur Charakterisierung von Rauschen und Nichtlinearitäten</li> <li>• Die Studierenden analysieren den inneren Aufbau von Leistungsverstärkern auf Basis von Transistorschaltungen</li> <li>• Die Studierenden sind in der Lage komplexe Anlogschaltungen simulativ und analytisch zu untersuchen und deren Verhalten im Groß- und Kleinsignalbereich zu charakterisieren</li> <li>• Die Studierenden führen Filterentwürfe durch und bestimmen deren Amplituden- und Phasengang</li> <li>• Die Studierenden können bei auftretenden Problemen selbstständig mit Hilfe weitergehender Literatur oder durch Diskussion in der Gruppe Lösungen erarbeiten</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96010	<b>Architekturen der digitalen Signalverarbeitung</b> Architectures for digital signal processing	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Architekturen der Digitalen Signalverarbeitung (2.0 SWS) Vorlesung: Architekturen der Digitalen Signalverarbeitung (2.0 SWS)	- 5 ECTS
3	Lecturers	Sebastian Peters Timo Maiwald	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer	
5	<b>Contents</b>	<p>Inhalt:</p> <ul style="list-style-type: none"> <li>• Basis-Algorithmen der Signalverarbeitung (FFT, Fensterung, Digitale FIR- und IIR-Filter)</li> <li>• Nichtideale Effekte bei Digitalfiltern (Quantisierung der Filterkoeffizienten, Quantisierte Arithmetik)</li> <li>• CORDIC-Architekturen</li> <li>• Architekturen für Multiraten-systeme (Abtastratenumsetzer)</li> <li>• Architekturen digitaler Signalgeneratoren</li> <li>• Maßnahmen zur Leistungssteigerung (Pipelining)</li> <li>• Architekturen digitaler Signalprozessoren</li> <li>• Anwendungen</li> </ul> <p>Content:</p> <ul style="list-style-type: none"> <li>• Basic algorithms of signal processing (FFT, windowing, digital FIR and IIR-filters)</li> <li>• Non-idealities of digital filters (quantization of filter coefficients, fixed-point arithmetic)</li> <li>• CORDIC-architectures</li> <li>• Architectures of systems with multiple sampling rates (conversion between different sampling rates)</li> <li>• Digital signal generation</li> <li>• Measures of performance improvement (pipelining)</li> <li>• Architecture of digital signal processors</li> <li>• Applications</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Grundlagenkenntnisse der Signaltheorie und können zeit- und wertkontinuierliche sowie zeit- und wertdiskrete Signale im Zeit- und Frequenzbereich definieren und erklären Die Studierenden sind in der Lage, ein klassisches Echtzeitsystem zur digitalen Signalverarbeitung konzeptionieren und die Einzelkomponenten nach den Anforderungen zu dimensionieren Die Studierenden erlangen einen Überblick über Vor- und Nachteile analoger sowie digitaler Signalverarbeitung Die Studierenden verstehen die Theorie der Fourier-Transformation und sind in der Lage, die Vorteile der Fast-Fourier-Transformation in der digitalen Signalverarbeitung zu verstehen und anzuwenden Die Studierenden können digitale Filter dimensionieren und beurteilen</p> <p>===Englisch=== Students</p>	

		<ul style="list-style-type: none"> <li>• can obtain fundamentals of signal theory and can define as well time-continuous and value-continuous as time-discrete and value-discrete signals in time and frequency domain</li> <li>• can construct a realtime digital signal processing system and dimension its components according requirements</li> <li>• can review pros and cons of analogue versus digital signal processing</li> <li>• can apply fourier transformation and illustrate the advantages of fast fourier transformation in the context of digital signal processing</li> <li>• can dimension digital filters and evaluate their performance</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96200	<b>Entwurf von Mixed-Signal-Schaltungen</b> Design of mixed-signal circuits	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Entwurf von Mixed-Signal-Schaltungen (2.0 SWS) Vorlesung: Entwurf von Mixed-Signal-Schaltungen (2.0 SWS)	- 5 ECTS
3	Lecturers	Feim Rasim Tobias Rumpel Prof. Dr.-Ing. Sebastian Sattler	

4	<b>Module coordinator</b>	Peter Meisel Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>Es werden Methoden zur Analyse und Synthese von Phänomenen behandelt, welche aus sogenannten Rückkopplungen in gemischt analog-digitalen Systemen entstehen. Es wird an Hand eines allgemeinen Transistormodells abstrahiert, und Beispiele aus der Integrierten Schaltungs- und Systemtechnik erarbeitet.</p> <ul style="list-style-type: none"> <li>• Modellierung aktiver Bauelemente</li> <li>• Grundsaltungen des allgemeinen Transistors</li> <li>• Abstraktion der Rückkopplung</li> <li>• Analyse der Stabilität im Frequenz- und Zeitbereich</li> <li>• Kompensationstechniken im Frequenzbereich</li> <li>• Grundsaltungen von Rückkopplungen</li> <li>• Harmonische Verzerrungen</li> <li>• Rauschen</li> <li>• Beispiele von Rückkopplungen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Analysieren</p> <ul style="list-style-type: none"> <li>• Die Studierenden können die verschiedenste Strukturen für analoge integrierte Schaltungen entwickeln, analysieren und bewerten.</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>• Die Studierenden gewinnen einen Überblick über die wichtigsten Methoden und Verfahren für Analyse und Entwurf von analogen rückgekoppelten Schaltungen.</li> </ul>	
7	<b>Prerequisites</b>	Schaltungstechnik, Entwurf Integrierter Schaltungen I, o.ä.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	



14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	G. Palumbo, S. Pennisi, Feedback Amplifiers, Theory and Design, Springer 2009

1	<b>Module name</b> 96090	<b>Digitale elektronische Systeme</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Digitale elektronische Systeme (3.0 SWS) Übung: Übungen zu Digitale elektronische Systeme (1.0 SWS)	5 ECTS -
3	Lecturers	Angelika Thalmayer Prof. Dr.-Ing. Robert Weigel Albert-Marcel Schrotz	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Analog-Digital-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Digital-Analog-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Programmierbare Logikschaltungen (PLD, FPGA): Grundlegende Konzepte, Kategorien, Hardwarearchitekturen</li> <li>• Digitale-Filter: Theorie, Eigenschaften, Entwicklung und Implementierung und IIR und FIR Filtern</li> </ul>
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden verstehen die Hardwarearchitekturen und Funktionsweisen von Komponenten digitaler Elektronischer Systeme wie Digital-Analog-Umsetzer, Analog-Digital Umsetzer, PLDs und FPGAs und können diese erläutern</li> <li>• Die Studierenden Verstehen die Qualitätsmerkmale von Digitalen Elektronischen Komponenten, können diese auf konkrete Komponenten anwenden und somit die Qualität von digitalen Elektronischen Komponenten anhand der in Datenblättern typischer weise gegebenen Qualitätsmerkmale evaluieren</li> <li>• Die Studierenden können die Einflüsse von nichtidealen Bauelementen auf digitale elektronische Systeme analysieren</li> <li>• Die Studierenden verstehen die Funktion, die Eigenschaften, die Entwicklungsmethodik sowie die Implementierung von digitalen Filtern und könne diese erläutern</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 93601	<b>Information Theory and Coding / Informationstheorie und Codierung</b> Information theory and coding	<b>5 ECTS</b>
2	Courses / lectures	Übung: Informationstheorie und Codierung - Übungen (1.0 SWS) Vorlesung: Informationstheorie und Codierung (3.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Ralf Müller Kenneth Mayer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	<p>1. Introduction: binomial distribution, (7,4)-Hamming code, parity-check matrix, generator matrix</p> <p>2. Probability, entropy, and inference: entropy, conditional probability, Bayes law, likelihood, Jensens inequality</p> <p>3. Inference: inverse probability, statistical inference</p> <p>4. The source coding theorem: information content, typical sequences, Chebychev inequality, law of large numbers</p> <p>5. Symbol codes: unique decidability, expected codeword length, prefix-free codes, Kraft inequality, Huffman coding</p> <p>6. Stream codes: arithmetic coding, Lempel-Ziv coding, Burrows-Wheeler transform</p> <p>7. Dependent random variables: mutual information, data processing lemma</p> <p>8. Communication over a noisy channel: discrete memory-less channel, channel coding theorem, channel capacity</p> <p>9. The noisy-channel coding theorem: jointly-typical sequences, proof of the channel coding theorem, proof of converse, symmetric channels</p> <p>10. Error-correcting codes and real channels: AWGN channel, multivariate Gaussian pdf, capacity of AWGN channel</p> <p>11. Binary codes: minimum distance, perfect codes, why perfect codes are bad, why distance isnt everything</p> <p>12. Message passing: distributed counting, path counting, low-cost path, min-sum (=Viterbi) algorithm</p> <p>13. Exact marginalization in graphs: factor graphs, sum-product algorithm</p> <p>14. Low-density parity-check codes: density evolution, check node degree, regular vs. irregular codes, girth</p> <p>15. Lossy source coding: transform coding and JPEG compression</p> <p>--</p> <p>1. Einleitung: Binomialverteilung, (7,4)-Hamming-Code, Paritätsmatrix, Generatormatrix</p> <p>2. Wahrscheinlichkeit, Entropie und Inferenz: Entropie, bedingte Wahrscheinlichkeit, Bayessches Gesetz, Likelihood, Jensensche Ungleichung</p> <p>3. Inferenz: Inverse Wahrscheinlichkeit, statistische Inferenz</p> <p>4. Das Quellencodierungstheorem: Informationsgehalt, typische Folgen, Tschebyschevsche Ungleichung, Gesetz der großen Zahlen</p>	

		<p>5. Symbolcodes: eindeutige Dekodierbarkeit, mittlere Codewortlänge, präfixfreie Codes, Kraftsche Ungleichung, Huffmancodierung</p> <p>6. Stromcodes: arithmetische Codierung, Lempel-Ziv-Codierung, Burrows-Wheeler-Transformation</p> <p>7. Abhängige Zufallsvariablen: Transinformation, Datenverarbeitungslemma</p> <p>8. Kommunikation over gestörte Kanäle: diskreter gedächtnisloser Kanal, Kanalcodierungstheorem, Kanalkapazität</p> <p>9. Das Kanalcodierungstheorem: verbundtypische Folgen, Beweis des Kanalcodierungstheorems, Beweis des Umkehrsatzes, symmetrische Kanäle</p> <p>10. Fehlerkorrigierende Codes und reale Kanäle: AWGN-Kanal, mehrdimensionale Gaußsche WDF, Kapazität des AWGN-Kanals</p> <p>11. Binäre Codes: Minimaldistanz, perfekte Codes, Warum perfekte Codes schlecht sind, Warum Distanz nicht alles ist</p> <p>12. Nachrichtenaustausch: verteiltes Zählen, Pfadzählen, günstigster Pfad, Minimumsummenalgorithmus</p> <p>13. Exakte Marginalisierung in Graphen: Faktorgraph, Summenproduktalgorithmus</p> <p>14. LDPC-Codes: Dichteevolution, Knotenordnung, reguläre und irreguläre Codes, Graphumfang</p> <p>15. Verlustbehaftete Quellencodierung: Transformationscodierung und JPEG-Kompression</p>
6	<p><b>Learning objectives and skills</b></p>	<p>The students apply Bayesian inference to problems in both communications and everyday's life.</p> <p>The students explain the concept of digital communications by means of source compression and forward-error correction coding.</p> <p>For the design of communication systems, they use the concepts of entropy and channel capacity.</p> <p>They calculate these quantities for memoryless sources and channels.</p> <p>The students proof both the source coding and the channel coding theorem.</p> <p>The students compare various methods of source coding with respect to compression rate and complexity.</p> <p>The students apply source compression methods to measure mutual information.</p> <p>The students factorize multivariate functions, represent them by graphs, and marginalize them with respect to various variables.</p> <p>The students explain the design of error-correcting codes and the role of minimum distance.</p> <p>They decode error-correcting codes by means of maximum-likelihood decoding and message passing.</p> <p>The students apply distributed algorithms to problems in both communications and everyday's life.</p> <p>The students improve the properties of low-density parity-check codes by widening the girth and/or irregularity in the degree distribution.</p> <p>The students transform source images into the frequency domain to improve lossy compression.</p> <p>--</p>

		<p>Die Studierenden wenden Bayessche Inferenz auf Probleme in der Nachrichtentechnik und im Alltagsleben an.</p> <p>Die Studierenden erklären die konzeptuelle Trennung von digitaler Übertragung in Quellen- und Kanalcodierung.</p> <p>Kommunikationssysteme entwerfen sie unter Betrachtung von Entropie und Kanalkapazität.</p> <p>Sie berechnen diese Größen für gedächtnislose Quellen und Kanäle.</p> <p>Die Studierenden beweisen sowohl das Quellen- als auch das Kanalcodierungstheorem.</p> <p>Die Studierenden vergleichen verschiedenartige Quellencodierungsverfahren hinsichtlich Komplexität und Kompressionsrate.</p> <p>Die Studierenden verwenden Quellencodierverfahren zur Messung von Transinformation.</p> <p>Die Studierenden faktorisieren Funktionen mehrerer Veränderlicher, stellen diese als Graph dar und marginalisieren sie bezüglich mehrerer Veränderlicher.</p> <p>Die Studierenden erklären den Entwurf von Kanalcodes und den Einfluss der Minimaldistanz.</p> <p>Sie decodieren Kanalcodes gemäß maximaler Likelihood und Nachrichtenaustausch.</p> <p>Die Studierenden wenden verteilte Algorithmen auf Probleme der Nachrichtentechnik und des Alltagslebens an.</p> <p>Die Studierenden verbessern die Eigenschaften von LDPC-Codes durch Erhöhung des Umfangs und/oder durch irreguläre Knotenordnungsverteilungen.</p> <p>Die Studierenden transformieren Bildquellen zur Verbesserung verlustbehafteter Kompression in den Frequenzbereich.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english

MacKay, D.: Information Theory, Inference, and Learning Algorithms, Cambridge University Press, Cambridge, 2003.

1	<b>Module name</b> 96101	<b>Integrierte Navigationssysteme</b> Integrated navigation systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<p><b>1. Überblick</b></p> <ul style="list-style-type: none"> <li>• Von der Astronavigation zur Navigation mit Mikroelektronik</li> <li>• Messprinzipien &amp; Positionsrechnung (Standlinien/-flächen)</li> <li>• Begriffsdefinitionen (s. US Federal Radionavigation Plan), Genauigkeit, Verfügbarkeit, Verlässlichkeit, Integrität, etc.</li> <li>• Systematische Strukturierung des Gebiets: siehe 2. bis 7.</li> </ul> <p><b>2. Positions- und Lagebestimmung</b></p> <ul style="list-style-type: none"> <li>• Funkausbreitung und Funkortung (Beispiel WLAN)</li> <li>• Fingerabdruckverfahren</li> <li>• Lokalisierung mit Markovketten</li> </ul> <p><b>3. Koppelnavigation (Tracking) mittels Trägheitsnavigation</b></p> <ul style="list-style-type: none"> <li>• Koordinatensysteme und ihre Einsatzgebiete</li> <li>• Mathematische Grundlagen, z.B. Quaternionen, Corioliseffekt</li> <li>• Strapdown Inertial Navigation Systems</li> <li>• Sensorprinzipien und Trägheitssensoren</li> <li>• Computergestützte Lösung der Navigationsgleichungen</li> <li>• System- und Fehlermodellierung im Zustandsraum</li> <li>• Das Kalmanfilter und Glättung mittels Retrodiktion</li> </ul> <p><b>4. Seiteninformationen: Kinematik und Karten (kurze Übersicht)</b></p> <p><b>5. Landmarken als lokaler Ortsbezug</b></p> <ul style="list-style-type: none"> <li>• Merkmalsbasierte Ortung z.B. mit Kamera oder UWB</li> <li>• Partikelfilter und Monte-Carlo-Integration</li> </ul> <p><b>6. Integration von Navigationskomponenten: Sensordatenfusion</b></p> <ul style="list-style-type: none"> <li>• Fusionsarchitekturen: Beispiel GPS &amp; Trägheitsnavigation</li> </ul> <p><b>7. Einbettung von Navigationssystemen</b></p> <ul style="list-style-type: none"> <li>• Assisted GPS oder Location Based Service Anmerkung: Die Navigationsmethoden werden gleichermaßen anhand von Tafel- und Rechnerübungen (MATLAB) einstudiert</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>1. Die Studierenden werden in die Lage versetzt, typische Navigationsverfahren hinsichtlich ihrer Funktionsweise und Einsetzbarkeit zu analysieren, zu bewerten und weiterzuentwickeln.</p> <p>2. Die Studierenden lernen Navigationsgleichungen selbst aufzustellen, anzuwenden und mit unterschiedlichen Algorithmen auf dem Computer zu lösen.</p> <p>3. Die Studierenden entwickeln ein Verständnis für die Herausforderungen bei der Integration unterschiedlicher Teilsysteme zu einem Navigationssystem und der Einbettung von Navigationssystemen in übergeordnete Systeme</p>	



7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, geeignet für Masterstudium, grundlegende Kenntnisse erforderlich in: linearer Algebra, Physik, Signal- & System-theorie, Wahrscheinlichkeitstheorie.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie mindestens 75% der Hausaufgaben einschließlich der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung.

1	<b>Module name</b> 48440	<b>Machine Learning in Signal Processing</b> Machine learning in signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>This course is an introduction into machine learning and artificial intelligence. The special emphasis is on applications to modern signal processing problems. The course is focused on design principles of machine learning algorithms. The lectures start with a short introduction, where the nomenclature is defined. After this, probabilistic graphical models are introduced and the use of latent variables is discussed, concluding with a discussion of hidden Markov models and Markov fields. The second part of the course is about deep learning and covers the use of deep neural networks for machine learning tasks. In the last part of the lecture, the use of deep neural networks for speech processing tasks is introduced.</p> <p>The course is based on the materials and video footage from Dr. Roland Maas. He is an outstanding machine learning expert and a former member of the Chair of Multimedia Communications and Signal Processing.</p>
6	<b>Learning objectives and skills</b>	<p>After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>• understand regression and classification problems</li> <li>• apply PDF estimation algorithms</li> <li>• understand Gaussian mixture models and expectation-maximization</li> <li>• apply principal component analysis and independent component analysis</li> <li>• assess different estimation algorithms</li> <li>• explain the application of machine learning to system identification</li> <li>• apply hidden Markov models</li> <li>• understand different artificial neural network architectures</li> <li>• explain deep learning principles</li> <li>• apply artificial neural networks</li> <li>• devise learning strategies for deep neural networks</li> <li>• assess the application of deep neural networks for speech processing tasks.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Literature: <ul style="list-style-type: none"> <li>• C. M. Bishop: Pattern Recognition and Machine Learning, <a href="http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML">http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML</a></li> <li>• S. Theodoridis and K. Koutroubas: Pattern Recognition</li> <li>• M. Nielsen: Neural Networks and Deep Learning.</li> </ul>

1	<b>Module name</b> 96030	<b>Medizinelektronik</b> Medical electronics	<b>5 ECTS</b>
2	Courses / lectures	Übung: Medizinelektronik - Übung / Medical Electronics Exercises (2.0 SWS)  Vorlesung: Medizinelektronik - Medical Electronics (2.0 SWS)	-  5 ECTS
3	Lecturers	Timo Maiwald Prof. Dr.-Ing. Georg Fischer	

4	<b>Module coordinator</b>	Jens Kirchner
5	<b>Contents</b>	<p>The Lecture and exercise deals with the following topics:</p> <ul style="list-style-type: none"> <li>• Electronics for medical diagnostics and therapy</li> <li>• Challenges for medical engineering from demographic development and epidemiology of common diseases</li> <li>• Concepts for chronic disease management and elderly care</li> <li>• Regulatory framework of circuit design for medical devices</li> <li>• Circuit design of standard medical equipment ECG, EEG, EMG, SpO2</li> <li>• Sensor principles and circuit design for biosignal acquisition</li> <li>• Analog-digital balance</li> <li>• Energy management for medical devices</li> <li>• Body near energy harvesting</li> <li>• Health data transmission</li> <li>• Electronic systems for ambient assisted living (AAL)</li> <li>• Circuit technology for lab-on-chip and microelectromechanical systems (MEMS)</li> <li>• Circuit technology for implants and wearable systems</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Students will gain</p> <ul style="list-style-type: none"> <li>• Substantial knowledge on principles of circuit design for medical electronic devices</li> <li>• Substantial knowledge on circuit design for standard medical devices, e.g. ECG, EEG, EMG</li> <li>• Substantial knowledge on design of medical sensors</li> <li>• Substantial knowledge on system design for health assistance systems, wearable medical devices and implants</li> <li>• Ability to analyze circuit diagrams of medical electronic devices</li> <li>• Ability to separate medical electronic devices into their subfunctions</li> <li>• Ability to analyze energy budget of medical devices, particularly wearable systems</li> <li>• Basic ability to design electronic circuits to comply with regulatory requirements</li> </ul>
7	<b>Prerequisites</b>	Completion of the modules "Circuit design" ("Schaltungstechnik") or "Electronics and circuit design" ("Elektronik und Schaltungstechnik") is recommended before attending the course.
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 43911	<b>Modellierung und Simulation von Schaltungen und Systemen</b> Modelling and simulation of circuits and systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Klaus Helmreich	
5	<b>Contents</b>	<p>Motivation Ohne Simulation ist weder der Entwurf (mikro-)elektronischer Bauteile und Schaltungen denkbar, noch der von technischen Systemen, die solche Schaltungen und zusätzlich z.B. mechanische Komponenten enthalten. In Elektrotechnik, Elektronik und Informationstechnik werden zu entwerfende Systeme daher auf verschiedenen Abstraktionsebenen simuliert. Dazu müssen sie geeignet modelliert sein, so daß die Simulation mittels numerischer Algorithmen rasch und genau erfolgen kann.</p> <p>Gliederung Die Vorlesung umfaßt Modellierungsansätze und Simulationsalgorithmen für elektronische Bauteile, hochfrequenztechnische Anordnungen, analoge elektrische Schaltkreise, digitale und gemischt analog-digitale Schaltungen sowie Systeme gemischter, also nicht rein elektrischer Natur. In der Übung werden wesentliche Algorithmen mit Matlab implementiert, wobei z.B. ein einfacher Schaltkreissimulator entsteht.</p> <p>1 Einführung Begriffe und Definitionen, Modellierungsansätze, Modell- und Theoriebildung in der Naturwissenschaft, naturwissenschaftliche Darstellungen als Modelle der Wirklichkeit, Nutzung physikalischer Prinzipien und Theorien zur Behandlung technischer Fragestellungen durch Modellierung und Simulation, Abstraktionsebenen für Modellierung und Simulation in der Mikroelektronik</p> <p>2 Beschreibung räumlich verteilter Systeme am Beispiel elektromagnetischer Felder Begriffe, mathematische Hilfsmittel: Operationen und Rechenregeln, Entstehung feldtheoretischer Begriffe und Darstellungen, Voraussagen der elektromagnetischen Feldtheorie und deren technische Anwendungen, Modellierung der Wechselwirkung elektromagnetischer Felder mit einfacher Materie, Darstellung im Frequenzbereich, Formulierung mathematischer Probleme in elektromagnetischen Größen zur Behandlung technischer Aufgabenstellungen</p> <p>3 Simulation räumlich verteilter Systeme am Beispiel elektromagnetischer Felder Diskretisierung, Übersetzung der Operatoren und mathematischen Probleme auf räumliches Gitter, alternative Diskretisierungs- und Darstellungsmethoden, resultierende numerische Aufgabenstellungen, Formulieren von Randbedingungen</p> <p>4 Simulation elektrischer Schaltkreise aus konzentrierten Bauelementen</p>	

		<p>Übergang auf Netzwerke aus konzentrierten Bauelementen, Signaldarstellung durch Spannungen und Ströme, Knotenanalyse und modifizierte (erweiterte) Knotenanalyse, Zweigströme und Bauteilgleichungen, Problemformulierung als lineares Gleichungssystem, Einbeziehung nichtlinearer Bauelemente und Reaktanzen, Algorithmen zur numerischen Simulation elektrischer Schaltkreise, Schaltkreis-Simulationsprogramme: Schaltungsdarstellung und Analysearten</p> <p>5 Simulation wert- und zeitdiskreter Systeme Übergang auf Signaldarstellung durch diskrete Werte, Abstraktionsebenen: Gatter-, Register-Transfer- und Algorithmenebene, Simulationsprogramme: Kategorien und Anforderungen, Klassifikation von Simulatoren hinsichtlich der Zeitverwaltung, Abstraktionsgrade bei der Modellierung des Zeitverhaltens von Komponenten, prinzipieller Simulationsalgorithmus</p> <p>6 Hardware-Beschreibungssprachen für zeitdiskrete Systeme Begriff, Notwendigkeit, Entstehungsgeschichte und Anwendungsspektrum, aktuelle Hardware-Beschreibungssprachen, enthaltene Konzepte für Modellierung und Simulation am Beispiel VHDL: Strukturmodellierung, nebenläufige und sequentielle Verhaltensmodellierung, unterstützte Zeitverhaltensmodelle, Beispiele</p> <p>7 Hardware-Beschreibung gemischt analog-digitaler Systeme und verschiedener analoger Naturen Konzept der Modellierung konservativer und mathematisch ähnlicher Systeme verschiedener analoger Naturen (elektrisch, mechanisch, hydraulisch, ...), Fluß- und Potentialgrößen, Simulationstechnik für gemischt analog-digitale Systeme, Entstehungsgeschichte entsprechender Simulatoren und Hardware-Beschreibungssprachen, unterstützte Abstraktionsebenen und Konzepte am Beispiel VHDL-AMS, Schnittstellenbeschreibung analoger Modelle, konservative und Signalflußmodellierung, Attribute und implizite Größen, Modellbeschreibung durch algebraische bzw. gewöhnlicher DGL, Modellbeispiele: FET, Inverter, A/D-Umsetzer, Gleichstrommotor</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden arbeiten an den folgenden Fachkompetenzen: Fachkompetenz</p> <p>Wissen</p> <ul style="list-style-type: none"> <li>• physikalische Prinzipien zur Behandlung technischer Fragestellungen durch Modellierung und Simulation nennen</li> <li>• alternative Diskretisierungs- und Darstellungsmethoden zur simulativen Behandlung feldtheoretischer Probleme darstellen</li> <li>• Anforderungen an Simulationsprogramme für wert- und zeitdiskrete Systeme angeben</li> </ul> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• Netzlistendarstellung elektrischer Schaltungen kennen und interpretieren, die wesentlichen Algorithmen der elektrischen Schaltkreissimulation verstehen und Analysearten der Schaltkreissimulation erläutern</li> <li>• wesentliche Konzepte von Hardware-Beschreibungssprachen für zeitdiskrete Systeme erläutern</li> </ul>

- Konzept der Modellierung konservativer und mathematisch ähnlicher Systeme verschiedener analoger Naturen verstehen und beschreiben

#### Anwenden

- bei raumverteilten Systemen Differentialoperationen in diskretisierte Darstellung übersetzen, Gleichungssystem bzw. Eigenwertproblem formulieren und in Datenstrukturen (Systemmatrix) übertragen
- auf elektrische Schaltkreise bzw. Netzwerke aus konzentrierten Elementen die modifizierte Knotenanalyse anwenden, Gleichungssystem aufstellen sowie in Datenstrukturen (Systemmatrix , Absolutvektor) übertragen

#### Analysieren

- die für technische Fragestellungen gebräuchlichen Modellierungsansätze unterscheiden
- die verschiedenen Abstraktionsebenen für Modellierung und Simulation in der Mikroelektronik untereinander abgrenzen hinsichtlich Anwendungsbereich, zugrundeliegender Annahmen, beschriebener Objekte, mathematischer Systembeschreibung und relevanter Darstellungsgrößen
- Simulationsprogramme hinsichtlich der Zeitverwaltung klassifizieren
- Abstraktionsgrade bei der Modellierung des Zeitverhaltens von Komponenten zeitdiskreter Systeme unterscheiden
- bei Hardware-Beschreibungssprachen zwischen Strukturmodellierung, nebenläufiger und sequentieller Verhaltensmodellierung unterscheiden

#### Evaluieren (Beurteilen)

- elektrotechnische Fragestellungen in Bezug auf Modellierung und Simulation hinsichtlich der Abstraktionsebene einstufen
- Simulationswerkzeuge hinsichtlich der Eignung für eine gegebene Aufgabenstellung bewerten
- für eine gegebene Aufgabenstellung die geeignete Modellierung und Simulationsunterstützung wählen

#### Erschaffen

- einfaches Simulationsprogramm für potentialtheoretische Probleme erstellen
- elementaren Schaltkreissimulator entwickeln

#### Lern- bzw. Methodenkompetenz

##### Lernziele hinsichtlich Lern- und Arbeitsmethoden:

- Programmiersprache, Datenstrukturkonzepte und wesentliche Operationen des Numerik-Werkzeugs Matlab exemplarisch für ähnliche Produkte erlernen
- in der Lage sein, sich das Arbeiten mit ähnlichen Werkzeugen und Programmiersprachen selbständig zu erschließen
- numerische Simulationsalgorithmen mit speziell dafür geeigneten Werkzeugen wie Matlab, Scilab oder Octave umsetzen



		<ul style="list-style-type: none"> <li>• Simulationswerkzeuge in der Ingenieur Tätigkeit souverän und mit Überlegung einsetzen</li> </ul> <p>Selbstkompetenz Lernziele hinsichtlich persönlicher Weiterentwicklung:</p> <ul style="list-style-type: none"> <li>• naturwissenschaftliche Aussagen und Beziehungen als Modelle verstehen</li> <li>• Möglichkeiten und Grenzen kommerzieller Simulationswerkzeuge auf verschiedenen Abstraktionsebenen beurteilen und sich deren effiziente Nutzung selbst aneignen</li> <li>• Modelle hinsichtlich Plausibilität, Falsifizierbarkeit und Gültigkeitsgrenzen hinterfragen sowie auf Simulationsergebnissen beruhenden Aussagen kritisch begegnen</li> </ul> <p>Sozialkompetenz Lernziele hinsichtlich des Umgangs mit Menschen:</p> <ul style="list-style-type: none"> <li>• Programme gemeinsam in Kleingruppen entwickeln</li> <li>• dabei auf Vorkenntnisse anderer zugreifen und aufbauen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 43460	<b>Satellitenkommunikation</b> Satellite communication	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung Satellitenkommunikation (2.0 SWS) Vorlesung: Satellitenkommunikation (2.0 SWS)	- 5 ECTS
3	Lecturers	Marcelo Michael Dr. Christian Rohde	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger
5	<b>Contents</b>	<p>Nach einem historischen Rückblick zur Entwicklung der Satellitenkommunikation werden die einzelnen Komponenten eines typischen Gesamtsystems (Boden- und Raumsegment) näher betrachtet. Hierzu zählt der prinzipielle Aufbau von Trägerraketen, von Satelliten (Satellitenplattformen, Subsysteme, Nutzlasten), die meist genutzten Umlaufbahnen und die verschiedenen Kommunikationsverbindungen (Uplink, Downlink, Inter-Satellite-Link). Die Besonderheiten der Signalausbreitung und -übertragung über große Entfernungen zwischen Bodenstationen und Satelliten werden erklärt und mit Beispielen ergänzt. Dabei wird insbesondere eingegangen auf verwendete Frequenzen, Signaldispersion und -dämpfung, atmosphärische Effekte sowie Störeinflüsse der Weltraumumgebung. Die Architektur transparenter und regenerativer Kommunikationseinheiten wird ausführlich an Beispielen kommerziell verfügbarer Transponder und Onboard-Prozessoren erklärt. Die Prinzipien moderner, standardisierter Verfahren zur Signalaufbereitung und Übertragung von Video-/Bild und Audiosignalen über Satellit (z.B. MPEG, H.264/265, DVB-S/-S2/-S2X) werden erläutert und diskutiert. Dies umfasst Verfahren zur Quellencodierung, Kanalcodierung und Modulation, Kanalzugriff und -diversität. Außerdem wird auf die im Orbit und im kommerziellen Einsatz befindlichen Kommunikationssatelliten und der damit verbundenen großen Dienstvielfalt eingegangen wie z.B. bei TV- und Breitbandversorgung sowie in Mobilkommunikationssystemen. Abschließend werden einige Herausforderungen und Forschungsansätze im Zusammenhang mit den neuen Megakonstellationen und Next Generation High Throughput Satellites (HTS) für zukünftige Satellitensysteme vorgestellt. Die in der Vorlesung behandelten physikalischen, elektro- und nachrichtentechnischen Zusammenhänge werden in den ergänzenden Übungen mit Rechenbeispielen vertieft.</p> <p>Gliederung der Vorlesung:</p> <p><b>1. Einführung:</b> Überblick über die Hauptkomponenten, Satelliten, Anwendungen und Dienste, sowie Orbits, Aufgaben und Frequenzen der Satellitennetze</p> <p><b>2. Historie der Satellitenkommunikation:</b> Wichtige Meilensteine, Entwicklung in Europa und Deutschland</p> <p><b>3. Orbits und Konstellationen:</b></p>

Keplersche Gesetze, Beschreibung von Orbits, verwendete Umlaufbahnen, Bodenspuren, erreichbare Abdeckung

#### **4. Trägersysteme:**

Trägerraketen, Entwicklung, Anbietermarkt, Nutzlastfähigkeit, Startplätze, Startverlauf

#### **5. Satellitenaufbau:**

Auswahl aktueller Satellitenplattformen, Satellitenaufbau, Plattformkomponenten, Montageschritte und Tests

#### **6. Satellitennutzlast (Payload):**

Komponenten, Industrielle Beispiele, Aufbau und Aufgaben der Payload, Transponderarchitekturen, Antennen

#### **7. Signalausbreitung und Leistungsbilanz:**

Signalausbreitung, Freiraumverluste, Signaldämpfung, Rauschen, Signal-Rausch-Verhältnis, Linkbudget

**8. Weltraumumgebung:** Weltraumumgebungsbedingungen, Einflüsse auf den Satelliten und die Elektronik der Nutzlast

#### **9. Quellencodierung:**

Audio-, Bild- und Videokompression des Content des Satellitenfernsehens

#### **10. Signalmodulation und Kanalcodierung:**

Signalkonstellationen, Modulation und Codes zur Fehlerkorrektur

#### **11. Diversitäts- und Zugriffsverfahren:**

Medium Access, Duplextechniken, Multiplexmethoden, Diversitätstechniken

#### **12. Moderne Satellitenkommunikationssysteme:**

Rundfunksysteme wie Sirius XM Satellite Radio, zellulare Internetversorgung mittels Satellitenkommunikation

#### **13. Neueste Themen aus Forschung und Entwicklung**

SatKom auf StudOn: <http://www.studon.uni-erlangen.de/crs117969.html>

After a historical retrospective about the developments in satellite communication, the core components of a typical satellite system (ground- and space-segment) are introduced. The principles and architectures of rockets/ carriers, satellites (platform, subsystems, payload), used orbits, and the various communication links (uplink, downlink, inter-satellite-link) are shown. The special features and properties of signal transmission over such large distances are explained and stuffed with examples. In particular, more details are provided on the used frequencies, signal dispersion and attenuation, atmospheric effects as well as impairments due to space environment. The architecture of transparent and regenerative communication payloads are described in detail, accompanied by corresponding examples of commercially used transponders and onboard-processors and their technology.

The principles of modern standardized methods for signal transmission and preparation of video-/image- and audio-signals via satellite, e.g., MPEG, H.264/265, DVB-S/-S2/-S2X, are illustrated and discussed.

		<p>This includes methods for efficient source coding, channel coding and modulation, channel access and diversity schemes.</p> <p>Furthermore, the currently available communication satellites in orbit and the related variety of commercial services are introduced like, e.g., TV- and broadband services as well as mobile communication services and systems. Based on that, a few challenges and perspectives for research and development for future satellite systems are highlighted with respect to the upcoming new mega constellations and next generation high throughput satellites (HTS).</p> <p>The physical, electro-technical and communications concepts and schemes shown in the lectures are complemented by tutorials with sample calculations.</p> <p>Table of contents:</p> <p><b>1. Introduction:</b> Overview of main components, satellites, applications and services, orbits, tasks, frequencies, satellite networks</p> <p><b>2. History of satellite communications:</b> Major milestones, development in Europe and Germany</p> <p><b>3. Orbits and constellations:</b> Kepler's laws, description of orbits, orbits used, ground tracks, achievable coverage</p> <p><b>4. Launcher systems:</b> Launch vehicles, providers, payload capabilities, launch sites, launch history</p> <p><b>5. Satellite structure:</b> Selection of current satellite platforms, satellite structure, platform components, assembly steps and tests</p> <p><b>6. Payload:</b> Components, structure and tasks of payload, transponder architecture, antennas</p> <p><b>7. Signal propagation and link budget:</b> Signal propagation, free space losses, signal attenuation, noise, signal to noise ratio, link budget</p> <p><b>8. Space environment:</b> Space environmental conditions, influences on the satellites and payload electronics</p> <p><b>9. Source coding:</b> Audio, image and video compression - the satellite TV broadcasting content</p> <p><b>10. Signal modulation and channel coding:</b> Signal constellations, modulation and error correction coding</p> <p><b>11. Diversity and access schemes:</b> Medium access, duplex methods, multiplex methods, diversity techniques</p> <p><b>12. Modern satellite communications systems:</b> Broadcasting systems like Sirius XM Satellite Radio, satellite cellular broadband communication</p> <p><b>13. Latest topics in research and development</b></p>
6	<p><b>Learning objectives and skills</b></p>	<ul style="list-style-type: none"> <li>• Die Studierenden bekommen einen guten Überblick über alle Aspekte der Satellitenkommunikation inklusive Historie.</li> <li>• Die Studierenden lernen die weltweit führenden oder in Europa ansässigen Firmen und Organisationen kennen, die in den Bereichen Satellitenbau und -betrieb, Satellitendienste bzw. -anwendungen, sowie Forschung und Entwicklung tätig sind.</li> <li>• Die Studierenden können die Herausforderungen der Weltraumumgebung sowie Vor- und Nachteile verschiedener Orbits einschätzen und wichtige Kenngröße berechnen</li> </ul>

		<ul style="list-style-type: none"> <li>Die Studierenden lernen die Signalverarbeitungsschritte im Sender, Satelliten und Empfänger kennen - von der Audio/Video-Quelle über Link-Budget-Berechnungen bis zur Datensenke.</li> <li>Die Studierenden lernen den Aufbau und wichtige Kenngrößen von Satelliten, Konstellationen und Launchern kennen und dabei verwendete Konzepte zu unterscheiden und zu klassifizieren bzgl. deren Vor- und Nachteilen.</li> </ul>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung

1	<b>Module name</b> 44000	<b>Test integrierter Schaltungen</b>	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Test Integrierter Schaltungen (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Klaus Helmreich	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Klaus Helmreich
5	<b>Contents</b>	<p>Motivation Damit unsere elektronischen Geräten überhaupt funktionieren, muß jede einzelne mikroelektronische Schaltung darin nach ihrer Fertigung geprüft werden. Wegen der Komplexität heutiger integrierter Schaltungen (ICs) machen diese Tests bis zur Hälfte der Fertigungskosten aus! - Ein guter Grund, sich mit dem Thema Test auseinanderzusetzen, wenn man sich mit Mikroelektronik befaßt.</p> <p>Gliederung Die Vorlesung umfaßt Inhalte zu Bedeutung, Theorie, Methodik, Gerätetechnik und Praxis des Tests in der Halbleiterfertigung.</p> <p>1 Test in der Halbleiterfertigung Herstellungsphasen integrierter Schaltungen, wirtschaftliche Bedeutung des Tests, Testsysteme, Zuführungs- und Sortierautomaten, Prüfadapter für montierte ICs und Wafer, Kontakttechnologien für Wafertest, Modulare Testsysteme</p> <p>2 Messen und Testen Begriffe und Definitionen, Meßunsicherheit und Irrtumrisiko, Schätzung von statistischen Parametern: Mittelwert, Streuwert, Konfidenzintervalle, Rechnen mit statistischen Schätzwerten, Entscheidungsfindung bei Irrtumrisiken, Hypothesentest der mathematischen Statistik als theoretische Grundlage des Fertigungstests, Schließen aus statistischen Aussagen</p> <p>3 Fehler und Tests Definition, Klassifizierung hinsichtlich Entstehung und Auswirkung, Test im Herstellungsprozess und während des Produktlebens, Randbedingungen verschiedener Testaufgaben</p> <p>4 Testkosten und Prüfstrategie Wirtschaftlichkeitsbetrachtungen, Zehner-Regel, Testkosten und Testgüte, Testkomplexität, Maßzahlen: Fehlerwahrscheinlichkeit, Ausbeuten, Fehlerüberdeckung, Testschlupf und Ausbeuteverlust</p> <p>5 Testkategorien und Testerzeugung Notwendigkeit des Produktionstests, Defekte und Fehler, Zuverlässigkeitstest, Simulation und Test, Testentwurf, Bestandteile von Fertigungstests, Funktionstest und Strukturtest, Fehlermodelle, Testmustererzeugung durch Fehlersimulation und synthetische Verfahren, Fehlerklassen und Fehlerkatalog, redundante Fehler, D-Kalkül</p> <p>6 Testsysteme Entstehungsgeschichte, Funktionsprinzip, Einteilung nach Einsatzbereich und Prüflingskategorie, Leistungsmerkmale und Aufbau, Pinelektronik</p> <p>7 Prüfprogramm und Testsignalbeschreibung</p>

		<p>Zyklisierung und Prüftakt, Prüfmuster, Zeitmarken, Testsystemarchitekturen, Signalformate</p> <p>8 Test gemischt analog-digitaler Schaltungen (Mixed-Signal Test) Instrumentierung, digitale Signalverarbeitung, Kohärentes Testen, Parameter gemischt analog-digitaler Schaltungen, spektrale und Histogrammtests, Testabläufe</p> <p>9 Test weiterer Schaltungsklassen</p> <p>Speichertest: Fehlermodell, Prüfverfahren, algorithmische Mustergenerierung und Redundanzanalyse, Test von Hochfrequenzschaltungen: Instrumentierung und Besonderheiten, synthetische Instrumente, System-on-Chip- / System-In-Package-Test</p> <p>10 Testfreundlicher Entwurf (Design for Testability)</p> <p>Begriff, Kosten, Standardisierung, Systematik der Verfahren, Ad-hoc-Methoden, Stimulusgenerierung und Signaturanalyse, Prüfpfadverfahren, Selbsttest</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Fachkompetenz</p> <p>Wissen</p> <p>die wesentlichen Geräte und Komponenten für den Produktionstest integrierter Schaltungen nennen und erläutern</p> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• Prüfergebnisse als wahrscheinlichkeitsbehaftete Aussagen verstehen</li> <li>• technische und wirtschaftliche Erfordernisse beim Halbleitertest erläutern und entsprechende Abwägungen darstellen</li> <li>• technisch-wirtschaftliche Kenngrößen definieren und deren Zusammenhänge darstellen</li> <li>• Fehlermodelle beschreiben und deren Bedeutung für die Testsynthese darstellen</li> <li>• Verfahren zur automatischen Testmustererzeugung unterscheiden und beschreiben</li> <li>• Funktionsprinzip von Testsystemen und deren Komponenten erläutern</li> <li>• Komponenten der Testsignalbeschreibung zusammenstellen</li> <li>• Methoden des prüffreundlichen Entwurfs darstellen</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• Vorgänge "Messen" und "Prüfen" voneinander abgrenzen und den Zusammenhang zwischen Meßunsicherheit und Irrtumsrisiko erklären</li> <li>• Mittelwerte und Streuwerte aus Meßdaten schätzen und für diese Konfidenzintervalle zu gegebener Irrtumswahrscheinlichkeit angeben</li> <li>• die Unsicherheit von aus meßunsicherkeitsbehafteten Anfangsgrößen berechneten Ergebnissen berechnen</li> <li>• sich der Denkfallen beim Schließen aus statistischen Aussagen bewußt sein</li> <li>• Prüfsignale anhand der Kriterien für kohärentes Testen definieren</li> </ul> <p>Analysieren</p>

		<ul style="list-style-type: none"> <li>• Fehler in technischen Produkten hinsichtlich Entstehung und Auswirkung klassifizieren</li> <li>• Testvorgänge an integrierten Schaltungen klassifizieren und zugehörige Randbedingungen nennen</li> <li>• Begriffe Defekt" (defect), Fehler" (fault), Irrtum" (error), Ausfall" (failure) am Beispiel Halbleitertest voneinander abgrenzen</li> <li>• Abläufe bei Halbleitertests hinsichtlich verschiedener Kriterien (hierarchisch) strukturieren und unterscheiden</li> <li>• Testsysteme und deren Architekturen hinsichtlich verschiedener Kriterien klassifizieren</li> </ul> <p>Evaluieren (Beurteilen)</p> <ul style="list-style-type: none"> <li>• technische und wirtschaftliche Bedeutung des Tests im Vergleich zu weiteren Bereichen der Halbleiterindustrie zutreffend einschätzen</li> <li>• Prüfkriterien anhand angestrebter Qualitätsanforderungen (Testschlupf) aufstellen</li> <li>• Testschwellen im Hinblick auf Minimierung einer Irrtumswahrscheinlichkeit wählen</li> </ul> <p>Erschaffen (keine) Lern- bzw. Methodenkompetenz Lernziele hinsichtlich Lern- und Arbeitsmethoden: Hypothesen statistisch prüfen, wahrscheinlichkeitsbehaftete Aussagen interpretieren Selbstkompetenz Lernziele hinsichtlich persönlicher Weiterentwicklung: Schlüsse aus statistischen Aussagen und Ergebnissen hinterfragen diesen kritisch begegnen Sozialkompetenz Lernziele hinsichtlich des Umgangs mit Menschen:</p> <ul style="list-style-type: none"> <li>• Übungsaufgabenstellungen gemeinsam in Kleingruppen lösen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german





1	<b>Module name</b> 96621	<b>Transceiver-Systementwurf</b> Transceiver system design	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<ol style="list-style-type: none"> <li>1. Einführung</li> <li>2. Systemübersicht und Anforderungen <ul style="list-style-type: none"> <li>• GPSGSM-WLAN</li> <li>• Vergleichende Zusammenfassung</li> </ul> </li> <li>3. Basisbandverarbeitung <ul style="list-style-type: none"> <li>• Optimierung und Wechselwirkungen am Beispiel einer PLL</li> <li>• Anforderungsprofil bei GPS, GSM und WLAN</li> </ul> </li> <li>4. A/D- und D/A-Umsetzung <ul style="list-style-type: none"> <li>• Dominierendes Nutzsignal bei GSM und WLAN</li> <li>• Dominierendes Rauschen bei GPS</li> <li>• Anforderungsübersicht</li> </ul> </li> <li>5. Frontend <ul style="list-style-type: none"> <li>• Analyse und Charakterisierung von Störungen (Nichtlinearitäten, Rauschen, Dynamikbereich, I/Q-Balance, Phasenrauschen)</li> <li>• Systementwurf (Entwurfzyklus, Empfänger-Architekturen, Sender-Architekturen)</li> </ul> </li> <li>6. Ausblick</li> </ol>	
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Anhand der Beispielsysteme GPS, GSM und WLAN sollen Studierende beurteilen lernen, wie das Wechselspiel zwischen Realisierungsaufwand und nachrichtentechnischer Systemanforderung ist.</li> <li>2. Anhand von Beispielen sollen Studierenden die wesentlichen Entwurfsschritte bis hin zur Parametrisierung auf Blockschaltbildebene klar werden, wenn der Ausgangspunkt eine nachrichtentechnische Systembeschreibung ist.</li> <li>3. Anhand von Architekturbeispielen sollen Studierende ein Verständnis für die Spielräume und Abwägungen beim Entwurf eines Endgerätes entwickeln.</li> </ol>	
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse erforderlich aus: Signal- und Systemtheorie, Nachrichtentechnische Systeme, Stochastik. Erste mikroelektronische Kenntnisse helfen.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 2022 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 2022	
10	<b>Method of examination</b>	mündlich (90 Minuten)	

11	<b>Grading procedure</b>	mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie mindestens 75% der Hausaufgaben einschließlich der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Vorlesung.

1	<b>Module name</b> 96750	<b>Hardware-Beschreibungssprache VHDL</b> VHDL Hardware description language	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Frickel
5	<b>Contents</b>	<p>Vorlesung mit integrierter Rechnerübung zur Syntax und zur Anwendung der Hardware-Beschreibungssprache VHDL (Very High Speed Integrated Circuit Hardware Description Language) nach dem Sprachstandard IEEE 1076-1987 und 1076-1993, Anwendung von VHDL zum Entwurf von FPGAs in der Praxis.</p> <ul style="list-style-type: none"> <li>• Konzepte und Konstrukte der Sprache VHDL</li> <li>• Beschreibung auf Verhaltens- und Register-Transfer-Ebene</li> <li>• Simulation und Synthese auf der Gatterlogik-Ebene</li> <li>• Verwendung professioneller Software-Tools (Xilinx Vivado)</li> <li>• Vorlesung mit integrierten Rechner-Übungen (Labs)</li> <li>• Kursmaterial ist englisch-sprachig, die Vorlesungssprache deutsch</li> </ul> <p>Zielgruppe sind Hörer aller Fachrichtungen, die sich mit dem Entwurf, Simulation und Synthese digitaler Systeme und Schaltungen beschäftigen wollen.</p>
6	<b>Learning objectives and skills</b>	<p><b>Fachkompetenz</b></p> <ul style="list-style-type: none"> <li>• Wissen</li> </ul> <p>Die Studierenden können Begriffe und Definitionen einer Hardware-Beschreibungssprache (hier VHDL) darlegen.</p> <ul style="list-style-type: none"> <li>• Verstehen</li> </ul> <p>Die Studierenden verstehen den Zusammenhang bzw. die Transformation zwischen einer Hardware-Struktur und deren Abbildung in einer Hardware-Beschreibungssprache in beiden Richtungen.</p> <ul style="list-style-type: none"> <li>• Analysieren</li> </ul> <p>Die Studierenden klassifizieren ein gewünschtes Systemverhalten, strukturieren dieses in Teilmodule, und realisieren die Teilmodule bzw. das System in der Hardware-Beschreibungssprache.</p> <ul style="list-style-type: none"> <li>• Evaluieren (Beurteilen)</li> </ul> <p>Die Studierenden schätzen VHDL-Modelle bezüglich des quantitativen und qualitativen Hardware-Aufwandes ein, überprüfen diese gegen vorliegende Randbedingungen (constraints), und vergleichen sie mit alternativen Lösungen.</p> <p><b>Lern- bzw. Methodenkompetenz</b></p> <p>Die theoretischen Inhalte der Sprache können durch Einsatz eines Simulations- und Synthesewerkzeuges im praktischen Einsatz selbständig verifiziert und deren Verständnis vertieft werden.</p> <p><b>Sozialkompetenz</b></p>

		Die Studierenden stärken ihre Fähigkeit, vorliegende Aufgabenstellungen in Gruppenarbeit gemeinsam zu lösen.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

# Compulsory elective module

1	<b>Module name</b> 43950	<b>Kommunikationssysteme</b> Communication systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich (90 Minuten)</p> <p>Prüfungsleistung, Klausur, Dauer (in Minuten): 90, benotet, 5 ECTS</p> <p>Anteil an der Berechnung der Modulnote: 100.0 %</p> <p>Die Modulprüfung besteht aus:</p> <ul style="list-style-type: none"> <li>• Bearbeitung (zwei)wöchentlicher Aufgabenblätter in Gruppenarbeit. Für diese unbenotete Studienleistung sind alle Aufgabenblätter korrekt zu lösen und abzugeben.</li> <li>• Klausur von 90 Minuten</li> </ul>
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pear-son Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>



1	<b>Module name</b> 333815	<b>Rechnerarchitektur (Vorlesung mit Übung und Rechnerübung)</b> Computer architecture	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey	
5	<b>Contents</b>	<p>Die Vorlesung baut auf die in den Grundlagen der Rechnerarchitektur und -organisation vermittelten Inhalte auf und setzt diese mit weiterführenden Themen fort. Es werden zunächst grundlegende fortgeschrittene Techniken bei Pipelineverarbeitung und Cachezugriffen in modernen Prozessoren und Parallelrechnern behandelt. Ferner wird die Architektur von Spezialprozessoren, z.B. DSPs und Embedded Prozessoren behandelt. Es wird aufgezeigt, wie diese Techniken in konkreten Architekturen (Intel Nehalem, GPGPU, Cell BE, TMS320 DSP, Embedded Prozessor ZPU) verwendet werden. Zur Vorlesung werden eine Tafel- und eine Rechnerübung angeboten. Die Rechnerübung erfordert 11 erfolgreich abgeschlossene Übungsaufgaben, diese gehen mit 10% in die Modulgesamtnote ein. Die verbleibenden 90% werden durch die mündliche Prüfung bestimmt. Insgesamt werden 7,5 ECTS erworben. In den Tafelübungen werden die in der Vorlesung vermittelten Techniken durch zu lösende Aufgaben vertieft. In der Rechnerübung soll u.a. ein einfacher Vielkern-Prozessor auf Basis des ZPU-Prozessors mit Simulationswerkzeugen aufgebaut werden. Im Einzelnen werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Organisationsaspekte von CISC und RISC-Prozessoren</li> <li>• Behandlung von Hazards in Pipelines</li> <li>• Fortgeschrittene Techniken der dynamischen Sprungvorhersage</li> <li>• Fortgeschritten Cachetechniken, Cache-Kohärenz</li> <li>• Ausnutzen von Cacheeffekten</li> <li>• Architekturen von Digitalen Signalprozessoren</li> <li>• Architekturen homogener und heterogener Multikern-Prozessoren (Intel Corei7, Nvidia GPUs, RISC-V)</li> <li>• Architektur von Parallelrechnern (Clusterrechner, Superrechner)</li> <li>• Effiziente Hardware-nahe Programmierung von Multikern-Prozessoren (OpenMP, SSE, CUDA)</li> <li>• Leistungsmodellierung und -analyse von Multikern-Prozessoren (Roofline-Modell)</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Wissen Lernende können Wissen abrufen und wiedergeben. Sie können konkrete Einzelheiten wie Begriffe, Definitionen, Fakten, und Abläufe in einem Prozessor darlegen. Verstehen</p>	

		<p>Lernende können Beispiele für Rechnerarchitekturen anführen, sie sind in der Lage, Schaubilder von Prozessoren zu interpretieren und die Abläufe in eigenen Worten zu beschreiben.</p> <p>Anwenden Lernende können beim Erstellen eigener Programme durch Transfer des Wissens über Interna von Prozessorarchitekturen Optimierungen hinsichtlich des Laufzeitverhaltens vornehmen.</p> <p>Analysieren Lernende können zwischen verschiedenen Varianten von Lösungen einer Prozessorarchitektur klassifizieren, die Gründe für durchgeführte Entwurfsentscheidungen erschließen, Unterscheide gegenüberstellen und gegeneinander bewerten.</p> <p>Lern- bzw. Methodenkompetenz Lernende erwerben die Fähigkeit selbstständig Testprogramme zum Bewerten der Leistungsfähigkeit eines Prozessors zu erstellen.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 90 h</p> <p>Independent study: 135 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Patterson/Hennessy: Computer Organization und Design</li> <li>• Hennessy/Patterson: Computer Architecture - A Quantitative Approach</li> <li>• Stallings: Computer Organization and Architecture</li> <li>• Märtin: Rechnerarchitekturen</li> </ul>

1	<b>Module name</b> 798810	<b>Rechnerarchitektur</b> Computer architecture	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey
5	<b>Contents</b>	<p>Die Vorlesung baut auf die in den Grundlagen der Rechnerarchitektur und -organisation vermittelten Inhalte auf und setzt diese mit weiterführenden Themen fort. Es werden zunächst grundlegende fortgeschrittene Techniken bei Pipelineverarbeitung und Cachezugriffen in modernen Prozessoren und Parallelrechnern behandelt. Ferner wird die Architektur von Spezialprozessoren, z.B. DSPs und Embedded Prozessoren behandelt. Es wird aufgezeigt, wie diese Techniken in konkreten Architekturen (Intel Nehalem, GPGPU, Cell BE, TMS320 DSP, Embedded Prozessor ZPU) verwendet werden. Zur Vorlesung wird eine Tafelübung angeboten. Mit erfolgreicher mündlicher Prüfung können 5 ECTS erworben werden. In den Tafelübungen werden die in der Vorlesung vermittelten Techniken durch zu lösende Aufgaben vertieft. In der Rechnerübung soll u.a. ein einfacher Vielkern-Prozessor auf Basis des ZPU-Prozessors mit Simulationswerkzeugen aufgebaut werden. Im Einzelnen werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Organisationsaspekte von CISC und RISC-Prozessoren</li> <li>• Behandlung von Hazards in Pipelines</li> <li>• Fortgeschrittene Techniken der dynamischen Sprungvorhersage</li> <li>• Fortgeschritten Cachetechniken, Cache-Kohärenz</li> <li>• Ausnutzen von Cacheeffekten</li> <li>• Architekturen von Digitalen Signalprozessoren</li> <li>• Architekturen homogener und heterogener Multikern-Prozessoren (Intel Corei7, Nvidia GPUs, RISC-V)</li> <li>• Architektur von Parallelrechnern (Clusterrechner, Superrechner)</li> <li>• Effiziente Hardware-nahe Programmierung von Multikern-Prozessoren (OpenMP, SSE, CUDA)</li> <li>• Leistungsmodellierung und -analyse von Multikern-Prozessoren (Roofline-Modell)</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Wissen Lernende können Wissen abrufen und wiedergeben. Sie kennen konkrete Einzelheiten wie Begriffe, Definitionen, Fakten, und Abläufe in einem Prozessor darlegen.</p> <p>Verstehen Lernende können Beispiele für Rechnerarchitekturen anführen, sie sind in der Lage, Schaubilder von Prozessoren zu interpretieren und die Abläufe in eigenen Worten zu beschreiben.</p> <p>Anwenden</p>

		<p>Lernende können beim Erstellen eigener Programme durch Transfer des Wissens über Interna von Prozessorarchitekturen Optimierungen hinsichtlich des Laufzeitverhaltens vornehmen.</p> <p>Analysieren</p> <p>Lernende können zwischen verschiedenen Varianten von Lösungen einer Prozessorarchitektur klassifizieren, die Gründe für durchgeführte Entwurfsentscheidungen erschließen, Unterscheide gegenüberstellen und gegeneinander bewerten.</p> <p>Lern- bzw. Methodenkompetenz</p> <p>Lernende erwerben die Fähigkeit selbstständig Testprogramme zum Bewerten der Leistungsfähigkeit eines Prozessors zu erstellen.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio (90 Minuten)
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	<p>german</p> <p>english</p>
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Patterson/Hennessy: Computer Organization und Design</li> <li>• Hennessy/Patterson: Computer Architecture - A Quantitative Approach</li> <li>• Stallings: Computer Organization and Architecture</li> <li>• Märtin: Rechnerarchitekturen</li> </ul>

1	<b>Module name</b> 93130	<b>Konzeptionelle Modellierung</b> Conceptual modelling	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Introduction to Software Engineering Übung: Introduction to Software Engineering Exercises	- -
3	Lecturers	David Haller Prof. Dr.-Ing. Richard Lenz Prof. Dr.-Ing. Andreas Maier	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Grundlagen der Modellierung</li> <li>• Datenmodellierung am Beispiel Entity-Relationship-Modell</li> <li>• Modellierung objektorientierter Systeme am Beispiel UML</li> <li>• Relationale Datenmodellierung und Anfragemöglichkeiten</li> <li>• Grundlagen der Metamodellierung</li> <li>• XML</li> <li>• Multidimensionale Datenmodellierung</li> <li>• Domänenmodellierung und Ontologien</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren grundlegende Begriffe aus der Datenbankfachliteratur</li> <li>• erklären die Vorteile von Datenbanksystemen</li> <li>• erklären die verschiedenen Phasen des Datenbankentwurfs</li> <li>• benutzen das Entity-Relationship Modell und das erweiterte Entity-Relationship Modell zur semantischen Datenmodellierung</li> <li>• unterscheiden verschiedene Notationen für ER-Diagramme</li> <li>• erläutern die grundlegenden Konzepte des relationalen Datenmodells</li> <li>• bilden ein gegebenes EER-Diagramm auf ein relationales Datenbankschema ab</li> <li>• erklären die Normalformen 1NF, 2NF, 3NF, BCNF und 4NF</li> <li>• definieren die Operationen der Relationenalgebra</li> <li>• erstellen Datenbanktabellen mit Hilfe von SQL</li> <li>• lösen Aufgaben zur Datenselektion und Datenmanipulation mit Hilfe von SQL</li> <li>• erklären die grundlegenden Konzepte der XML</li> <li>• erstellen DTDs für XML-Dokumente</li> <li>• benutzen XPATH zur Formulierung von Anfragen an XML-Dokumente</li> <li>• definieren die grundlegenden Strukturelemente und Operatoren des multidimensionalen Datenmodells</li> <li>• erklären Star- und Snowflake-Schema</li> <li>• benutzen einfache UML Use-Case Diagramme</li> <li>• benutzen einfache UML-Aktivitätsdiagramme</li> <li>• erstellen UML-Sequenzdiagramme</li> <li>• erstellen einfache UML-Klassendiagramme</li> <li>• erklären den Begriff Meta-Modellierung</li> <li>• definieren den Begriff der Ontologie in der Informatik</li> </ul>

		<ul style="list-style-type: none"> <li>definieren die Begriffe RDF und OWL</li> </ul>
7	<b>Prerequisites</b>	Gewünscht "Algorithmen und Datenstrukturen" und "Grundlagen der Logik und Logikprogrammierung"
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Elmasri, Ramez, and Sham Navathe. Grundlagen von Datenbanksystemen. Pearson Deutschland GmbH, 2009. - ISBN-10: 9783868940121</li> <li>Alfons Kemper, Andre Eickler: Datenbanksysteme : Eine Einführung. 6., aktualis. u. erw. Aufl. Oldenbourg, März 2006. - ISBN-10: 3486576909</li> <li>Bernd Oestereich: Analyse und Design mit UML 2.1. 8. Aufl. Oldenbourg, Januar 2006. - ISBN-10: 3486579266</li> <li>Ian Sommerville: Software Engineering. 8., aktualis. Aufl. Pearson Studium, Mai 2007. - ISBN-10: 3827372577</li> <li>Horst A. Neumann: Objektorientierte Softwareentwicklung mit der Unified Modeling Language. (UML). Hanser Fachbuch, März 2002. - ISBN-10: 3446188797</li> <li>Rainer Eckstein, Silke Eckstein: XML und Datenmodellierung. Dpunkt Verlag, November 2003. - ISBN-10: 3898642224</li> </ul>

1	<b>Module name</b> 211243	<b>CPU Entwurf mit VHDL (CPU)</b> CPU Design with VHDL (CPU)	<b>7,5 ECTS</b>
2	Courses / lectures	Vorlesung: CPU Entwurf mit VHDL (CPU) Übung: CPU Entwurf mit VHDL (CPU) - Übung	- -
3	Lecturers	Philipp Holzinger Prof. Dr.-Ing. Dietmar Fey Thomas Schlögl	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey	
5	<b>Contents</b>	<p>Die Vorlesung wird einen Einblick in die wichtigsten Strukturen eines Rechners und insbesondere die der CPU geben. Wie sind die Register, die ALU, die Caches usw. aufgebaut, wie sind sie miteinander verschaltet? Wie werden Pipelines gebildet?</p> <p>Um die Vorlesung verstehen und die Übungsaufgaben lösen zu können, werden VHDL-Kenntnisse benötigt. Diese werden in der Vorlesung vermittelt.</p> <p>Im ersten Teil der Vorlesung geht es darum, aus einfachen Und-, Oder- und Inverter-Gattern größere Strukturen aufzubauen. So werden beispielsweise die Register und die Komponenten der ALU (Addierer, Multiplizierer, Shifter usw.) nach und nach aufgebaut. Aus den Einzelteilen lassen sich dann wiederum die Registerbänke, die ALU, die Speichereinheit usw. zusammensetzen.</p> <p>Mit guten Rechenwerken allein ist eine CPU noch nicht wirklich schnell. Es müssen schnell genug Instruktionen gelesen und dekodiert sowie die Operanden geholt werden können. Nach dem schnellen Verarbeiten in den Rechenwerken müssen die Ergebnisse dann wiederum schnell in die Zielregister bzw. Ziel-Speicherzellen kopiert werden. Das wichtigste Verfahren, um hierbei Performance zu gewinnen, ist das Pipelining. Leider gibt es eine Reihe von Bedingungen, die erfüllt sein müssen, dass Pipelining wirklich gut funktioniert. So dürfen keine Daten-Abhängigkeiten im Code vorhanden sein, müssen Sprungziele rechtzeitig bekannt sein und dürfen bestimmte Ressourcen nicht mehrfach gleichzeitig genutzt werden. Mittels Forwarding, Sprungvorhersage und Caches können die Probleme gemildert werden. Mit den so gewonnenen Fähigkeiten sind dann auch Multi-Core- und Multi-Threading-Architekturen verständlich.</p>	
6	<b>Learning objectives and skills</b>	Die Studierenden verstehen den inneren Aufbau moderner CPUs (Pipeline, Registerbänke, ALU, Caches, Memory-Management-Unit, Segmentierungseinheit, ...) und können selbst performante CPUs aus einfachen Basis-Schaltungen aufbauen.	
7	<b>Prerequisites</b>	keine	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	

12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 169383	<b>CPU Entwurf mit VHDL (Schwerpunkt Prozessorentwurf)</b> CPU Design with VHDL (Focus on CPUs)	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 436348	<b>CPU Entwurf mit VHDL (Schwerpunkt VHDL)</b> CPU Design with VHDL (Focus on VHDL)	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: CPU Entwurf mit VHDL (CPU) Übung: CPU Entwurf mit VHDL (CPU) - Übung	- -
3	Lecturers	Prof. Dr.-Ing. Dietmar Fey Philipp Holzinger Thomas Schlögl	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey
5	<b>Contents</b>	<p>Die Vorlesung wird einen Einblick in die wichtigsten Strukturen eines Rechners und insbesondere die der CPU geben. Wie sind die Register, die ALU, die Caches usw. aufgebaut, wie sind sie miteinander verschaltet? Wie werden Pipelines gebildet?</p> <p>Um die Vorlesung verstehen und die Übungsaufgaben lösen zu können, werden VHDL-Kenntnisse benötigt. Diese werden in der Vorlesung vermittelt.</p> <p>Im ersten Teil der Vorlesung geht es darum, aus einfachen Und-, Oder- und Inverter-Gattern größere Strukturen aufzubauen. So werden beispielsweise die Register und die Komponenten der ALU (Addierer, Multiplizierer, Shifter usw.) nach und nach aufgebaut. Aus den Einzelteilen lassen sich dann wiederum die Registerbänke, die ALU, die Speichereinheit usw. zusammensetzen.</p> <p>Mit guten Rechenwerken allein ist eine CPU noch nicht wirklich schnell. Es müssen schnell genug Instruktionen gelesen und dekodiert sowie die Operanden geholt werden können. Nach dem schnellen Verarbeiten in den Rechenwerken müssen die Ergebnisse dann wiederum schnell in die Zielregister bzw. Ziel-Speicherzellen kopiert werden. Das wichtigste Verfahren, um hierbei Performance zu gewinnen, ist das Pipelining. Leider gibt es eine Reihe von Bedingungen, die erfüllt sein müssen, dass Pipelining wirklich gut funktioniert. So dürfen keine Daten-Abhängigkeiten im Code vorhanden sein, müssen Sprungziele rechtzeitig bekannt sein und dürfen bestimmte Ressourcen nicht mehrfach gleichzeitig genutzt werden. Mittels Forwarding, Sprungvorhersage und Caches können die Probleme gemildert werden. Mit den so gewonnenen Fähigkeiten sind dann auch Multi-Core- und Multi-Threading-Architekturen verständlich.</p>
6	<b>Learning objectives and skills</b>	Die Studierenden verstehen den inneren Aufbau moderner CPUs (Pipeline, Registerbänke, ALU, Caches, Memory-Management-Unit, Segmentierungseinheit, ...) und können selbst performante CPUs aus einfachen Basis-Schaltungen aufbauen.
7	<b>Prerequisites</b>	keine
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222

10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 876012	<b>Verlässliche Echtzeitsysteme (Vorlesung mit Übungen)</b> Dependable real-time systems (lecture with exercises)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> </ul>

- wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.
- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfsalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des Framac Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).

		<ul style="list-style-type: none"> <li>• erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.</li> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme eine, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 743260	<b>Verteilte Systeme (Vorlesung mit erweiterten Übungen)</b> Distributed systems (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: Rechnerübungen zu Verteilte Systeme (2.0 SWS) Übung: Erweiterte Übungen zu Verteilte Systeme (2.0 SWS) Vorlesung: Verteilte Systeme (2.0 SWS)	- 5 ECTS 2,5 ECTS
3	Lecturers	Tobias Distler Harald Böhm Laura Lawniczak	

4	<b>Module coordinator</b>	Tobias Distler
5	<b>Contents</b>	<p>Verteilte Systeme bestehen aus mehreren Rechnern, die über ein Netzwerk miteinander verbunden sind und einen gemeinsamen Dienst erbringen. Obwohl die beteiligten Rechner hierfür in weiten Teilen unabhängig voneinander agieren, erscheinen sie ihren Nutzern gegenüber in der Gesamtheit dabei trotzdem als ein einheitliches System. Die Einsatzmöglichkeiten für verteilte Systeme erstrecken sich über ein weites Spektrum an Szenarien: Von der Zusammenschaltung kleinster Rechenknoten zur Sammlung von Daten im Rahmen von Sensornetzwerken über Steuerungssysteme für Kraftfahrzeuge und Industrieanlagen bis hin zu weltumspannenden, Internet-gestützten Infrastrukturen mit Komponenten in Datenzentren auf verschiedenen Kontinenten.</p> <p>Ziel dieses Moduls ist es, die sich durch die speziellen Eigenschaften verteilter Systeme ergebenden Problemstellungen zu verdeutlichen und Ansätze zu vermitteln, mit deren Hilfe sie gelöst werden können; Beispiele hierfür sind etwa die Interaktion zwischen heterogenen Systemkomponenten, der Umgang mit erhöhten Netzwerklatenzen sowie die Wahrung konsistenter Zustände über Rechengrenzen hinweg. Gleichzeitig zeigt das Modul auf, dass die Verteiltheit eines Systems nicht nur Herausforderungen mit sich bringt, sondern auf der anderen Seite auch Chancen eröffnet. Dies gilt insbesondere in Bezug auf die im Vergleich zu nicht verteilten Systemen erzielbare höhere Widerstandsfähigkeit eines Gesamtsystems gegenüber Fehlern wie den Ausfällen ganzer Rechner oder sogar kompletter Datenzentren.</p> <p>Ausgehend von den einfachsten, aus nur einem Client und einem Server bestehenden verteilten Systemen, beschäftigt sich die Vorlesung danach mit der deutlich komplexeren Replikation der Server-Seite und behandelt anschließend die Verteilung eines Systems über mehrere, mitunter weit voneinander entfernte geografische Standorte. In allen Abschnitten umfasst die Betrachtung des jeweiligen Themas eine Auswahl aus Grundlagen, im Praxiseinsatz befindlicher Ansätze und Techniken sowie für den aktuellen Stand der Forschung repräsentativer Konzepte.</p> <p>Im Rahmen der Übungen wird zunächst ein plattformunabhängiges Fernaufrufsystem schrittweise entwickelt und parallel dazu getestet.</p>

		<p>Als Vorlage und Orientierungshilfe dient dabei das in der Praxis weit verbreitete Java RMI. In den weiteren Übungsaufgaben stehen anschließend klassische Problemstellungen von verteilten Systemen wie fehlertolerante Replikation und verteilte Synchronisation im Mittelpunkt.</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• beschreiben charakteristische Merkmale und Eigenschaften verteilter Systeme sowie grundlegende Probleme im Zusammenhang mit ihrer Realisierung.</li> <li>• untersuchen die Unterschiede zwischen lokalen Methodenaufrufen und Fernmethodenaufrufen.</li> <li>• vergleichen Ansätze zur Konvertierung von Nachrichten zwischen verschiedenen Datenrepräsentationen.</li> <li>• konzipieren eine eigene auf Java RMI basierende Anwendung.</li> <li>• entwickeln ein eigenes Fernaufrufsystem nach dem Vorbild von Java RMI.</li> <li>• bewerten die Serialisierungsroutinen von Java RMI.</li> <li>• erproben die manuelle Serialisierung von Nachrichten.</li> <li>• bewerten die Performanz des eigenen Fernaufrufsystems.</li> <li>• gestalten ein Modul zur Unterstützung verschiedener Fernaufrufsemantiken (Maybe, Last-of-Many, At-Most-Once) für das eigene Fernaufrufsystem.</li> <li>• beurteilen auf Basis eigener Experimente mit Fehlerinjektionen die Auswirkungen von Störeinflüssen auf verschiedene Fernaufrufsemantiken.</li> <li>• klassifizieren Mechanismen zur Bereitstellung von Fehlertoleranz, insbesondere verschiedene Arten der Replikation (aktiv vs. passiv).</li> <li>• vergleichen verschiedene Konsistenzgarantien georeplizierter Systeme.</li> <li>• illustrieren das Problem einer fehlenden gemeinsamen Zeitbasis in verteilten Systemen.</li> <li>• erforschen logische Uhren als Mittel zur Reihenfolgebestimmung und Methoden zur Synchronisation physikalischer Uhren.</li> <li>• unterscheiden grundlegende Zustellungs- und Ordnungsgarantien beim Multicast von Nachrichten.</li> <li>• gestalten ein Protokoll für den zuverlässigen und totalgeordneten Versand von Nachrichten in einer Gruppe von Knoten.</li> <li>• entwickeln einen Dienst zur Verwaltung verteilter Sperrobjekte auf Basis von Lamport-Locks.</li> <li>• bewerten die Qualität einer Publikation aus der Fachliteratur.</li> <li>• erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>• können in Kleingruppen kooperativ arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> </ul>



		<ul style="list-style-type: none"> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 44240	<b>Grundlagen des Übersetzerbaus</b> Foundations of compiler construction	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Michael Philippsen	
5	<b>Contents</b>	<p><b>[Deutsch:]</b> Auf den ersten Blick erscheint es wenig sinnvoll, sich mit Übersetzerbau zu beschäftigen. Andere Themen scheinen wesentlich näher an der direkten Anwendbarkeit in der industriellen Praxis. Der erste Blick täuscht:</p> <ul style="list-style-type: none"> <li>• Übersetzer gehören wohl zu den am gründlichsten studierten mittelgroßen sequentiellen Software-Systemen. Man kann viel aus den Erfahrungen lernen, die im Laufe der Jahre gesammelt wurden.</li> <li>• In den Übungen, die die Vorlesung begleiten, werden Sie selbst einen (kleinen) Übersetzer entwickeln.</li> <li>• Für viele Teilnehmer wird dieses Projekt das erste größere Software-Projekt sein. Viele der Algorithmen aus dem Grundstudium werden angewendet.</li> <li>• Bei jedem von Ihnen verwendeten Übersetzer gehen Sie in der Regel davon aus, dass richtiger Code erzeugt wird. In der Vorlesung erfahren Sie, wie das geforderte hohe Maß an Korrektheit und Zuverlässigkeit erreicht wird.</li> <li>• Sie erlangen ein Verständnis für Konzepte von Programmiersprachen und verstehen, welcher Maschinen-Code aus Sprachkonstrukten gemacht wird. Mit diesem Wissen im Hinterkopf verbessern Sie Ihre Fähigkeit, gute und effiziente Programme zu schreiben.</li> <li>• Übersetzer werden nicht nur für Programmiersprachen benötigt. Spezielle Übersetzer braucht man in vielen Bereichen des täglichen Informatik-Lebens z.B. zur Textformatierung, für Programmtransformationen, für aspektorientiertes Programmieren, für die Verarbeitung von XML, ...</li> <li>• Es gehört zu einer Ingenieur-Ausbildung, in der Lage zu sein, diejenigen Werkzeuge selbst zu fertigen, die man verwendet. Für Informatiker gehört daher ein Verständnis vom Innenleben eines Übersetzers zum Rüstzeug.</li> </ul> <p><b>Fokus der Lehrveranstaltung:</b> Es werden Konzepte und Techniken der Übersetzerkonstruktion aus Sicht eines Übersetzerbauers und entlang der wesentlichen Arbeitsschritte eines Übersetzers (Frontend; Mittelschicht; Backend) vorgestellt. Übungen und Praxisaufgaben ergänzen die Vorlesung. Hier entwickeln die Studierenden auf der Basis eines vorgegebenen Programmrahmens einen eigenen Übersetzer für</p>	

die Programmiersprache e2, die speziell für den Übersetzerbau-Vorlesungszyklus entworfen wurde.

#### **Behandelte Themenfelder:**

- Prinzipien der Übersetzung imperativer Programmiersprachen
- Struktur eines Übersetzers
- Symbolentschlüssler (Scanner) und Zerteiler (Parser)
- Abstrakter Syntaxbaum (AST)
- Besuchermuster
- AST-Transformationen, Entzuckerung
- Symboltabellen und Sichtbarkeitsbereiche
- Semantische Analyse: Namensanalyse, Typprüfung
- Übersetzung von arithmetischen Ausdrücken und Kontrollflusskonstrukten in registerbasierte oder stapelbasierte Zwischensprachen
- Übersetzung von Methoden und Methodenaufrufen; Methodenschachteln
- Übersetzung objektorientierter Sprachen mit Einfachvererbung, Schnittstellen und Mehrfachvererbung
- Methodenauswahl in Java (überladene und überschriebene Methoden)
- Code-Generierung nach Sethi-Ullmann, Graham-Glanville, per Baumtransformation sowie mit Hilfe dynamischer Programmierung
- Registerallokation mit lokalen Techniken und mit Graphfärbung
- Instruktionsanordnung mit "list scheduling"
- Debugger

#### **Themen der Vorlesungseinheiten:**

1. Einführung (Überblick, modulare Struktur von Übersetzern, Frontend, Mittelschicht, Backend), Bootstrapping)
2. Symbolentschlüssler (Lexer) und Zerteiler (Parser), (Token, Literale, Symboltabelle, Grammatikklassen (LK(k), LL(k), ...), konkreter Syntaxbaum, Shift-Reduce-Parser)
3. AST und semantische Analyse (abstrakter Syntaxbaum, Besuchermuster, Double Dispatch, Sichtbarkeitsbereiche, Definitionstabelle)
4. Typkonsistenz (Typsicherheit, Typsystem, Typüberprüfung, Typberechnung, Typkonvertierung, attributierte Grammatiken)
5. AST-Transformationen (Transformationsschablonen für Ausdrücke, Transformation innerer und generischer Klassen)
6. Transformation in Zwischensprache (registerbasiert versus stapelbasiert, Übersetzung von arithmetischen Ausdrücken, Zuweisungen, mehrdimensionalen Feldern, struct-Datentypen und Kontrollflussstrukturen (einschließlich Kurzschlussauswertung))
7. Methodenschachteln und Kellerrahmen (relative Adressen, call by value/reference/name, geschachtelte Funktionen, Funktionszeiger, Stack- und Framepointer, Funktionsaufruf, Prolog, Epilog)
8. Objektorientierte Sprachen I: Einfachvererbung (Symbol- und Typanalyse, Methodenauswahl mit Überschreiben und Überladen,

virtuelle Methodenaufrufe, Klassendeskriptoren, dynamische Typprüfung und -wandlung)

9. Objektorientierte Sprachen II: Schnittstellen und Mehrfachvererbung (Interface v-Tables, dynamische Typprüfung und -wandlung mit Interfaces, Interfaces mit Default-Implementierung, Diamantenproblem)

10. Einfache Code-Erzeugung (Code-Selektion nach Sethi-Ullman, Register-Allokation, Instruktionsreihenfolge, optimale Code-Erzeugung für Ausdrucksbäume)

11. Fortgeschrittene Code-Erzeugung (Baumtransformation, Graham-Glanville, dynamisches Programmieren)

12. Registerallokation (Leistungsabschätzung, Lebendigkeitsintervalle, Kollisions- und Interferenzgraph, Spilling, Färbungsheuristiken, Aufteilung von Lebendigkeitsintervallen, 2nd Chance Bin Packing, Registerverschmelzung)

13. Parallelismus auf Instruktionsebene, Instruktionsreihenfolge, Debugger (Konflikte im Instruktionsfließband, List Scheduling, Delay-Slots, Sprungzielvorhersage, ptrace, Unterbrechungs- und Beobachtungspunkte, DWARF)

#### **Meilensteine der Übungsbetriebs:**

Im Rahmen der Übungen (siehe entsprechende Lehrveranstaltung) werden die in der Vorlesung vorgestellten Konzepte und Techniken zur Implementierung eines Übersetzers in die Praxis umgesetzt. Ziel der Übungen ist es, bis zum Ende des Semesters einen funktionsfähigen Übersetzer für die Beispiel-Programmiersprache e2 zu implementieren. Ein Rahmenprogramm ist gegeben, das in fünf Meilensteinen um selbstentwickelte Schlüsselkomponenten zu erweitern ist.

Folgende Meilensteine sind zu erreichen:

Meilenstein 1: Grammatik, AST-Konstruktion: Antlr-Produktionen, AST-Besucherschnittschelle, generischer AST-Besucher für return und Schleifen, AST-Besucher zur Visualisierung.

Meilenstein 2: Symbolanalyse, Symboltabelle, Standardfunktionen, AST-Besucher für die Symbolanalyse.

Meilenstein 3: Konstantenfaltung per AST-Transformation, Typanalyse mit bottom-up AST-Besuch, der implizite Typwandlungen bei Bedarf ergänzt.

Meilenstein 4: AST-Besucher zur Erzeugung der Zwischensprachrepräsentation, Übersetzung von arithmetischen Ausdrücken, return, Zuweisungen, logischen Ausdrücken, Bedingungen und Schleifen.

Meilenstein 5.0: Speicherzuteilung: Festlegung und Umsetzung der ABI Aufrufkonvention, Zuweisung von Speicheradressen zu Variablen; Kellerrahmenallokation; caller-save und callee-save Register.

Meilenstein 5.1: Code-Erzeugung: Implementierung der e2 Standardbibliothek; IR-Besucher zur Erzeugung von Assembly-Code.

Für die Meilensteine 1-3 soll der Übersetzer sowohl Integer- als auch Gleitkomma-Arithmetik unterstützen. Für die nachfolgenden Meilensteine reicht Integer-Arithmetik.

**[English:]**

The lecture teaches concepts and techniques of compiler construction from a compiler developer view, following the structure of the compiler frontend, middle end, and backend. Exercise sessions and practical assignments complement the lecture; the students implement their own compiler (based on a framework) for the e2 programming language, which is designed for this series of compiler construction lectures.

**\*Content Summary\***

- Principles of compiling imperative programming languages
- Structure of a compiler
- Scanner and parser
- Abstract syntax trees (ASTs)
- Visitor design pattern
- AST transformations, desugaring
- Symbol tables and scopes
- Semantic analysis: name analysis, type checking
- Compilation of arithmetic expressions and control flow structures to register-based and stack-based intermediate languages
- Compilation of functions and function calls, activation records
- Compilation of object-oriented languages with single inheritance, interfaces, and multiple inheritance
- Method resolution in Java (overloaded and overridden methods)
- Code generation with Sethi-Ullmann algorithm, Graham-Glanville algorithm, tree transformations, and dynamic programming
- Register allocation with local techniques and graph coloring
- Instruction scheduling with the list scheduling technique
- Debuggers

**Lecture Topics**

- 1. Introduction: Class overview, modular structure of compilers (front-, middle-, and backend), compilation bootstrapping
- 2. Lexer and Parser: Tokens, literals, symbol table, grammar classes (LR(k), LL(k), ...), concrete syntax tree, shift-reduce parser
- 3. ASTs and semantic analysis: Abstract syntax tree, visitor pattern, double dispatch, scopes, definition table
- 4. Type consistency: Type safety, type system, type checks, type inference, type conversions, attributed grammars
- 5. AST transformations: Transformation patterns (arithmetics), transformation of nested and generic classes
- 6. Intermediate representations: Types of IRs, arithmetic operations, assignments, multidimensional array access, structs, control flow instructions, short-circuit evaluation
- 7. Activation record and stack frame: Relative addresses, call by value/reference/name, nested functions, function pointers, stack pointer and frame pointer, function calls: prolog and epilog

- 8. Object-oriented languages: single inheritance: Symbol and type analysis, method selection with method overloading and overriding, virtual method calls, class descriptors, dynamic type checks and casts
- 9. Object-oriented languages II: interfaces, multiple inheritance: Interface v-tables, dynamic type checks and casts with interfaces, interfaces with default implementations and state, diamond problem, virtual inheritance
- 10. Basic code generation: Code selection, register allocation, instruction order, basic blocks, optimal code generation for expression trees
- 11. Optimized code selection: Code selection as tree transformation, Graham-Glanville code generators, dynamic programming
- 12. Optimized register allocation: Performance approximations, liveness analysis, collision and interference graph, register spilling, coloring heuristics, optimistic extension, live range splitting, register coalescing, data structures
- 13. Instruction level parallelism, instruction order, debugger: Data, structural, and control conflicts in CPU pipelines, list scheduling, delay slots, branch predictions, superscalar and VLIW architectures, ptrace, break- and watch-points, DWARF

#### **Assignment Milestones**

For the assignments of this course, the students put the concepts and techniques presented in the lecture for implementing a compiler into practice. The goal of the assignments is to implement a functional compiler for the e2 programming language by the end of the semester. The e2 language is specifically designed for educational purposes; the students obtain a description of the language.

A framework for the implementation is provided to the students. The students implement the core components of the compiler in five milestones.

All milestones need to be fulfilled to pass the module; the last milestone contains two tasks. In particular, the milestones are:

- Milestone 1: Grammar definition and construction of the AST: ANTLR productions, AST visitor interface, and generic AST visitor for array accesses and return and loop statements; AST visitor for AST visualization.
- Milestone 2: Name analysis: symbol table; declaring standard functions; AST visitor for name analysis.
- Milestone 3: Constant folding and type analysis: AST transformations for constant folding; AST visitor for bottom-up type analysis, adding AST nodes for implicit casts;
- Milestone 4: AST translation to intermediate representation: AST visitor to generate IR; translation of arithmetic, return, and assign statements, logical expressions, conditions, loops.
- Milestone 5.0: Memory assignment: definition and implementation of the ABI calling convention; memory

		<p>assignment of variables; stack frame allocation; caller-save and callee-save registers.</p> <ul style="list-style-type: none"> <li>• Milestone 5.1: Code generation: implementation of the e2 standard library; IR visitor to generate assembly code.</li> </ul> <p>For milestones one through three, the compiler needs to support both integer and floating-point arithmetic. For the last two milestones, only integer arithmetic is required.</p>
6	<p><b>Learning objectives and skills</b></p>	<p><b>[Deutsch:]</b> Die Studierenden</p> <ul style="list-style-type: none"> <li>• nennen die typischen Aufgaben und Datenstrukturen eines Übersetzers</li> <li>• erläutern das Konzept des Bootstrapping</li> <li>• beschreiben Struktur und Arbeitsweise eines Abtasters (Scanner) und zeigen Grenzen und Problemfälle auf</li> <li>• wenden Grammatiken zur Konstruktion von Zerteilern (Parser) an</li> <li>• kennen die Komplexität eines Zerteilers für Java</li> <li>• beschreiben die wichtigsten Aufgaben der semantischen Analyse und wenden diese am Beispiel verschiedener Programmiersprachen (insbesondere Java) an</li> <li>• skizzieren typische AST-Transformationen am Beispiel des Java-Übersetzers</li> <li>• veranschaulichen die Grundzüge der Java-Kellermaschine und die zugehörige Transformation von Quell- zu Byte-Code</li> <li>• analysieren die Unterschiede zwischen Programmiersprachen hinsichtlich Felder und Verbund-Strukturen</li> <li>• erläutern die Verwendung von Stapel- und Kellerspeicher bei der Programmausführung</li> <li>• kennen verschiedene Maschineninstruktionssätze</li> <li>• optimieren die Registerverwendung vor der Generierung von Maschinencode</li> <li>• wenden das Verfahren von Graham &amp; Glanville zur Erzeugung von Maschinencode an</li> <li>• erkennen Grenzen der Optimierung bei der Code-Generierung und analysieren alternative Strategien</li> <li>• beschreiben den Unterschied zwischen statischer und dynamischer Ablaufplanung</li> <li>• untersuchen Besonderheiten des Übersetzerbaus für objekt-orientierte Sprachen</li> <li>• ergänzen einen vorgegebenen Abtaster und abstrakten Syntaxbaum, um alle Sprachkonstrukte einer Beispielsprache zu unterstützen</li> <li>• implementieren Konstantenfaltung, den Aufbau der Symboltabelle und Typprüfung auf dem abstrakten Syntaxbaum</li> <li>• erzeugen Zwischencode aus dem abstrakten Syntaxbaum</li> <li>• bilden Kontrollstrukturen auf Sprünge ab</li> <li>• veranschaulichen die Adressierung von (mehrdimensionalen) Feldern</li> </ul>

- entwickeln Konventionen für Funktionsaufrufe und den Aufbau des Stacks
- berechnen Offsets fuer Variablen auf dem Stack.
- implementieren eine einfache Registervergabe.
- kennen Details verschiedener Prozessorarchitekturen
- generieren Maschinencode für mindestens eine Prozessorarchitektur
- implementieren eine Laufzeitbibliothek
- wenden Debugging für maschinennahen Code an

**[English:]**

Students who have successfully completed the module will have the ability to

- identify the components and data structures of a compiler
- explain the concept of bootstrapping
- describe the structure and operation of a lexer and show limitations and problem cases
- use grammars for the construction of parsers
- know the complexity of Java parsers
- describe the main tasks of semantic analysis and apply them to different programming languages (especially Java)
- outline typical AST transformations using the Java compiler as an example
- illustrate the basic features of the Java Virtual Machine (JVM) and the corresponding transformation from source to byte code
- analyze the differences between programming languages in terms of arrays and compound structures
- explain the use of stack memory in program execution
- know different machine instruction sets
- optimize register allocation before generating machine code
- apply the Graham-Glanville algorithm to generate machine code
- recognize limitations of optimization in code generation and to analyze alternative strategies
- describe the difference between static and dynamic scheduling
- examine features of compiler construction for object-oriented languages
- augment a given lexer and abstract syntax tree to support all language constructs in an example language
- implement constant folding, symbol table construction, and type checking on the abstract syntax tree
- generate intermediate code from the abstract syntax tree
- map control structures to jumps
- translate compound boolean expressions with shortcut evaluation
- illustrate addressing of (multidimensional) arrays
- design conventions for function calls and stack frame layout
- calculate offsets for stack variables
- implement a basic register allocation.



		<ul style="list-style-type: none"> <li>• know details of different processor architectures</li> <li>• generate machine code for at least one processor architecture</li> <li>• implement a runtime library</li> <li>• apply debugging to machine code</li> </ul>
7	<b>Prerequisites</b>	<p>Participants of this lecture are expected to have profound skills in the following programming languages:</p> <ul style="list-style-type: none"> <li>• Java (assignments are implemented in Java)</li> <li>• Assembler</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 50 h</p> <p>Independent study: 175 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• "Modern Compiler Implementation in Java", A.W. Appel, Cambridge University Press, 1998</li> <li>• "Compilers - Principles, Techniques and Tools", A. Aho, R. Sethi, J. Ullmann, Addison-Wesley, 2006</li> <li>• "Modern Compiler Design", D. Grune, H. Bal, C. Jacobs, Langendoen, Wiley, 2002</li> </ul>

1	<b>Module name</b> 93015	<b>Einführung in die moderne Kryptographie</b> Introduction to modern cryptography	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Carina Köhner Prof. Dr. Dominique Schröder	
5	<b>Contents</b>	<p>This course gives a comprehensive introduction to modern cryptography. The course also serves as a base for other courses on cryptography that are offered by the chair. The topics covered are the following:</p> <ul style="list-style-type: none"> <li>• Information theoretic security</li> <li>• Computational security</li> <li>• Private key Encryption</li> <li>• Message Authentication Codes</li> <li>• Hash functions</li> <li>• Public key Encryption</li> <li>• Digital Signatures</li> </ul> <p>More advanced topics may be covered if time permits.</p>	
6	<b>Learning objectives and skills</b>	On successfully passing the course, the student is guaranteed to be knowledgeable on the basic concepts of provable security.	
7	<b>Prerequisites</b>	No previous knowledge in Cryptography or computer Security is required.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	Variabel	
11	<b>Grading procedure</b>	Variabel (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 165 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>	<p>Introduction to Modern Cryptography</p> <p>Jonathan Katz and Yehuda Lindell 2nd Edition (2014)</p>	

(Chapman & Hall/CRC Cryptography and Network Security Series)

ISBN-13: 978-1466570269

1	<b>Module name</b> 649073	<b>Verteilte Systeme (Vorlesung mit Übungen)</b> Lecture and tutorial: Distributed systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: Rechnerübungen zu Verteilte Systeme (2.0 SWS) Übung: Übungen zu Verteilte Systeme (2.0 SWS) Vorlesung: Verteilte Systeme (2.0 SWS)	- 2,5 ECTS 2,5 ECTS
3	Lecturers	Tobias Distler Harald Böhm Laura Lawniczak	

4	<b>Module coordinator</b>	Tobias Distler
5	<b>Contents</b>	<p>Verteilte Systeme bestehen aus mehreren Rechnern, die über ein Netzwerk miteinander verbunden sind und einen gemeinsamen Dienst erbringen. Obwohl die beteiligten Rechner hierfür in weiten Teilen unabhängig voneinander agieren, erscheinen sie ihren Nutzern gegenüber in der Gesamtheit dabei trotzdem als ein einheitliches System. Die Einsatzmöglichkeiten für verteilte Systeme erstrecken sich über ein weites Spektrum an Szenarien: Von der Zusammenschaltung kleinster Rechenknoten zur Sammlung von Daten im Rahmen von Sensornetzwerken über Steuerungssysteme für Kraftfahrzeuge und Industrieanlagen bis hin zu weltumspannenden, Internet-gestützten Infrastrukturen mit Komponenten in Datenzentren auf verschiedenen Kontinenten.</p> <p>Ziel dieses Moduls ist es, die sich durch die speziellen Eigenschaften verteilter Systeme ergebenden Problemstellungen zu verdeutlichen und Ansätze zu vermitteln, mit deren Hilfe sie gelöst werden können; Beispiele hierfür sind etwa die Interaktion zwischen heterogenen Systemkomponenten, der Umgang mit erhöhten Netzwerklatenzen sowie die Wahrung konsistenter Zustände über Rechengrenzen hinweg. Gleichzeitig zeigt das Modul auf, dass die Verteiltheit eines Systems nicht nur Herausforderungen mit sich bringt, sondern auf der anderen Seite auch Chancen eröffnet. Dies gilt insbesondere in Bezug auf die im Vergleich zu nicht verteilten Systemen erzielbare höhere Widerstandsfähigkeit eines Gesamtsystems gegenüber Fehlern wie den Ausfällen ganzer Rechner oder sogar kompletter Datenzentren.</p> <p>Ausgehend von den einfachsten, aus nur einem Client und einem Server bestehenden verteilten Systemen, beschäftigt sich die Vorlesung danach mit der deutlich komplexeren Replikation der Server-Seite und behandelt anschließend die Verteilung eines Systems über mehrere, mitunter weit voneinander entfernte geografische Standorte. In allen Abschnitten umfasst die Betrachtung des jeweiligen Themas eine Auswahl aus Grundlagen, im Praxiseinsatz befindlicher Ansätze und Techniken sowie für den aktuellen Stand der Forschung repräsentativer Konzepte.</p>

		<p>Im Rahmen der Übungen wird zunächst ein plattformunabhängiges Fernaufrufsystem schrittweise entwickelt und parallel dazu getestet. Als Vorlage und Orientierungshilfe dient dabei das in der Praxis weit verbreitete Java RMI. In den weiteren Übungsaufgaben stehen anschließend klassische Problemstellungen von verteilten Systemen wie fehlertolerante Replikation und verteilte Synchronisation im Mittelpunkt.</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• beschreiben charakteristische Merkmale und Eigenschaften verteilter Systeme sowie grundlegende Probleme im Zusammenhang mit ihrer Realisierung.</li> <li>• untersuchen die Unterschiede zwischen lokalen Methodenaufrufen und Fernmethodenaufrufen.</li> <li>• vergleichen Ansätze zur Konvertierung von Nachrichten zwischen verschiedenen Datenrepräsentationen.</li> <li>• konzipieren eine eigene auf Java RMI basierende Anwendung.</li> <li>• entwickeln ein eigenes Fernaufrufsystem nach dem Vorbild von Java RMI.</li> <li>• gestalten ein Modul zur Unterstützung verschiedener Fernaufrufsemantiken (Maybe, Last-of-Many) für das eigene Fernaufrufsystem.</li> <li>• beurteilen auf Basis eigener Experimente mit Fehlerinjektionen die Auswirkungen von Störeinflüssen auf verschiedene Fernaufrufsemantiken.</li> <li>• klassifizieren Mechanismen zur Bereitstellung von Fehlertoleranz, insbesondere verschiedene Arten der Replikation (aktiv vs. passiv).</li> <li>• vergleichen verschiedene Konsistenzgarantien georeplizierter Systeme.</li> <li>• illustrieren das Problem einer fehlenden gemeinsamen Zeitbasis in verteilten Systemen.</li> <li>• erforschen logische Uhren als Mittel zur Reihenfolgebestimmung und Methoden zur Synchronisation physikalischer Uhren.</li> <li>• unterscheiden grundlegende Zustellungs- und Ordnungsgarantien beim Multicast von Nachrichten.</li> <li>• gestalten ein Protokoll für den zuverlässigen und totalgeordneten Versand von Nachrichten in einer Gruppe von Knoten.</li> <li>• entwickeln einen Dienst zur Verwaltung verteilter Sperrobjekte auf Basis von Lamport-Locks.</li> <li>• bewerten die Qualität einer Publikation aus der Fachliteratur.</li> <li>• erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>• können in Kleingruppen kooperativ arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> </ul>

		<ul style="list-style-type: none"> <li>• können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 869140	<b>Fehlertolerierende Softwarearchitekturen (Vorlesung mit Übung)</b> Lecture and tutorial: Fault-tolerant software architectures	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti
5	<b>Contents</b>	Das Modul befasst sich schwerpunktmäßig mit redundanzbasierten Verfahren zur Tolerierung sporadischer Softwarefehler im Betrieb. Im Falle besonders hoher Zuverlässigkeits- bzw. Verfügbarkeitsanforderungen (insbesondere für sicherheitskritische Systeme) ist es lohnenswert, während der Entwicklung mehr Hilfsmittel bereitzustellen und während des Betriebes einzusetzen, als es im Falle einer vollständig korrekten Implementierung erforderlich wäre. Die allgemeine Behandlung obiger Themen wird durch Berichte aktueller Erfahrungen aus der industriellen Entwicklungs- und Genehmigungspraxis abgerundet und ergänzt.
6	<b>Learning objectives and skills</b>	Die Studierenden <ul style="list-style-type: none"> <li>• klassifizieren das Fehlverhalten von Softwaresystemen im Hinblick auf Konsistenzeigenschaften (fail-silent, konsistent, byzantinisch) und Persistenzeigenschaften (permanent, intermittierend);</li> <li>• unterscheiden Redundanzarten nach der Art der redundanten Mittel (Struktur, Funktion, Information, Zeit) und nach der Art ihrer Aktivierung (statisch bzw. dynamisch);</li> <li>• beschreiben Strategien zur Fehlerbehandlung im Betrieb (Fehlerausgrenzung, Fehlerbehebung, Fehlermaskierung);</li> <li>• erläutern sowohl allgemeine fehlertolerante Systemkonzepte (N-Versionen- und Rücksetzblock-Programmierung) als auch konkrete Architekturen (TMR, Duplex, Dual-Dual);</li> <li>• erfassen die Grundbegriffe der klassischen Zuverlässigkeitstheorie (Lebensdauer, Zuverlässigkeit, Verfügbarkeit, Versagensrate, Mean Time To Failure);</li> <li>• wenden analytische Ansätze zur quantitativen Bewertung redundanter Softwarearchitekturen an;</li> <li>• diskutieren Ursachen der Versagensabhängigkeit von Softwarekomponenten auf Basis der Theorie von Eckhardt &amp; Lee und des Experiments von Knight &amp; Leveson;</li> <li>• erläutern Effizienz und Effektivität von Back-to-back Teststrategien für diversitäre Systeme;</li> <li>• unterscheiden Ursachen der Softwarefehlerentstehung und differenzieren Strategien zur Forcierung von Diversität während der Entwicklung.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 557235	<b>Middleware - Cloud Computing (Vorlesung mit Übungen)</b> Lecture and tutorial: Middleware - Cloud computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Tobias Distler	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Überblick Cloud Computing</li> <li>• Grundlagen verteilter Programmierung (Web Services/SOAP/REST)</li> <li>• Virtualisierung als Basis für Cloud Computing</li> <li>• Infrastructure as a Service (IaaS) am Beispiel von Eucalyptus und Amazon EC2</li> <li>• Skalierbare Verarbeitung von großen Datenmengen</li> <li>• Interoperabilität und Multi-Cloud Computing</li> <li>• Fehlertoleranz im Kontext von Cloud Computing</li> <li>• Aktuelle Forschungstrends</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- nennen unterschiedliche Ausprägungen von Cloud-Computing.</li> <li>- erläutern verschiedene Cloud-Architekturen.</li> <li>- stellen Vor- und Nachteile von Cloud-Computing gegenüber.</li> <li>- unterscheiden die Herangehensweisen bei der Entwicklung von SOAP- im Vergleich zu REST-Anwendungen.</li> <li>- organisieren den Austausch von Informationen in einer verteilten Anwendung unter Verwendung eines Verzeichnisdienstes.</li> <li>- entwickeln eigene auf Web-Services basierende Anwendungen.</li> <li>- erläutern die Anforderungen an ein virtualisiertes System.</li> <li>- beschreiben die für die Virtualisierung eines Systems erforderlichen Kriterien.</li> <li>- vergleichen zwischen unterschiedlichen Virtualisierungstechniken und -ebenen.</li> <li>- schildern den Aufbau und die Funktionsweise von Xen und Linux-VServer.</li> <li>- erproben das Einrichten eines Abbilds für eine virtuelle Maschine.</li> <li>- skizzieren die Architektur einer Infrastruktur-Cloud sowie die Aufgabenbereiche hierfür zentraler Komponenten am Beispiel von Eucalyptus.</li> <li>- erproben das Bereitstellen von Anwendungen in einer Infrastruktur-Cloud.</li> <li>- zeigen die Grundlagen Software-definierter Netzwerke am Beispiel von Onix und B4 auf.</li> <li>- bewerten verschiedene im Bereich Cloud-Computing zum Einsatz kommende Datenspeichersysteme (Google File System, Bigtable, Windows Azure Storage, Amazon Dynamo) hinsichtlich der Kriterien Verfügbarkeit, Konsistenz und Partitionstoleranz.</li> </ul>	

		<ul style="list-style-type: none"> <li>- erläutern eine auf Vektoruhren basierende Methode zur Auflösung im Zusammenhang mit letztendlicher Konsistenz auftretender Konflikte.</li> <li>- entwickeln ein verteiltes Dateisystem nach dem Vorbild von HDFS, das auf die Speicherung großer Datenmengen ausgelegt ist.</li> <li>- erkunden das Bereitstellen selbst entwickelter Dienste mittels Docker.</li> <li>- erstellen ein Framework zur parallelen Bearbeitung von Daten nach dem Vorbild von MapReduce.</li> <li>- konzipieren eigene MapReduce-Anwendungen zur Verarbeitung strukturierter Rohdaten.</li> <li>- diskutieren die Fehlertoleranzmechanismen in Google MapReduce.</li> <li>- schildern die grundsätzliche Funktionsweise von Systemen zur Kühlung von Datenzentren mittels Umgebungsluft.</li> <li>- beschreiben das Grundkonzept einer temperaturabhängigen Lastverteilung von Prozessen in einem Datenzentrum.</li> <li>- stellen diverse Ansätze zur Erhöhung der Energieeffizienz von MapReduce-Clustern gegenüber.</li> <li>- unterscheiden die Architekturen und Funktionsweisen der Koordinierungsdienste Chubby und ZooKeeper.</li> <li>- entwickeln einen eigenen Koordinierungsdienst nach dem Vorbild von ZooKeeper.</li> <li>- ermitteln die Konsistenzeigenschaften der eigenen Koordinierungsdienstimplementierung.</li> <li>- erläutern unterschiedliche Ansätze zur Reduzierung bzw. Tolerierung von Tail-Latenz.</li> <li>- skizzieren das Grundkonzept von Erasure-Codes.</li> <li>- beschreiben den Aufbau eines auf die Clouds mehrerer Anbieter gestützten Datenspeichersystems.</li> <li>- erläutern den Einsatz passiver Replikation zur Bereitstellung von Fehlertoleranzmechanismen für virtuelle Maschinen am Beispiel von Remus.</li> <li>- schildern die Grundlagen der Migration von virtuellen Maschinen.</li> <li>- bewerten die Qualität einer aktuellen Publikation aus der Fachliteratur.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz, Skalierbarkeit) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio

11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 820947	<b>Betriebssysteme (Vorlesung mit erweiterten Übungen)</b> Operating systems (lectures with extend exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh	
5	<b>Contents</b>	Inhalt des Moduls ist Vermittlung grundlegender Konzepte, Methoden und Techniken von Betriebssystemen aus dem Blickwinkel einer Betriebssystementwicklerin. Im Rahmen der Übungen entwickeln die Studierenden in einem "bottom-up" Entwurf- und Entwicklungsprozess ihr eigenes Mehrkernbetriebssystem für die IA-32 Plattform, ausgehend von der "nackten Hardware" über grundlegende Ein-Ausgabemöglichkeiten, Unterbrechungsbearbeitung bis hin zu quasi- und echtparalleler Programmausführung.	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- erläutern den Startvorgang eines Rechensystems am Beispiel eines x86/x86_64-PCs.</li> <li>- beschreiben die spezifischen Herausforderungen bei der Softwareentwicklung für "bare metal".</li> <li>- beschreiben den Ablauf einer Unterbrechungsbehandlung von der Hardware bis zur (System-)software.</li> <li>- skizzieren Besonderheiten und Strategien der Unterbrechungsbehandlung in Hardware für Mehrkernsystemen am Beispiel des IA32-APICs.</li> <li>- diskutieren die Aufgabenteilung zwischen Hardware und Systemsoftware bei der Unterbrechungsbearbeitung.</li> <li>- unterscheiden die verschiedenen Typen von Kontrollflüssen in einem Betriebssystem anhand des Ebenenmodells.</li> <li>- unterscheiden harte, mehrstufige, und weiche Verfahren zur Unterbrechungssynchronisation in Betriebssystemen und können diese für ein Mehrkernsystem implementieren.</li> <li>- klassifizieren konkrete Konkurrenzsituationen anhand des Ebenenmodells und leiten daraus geeignete Synchronisationsmaßnahmen ab.</li> <li>- schildern die IA32-Architektur und gängige PC-Technologie und deren Schnittstellen zur Systemsoftware.</li> <li>- erläutern grundlegende Bausteine für die Implementierung von Quasi-Parallelität (Fortsetzungen, Koroutinen, Fäden) und grenzen diese gegeneinander ab.</li> <li>- erläutern die Interaktionen zwischen Hardware, Übersetzer und Systemsoftware, die dabei zu beachten sind.</li> <li>- entwickeln den Koroutinenwechsel für einen gegebene Architektur.</li> <li>- erläutern die Implikationen von Quasi-Parallelität auf das Ebenenmodell und die daraus abgeleiteten Synchronisationsmaßnahmen.</li> </ul>	

		<ul style="list-style-type: none"> <li>- beschreiben die Implementierung von (verdrängendem) Scheduling in einem Betriebssystem.</li> <li>- analysieren das Zusammenspiel von Scheduling und Unterbrechungssynchronisation.</li> <li>- nennen Kriterien und Dimensionen des Scheduling von Betriebsmitteln, insbesondere der CPU.</li> <li>- erläutern die konkrete Umsetzung am Beispiel der Scheduler in Linux und Windows.</li> <li>- unterscheiden grundlegende Möglichkeiten der Koordinierung und Synchronisation von Fäden (aktives/passives Warten, nichtverdrängbare kritische Abschnitte).</li> <li>- entwickeln Mechanismen für die Synchronisation auf Fadenebene für Mehrkernsystemen.</li> <li>- erklären die dabei zu beachtenden Synchronisationsprobleme (lost update, lost wakeup) und geeignete Gegenmaßnahmen.</li> <li>- interpretieren die Bedeutung von Gerätetreibern in der Betriebssystempraxis.</li> <li>- erläutern die Anforderungen an ein Treibermodell.</li> <li>- vergleichen die Umsetzung von Treibermodellen in Windows und Linux.</li> <li>- vergleichen grundlegende BS-Architekturen (Bibliothek, Monolith, Mikrokern, Exokern, Hypervisor) anhand fundamentaler Charakteristika (Robustheit, Performanz, Portierbarkeit) und Mechanismen.</li> <li>- schildern die grundlegenden Paradigmen zur Interprozesskommunikation in Betriebssystemen (speicherbasiert vs. nachrichtenbasiert).</li> <li>- erläutern die grundlegenden Primitiven dieser Verfahren.</li> <li>- skizzieren, wie unter Anwendung dieser Primitiven höhere Synchronisationskonstrukte implementiert werden (Monitore, Leser-/Schreiber-Sperre).</li> <li>- illustrieren die Dualität der Paradigmen.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Compilerverhalten, Debuggen ohne dedizierte Hilfsmittel) und Fehlerquellen bei der hardwarenahen Softwareentwicklung für Mehrkernsysteme.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können die ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• C/C++ (Übungsaufgaben werden in C++ implementiert)</li> <li>• Assembler (Grundkenntnisse)</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>

10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Avi Silberschatz, Peter B. Galvin, Greg Gagne. Operating System Concepts. John Wiley &amp; Sons.</li> <li>• Andrew S. Tanenbaum. Modern Operating Systems. Pearson.</li> <li>• William Stallings. Operating Systems: Internals and Design Principles. Prentice Hall.</li> <li>• Andrew S. Tanenbaum. Structured Computer Organization. Pearson.</li> </ul>

1	<b>Module name</b> 150033	<b>Betriebssysteme (Vorlesung mit Übungen)</b> Operating systems (lecture with exercises)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh	
5	<b>Contents</b>	<p>Inhalt des Moduls ist Vermittlung grundlegender Konzepte, Methoden und Techniken von Betriebssystemen aus dem Blickwinkel einer Betriebssystementwicklerin. Im Rahmen der Übungen entwickeln die Studierenden in einem "bottom-up" Entwurf- und Entwicklungsprozess ihr eigenes Einkernbetriebssystem für die IA-32 Plattform, ausgehend von der "nackten Hardware" über grundlegende Ein-Ausgabemöglichkeiten, Unterbrechungsbearbeitung bis hin zu quasiparalleler Programmausführung.</p>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- erläutern den Startvorgang eines Rechensystems am Beispiel eines x86/x86_64-PCs.</li> <li>- beschreiben die spezifischen Herausforderungen bei der Softwareentwicklung für "bare metal".</li> <li>- beschreiben den Ablauf einer Unterbrechungsbehandlung von der Hardware bis zur (System-)software.</li> <li>- skizzieren Besonderheiten und Strategien der Unterbrechungsbehandlung in Hardware für Mehrkernsystemen am Beispiel des IA32-APICs.</li> <li>- diskutieren die Aufgabenteilung zwischen Hardware und Systemsoftware bei der Unterbrechungsbearbeitung.</li> <li>- unterscheiden die verschiedenen Typen von Kontrollflüssen in einem Betriebssystem anhand des Ebenenmodells.</li> <li>- unterscheiden harte, mehrstufige, und weiche Verfahren zur Unterbrechungssynchronisation in Betriebssystemen und können diese implementieren.</li> <li>- klassifizieren konkrete Konkurrenzsituationen anhand des Ebenenmodells und leiten daraus geeignete Synchronisationsmaßnahmen ab.</li> <li>- schildern die IA32-Architektur und gängige PC-Technologie und deren Schnittstellen zur Systemsoftware.</li> <li>- erläutern grundlegende Bausteine für die Implementierung von Quasi-Parallelität (Fortsetzungen, Koroutinen, Fäden) und grenzen diese gegeneinander ab.</li> <li>- erläutern die Interaktionen zwischen Hardware, Übersetzer und Systemsoftware, die dabei zu beachten sind.</li> <li>- entwickeln den Koroutinenwechsel für einen gegebene Architektur.</li> <li>- erläutern die Implikationen von Quasi-Parallelität auf das Ebenenmodell und die daraus abgeleiteten Synchronisationsmaßnahmen.</li> <li>- beschreiben die Implementierung von (verdrängendem) Scheduling in einem Betriebssystem.</li> </ul>	

		<ul style="list-style-type: none"> <li>- analysieren das Zusammenspiel von Scheduling und Unterbrechungssynchronisation.</li> <li>- nennen Kriterien und Dimensionen des Scheduling von Betriebsmitteln, insbesondere der CPU.</li> <li>- erläutern die konkrete Umsetzung am Beispiel der Scheduler in Linux und Windows.</li> <li>- unterscheiden grundlegende Möglichkeiten der Koordinierung und Synchronisation von Fäden (aktives/passives Warten, nichtverdrängbare kritische Abschnitte).</li> <li>- entwickeln Mechanismen für die Synchronisation auf Fadenebene.</li> <li>- erklären die dabei zu beachtenden Synchronisationsprobleme (lost update, lost wakeup) und geeignete Gegenmaßnahmen.</li> <li>- interpretieren die Bedeutung von Gerätetreibern in der Betriebssystempraxis.</li> <li>- erläutern die Anforderungen an ein Treibermodell.</li> <li>- vergleichen die Umsetzung von Treibermodellen in Windows und Linux.</li> <li>- vergleichen grundlegende BS-Architekturen (Bibliothek, Monolith, Mikrokern, Exokern, Hypervisor) anhand fundamentaler Charakteristika (Robustheit, Performanz, Portierbarkeit) und Mechanismen.</li> <li>- schildern die grundlegenden Paradigmen zur Interprozesskommunikation in Betriebssystemen (speicherbasiert vs. nachrichtenbasiert).</li> <li>- erläutern die grundlegenden Primitiven dieser Verfahren.</li> <li>- skizzieren, wie unter Anwendung dieser Primitiven höhere Synchronisationskonstrukte implementiert werden (Monitore, Leser-/Schreiber-Sperre).</li> <li>- illustrieren die Dualität der Paradigmen.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Compilerverhalten, Debuggen ohne dedizierte Hilfsmittel) und Fehlerquellen bei der hardwarenahen Softwareentwicklung.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können die ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• C/C++ (Übungsaufgaben werden in C++ implementiert)</li> <li>• Assembler (Grundkenntnisse)</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester



13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Avi Silberschatz, Peter B. Galvin, Greg Gagne. Operating System Concepts. John Wiley &amp; Sons.</li> <li>• Andrew S. Tanenbaum. Modern Operating Systems. Pearson.</li> <li>• William Stallings. Operating Systems: Internals and Design Principles. Prentice Hall.</li> <li>• Andrew S. Tanenbaum. Structured Computer Organization. Pearson.</li> </ul>

1	<b>Module name</b> 43510	<b>Parallele Systeme</b> Parallel systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Parallele Systeme (2.0 SWS) Übung: UE-PSys (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Jürgen Teich Frank Hannig Stefan Groth	

4	<b>Module coordinator</b>	Joachim Falk Frank Hannig Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Aktuelle PCs verfügen über Mehrkernprozessoren und Grafikkarten, die wiederum aus hunderten von einfachen Prozessoren bestehen können. Hierdurch wird ein hohes Maß an nebenläufiger Datenverarbeitung möglich, welche bis vor einigen Jahren nur in Großrechnern erreicht werden konnte. Die effiziente Ausnutzung dieser Parallelität bedarf allerdings mehr als nur mehrerer Prozessoren, insbesondere muss das zu lösende Problem Parallelverarbeitung erlauben. In dieser Vorlesung werden Eigenschaften unterschiedlicher paralleler Rechnerarchitekturen und Metriken zu deren Beurteilung behandelt. Weiterhin werden Modelle und Sprachen zum Programmieren paralleler Rechner eingeführt. Neben der Programmierung von allgemeinen Parallelrechnern werden Entwurfsmethoden (CAD) vorgestellt, wie man ausgehend von einer algorithmischen Problemstellung ein massiv paralleles Rechenfeld in VLSI herleiten kann, das genau dieses Problem optimal parallel berechnet. Solche Schaltungen spielen auf der Bit- bzw. Wortebene eine dominante Rolle (Arithmetik) sowie bei Problemen der Signal- und Bildverarbeitung (z.B. Filter). Schwerpunkt der Vorlesung ist die Vermittlung von Grundlagen der parallelen Datenverarbeitung.</p> <p>Im Einzelnen werden behandelt:</p> <ol style="list-style-type: none"> <li>1) Theorie der Parallelität (parallele Computermodelle, parallele Spezifikationsformen und -sprachen, Performanzmodelle und -berechnung)</li> <li>2) Klassifikation paralleler und skalierbarer Rechnerarchitekturen (Multiprozessoren und Multicomputer, Vektorrechner, Datenflussmaschinen, VLSI-Rechenfelder)</li> <li>3) Programmierbare System-on-Chip (SoC) und Mehrkern-Architekturen (Grafik-Prozessoren, Cell, etc.)</li> <li>4) Programmierung paralleler Rechner (Sprachen und Modelle, Entwurfsmethoden und Compiler, Optimierung)</li> <li>5) Massive Parallelität: Vom Algorithmus zur Schaltung</li> </ol> <p><i>Today's PCs consist of multi-core processors and graphics cards that again comprise hundreds to thousands of simple processors. As a result of this, a very high degree of parallel data processing becomes possible, which was subjected to supercomputers a couple of years ago. The efficient exploitation of parallel processing requires not only multiple processors but also parallelism inherent in the problem to be solved. In this lecture, properties of different parallel computer</i></p>

		<p>architectures and corresponding quality metrics are examined. Further, models and parallel programming languages are introduced. In addition to programming general parallel computers, design methods (CAD) are presented that systematically transform an algorithmic problem description into a massive parallel processor array (VLSI), which can optimally execute the given problem in parallel. Such highly parallel circuits play an essential role at the bit level and circuit level (arithmetics) as well as in the case of signal processing and image processing (e.g., filter). The focus of this lecture are foundations of parallel data processing.</p> <p>In detail, the following topics are covered:</p> <ol style="list-style-type: none"> <li>1) Theory of parallelism (parallel models of computation, parallel specification and parallel languages, performance models)</li> <li>2) Classification of parallel and scalable computer architectures (multi-processors and multi-computers, vector computers, data-flow machines, VLSI processor arrays)</li> <li>3) Programmable System-on-Chip (SoC) and multi-core architectures (graphics processors, Cell, etc.)</li> <li>4) Programming of parallel computers (languages and models, design methods and compiler, optimization)</li> <li>5) Massive parallelism: From algorithm to circuit</li> </ol>
6	<p><b>Learning objectives and skills</b></p>	<p>Schwerpunkt der Vorlesung ist die Vermittlung von Grundlagen der parallelen Datenverarbeitung.</p> <p><i>The focus of this lecture are foundations of parallel data processing.</i></p> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen grundlegende Konzepte der parallelen Datenverarbeitung, sowohl theoretischer Art anhand von Modellen, als auch an Architekturbeispielen. The students become familiar with the fundamentals of parallel data processing, theoretic in the form of models as well as by architecture examples.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden setzen sich mit modernen eingebetteten parallelen Ein-Chip-Architekturen auseinander. The students get familiar with modern embedded parallel system-on-chip architectures.</li> <li>• Die Studierenden wenden grundlegende Performanzmodelle und Parallelisierungstechniken zur Analyse und Optimierung von parallelen Algorithmen und Architekturen an. The students exercise basic performance models and parallelization techniques for the analysis and optimization of parallel algorithms and architectures.</li> <li>• Die Studierenden setzen die Modellierung und den Entwurf von massiv-parallelen Prozessorfeldern in konkreten Aufgaben selbstständig um. In concrete tasks, the students apply independently the modeling and the design of massively parallel processors arrays.</li> </ul>

7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Parallele Systeme (Vorlesung mit erweiterten Übungen)“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <ul style="list-style-type: none"> <li>• Ein Wechsel der Prüfungsform von einer Klausur zu einer mündlichen Prüfung ist in Ausnahmefällen (siehe § 16 ABMPO/TechFak) auch nach Semesterbeginn noch möglich. In diesem Fall werden die Studierenden spätestens zwei Wochen nach Vorlesungsbeginn informiert.</li> <li>• Prüfungssprache: Deutsch oder Englisch. Die Unterrichts- und Prüfungssprache hängt von den Sprachkenntnissen und Präferenzen der Teilnehmerinnen und Teilnehmer ab und wird dementsprechend innerhalb der ersten zwei Wochen nach Vorlesungsbeginn festgelegt.</li> </ul>
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme</a></p>

1	<b>Module name</b> 740665	<b>Parallele Systeme (Vorlesung mit erweiterten Übungen)</b> Parallel systems with extended exercises	<b>7,5 ECTS</b>
2	Courses / lectures	Vorlesung: Parallele Systeme (2.0 SWS) Übung: UE-PSys (2.0 SWS) Übung: Erweiterte Übungen zu Parallele Systeme (2.0 SWS)	2,5 ECTS 2,5 ECTS 2,5 ECTS
3	Lecturers	Frank Hannig Prof. Dr.-Ing. Jürgen Teich Stefan Groth Dominik Walter	

4	<b>Module coordinator</b>	Joachim Falk Frank Hannig Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Aktuelle PCs verfügen über Mehrkernprozessoren und Grafikkarten, die wiederum aus hunderten von einfachen Prozessoren bestehen können. Hierdurch wird ein hohes Maß an nebenläufiger Datenverarbeitung möglich, welche bis vor einigen Jahren nur in Großrechnern erreicht werden konnte. Die effiziente Ausnutzung dieser Parallelität bedarf allerdings mehr als nur mehrerer Prozessoren, insbesondere muss das zu lösende Problem Parallelverarbeitung erlauben. In dieser Vorlesung werden Eigenschaften unterschiedlicher paralleler Rechnerarchitekturen und Metriken zu deren Beurteilung behandelt. Weiterhin werden Modelle und Sprachen zum Programmieren paralleler Rechner eingeführt. Neben der Programmierung von allgemeinen Parallelrechnern werden Entwurfsmethoden (CAD) vorgestellt, wie man ausgehend von einer algorithmischen Problemstellung ein massiv paralleles Rechenfeld in VLSI herleiten kann, das genau dieses Problem optimal parallel berechnet. Solche Schaltungen spielen auf der Bit- bzw. Wortebene eine dominante Rolle (Arithmetik) sowie bei Problemen der Signal- und Bildverarbeitung (z.B. Filter).</p> <p>Im Einzelnen werden behandelt:</p> <ol style="list-style-type: none"> <li>1) Theorie der Parallelität (parallele Computermodelle, parallele Spezifikationsformen und -sprachen, Performanzmodelle und -berechnung)</li> <li>2) Klassifikation paralleler und skalierbarer Rechnerarchitekturen (Multiprozessoren und Multicomputer, Vektorrechner, Datenflussmaschinen, VLSI-Rechenfelder)</li> <li>3) Programmierbare System-on-Chip (SoC) und Mehrkern-Architekturen (Grafik-Prozessoren, Cell, etc.)</li> <li>4) Programmierung paralleler Rechner (Sprachen und Modelle, Entwurfsmethoden und Compiler, Optimierung)</li> <li>5) Massive Parallelität: Vom Algorithmus zur Schaltung</li> <li>6) Praktische Übungen mit rechnergestützten Werkzeugen</li> </ol> <p><i>Today's PCs consist of multi-core processors and graphics cards that again comprise hundreds to thousands of simple processors. As a</i></p>	

		<p>result of this, a very high degree of parallel data processing becomes possible, which was subjected to supercomputers a couple of years ago. The efficient exploitation of parallel processing requires not only multiple processors but also parallelism inherent in the problem to be solved. In this lecture, properties of different parallel computer architectures and corresponding quality metrics are examined. Further, models and parallel programming languages are introduced. In addition to programming general parallel computers, design methods (CAD) are presented that systematically transform an algorithmic problem description into a massive parallel processor array (VLSI), which can optimally execute the given problem in parallel. Such highly parallel circuits play an essential role at the bit level and circuit level (arithmetics) as well as in the case of signal processing and image processing (e.g., filter).</p> <p>In detail, the following topics are covered:</p> <ol style="list-style-type: none"> <li>1) Theory of parallelism (parallel models of computation, parallel specification and parallel languages, performance models)</li> <li>2) Classification of parallel and scalable computer architectures (multi-processors and multi-computers, vector computers, data-flow machines, VLSI processor arrays)</li> <li>3) Programmable System-on-Chip (SoC) and multi-core architectures (graphics processors, Cell, etc.)</li> <li>4) Programming of parallel computers (languages and models, design methods and compiler, optimization)</li> <li>5) Massive parallelism: From algorithm to circuit</li> <li>6) Practical training with computer-aided design tools</li> </ol>
6	<p><b>Learning objectives and skills</b></p>	<p>Schwerpunkt der Vorlesung ist die Vermittlung von Grundlagen der parallelen Datenverarbeitung.</p> <p><i>The focus of this lecture are foundations of parallel data processing.</i></p> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen grundlegende Konzepte der parallelen Datenverarbeitung, sowohl theoretischer Art anhand von Modellen, als auch an Architekturbeispielen. The students become familiar with the fundamentals of parallel data processing, theoretic in the form of models as well as by architecture examples.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden setzen sich mit modernen eingebetteten parallelen Ein-Chip-Architekturen auseinander. The students get familiar with modern embedded parallel system-on-chip architectures.</li> <li>• Die Studierenden wenden grundlegende Performanzmodelle und Parallelisierungstechniken zur Analyse und Optimierung von parallelen Algorithmen und Architekturen an. The students exercise basic performance models and parallelization techniques for the analysis and optimization of parallel algorithms and architectures.</li> </ul>

		<ul style="list-style-type: none"> <li>Die Studierenden setzen die Modellierung und den Entwurf von massiv-parallelen Prozessorfeldern in konkreten Aufgaben selbstständig um. In concrete tasks, the students apply independently the modeling and the design of massively parallel processors arrays.</li> <li>Die Studierenden wenden das erlernte Wissen in den erweiterten Übungen vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls an. The students apply their learned knowledge in hands-on computer exercises on-site at the chair's computer workstations.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Parallele Systeme“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <ul style="list-style-type: none"> <li>Prüfung und erfolgreiche Bearbeitung aller Übungsaufgaben in den erweiterten Übungen (verpflichtend, vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls).</li> <li>Ein Wechsel der Prüfungsform von einer Klausur zu einer mündlichen Prüfung ist in Ausnahmefällen (siehe § 16 ABMPO/TechFak) auch nach Semesterbeginn noch möglich. In diesem Fall werden die Studierenden spätestens zwei Wochen nach Vorlesungsbeginn informiert.</li> <li>Prüfungssprache: Deutsch oder Englisch. Die Unterrichts- und Prüfungssprache hängt von den Sprachkenntnissen und Präferenzen der Teilnehmerinnen und Teilnehmer ab und wird dementsprechend innerhalb der ersten zwei Wochen nach Vorlesungsbeginn festgelegt.</li> </ul>
11	<b>Grading procedure</b>	Klausur (100%) Die Modulnote ergibt sich aus der Prüfungsleistung.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme</a></p>

1	<b>Module name</b> 707303	<b>Echtzeitsysteme (Vorlesung mit Übungen)</b> Real-time systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster Tim Rheinfels	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>



- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 Microcontroller an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorranggesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.
- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).

- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleiche Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).
- beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.
- übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).

		<ul style="list-style-type: none"> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)

12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. Softwaresysteme 1. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 939179	<b>Echtzeitsysteme 2 - Verlässliche Echtzeitsysteme</b> Real-time systems 2 - dependable real-time systems	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> <li>• wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.</li> </ul>

- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des FramaC Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).
- erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.

		<ul style="list-style-type: none"> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 179490	<b>Echtzeitsysteme mit erweiterten Übungen</b> Real-time systems with extended exercises	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>



- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorranggesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben und konzipieren werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- Entwickeln und annotieren Flußrestriktionen für die statische WCET-Analyse.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.

- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).
- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleiche Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- entwickeln ein softwarebasiertes Oszilloskop und erstellen dessen zeitliche Analyse und Ablaufplanung.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).

		<ul style="list-style-type: none"> <li>• beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.</li> <li>• übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).</li> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• gestalten einen Signal-Trigger für das entwickelte softwarebasierten Oszilloskops.</li> <li>• konzipieren explizite Synchronisation mittels Nachrichten in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• analysieren Blockade für die Zugriffskontrolle in eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich.</p> <p>Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.</p>

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. System-programmierung. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 43195	<b>Reconfigurable Computing</b> Reconfigurable computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time</li> </ul>

		<p>including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> <li>• The students describe the design of circuits and systems-on-a-chip (SoC) on FPGAs.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing (Lecture with Exercises)" or "Reconfigurable Computing (Lecture with Extended Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (30 Minuten)</p> <p>Oral examination (Duration: 30 min).</p>
11	<b>Grading procedure</b>	<p>mündlich (100%)</p> <p>The oral examination determines the final grade of the module.</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 110334	<b>Reconfigurable Computing (Lecture with Extended Exercises)</b> Reconfigurable computing (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well</li> </ul>



		<p>as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps, and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> </ul> <p>Domain-specific practice</p> <ul style="list-style-type: none"> <li>• The students apply design tools for implementation of circuits and systems-on-a-chip (SoC) on FPGAs during practical training.</li> </ul> <p>Social competency</p> <ul style="list-style-type: none"> <li>• The students perform group work in small teams during practical training.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing" or "Reconfigurable Computing (Lecture with Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel

		Oral examination (Duration: 30 min) and successful completion of all tasks of the extended exercises (mandatory, at the workstations residing in our lab at the chair).
11	<b>Grading procedure</b>	Variabel (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 97090	<b>Simulation und Modellierung I</b> Simulation and modelling I	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Das Modul vermittelt die Grundlagen der diskreten Ereignissimulation und beinhaltet</p> <ul style="list-style-type: none"> <li>• diskrete Simulation</li> <li>• analytische Modellierung (z.B. Warteschlangen)</li> <li>• Eingabemodellierung (z.B. Fitting-Verfahren)</li> <li>• Zufallszahlenerzeugung</li> <li>• statistische Ausgabeanalyse</li> <li>• Modellierungsparadigmen (u.a. Ereignis-/Prozessorientierung, Warteschlangen, Automaten, Petri-Netze, UML, graphische Bausteine)</li> <li>• kontinuierliche und hybride Simulation</li> <li>• Simulationssoftware</li> <li>• Fallstudien</li> </ul> <p>Content: Overview of the various kinds of simulation</p> <ul style="list-style-type: none"> <li>• discrete simulation (computational concepts, simulation of queuing systems, simulation in Java, professional simulation tools)</li> <li>• required probability concepts and statistics, modeling paradigms (e.g., event/process oriented, queuing systems, Petri nets, UML statecharts)</li> <li>• input modeling (selecting input probability distributions)</li> <li>• random number generation (linear congruential generators and variants, generating random variates)</li> <li>• output analysis (warm-up period detection, independent replications, result presentation)</li> <li>• continuous and hybrid simulation (differential equations, numerical solution, hybrid statecharts)</li> <li>• simulation software, case studies, parallel and distributed simulation.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erwerben Kenntnisse über Verfahren und Realisierungsmöglichkeiten der diskreten Simulation mit Ausblick auf andere Simulationsarten</li> <li>• erwerben Kenntnisse über statistische Aspekte der Simulation, die für die Anwendung wichtig sind</li> <li>• wenden statistische Methoden zur Analyse und Bewertung von Eingabe- sowie Ausgabedaten an</li> <li>• erwerben praktische Erfahrung mit kommerziellen Simulationswerkzeugen</li> </ul>	

		<ul style="list-style-type: none"> <li>• erwerben Erfahrungen bei der Simulation in verschiedenen Anwendungsbereichen (u.a. Rechnernetze, Fertigungssysteme, Materialflusssysteme)</li> <li>• entwickeln eigenständig anhand von Beispielaufgaben Simulationsmodelle unter Verwendung verschiedener Modellierungsparadigmen</li> <li>• können in Gruppen kooperativ und verantwortlich arbeiten</li> </ul> <p>Learning targets and competences: Students</p> <ul style="list-style-type: none"> <li>• gain knowledge about methods and realization possibilities of discrete simulation with an outlook on other types of simulation</li> <li>• gain knowledge of statistical aspects of simulation that are important for practice</li> <li>• apply statistical methods for analysis and evaluation of input and output data</li> <li>• gain hands-on experience with commercial simulation tools</li> <li>• gain experience in simulation in various fields of application (including computer networks, manufacturing systems, material flow systems)</li> <li>• independently develop simulation models on the basis of sample tasks using different modeling paradigms</li> <li>• can work in groups cooperatively and responsibly</li> </ul>
7	<b>Prerequisites</b>	<p>elementare Programmierkenntnisse, vorzugsweise in Java, Mathematikkennnisse in Analysis, wie z.B. im 1. Semester der angewandten Mathematik vermittelt</p> <p>Recommended background knowledge: basic programming skills, preferably in Java, mathematics skills in analysis, such as taught in the first semester in applied mathematics.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <p>Prüfungsleistung/examination: Klausur, benotet, 5 ETCS/written exam, graded, 5 ETCS</p> <p>Dauer (in Minuten)/duration (in minutes): 90</p> <p>Anteil an der Berechnung der Modulnote/Share in the calculation of the module grade: 100.0 %</p> <p>Die im Rahmen der Übung gestellten (zwei)wöchentlichen Übungsaufgaben müssen bestanden werden, um das Gesamtmodul anrechnen lassen zu können. Die Übung gilt als bestanden, wenn mindestens 50% der Punkte korrekt bearbeitet wurden. Die Bearbeitung erfolgt in Gruppen von 3 oder 4 Studenten. Die Abgabe erfolgt in Präsenz zu dedizierten Übungsterminen. Werden mindestens 75%</p>

		<p>der Punkte erreicht, werden der bestandenen schriftlichen Prüfung Bonuspunkte entsprechend einer Notenstufe (-0.3 oder -0.4 in der Endnote) hinzugefügt.</p> <p>-----</p> <p>The (bi-)weekly exercise tasks must be passed in order to receive credit for the entire module. The exercise is considered to be passed if at least 50% of the points have been correctly processed. The work is done in groups of 3 or 4 students. The submission is done in presence on dedicated exercise dates. If at least 75% of the points are achieved, bonus points corresponding to one grade level (-0.3 or -0.4 in the final grade) will be added to the passed written examination.</p>
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Law, "Simulation Modeling and Analysis, 5th ed., McGraw Hill, 2014

1	<b>Module name</b> 44500	<b>Swarm Intelligence</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Rolf Wanka
5	<b>Contents</b>	Swarm Intelligence (SI) is the design and deployment of self-organizing systems that dynamically adapt to their respective environmental needs. These systems are characterized by the fact that they feature the so-called self-* -properties, i.e., they are self-configuring, self-optimizing, self-healing, self-protecting, self-explanatory, ... Structures and methods of biological and other natural systems are chosen as models for such technical systems. In this module, Particle Swarm Optimization, Ant Algorithms, Web Search, and Evolutionary Algorithms are introduced and, as far as possible, mathematically analyzed.
6	<b>Learning objectives and skills</b>	Students learn advanced concepts of the current topic of swarm intelligence and how they can be successfully applied to solve continuous and discrete optimization problems and to data analysis. For this purpose, they know concrete details such as terms, definitions, facts, regularities and theories and learn how to apply the concepts to concrete problems, how to adjust the methods to the use case and how to analyze the computed solutions.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Ch. Müller-Schloer, Ch. von der Malsburg, R. P. Würt. Organic Computing. Informatik-Spektrum, Band 27, Nummer 4, S. 332-336.</li> </ul>

- I. C. Trelea. The particle swarm optimization algorithm: convergence analysis and parameter selection. *Information Processing Letters* 85 (2003) 317-325.
- J. M. Kleinberg. Authoritative sources in a hyperlinked environment. *Journal of the ACM* 46 (1999) 604-632.
- M. Dorigo. V. Maniezzo. A Coloni. Ant system: an autocatalytic optimizing process. Technical Report 91-016, Politecnico di Milano, 1991.
- A. Badr. A. Fahmy. A proof of convergence for Ant algorithms. *Information Sciences* 160 (2004) 267-279.
- M. Clerc. J. Kennedy. The particle swarm - Explosion, stability, and convergence in a multidimensional complex space. *IEEE Transactions on Evolutionary Computation* 8 (2002) 58-73

1	<b>Module name</b> 43200	<b>Test- und Analyseverfahren zur Software-Verifikation und Validierung</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	<p>Das Modul befasst sich zunächst mit der Bewertung der Relevanz eingebetteter Software in komplexen Automatisierungssystemen. In Abhängigkeit vom Grad der zu übernehmenden Sicherheitsverantwortung werden anschließend zahlreiche Test- und Analyseverfahren unterschiedlicher Rigorosität behandelt, die sich jeweils zur Überprüfung der Entwicklungskorrektheit (Verifikation) bzw. der Aufgabenangemessenheit (Validierung) eignen.</p> <p>Content: The module starts with approaches aimed at evaluating the relevance of embedded software in complex control systems. Depending on the degree of the underlying safety relevance, several testing and analysis techniques at different levels of rigour are successively introduced; their application helps checking the correctness of the product developed (verification) resp. the appropriateness of the task specified (validation).</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• analysieren die Relevanz eingebetteter Software in komplexen Automatisierungssystemen anhand von Fehlerbäumen und kausalen Relationen;</li> <li>• unterscheiden verschiedene Testverfahren hinsichtlich ihrer Erfüllung struktureller, kontrollflussbasierter bzw. datenflussbasierter Codeüberdeckungskriterien sowie ihres Fehlererkennungspotenzials;</li> <li>• bewerten die Angemessenheit von Testfallmengen mittels Mutationstesten;</li> <li>• überprüfen die Korrektheit von Modellen und Programmen anhand axiomatischer Beweisverfahren und Model-Checking-Verfahren.</li> </ul> <p>Learning objectives and competencies: The students</p> <ul style="list-style-type: none"> <li>• analyse the relevance of embedded software in complex control systems by means of fault trees and causal relations;</li> <li>• distinguish between different testing techniques in terms of their achievement of structural, control flow based resp. data flow based code coverage criteria and their fault detection capabilities;</li> <li>• evaluate the adequacy of test case sets by means of mutation testing;</li> <li>• check the correctness of models and programs by means of axiomatic proofs and model checking.</li> </ul>	



7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Lehrbuch der Softwaretechnik (Band 1), Helmut Balzert, 2000

# Compulsory modules

1	<b>Module name</b> 43955	<b>Communication Systems</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich</p> <p>Studienleistung</p> <p>schriftlich oder mündlich (90 Minuten)</p>
11	<b>Grading procedure</b>	<p>schriftlich oder mündlich (100%)</p> <p>Studienleistung (0%)</p> <p>schriftlich oder mündlich (100%)</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>

1	<b>Module name</b> 93601	<b>Information Theory and Coding / Informationstheorie und Codierung</b> Information theory and coding	<b>5 ECTS</b>
2	Courses / lectures	Übung: Informationstheorie und Codierung - Übungen (1.0 SWS) Vorlesung: Informationstheorie und Codierung (3.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Ralf Müller Kenneth Mayer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	<p>1. Introduction: binomial distribution, (7,4)-Hamming code, parity-check matrix, generator matrix</p> <p>2. Probability, entropy, and inference: entropy, conditional probability, Bayes law, likelihood, Jensens inequality</p> <p>3. Inference: inverse probability, statistical inference</p> <p>4. The source coding theorem: information content, typical sequences, Chebychev inequality, law of large numbers</p> <p>5. Symbol codes: unique decidability, expected codeword length, prefix-free codes, Kraft inequality, Huffman coding</p> <p>6. Stream codes: arithmetic coding, Lempel-Ziv coding, Burrows-Wheeler transform</p> <p>7. Dependent random variables: mutual information, data processing lemma</p> <p>8. Communication over a noisy channel: discrete memory-less channel, channel coding theorem, channel capacity</p> <p>9. The noisy-channel coding theorem: jointly-typical sequences, proof of the channel coding theorem, proof of converse, symmetric channels</p> <p>10. Error-correcting codes and real channels: AWGN channel, multivariate Gaussian pdf, capacity of AWGN channel</p> <p>11. Binary codes: minimum distance, perfect codes, why perfect codes are bad, why distance isnt everything</p> <p>12. Message passing: distributed counting, path counting, low-cost path, min-sum (=Viterbi) algorithm</p> <p>13. Exact marginalization in graphs: factor graphs, sum-product algorithm</p> <p>14. Low-density parity-check codes: density evolution, check node degree, regular vs. irregular codes, girth</p> <p>15. Lossy source coding: transform coding and JPEG compression</p> <p>--</p> <p>1. Einleitung: Binomialverteilung, (7,4)-Hamming-Code, Paritätsmatrix, Generatormatrix</p> <p>2. Wahrscheinlichkeit, Entropie und Inferenz: Entropie, bedingte Wahrscheinlichkeit, Bayessches Gesetz, Likelihood, Jensensche Ungleichung</p> <p>3. Inferenz: Inverse Wahrscheinlichkeit, statistische Inferenz</p> <p>4. Das Quellencodierungstheorem: Informationsgehalt, typische Folgen, Tschebyschevsche Ungleichung, Gesetz der großen Zahlen</p>	

		<p>5. Symbolcodes: eindeutige Dekodierbarkeit, mittlere Codewortlänge, präfixfreie Codes, Kraftsche Ungleichung, Huffmancodierung</p> <p>6. Stromcodes: arithmetische Codierung, Lempel-Ziv-Codierung, Burrows-Wheeler-Transformation</p> <p>7. Abhängige Zufallsvariablen: Transinformation, Datenverarbeitungslemma</p> <p>8. Kommunikation over gestörte Kanäle: diskreter gedächtnisloser Kanal, Kanalcodierungstheorem, Kanalkapazität</p> <p>9. Das Kanalcodierungstheorem: verbundtypische Folgen, Beweis des Kanalcodierungstheorems, Beweis des Umkehrsatzes, symmetrische Kanaäle</p> <p>10. Fehlerkorrigierende Codes und reale Kanäle: AWGN-Kanal, mehrdimensionale Gaußsche WDF, Kapazität des AWGN-Kanals</p> <p>11. Binäre Codes: Minimaldistanz, perfekte Codes, Warum perfekte Codes schlecht sind, Warum Distanz nicht alles ist</p> <p>12. Nachrichtenaustausch: verteiltes Zählen, Pfadzählen, günstigster Pfad, Minimumsummenalgorithmus</p> <p>13. Exakte Marginalisierung in Graphen: Faktorgraph, Summenproduktalgorithmus</p> <p>14. LDPC-Codes: Dichteevolution, Knotenordnung, reguläre und irreguläre Codes, Graphumfang</p> <p>15. Verlustbehaftete Quellencodierung: Transformationscodierung und JPEG-Kompression</p>
6	<p><b>Learning objectives and skills</b></p>	<p>The students apply Bayesian inference to problems in both communications and everyday's life.</p> <p>The students explain the concept of digital communications by means of source compression and forward-error correction coding.</p> <p>For the design of communication systems, they use the concepts of entropy and channel capacity.</p> <p>They calculate these quantities for memoryless sources and channels.</p> <p>The students proof both the source coding and the channel coding theorem.</p> <p>The students compare various methods of source coding with respect to compression rate and complexity.</p> <p>The students apply source compression methods to measure mutual information.</p> <p>The students factorize multivariate functions, represent them by graphs, and marginalize them with respect to various variables.</p> <p>The students explain the design of error-correcting codes and the role of minimum distance.</p> <p>They decode error-correcting codes by means of maximum-likelihood decoding and message passing.</p> <p>The students apply distributed algorithms to problems in both communications and everyday's life.</p> <p>The students improve the properties of low-density parity-check codes by widening the girth and/or irregularity in the degree distribution.</p> <p>The students transform source images into the frequency domain to improve lossy compression.</p> <p>--</p>

		<p>Die Studierenden wenden Bayessche Inferenz auf Probleme in der Nachrichtentechnik und im Alltagsleben an.</p> <p>Die Studierenden erklären die konzeptuelle Trennung von digitaler Übertragung in Quellen- und Kanalcodierung.</p> <p>Kommunikationssysteme entwerfen sie unter Betrachtung von Entropie und Kanalkapazität.</p> <p>Sie berechnen diese Größen für gedächtnislose Quellen und Kanäle.</p> <p>Die Studierenden beweisen sowohl das Quellen- als auch das Kanalcodierungstheorem.</p> <p>Die Studierenden vergleichen verschiedenartige Quellencodierungsverfahren hinsichtlich Komplexität und Kompressionsrate.</p> <p>Die Studierenden verwenden Quellencodierverfahren zur Messung von Transinformation.</p> <p>Die Studierenden faktorisieren Funktionen mehrerer Veränderlicher, stellen diese als Graph dar und marginalisieren sie bezüglich mehrerer Veränderlicher.</p> <p>Die Studierenden erklären den Entwurf von Kanalcodes und den Einfluss der Minimaldistanz.</p> <p>Sie decodieren Kanalcodes gemäß maximaler Likelihood und Nachrichtenaustausch.</p> <p>Die Studierenden wenden verteilte Algorithmen auf Probleme der Nachrichtentechnik und des Alltagslebens an.</p> <p>Die Studierenden verbessern die Eigenschaften von LDPC-Codes durch Erhöhung des Umfangs und/oder durch irreguläre Knotenordnungsverteilungen.</p> <p>Die Studierenden transformieren Bildquellen zur Verbesserung verlustbehafteter Kompression in den Frequenzbereich.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english

MacKay, D.: Information Theory, Inference, and Learning Algorithms, Cambridge University Press, Cambridge, 2003.



1	<b>Module name</b> 43141	<b>Mobile Communications</b> Mobile communications	<b>5 ECTS</b>
2	Courses / lectures	Übung: Mobile Communications - Tutorial (1.0 SWS) Vorlesung: Mobile Communications (3.0 SWS)	- 5 ECTS
3	Lecturers	Bastian Eisele Prof. Dr.-Ing. Ralf Müller Hans Rosenberger	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	History of mobile communications, cellular systems, sectorization, spectral efficiency, co-channel interference, adjacent-channel interference, near-far effect, cellular network architecture, antenna types and parameters, free space propagation, reflection, attenuation, diffraction, scattering, classification of channel models, ground reflection model, Okumura-Hata model, shadowing, narrow-band fading, time-variant channels, scattering function, delay-Doppler spectrum, diversity principles, combining methods, diversity gain, multiplexing, duplexing, digital modulation, Gaussian filtered minimum shift keying, basics of channel coding, interleaving, global system for mobile communications, physical versus logical channels, frame structure, call set-up, synchronization, channel estimation, hand-off	
6	<b>Learning objectives and skills</b>	<p>The students explain the cellular structure of mobile communication systems. They students explain the physical mechanics of radio wave propagation in the cm-band. The students explain the GSM cellular communications standard. The students discuss the pros and cons of several multiple-access and duplexing methods. The students discuss the pros and cons of several modulation and coding formats.</p> <p>The students decide which antenna type is suitable for a given morphological structure of the environment. The students predict the amplitude and dynamic of the attenuation between a mobile transmitter and a fixed receiver. The students utilize diversity methods to improve the link quality. The students determine the coverage probability of a given cellular communication system.</p> <p>The students collaborate on solving exercise problems. The students discuss which system solutions fit to which environments.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 2	
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Klausur (90 Minuten)	
11	<b>Grading procedure</b>	Klausur (100%)	
12	<b>Module frequency</b>	only in summer semester	

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Proakis, J.: Digital Communications, McGraw-Hill, 4th ed., 2001.</p> <p>Rappaport, T.: Wireless Communications: Principles &amp; Practice, Prentice Hall, 2nd ed., 2001.</p> <p>Mouly, M., Paulet, M.: The GSM System for Mobile Communications, Cell &amp; SYS, France, 1992.</p> <p>Goldsmith, A.: Wireless Communications, Cambridge Univ. Press, 2005.</p>

1	<b>Module name</b> 44362	<b>Quality of Service of Communication Systems</b> Quality of service in communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Quality of Service in Communications (2.0 SWS) Übung: Quality of Service in Communications (Ex-QoSic) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Kai-Steffen Hielscher Prof. Dr. Reinhard German Anna Arestova	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Zunächst wird der Begriff der Dienstgüte (Quality-of-Service, QoS) eingegrenzt und es werden die wichtigsten Ansätze zur Erzielung von Dienstgüte besprochen und in ausgewählten Netztechnologien untersucht. Dann werden unterschiedliche Methoden vorgestellt, mit denen Systeme bezüglich ihrer Dienstgüte bewertet und ausgelegt werden können:</p> <ul style="list-style-type: none"> <li>• Netzplanung und optimierung,</li> <li>• stochastische Analyse (Markow-Ketten, Warteschlangen),</li> <li>• Netzwerksimulation,</li> <li>• deterministische Analyse mit Network Calculus zur Ermittlung von Dienstgütegarantien</li> <li>• Messung (HW-, SW-, Hybrid-Monitoring, Benchmarks).</li> </ul> <p>Alle Methoden werden an Beispielen demonstriert.</p> <p>*Contents:*</p> <p>We introduce the term quality-of-service (QoS), discuss important approaches to achieve certain degrees of QoS, and show how the implementation in computer networks. Then a number of methodologies to assess and design systems with respect to their QoS:</p> <ul style="list-style-type: none"> <li>• network planning and optimization,</li> <li>• network simulation,</li> <li>• stochastic analysis (Markov chains, non-Markovian models, queuing systems),</li> <li>• deterministic analysis with network calculus to determine QoS guarantees</li> <li>• measurements (hardware, software, and hybrid monitoring, benchmarks).</li> </ul> <p>All methods are illustrated by examples.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erwerben</p> <ul style="list-style-type: none"> <li>• Kenntnisse in Methoden zur Modellierung und Bewertung von quantitativen, nicht-funktionalen Eigenschaften von vernetzten Systemen</li> <li>• Kenntnisse in Mechanismen von vernetzten Systemen zur Erzielung von Dienstgüte</li> </ul> <p>*Learning targets and competences:*</p> <p>The students get</p>	

		<ul style="list-style-type: none"> <li>• experience in methods to model and evaluate quantitative, non-functional properties of computer networks and related systems</li> <li>• knowledge of mechanisms of computer networks to achieve quality-of-service</li> </ul>
7	<b>Prerequisites</b>	Rechnerkommunikation, Kommunikationssysteme, grundlegende Programmierkenntnisse (optimal in R und C++)
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Kurose, Ross. Computer Networking: A Top-Down Approach Featuring the Internet. 6th Ed., Addison Wesley, 2013</li> <li>• W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</li> <li>• W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</li> </ul>

# Compulsory elective module

1	<b>Module name</b> 151664	<b>Advanced Communication Networks</b> Advanced communication networks	<b>5 ECTS</b>
2	Courses / lectures	Übung: Advanced Communication Networks - Tutorial (0.5 SWS) Vorlesung: Advanced Communication Networks (3.5 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr. Laura Cottatellucci Christian Forsch	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci
5	<b>Contents</b>	<p>Telecommunications have become ubiquitous in daily life and wireless networks play a fundamental role thanks to their capability to support mobility. In a wireless communication, the concept of link does not exist. Users radiate energy and communicate through the superposition of each others transmissions which creates interference. Compared to wireline networks this scenario is extremely challenging but also offers unpredictable opportunities in the development of new technologies (massive MIMO, cognitive radio, etc.) and exploitation of new features, e.g., opportunistic communications and multiuser diversity. The exponentially increasing request of higher and higher throughput is satisfied densifying users and access points per unit area and allowing more and more interference while adopting advanced techniques and innovative resource allocation to mitigate the detrimental effects of interference.</p> <p>Objective of this course is to introduce the student to advanced techniques for coordinated medium access control and radio resource management in cellular systems. Power allocation, rate adaptation and scheduling will be discussed both in centralized and distributed settings. Some mathematical methods play a fundamental role in resource allocation, namely, classical Perron-Frobenius theory for nonnegative matrices, convex and nonconvex constrained optimization, distributed optimization and game theory. The course introduces the student to such methods and exemplifies their application to various resource allocation problems. Additionally, the course addresses relevant aspects of resource allocation in wireless networks such as fairness and cross-layer design.</p> <p>*Technical Content*</p> <ul style="list-style-type: none"> <li>• Properties and challenges of the wireless medium.</li> <li>• Basic concepts of communication networks: the layered architecture.</li> <li>• Evolution of wireless cellular network architectures: From Global System for Mobile to Advanced-Long Term Evolution.</li> <li>• Multiple Access Schemes: CSMA variants, TDMA, FDMA, CDMA, OFDMA, SC-FDMA, SDMA.</li> <li>• Uplink-downlink duality.</li> <li>• Opportunistic scheduling and multiuser diversity.</li> </ul>

		<ul style="list-style-type: none"> <li>• Advanced concepts: small cells and heterogeneous networks, relaying and cooperation, network coding, cognitive radio networks.</li> <li>• Basics of resource allocation: power allocation, rate adaptation, and scheduling.</li> <li>• Classical resource allocation techniques: Centralized and distributed power control based on the Perron-Frobenius theorem.</li> <li>• Fundamentals of convex constrained optimization and application to resource allocation.</li> <li>• Resource allocation and fairness.</li> <li>• Fundamentals of nonconvex optimization and relaxation techniques.</li> <li>• Applications of nonconvex optimization to resource allocation.</li> <li>• Fundamentals of distributed optimization and applications to resource allocation.</li> <li>• Fundamental concepts of game theory.</li> <li>• Resource contention via game theoretical methods.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>The student</p> <ul style="list-style-type: none"> <li>• Describes and/or recognizes wireless channel models.</li> <li>• Criticizes the limits of a layered architecture in wireless systems.</li> <li>• Defends the use of cross-layer design in wireless network.</li> <li>• Appraises and compares the distribution of functionalities in network entities for different architectures.</li> <li>• Argue on the pros and contras of different multiple access schemes according to various criteria (e.g. spectral efficiency, power efficiency, robustness to interference).</li> <li>• Compares and contrasts micro-diversity and various macro-diversity schemes.</li> <li>• Computes the total rate of SDMA with various receivers.</li> <li>• Relates the multiple access in uplink to broadcasting in downlink and justifies the concept of uplink-downlink duality.</li> <li>• Uses uplink-downlink duality to design a precoder and allocate power.</li> <li>• Contrasts multiple access in uplink and broadcasting in downlink in terms of channel state acquisition both for TDD and FDD transmission.</li> <li>• Uses multiuser diversity for opportunistic scheduling.</li> <li>• Compares multiuser diversity for users having identical and different channel statistics.</li> <li>• Contrasts opportunistic scheduling in terms of channel state acquisition and feedback both for uplink and downlink and for both FDD and TDD transmission schemes.</li> <li>• Appraises the impact of multiple antennas on opportunistic scheduling.</li> <li>• Analyses different settings with interference in small cells and designs countermeasures.</li> <li>• Categorizes relaying schemes in LTE.</li> </ul>

		<ul style="list-style-type: none"> <li>Analyses performance of relaying schemes.</li> <li>Argues on possible improvements of relaying schemes via network coding and physical layer network coding.</li> <li>Uses the Perron-Frobenius theorem to allocate power in a centralized manner.</li> <li>Judges the feasibility of a power control problems and formulates alternative approaches in case of unfeasibility.</li> <li>Uses the Perron-Frobenius theorem to design a distributed power control scheme.</li> <li>Judges the convergences of distributed power control based on the Perron-Frobenius theorem and appraises the robustness of asynchronous power control.</li> <li>Applies techniques of convex optimization to discriminate convex problems and determine necessary and/or sufficient conditions for global optimality.</li> <li>Judges the applicability of KKT conditions and duality.</li> <li>Uses KKT conditions to solve convex optimization problems.</li> <li>Uses duality to solve convex optimization problems.</li> <li>Applies convex optimization to resource allocation in wireless communications.</li> <li>Compares different definitions of fairness and applies them to rate allocation.</li> <li>Appraises the effect of channel knowledge at the transmitter on different fairness criteria.</li> <li>Applies KKT conditions for opportunistic user scheduling.</li> <li>Describes a proportional fair algorithm for opportunistic scheduling.</li> <li>Applies relaxation to nonconvex quadratic constrained quadratic programming.</li> <li>Formulates resource allocation problems as constrained optimization programming.</li> <li>Contrasts various distributed optimization methods.</li> <li>Applies the concept of best response to determine Nash equilibria.</li> <li>Argues about existence and uniqueness of Nash equilibria.</li> <li>Assesses if a given game is a potential game and solves it.</li> <li>Defends the concept of Pareto optimality in resource allocation.</li> <li>Contrasts the concepts of pure and mixed strategies in game theory.</li> <li>Uses coupled constrained concave game to allocate powers in heterogeneous networks.</li> </ul>
7	<b>Prerequisites</b>	<p><b>Information Theory and Coding</b></p> <p>It is advisable that the student is familiar with basic concepts of Mobile Communications</p>
8	<b>Integration in curriculum</b>	semester: 1



9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96875	<b>Ausgewählte Kapitel der Audiodatenreduktion</b> Advanced topics in perceptual audio coding	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Jürgen Herre	
5	<b>Contents</b>	<p>Perceptual audio coding is ubiquitous in modern life (mp3 players, mobile phones, DVD players, computers, ...) Based on related classes (esp. Speech and Audio Processing"), this lecture aims at deepening the understanding of modern algorithms for perceptual source coding of audio. It includes an overview of the most relevant standardized coders, starting with MPEG-1 (incl. mp3) via MPEG-4 all the way to the most recent MPEG Audio standard. The significant algorithms are discussed and new approaches are described.</p> <p>The selected topics include:</p> <p>Efficient coding of several audio channels / parametric multi-channel coding</p> <p>Typical coding artifacts; subjective and objective quality assessment</p> <p>Scalable audio coding</p> <p>Bandwidth extension</p> <p>Semi-parametric audio coding</p> <p>Low-delay audio coding</p> <p>The lecture includes a number of demonstrations and audio examples to illustrate the discussed algorithms.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Wissen - Die Studenten kennen die Hauptkomponenten eines gehörangepassten Audiocodecs, sowie die wichtigsten Algorithmen, Codierstrategien und Bewertungsmethoden. Weiterhin kennen sie die Terminologie und gängige Abkürzungen aus diesem Kontext.</li> <li>• Verstehen - Die Studenten verstehen, wie Designentscheidungen in Audiocodecs die letztendlich erreichte Audioqualität beeinflussen, verstehen die gebräuchlichsten Tools aus dem Bereich der gehörangepasste Audiocodierung und wie verschiedene Anwendungsszenarien das Coderdesign bestimmen.</li> <li>• Anwenden - Die Studenten können übliche mathematische Analysemethoden verwenden, um einfache Coder-Componenten zu beschreiben und gegebenenfalls zu modifizieren.</li> <li>• Analysieren - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge dazu analysieren um die zugrundeliegenden Konzepte und Anforderungen zu erfassen.</li> <li>• Evaluieren (Beurteilen) - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge evaluieren um zu beurteilen, welcher</li> </ul>	

		<p>Standard bzw. welches Messwerkzeug das passendste ist für einen bestimmten Anwendungsfall.</p> <ul style="list-style-type: none"> <li>• Synthese - Die Studenten können eine Liste von Anforderungen und Bewertungskriterien für Audiocodecs zusammenstellen für gewünschte Anwendungsfälle.</li> <li>• Lern- bzw. Methodenkompetenz - Die Studenten hinterfragen bestehende Ansätze hinsichtlich ihrer Anwendbarkeit in der Praxis.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96270	<b>Kanalcodierung</b> Channel coding	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Channel Coding (4.0 SWS)	5 ECTS
3	Lecturers	Dr.-Ing. Clemens Stierstorfer	

4	<b>Module coordinator</b>	Dr.-Ing. Clemens Stierstorfer	
5	<b>Contents</b>	1) Introduction and Motivation 2) Fundamentals of Block Coding 3) Introduction to Finite Fields I 4) Linear Block Codes 5) Linear Cyclic Codes 6) Introduction to Finite Fields II 7) BCH and RS Codes 8) Convolutional Codes 9) Codes with Iterative Decoding	
6	<b>Learning objectives and skills</b>	<p>Das Modul Kanalcodierung umfasst eine Einführung in die Grundlagen der algebraischen, fehlerkorrigierenden Blockcodes sowie einen Einstieg in die Thematik der Faltungscodes. Iterativ decodierte Codeschemata wie Turbo-Codes und LDPC-Codes werden ebenfalls eingeführt. Im Einzelnen sind die Inhalte oben aufgeführt.</p> <p>Die Studierenden definieren die Problematik der Kanalcodierung, grenzen sie von anderen Codierv Verfahren (z.B. der Quellencodierung) ab und kennzeichnen die unterschiedlichen Ansätze zur Fehlerkorrektur und -erkennung. Sie nennen Beispiele für Einsatzgebiete von Kanalcodierung und geben einen Überblick über die historische Entwicklung des Fachgebiets.</p> <p>Die Studierenden erstellen Übertragungsszenarien für den Einsatz von Kanalcodierung bestehend aus Sender, Übertragungskanal und Empfänger und beachten dabei die Grundannahmen beim Einsatz von Blockcodes bzw. der Modellierung der Kanäle. Sie formulieren mathematische Beschreibungen der Encodierung sowie der optimalen Decodierung bzw. suboptimaler Varianten.</p> <p>Die Studierenden beherrschen die Grundlagen fehlerkorrigierender linearer Blockcodes, beschreiben diese mathematisch korrekt mittels Vektoren und Matrizen über endlichen Körpern und implementieren und bewerten zugehörige Encoder- und Decoderstrukturen insbesondere Syndromdecoder. Dabei modifizieren sie Generatormatrizen, ermitteln Prüfmatrizen und erstellen Syndromtabellen. Sie schätzen die minimale Hammingdistanz von Codes mittels Schranken ab und können den erzielbaren Codegewinn erläutern. Sie kennen und benutzen beispielhaften Codefamilien (z.B. Hamming-Codes, Simplex-Codes, Reed-Muller-Codes).</p> <p>Die Studierenden erkennen die Vorteile zyklischer linearer Blockcodes und beschreiben diese mit Polynomen über endlichen Körpern. Sie nutzen die Restklassenrechnung bzgl. Polynomen zur Umsetzung systematischer Encoder und zur Realisierung von Syndromdecodern mittels Schieberegisterschaltungen. Sie kennen beispielhafte Codefamilien.</p>	

Die Studierenden nutzen Primkörper, Erweiterungskörper, Minimalpolynome und Kreisteilungsklassen sowie die Spektraldarstellung über endlichen Körpern zur Realisierung von BCH- und Reed-Solomon-Codes gemäß der BCH-Schranke. Sie verstehen die Grundlagen der Decodierung von BCH- und Reed-Solomon-Codes. Sie skizzieren und erläutern die Kanalcodierkonzepte von CD und DVD. Die Studierenden erklären die Unterschiede von Faltungscodes und Blockcodes, skizzieren anhand von tabellierten Generatorpolynomen zugehörige Encoder und erläutern diese. Sie erklären die Funktionsweise des optimalen Decoders (MLSE) und demonstrieren diese beispielhaft.

Die Studierenden verstehen die Grundlagen der iterativen Decodierung, insbesondere wenden sie die Grundlagen des Information Combining zur Kombination von verschiedenen Beobachtungen an. Sie verstehen die Bedeutung von Log-Likelihood-Ratios bei iterativen Decodieruvorgängen und berechnen diese. Sie skizzieren die grundlegenden Encoder- und Decoderstrukturen von Turbo-Codes und die Grundzüge der Codierung mit LDPC-Codes u.a. der Decodierung mittels Belief Propagation.

Die Vorlesung erfolgt wechselweise auf Deutsch oder Englisch (Winter/Sommer). Die zur Verfügung gestellten Unterlagen sind ausschließlich in Englisch gehalten. Die Studierenden verwenden entweder die englischen Fachtermini sicher oder kennen diese und drücken sich sicher mit den entsprechenden deutschen Fachbegriffen aus.

Die Umsetzung der angegebenen Algorithmen in eine Programmiersprache (C, Matlab usw.) sollten die Studierenden zu diesem Zeitpunkt des Studiums üblicherweise beherrschen. Übungen hierzu bleiben der Eigeninitiative überlassen.

\*---\*

Students define the problems of channel coding, how to distinguish it from other coding methods (such as source coding) and how to describe the various different approaches to error correction and detection. They are able to list example application areas of channel coding and give an overview of the historical development of the field.

Furthermore, they describe and analyze transmission scenarios for the application of channel coding which consist of transmitter, transmission channel and receiver, taking into account the general assumptions for applying block codes or modeling the channels. They formulate mathematical descriptions of encoding, optimal decoding and sub-optimal methods.

Students illustrate the principles of error-correcting linear block codes and describe them mathematically using vectors and matrices over finite fields. They implement and analyze corresponding encoder and decoder structures, in particular syndrome decoders, and modify generator matrices, construct test matrices and create syndrome tables. They estimate the minimum Hamming distance of codes using bounds and are able to explain the coding gain that can be achieved in individual cases. They analyze and use example code families (e.g. Hamming codes, simplex codes, Reed-Muller codes).

		<p>Students explain the advantages of cyclic linear block codes and how to describe them with polynomials over finite fields. They apply polynomial modular arithmetic to implement systematic encoders and realize syndrome decoders using shift register circuits. They know and use exemplary code families.</p> <p>Students use prime fields, extension fields, minimal polynomials and cyclotomic cosets, and spectral representation over finite fields to implement BCH and Reed-Solomon codes using the BCH bound. They understand the foundations of decoding BCH and Reed-Solomon codes and how to sketch and explain the channel coding concepts of CDs and DVDs.</p> <p>Students are able to describe the differences between convolutional codes and block codes, to sketch the respective encoders based on tabulated generator polynomials and to explain them. They are able to explain how optimal decoders (MLSE) work using examples.</p> <p>Students sketch the foundations of iterative decoding. In particular, they apply methods of information combining to combine different observations. They use and calculate log-likelihood ratios in iterative decoding processes, sketch the basic encoding and decoding structures of turbo codes and the basics of coding using LDPC codes (including decoding using belief propagation).</p> <p>Students either are able to use the English technical terms correctly or know them and are able to express themselves using the respective technical terms in German.</p>
7	<b>Prerequisites</b>	<p>Es ist hilfreich, wenn die Studierenden die erlernten Algorithmen in eine Programmiersprache (C, Matlab usw.) umsetzen können.</p> <p>It would be very helpful if the participants can implement the specified algorithms into a programming language (C, Matlab, etc.).</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich (90 Minuten)</p> <p>Hilfsblatt, Taschenrechner: Sie können ein einzelnes A4-Blatt (Vorder- und Rückseite oder andere Blätter mit offensichtlich identischer Gesamtfläche) verwenden, um Ihre eigene, handschriftliche Formelsammlung aufzuschreiben. Sie können einen nicht programmierbaren Taschenrechner verwenden.</p> <p>Cheat Sheet, Calculator: A single A4 sheet (front and back, or any other collection of sheets with an obviously identical total area size) can be</p>

		used to write down your own handwritten collection of formulas, etc. You may also bring a non-programmable calculator.
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• J. Huber, R. Fischer, C. Stierstorfer: Folien zur Vorlesung</li> <li>• M. Bossert: Kanalcodierung, Oldenbourg Wissenschaftsverlag, 3. Auflage, 2013</li> <li>• M. Bossert: Channel Coding for Telecommunications, John Wiley &amp; Sons, 1999</li> <li>• B. Friedrichs: Kanalcodierung, Springer Verlag, 1996</li> <li>• S.B. Wicker: Error Control Systems for Digital Communications and Storage, Prentice-Hall, 1995</li> </ul>

1	<b>Module name</b> 92730	<b>Kommunikationselektronik</b> Communications electronics 1	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Kommunikationselektronik (2.0 SWS) Übung: Übung zu Kommunikationselektronik (2.0 SWS)	5 ECTS -
3	Lecturers	Clemens Neumüller Dr.-Ing. Jörg Robert	

4	<b>Module coordinator</b>	Dr.-Ing. Jörg Robert
5	<b>Contents</b>	<p>1. Einleitung</p> <p>2. Darstellung von Signalen und Spektren</p> <ul style="list-style-type: none"> <li>• Kontinuierliche und diskrete Signale</li> <li>• Spektrum eines Signals</li> <li>• Unterabtastung und Überabtastung</li> </ul> <p>3. Aufbau und Signale eines Software Defined Radio Systems</p> <ul style="list-style-type: none"> <li>• Blockschaltbild eines Software Defined Radio Systems</li> <li>• Basisband- und Trägersignale</li> <li>• Empfänger-Topologien</li> <li>• Signale in einem Software Defined Radio System</li> </ul> <p>4. Drahtlose Netzwerke</p> <p>5. Übertragungsstrecke</p> <ul style="list-style-type: none"> <li>• Funkstrecke</li> <li>• Antennen</li> </ul> <p>6. Leistungsdaten eines Empfängers</p> <ul style="list-style-type: none"> <li>• Rauschen</li> <li>• Nichtlinearität</li> <li>• Dynamikbereich eines Empfängers</li> </ul> <p>7. Digital Downconverter</p> <ul style="list-style-type: none"> <li>• CIC-Filter</li> <li>• Polyphasen-FIR-Filter</li> <li>• Halbband-Filterkaskade</li> <li>• Interpolation</li> </ul> <p>8. Demodulation digital modulierter Signale</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• Demodulation einer GFSK/PAM-Paketsendung</li> </ul> <p>Das Modul Kommunikationselektronik behandelt Aspekte der Schaltungstechnik und der Signalverarbeitung drahtloser Übertragungssysteme, die als sog. "Software Defined Radio" Systeme aufgebaut sind. Als Beispiel dient der Empfänger eines einfachen Telemetrie-Systems, der von der Antenne bis zum Nutzdatenausgang behandelt wird. Schwerpunkte bilden der Aufbau und die Eigenschaften der Hardware des Empfängers sowie die Algorithmen zum Empfang von Telemetrie-Signalen. Dabei wird ein typisches System mit Hilfe eines miniaturisierten Empfängers und einer Verarbeitung mit dem MATLAB-kompatiblen Mathematikprogramm Octave implementiert. Die benötigte Software wird den Studierenden zur Verfügung gestellt.</p> <p><b>Content:</b></p> <p>1. Introduction</p>



		<ol style="list-style-type: none"> <li>2. Signal representation and discrete signals <ol style="list-style-type: none"> <li>a. Continuous and discrete signals</li> <li>b. Signal spectrum</li> <li>c. Downsampling and upsampling</li> </ol> </li> <li>3. Structure and signals of a Software Defined Radio <ol style="list-style-type: none"> <li>a. Block diagram of a Software Defined Radio</li> <li>b. Base band signals and carrier signals</li> <li>c. Receiver topologies</li> <li>d. Signals in a Software Defined Radio</li> </ol> </li> <li>4. Wireless networks</li> <li>5. Transmission path <ol style="list-style-type: none"> <li>a. Radio link</li> <li>b. Antennas</li> </ol> </li> <li>6. Performance data of a receiver <ol style="list-style-type: none"> <li>a. Noise</li> <li>b. Nonlinearities</li> <li>c. Dynamic range of a receiver</li> </ol> </li> <li>7. Digital Down Converter <ol style="list-style-type: none"> <li>a. CIC filter</li> <li>b. Polyphase FIR filter</li> <li>c. Halfband filter cascade</li> <li>d. Interpolation</li> </ol> </li> <li>8. Demodulation of digital modulated signals <ol style="list-style-type: none"> <li>a. Introduction</li> <li>b. Demodulation of a GFSK/PAM packet transmission</li> </ol> </li> </ol> <p>The module Communication Electronics deals with aspects of circuitry and signal processing of wireless communication systems, built up as so-called "Software Defined Radio systems. A receiver of a simple telemetry system serves as an example, being examined starting from its antenna to the user data output. The focus lies on the structure and the characteristic of the receivers hardware as well as the algorithms for the reception of telemetry signals. A typical system is implemented using a miniaturized receiver and processing with the MATLAB-compatible Octave math program. The required software is provided to the students.</p>
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Die Studierenden verstehen die grundlegende Funktionsweise eines Software Defined Radio (SDR) Systems, d.h. sie verstehen die Funktionsweise der einzelnen Signalverarbeitungsschritte sowie die auftretenden Signale selbst.</li> <li>2. Die Studierenden analysieren die Leistungsfähigkeit der analogen Komponenten eines SDR Systems und können Verfahren zur Optimierung dieser Komponenten selbständig anwenden.</li> <li>3. Die Studierenden analysieren die digitalen Verarbeitungsschritte ausgewählter Modulationsarten und können damit selbst die digitale Signalverarbeitung eines SDR Senders und Empfängers erschaffen.</li> </ol> <ol style="list-style-type: none"> <li>1. The students will understand the basic operation of a Software Defined Radio (SDR) system, i.e. the students will understand how</li> </ol>

		<p>the individual signal processing steps work as well as the signals themselves.</p> <p>2. The students analyze the performance of the analog components of an SDR system and are able to apply procedures for optimizing these components independently.</p> <p>3. The students analyse the digital processing steps of selected modulation types and are able to create the digital signal processing of an SDR transmitter and receiver themselves.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse im Bereich digitaler Signalverarbeitung werden vorausgesetzt
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Veranstaltung im StudON verfügbar: <a href="https://www.studon.fau.de/studon/goto.php?target=crs_117973">https://www.studon.fau.de/studon/goto.php?target=crs_117973</a>

1	<b>Module name</b> 96801	<b>Kommunikationsstrukturen</b> Communication structures	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Frickel
5	<b>Contents</b>	<p>Einführung</p> <ul style="list-style-type: none"> <li>• Information und Kommunikation</li> <li>• Anwendungsgebiete - Kommunikation</li> </ul> <p><b>Strukturen und Eigenschaften von Kommunikationssystemen</b></p> <ul style="list-style-type: none"> <li>• Grundlegende Definitionen und Klassifikationen</li> <li>• Grundlegende Strukturen</li> </ul> <p><b>Protokolle und Schnittstellen</b></p> <ul style="list-style-type: none"> <li>• Grundlagen</li> <li>• Basis-Verfahren und Beispiele</li> <li>• TCP/IP-Protokol</li> <li>• Referenzmodell nach ISO/OSI</li> <li>• Sicherungsschicht/Data Link Layer (LLC und MAC)</li> <li>• Bitübertragungsschicht/Physical Layer</li> <li>• Übertragungsmedien</li> </ul> <p><b>Hardware in Kommunikationsstrukturen</b></p> <ul style="list-style-type: none"> <li>• HW-Architekturen und Funktionsblöcke</li> <li>• Digitale und Analoge Komponenten</li> <li>• Schaltungsdetails von Komponenten</li> </ul> <p><b>Grundlagen von Bussystemen</b></p> <ul style="list-style-type: none"> <li>• Klassifikation</li> <li>• Funktionale Eigenschaften</li> <li>• Arbitrierungs-Verfahren</li> </ul> <p><b>Leitungsgebundene Anwendungen für Rechnersysteme</b></p> <ul style="list-style-type: none"> <li>• Bus-Applikationen</li> <li>• Baustein-/IC-interne Busse (AMBA, FPI, ConTraBus, .)</li> <li>• Baugruppeninterne Busse (I2C, Chipsätze+Bridges, .)</li> <li>• Busse für Rechnersysteme (VME, ISA, PCI, PCIe, AGP, .)</li> <li>• Peripherie-Busse (ATA, IEC, USB, Firewire, Fibre Channel, Thunderbolt .)</li> </ul> <p><b>Leitungsgebundene Anwendungen in Systemen</b></p> <ul style="list-style-type: none"> <li>• Feldkommunikation</li> <li>• Automobil, Luftfahrt, Space (CAN, MOST, LIN, MILBus, Spacewire .)</li> <li>• Industrie, Haustechnik (Profibus, EIB, .)</li> <li>• Weitverkehrsnetze</li> <li>• SDH, PDH, ATM,</li> </ul>
6	<b>Learning objectives and skills</b>	1. Die Studierenden werden in die Lage versetzt die Konzepte und Verfahren vor allem drahtgebundener Kommunikationssysteme anzuwenden.

		<p>2. Die Studierenden lernen die Funktionsweise und den Einsatzzweck diverser Kommunikationsprotokolle zu verstehen, und miteinander zu vergleichen.</p> <p>3. Desweiteren analysieren und klassifizieren Sie grundlegende Strukturen von leitungsgebundenen Kommunikationssystemen anhand ihrer funktionalen Eigenschaften.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 43400	<b>Entzerrung und adaptive Systeme in der digitalen Übertragung</b> Equalisation and adaptive systems for digital communications	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Wolfgang Gerstacker
5	<b>Contents</b>	<p>Bei der digitalen Übertragung spielen Kanalverzerrungen aufgrund ständig steigender Datenraten eine immer grössere Rolle. Bei vielen Anwendungen müssen für eine zuverlässige Übertragung komplexe Entzerrverfahren eingesetzt werden. Dies gilt sowohl für die leitungsgebundene als auch die drahtlose Kommunikation. Z.B. werden in der xDSL-Systemfamilie (Digital Subscriber Lines), die eine schnelle digitale Übertragung über Ortsanschlussleitungen gewährleistet, oft entscheidungsrückgekoppelte Entzerrverfahren oder Vorcodierungsverfahren eingesetzt und beim Mobilfunkstandard GSM und seiner Weiterentwicklung EDGE (Enhanced Data Rates for GSM Evolution) Maximum-Likelihood-Sequenzschätzung bzw. zustandsreduzierte Entzerrung. Eng im Zusammenhang mit der eigentlichen Entzerrung stehen Adaptionsverfahren, mit denen die Parameter des Entzerrers optimal an den Übertragungskanal angepasst werden können.</p> <p>Lernziel: Ziel der Vorlesung ist eine umfassende Darstellung gebräuchlicher Entzerrungs- und Adaptionsverfahren. Den Teilnehmern sollen fundierte Kenntnisse der verschiedenen Verfahren vermittelt werden, die sie zu deren sinnvollem Einsatz in der Praxis befähigen.</p> <p>Content: Channel distortions are playing an increasingly important role in digital transmission due to constantly increasing data rates. In many applications, complex equalization techniques must be used for a reliable transmission. This applies to both wired and wireless communication. For example, decision feedback equalization or precoding techniques are often used in the xDSL (Digital Subscriber Lines) system family, which ensures fast digital transmission over local subscriber loops, and the GSM system and its advanced version EDGE (Enhanced Data Rates for GSM Evolution) employ maximum likelihood sequence estimation and state-reduced equalization. Closely related to the task of equalization are adaptation methods with which the parameters of the equalizer can be optimally adjusted to the transmission channel.</p> <p>Objective: The aim of the lecture is a comprehensive presentation of common equalization and adaptation methods. The participants should acquire an in-depth knowledge of the various procedures which enables them to make meaningful design decisions in practice.</p>

6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben verschiedene Verfahren zur Entzerrung frequenzselektiver Übertragungskanäle wie lineare Entzerrung, entscheidungsrückgekoppelte Entzerrung und Maximum-Likelihood-Sequenzschätzung,</li> <li>• setzen die verschiedenen Ansätze in Blockdiagramme um und optimieren deren Komponenten,</li> <li>• vergleichen Entzerrverfahren hinsichtlich ihrer Leistungsfähigkeit, charakterisiert durch die Fehlerrate, und Komplexität,</li> <li>• wählen geeignete Verfahren für verschiedene Anwendungen wie leitungsgebundene und drahtlose Übertragung aus,</li> <li>• entwerfen neuartige Verfahren für gegebene Anforderungen,</li> <li>• formulieren Adaptionalgorithmen zur automatischen Anpassung des Empfängers eines Übertragungssystems an den Kanal,</li> <li>• ordnen Entzerrverfahren einen geeigneten Adaptionalgorithmus zu.</li> </ul> <p>Learning Objectives and Competences: The students</p> <ul style="list-style-type: none"> <li>- describe various methods for equalizing frequency-selective transmission channels such as linear equalization, decision feedback equalization and maximum likelihood sequence estimation,</li> <li>- realize various approaches in block diagrams and optimize their components,</li> <li>- compare equalization methods in terms of their performance, characterized by the error rate, and complexity,</li> <li>- select suitable methods for various applications such as wired and wireless transmission,</li> <li>- design novel schemes for given requirements,</li> <li>- formulate adaptation algorithms for automatic adaptation of the receiver of a transmission system to the channel,</li> <li>- assign suitable adaptation algorithms to equalization schemes.</li> </ul>
7	<b>Prerequisites</b>	<p>Vorkenntnisse in Systemtheorie und digitaler Signalverarbeitung, sowie entweder der Vorlesung Nachrichtentechnische Systeme oder Digitale Übertragung sind für die Teilnahme hilfreich.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h

		Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Gerstacker, W.: Skriptum zur Vorlesung Entzerrung und adaptive Systeme in der digitalen Übertragung.</p> <p>Huber, J.: Trelliscodierung, Springer Verlag, Berlin, 1992.</p> <p>Benedetto, S., Biglieri, E.: Principles of Digital Transmission with Wireless Applications, Kluwer Academic Publishers, New York, 1999.</p> <p>Proakis, J. G.: Digital Communications. McGraw-Hill, New York, 3. ed., 1995.</p> <p>Haykin, S.: Adaptive Filter Theory, Prentice Hall, Upper Saddle River, NJ, 3. ed., 1996.</p>

1	<b>Module name</b> 96401	<b>Globale Navigationssatellitensysteme</b> Global navigation satellite systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<p>*Hinweis:*</p> <p>1. Mehrere Übungsstunden werden rechnergestützt (Python) sein, um den Vorlesungsstoff durch eigene praktische Erfahrung zu vertiefen.</p> <p>2. Eine Laborbesichtigung beim Fraunhofer Institut für Integrierte Schaltungen soll den Studierenden Einblick in die einschlägigen Arbeiten zu GPS und Galileo geben.</p> <p>*Inhalte:*</p> <p>* 1. Überblick: Signale und Systeme *</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• GPS Global Positioning System</li> <li>• Galileo</li> <li>• Satellitenergänzungssysteme: EGNOS, WAAS, LAAS</li> <li>• Mathematische Grundlagen: Navigationssignale, Gold Codes, Cramer-Rao-Schranke für Laufzeitmessungen</li> </ul> <p>* 2. Grundlagen und Funktionsweise der Satellitenortung *</p> <ul style="list-style-type: none"> <li>• Koordinatensysteme, Zeitsysteme und Orbits</li> <li>• Ausbreitungsbedingungen und Fehlerquellen</li> <li>• Positions-, Geschwindigkeits- und Zeitschätzung</li> <li>• Hochgenaue Positionsschätzung mittels Trägerphase</li> </ul> <p>* 3. GNSS Empfänger *</p> <ul style="list-style-type: none"> <li>• Signalkonditionierung</li> <li>• Leistungsfähigkeit der GPS- und Galileo-Signale</li> <li>• Releschleifen zur Signalverfolgung</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>1. Eine Übersicht über die Möglichkeiten von GPS und Galileo soll die Beurteilungsfähigkeit der Studierenden für neue Anwendungen schärfen.</p> <p>2. Durch vertiefte Kenntnisse der Grundlagen, Funktionsweise und Fehlerquellen sollen die Studierenden die gelösten Herausforderungen und die Grenzen von GPS und Galileo einschätzen lernen.</p> <p>3. Die Studierenden sollen ein nachrichtentechnisches Verständnis für die Funktionsweise eines GPS-Empfängers erlangen.</p>	
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse erforderlich in: linearer Algebra, Signal- & Systemtheorie, Wahrscheinlichkeitstheorie	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	



		Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie: 1. Mindestens 75% der Hausaufgaben bestanden haben UND 2. Mindestens 75% der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	1. Pratap Misra, Per Enge, "Global Positioning System", Ganga-Jamuna Press, 2001  2. E.D. Kaplan, C.J. Hegarty, "Understanding GPS Principles and Applications" Artech House, 2. Auflage, 2006  3. Werner Mansfeld, "Satellitenortung und Navigation", Vieweg, 2004

1	<b>Module name</b> 96312	<b>Bild-, Video- und mehrdimensionale Signalverarbeitung</b> Image, video and multidimensional signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup	
5	<b>Contents</b>	<p>*Punktoperationen*</p> <p>Histogrammausgleich, Gamma-Korrektur</p> <p>*Binäroperationen*</p> <p>Morphologische Filter, Erosion, Dilatation, Opening, Closing</p> <p>*Farbräume*</p> <p>Trichromat, RGB- Farbraum, HSV-Farbraum</p> <p>*Mehrdimensionale Signale und Systeme*</p> <p>Theorie mehrdimensionaler Signale und Systeme, Impulsantwort, lineare Bildfilterung, Leistungsspektrum, Wiener Filter</p> <p>*Interpolation von Bildsignalen*</p> <p>Bilineare Interpolation, Bicubische Interpolation, Spline Interpolation</p> <p>*Merkmalsdetektion in Bildern*</p> <p>Bildmerkmale, Kantendetektion, Hough Transformation, Harris Ecken Detektor, Texturmerkmale, Grauwertematrix</p> <p>*Skalierungsraumdarstellung*</p> <p>LoG, DoG, SIFT, SURF</p> <p>*Bildabgleich*</p> <p>Projektive Abbildungen, Blockabgleich, Optischer Fluss, Merkmalsbasierter Abgleich mittels SIFT und SURF, RANSAC</p> <p>*Bildsegmentierung*</p> <p>Amplituden Schwellenwertermittlung, K-Means Clustering, Bayes Klassifikation, Regionen-basierte Segmentierung, kombinierte Segmentierung und Bewegungsschätzung, zeitliche Segmentierung von Videos</p> <p>*Bildverarbeitung im Transformationsbereich*</p> <p>Unitäre Transformation, Karhunen-Loeve Transformation, separable Transformationen, Haar und Hadamard Transformation, DFT, DCT</p> <p>*Content:*</p> <p>*Point operations*</p> <p>Histogram equalization, gamma correction</p> <p>*Binary operations*</p> <p>Morphological filters, erosion, dilation, opening, closing</p> <p>*Color spaces*</p> <p>Trichromacy, red-green-blue color spaces, color representation using hue, saturation and value of intensity</p> <p>*Multidimensional signals and systems*</p> <p>Theory of multidimensional signals and systems, impulse response, linear image filtering, power spectrum, Wiener filtering</p> <p>*Interpolation of image signals*</p> <p>Bi-linear interpolation, bi-cubic interpolation, spline interpolation</p>	

		<p>*Image feature detection*</p> <p>Image features, edge detection, Hough transform, Harris corner detector, texture features, co-occurrence matrix</p> <p>*Scale space representation*</p> <p>Laplacian of Gaussian, difference of Gaussian, scale invariant feature transform, speeded-up robust feature transform</p> <p>*Image matching*</p> <p>Projective transforms, block matching, optical flow, feature-based matching using SIFT and SURF, random sample consensus algorithm</p> <p>*Image segmentation*</p> <p>Amplitude thresholding, k-means clustering, Bayes classification, region-based segmentation, combined segmentation and motion estimation, temporal segmentation of video</p> <p>*Transform domain image processing*</p> <p>Unitary transform, Karhunen-Loeve transform, separable transform, Haar and Hadamard transform, DFT, DCT</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen Punktoperationen an Bilddaten und Gamma-Korrektur</li> <li>• testen die Wirkung von Rangordnungs- und Medianfiltern an Bilddaten</li> <li>• unterscheiden und bewerten verschiedene Farbräume für Bilddaten</li> <li>• erklären das Prinzip der zwei-dimensionalen linearen Filterung für Bildsignale</li> <li>• berechnen und bewerten die zweidimensionale diskrete Fourier-Transformierte eines Bildsignales</li> <li>• bestimmen vergrößerte diskrete Bildsignale mit Methoden der bilinearen und Spline-Interpolation</li> <li>• überprüfen Bilddaten auf ausgewählte Textur-, Kanten- und Bewegungsmerkmale</li> <li>• analysieren Bild- und Videodaten auf Merkmale in unterschiedlichen Scale-Spaces</li> <li>• erläutern und beurteilen Methoden für das Matching von Bilddaten</li> <li>• segmentieren Bilddaten durch Programmierung von einfachen Klassifikations- oder Clustering-Verfahren</li> <li>• verstehen das Prinzip von Transformation auf Bilddaten und können diese an Beispielen anwenden.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand point operations for image data and gamma correction</li> <li>• test the effects of rank order and median filters for image data</li> <li>• evaluate and differentiate between different color spaces for image data</li> <li>• explain the principle of two-dimensional linear filtering for image signals</li> <li>• calculate and evaluate the two-dimensional discrete Fourier transform of an image signal</li> </ul>

		<ul style="list-style-type: none"> <li>• determine enlarged discrete image signals by bi-linear and spline interpolation</li> <li>• verify image data for selected texture, edge and motion features</li> <li>• analyze image and video data for features in different scale spaces</li> <li>• explain and evaluate methods for the matching of image data</li> <li>• segment image data by implementing basic classification and clustering methods</li> <li>• understand the principle of transformations on image data and apply them exemplarily</li> </ul>
7	<b>Prerequisites</b>	Vorlesung Signale und Systeme I und II
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>J.-R. Ohm:  Multimedia Content Analysis , Springer, 2016</p> <p>J. W. Woods:  Multidimensional Signal, Image, and Video Processing and Coding , Academic Press, 2<sup>nd</sup> edition, 2012</p>

1	<b>Module name</b> 96260	<b>Integrierte Schaltungen für Funkanwendungen</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Heinrich Milosiu	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Transceiver-Architekturen</li> <li>• Hochfrequenzaspekte</li> <li>• Transistoren und Technologien</li> <li>• Passive Bauelemente und Netzwerke</li> <li>• Rauscharme Vorverstärker</li> <li>• Mischer</li> <li>• Oszillatoren</li> <li>• Phasenregelschleifen und Synthesizer</li> <li>• Messtechnische Grundlagen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Nach der Teilnahme an den Modulveranstaltungen sind die Studierenden in der Lage:</p> <ul style="list-style-type: none"> <li>• Den Aufbau sowie Vor- und Nachteile von Transceiver-Architekturen zu verstehen</li> <li>• Hochfrequenzaspekte von Transistoren und Schaltungen zu analysieren</li> <li>• Geeignete Integrationstechnologien auszuwählen</li> <li>• Passive Bauelemente und Netzwerke zu verstehen und anzuwenden</li> <li>• Schaltungstopologien rauscharmer Vorverstärker, Mischer, Oszillatoren anzuwenden und zu analysieren</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>		

1	<b>Module name</b> 668129	<b>Machine Learning in Communications</b> Machine learning in communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci	
5	<b>Contents</b>	<p>Recently, in many areas of wireless communications such as wireless sensor networks (WSNs), heterogeneous networks and complex ad hoc networks, distributed graph algorithms and machine learning on graphs are gaining relevance as fundamental tools in network analysis and information processing.</p> <p>This motivates to deliver a general introduction to fundamentals of machine learning such as detection of clusters on graphs. The introduction is followed by the application of machine learning to the design of physical and data layer techniques in wireless communications and in the optimization of mobile networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• know and explain the fundamentals of machine learning with special attention to machine learning over graphs.</li> <li>• apply these principles in the design and optimisation of wireless communications systems and mobile networks.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191  Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 48440	<b>Machine Learning in Signal Processing</b> Machine learning in signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>This course is an introduction into machine learning and artificial intelligence. The special emphasis is on applications to modern signal processing problems. The course is focused on design principles of machine learning algorithms. The lectures start with a short introduction, where the nomenclature is defined. After this, probabilistic graphical models are introduced and the use of latent variables is discussed, concluding with a discussion of hidden Markov models and Markov fields. The second part of the course is about deep learning and covers the use of deep neural networks for machine learning tasks. In the last part of the lecture, the use of deep neural networks for speech processing tasks is introduced.</p> <p>The course is based on the materials and video footage from Dr. Roland Maas. He is an outstanding machine learning expert and a former member of the Chair of Multimedia Communications and Signal Processing.</p>
6	<b>Learning objectives and skills</b>	<p>After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>• understand regression and classification problems</li> <li>• apply PDF estimation algorithms</li> <li>• understand Gaussian mixture models and expectation-maximization</li> <li>• apply principal component analysis and independent component analysis</li> <li>• assess different estimation algorithms</li> <li>• explain the application of machine learning to system identification</li> <li>• apply hidden Markov models</li> <li>• understand different artificial neural network architectures</li> <li>• explain deep learning principles</li> <li>• apply artificial neural networks</li> <li>• devise learning strategies for deep neural networks</li> <li>• assess the application of deep neural networks for speech processing tasks.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Literature: <ul style="list-style-type: none"> <li>• C. M. Bishop: Pattern Recognition and Machine Learning, <a href="http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML">http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML</a></li> <li>• S. Theodoridis and K. Koutroumbas: Pattern Recognition</li> <li>• M. Nielsen: Neural Networks and Deep Learning.</li> </ul>



1	<b>Module name</b> 96030	<b>Medizinelektronik</b> Medical electronics	<b>5 ECTS</b>
2	Courses / lectures	Übung: Medizinelektronik - Übung / Medical Electronics Exercises (2.0 SWS)  Vorlesung: Medizinelektronik - Medical Electronics (2.0 SWS)	-  5 ECTS
3	Lecturers	Timo Maiwald Prof. Dr.-Ing. Georg Fischer	

4	<b>Module coordinator</b>	Jens Kirchner	
5	<b>Contents</b>	<p>The Lecture and exercise deals with the following topics:</p> <ul style="list-style-type: none"> <li>• Electronics for medical diagnostics and therapy</li> <li>• Challenges for medical engineering from demographic development and epidemiology of common diseases</li> <li>• Concepts for chronic disease management and elderly care</li> <li>• Regulatory framework of circuit design for medical devices</li> <li>• Circuit design of standard medical equipment ECG, EEG, EMG, SpO2</li> <li>• Sensor principles and circuit design for biosignal acquisition</li> <li>• Analog-digital balance</li> <li>• Energy management for medical devices</li> <li>• Body near energy harvesting</li> <li>• Health data transmission</li> <li>• Electronic systems for ambient assisted living (AAL)</li> <li>• Circuit technology for lab-on-chip and microelectromechanical systems (MEMS)</li> <li>• Circuit technology for implants and wearable systems</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students will gain</p> <ul style="list-style-type: none"> <li>• Substantial knowledge on principles of circuit design for medical electronic devices</li> <li>• Substantial knowledge on circuit design for standard medical devices, e.g. ECG, EEG, EMG</li> <li>• Substantial knowledge on design of medical sensors</li> <li>• Substantial knowledge on system design for health assistance systems, wearable medical devices and implants</li> <li>• Ability to analyze circuit diagrams of medical electronic devices</li> <li>• Ability to separate medical electronic devices into their subfunctions</li> <li>• Ability to analyze energy budget of medical devices, particularly wearable systems</li> <li>• Basic ability to design electronic circuits to comply with regulatory requirements</li> </ul>	
7	<b>Prerequisites</b>	Completion of the modules "Circuit design" ("Schaltungstechnik") or "Electronics and circuit design" ("Elektronik und Schaltungstechnik") is recommended before attending the course.	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96300	<b>MIMO Communication Systems</b> MIMO communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: MIMO Communication Systems (3.0 SWS) Übung: MIMO Communication Systems - Tutorial (1.0 SWS)	5 ECTS -
3	Lecturers	Hedieh Ajam Prof. Dr.-Ing. Robert Schober	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Schober	
5	<b>Contents</b>	Modern communication systems employ multiple antennas at the transmitter and/or receiver creating a multiple-input multiple-output (MIMO) system. This course covers the fundamental mathematical and communication theoretical concepts necessary for the design and analysis of MIMO communication systems. Relevant topics include MIMO Channel Capacity, Receive Diversity, Transmit Diversity, Space-Time Coding, Spatial Multiplexing, MIMO Transceiver Design, Multi-user MIMO, Massive MIMO, Relay-based MIMO, and applications in modern communication systems.	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>learn about different MIMO channel models,</li> <li>analyze MIMO communication systems with respect to their channel capacity and reliability,</li> <li>determine MIMO figures of merit such as coding gain, diversity gain, and multiplexing gain,</li> <li>compare and evaluate different MIMO receiver designs,</li> <li>characterize the rate region of multiuser systems,</li> <li>analyze massive MIMO systems,</li> <li>discuss the advantages and disadvantages of different relay network architectures.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>lernen verschiedene MIMO-Kanalmodelle kennen,</li> <li>analysieren MIMO-Kommunikationssysteme hinsichtlich der Kanalkapazität und Zuverlässigkeit,</li> <li>ermitteln MIMO-Kenngrößen wie Codierungsgewinn, Diversitätsgewinn und Multiplexgewinn,</li> <li>vergleichen und beurteilen verschiedene MIMO-Empfangsstrategien,</li> <li>charakterisieren die Ratenregion von Mehrteilnehmersystemen,</li> <li>analysieren Massive-MIMO-Systeme,</li> <li>diskutieren die Vor- und Nachteile verschiedener Relaisnetzwerkarchitekturen.</li> </ul>	
7	<b>Prerequisites</b>	Basic course in communications	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191	

		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 849203	<b>Optische Kommunikationsnetze</b> Optical communication networks	<b>2,5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	Prof. Dr. Herbert Haunstein	
5	<b>Contents</b>	<p>Global communication between billions of subscribers utilizing a multitude of devices is accomplished over a trans-continental fiber-optic transport network. End users worldwide access this network over copper cable (xDSL, HFC), by wireless technologies like WLAN, GSM, UMTS, LTE and also via GPON, EPON and WDM-PON (PON: Passive Optical Network). After a short distance ("the last mile") data streams from many users are aggregated (e.g. by IP routers) into higher data rate transport streams, which are then carried over cost-efficient and highly reliable optical connections.</p> <p>Rapid increase of data traffic has quickly evolved from Gigabit Ethernet (1GbE) to 10GbE and 100GbE data rates.</p> <p>To operate optical networks on a global scale, standards like OTN (Optical Transport Network) have been developed to provide high capacity links by use of many wavelengths together with operations and maintenance (OAM) functions. Automated protection and restoration schemes provide a high level of availability and can guarantee carrier-grade Quality of Service (QoS). Future data rate increase will be driven by video streaming as well as the introduction of 5G wireless technology and the Internet of Things (IoT).</p> <p>The course shall provide a fundamental understanding of modern fiber optic networks from fixed and mobile access through metropolitan area to core networks.</p> <ol style="list-style-type: none"> <li>1) Introduction – Evolution of optical networks</li> <li>2) Network layers - Internet Protocol – TCP/IP</li> <li>3) Label switching – MPLS – MPLS-TP</li> <li>4) Quality of Service - traffic classification – resource allocation</li> <li>5) Ethernet - switching and physical transport</li> <li>6) Optical Transport Network - OTN</li> <li>7) Optical fiber properties – optical amplification</li> <li>8) Optical transmitter – laser – modulator</li> <li>9) Optical receiver – photo detection – Clock&amp;Data recovery – Bit Error Ratio calculation</li> <li>10) Modulation formats – transmission - margin allocation</li> <li>11) Coherent detection – optical signal processing</li> <li>12) Optical networks – optical switching</li> <li>13) Network control &amp; automation</li> </ol>	
6	<b>Learning objectives and skills</b>	<p>Students ...</p> <ul style="list-style-type: none"> <li>• explain the functional building blocks of optical networks</li> </ul>	

		<ul style="list-style-type: none"> <li>• can elaborate on the different tasks provided by the logical/control plane (routing), the physical layer and transmission/data plane of optical networks</li> <li>• refer which standardisation organisation contributes to the different function of optical networks</li> <li>• explain the purpose of different protocols that interact along an end-to-end communication channel</li> <li>• describe technologies for E/O and O/E conversion and optical switches</li> <li>• express the design challenges of future optical systems for fixed and mobile access, data center interconnects, metro-regional, core, ultra-long-haul and submarine networks</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<ol style="list-style-type: none"> <li>1) R. Ramaswami and K.N. Sivarajan: "Optical Networks", Morgan Kaufman Publishers, 1998</li> <li>2) U. Black: "Optical Networks - Third generation transport systems", Prentice Hall, 2002</li> <li>3) P. Tomsu and Chr. Schmutzer: "Next generation optical networks", Prentice Hall, 2002</li> <li>4) M. Bossert, M. Breitbach: "Digitale Netze", Teubner Verlag, 1997</li> <li>5) I. Kaminow and T. Li (eds.): "Optical fiber telecommunications IVA+B", Academic Press, 2002</li> <li>6) D.E. Comer, „Computernetworks and Internets, Pearson“, 2009</li> <li>7) G.P. Agrawal, "Fiber optic communication systems", Wiley, 1992, (new 1997)</li> <li>8) G.P. Agrawal, "Nonlinear fiber optics", Academic Press, 1995</li> <li>9) K. Petermann: "Laser Diode Modulation and Noise", Kluver, 1991</li> <li>10) L. Kazovsky et al., „Optical Fiber Communication Systems“, Artech House, 1996</li> <li>11) K.-P. Ho, „Phase-Modulated Optical Communication Systems“, Springer 2005</li> </ol>

	12) H. Haunstein, Presentation material (slides) of the lectures (in English)
--	---

1	<b>Module name</b> 92400	<b>Optische Übertragungstechnik</b> Optical communication systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: Optische Übertragungstechnik Übung (2.0 SWS) Vorlesung: Optische Übertragungstechnik (2.0 SWS)	- 5 ECTS
3	Lecturers	Esther Renner Benedikt Beck Prof. Dr.-Ing. Bernhard Schmauß	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernhard Schmauß	
5	<b>Contents</b>	<p>Kommerzielle Optische Kommunikationssysteme erreichen pro Faser Übertragungskapazitäten von mehreren Tbit/s. Im Labor wurden mehr als 100Tbit/s nachgewiesen. Die Realisierung derartiger Systeme setzt die Beherrschung verschiedenster Techniken der optischen Übertragungstechnik voraus. In der Vorlesung werden Techniken des Zeitbereichs - (TDM) und Wellenlängenmultiplex (WDM), aber besonders auch der Auslegung der Übertragungsstrecke (Link Design) auf der Basis entsprechender physikalischer und signaltheoretischer Grundlagen behandelt und vertieft. Dabei werden Verfahren besprochen, die sicherstellen, dass sowohl die Signalverzerrungen durch lineare und nichtlineare Fasereffekte als auch die Akkumulation des Verstärkerrauschens begrenzt bleiben. Es wird ausführlich die Systemoptimierung hinsichtlich des optischen Signal-Rausch-Verhältnisses (OSNR) diskutiert sowie auf Techniken des Dispersions- und Nichtlinearitätsmanagements (z.B. Solitonenübertragung) eingegangen. Hierbei wird dem Themenkomplex einer optimalen Streckenauslegung besonders eingehend behandelt. In der Folge werden verschiedene, gebräuchliche Modulationsverfahren einschließlich kohärenter Übertragungsverfahren behandelt, die in neueren Systemen eingesetzt und in experimentellen Systemen getestet werden. Eine Besprechung optischer Verfahren zur Signalregeneration bildet die Brücke zu aktuellen eigenen Forschungsarbeiten.</p> <p>Die vermittelten Grundlagen werden in der Übung zur Vorlesung durch praxisnahe und anschauliche Simulationsbeispiele vertieft.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• besitzen spezialisiertes und vertieftes Wissen über die Konzeption und Struktur verschiedener optischer Übertragungssysteme.</li> <li>• können die Qualität optischer Datensignale im Kontext verschiedener Systemkonzepte vergleichen und bewerten</li> <li>• sind in der Lage Streckenauslegungen zu entwickeln und zu optimieren.</li> <li>• besitzen methodische Kenntnis zur Bestimmung und Verbesserung der Leistungsfähigkeit optischer Übertragungsstrecken unter Einbeziehung aktueller wissenschaftlicher Ergebnisse.</li> </ul>	



7	<b>Prerequisites</b>	Komponenten optischer Kommunikationssysteme hilfreich aber nicht obligatorisch
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Agrawal, G.P.: Fiber-Optic Communication Systems, John Wiley & Sons, 1997  Agrawal, G.P.: Nonlinear Fiber Optics, John Wiley & Sons, 3. Auflage, 2001  Kaminow, I, Koch, T.: Optical Fiber Telecommunications IVA, Academic Press, 2002  Skriptum zur Vorlesung  Kaminow, I, Li, T., Willner,A.: Optical Fiber Telecommunications VA, Academic Press, 2008

1	<b>Module name</b> 43460	<b>Satellitenkommunikation</b> Satellite communication	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung Satellitenkommunikation (2.0 SWS) Vorlesung: Satellitenkommunikation (2.0 SWS)	- 5 ECTS
3	Lecturers	Marcelo Michael Dr. Christian Rohde	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger
5	<b>Contents</b>	<p>Nach einem historischen Rückblick zur Entwicklung der Satellitenkommunikation werden die einzelnen Komponenten eines typischen Gesamtsystems (Boden- und Raumsegment) näher betrachtet. Hierzu zählt der prinzipielle Aufbau von Trägerraketen, von Satelliten (Satellitenplattformen, Subsysteme, Nutzlasten), die meist genutzten Umlaufbahnen und die verschiedenen Kommunikationsverbindungen (Uplink, Downlink, Inter-Satellite-Link). Die Besonderheiten der Signalausbreitung und -übertragung über große Entfernungen zwischen Bodenstationen und Satelliten werden erklärt und mit Beispielen ergänzt. Dabei wird insbesondere eingegangen auf verwendete Frequenzen, Signaldispersion und -dämpfung, atmosphärische Effekte sowie Störeinflüsse der Weltraumumgebung. Die Architektur transparenter und regenerativer Kommunikationseinheiten wird ausführlich an Beispielen kommerziell verfügbarer Transponder und Onboard-Prozessoren erklärt. Die Prinzipien moderner, standardisierter Verfahren zur Signalaufbereitung und Übertragung von Video-/Bild und Audiosignalen über Satellit (z.B. MPEG, H.264/265, DVB-S/-S2/-S2X) werden erläutert und diskutiert. Dies umfasst Verfahren zur Quellencodierung, Kanalcodierung und Modulation, Kanalzugriff und -diversität. Außerdem wird auf die im Orbit und im kommerziellen Einsatz befindlichen Kommunikationssatelliten und der damit verbundenen großen Dienstvielfalt eingegangen wie z.B. bei TV- und Breitbandversorgung sowie in Mobilkommunikationssystemen. Abschließend werden einige Herausforderungen und Forschungsansätze im Zusammenhang mit den neuen Megakonstellationen und Next Generation High Throughput Satellites (HTS) für zukünftige Satellitensysteme vorgestellt. Die in der Vorlesung behandelten physikalischen, elektro- und nachrichtentechnischen Zusammenhänge werden in den ergänzenden Übungen mit Rechenbeispielen vertieft.</p> <p>Gliederung der Vorlesung:</p> <p><b>1. Einführung:</b> Überblick über die Hauptkomponenten, Satelliten, Anwendungen und Dienste, sowie Orbits, Aufgaben und Frequenzen der Satellitennetze</p> <p><b>2. Historie der Satellitenkommunikation:</b> Wichtige Meilensteine, Entwicklung in Europa und Deutschland</p> <p><b>3. Orbits und Konstellationen:</b></p>

Keplersche Gesetze, Beschreibung von Orbits, verwendete Umlaufbahnen, Bodenspuren, erreichbare Abdeckung

#### **4. Trägersysteme:**

Trägerraketen, Entwicklung, Anbietermarkt, Nutzlastfähigkeit, Startplätze, Startverlauf

#### **5. Satellitenaufbau:**

Auswahl aktueller Satellitenplattformen, Satellitenaufbau, Plattformkomponenten, Montageschritte und Tests

#### **6. Satellitennutzlast (Payload):**

Komponenten, Industrielle Beispiele, Aufbau und Aufgaben der Payload, Transponderarchitekturen, Antennen

#### **7. Signalausbreitung und Leistungsbilanz:**

Signalausbreitung, Freiraumverluste, Signaldämpfung, Rauschen, Signal-Rausch-Verhältnis, Linkbudget

**8. Weltraumumgebung:** Weltraumumgebungsbedingungen, Einflüsse auf den Satelliten und die Elektronik der Nutzlast

#### **9. Quellencodierung:**

Audio-, Bild- und Videokompression des Content des Satellitenfernsehens

#### **10. Signalmodulation und Kanalcodierung:**

Signalkonstellationen, Modulation und Codes zur Fehlerkorrektur

#### **11. Diversitäts- und Zugriffsverfahren:**

Medium Access, Duplextechniken, Multiplexmethoden, Diversitätstechniken

#### **12. Moderne Satellitenkommunikationssysteme:**

Rundfunksysteme wie Sirius XM Satellite Radio, zellulare Internetversorgung mittels Satellitenkommunikation

#### **13. Neueste Themen aus Forschung und Entwicklung**

SatKom auf StudOn: <http://www.studon.uni-erlangen.de/crs117969.html>

After a historical retrospective about the developments in satellite communication, the core components of a typical satellite system (ground- and space-segment) are introduced. The principles and architectures of rockets/ carriers, satellites (platform, subsystems, payload), used orbits, and the various communication links (uplink, downlink, inter-satellite-link) are shown. The special features and properties of signal transmission over such large distances are explained and stuffed with examples. In particular, more details are provided on the used frequencies, signal dispersion and attenuation, atmospheric effects as well as impairments due to space environment. The architecture of transparent and regenerative communication payloads are described in detail, accompanied by corresponding examples of commercially used transponders and onboard-processors and their technology.

The principles of modern standardized methods for signal transmission and preparation of video-/image- and audio-signals via satellite, e.g., MPEG, H.264/265, DVB-S/-S2/-S2X, are illustrated and discussed.

		<p>This includes methods for efficient source coding, channel coding and modulation, channel access and diversity schemes.</p> <p>Furthermore, the currently available communication satellites in orbit and the related variety of commercial services are introduced like, e.g., TV- and broadband services as well as mobile communication services and systems. Based on that, a few challenges and perspectives for research and development for future satellite systems are highlighted with respect to the upcoming new mega constellations and next generation high throughput satellites (HTS).</p> <p>The physical, electro-technical and communications concepts and schemes shown in the lectures are complemented by tutorials with sample calculations.</p> <p>Table of contents:</p> <p><b>1. Introduction:</b> Overview of main components, satellites, applications and services, orbits, tasks, frequencies, satellite networks</p> <p><b>2. History of satellite communications:</b> Major milestones, development in Europe and Germany</p> <p><b>3. Orbits and constellations:</b> Kepler's laws, description of orbits, orbits used, ground tracks, achievable coverage</p> <p><b>4. Launcher systems:</b> Launch vehicles, providers, payload capabilities, launch sites, launch history</p> <p><b>5. Satellite structure:</b> Selection of current satellite platforms, satellite structure, platform components, assembly steps and tests</p> <p><b>6. Payload:</b> Components, structure and tasks of payload, transponder architecture, antennas</p> <p><b>7. Signal propagation and link budget:</b> Signal propagation, free space losses, signal attenuation, noise, signal to noise ratio, link budget</p> <p><b>8. Space environment:</b> Space environmental conditions, influences on the satellites and payload electronics</p> <p><b>9. Source coding:</b> Audio, image and video compression - the satellite TV broadcasting content</p> <p><b>10. Signal modulation and channel coding:</b> Signal constellations, modulation and error correction coding</p> <p><b>11. Diversity and access schemes:</b> Medium access, duplex methods, multiplex methods, diversity techniques</p> <p><b>12. Modern satellite communications systems:</b> Broadcasting systems like Sirius XM Satellite Radio, satellite cellular broadband communication</p> <p><b>13. Latest topics in research and development</b></p>
6	<p><b>Learning objectives and skills</b></p>	<ul style="list-style-type: none"> <li>• Die Studierenden bekommen einen guten Überblick über alle Aspekte der Satellitenkommunikation inklusive Historie.</li> <li>• Die Studierenden lernen die weltweit führenden oder in Europa ansässigen Firmen und Organisationen kennen, die in den Bereichen Satellitenbau und -betrieb, Satellitendienste bzw. -anwendungen, sowie Forschung und Entwicklung tätig sind.</li> <li>• Die Studierenden können die Herausforderungen der Weltraumumgebung sowie Vor- und Nachteile verschiedener Orbits einschätzen und wichtige Kenngröße berechnen</li> </ul>

		<ul style="list-style-type: none"> <li>• Die Studierenden lernen die Signalverarbeitungsschritte im Sender, Satelliten und Empfänger kennen - von der Audio/Video-Quelle über Link-Budget-Berechnungen bis zur Datensinke.</li> <li>• Die Studierenden lernen den Aufbau und wichtige Kenngrößen von Satelliten, Konstellationen und Launchern kennen und dabei verwendete Konzepte zu unterscheiden und zu klassifizieren bzgl. deren Vor- und Nachteilen.</li> </ul>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung

1	<b>Module name</b> 96410	<b>Schaltungen und Systeme der Übertragungstechnik</b>	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Schaltungen und Systeme der Übertragungstechnik (2.0 SWS) Vorlesung: Schaltungen und Systeme der Übertragungstechnik (2.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Norman Franchi Victor Shatov Maximilian Lübke	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Norman Franchi	
5	<b>Contents</b>	<p>Im Rahmen dieses Modules werden die Grundlagen und technische Ausführung Übertragungstechniken vermittelt. Fokus liegt dabei auf dem Automotivebereich. Elektrofahrzeuge werden nicht nur die heute bereits in der Oberklasse verfügbaren Fahrassistenzsysteme nutzen sondern weitere E-Mobility spezifische Anwendung insbesondere zur Energie- und Reichweitoptimierung. Drahtlose Kommunikation zwischen Fahrzeug und Ladeeinrichtungen, zwischen Fahrzeugen untereinander, genaue Ortung und Streckenprognose sowie autonomes energiesparendes Fahren mit Radar-Abstandsregelung spielen hier eine wichtige Rolle. In diesem Modul werden diese modernen Entwicklungen adressiert und die dafür notwendigen Grundlagen erarbeitet.</p> <p>Grundlagen:</p> <ul style="list-style-type: none"> <li>• Funkkanaleigenschaften</li> <li>• Modellierung</li> <li>• Modulation, Codierung, Vielfachzugriff</li> </ul> <p>Fahrzeugkommunikationssysteme:</p> <ul style="list-style-type: none"> <li>• Übertragungssysteme für die Fahrassistenz</li> <li>• Car-to-Car und Car-to-X-Kommunikation</li> <li>• Breitbandige In-Car-Datenübertragung</li> </ul> <p>Fahrzeugsensoren:</p> <ul style="list-style-type: none"> <li>• Fahrzeugortung (lokal und global)</li> <li>• Automobilradar und Umfeldüberwachung</li> <li>• Sensorische Erfassung von Bioparametern im Fahrzeug</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden sind nach der erfolgreichen Teilnahme am Modul in der Lage:</p> <p>Funkkanaleigenschaften und Modelle für spezifische Anwendungs- und Betriebsszenarien anzuwenden</p> <p>Modulationstechniken zu erläutern und zu analysieren</p> <p>Moderne Codierungs- und Vielfachzugriffstechniken zu erläutern</p> <p>Architekturen und Anwendungen von Fahrzeugkommunikationssystemen zu erläutern und zu analysieren</p> <p>Architekturen und Anwendungen von Fahrzeugsensoren zu erläutern und zu analysieren</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96430	<b>Statistical Signal Processing</b> Statistical signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>The course concentrates on fundamental methods of statistical signal processing and their applications. The main topics are:</p> <p>*Discrete-time stochastic processes in the time and frequency domain* Random variables (RVs), probability distributions and densities, expectations of random variables, transformation of RVs, vectors of normally distributed RVs, time-discrete random processes: probability distribution and densities, expectation, stationarity, cyclostationarity, ergodicity, correlation functions and correlation matrices, spectral representations, principal component analysis (PCA), Karhunen-Loève transform (KLT).</p> <p>*Estimation theory* estimation criteria, prediction, classical and Bayesian parameter estimation (including MMSE, Maximum Likelihood, and Maximum A Posteriori estimation), Cramer-Rao bound</p> <p>*Linear signal models* Parametric models (cepstral decomposition, Paley-Wiener theorem, spectral flatness), non-parametric models (all-pole, all-zero and pole-zero models, lattice structures, Yule-Walker equations, PARCOR coefficients, cepstral representation)</p> <p>*Signal estimation* Supervised estimation, problem classes, orthogonality principle, MMSE estimation, linear MMSE estimation for normally distributed random processes, optimum FIR filtering, optimum linear filtering for stationary processes, prediction and smoothing, Kalman filters, optimum multichannel filtering (Wiener filter, LCMV, MVDR, GSC)</p> <p>*Adaptive filtering* Gradient methods, LMS, NLMS, APA and RLS algorithms and their convergence behavior</p> <p>*Zeitdiskrete Zufallsprozesse im Zeit- und Frequenzbereich* Zufallsvariablen (ZVn), Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte; Transformation von ZVn; Vektoren normalverteilter ZVn; zeitdiskrete Zufallsprozesse (ZPe): Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte, Stationarität, Zyklstationarität, Ergodizität, Korrelationsfunktionen und -matrizen, Spektraldarstellungen; Principal Component Analysis, Karhunen-Loeve Transformation;</p> <p>*Schätztheorie* Schätzkriterien; Prädiktion; klassische und Bayessche Parameterschätzung (inkl. MMSE, Maximum Likelihood, Maximum A Posteriori); Cramer-Rao-Schranke</p> <p>*Lineare Signalmodelle*</p>	



		<p>Parametrische Modelle (Cepstrale Zerlegung, Paley-Wiener Theorem, Spektrale Glattheit); Nichtparametrische Modelle: Allpole-/Allzero-/ Pole-zero-(AR/MA/ARMA) Modelle; Lattice-Strukturen, Yule-Walker Gleichungen, PARCOR-Koeffizienten, Cepstraldarstellungen;</p> <p><b>*Signalschätzung*</b>  Überwachte Signalschätzung, Problemklassen; Orthogonalitätsprinzip, MMSE-Schätzung, lineare MMSE-Schätzung für Gaußprozesse; Optimale FIR-Filter; Lineare Optimalfilter für stationäre Prozesse; Prädiktion und Glättung; Kalman-Filter; optimale Multikanalfilterung (Wiener-Filter, LCMV, MVDR, GSC);</p> <p><b>*Adaptive Filterung*</b>  Gradientenverfahren; LMS-, NLMS-, APA- und RLS-Algorithmus und Ihr Konvergenzverhalten.</p>
6	<b>Learning objectives and skills</b>	<p>The students:</p> <ul style="list-style-type: none"> <li>analyze the statistical properties of random variables, random vectors, and stochastic processes by probability density functions and expectations as well as correlation functions and matrices and their frequency-domain representations</li> <li>know the Gaussian distribution and its role to describe the properties of random variables, vectors and processes</li> <li>understand the differences between classical and Bayesian estimation, derive and analyze MMSE and ML estimators for specific estimation problems, especially for signal estimation</li> <li>analyze and evaluate optimum linear MMSE estimators (single- and multichannel Wiener filter and Kalman filter) for direct and inverse supervised estimation problems</li> <li>evaluate adaptive filters for the identification of optimum linear estimators.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>analysieren die statistischen Eigenschaften von Zufallsvariablen, -vektoren und stochastischen Prozessen mittels Wahrscheinlichkeitsdichten und Erwartungswerten, bzw. Korrelationsfunktionen, Korrelationsmatrizen und deren Frequenzbereichsdarstellungen</li> <li>kennen die spezielle Rolle der Gaußverteilung und ihre Auswirkungen auf die Eigenschaften von Zufallsvariablen, -vektoren und Prozessen</li> <li>verstehen die Unterschiede klassischer und Bayesscher Schätzung, entwerfen und analysieren MMSE- und ML-Schätzer für spezielle Schätzprobleme, insbesondere zur Signalschätzung</li> <li>analysieren und evaluieren lineare MMSE-optimale Schätzer (ein- und vielkanalige Wiener-Filter und Kalman-Filter) für direkte und inverse überwachte Schätzprobleme;</li> <li>evaluieren adaptive Filter zur Identifikation optimaler linearer Signalschätzer</li> </ul>
7	<b>Prerequisites</b>	Module Signale und Systeme I und Signale und Systeme II, Digitale Signalverarbeitung oder gleichwertige

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	A. Papoulis, S. Pillai: Probability, Random Variables and Stochastic Processes; McGraw-Hill, 2002 (englisch)  D. Manolakis, V. Ingle, S. Kogon: Statistical and Adaptive Signal Processing; Artech House, 2005 (englisch)

1	<b>Module name</b> 43420	<b>Transmission and Detection for Advanced Mobile Communications</b> Transmission and detection for advanced mobile communications	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Transmission and Detection for Advanced Mobile Communications (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr. Wolfgang Gerstacker	

4	<b>Module coordinator</b>	Prof. Dr. Wolfgang Gerstacker	
5	<b>Contents</b>	<p>The aim of this lecture is that the students acquire a basic knowledge of advanced transmission and detection techniques which are relevant to practical mobile communications systems. In the first part, it is shown how equalization schemes like decision-feedback equalization (DFE) and maximum-likelihood sequence estimation (MLSE) can be applied to the GSM/EDGE (Enhanced Data Rates for GSM Evolution) standard. Also, channel estimation for GSM/EDGE is covered. In GSM/EDGE, disturbance by interfering signals of other users is a further major problem. Therefore, interference cancellation algorithms are discussed in detail. The cases of several receive antennas and one receive antenna (single antenna interference cancellation) are distinguished. Several receive antennas can be also utilized for increasing the robustness against fading, applying diversity combination techniques. In the case of the availability of several transmit antennas only, additional space-time coding has to be used for realization of diversity gains. These aspects are also discussed in depth. Furthermore, an introduction to code-division multiple access (CDMA) transmission is given and it is shown how CDMA is applied in the UMTS system. The lecture is concluded by an introduction to digital transmission in the Long Term Evolution (LTE) system.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• describe basic equalization algorithms such as decision-feedback equalization (DFE) and maximum-likelihood sequence estimation (MLSE),</li> <li>• apply equalization algorithms to the GSM / Enhanced Data Rates for GSM Evolution (EDGE) mobile communication system,</li> <li>• formulate channel estimation methods for mobile communication systems,</li> <li>• characterize the interference problem in GSM / EDGE,</li> </ul> <p>- design interference suppression schemes for GSM/EDGE for receivers with a single antenna (single antenna interference cancellation) and multiple antennas, respectively,</p> <ul style="list-style-type: none"> <li>• characterize the performance of mobile communication networks for different reception schemes,</li> <li>• devise receivers for the realization of diversity gains for multiple receive antennas,</li> <li>• design space-time coding schemes for the realization of diversity gains for multiple transmit antennas,</li> </ul>	

		<ul style="list-style-type: none"> <li>describe transmission schemes which are based on code-division multiple access (CDMA),</li> <li>apply reception techniques for CDMA to the UMTS system,</li> <li>characterize the uplink transmission in the Long Term Evolution (LTE) system,</li> <li>develop receivers for LTE.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>beschreiben grundlegende Entzerrverfahren wie entscheidungsrückgekoppelte Entzerrung (Decision-Feedback Equalization, DFE) und Maximum-Likelihood-Sequenzschätzung (Maximum-Likelihood Sequence Estimation, MLSE),</li> <li>wenden Entzerrverfahren auf das GSM/EDGE (Enhanced Data Rates for GSM Evolution) Mobilfunksystem an,</li> <li>formulieren Kanalschätzverfahren für Mobilfunksysteme,</li> <li>charakterisieren das Interferenzproblem bei GSM/EDGE,</li> <li>entwerfen Interferenzunterdrückungsverfahren für GSM/EDGE für Empfänger mit einer Antenne (Single Antenna Interference Cancellation) und mehreren Antennen,</li> <li>bewerten die Leistungsfähigkeit von Mobilfunknetzen bei Einsatz verschiedener Empfangsverfahren,</li> <li>konzipieren Empfänger zur Realisierung von Diversitätsgewinnen bei empfangsseitiger Antennendiversität</li> <li>entwerfen Space-Time-Codierverfahren zur Realisierung von Diversitätsgewinnen bei sendeseitiger Antennendiversität,</li> <li>beschreiben auf Code-Division Multiple Access (CDMA) basierende Übertragungsverfahren,</li> <li>wenden Empfangsverfahren für CDMA auf das UMTS-System an,</li> <li>charakterisieren die Aufwärtsstrecke von Long Term Evolution (LTE),</li> <li>entwerfen Empfänger für LTE.</li> </ul>
7	<b>Prerequisites</b>	Systemtheorie, Nachrichtenübertragung
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester

15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Lecture notes

# Compulsory elective module

1	<b>Module name</b> 869547	<b>Advanced Networking LEx</b> Advanced networking LEx	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Kai-Steffen Hielscher	
5	<b>Contents</b>	<p>Für die durch Big Data, Cloud Computing, Internet-of-Things (IoT) und mobile Endgeräte hervorgerufenen Herausforderungen sind neue Architekturen für Rechnernetze entstanden: Software-Defined-Networking (SDN) entkoppelt die Data Plane (Weiterleitung von Paketen, auf handelsüblicher Hardware) und die Control Plane (Steuerung, auf leistungsfähigen Plattformen) und bietet offene Programmierschnittstellen; Network Functions Virtualization (NFV) erweitert Konzepte zur Server- und Netzwerkvirtualisierung, so dass bisher auf proprietärer Hardware ausgeführte Netzwerkfunktionen (wie z.B. Routing) ebenfalls virtualisiert und auf handelsüblicher Hardware ausgeführt werden können. Die Vorlesung stellt hinter diesen Technologien stehende Konzepte und Standards vor und zeigt, wie sie für Rechenzentren, für Cloud- und Fog-Computing und für IoT-Anwendungen eingesetzt werden können.</p> <p>Content: New architectures for computer networks have emerged to meet the challenges posed by Big Data, Cloud Computing, Internet-of-Things (IoT) and mobile devices: Software-Defined-Networking (SDN) decouples the data plane (forwarding of packets, on commercially available hardware) and the control plane (control, on powerful platforms) and offers open programming interfaces; Network Functions Virtualization (NFV) extends concepts for server and network virtualisation, so that network functions (such as routing) previously executed on proprietary hardware can also be virtualised and executed on commercially available hardware. The lecture introduces concepts and standards behind these technologies and shows how they can be used for data centres, for cloud and fog computing and for IoT applications.</p>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Die Studierenden erlangen Verständnis der grundlegenden Konzepte von</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Network Function Virtualization</li> <li>• Internet of Things</li> <li>• Cloud Computing.</li> </ul> <p>Anwenden Die Studierenden wenden die Erkenntnisse in Übungsaufgaben an. Erschaffen</p>	

		<p>Die Studierenden erstellen eigene Laborkonfigurationen zu</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Internet of Things.</li> </ul> <p>Competences:</p> <p>Professional competence</p> <p>Understanding</p> <p>Students will gain an understanding of the basic concepts of</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Network Function Virtualization</li> <li>• Internet of Things</li> <li>• Cloud Computing.</li> </ul> <p>Apply</p> <p>Students apply the knowledge gained in exercises.</p> <p>Create</p> <p>The students create their own laboratory configurations on</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Internet of Things.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Portfolio</p> <p>Prüfungsleistung, mehrteilige Prüfung, Dauer (in Minuten): 30, benotet Anteil an der Berechnung der Modulnote: 100.0 % weitere Erläuterungen:</p> <p>Die Modulprüfung besteht aus:</p> <ul style="list-style-type: none"> <li>• Bearbeitung (zwei)wöchentlicher Aufgabenblätter in Gruppenarbeit. Für diese unbenotete Studienleistung sind alle Aufgabenblätter korrekt zu lösen und abzugeben.</li> <li>• mündliche Prüfung (Dauer: 30 Minuten)</li> <li>• Die Studierenden dürfen individuell frei wählen, ob sie die Prüfung in deutscher oder englischer Sprache absolvieren möchten.</li> </ul>
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english





1	<b>Module name</b> 93172	<b>AI-enabled Wireless Networks</b> AI-enabled wireless networks	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Mehdi Harounabadi	
5	<b>Contents</b>	<p>This course introduces machine learning algorithms such as supervised, unsupervised, reinforcement, deep, and federated learning and their application in the next generation wireless and mobile networks. Different ML use cases are explained which solve problems in different layers of the protocol stack from the physical layer to the application layer. The course includes the following topics:</p> <ol style="list-style-type: none"> <li>1.Introduction to machine learning algorithms</li> <li>2.Python programming language and its ML tools</li> <li>3.AI-enabled wireless and mobile networks <ol style="list-style-type: none"> <li>3.1Cellular networks and ML use cases <ol style="list-style-type: none"> <li>3.1.1History of 2G to 4G, 5G and 6G vision</li> <li>3.1.2ML use cases in physical, MAC and higher layers</li> </ol> </li> <li>3.25G-V2X (cellular-V2X) and ML use cases <ol style="list-style-type: none"> <li>3.2.1Sidelink communication as the key enabler</li> <li>3.2.25G-V2X features and use cases</li> <li>3.2.3ML use cases in 5G-V2X</li> </ol> </li> <li>3.3Intelligent wireless networks <ol style="list-style-type: none"> <li>3.3.1Cognitive radio networks</li> <li>3.3.2ML use case in wireless networks</li> </ol> </li> </ol> </li> <li>4.Standardization activities on AI-enabled wireless networks <ol style="list-style-type: none"> <li>4.1.13GPP and 5GAA</li> <li>4.1.2ETSI Zero touch networks</li> </ol> </li> </ol> <p>*Exercises:*</p> <p>Literature review on the application of machine learning in wireless networks</p> <p>The exercise of this course includes a literature review research project where students work individually on a relevant topic. The steps to accomplish the research project are as follows:</p> <ol style="list-style-type: none"> <li>A.Select a topic relevant to the application of ML in wireless networks and register it by email</li> <li>B.Search for the relevant papers and make a list of papers</li> <li>C.Study the papers and prepare a summary</li> <li>D.Present the outcomes</li> </ol> <p>Each student should present her/his research study in an intermediate and a final presentation. A summary paper should be written following the "survey papers guideline" using IEEE format.</p> <p>The grade of the research project will be considered as a "Bonus point" (up to 20%) for the final grade.</p>	

6	<b>Learning objectives and skills</b>	<p>The students will be able to gain the following competencies after the successful completion of the course:</p> <ul style="list-style-type: none"> <li>• Have knowledge on machine learning algorithms, current and the next generation wireless and mobile networks and their use cases</li> <li>• To know how to develop machine learning algorithms in Python</li> <li>• Know the most important problems in wireless and mobile networks which can be solved by machine learning algorithms</li> <li>• Have an insight on the exiting work relevant to the topic of the course</li> <li>• Learn the procedure of a scientific research study and publication of the outcome</li> </ul>
7	<b>Prerequisites</b>	<p>*Motivation:*</p> <p>Rapid growth in the number of connected wireless nodes such as mobile phones, low power IoT devices, connected vehicles, etc. will expand the scale of the next generation of wireless and mobile networks. Moreover, the foreseen use cases like connected autonomous vehicles, smart homes and cities, ultra-fast and reliable industrial wireless networks, etc. will require ultra-low latency and highly reliable communication. Existing and traditional algorithms are not feasible for the optimization and management of such networks to fulfill the requirements of the emerging use cases due to their high complexity, high dynamicity, and the massive amount of the generated data by connected devices. Recently, artificial intelligence (AI) is planned to be utilized as a new paradigm for the design, development and optimization of the next generation wireless and mobile networks. Machine learning (ML) as a subset of AI will be applied to develop intelligent wireless nodes and infrastructures to address the demands of future use cases.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (30 Minuten)</p> <p>Prüfungsleistung, mündliche Prüfung, Dauer (in Minuten): 30, benotet, 5 ECTS Anteil an der Berechnung der Modulnote: 100.0 % weitere Erläuterungen:</p> <p>The exam consists of:</p> <p>1. The final exam will "NOT" be an oral exam. The exam will be in a written form to evaluate the knowledge and understandings of students from the content of the course and the relevant literature which are</p>

		<p>introduced in the lectures. The duration of the written exam will be about 90 minutes. To pass the course, at least 50 % of the questions should be answered correctly."</p> <p>2. Each student should present her/his research study in an intermediate and a final presentation. A summary paper should be written following the „survey papers guideline“ using IEEE format. The grade of the research project will be considered as a „Bonus point“ (up to 20%) for the final grade.</p>
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Dahlman, Erik, Stefan Parkvall, and Johan Skold. 5G NR: The next generation wireless access technology. Academic Press, 2020.</p> <p>Sun, Yaohua, et al. "Application of machine learning in wireless networks: Key techniques and open issues." IEEE Communications Surveys &amp; Tutorials 21.4 (2019): 3072-3108.</p> <p>Harounabadi, Mehdi, et al. "V2X in 3GPP Standardization: NR Sidelink in Release-16 and Beyond." IEEE Communications Standards Magazine 5.1 (2021): 12-21.</p> <p>Xie, Junfeng, et al. "A survey of machine learning techniques applied to software defined networking (SDN): Research issues and challenges." IEEE Communications Surveys &amp; Tutorials 21.1 (2018): 393-430.</p>

1	<b>Module name</b> 965820	<b>Approximate Computing</b> Approximate computing	<b>5 ECTS</b>
2	Courses / lectures	Übung: Exercises to Approximate Computing (0.0 SWS) Vorlesung: Approximate Computing (2.0 SWS)	- 5 ECTS
3	Lecturers	Khalil Esper Pierre-Louis Sixdenier Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr. Oliver Keszöcze Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Approximate Computing denotes a quite young research area that exploits the fact and capability of many applications and systems to tolerate imprecision and/or inexactness of computed results. Prominent areas of applications and novel techniques of computing approximate rather than exact results have brought up new implementations either at hardware and/or software levels for important emergent workloads such as searching, mining, image processing, and data retrieval.</p> <p>Although hardware technology is improving at a fast pace, energy and power are becoming more and more important constraints apart from exactly computing results in an acceptable amount of time. The main goals of approximate computing techniques are therefore to exploit the possible trade-off between power/energy consumption, accuracy, performance, and/or cost, e.g., utilized hardware resources.</p> <p>The purpose of the course approximate computing is to instruct students about the main ideas and concepts of approximate computing. This includes analyzing the trade-off between energy consumption, accuracy, run-time and hardware costs, concrete approximating techniques (e.g. approximate hardware synthesis, approximating algorithms) as well as theoretical background (determining the computational error and its complexity).</p>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>The students know the principles and benefits of Approximate Computing and when it is applicable.</li> <li>The students know multiple error metrics and their semantic meaning.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>The students understand the difference between the error metrics.</li> <li>The students understand the principle of function falsification.</li> <li>The students can apply the presented approximation techniques.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>The students are capable of choosing the appropriate approximation technique based on given requirements.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<b>Weitere Informationen:</b>  <a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/approximate-computing">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/approximate-computing</a>

1	<b>Module name</b> 554695	<b>Nebenläufige Systeme</b> Concurrent systems	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 593320	<b>Vernetzte Mobilität und autonomes Fahren</b> Connected mobility and autonomous driving	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Anatoli Djanatliev	
5	<b>Contents</b>	<p>Es ist inzwischen allgemein bekannt, dass Fahrzeuge der Zukunft hochgradig vernetzt sein werden. Der aktuelle Trend geht in Richtung des autonomen Fahrens. In den bisherigen Betrachtungen wurde insbesondere die ad-hoc Kommunikation zwischen Fahrzeugen auf unteren Schichten untersucht (Fahrzeugkommunikation). Im Rahmen der vernetzten Mobilität soll das Fahrzeug vor allem als Teil eines größeren Ökosystems mit weiteren Teilnehmern (z.B. Personen, Radfahrern, Ampeln, Gebäuden etc.) gesehen werden. All dies gibt die Möglichkeit den ständig wachsenden Bedarf an Mobilität zu optimieren und neue Sicherheits- und Komfortdienstleistungen zu schaffen. Dies erfordert jedoch die Lösung einiger komplexer Herausforderungen. Neben den gesellschaftlichen und rechtlichen Aspekten müssen insbesondere auch technische Voraussetzungen geschaffen werden. Dazu gehören u.a. geeignete Kommunikationstechnologien (v.a. ad-hoc, Mobilfunk) und Kommunikationsarchitekturen (Cloud-, Edge/Fog-, Node-Computing). Neben Technologien, Methoden und innovativen Mobilitätsdienstleistungen werden im Rahmen dieser Lehrveranstaltung auch grundlegende Aspekte der Verkehrsplanung und Verkehrstechnik eingeführt sowie der intermodale Verkehr besprochen.</p>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Verständnis grundlegender Konzepte u.a. von</p> <ul style="list-style-type: none"> <li>• Ad-Hoc Kommunikation</li> <li>• Mobilfunkkommunikation</li> <li>• Verkehrsplanung</li> <li>• Architekturen</li> <li>• Fahrzeug als Teil eines Mobilitäts-Ökosystems</li> <li>• Innovative Dienste</li> </ul> <p>Anwenden Bearbeitung von Übungsaufgaben Analysieren</p> <ul style="list-style-type: none"> <li>• Unterschiede zwischen unterschiedlichen Kommunikationstechnologien und Architekturen aufdecken</li> <li>• Relevante Zukunftsszenarien aufbauen</li> </ul> <p>Evaluieren (Beurteilen) Anwendung von Simulation und Modellierung zur Evaluierung zukünftiger Szenarien und Fallstudien.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	



9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (90 Minuten)</p> <p>Prüfungsleistung, mündliche Prüfung, Dauer (in Minuten): 30, benotet, 5 ECTS Anteil an der Berechnung der Modulnote: 100.0 %</p>
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	<p>german</p> <p>english</p>
16	<b>Bibliography</b>	<p>Barbara Flügge; Smart Mobility - Connecting Everyone: Trends, Concepts and Best Practices; Vieweg Teubner, 2017</p> <p>Maurer, M., Gerdes, J.C., Lenz, B., Winner, H. (Hrsg.); Autonomes Fahren: Technische, rechtliche und gesellschaftliche Aspekte; Springer 2015</p> <p>Johanning, V., Mildner, R.; Car IT kompakt: Das Auto der Zukunft Vernetzt und autonom fahren; Springer, 2015</p>

1	<b>Module name</b> 901895	<b>Deep Learning</b> Deep learning	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Deep Learning (2.0 SWS) Übung: DL E (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Andreas Maier Zijin Yang Alexander Barnhill	

4	<b>Module coordinator</b>	Felix Denzinger Prof. Dr.-Ing. Andreas Maier Fabian Wagner	
5	<b>Contents</b>	<p>Deep Learning (DL) has attracted much interest in a wide range of applications such as image recognition, speech recognition and artificial intelligence, both from academia and industry.</p> <p>This lecture introduces the core elements of neural networks and deep learning, it comprises:</p> <ul style="list-style-type: none"> <li>• (multilayer) perceptron, backpropagation, fully connected neural networks</li> <li>• loss functions and optimization strategies</li> <li>• convolutional neural networks (CNNs)</li> <li>• activation functions</li> <li>• regularization strategies</li> <li>• common practices for training and evaluating neural networks</li> <li>• visualization of networks and results</li> <li>• common architectures, such as LeNet, Alexnet, VGG, GoogleNet</li> <li>• recurrent neural networks (RNN, TBPTT, LSTM, GRU)</li> <li>• deep reinforcement learning</li> <li>• unsupervised learning (autoencoder, RBM, DBM, VAE)</li> <li>• generative adversarial networks (GANs)</li> <li>• weakly supervised learning</li> <li>• applications of deep learning (segmentation, object detection, speech recognition, ...)</li> </ul> <p>The accompanying exercises will provide a deeper understanding of the workings and architecture of neural networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the different neural network components,</li> <li>• compare and analyze methods for optimization and regularization of neural networks,</li> <li>• compare and analyze different CNN architectures,</li> <li>• explain deep learning techniques for unsupervised / semi-supervised and weakly supervised learning,</li> <li>• explain deep reinforcement learning,</li> <li>• explain different deep learning applications,</li> <li>• implement the presented methods in Python,</li> <li>• autonomously design deep learning techniques and prototypically implement them,</li> </ul>	

		<ul style="list-style-type: none"> <li>effectively investigate raw data, intermediate results and results of Deep Learning techniques on a computer,</li> <li>autonomously supplement the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>discuss the social impact of applications of deep learning applications.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Ian Goodfellow, Yoshua Bengio, Aaron Courville: Deep Learning. MIT Press, 2016.</li> <li>Christopher Bishop: Pattern Recognition and Machine Learning, Springer Verlag, Heidelberg, 2006</li> <li>Yann LeCun, Yoshua Bengio, Geoffrey Hinton: Deep learning. Nature 521, 436444 (28 May 2015)</li> </ul>

1	<b>Module name</b> 93015	<b>Einführung in die moderne Kryptographie</b> Introduction to modern cryptography	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Carina Köhner Prof. Dr. Dominique Schröder	
5	<b>Contents</b>	<p>This course gives a comprehensive introduction to modern cryptography. The course also serves as a base for other courses on cryptography that are offered by the chair. The topics covered are the following:</p> <ul style="list-style-type: none"> <li>• Information theoretic security</li> <li>• Computational security</li> <li>• Private key Encryption</li> <li>• Message Authentication Codes</li> <li>• Hash functions</li> <li>• Public key Encryption</li> <li>• Digital Signatures</li> </ul> <p>More advanced topics may be covered if time permits.</p>	
6	<b>Learning objectives and skills</b>	On successfully passing the course, the student is guaranteed to be knowledgeable on the basic concepts of provable security.	
7	<b>Prerequisites</b>	No previous knowledge in Cryptography or computer Security is required.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	Variabel	
11	<b>Grading procedure</b>	Variabel (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 165 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>	<p>Introduction to Modern Cryptography</p> <p>Jonathan Katz and Yehuda Lindell 2nd Edition (2014)</p>	

(Chapman & Hall/CRC Cryptography and Network Security Series)

ISBN-13: 978-1466570269

1	<b>Module name</b> 44130	<b>Pattern Recognition</b> Pattern recognition	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Mathematical foundations of machine learning based on the following classification methods:</p> <ul style="list-style-type: none"> <li>• Bayesian classifier</li> <li>• Logistic Regression</li> <li>• Naive Bayes classifier</li> <li>• Discriminant Analysis</li> <li>• norms and norm dependent linear regression</li> <li>• Rosenblatt's Perceptron</li> <li>• unconstraint and constraint optimization</li> <li>• Support Vector Machines (SVM)</li> <li>• kernel methods</li> <li>• Expectation Maximization (EM) Algorithm and Gaussian Mixture Models (GMMs)</li> <li>• Independent Component Analysis (ICA)</li> <li>• Model Assessment</li> <li>• AdaBoost</li> </ul> <p>Mathematische Grundlagen der maschinellen Klassifikation am Beispiel folgender Klassifikatoren:</p> <ul style="list-style-type: none"> <li>• Bayes-Klassifikator</li> <li>• Logistische Regression</li> <li>• Naiver Bayes-Klassifikator</li> <li>• Diskriminanzanalyse</li> <li>• Normen und normabhängige Regression</li> <li>• Rosenblatts Perzeptron</li> <li>• Optimierung ohne und mit Nebenbedingungen</li> <li>• Support Vector Maschines (SVM)</li> <li>• Kernelmethoden</li> <li>• Expectation Maximization (EM)-Algorithmus und Gaußsche Mischverteilungen (GMMs)</li> <li>• Analyse durch unabhängige Komponenten</li> <li>• Modellbewertung</li> <li>• AdaBoost</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Struktur von Systemen zur maschinellen Klassifikation einfacher Muster</li> <li>• erläutern die mathematischen Grundlagen ausgewählter maschineller Klassifikatoren</li> <li>• wenden Klassifikatoren zur Lösung konkreter Klassifikationsproblem an</li> </ul>	

		<ul style="list-style-type: none"> <li>• beurteilen unterschiedliche Klassifikatoren in Bezug auf ihre Eignung</li> <li>• verstehen in der Programmiersprache Python geschriebene Lösungen von Klassifikationsproblemen und Implementierungen von Klassifikatoren</li> </ul> <p>Students</p> <ul style="list-style-type: none"> <li>• understand the structure of machine learning systems for simple patterns</li> <li>• explain the mathematical foundations of selected machine learning techniques</li> <li>• apply classification techniques in order to solve given classification tasks</li> <li>• evaluate various classifiers with respect to their suitability to solve the given problem</li> <li>• understand solutions of classification problems and implementations of classifiers written in the programming language Python</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Well grounded in probability calculus, linear algebra/matrix calculus</li> <li>• The attendance of our bachelor course 'Introduction to Pattern Recognition' is not required but certainly helpful.</li> <li>• Gute Kenntnisse in Wahrscheinlichkeitsrechnung und Linearer Algebra/Matrizenrechnung</li> <li>• Der Besuch der Bachelor-Vorlesung 'Introduction to Pattern Recognition' ist zwar keine Voraussetzung, aber sicherlich von Vorteil.</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english english

16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2nd edition, John Wiley&amp;Sons, New York, 2001</li><li>• Trevor Hastie, Robert Tibshirani, Jerome Friedman: The Elements of Statistical Learning - Data Mining, Inference, and Prediction, 2nd edition, Springer, New York, 2009</li><li>• Christopher M. Bishop: Pattern Recognition and Machine Learning, Springer, New York, 2006</li></ul>
----	---------------------	--



1	<b>Module name</b> 97090	<b>Simulation und Modellierung I</b> Simulation and modelling I	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Das Modul vermittelt die Grundlagen der diskreten Ereignissimulation und beinhaltet</p> <ul style="list-style-type: none"> <li>• diskrete Simulation</li> <li>• analytische Modellierung (z.B. Warteschlangen)</li> <li>• Eingabemodellierung (z.B. Fitting-Verfahren)</li> <li>• Zufallszahlenerzeugung</li> <li>• statistische Ausgabeanalyse</li> <li>• Modellierungsparadigmen (u.a. Ereignis-/Prozessorientierung, Warteschlangen, Automaten, Petri-Netze, UML, graphische Bausteine)</li> <li>• kontinuierliche und hybride Simulation</li> <li>• Simulationssoftware</li> <li>• Fallstudien</li> </ul> <p>Content: Overview of the various kinds of simulation</p> <ul style="list-style-type: none"> <li>• discrete simulation (computational concepts, simulation of queuing systems, simulation in Java, professional simulation tools)</li> <li>• required probability concepts and statistics, modeling paradigms (e.g., event/process oriented, queuing systems, Petri nets, UML statecharts)</li> <li>• input modeling (selecting input probability distributions)</li> <li>• random number generation (linear congruential generators and variants, generating random variates)</li> <li>• output analysis (warm-up period detection, independent replications, result presentation)</li> <li>• continuous and hybrid simulation (differential equations, numerical solution, hybrid statecharts)</li> <li>• simulation software, case studies, parallel and distributed simulation.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erwerben Kenntnisse über Verfahren und Realisierungsmöglichkeiten der diskreten Simulation mit Ausblick auf andere Simulationsarten</li> <li>• erwerben Kenntnisse über statistische Aspekte der Simulation, die für die Anwendung wichtig sind</li> <li>• wenden statistische Methoden zur Analyse und Bewertung von Eingabe- sowie Ausgabedaten an</li> <li>• erwerben praktische Erfahrung mit kommerziellen Simulationswerkzeugen</li> </ul>	

		<ul style="list-style-type: none"> <li>• erwerben Erfahrungen bei der Simulation in verschiedenen Anwendungsbereichen (u.a. Rechnernetze, Fertigungssysteme, Materialflusssysteme)</li> <li>• entwickeln eigenständig anhand von Beispielaufgaben Simulationsmodelle unter Verwendung verschiedener Modellierungsparadigmen</li> <li>• können in Gruppen kooperativ und verantwortlich arbeiten</li> </ul> <p>Learning targets and competences: Students</p> <ul style="list-style-type: none"> <li>• gain knowledge about methods and realization possibilities of discrete simulation with an outlook on other types of simulation</li> <li>• gain knowledge of statistical aspects of simulation that are important for practice</li> <li>• apply statistical methods for analysis and evaluation of input and output data</li> <li>• gain hands-on experience with commercial simulation tools</li> <li>• gain experience in simulation in various fields of application (including computer networks, manufacturing systems, material flow systems)</li> <li>• independently develop simulation models on the basis of sample tasks using different modeling paradigms</li> <li>• can work in groups cooperatively and responsibly</li> </ul>
7	<b>Prerequisites</b>	<p>elementare Programmierkenntnisse, vorzugsweise in Java, Mathematikkennnisse in Analysis, wie z.B. im 1. Semester der angewandten Mathematik vermittelt</p> <p>Recommended background knowledge: basic programming skills, preferably in Java, mathematics skills in analysis, such as taught in the first semester in applied mathematics.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <p>Prüfungsleistung/examination: Klausur, benotet, 5 ETCS/written exam, graded, 5 ETCS</p> <p>Dauer (in Minuten)/duration (in minutes): 90</p> <p>Anteil an der Berechnung der Modulnote/Share in the calculation of the module grade: 100.0 %</p> <p>Die im Rahmen der Übung gestellten (zwei)wöchentlichen Übungsaufgaben müssen bestanden werden, um das Gesamtmodul anrechnen lassen zu können. Die Übung gilt als bestanden, wenn mindestens 50% der Punkte korrekt bearbeitet wurden. Die Bearbeitung erfolgt in Gruppen von 3 oder 4 Studenten. Die Abgabe erfolgt in Präsenz zu dedizierten Übungsterminen. Werden mindestens 75%</p>

		<p>der Punkte erreicht, werden der bestandenen schriftlichen Prüfung Bonuspunkte entsprechend einer Notenstufe (-0.3 oder -0.4 in der Endnote) hinzugefügt.</p> <p>-----</p> <p>The (bi-)weekly exercise tasks must be passed in order to receive credit for the entire module. The exercise is considered to be passed if at least 50% of the points have been correctly processed. The work is done in groups of 3 or 4 students. The submission is done in presence on dedicated exercise dates. If at least 75% of the points are achieved, bonus points corresponding to one grade level (-0.3 or -0.4 in the final grade) will be added to the passed written examination.</p>
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Law, "Simulation Modeling and Analysis, 5th ed., McGraw Hill, 2014

# Compulsory modules

1	<b>Module name</b> 43955	<b>Communication Systems</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich</p> <p>Studienleistung</p> <p>schriftlich oder mündlich (90 Minuten)</p>
11	<b>Grading procedure</b>	<p>schriftlich oder mündlich (100%)</p> <p>Studienleistung (0%)</p> <p>schriftlich oder mündlich (100%)</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>

1	<b>Module name</b> 96311	<b>Image and Video Compression</b> Image and video compression	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Image and Video Compression (IVC) Übung: Übung zu Image and Video Compression	- -
3	Lecturers	Prof. Dr.-Ing. Andre Kaup Anna Meyer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Multi-Dimensional Sampling*</p> <p>Sampling theorem revisited, 2D sampling, spatiotemporal sampling, motion in 3D sampling</p> <p>*Entropy and Lossless Coding*</p> <p>Entropy and information, variable length codes, Huffman coding, unary coding, Golomb coding, arithmetic coding</p> <p>*Statistical Dependency*</p> <p>Joint entropy and statistical dependency, run-length coding, fax compression standards</p> <p>*Quantization*</p> <p>Rate distortion theory, scalar quantization, Lloyd-Max quantization, entropy coded scalar quantization, embedded quantization, adaptive quantization, vector quantization</p> <p>*Predictive Coding*</p> <p>Lossless predictive coding, optimum 2D linear prediction, JPEG-LS lossless compression standard, differential pulse code modulation (DPCM)</p> <p>*Transform Coding*</p> <p>Principle of transform coding, orthonormal transforms, Karhunen-Loève transform, discrete cosine transform, bit allocation, compression artifacts</p> <p>*Subband Coding*</p> <p>Principle of subband coding, perfect reconstruction property, discrete wavelet transform, bit allocation for subband coding</p> <p>*Visual Perception and Color*</p> <p>Anatomy of the human eye, sensitivity of the human eye, color spaces, color sampling formats</p> <p>*Image Coding Standards*</p> <p>JPEG and JPEG2000</p> <p>*Interframe Coding*</p> <p>Interframe prediction, motion compensated prediction, motion estimation, motion compensated hybrid coding</p> <p>*Video Coding Standards*</p> <p>H.261, H.263, MPEG-1, MPEG-2 / H.262, H.264 / MPEG-4 AVC, H.265 / MPEG-H HEVC</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• veranschaulichen die mehrdimensionale Abtastung und den Einfluss darauf durch Bewegung im Videosignal</li> <li>• unterscheiden und bewerten verschiedene Verfahren zur verlustfreien Codierung von Bild- und Videodaten</li> </ul>

		<ul style="list-style-type: none"> <li>• verstehen und analysieren Verbundentropie und statistische Abhängigkeiten in Bild- und Videodaten</li> <li>• berechnen skalare und vektorielle Quantisierer nach unterschiedlichen Optimierungsvorgaben (minimaler mittlerer quadratischer Fehler, entropiecodiert, eingebetteter Quantisierer)</li> <li>• bestimmen und evaluieren optimale ein- und zwei-dimensionale lineare Prädiktoren</li> <li>• wenden Prädiktion und Quantisierung sinnvoll in einem gemeinsamen DPCM-System an</li> <li>• verstehen das Prinzip und die Effekte von Transformations- und Teilbandcodierung für Bilddaten einschließlich optimaler Bitzuteilungen</li> <li>• beschreiben die Grundzüge der menschlichen visuellen Wahrnehmung für Helligkeit und Farbe</li> <li>• analysieren Blockschalbilder und Wirkungsweisen hybrider Coder und Decoder für Videosignale</li> <li>• kennen die maßgeblichen internationalen Standards aus ITU und MPEG zur Bild- und Videokompression.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• visualize multi-dimensional sampling and the influence of motion within the video signal</li> <li>• differentiate and evaluate different methods for lossless image and video coding</li> <li>• understand and analyze mutual entropy and statistical dependencies in image and video data</li> <li>• determine scalar and vector quantization for different optimization criteria (minimum mean square error, entropy coding, embedded quantization)</li> <li>• determine and evaluate optimal one-dimensional and two-dimensional linear predictor</li> <li>• apply prediction and quantization for a common DPCM system</li> <li>• understand the principle and effects of transform and subband coding for image data including optimal bit allocation</li> <li>• describe the principles of the human visual system for brightness and color</li> <li>• analyze block diagrams and the functioning of hybrid coders and decoders for video signals</li> <li>• know the prevailing international standards of ITU and MPEG for image and video compression.</li> </ul>
7	<b>Prerequisites</b>	Modul Signale und Systeme II" und das Modul Nachrichtentechnische Systeme"
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222



		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	J.-R. Ohm, "Multimedia Communications Technology", Berlin: Springer-Verlag, 2004

1	<b>Module name</b> 44130	<b>Pattern Recognition</b> Pattern recognition	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Mathematical foundations of machine learning based on the following classification methods:</p> <ul style="list-style-type: none"> <li>• Bayesian classifier</li> <li>• Logistic Regression</li> <li>• Naive Bayes classifier</li> <li>• Discriminant Analysis</li> <li>• norms and norm dependent linear regression</li> <li>• Rosenblatt's Perceptron</li> <li>• unconstraint and constraint optimization</li> <li>• Support Vector Machines (SVM)</li> <li>• kernel methods</li> <li>• Expectation Maximization (EM) Algorithm and Gaussian Mixture Models (GMMs)</li> <li>• Independent Component Analysis (ICA)</li> <li>• Model Assessment</li> <li>• AdaBoost</li> </ul> <p>Mathematische Grundlagen der maschinellen Klassifikation am Beispiel folgender Klassifikatoren:</p> <ul style="list-style-type: none"> <li>• Bayes-Klassifikator</li> <li>• Logistische Regression</li> <li>• Naiver Bayes-Klassifikator</li> <li>• Diskriminanzanalyse</li> <li>• Normen und normabhängige Regression</li> <li>• Rosenblatts Perzeptron</li> <li>• Optimierung ohne und mit Nebenbedingungen</li> <li>• Support Vector Maschines (SVM)</li> <li>• Kernelmethoden</li> <li>• Expectation Maximization (EM)-Algorithmus und Gaußsche Mischverteilungen (GMMs)</li> <li>• Analyse durch unabhängige Komponenten</li> <li>• Modellbewertung</li> <li>• AdaBoost</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Struktur von Systemen zur maschinellen Klassifikation einfacher Muster</li> <li>• erläutern die mathematischen Grundlagen ausgewählter maschineller Klassifikatoren</li> <li>• wenden Klassifikatoren zur Lösung konkreter Klassifikationsproblem an</li> </ul>	

		<ul style="list-style-type: none"> <li>• beurteilen unterschiedliche Klassifikatoren in Bezug auf ihre Eignung</li> <li>• verstehen in der Programmiersprache Python geschriebene Lösungen von Klassifikationsproblemen und Implementierungen von Klassifikatoren</li> </ul> <p>Students</p> <ul style="list-style-type: none"> <li>• understand the structure of machine learning systems for simple patterns</li> <li>• explain the mathematical foundations of selected machine learning techniques</li> <li>• apply classification techniques in order to solve given classification tasks</li> <li>• evaluate various classifiers with respect to their suitability to solve the given problem</li> <li>• understand solutions of classification problems and implementations of classifiers written in the programming language Python</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Well grounded in probability calculus, linear algebra/matrix calculus</li> <li>• The attendance of our bachelor course 'Introduction to Pattern Recognition' is not required but certainly helpful.</li> <li>• Gute Kenntnisse in Wahrscheinlichkeitsrechnung und Linearer Algebra/Matrizenrechnung</li> <li>• Der Besuch der Bachelor-Vorlesung 'Introduction to Pattern Recognition' ist zwar keine Voraussetzung, aber sicherlich von Vorteil.</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english english

16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2nd edition, John Wiley&amp;Sons, New York, 2001</li><li>• Trevor Hastie, Robert Tibshirani, Jerome Friedman: The Elements of Statistical Learning - Data Mining, Inference, and Prediction, 2nd edition, Springer, New York, 2009</li><li>• Christopher M. Bishop: Pattern Recognition and Machine Learning, Springer, New York, 2006</li></ul>
----	---------------------	--

1	<b>Module name</b> 96430	<b>Statistical Signal Processing</b> Statistical signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>The course concentrates on fundamental methods of statistical signal processing and their applications. The main topics are:</p> <p>*Discrete-time stochastic processes in the time and frequency domain*</p> <p>Random variables (RVs), probability distributions and densities, expectations of random variables, transformation of RVs, vectors of normally distributed RVs, time-discrete random processes: probability distribution and densities, expectation, stationarity, cyclostationarity, ergodicity, correlation functions and correlation matrices, spectral representations, principal component analysis (PCA), Karhunen-Loève transform (KLT).</p> <p>*Estimation theory*</p> <p>estimation criteria, prediction, classical and Bayesian parameter estimation (including MMSE, Maximum Likelihood, and Maximum A Posteriori estimation), Cramer-Rao bound</p> <p>*Linear signal models*</p> <p>Parametric models (cepstral decomposition, Paley-Wiener theorem, spectral flatness), non-parametric models (all-pole, all-zero and pole-zero models, lattice structures, Yule-Walker equations, PARCOR coefficients, cepstral representation)</p> <p>*Signal estimation*</p> <p>Supervised estimation, problem classes, orthogonality principle, MMSE estimation, linear MMSE estimation for normally distributed random processes, optimum FIR filtering, optimum linear filtering for stationary processes, prediction and smoothing, Kalman filters, optimum multichannel filtering (Wiener filter, LCMV, MVDR, GSC)</p> <p>*Adaptive filtering*</p> <p>Gradient methods, LMS, NLMS, APA and RLS algorithms and their convergence behavior</p> <p>*Zeitdiskrete Zufallsprozesse im Zeit- und Frequenzbereich*</p> <p>Zufallsvariablen (ZVn), Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte; Transformation von ZVn; Vektoren normalverteilter ZVn; zeitdiskrete Zufallsprozesse (ZPe): Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte, Stationarität, Zyklstationarität, Ergodizität, Korrelationsfunktionen und -matrizen, Spektraldarstellungen; Principal Component Analysis, Karhunen-Loeve Transformation;</p> <p>*Schätztheorie*</p> <p>Schätzkriterien; Prädiktion; klassische und Bayessche Parameterschätzung (inkl. MMSE, Maximum Likelihood, Maximum A Posteriori); Cramer-Rao-Schranke</p> <p>*Lineare Signalmodelle*</p>	

		<p>Parametrische Modelle (Cepstrale Zerlegung, Paley-Wiener Theorem, Spektrale Glattheit); Nichtparametrische Modelle: Allpole-/Allzero-/ Pole-zero-(AR/MA/ARMA) Modelle; Lattice-Strukturen, Yule-Walker Gleichungen, PARCOR-Koeffizienten, Cepstraldarstellungen;</p> <p><b>*Signalschätzung*</b>  Überwachte Signalschätzung, Problemklassen; Orthogonalitätsprinzip, MMSE-Schätzung, lineare MMSE-Schätzung für Gaußprozesse; Optimale FIR-Filter; Lineare Optimalfilter für stationäre Prozesse; Prädiktion und Glättung; Kalman-Filter; optimale Multikanalfilterung (Wiener-Filter, LCMV, MVDR, GSC);</p> <p><b>*Adaptive Filterung*</b>  Gradientenverfahren; LMS-, NLMS-, APA- und RLS-Algorithmus und Ihr Konvergenzverhalten.</p>
6	<b>Learning objectives and skills</b>	<p>The students:</p> <ul style="list-style-type: none"> <li>analyze the statistical properties of random variables, random vectors, and stochastic processes by probability density functions and expectations as well as correlation functions and matrices and their frequency-domain representations</li> <li>know the Gaussian distribution and its role to describe the properties of random variables, vectors and processes</li> <li>understand the differences between classical and Bayesian estimation, derive and analyze MMSE and ML estimators for specific estimation problems, especially for signal estimation</li> <li>analyze and evaluate optimum linear MMSE estimators (single- and multichannel Wiener filter and Kalman filter) for direct and inverse supervised estimation problems</li> <li>evaluate adaptive filters for the identification of optimum linear estimators.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>analysieren die statistischen Eigenschaften von Zufallsvariablen, -vektoren und stochastischen Prozessen mittels Wahrscheinlichkeitsdichten und Erwartungswerten, bzw. Korrelationsfunktionen, Korrelationsmatrizen und deren Frequenzbereichsdarstellungen</li> <li>kennen die spezielle Rolle der Gaußverteilung und ihre Auswirkungen auf die Eigenschaften von Zufallsvariablen, -vektoren und Prozessen</li> <li>verstehen die Unterschiede klassischer und Bayesscher Schätzung, entwerfen und analysieren MMSE- und ML-Schätzer für spezielle Schätzprobleme, insbesondere zur Signalschätzung</li> <li>analysieren und evaluieren lineare MMSE-optimale Schätzer (ein- und vielkanalige Wiener-Filter und Kalman-Filter) für direkte und inverse überwachte Schätzprobleme;</li> <li>evaluieren adaptive Filter zur Identifikation optimaler linearer Signalschätzer</li> </ul>
7	<b>Prerequisites</b>	Module Signale und Systeme I und Signale und Systeme II, Digitale Signalverarbeitung oder gleichwertige

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	A. Papoulis, S. Pillai: Probability, Random Variables and Stochastic Processes; McGraw-Hill, 2002 (englisch)  D. Manolakis, V. Ingle, S. Kogon: Statistical and Adaptive Signal Processing; Artech House, 2005 (englisch)

# Compulsory elective module



1	<b>Module name</b> 151664	<b>Advanced Communication Networks</b> Advanced communication networks	<b>5 ECTS</b>
2	Courses / lectures	Übung: Advanced Communication Networks - Tutorial (0.5 SWS) Vorlesung: Advanced Communication Networks (3.5 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr. Laura Cottatellucci Christian Forsch	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci
5	<b>Contents</b>	<p>Telecommunications have become ubiquitous in daily life and wireless networks play a fundamental role thanks to their capability to support mobility. In a wireless communication, the concept of link does not exist. Users radiate energy and communicate through the superposition of each others transmissions which creates interference. Compared to wireline networks this scenario is extremely challenging but also offers unpredictable opportunities in the development of new technologies (massive MIMO, cognitive radio, etc.) and exploitation of new features, e.g., opportunistic communications and multiuser diversity. The exponentially increasing request of higher and higher throughput is satisfied densifying users and access points per unit area and allowing more and more interference while adopting advanced techniques and innovative resource allocation to mitigate the detrimental effects of interference.</p> <p>Objective of this course is to introduce the student to advanced techniques for coordinated medium access control and radio resource management in cellular systems. Power allocation, rate adaptation and scheduling will be discussed both in centralized and distributed settings. Some mathematical methods play a fundamental role in resource allocation, namely, classical Perron-Frobenius theory for nonnegative matrices, convex and nonconvex constrained optimization, distributed optimization and game theory. The course introduces the student to such methods and exemplifies their application to various resource allocation problems. Additionally, the course addresses relevant aspects of resource allocation in wireless networks such as fairness and cross-layer design.</p> <p><b>*Technical Content*</b></p> <ul style="list-style-type: none"> <li>• Properties and challenges of the wireless medium.</li> <li>• Basic concepts of communication networks: the layered architecture.</li> <li>• Evolution of wireless cellular network architectures: From Global System for Mobile to Advanced-Long Term Evolution.</li> <li>• Multiple Access Schemes: CSMA variants, TDMA, FDMA, CDMA, OFDMA, SC-FDMA, SDMA.</li> <li>• Uplink-downlink duality.</li> <li>• Opportunistic scheduling and multiuser diversity.</li> </ul>

		<ul style="list-style-type: none"> <li>• Advanced concepts: small cells and heterogeneous networks, relaying and cooperation, network coding, cognitive radio networks.</li> <li>• Basics of resource allocation: power allocation, rate adaptation, and scheduling.</li> <li>• Classical resource allocation techniques: Centralized and distributed power control based on the Perron-Frobenius theorem.</li> <li>• Fundamentals of convex constrained optimization and application to resource allocation.</li> <li>• Resource allocation and fairness.</li> <li>• Fundamentals of nonconvex optimization and relaxation techniques.</li> <li>• Applications of nonconvex optimization to resource allocation.</li> <li>• Fundamentals of distributed optimization and applications to resource allocation.</li> <li>• Fundamental concepts of game theory.</li> <li>• Resource contention via game theoretical methods.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>The student</p> <ul style="list-style-type: none"> <li>• Describes and/or recognizes wireless channel models.</li> <li>• Criticizes the limits of a layered architecture in wireless systems.</li> <li>• Defends the use of cross-layer design in wireless network.</li> <li>• Appraises and compares the distribution of functionalities in network entities for different architectures.</li> <li>• Argue on the pros and contras of different multiple access schemes according to various criteria (e.g. spectral efficiency, power efficiency, robustness to interference).</li> <li>• Compares and contrasts micro-diversity and various macro-diversity schemes.</li> <li>• Computes the total rate of SDMA with various receivers.</li> <li>• Relates the multiple access in uplink to broadcasting in downlink and justifies the concept of uplink-downlink duality.</li> <li>• Uses uplink-downlink duality to design a precoder and allocate power.</li> <li>• Contrasts multiple access in uplink and broadcasting in downlink in terms of channel state acquisition both for TDD and FDD transmission.</li> <li>• Uses multiuser diversity for opportunistic scheduling.</li> <li>• Compares multiuser diversity for users having identical and different channel statistics.</li> <li>• Contrasts opportunistic scheduling in terms of channel state acquisition and feedback both for uplink and downlink and for both FDD and TDD transmission schemes.</li> <li>• Appraises the impact of multiple antennas on opportunistic scheduling.</li> <li>• Analyses different settings with interference in small cells and designs countermeasures.</li> <li>• Categorizes relaying schemes in LTE.</li> </ul>

		<ul style="list-style-type: none"> <li>• Analyses performance of relaying schemes.</li> <li>• Argues on possible improvements of relaying schemes via network coding and physical layer network coding.</li> <li>• Uses the Perron-Frobenius theorem to allocate power in a centralized manner.</li> <li>• Judges the feasibility of a power control problems and formulates alternative approaches in case of unfeasibility.</li> <li>• Uses the Perron-Frobenius theorem to design a distributed power control scheme.</li> <li>• Judges the convergences of distributed power control based on the Perron-Frobenius theorem and appraises the robustness of asynchronous power control.</li> <li>• Applies techniques of convex optimization to discriminate convex problems and determine necessary and/or sufficient conditions for global optimality.</li> <li>• Judges the applicability of KKT conditions and duality.</li> <li>• Uses KKT conditions to solve convex optimization problems.</li> <li>• Uses duality to solve convex optimization problems.</li> <li>• Applies convex optimization to resource allocation in wireless communications.</li> <li>• Compares different definitions of fairness and applies them to rate allocation.</li> <li>• Appraises the effect of channel knowledge at the transmitter on different fairness criteria.</li> <li>• Applies KKT conditions for opportunistic user scheduling.</li> <li>• Describes a proportional fair algorithm for opportunistic scheduling.</li> <li>• Applies relaxation to nonconvex quadratic constrained quadratic programming.</li> <li>• Formulates resource allocation problems as constrained optimization programming.</li> <li>• Contrasts various distributed optimization methods.</li> <li>• Applies the concept of best response to determine Nash equilibria.</li> <li>• Argues about existence and uniqueness of Nash equilibria.</li> <li>• Assesses if a given game is a potential game and solves it.</li> <li>• Defends the concept of Pareto optimality in resource allocation.</li> <li>• Contrasts the concepts of pure and mixed strategies in game theory.</li> <li>• Uses coupled constrained concave game to allocate powers in heterogeneous networks.</li> </ul>
7	<b>Prerequisites</b>	<p><b>Information Theory and Coding</b></p> <p>It is advisable that the student is familiar with basic concepts of Mobile Communications</p>
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96875	<b>Ausgewählte Kapitel der Audiodatenreduktion</b> Advanced topics in perceptual audio coding	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Jürgen Herre	
5	<b>Contents</b>	<p>Perceptual audio coding is ubiquitous in modern life (mp3 players, mobile phones, DVD players, computers, ...) Based on related classes (esp. Speech and Audio Processing"), this lecture aims at deepening the understanding of modern algorithms for perceptual source coding of audio. It includes an overview of the most relevant standardized coders, starting with MPEG-1 (incl. mp3) via MPEG-4 all the way to the most recent MPEG Audio standard. The significant algorithms are discussed and new approaches are described.</p> <p>The selected topics include:</p> <p>Efficient coding of several audio channels / parametric multi-channel coding</p> <p>Typical coding artifacts; subjective and objective quality assessment</p> <p>Scalable audio coding</p> <p>Bandwidth extension</p> <p>Semi-parametric audio coding</p> <p>Low-delay audio coding</p> <p>The lecture includes a number of demonstrations and audio examples to illustrate the discussed algorithms.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Wissen - Die Studenten kennen die Hauptkomponenten eines gehörangepassten Audiocoders, sowie die wichtigsten Algorithmen, Codierstrategien und Bewertungsmethoden. Weiterhin kennen sie die Terminologie und gängige Abkürzungen aus diesem Kontext.</li> <li>• Verstehen - Die Studenten verstehen, wie Designentscheidungen in Audiocoders die letztendlich erreichte Audioqualität beeinflussen, verstehen die gebräuchlichsten Tools aus dem Bereich der gehörangepasste Audiocodierung und wie verschiedene Anwendungsszenarien das Coderdesign bestimmen.</li> <li>• Anwenden - Die Studenten können übliche mathematische Analysemethoden verwenden, um einfache Coder-Componenten zu beschreiben und gegebenenfalls zu modifizieren.</li> <li>• Analysieren - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge dazu analysieren um die zugrundeliegenden Konzepte und Anforderungen zu erfassen.</li> <li>• Evaluieren (Beurteilen) - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge evaluieren um zu beurteilen, welcher</li> </ul>	

		<p>Standard bzw. welches Messwerkzeug das passendste ist für einen bestimmten Anwendungsfall.</p> <ul style="list-style-type: none"> <li>• Synthese - Die Studenten können eine Liste von Anforderungen und Bewertungskriterien für Audiocodecs zusammenstellen für gewünschte Anwendungsfälle.</li> <li>• Lern- bzw. Methodenkompetenz - Die Studenten hinterfragen bestehende Ansätze hinsichtlich ihrer Anwendbarkeit in der Praxis.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 947709	<b>Auditory Models</b> Auditory models	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Auditory Models (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Bernd Edler	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernd Edler	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Main components of the human auditory system</li> <li>• Common models</li> <li>• Mechanical models</li> <li>• Physiological models</li> <li>• Psychoacoustic models</li> <li>• Applications (hearing aids, audio coding, . . . )</li> </ul>	
6	<b>Learning objectives and skills</b>	Goals <ul style="list-style-type: none"> <li>• Students understand the structure and function of the human auditory system</li> <li>• Students gain deeper insight into psychoacoustic phenomena, such as masking, directional and spatial hearing</li> <li>• Students implement and evaluate perceptual models for various applications</li> <li>• Students collaborate with scientists in the fields of audiology and neuroscience</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 96270	<b>Kanalcodierung</b> Channel coding	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Channel Coding (4.0 SWS)	5 ECTS
3	Lecturers	Dr.-Ing. Clemens Stierstorfer	

4	<b>Module coordinator</b>	Dr.-Ing. Clemens Stierstorfer	
5	<b>Contents</b>	1) Introduction and Motivation 2) Fundamentals of Block Coding 3) Introduction to Finite Fields I 4) Linear Block Codes 5) Linear Cyclic Codes 6) Introduction to Finite Fields II 7) BCH and RS Codes 8) Convolutional Codes 9) Codes with Iterative Decoding	
6	<b>Learning objectives and skills</b>	<p>Das Modul Kanalcodierung umfasst eine Einführung in die Grundlagen der algebraischen, fehlerkorrigierenden Blockcodes sowie einen Einstieg in die Thematik der Faltungscodes. Iterativ decodierte Codeschemata wie Turbo-Codes und LDPC-Codes werden ebenfalls eingeführt. Im Einzelnen sind die Inhalte oben aufgeführt.</p> <p>Die Studierenden definieren die Problematik der Kanalcodierung, grenzen sie von anderen Codierv Verfahren (z.B. der Quellencodierung) ab und kennzeichnen die unterschiedlichen Ansätze zur Fehlerkorrektur und -erkennung. Sie nennen Beispiele für Einsatzgebiete von Kanalcodierung und geben einen Überblick über die historische Entwicklung des Fachgebiets.</p> <p>Die Studierenden erstellen Übertragungsszenarien für den Einsatz von Kanalcodierung bestehend aus Sender, Übertragungskanal und Empfänger und beachten dabei die Grundannahmen beim Einsatz von Blockcodes bzw. der Modellierung der Kanäle. Sie formulieren mathematische Beschreibungen der Encodierung sowie der optimalen Decodierung bzw. suboptimaler Varianten.</p> <p>Die Studierenden beherrschen die Grundlagen fehlerkorrigierender linearer Blockcodes, beschreiben diese mathematisch korrekt mittels Vektoren und Matrizen über endlichen Körpern und implementieren und bewerten zugehörige Encoder- und Decoderstrukturen insbesondere Syndromdecoder. Dabei modifizieren sie Generatormatrizen, ermitteln Prüfmatrizen und erstellen Syndromtabellen. Sie schätzen die minimale Hammingdistanz von Codes mittels Schranken ab und können den erzielbaren Codegewinn erläutern. Sie kennen und benutzen beispielhaften Codefamilien (z.B. Hamming-Codes, Simplex-Codes, Reed-Muller-Codes).</p> <p>Die Studierenden erkennen die Vorteile zyklischer linearer Blockcodes und beschreiben diese mit Polynomen über endlichen Körpern. Sie nutzen die Restklassenrechnung bzgl. Polynomen zur Umsetzung systematischer Encoder und zur Realisierung von Syndromdecodern mittels Schieberegisterschaltungen. Sie kennen beispielhafte Codefamilien.</p>	



Die Studierenden nutzen Primkörper, Erweiterungskörper, Minimalpolynome und Kreisteilungsklassen sowie die Spektraldarstellung über endlichen Körpern zur Realisierung von BCH- und Reed-Solomon-Codes gemäß der BCH-Schranke. Sie verstehen die Grundlagen der Decodierung von BCH- und Reed-Solomon-Codes. Sie skizzieren und erläutern die Kanalcodierkonzepte von CD und DVD. Die Studierenden erklären die Unterschiede von Faltungscodes und Blockcodes, skizzieren anhand von tabellierten Generatorpolynomen zugehörige Encoder und erläutern diese. Sie erklären die Funktionsweise des optimalen Decoders (MLSE) und demonstrieren diese beispielhaft.

Die Studierenden verstehen die Grundlagen der iterativen Decodierung, insbesondere wenden sie die Grundlagen des Information Combining zur Kombination von verschiedenen Beobachtungen an. Sie verstehen die Bedeutung von Log-Likelihood-Ratios bei iterativen Decodieruvorgängen und berechnen diese. Sie skizzieren die grundlegenden Encoder- und Decoderstrukturen von Turbo-Codes und die Grundzüge der Codierung mit LDPC-Codes u.a. der Decodierung mittels Belief Propagation.

Die Vorlesung erfolgt wechselweise auf Deutsch oder Englisch (Winter/Sommer). Die zur Verfügung gestellten Unterlagen sind ausschließlich in Englisch gehalten. Die Studierenden verwenden entweder die englischen Fachtermini sicher oder kennen diese und drücken sich sicher mit den entsprechenden deutschen Fachbegriffen aus.

Die Umsetzung der angegebenen Algorithmen in eine Programmiersprache (C, Matlab usw.) sollten die Studierenden zu diesem Zeitpunkt des Studiums üblicherweise beherrschen. Übungen hierzu bleiben der Eigeninitiative überlassen.

\*---\*

Students define the problems of channel coding, how to distinguish it from other coding methods (such as source coding) and how to describe the various different approaches to error correction and detection. They are able to list example application areas of channel coding and give an overview of the historical development of the field.

Furthermore, they describe and analyze transmission scenarios for the application of channel coding which consist of transmitter, transmission channel and receiver, taking into account the general assumptions for applying block codes or modeling the channels. They formulate mathematical descriptions of encoding, optimal decoding and sub-optimal methods.

Students illustrate the principles of error-correcting linear block codes and describe them mathematically using vectors and matrices over finite fields. They implement and analyze corresponding encoder and decoder structures, in particular syndrome decoders, and modify generator matrices, construct test matrices and create syndrome tables. They estimate the minimum Hamming distance of codes using bounds and are able to explain the coding gain that can be achieved in individual cases. They analyze and use example code families (e.g. Hamming codes, simplex codes, Reed-Muller codes).

		<p>Students explain the advantages of cyclic linear block codes and how to describe them with polynomials over finite fields. They apply polynomial modular arithmetic to implement systematic encoders and realize syndrome decoders using shift register circuits. They know and use exemplary code families.</p> <p>Students use prime fields, extension fields, minimal polynomials and cyclotomic cosets, and spectral representation over finite fields to implement BCH and Reed-Solomon codes using the BCH bound. They understand the foundations of decoding BCH and Reed-Solomon codes and how to sketch and explain the channel coding concepts of CDs and DVDs.</p> <p>Students are able to describe the differences between convolutional codes and block codes, to sketch the respective encoders based on tabulated generator polynomials and to explain them. They are able to explain how optimal decoders (MLSE) work using examples.</p> <p>Students sketch the foundations of iterative decoding. In particular, they apply methods of information combining to combine different observations. They use and calculate log-likelihood ratios in iterative decoding processes, sketch the basic encoding and decoding structures of turbo codes and the basics of coding using LDPC codes (including decoding using belief propagation).</p> <p>Students either are able to use the English technical terms correctly or know them and are able to express themselves using the respective technical terms in German.</p>
7	<b>Prerequisites</b>	<p>Es ist hilfreich, wenn die Studierenden die erlernten Algorithmen in eine Programmiersprache (C, Matlab usw.) umsetzen können.</p> <p>It would be very helpful if the participants can implement the specified algorithms into a programming language (C, Matlab, etc.).</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich (90 Minuten)</p> <p>Hilfsblatt, Taschenrechner: Sie können ein einzelnes A4-Blatt (Vorder- und Rückseite oder andere Blätter mit offensichtlich identischer Gesamtfläche) verwenden, um Ihre eigene, handschriftliche Formelsammlung aufzuschreiben. Sie können einen nicht programmierbaren Taschenrechner verwenden.</p> <p>Cheat Sheet, Calculator: A single A4 sheet (front and back, or any other collection of sheets with an obviously identical total area size) can be</p>

		used to write down your own handwritten collection of formulas, etc. You may also bring a non-programmable calculator.
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• J. Huber, R. Fischer, C. Stierstorfer: Folien zur Vorlesung</li> <li>• M. Bossert: Kanalcodierung, Oldenbourg Wissenschaftsverlag, 3. Auflage, 2013</li> <li>• M. Bossert: Channel Coding for Telecommunications, John Wiley &amp; Sons, 1999</li> <li>• B. Friedrichs: Kanalcodierung, Springer Verlag, 1996</li> <li>• S.B. Wicker: Error Control Systems for Digital Communications and Storage, Prentice-Hall, 1995</li> </ul>

1	<b>Module name</b> 96090	<b>Digitale elektronische Systeme</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Digitale elektronische Systeme (3.0 SWS) Übung: Übungen zu Digitale elektronische Systeme (1.0 SWS)	5 ECTS -
3	Lecturers	Angelika Thalmayer Prof. Dr.-Ing. Robert Weigel Albert-Marcel Schrotz	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Analog-Digital-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Digital-Analog-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Programmierbare Logikschaltungen (PLD, FPGA): Grundlegende Konzepte, Kategorien, Hardwarearchitekturen</li> <li>• Digitale-Filter: Theorie, Eigenschaften, Entwicklung und Implementierung und IIR und FIR Filtern</li> </ul>
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden verstehen die Hardwarearchitekturen und Funktionsweisen von Komponenten digitaler Elektronischer Systeme wie Digital-Analog-Umsetzer, Analog-Digital Umsetzer, PLDs und FPGAs und können diese erläutern</li> <li>• Die Studierenden Verstehen die Qualitätsmerkmale von Digitalen Elektronischen Komponenten, können diese auf konkrete Komponenten anwenden und somit die Qualität von digitalen Elektronischen Komponenten anhand der in Datenblättern typischer weise gegebenen Qualitätsmerkmale evaluieren</li> <li>• Die Studierenden können die Einflüsse von nichtidealen Bauelementen auf digitale elektronische Systeme analysieren</li> <li>• Die Studierenden verstehen die Funktion, die Eigenschaften, die Entwicklungsmethodik sowie die Implementierung von digitalen Filtern und könne diese erläutern</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96312	<b>Bild-, Video- und mehrdimensionale Signalverarbeitung</b> Image, video and multidimensional signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup	
5	<b>Contents</b>	<p>*Punktoperationen*</p> <p>Histogrammausgleich, Gamma-Korrektur</p> <p>*Binäroperationen*</p> <p>Morphologische Filter, Erosion, Dilatation, Opening, Closing</p> <p>*Farbräume*</p> <p>Trichromat, RGB- Farbraum, HSV-Farbraum</p> <p>*Mehrdimensionale Signale und Systeme*</p> <p>Theorie mehrdimensionaler Signale und Systeme, Impulsantwort, lineare Bildfilterung, Leistungsspektrum, Wiener Filter</p> <p>*Interpolation von Bildsignalen*</p> <p>Bilineare Interpolation, Bicubische Interpolation, Spline Interpolation</p> <p>*Merkmalsdetektion in Bildern*</p> <p>Bildmerkmale, Kantendetektion, Hough Transformation, Harris Ecken Detektor, Texturmerkmale, Grauwertematrix</p> <p>*Skalierungsraumdarstellung*</p> <p>LoG, DoG, SIFT, SURF</p> <p>*Bildabgleich*</p> <p>Projektive Abbildungen, Blockabgleich, Optischer Fluss, Merkmalsbasierter Abgleich mittels SIFT und SURF, RANSAC</p> <p>*Bildsegmentierung*</p> <p>Amplituden Schwellenwertermittlung, K-Means Clustering, Bayes Klassifikation, Regionen-basierte Segmentierung, kombinierte Segmentierung und Bewegungsschätzung, zeitliche Segmentierung von Videos</p> <p>*Bildverarbeitung im Transformationsbereich*</p> <p>Unitäre Transformation, Karhunen-Loeve Transformation, separable Transformationen, Haar und Hadamard Transformation, DFT, DCT</p> <p>*Content:*</p> <p>*Point operations*</p> <p>Histogram equalization, gamma correction</p> <p>*Binary operations*</p> <p>Morphological filters, erosion, dilation, opening, closing</p> <p>*Color spaces*</p> <p>Trichromacy, red-green-blue color spaces, color representation using hue, saturation and value of intensity</p> <p>*Multidimensional signals and systems*</p> <p>Theory of multidimensional signals and systems, impulse response, linear image filtering, power spectrum, Wiener filtering</p> <p>*Interpolation of image signals*</p> <p>Bi-linear interpolation, bi-cubic interpolation, spline interpolation</p>	

		<p>*Image feature detection*</p> <p>Image features, edge detection, Hough transform, Harris corner detector, texture features, co-occurrence matrix</p> <p>*Scale space representation*</p> <p>Laplacian of Gaussian, difference of Gaussian, scale invariant feature transform, speeded-up robust feature transform</p> <p>*Image matching*</p> <p>Projective transforms, block matching, optical flow, feature-based matching using SIFT and SURF, random sample consensus algorithm</p> <p>*Image segmentation*</p> <p>Amplitude thresholding, k-means clustering, Bayes classification, region-based segmentation, combined segmentation and motion estimation, temporal segmentation of video</p> <p>*Transform domain image processing*</p> <p>Unitary transform, Karhunen-Loeve transform, separable transform, Haar and Hadamard transform, DFT, DCT</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen Punktoperationen an Bilddaten und Gamma-Korrektur</li> <li>• testen die Wirkung von Rangordnungs- und Medianfiltern an Bilddaten</li> <li>• unterscheiden und bewerten verschiedene Farbräume für Bilddaten</li> <li>• erklären das Prinzip der zwei-dimensionalen linearen Filterung für Bildsignale</li> <li>• berechnen und bewerten die zweidimensionale diskrete Fourier-Transformierte eines Bildsignales</li> <li>• bestimmen vergrößerte diskrete Bildsignale mit Methoden der bilinearen und Spline-Interpolation</li> <li>• überprüfen Bilddaten auf ausgewählte Textur-, Kanten- und Bewegungsmerkmale</li> <li>• analysieren Bild- und Videodaten auf Merkmale in unterschiedlichen Scale-Spaces</li> <li>• erläutern und beurteilen Methoden für das Matching von Bilddaten</li> <li>• segmentieren Bilddaten durch Programmierung von einfachen Klassifikations- oder Clustering-Verfahren</li> <li>• verstehen das Prinzip von Transformation auf Bilddaten und können diese an Beispielen anwenden.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand point operations for image data and gamma correction</li> <li>• test the effects of rank order and median filters for image data</li> <li>• evaluate and differentiate between different color spaces for image data</li> <li>• explain the principle of two-dimensional linear filtering for image signals</li> <li>• calculate and evaluate the two-dimensional discrete Fourier transform of an image signal</li> </ul>

		<ul style="list-style-type: none"> <li>• determine enlarged discrete image signals by bi-linear and spline interpolation</li> <li>• verify image data for selected texture, edge and motion features</li> <li>• analyze image and video data for features in different scale spaces</li> <li>• explain and evaluate methods for the matching of image data</li> <li>• segment image data by implementing basic classification and clustering methods</li> <li>• understand the principle of transformations on image data and apply them exemplarily</li> </ul>
7	<b>Prerequisites</b>	Vorlesung Signale und Systeme I und II
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>J.-R. Ohm:  Multimedia Content Analysis , Springer, 2016</p> <p>J. W. Woods:  Multidimensional Signal, Image, and Video Processing and Coding , Academic Press, 2<sup>nd</sup> edition, 2012</p>



1	<b>Module name</b> 93601	<b>Information Theory and Coding / Informationstheorie und Codierung</b> Information theory and coding	<b>5 ECTS</b>
2	Courses / lectures	Übung: Informationstheorie und Codierung - Übungen (1.0 SWS) Vorlesung: Informationstheorie und Codierung (3.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Ralf Müller Kenneth Mayer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	<p>1. Introduction: binomial distribution, (7,4)-Hamming code, parity-check matrix, generator matrix</p> <p>2. Probability, entropy, and inference: entropy, conditional probability, Bayes law, likelihood, Jensens inequality</p> <p>3. Inference: inverse probability, statistical inference</p> <p>4. The source coding theorem: information content, typical sequences, Chebychev inequality, law of large numbers</p> <p>5. Symbol codes: unique decidability, expected codeword length, prefix-free codes, Kraft inequality, Huffman coding</p> <p>6. Stream codes: arithmetic coding, Lempel-Ziv coding, Burrows-Wheeler transform</p> <p>7. Dependent random variables: mutual information, data processing lemma</p> <p>8. Communication over a noisy channel: discrete memory-less channel, channel coding theorem, channel capacity</p> <p>9. The noisy-channel coding theorem: jointly-typical sequences, proof of the channel coding theorem, proof of converse, symmetric channels</p> <p>10. Error-correcting codes and real channels: AWGN channel, multivariate Gaussian pdf, capacity of AWGN channel</p> <p>11. Binary codes: minimum distance, perfect codes, why perfect codes are bad, why distance isnt everything</p> <p>12. Message passing: distributed counting, path counting, low-cost path, min-sum (=Viterbi) algorithm</p> <p>13. Exact marginalization in graphs: factor graphs, sum-product algorithm</p> <p>14. Low-density parity-check codes: density evolution, check node degree, regular vs. irregular codes, girth</p> <p>15. Lossy source coding: transform coding and JPEG compression</p> <p>--</p> <p>1. Einleitung: Binomialverteilung, (7,4)-Hamming-Code, Paritätsmatrix, Generatormatrix</p> <p>2. Wahrscheinlichkeit, Entropie und Inferenz: Entropie, bedingte Wahrscheinlichkeit, Bayessches Gesetz, Likelihood, Jensensche Ungleichung</p> <p>3. Inferenz: Inverse Wahrscheinlichkeit, statistische Inferenz</p> <p>4. Das Quellencodierungstheorem: Informationsgehalt, typische Folgen, Tschebyschevsche Ungleichung, Gesetz der großen Zahlen</p>	

		<p>5. Symbolcodes: eindeutige Dekodierbarkeit, mittlere Codewortlänge, präfixfreie Codes, Kraftsche Ungleichung, Huffmancodierung</p> <p>6. Stromcodes: arithmetische Codierung, Lempel-Ziv-Codierung, Burrows-Wheeler-Transformation</p> <p>7. Abhängige Zufallsvariablen: Transinformation, Datenverarbeitungslemma</p> <p>8. Kommunikation over gestörte Kanäle: diskreter gedächtnisloser Kanal, Kanalcodierungstheorem, Kanalkapazität</p> <p>9. Das Kanalcodierungstheorem: verbundtypische Folgen, Beweis des Kanalcodierungstheorems, Beweis des Umkehrsatzes, symmetrische Kanaäle</p> <p>10. Fehlerkorrigierende Codes und reale Kanäle: AWGN-Kanal, mehrdimensionale Gaußsche WDF, Kapazität des AWGN-Kanals</p> <p>11. Binäre Codes: Minimaldistanz, perfekte Codes, Warum perfekte Codes schlecht sind, Warum Distanz nicht alles ist</p> <p>12. Nachrichtenaustausch: verteiltes Zählen, Pfadzählen, günstigster Pfad, Minimumsummenalgorithmus</p> <p>13. Exakte Marginalisierung in Graphen: Faktorgraph, Summenproduktalgorithmus</p> <p>14. LDPC-Codes: Dichteevolution, Knotenordnung, reguläre und irreguläre Codes, Graphumfang</p> <p>15. Verlustbehaftete Quellencodierung: Transformationscodierung und JPEG-Kompression</p>
6	<p><b>Learning objectives and skills</b></p>	<p>The students apply Bayesian inference to problems in both communications and everyday's life.</p> <p>The students explain the concept of digital communications by means of source compression and forward-error correction coding.</p> <p>For the design of communication systems, they use the concepts of entropy and channel capacity.</p> <p>They calculate these quantities for memoryless sources and channels.</p> <p>The students proof both the source coding and the channel coding theorem.</p> <p>The students compare various methods of source coding with respect to compression rate and complexity.</p> <p>The students apply source compression methods to measure mutual information.</p> <p>The students factorize multivariate functions, represent them by graphs, and marginalize them with respect to various variables.</p> <p>The students explain the design of error-correcting codes and the role of minimum distance.</p> <p>They decode error-correcting codes by means of maximum-likelihood decoding and message passing.</p> <p>The students apply distributed algorithms to problems in both communications and everyday's life.</p> <p>The students improve the properties of low-density parity-check codes by widening the girth and/or irregularity in the degree distribution.</p> <p>The students transform source images into the frequency domain to improve lossy compression.</p> <p>--</p>

		<p>Die Studierenden wenden Bayessche Inferenz auf Probleme in der Nachrichtentechnik und im Alltagsleben an.</p> <p>Die Studierenden erklären die konzeptuelle Trennung von digitaler Übertragung in Quellen- und Kanalcodierung.</p> <p>Kommunikationssysteme entwerfen sie unter Betrachtung von Entropie und Kanalkapazität.</p> <p>Sie berechnen diese Größen für gedächtnislose Quellen und Kanäle.</p> <p>Die Studierenden beweisen sowohl das Quellen- als auch das Kanalcodierungstheorem.</p> <p>Die Studierenden vergleichen verschiedenartige Quellencodierungsverfahren hinsichtlich Komplexität und Kompressionsrate.</p> <p>Die Studierenden verwenden Quellencodierverfahren zur Messung von Transinformation.</p> <p>Die Studierenden faktorisieren Funktionen mehrerer Veränderlicher, stellen diese als Graph dar und marginalisieren sie bezüglich mehrerer Veränderlicher.</p> <p>Die Studierenden erklären den Entwurf von Kanalcodes und den Einfluss der Minimaldistanz.</p> <p>Sie decodieren Kanalcodes gemäß maximaler Likelihood und Nachrichtenaustausch.</p> <p>Die Studierenden wenden verteilte Algorithmen auf Probleme der Nachrichtentechnik und des Alltagslebens an.</p> <p>Die Studierenden verbessern die Eigenschaften von LDPC-Codes durch Erhöhung des Umfangs und/oder durch irreguläre Knotenordnungsverteilungen.</p> <p>Die Studierenden transformieren Bildquellen zur Verbesserung verlustbehafteter Kompression in den Frequenzbereich.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english

MacKay, D.: Information Theory, Inference, and Learning Algorithms, Cambridge University Press, Cambridge, 2003.

1	<b>Module name</b> 96101	<b>Integrierte Navigationssysteme</b> Integrated navigation systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<p><b>1. Überblick</b></p> <ul style="list-style-type: none"> <li>• Von der Astronavigation zur Navigation mit Mikroelektronik</li> <li>• Messprinzipien &amp; Positionsberechnung (Standlinien/-flächen)</li> <li>• Begriffsdefinitionen (s. US Federal Radionavigation Plan), Genauigkeit, Verfügbarkeit, Verlässlichkeit, Integrität, etc.</li> <li>• Systematische Strukturierung des Gebiets: siehe 2. bis 7.</li> </ul> <p><b>2. Positions- und Lagebestimmung</b></p> <ul style="list-style-type: none"> <li>• Funkausbreitung und Funkortung (Beispiel WLAN)</li> <li>• Fingerabdruckverfahren</li> <li>• Lokalisierung mit Markovketten</li> </ul> <p><b>3. Koppelnavigation (Tracking) mittels Trägheitsnavigation</b></p> <ul style="list-style-type: none"> <li>• Koordinatensysteme und ihre Einsatzgebiete</li> <li>• Mathematische Grundlagen, z.B. Quaternionen, Corioliseffekt</li> <li>• Strapdown Inertial Navigation Systems</li> <li>• Sensorprinzipien und Trägheitssensoren</li> <li>• Computergestützte Lösung der Navigationsgleichungen</li> <li>• System- und Fehlermodellierung im Zustandsraum</li> <li>• Das Kalmanfilter und Glättung mittels Retrodktion</li> </ul> <p><b>4. Seiteninformationen: Kinematik und Karten (kurze Übersicht)</b></p> <p><b>5. Landmarken als lokaler Ortsbezug</b></p> <ul style="list-style-type: none"> <li>• Merkmalsbasierte Ortung z.B. mit Kamera oder UWB</li> <li>• Partikelfilter und Monte-Carlo-Integration</li> </ul> <p><b>6. Integration von Navigationskomponenten: Sensordatenfusion</b></p> <ul style="list-style-type: none"> <li>• Fusionsarchitekturen: Beispiel GPS &amp; Trägheitsnavigation</li> </ul> <p><b>7. Einbettung von Navigationssystemen</b></p> <ul style="list-style-type: none"> <li>• Assisted GPS oder Location Based Service Anmerkung: Die Navigationsmethoden werden gleichermaßen anhand von Tafel- und Rechnerübungen (MATLAB) einstudiert</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>1. Die Studierenden werden in die Lage versetzt, typische Navigationsverfahren hinsichtlich ihrer Funktionsweise und Einsetzbarkeit zu analysieren, zu bewerten und weiterzuentwickeln.</p> <p>2. Die Studierenden lernen Navigationsgleichungen selbst aufzustellen, anzuwenden und mit unterschiedlichen Algorithmen auf dem Computer zu lösen.</p> <p>3. Die Studierenden entwickeln ein Verständnis für die Herausforderungen bei der Integration unterschiedlicher Teilsysteme zu einem Navigationssystem und der Einbettung von Navigationssystemen in übergeordnete Systeme</p>	

7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, geeignet für Masterstudium, grundlegende Kenntnisse erforderlich in: linearer Algebra, Physik, Signal- & System-theorie, Wahrscheinlichkeitstheorie.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie mindestens 75% der Hausaufgaben einschließlich der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung.

1	<b>Module name</b> 668129	<b>Machine Learning in Communications</b> Machine learning in communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci	
5	<b>Contents</b>	<p>Recently, in many areas of wireless communications such as wireless sensor networks (WSNs), heterogeneous networks and complex ad hoc networks, distributed graph algorithms and machine learning on graphs are gaining relevance as fundamental tools in network analysis and information processing.</p> <p>This motivates to deliver a general introduction to fundamentals of machine learning such as detection of clusters on graphs. The introduction is followed by the application of machine learning to the design of physical and data layer techniques in wireless communications and in the optimization of mobile networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• know and explain the fundamentals of machine learning with special attention to machine learning over graphs.</li> <li>• apply these principles in the design and optimisation of wireless communications systems and mobile networks.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191  Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 48440	<b>Machine Learning in Signal Processing</b> Machine learning in signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>This course is an introduction into machine learning and artificial intelligence. The special emphasis is on applications to modern signal processing problems. The course is focused on design principles of machine learning algorithms. The lectures start with a short introduction, where the nomenclature is defined. After this, probabilistic graphical models are introduced and the use of latent variables is discussed, concluding with a discussion of hidden Markov models and Markov fields. The second part of the course is about deep learning and covers the use of deep neural networks for machine learning tasks. In the last part of the lecture, the use of deep neural networks for speech processing tasks is introduced.</p> <p>The course is based on the materials and video footage from Dr. Roland Maas. He is an outstanding machine learning expert and a former member of the Chair of Multimedia Communications and Signal Processing.</p>
6	<b>Learning objectives and skills</b>	<p>After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>• understand regression and classification problems</li> <li>• apply PDF estimation algorithms</li> <li>• understand Gaussian mixture models and expectation-maximization</li> <li>• apply principal component analysis and independent component analysis</li> <li>• assess different estimation algorithms</li> <li>• explain the application of machine learning to system identification</li> <li>• apply hidden Markov models</li> <li>• understand different artificial neural network architectures</li> <li>• explain deep learning principles</li> <li>• apply artificial neural networks</li> <li>• devise learning strategies for deep neural networks</li> <li>• assess the application of deep neural networks for speech processing tasks.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>



		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Literature: <ul style="list-style-type: none"> <li>• C. M. Bishop: Pattern Recognition and Machine Learning, <a href="http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML">http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML</a></li> <li>• S. Theodoridis and K. Koutroumbas: Pattern Recognition</li> <li>• M. Nielsen: Neural Networks and Deep Learning.</li> </ul>

1	<b>Module name</b> 43141	<b>Mobile Communications</b> Mobile communications	<b>5 ECTS</b>
2	Courses / lectures	Übung: Mobile Communications - Tutorial (1.0 SWS) Vorlesung: Mobile Communications (3.0 SWS)	- 5 ECTS
3	Lecturers	Bastian Eisele Prof. Dr.-Ing. Ralf Müller Hans Rosenberger	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	History of mobile communications, cellular systems, sectorization, spectral efficiency, co-channel interference, adjacent-channel interference, near-far effect, cellular network architecture, antenna types and parameters, free space propagation, reflection, attenuation, diffraction, scattering, classification of channel models, ground reflection model, Okumura-Hata model, shadowing, narrow-band fading, time-variant channels, scattering function, delay-Doppler spectrum, diversity principles, combining methods, diversity gain, multiplexing, duplexing, digital modulation, Gaussian filtered minimum shift keying, basics of channel coding, interleaving, global system for mobile communications, physical versus logical channels, frame structure, call set-up, synchronization, channel estimation, hand-off	
6	<b>Learning objectives and skills</b>	<p>The students explain the cellular structure of mobile communication systems. They students explain the physical mechanics of radio wave propagation in the cm-band. The students explain the GSM cellular communications standard. The students discuss the pros and cons of several multiple-access and duplexing methods. The students discuss the pros and cons of several modulation and coding formats.</p> <p>The students decide which antenna type is suitable for a given morphological structure of the environment. The students predict the amplitude and dynamic of the attenuation between a mobile transmitter and a fixed receiver. The students utilize diversity methods to improve the link quality. The students determine the coverage probability of a given cellular communication system.</p> <p>The students collaborate on solving exercise problems. The students discuss which system solutions fit to which environments.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 2	
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Klausur (90 Minuten)	
11	<b>Grading procedure</b>	Klausur (100%)	
12	<b>Module frequency</b>	only in summer semester	

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Proakis, J.: Digital Communications, McGraw-Hill, 4th ed., 2001.</p> <p>Rappaport, T.: Wireless Communications: Principles &amp; Practice, Prentice Hall, 2nd ed., 2001.</p> <p>Mouly, M., Paulet, M.: The GSM System for Mobile Communications, Cell &amp; SYS, France, 1992.</p> <p>Goldsmith, A.: Wireless Communications, Cambridge Univ. Press, 2005.</p>

1	<b>Module name</b> 302148	<b>Musiksignalverarbeitung - Analyse</b> Music processing - Analysis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Meinard Müller
5	<b>Contents</b>	<p>Music signals possess specific acoustic and structural characteristics that are not shared by spoken language or audio signals from other domains. In fact, many music analysis tasks only become feasible by exploiting suitable music-specific assumptions. In this course, we study feature design principles that have been applied to music signals to account for the music-specific aspects. In particular, we discuss various musically expressive feature representations that refer to musical dimensions such as harmony, rhythm, timbre, or melody. Furthermore, we highlight the practical and musical relevance of these feature representations in the context of current music analysis and retrieval tasks. Here, our general goal is to show how the development of music-specific signal processing techniques is of fundamental importance for tackling otherwise infeasible music analysis problems.</p>
6	<b>Learning objectives and skills</b>	<p>Expertise</p> <p>Understand</p> <ul style="list-style-type: none"> <li>The students present central tasks in music processing in their own words and outline possible solutions.</li> <li>The students understand the properties of different forms of representation of music.</li> </ul> <p>Apply</p> <ul style="list-style-type: none"> <li>The students apply basic algorithms for the analysis and comparison of music signals.</li> <li>Students can predict how different musical properties will affect the signal analysis.</li> </ul> <p>Analyze</p> <ul style="list-style-type: none"> <li>The students observe and discuss the meaning and impact of parameters in music analysis.</li> <li>The students compare different methods of analyzing periodicities.</li> </ul> <p>Evaluate</p> <ul style="list-style-type: none"> <li>The students question assumptions that are often implicitly made when using analytical methods.</li> <li>Students estimate when methods might work when analyzing specific music signals and when they typically fail.</li> </ul> <p>Learning and methodological skills</p> <ul style="list-style-type: none"> <li>The students prepare for the lecture using selected literature and Jupyter notebooks.</li> <li>The students question existing approaches regarding their applicability in practice.</li> </ul>

- The students pay attention to efficiency issues in the algorithms discussed.

#### Self-competence

- The students question their understanding of what they have learned using exercises.
- The students formulate questions and ask them to the lecturer and the audience in the lecture.

#### Social skills

- The students independently organize learning groups in which the subject is discussed and deepened.
- The students simulate oral exams with their fellow students.

#### Fachkompetenz

##### Verstehen

- Die Studierenden stellen zentrale Aufgabenstellungen der Musikverarbeitung in eigenen Worten dar und skizzieren Lösungsansätze.
- Die Studierenden verstehen die Eigenschaften von unterschiedlichen Darstellungsformen von Musik.

##### Anwenden

- Die Studierenden wenden grundlegende Algorithmen zur Analyse und zum Vergleich von Musiksignalen an.
- Die Studierenden können voraussagen, wie sich unterschiedliche musikalische Eigenschaften bei der Signalanalyse auswirken.

##### Analysieren

- Die Studierenden beobachten und diskutieren die Bedeutung und Auswirkung von Parametern bei der Musikanalyse.
- Die Studierenden stellen unterschiedliche Verfahren bei der Analyse von Periodizitäten gegenüber.

##### Evaluieren (Beurteilen)

- Die Studierenden hinterfragen Annahmen, die implizit bei der Verwendung von Analysemethoden gemacht werden.
- Die Studierenden schätzen ein, wann Methoden bei der Analyse von gewissen Musiksignalen funktionieren könnten und wann sie typischerweise versagen.

##### Lern- bzw. Methodenkompetenz

- Die Studierenden bereiten sich auf die Vorlesung anhand ausgewählter Literatur vor.
- Die Studierenden hinterfragen bestehende Ansätze hinsichtlich ihrer Anwendbarkeit in der Praxis.
- Die Studierenden beachten Fragen der Effizienz bei den diskutierten Algorithmen.

##### Selbstkompetenz

- Die Studierenden hinterfragen ihr Verständnis von dem Gelernten anhand von Übungsaufgaben.
- Die Studierenden formulieren Fragen und stellen diese in der Vorlesung an den Dozenten und die Zuhörerschaft.

##### Sozialkompetenz

		<ul style="list-style-type: none"> <li>• Die Studierenden organisieren selbständig Lerngruppen, in denen der Stoff diskutiert und vertieft wird.</li> <li>• Die Studierenden simulieren mit ihren Kommilitonen mündliche Prüfungen.</li> </ul>
7	<b>Prerequisites</b>	In this course, we discuss a number of current research problems in music processing or music information retrieval (MIR) covering aspects from information science and digital signal processing. We provide the necessary background information and give numerous motivating examples so that no specialized knowledge is required. However, the students should have a solid mathematical background. The lecture is accompanied by readings from textbooks or the research literature. Furthermore, the students are required to experiment with the presented algorithms using Python.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 502007	<b>Musiksignalverarbeitung - Synthese</b> Music processing - synthesis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Maximilian Schäfer	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Verarbeitung von Audiosignalen durch parametrische Filter und Effekte</li> <li>• Erzeugung von künstlichen Klängen mit Mitteln der digitalen Klangsynthese</li> <li>• Klangwiedergabe in echten und virtuellen Räumen</li> <li>• Klangbeispiele und Demonstrationen</li> <li>• Programmiersprachen für Audio-Echtzeit-Verarbeitung</li> </ul> <p>*Content*:</p> <ul style="list-style-type: none"> <li>• a short history of electrical and electronic music</li> <li>• processing of audio signals by parametric filters and effects</li> <li>• digital sound synthesis</li> <li>• sound reproduction in real and in virtual environments</li> <li>• sound examples and demonstrations</li> <li>• programming languages for audio real-time processing</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben die speziellen Anforderungen für Audio-Echtzeit-Verarbeitung,</li> <li>• wenden ihre theoretischen Kenntnisse zeitdiskreter Signale und Systeme für die Verarbeitung und Erzeugung musikalischer Klänge an,</li> <li>• gestalten eigene Software-Realisierungen zur Klangsynthese,</li> <li>• entwerfen technische Systeme für musikalisch motivierte Aufgabenstellungen.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• specify the special requirements for audio realtime processing,</li> <li>• apply their theoretical knowledge about discrete-time signals and systems to processing and synthesis of musical sounds,</li> <li>• design their own software realizations for sound synthesis</li> <li>• implement technical systems for digital music.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	

12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 44400	<b>Radar Signal Processing</b> Radar signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Gerhard Krieger	
5	<b>Contents</b>	<p>Radar is a key technology for a growing number of sensing tasks that range from the detection, location and tracking of moving objects to high-resolution imaging of surfaces, sub-surfaces and 3-D volumes. While the traditional radar applications focused on aerospace security, weather services and traffic surveillance, radar is now becoming a central contactless sensor technology for the automotive sector, medical diagnostics, gesture control, civil engineering, as well as large scale environmental and climate change monitoring, to name only a few. Associated with the new applications is an increasing demand for advanced signal processing techniques to extract the relevant information from the microwave echoes acquired by single- and multi-aperture radar systems in complex environments. This lecture will give an overview of a variety of one-, two-, and three-dimensional radar signal and image processing algorithms and their application for different sensing tasks. The theoretical derivations are complemented by computer examples and simulations that form an integral part of both the lecture and the exercises.</p> <p>The lecture covers the following topics:</p> <ul style="list-style-type: none"> <li>• Introduction (radar principles &amp; applications, signal &amp; noise models, interference, Doppler shift)</li> <li>• Basics of Signal Processing with Python (Jupyter Notebooks)</li> <li>• Data Acquisition (I/Q demodulation, complex signal representation, sampling, quantization)</li> <li>• Range Processing (radar waveforms, pulse compression, ambiguity function, sidelobe reduction)</li> <li>• Doppler Processing (MTI, clutter suppression, range-Doppler ambiguities, spectral estimation)</li> <li>• Detection Theory (target models, Neyman-Pearson criterion, CFAR detector, CRBs)</li> <li>• Multi-Channel Processing (spatial filtering, interference suppression, adaptive beamforming)</li> <li>• Synthetic Aperture Radar (basics of coherent imaging, SAR data model, time-domain processing)</li> <li>• SAR Focusing Algorithms (range-Doppler, chirp scaling, motion compensation, autofocus)</li> <li>• SAR Image Analysis (image statistics, speckle filtering, segmentation, classification)</li> <li>• Radar Polarimetry (wave representations, scattering models, polarimetric decomposition)</li> <li>• Interferometry (interferometric processing chain, statistical performance models, applications)</li> </ul>	

		<ul style="list-style-type: none"> <li>• Tomography (principles of 3-D imaging, tomographic processing, remote sensing applications)</li> <li>• Space-Time Adaptive Processing (GMTI, optimum processor, pre- &amp; post-Doppler STAP)</li> <li>• Advanced Topics (bi- &amp; multistatic radar, MIMO radar, compressive sensing)</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz</p> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• understand the basic principles and applications of radar systems</li> <li>• understand the statistical properties of SAR images and their combinations</li> <li>• understand current developments associated with bi- and multistatic SAR, MIMO radar, etc.</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• implement signal processing algorithms for radar detection and parameter estimation</li> <li>• use performance metrics for the evaluation of radar systems and signal processing algorithms</li> <li>• focus coherent radar raw data into high-resolution SAR images</li> <li>• apply space-time adaptive processing techniques for ground moving target indication</li> </ul> <p>Analysieren</p> <ul style="list-style-type: none"> <li>• select and apply spectral processing techniques for clutter and interference suppression</li> <li>• simulate the performance of radar systems in complex environments</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>• combine multiple complex-valued SAR images into higher-level information products</li> </ul>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, aber grundlegende Kenntnisse erforderlich in Signal- und Systemtheorie, Wahrscheinlichkeitstheorie und linearer Algebra. Von Vorteil wären zudem Vorkenntnisse auf einem Teil der folgenden Gebiete: statistische Signalverarbeitung, Hochfrequenztechnik, Radar und/oder nachrichtentechnische Systeme.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• The handouts distributed at the beginning of each lecture cover the entire material and are fully sufficient for exam preparation.</li> <li>• The following literature can be consulted if detailed information is needed on individual aspects:</li> </ul> <p>- M. Richards, Fundamentals of Radar Signal Processing, McGraw-Hill, 2nd ed., 2014</p> <p>- I. Cumming, F. Wong, Digital Processing of Synthetic Aperture Radar Data, Artech House, 2004</p> <p>- J. Curlander, R. Donough, Synthetic Aperture Radar Systems &amp; Signal Processing, Wiley, 1991</p> <p>- F. Ulaby, D. Long, Microwave Radar and Radiometric Remote Sensing, Michigan Press, 2014</p> <p>- C. Oliver, S. Quegan, Understanding Synthetic Aperture Images, Scitech, 2004</p> <p>- H. Van Trees, Optimum Array Processing, Wiley Interscience, 2002</p> <p>- J. Guerci, Space-Time Adaptive Processing for Radar, Artech House, 2nd ed., 2015</p> <p>- R. Hanssen, Radar Interferometry, Kluwer Academic Publishers, 2001</p> <p>- J. Li, P. Stoica, MIMO Radar Signal Processing, Wiley, 2008</p>

1	<b>Module name</b> 250058	<b>Signalanalyse</b> Signal analysis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Heinrich Löllmann	
5	<b>Contents</b>	<p>Es werden im Rahmen dieser Vorlesung unterschiedliche Verfahren zur Analyse digitaler Signale, sowie deren Anwendungsmöglichkeiten behandelt. Die folgenden Konzepte werden dabei insbesondere behandelt:</p> <ul style="list-style-type: none"> <li>• Fourieranalyse von Signalen</li> <li>• Signalanalyse mittels Zeit-Frequenz-Transformationen</li> <li>• Parametrische und nichtparametrische Signalanalyse</li> <li>• Verfahren zur Frequenzschätzung</li> <li>• Räumliche Signalanalyse</li> <li>• Filterbänke und Wavelets.</li> </ul> <p>In this course, different approaches for the analysis of digital signals and their applications are treated, which comprises the following topics:</p> <ul style="list-style-type: none"> <li>• Fourier analysis of signals</li> <li>• Signal analysis by means of time-frequency transformations</li> <li>• Parametric and non-parametric signal analysis</li> <li>• Frequency estimation</li> <li>• Spatial signal analysis</li> <li>• Filter-banks and wavelets.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben, welche Methoden der Signalanalyse für unterschiedlichen Arten von Signalen angewendet werden</li> <li>• beschreiben grundlegende Methoden der spektralen Signalanalyse</li> <li>• erläutern wodurch die spektrale und zeitliche Auflösung bei der Spektralanalyse von Signalen begrenzt wird</li> <li>• beschreiben die Konzepte sowie die Vor- und Nachteile der parametrischen und nichtparametrischen Signalanalyse</li> <li>• erklären unterschiedliche Verfahren der Zeit-Frequenz-Analyse</li> <li>• stellen die Analyse von Signalen mittels Filterbänke und Wavelets dar</li> <li>• können Verfahren zur Frequenzschätzung erläutern</li> <li>• formulieren Verfahren zur Analyse räumlicher Signale.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• describe which methods for signal analysis can be applied for different types of signals</li> <li>• describe fundamental approaches for spectral signal analysis</li> <li>• explain the limiting factors for the time and frequency resolution for the spectral analysis of signals</li> <li>• describe concepts as well as the pros and cons of parametric and non-parametric signal analysis</li> </ul>	

		<ul style="list-style-type: none"> <li>• explain different approaches for time-frequency analysis</li> <li>• describe the analysis of signals by means of filter-banks and wavelets</li> <li>• explain methods for frequency estimation</li> <li>• formulate approaches for spatial signal analysis.</li> </ul>
7	<b>Prerequisites</b>	Fundierte Kenntnisse in digitaler Signalverarbeitung. Requirements Solid knowledge in digital signal processing
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich Mündliche Prüfung mit einer Dauer von 30 min.  Oral examination of 30 min duration.
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	P. Stoica und R. Moses: "Spectral Analysis of Signals", Pearson Prentice Hall, 2005

1	<b>Module name</b> 96880	<b>Speech Enhancement</b> Speech enhancement	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Emanuël Habets	
5	<b>Contents</b>	<p><b>Description</b> We live in a noisy world! In all applications related to speech, from hands-free communication to human-machine interfaces, a speech signal of interest captured by one or more microphones is contaminated by noise and reverberation. The quality and intelligibility of the signal of interest depend highly on the level of noise and reverberation. Therefore, it is highly desirable, and sometimes even indispensable, to "clean up" the captured signals before storage, transmission, or reproduction.</p> <p>This course discusses both model-driven and data-driven methods to estimate the signal of interest and aims to provide a strong foundation for researchers, engineers, and graduate students interested in signal and speech enhancement.</p> <p><b>Relation to other courses</b> This course is the most advanced course offered by the university on this topic and serves as an excellent basis from which to commence research in the area. Various aspects of the course bring students up to date with the very latest developments in the field, as seen in recent international conferences and journals. This course is well complimented by  Selected Topics in Perceptual Audio Coding  (Prof. Herre) and  Auditory Models  (Prof. Edler).</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Formulate the speech enhancement problem mathematically.</li> <li>• Derive optimal single- and multi-channel filters to reduce noise and reverberation.</li> <li>• Evaluate and compare the performance of single- and multi-channel filters for speech enhancement.</li> <li>• Understand how reference signals and other prior information can be used in a speech enhancement system.</li> <li>• Understand the limitations and challenges of existing speech enhancement systems.</li> <li>• Understand the importance of binaural cues and the influence of a speech enhancement system on the binaural cues in the context of hearing aids.</li> <li>• Design a microphone array and analyze its performance.</li> <li>• Design a speech enhancement system for a given acoustic scenario.</li> </ul>	

		<ul style="list-style-type: none"> <li>Evaluate subjectively and objectively the performance of a speech enhancement system in terms of speech quality and intelligibility.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	

1	<b>Module name</b> 788996	<b>Speech Enhancement</b> Speech enhancement (oral examination)	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Emanuël Habets	
5	<b>Contents</b>	<p><b>*Course Description*</b>  We live in a noisy world! In all applications related to speech, from hands-free communication to human-machine interfaces, a speech signal of interest captured by one or more microphones is contaminated by noise and reverberation. The quality and intelligibility of the signal of interest depend highly on the level of noise and reverberation. Therefore, it is highly desirable, and sometimes even indispensable, to "clean up" the captured signals before storage, transmission, or reproduction.</p> <p>This course discusses both model-driven and data-driven methods to estimate the signal of interest. It aims to provide a strong foundation for researchers, engineers, and graduate students interested in signal and speech enhancement.</p> <p><b>*Relation to other courses*</b>  This course is the most advanced course offered by the university on this topic, and serves as an excellent basis from which to commence research in the area. Various aspects of the course bring students up to date with the very latest developments in the field, as seen in recent international conferences and journals. This course is well complimented by  Selected Topics in Perceptual Audio Coding  (Prof. Herre) and  Auditory Models  (Prof. Edler).</p>	
6	<b>Learning objectives and skills</b>	<p>Students</p> <ul style="list-style-type: none"> <li>• Formulate the speech enhancement problem mathematically.</li> <li>• Derive optimal single- and multi-channel filters to reduce noise and reverberation.</li> <li>• Evaluate and compare the performance of single- and multi-channel filters for speech enhancement.</li> <li>• Understand how reference signals and other prior information can be used in a speech enhancement system.</li> <li>• Understand the limitations and challenges of existing speech enhancement systems.</li> <li>• Understand the importance of binaural cues and the influence of a speech enhancement system on the binaural cues in the context of hearing aids.</li> <li>• Design a microphone array and analyze its performance.</li> <li>• Design a speech enhancement system for a given acoustic scenario.</li> <li>• Evaluate both subjectively and objectively the performance of a speech enhancement system in terms of the speech quality and intelligibility.</li> </ul>	



7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	

1	<b>Module name</b> 498723	<b>Transformationen in der Signalverarbeitung</b> Transforms in signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Transformationen in der Signalverarbeitung (2.0 SWS)	2,5 ECTS
3	Lecturers	Jürgen Seiler	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>Das Modul "Transformationen in der Signalverarbeitung" behandelt mehrere verschiedene Transformationen, die im Rahmen der Signalverarbeitung Verwendung finden. Dabei werden zuerst die grundlegenden Konzepte von Transformationen diskutiert und die Vorteile die Transformationen mit sich bringen erläutert. Im Anschluss daran werden die grundlegenden Eigenschaften von Integraltransformationen betrachtet und die Laplace- und die Fourier-Transformation im Detail untersucht. Um auch zeitlich veränderliche Signale gut transformieren zu können werden danach die Kurzzeit-Fourier-Transformation und die Gabor-Transformation eingeführt. Im Anschluss daran erfolgt eine Betrachtung der Auswirkung der Abtastung auf transformierte Signale, bevor die z-Transformation als Transformation für diskrete Signale behandelt wird. Abschließend erfolgt die Betrachtung weiterer Transformationen für diskrete Signale wie der Diskreten Fourier-Transformation oder linearer Block-Transformationen. The module "Transforms in Signal Processing" covers several different transforms which are used in the field of signal processing. For this, first the basic concepts of transforms are discussed and the advantages which are offered by the different transforms are presented. Subsequent to this, fundamental properties of integral transforms are considered and the Laplace- and the Fourier-Transform are examined in detail. To be able to transform time-varying signals, the Short-Time Fourier-Transform and the Gabor-Transform are introduced, afterwards. Subsequent to this, the impact of sampling on transformed signals is analyzed before the z-Transform as a transform for discrete signals is covered. Finally, further transforms for discrete signals like the Discrete Fourier-Transform or Linear-Block Transforms are discussed.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden können nach Besuch der Vorlesung</p> <ul style="list-style-type: none"> <li>• Anwendungsmöglichkeiten von Transformationen bestimmen</li> <li>• Integraltransformationen gegenüberstellen und untersuchen</li> <li>• die Existenz von Transformationen hinterfragen</li> <li>• die Eindeutigkeit von Transformationen überprüfen</li> <li>• Sätze und Eigenschaften von Transformationen entwickeln</li> <li>• zu Transformationen zugehörige inverse Transformationen einschätzen</li> <li>• die Zusammenhänge zwischen verschiedenen Transformationen einschätzen</li> <li>• auf Zusammenhänge zwischen Ausgangssignalen und transformierten Signalen folgern</li> <li>• Symmetriebeziehungen von Transformationen ausarbeiten</li> </ul>

		<ul style="list-style-type: none"> <li>Zusammenhänge zwischen kontinuierlichen und diskreten Signalen ausarbeiten</li> </ul> <p>Educational Objectives and Competences: After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>determine applications of transforms</li> <li>contrast and examine integral transforms</li> <li>question the existence of transforms</li> <li>evaluate the uniqueness of transforms</li> <li>develop theorems and properties of transforms</li> <li>evaluate to transforms corresponding inverse transforms</li> <li>evaluate the relationships between different transforms</li> <li>asses the relationship between original signal and transformed signals</li> <li>devise the symmetry properties of transforms</li> <li>devise the relationship between continuous and discrete signals</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	K. Krüger, Transformationen - Grundlagen und Anwendungen in der Nachrichtentechnik, Vieweg Verlag, Braunschweig  B. Girod, R. Rabenstein, A. Stenger, Einführung in die Systemtheorie, B. G. Teubner Verlag, Stuttgart

1	<b>Module name</b> 96314	<b>Virtual Vision</b> Virtual vision	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Christian Herglotz	
5	<b>Contents</b>	<p>Menschliches Sehen Sichtfeld und Fovea Dynamic Range Stereoskopie Eigenschaften der Lichtfeldfunktion</p> <ul style="list-style-type: none"> <li>• Helligkeit</li> <li>• 3D und Tiefe</li> <li>• Farben</li> <li>• Räumliche und zeitliche Auflösung</li> </ul> <p>Energieeffizienz in der Videokommunikation. Content: Human Vision Field of view and fovea Dynamic Range Stereoscopy Properties of the light field function</p> <ul style="list-style-type: none"> <li>• Brightness</li> <li>• 3D and depth</li> <li>• Colors</li> <li>• Spatial and temporal resolution</li> </ul> <p>Energy efficiency in video communications</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• give an overview on basic properties of the human visual system</li> <li>• know and explain all hardware and software components necessary to perform video capturing, processing, and display.</li> <li>• describe differences and properties of video formats such as fisheye, 360°, or high dynamic range</li> <li>• distinguish video formats and discuss advantages and disadvantages</li> <li>• show real-time demonstrations of these video formats with common portable devices</li> <li>• assess the quality and the compression performance of video formats</li> <li>• come up with new strategies to improve processing algorithms like stitching or compression.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 30 h</p> <p>Independent study: 45 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	<p>Literaturhinweise werden in der Vorlesung gegeben.</p> <p>References for further reading will be given in the lecture.</p>

# Compulsory elective module

1	<b>Module name</b> 43821	<b>Computer Graphics</b> Computer graphics	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Marc Stamminger	
5	<b>Contents</b>	<p>Die Vorlesung gibt eine Einführung in die Computergraphik:</p> <ul style="list-style-type: none"> <li>• Graphik Pipeline</li> <li>• Clipping</li> <li>• 3D Transformationen</li> <li>• Hierarchische Display Strukturen</li> <li>• Perspektive und Projektionen</li> <li>• Sichtbarkeitsbetrachtungen</li> <li>• Rastergraphik und Scankonvertierung</li> <li>• Farbmodelle</li> <li>• Lokale und globale Beleuchtungsmodelle</li> <li>• Schattierungsverfahren</li> <li>• Ray Tracing und Radiosity</li> <li>• Schatten und Texturen</li> </ul> <p>Contents: This lecture covers the following aspects of Computer Graphics:</p> <ul style="list-style-type: none"> <li>• graphics pipeline</li> <li>• clipping</li> <li>• 3D transformations</li> <li>• hierarchical display structures</li> <li>• perspective transformations and projections</li> <li>• visibility determination</li> <li>• raster graphics and scan conversion</li> <li>• color models</li> <li>• local and global illumination models</li> <li>• shading models</li> <li>• ray tracing and radiosity</li> <li>• shadows and textures</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• geben die unterschiedlichen Schritte der Graphik Pipeline wieder</li> <li>• erklären die Funktionsweise der Clippingalgorithmen für Linien und Polygone</li> <li>• beschreiben, charakterisieren und berechnen affine und perspektivische Transformationen in 3D und veranschaulichen die allgemeine Form der Transformationsmatrix in homogener Koordinaten</li> <li>• skizzieren die Verfahren zur Tiefe- und Sichtbarkeitsberechnung</li> <li>• vergleichen die unterschiedlichen Farbmodelle der Computergraphik</li> </ul>	

		<ul style="list-style-type: none"> <li>• illustrieren und untersuchen die Datenstrukturen zur Beschreibung virtueller 3D Modelle und komplexer Szenen</li> <li>• erläutern die Funktionsweise der Rasterisierung und Scankonvertierung in der Graphikpipeline</li> <li>• lösen Aufgaben zu Beleuchtung und Texturierung von 3D virtuellen Modellen</li> <li>• klassifizieren Schattierungsverfahren</li> <li>• bestimmen den Unterschied zwischen lokaler und globaler Beleuchtung und formulieren Algorithmen für Ray Tracing und Radiosity</li> </ul> <p>*Educational objectives and skills:*</p> <p>Students should be able to</p> <ul style="list-style-type: none"> <li>• describe the processing steps in the graphics pipeline</li> <li>• explain clipping algorithms for lines and polygons</li> <li>• explain, characterize and compute affine and perspective transformations in 2D and 3D, and provide an intuitive description of the general form of corresponding transformation matrices in homogeneous coordinates</li> <li>• depict techniques to compute depth, occlusion and visibility</li> <li>• compare the different color models</li> <li>• describe data structures to represent 3D virtual models and complex scenes</li> <li>• explain the algorithms for rasterization and scan conversion</li> <li>• solve problems with shading and texturing of 3D virtual models</li> <li>• classify different shadowing techniques</li> <li>• explain the difference between local and global illumination techniques and formulate algorithms for ray tracing and radiosity</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Übungsleistung Klausur (60 Minuten)
11	<b>Grading procedure</b>	Übungsleistung (0%) Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• P. Shirley: Fundamentals of Computer Graphics. AK Peters Ltd., 2002</li> </ul>



- Hearn, M. P. Baker: Computer Graphics with OpenGLD. Pearson
- Foley, van Dam, van Dam, Feiner, Hughes: Computer Graphics - Principles and Practice
- Rauber: Algorithmen der Computergraphik
- Bungartz, Griebel, Zenger: Einführung in die Computergraphik
- Encarnaçã, Strasser, Klein: Computer Graphics

1	<b>Module name</b> 93130	<b>Konzeptionelle Modellierung</b> Conceptual modelling	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Introduction to Software Engineering Übung: Introduction to Software Engineering Exercises	- -
3	Lecturers	David Haller Prof. Dr.-Ing. Richard Lenz Prof. Dr.-Ing. Andreas Maier	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Grundlagen der Modellierung</li> <li>• Datenmodellierung am Beispiel Entity-Relationship-Modell</li> <li>• Modellierung objektorientierter Systeme am Beispiel UML</li> <li>• Relationale Datenmodellierung und Anfragemöglichkeiten</li> <li>• Grundlagen der Metamodellierung</li> <li>• XML</li> <li>• Multidimensionale Datenmodellierung</li> <li>• Domänenmodellierung und Ontologien</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren grundlegende Begriffe aus der Datenbankfachliteratur</li> <li>• erklären die Vorteile von Datenbanksystemen</li> <li>• erklären die verschiedenen Phasen des Datenbankentwurfs</li> <li>• benutzen das Entity-Relationship Modell und das erweiterte Entity-Relationship Modell zur semantischen Datenmodellierung</li> <li>• unterscheiden verschiedene Notationen für ER-Diagramme</li> <li>• erläutern die grundlegenden Konzepte des relationalen Datenmodells</li> <li>• bilden ein gegebenes EER-Diagramm auf ein relationales Datenbankschema ab</li> <li>• erklären die Normalformen 1NF, 2NF, 3NF, BCNF und 4NF</li> <li>• definieren die Operationen der Relationenalgebra</li> <li>• erstellen Datenbanktabellen mit Hilfe von SQL</li> <li>• lösen Aufgaben zur Datenselektion und Datenmanipulation mit Hilfe von SQL</li> <li>• erklären die grundlegenden Konzepte der XML</li> <li>• erstellen DTDs für XML-Dokumente</li> <li>• benutzen XPATH zur Formulierung von Anfragen an XML-Dokumente</li> <li>• definieren die grundlegenden Strukturelemente und Operatoren des multidimensionalen Datenmodells</li> <li>• erklären Star- und Snowflake-Schema</li> <li>• benutzen einfache UML Use-Case Diagramme</li> <li>• benutzen einfache UML-Aktivitätsdiagramme</li> <li>• erstellen UML-Sequenzdiagramme</li> <li>• erstellen einfache UML-Klassendiagramme</li> <li>• erklären den Begriff Meta-Modellierung</li> <li>• definieren den Begriff der Ontologie in der Informatik</li> </ul>

		<ul style="list-style-type: none"> <li>definieren die Begriffe RDF und OWL</li> </ul>
7	<b>Prerequisites</b>	Gewünscht "Algorithmen und Datenstrukturen" und "Grundlagen der Logik und Logikprogrammierung"
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Elmasri, Ramez, and Sham Navathe. Grundlagen von Datenbanksystemen. Pearson Deutschland GmbH, 2009. - ISBN-10: 9783868940121</li> <li>Alfons Kemper, Andre Eickler: Datenbanksysteme : Eine Einführung. 6., aktualis. u. erw. Aufl. Oldenbourg, März 2006. - ISBN-10: 3486576909</li> <li>Bernd Oestereich: Analyse und Design mit UML 2.1. 8. Aufl. Oldenbourg, Januar 2006. - ISBN-10: 3486579266</li> <li>Ian Sommerville: Software Engineering. 8., aktualis. Aufl. Pearson Studium, Mai 2007. - ISBN-10: 3827372577</li> <li>Horst A. Neumann: Objektorientierte Softwareentwicklung mit der Unified Modeling Language. (UML). Hanser Fachbuch, März 2002. - ISBN-10: 3446188797</li> <li>Rainer Eckstein, Silke Eckstein: XML und Datenmodellierung. Dpunkt Verlag, November 2003. - ISBN-10: 3898642224</li> </ul>

1	<b>Module name</b> 44150	<b>Diagnostic Medical Image Processing</b> Diagnostic medical image processing	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Medical Image Processing for Diagnostic Applications (VHB-Kurs) (4.0 SWS)	5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>English version: The contents of the module comprise basics about medical imaging modalities and acquisition hardware. Furthermore, details on acquisition-dependent preprocessing are covered for image intensifiers, flat-panel detectors, and MR. The fundamentals of 3D reconstruction from parallel-beam to cone-beam reconstruction are also covered. In the last chapter, rigid registration for image fusion is explained.</p> <p>Deutsche Version: Die Inhalte des Moduls umfassen Grundlagen der medizinischen Bildverarbeitung und Aufnahmeprinzipien. Darüber hinaus werden Details der Vorverarbeitung für Bildverstärker, Flachpaneldetektoren und MR erklärt. Die Grundlagen der Rekonstruktion von Parallelstrahl bis hin zur Kegelstrahl-Tomographie werden ebenfalls behandelt. Im letzten Kapitel wird starre Registrierung für Bildfusion erläutert.</p>	
6	<b>Learning objectives and skills</b>	<p>English Version: The participants</p> <ul style="list-style-type: none"> <li>• understand the challenges in interdisciplinary work between engineers and medical practitioners.</li> <li>• develop understanding of algorithms and math for diagnostic medical image processing.</li> <li>• learn that creative adaptation of known algorithms to new problems is key for their future career.</li> <li>• develop the ability to adapt algorithms to different problems.</li> <li>• are able to explain algorithms and concepts of the module to other engineers.</li> </ul> <p>Deutsche Version: Die Teilnehmenden</p> <ul style="list-style-type: none"> <li>• verstehen die Herausforderungen in der interdisziplinären Arbeit zwischen Ingenieuren und Ärzten.</li> <li>• entwickeln Verständnis für Algorithmen und Mathematik der diagnostischen medizinischen Bildverarbeitung.</li> <li>• erfahren, dass kreative Adaption von bekannten Algorithmen auf neue Probleme der Schlüssel für ihre berufliche Zukunft ist.</li> <li>• entwickeln die Fähigkeit Algorithmen auf verschiedene Probleme anzupassen.</li> <li>• sind in der Lage, Algorithmen und Konzepte des Moduls anderen Studierenden der Technischen Fakultät zu erklären.</li> </ul>	
7	<b>Prerequisites</b>	Ingenieurmathematik	

		Engineering Mathematics
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich/mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich/mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 150 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 47576	<b>Enterprise Application Development und Evolutionäre Informationssysteme</b> eBusiness technologies and evolutionary information systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Evolutionäre Informationssysteme (2.0 SWS) Vorlesung: Enterprise Application Development (ehemals eBusiness Technologies) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Richard Lenz Nadja Deuerlein Florian Irmert	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz	
5	<b>Contents</b>	<p><b>EAD</b></p> <ul style="list-style-type: none"> <li>• Überblick und Einblick in die wichtigsten Themen des Bereichs Business</li> <li>• User Interface, Business Logic und Database Layer</li> <li>• Agile Softwareentwicklung</li> <li>• Integration von Enterprise-Applikationen</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• Grundlagen rechnergestützter Informationssysteme und organisatorisches Lernen</li> <li>• Erfolgsfaktoren für Projekte</li> <li>• Software Wartung vs. Software Evolution</li> <li>• Architekturmodelle</li> <li>• Grundprinzipien evolutionärer Systeme</li> <li>• Datenqualität in Informationssystemen</li> </ul> <p><b>Contents:</b></p> <p><b>EAD:</b></p> <ul style="list-style-type: none"> <li>• Modern technologies to implement Web-Applications for eBusiness</li> <li>• User Interface, Business Logic and Database Layer</li> <li>• Agile Software Development</li> <li>• Integration of Enterprise-Applications</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• IT-Support for Organizational Learning</li> <li>• Success- and Failure Factors for large scale IT-Projects</li> <li>• Software Maintenance vs. Software Evolution</li> <li>• Architectural Styles and their Impact on Evolvability</li> <li>• Principles for Evolvable Systems</li> <li>• Data Quality in Information Systems</li> </ul>	
6	<b>Learning objectives and skills</b>	<b>EAD:</b> Die Studierenden	

- identifizieren die wichtigsten Themen des Bereichs eBusiness, von den Anwendungen bis zu den Implementierungen
- verstehen Zusammenhänge der B2B-Integration und der Realisierung von eBusiness-Anwendungen
- wiederholen Grundlagen des Webs
- vergleichen technische Eigenschaften von HTTP-, Web- und Application Servern
- vergleichen Markup Languages (HTML, XML)
- unterscheiden Ansätze zur Schema-Modellierung wie DTD und XML Schema und erkennen die unterschiedliche Leistungsfähigkeit
- verstehen Methoden zur evolutionsfähigen Gestaltung von Datenstrukturen in XML
- unterscheiden Vorgehen bei der Datenhaltung und verschiedene Ansätze für den Datenbankzugriff
- verstehen Objekt-relationale Mapping Frameworks am Beispiel von Hibernate und JPA
- verstehen Komponentenmodelle wie Enterprise JavaBeans (EJB) aus dem JEE Framework
- unterscheiden das EJB Komponentenmodell von den OSGi Bundles und den Spring Beans
- verstehen und unterscheiden grundlegende Web Service Techniken wie SOAP und WSDL
- unterscheiden Herangehensweisen zur dynamischen Generierung von Webseiten
- verstehen grundlegende Eigenschaften eines Java-basierten Front-End-Frameworks am Beispiel von JSF
- verstehen grundlegende Eigenschaften von Service-orientierten Architekturen (SOA)
- verstehen agile Vorgehensmodelle zur Software-Entwicklung am Beispiel von Scrum
- unterscheiden agile Verfahren wie Scrum von iterativ-inkrementellen Verfahren wie RUP
- verstehen die Wichtigkeit von Code-Beispielen um die praktische Anwendbarkeit des theoretischen Wissens zu veranschaulichen.
- können die Code-Beispiele eigenständig zur Ausführung bringen und die praktischen Erfahrungen interpretieren und bewerten
- gestalten eigene Lernprozesse selbständig.
- schätzen ihre eigenen Stärken und Schwächen im Hinblick auf die unterschiedlichen Architektur-Schichten ein (Benutzerinteraktion, Applikationslogik, Schnittstellenintegration, Datenbanksysteme)
- identifizieren eine eigene Vorstellung als zukünftige Software-Architekten und können die eigene Entwicklung planen
- reflektieren durch regelmäßige fachbezogene Fragen des Dozenten Ihre eigene Lösungskompetenz.

**EIS:**

		<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren die Begriffe "Informationssysteme", "evolutionäre Informationssysteme" und "organisatorisches Lernen"</li> <li>• grenzen die Begriffe "Wissen" und "Information" gegeneinander ab</li> <li>• charakterisieren die in der Vorlesung erläuterten Formen der organisatorischen Veränderung</li> <li>• erklären das SEKI Modell nach Nonaka und Takeuchi</li> <li>• nennen Beispiele für die in der Vorlesung behandelten Formen der Wissensrepräsentation in IT-Systemen</li> <li>• nennen typische Erfolgs- und Risikofaktoren für große IT-Projekte</li> <li>• erklären die Kraftfeldtheorie nach Kurt Lewin</li> <li>• unterscheiden Typen von Software gemäß der Klassifikation nach Lehman und Belady</li> <li>• unterscheiden die in der Vorlesung vorgestellten Arten der Software Wartung</li> <li>• benennen die Gesetzmäßigkeiten der Software-Evolution nach Lehman und Belady</li> <li>• bewerten die in der Vorlesung vorgestellten Vorgehensmodelle zur Softwareerstellung im Kontext der E-Typ-Software</li> <li>• nennen die in der Vorlesung vorgestellten Aspekte der Evolutionsfähigkeit von Software</li> <li>• erklären, wie die in der Vorlesung vorgestellten Methoden zur Trennung von Belangen beitragen</li> <li>• erklären das Konzept des "Verzögerten Entwurfs"</li> <li>• erklären die Vor- und Nachteile generischer Datenbankschemata am Beispiel von EAV und EAV/CR</li> <li>• charakterisieren die in der Vorlesung vorgestellten Architekturkonzepte</li> <li>• grenzen die in der Vorlesung vorgestellten Integrationsanforderungen gegeneinander ab</li> <li>• erklären wie Standards zur Systemintegration beitragen und wo die Grenzen der Standardisierung liegen</li> <li>• erklären das Prinzip eines Kommunikationsservers und der nachrichtenbasierten Integration</li> <li>• erklären den Begriff "Prozessintegration"</li> <li>• definieren den Begriff "Enterprise Application Integration" (EAI)</li> <li>• unterscheiden die in der Vorlesung vorgestellten Integrationsansätze</li> <li>• erklären die in der Vorlesung vorgestellten Dimensionen der Datenqualität</li> <li>• unterscheiden die grundlegenden Messmethoden für Datenqualität</li> <li>• erklären das Maßnahmenportfolio zur Verbesserung der Datenqualität nach Redman</li> <li>• benennen die in der Vorlesung vorgestellten Methoden zur Verbesserung der Datenqualität</li> </ul>
7	<b>Prerequisites</b>	Programmieren in Java, Datenbanken (SQL)



8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	siehe Lehrveranstaltungsbeschreibungen

1	<b>Module name</b> 502509	<b>Hardware-Software-Co-Design</b> Hardware-software-co-design	<b>5 ECTS</b>
2	Courses / lectures	Übung: UE-HSCD (2.0 SWS) Vorlesung: Hardware-Software-Co-Design (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Tobias Hahn Muhammad Sabih Dr.-Ing. Stefan Wildermann Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Zahlreiche Realisierungen eingebetteter Systeme (z.B. Mobiltelefone, Faxgeräte, Industriesteuerungen) zeichnen sich durch kooperierende Hardware- und Softwarekomponenten aus. Die Popularität solcher Realisierungsformen lässt sich begründen durch 1) die steigende Vielfalt und Komplexität heterogener Systeme, 2) die Notwendigkeit, Entwurfs- und Testkosten zu senken und 3) Fortschritte in Schlüsseltechnologien (Mikroelektronik, formale Entwurfsmethoden). Zum Beispiel bieten Halbleiterhersteller kostengünstige ASICs an, die einen Mikrocontroller und benutzerspezifische Peripherie und Datenpfade auf einem Chip integrieren.</p> <p>Die Synthese solcher Systeme wirft jedoch eine Reihe neuartiger Entwurfsprobleme auf, insbesondere 1) die Frage der Auswahl von Hardware- und Softwarekomponenten, 2) die Partitionierung einer Spezifikation in Hard- und Software, 3) die automatische Synthese von Interface- und Kommunikationsstrukturen und 4) die Verifikation und Cosimulation.</p> <p>1) Überblick und Vergleich von Architekturen und Komponenten in Hardware/Software-Systemen.  2) Aufbau eines Compilers und Codeoptimierungsverfahren für Hardware und Software  3) Hardware/Software-Partitionierung (Partitionierung komplexer Systeme, Schätzungsverfahren, Performanzanalyse, Codegenerierung)  4) Interfacesynthese (Kommunikationsarten, Synchronisation, Synthese)  5) Verifikation und Cosimulation  6) Tafelübungen</p> <p>Content: Numerous realisations of embedded systems (e.g. mobile phones, fax machines, industrial controls) are characterised by cooperating hardware and software components. The popularity of such realisations can be explained by 1) the increasing diversity and complexity of heterogeneous systems, 2) the need to reduce design and testing costs, and 3) advances in key technologies (microelectronics, formal design methods). For example, semiconductor manufacturers offer low-cost ASICs that integrate a microcontroller and user-specific peripherals and data paths on a single chip.</p> <p>However, the synthesis of such systems raises a number of novel design problems, in particular 1) the issue of hardware and software</p>	

		<p>component selection, 2) the partitioning of a specification into hardware and software, 3) the automatic synthesis of interface and communication structures, and 4) verification and cosimulation.</p> <ol style="list-style-type: none"> <li>1) Overview and comparison of architectures and components in hardware/software systems.</li> <li>2) Structure of a compiler and code optimisation procedures for hardware and software.</li> <li>3) Hardware/software partitioning (partitioning of complex systems, estimation procedures, performance analysis, code generation)</li> <li>4) Interface synthesis (communication types, synchronisation, synthesis)</li> <li>5) Verification and cosimulation</li> <li>6) Blackboard exercises</li> </ol>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden erhalten Einblick in ein aktuelles Forschungsgebiet.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen Grundlagen des modernen Systementwurfs.</li> <li>• Die Studierenden erklären Implementierungsalternativen für digitale Hardware/Software-Systeme.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden wenden grundlegende Algorithmen an, zur Analyse und Optimierung von Hardware/Software-Systemen.</li> </ul> <p>Competences: Professional competence - Knowledge</p> <ul style="list-style-type: none"> <li>• Students gain insight into a current field of research.</li> </ul> <p>Professional competence - Understanding</p> <ul style="list-style-type: none"> <li>• Students understand the basics of modern system design.</li> <li>• Students explain implementation alternatives for digital hardware/software systems.</li> </ul> <p>Professional competence - Application</p> <ul style="list-style-type: none"> <li>• Students apply basic algorithms to analyse and optimise hardware/software systems.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Hardware-Software-Co-Design (Vorlesung mit erweiterter Übung)“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>• Teich J., Haubelt C.: "Digitale Hardware/Software-Systeme: Synthese und Optimierung", Springer-Verlag, 2007, ISBN: 978-3-540-46822-6</li> <li>• Gajski, D. et al.: "Specification and Design of Embedded Systems", Prentice Hall, Englewood Cliffs, NJ, 1994, ISBN: 978-0131507319</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design</a></p>

1	<b>Module name</b> 292952	<b>Hardware-Software-Co-Design (Vorlesung mit erweiterter Übung)</b> Hardware-software-co-design (Lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: UE-HSCD (2.0 SWS) Vorlesung: Hardware-Software-Co-Design (2.0 SWS) Übung: Erweiterte Übungen zu Hardware-Software-Co-Design (2.0 SWS)	2,5 ECTS 2,5 ECTS 2,5 ECTS
3	Lecturers	Tobias Hahn Muhammad Sabih Dr.-Ing. Stefan Wildermann Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Zahlreiche Realisierungen eingebetteter Systeme (z.B. Mobiltelefone, Faxgeräte, Industriesteuerungen) zeichnen sich durch kooperierende Hardware- und Softwarekomponenten aus. Die Popularität solcher Realisierungsformen lässt sich begründen durch 1) die steigende Vielfalt und Komplexität heterogener Systeme, 2) die Notwendigkeit, Entwurfs- und Testkosten zu senken und 3) Fortschritte in Schlüsseltechnologien (Mikroelektronik, formale Entwurfsmethoden). Zum Beispiel bieten Halbleiterhersteller kostengünstige ASICs an, die einen Mikrocontroller und benutzerspezifische Peripherie und Datenpfade auf einem Chip integrieren.</p> <p>Die Synthese solcher Systeme wirft jedoch eine Reihe neuartiger Entwurfsprobleme auf, insbesondere 1) die Frage der Auswahl von Hardware- und Softwarekomponenten, 2) die Partitionierung einer Spezifikation in Hard- und Software, 3) die automatische Synthese von Interface- und Kommunikationsstrukturen und 4) die Verifikation und Cosimulation.</p> <ol style="list-style-type: none"> <li>1) Überblick und Vergleich von Architekturen und Komponenten in Hardware/Software-Systemen.</li> <li>2) Aufbau eines Compilers und Codeoptimierungsverfahren für Hardware und Software</li> <li>3) Hardware/Software-Partitionierung (Partitionierung komplexer Systeme, Schätzungsverfahren, Performanzanalyse, Codegenerierung)</li> <li>4) Interfacesynthese (Kommunikationsarten, Synchronisation, Synthese)</li> <li>5) Verifikation und Cosimulation</li> <li>6) Tafelübungen</li> <li>7) Demonstrationen mit rechnergestützten Entwurfswerkzeugen und praktische Übungen</li> </ol> <p>Content: Numerous realisations of embedded systems (e.g. mobile phones, fax machines, industrial controls) are characterised by cooperating hardware and software components. The popularity of such realisations can be explained by 1) the increasing diversity and</p>	

		<p>complexity of heterogeneous systems, 2) the need to reduce design and testing costs, and 3) advances in key technologies (microelectronics, formal design methods). For example, semiconductor manufacturers offer low-cost ASICs that integrate a microcontroller and user-specific peripherals and data paths on a single chip.</p> <p>However, the synthesis of such systems raises a number of novel design problems, in particular 1) the issue of hardware and software component selection, 2) the partitioning of a specification into hardware and software, 3) the automatic synthesis of interface and communication structures, and 4) verification and cosimulation.</p> <ol style="list-style-type: none"> <li>1) Overview and comparison of architectures and components in hardware/software systems.</li> <li>2) Structure of a compiler and code optimisation procedures for hardware and software.</li> <li>3) Hardware/software partitioning (partitioning of complex systems, estimation procedures, performance analysis, code generation)</li> <li>4) Interface synthesis (communication types, synchronisation, synthesis)</li> <li>5) Verification and cosimulation</li> <li>6) Blackboard exercises</li> <li>7) Demonstrations with computer-aided design tools and practical exercises</li> </ol>
6	<p><b>Learning objectives and skills</b></p>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden erhalten Einblick in ein aktuelles Forschungsgebiet.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen Grundlagen des modernen Systementwurfs.</li> <li>• Die Studierenden erklären Implementierungsalternativen für digitale Hardware/Software-Systeme.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden wenden grundlegende Algorithmen an, zur Analyse und Optimierung von Hardware/Software-Systemen.</li> <li>• Die Studierenden wenden das erlernte Wissen in den erweiterten Übungen vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls an.</li> </ul> <p>Sozialkompetenz</p> <ul style="list-style-type: none"> <li>• Die Studierenden benutzen aktuelle Entwurfswerkzeuge für die Spezifikation, Optimierung und Prototypisierung von Hardware/Software-Systemen bei der kooperativen Bearbeitung der erweiterten Übung in Gruppen.</li> </ul> <p>Competences: Professional competence - Knowledge</p> <ul style="list-style-type: none"> <li>• Students gain insight into a current field of research.</li> </ul> <p>Professional competence - Understanding</p> <ul style="list-style-type: none"> <li>• Students understand the basics of modern system design.</li> <li>• Students explain implementation alternatives for digital hardware/software systems.</li> </ul> <p>Professional competence - Application</p>

		<ul style="list-style-type: none"> <li>Students apply basic algorithms to analyse and optimise hardware/software systems.</li> <li>The students apply the knowledge they have acquired in the extended exercises on site at the computer workstations of the department.</li> </ul> <p>Social competence</p> <ul style="list-style-type: none"> <li>The students use current design tools for the specification, optimisation and prototyping of hardware/software systems in the cooperative processing of the extended exercise in groups.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Hardware-Software-Co-Design“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <p>Klausur (90 min) und erfolgreicher Bearbeitung aller Übungsaufgaben in den erweiterten Übungen (verpflichtend, vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls). Die Sprache der Klausur ist abhängig von der Wahl der Studierenden entweder Deutsch oder Englisch.</p>
11	<b>Grading procedure</b>	<p>Klausur (100%)</p> <p>Die Modulnote ergibt sich aus der Klausurnote.</p>
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 90 h</p> <p>Independent study: 135 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>Teich J., Haubelt C.: "Digitale Hardware/Software-Systeme: Synthese und Optimierung", Springer-Verlag, 2007, ISBN: 978-3-540-46822-6</li> <li>Gajski, D. et al.: "Specification and Design of Embedded Systems", Prentice Hall, Englewood Cliffs, NJ, 1994, ISBN: 978-0131507319</li> </ul> <p><b>Weitere Informationen:</b></p>

<https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design>



1	<b>Module name</b> 93020	<b>Implementierung von Datenbanksystemen</b> Implementation of database systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz	
5	<b>Contents</b>	<p>Die Vorlesung führt ein in den Aufbau und die Architektur von Datenbanksystemen, die Modularisierung und Schichtenbildung mit Abstraktionen verwenden. Schwerpunkt sind deshalb systemtechnische Aspekte von Datenbanksystemen. Die Übungen vertiefen verschiedene Aspekte an Beispielrechnungen und erweitern gelegentlich auch noch den Stoff um einige Facetten (z.B. Mehrattribut-Zugriffspfade). Ausgangspunkt einer Reihe von aufeinander aufbauenden Abstraktionen ist die Speicherung von Daten auf Hintergrundspeichern. Die erste Abstraktion ist die Datei. Dann werden Sätze eingeführt und auf verschiedene Weisen in Blöcken organisiert (sequenziell, mit Direktzugriff, indexsequentiell). Das schließt die Organisation eines Blockpuffers und Zugriffspfade (Indexstrukturen) unterschiedlichen Typs ein. Als zweite große Abstraktion werden Datenmodelle eingeführt und hier insbesondere das relationale. Das ist bereits aus dem Modul "Konzeptionelle Modellierung" bekannt, wird hier aber aus einer ganz anderen Perspektive heraus entwickelt.</p> <p>Der zweite Teil befasst sich mit der Realisierung der Leistungen eines Datenbanksystems unter Verwendung der vorher eingeführten Sätze und Zugriffspfade ("top-down"). Das umfasst die Anfrageverarbeitung und -optimierung, aber auch die Mechanismen zur Protokollierung von Aktionen und zur Wiederherstellung von Datenbankzuständen nach einem Fehler oder Ausfall. Ein laufend vervollständigtes Schichtenmodell fasst abschließend die Aufgaben in einer Architektur für Datenbank-Verwaltungssysteme zusammen. Ziel des Moduls ist es also, ein grundlegendes Verständnis für den Aufbau und die Funktionsweise eines Datenbanksystems zu vermitteln.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• kennen das Schichtenmodell eines Datenbankverwaltungssystems;</li> <li>• verstehen das Prinzip der Datenunabhängigkeit (Datenabstraktion);</li> <li>• beherrschen das Aufbauprinzip einer Software-Schicht;</li> <li>• unterscheiden die Begriffe "Datenbank", "Datenbanksystem" und "Datenbankverwaltungssystem";</li> <li>• unterscheiden die Begriffe "Datenmodell" und "Schema";</li> <li>• zeigen das Konzept der blockorientierten Datei mit ihren Zugriffsoperationen auf;</li> <li>• unterscheiden einen Satz von einem Block;</li> <li>• erklären das Konzept der sequentiellen Satzdatei;</li> <li>• schildern das Prinzip der Wechselpuffertechnik;</li> </ul>	

		<ul style="list-style-type: none"> <li>• charakterisieren den Schlüsselzugriff auf Sätze;</li> <li>• stellen Gestreute Speicherung (Hashing) auf der Basis von Blöcken (Buckets) dar;</li> <li>• formulieren die Funktionsweise des Virtuellen Hashings;</li> <li>• fassen die Funktionsweise eines B-Baums zusammen;</li> <li>• unterscheiden die Dienste eines B-Baums von denen des Hashings;</li> <li>• können für eine Folge von Schlüsselwerten einen B-Baum aufbauen;</li> <li>• unterscheiden einen B-Baum von einem B-Stern-Baum (B+-Baum);</li> <li>• veranschaulichen einen Bitmap-Index;</li> <li>• unterscheiden die Primär- und Sekundärorganisation von Sätzen;</li> <li>• zählen Ersetzungsstrategien der Pufferverwaltung auf und vergleichen sie;</li> <li>• benennen die Dienste einer Pufferverwaltung;</li> <li>• erklären die Konzepte "Seite" und "Segment" im Gegensatz zu "Block" und "Datei";</li> <li>• unterscheiden direkte und indirekte Seitenzuordnung;</li> <li>• interpretieren in Programmiersprachen eingebettete Anfragesprachen und Datenbank-Unterprogrammaufrufe;</li> <li>• charakterisieren Datenbank-Transaktionen;</li> <li>• kennen die Aufrufe zur Definition von Transaktionen;</li> <li>• erläutern die spaltenweise Abspeicherung von Relationen;</li> <li>• diskutieren die algebraische Optimierung von Anfragen;</li> <li>• stellen Planoperatoren eines Datenbanksystems dar;</li> <li>• unterscheiden Planoperatoren für den Verbund;</li> <li>• beschreiben Kostenformeln für die Abschätzung von Anfrageausführungen;</li> <li>• schildern die verschiedenen Anomalien im Mehrbenutzerbetrieb;</li> <li>• beschreiben die Serialisierbarkeit von Transaktionen;</li> <li>• erläutern das Konzept der Sperren in Datenbanksystemen;</li> <li>• unterscheiden physische und logische Konsistenz;</li> <li>• kennen die vier Recovery-Klassen;</li> <li>• erläutern die verschiedenen Arten von Sicherungspunkten.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	Klausur mit MultipleChoice (100%)

12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>KEMPER, Alfons ; EICKLER, André: Datenbanksysteme : Eine Einführung. 9., aktual. u. erweit. Aufl. München : Oldenbourg, 2013. ISBN 978-3-486-72139-3. Kapitel 7 bis 11</p> <p>KEMPER, Alfons ; WIMMER, Martin: Übungsbuch Datenbanksysteme. 2., aktual. u. erweit. Aufl. München : Oldenbourg, 2009. ISBN 978-3-486-59001-2. Kapitel 7 bis 11</p> <p>HEUER, Andreas ; SAAKE, Gunter: Datenbanken : Konzepte und Sprachen. 3., aktual. u. erw. Aufl. Bonn : mitp, 2007. - ISBN 3-8266-1664-2</p> <p>HÄRDER, Theo ; RAHM, Erhard: Datenbanksysteme : Konzepte und Techniken der Implementierung. Berlin : Springer, 1999 - ISBN 3-540-65040-7</p> <p>SAAKE, Gunter ; HEUER, Andreas: Datenbanken : Implementierungstechniken. 2., aktual. u. erw. Aufl. Bonn : mitp, 2005. ISBN 3-8266-1438-0</p>

1	<b>Module name</b> 44140	<b>Interventional Medical Image Processing</b> Interventional medical image processing	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Medical Image Processing for Interventional Applications (VHB-Kurs) (4.0 SWS)	5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>English Version:</p> <p>This module focuses on recent developments in image processing driven by medical applications. All algorithms are motivated by practical problems. The mathematical tools required to solve the considered image processing tasks will be introduced. The module starts with an overview on preprocessing algorithms such as scatter correction for x-ray images, edge detection, super-resolution and edge-preserving noise reduction. The second chapter describes automatic image analysis using feature descriptors, key point detection, and segmentation using bottom-up algorithms such as the random walker or top-down approaches such as active shape models. Furthermore, the module covers geometric calibration algorithms for single view calibration, epipolar geometry, and factorization. The last part of the module covers non-rigid registration based on variational methods and motion-compensated image reconstruction.</p> <p>Deutsche Version:</p> <p>Das Modul ist auf die jüngsten Entwicklungen in der Verarbeitung von medizinischen Bildern ausgerichtet. Alle Algorithmen werden durch praktische Probleme motiviert. Die mathematischen Werkzeuge, die für die Bildverarbeitungsaufgaben benötigt werden, werden eingeführt. Das Modul beginnt mit einem Überblick über Vorverarbeitungsalgorithmen, wie zum Beispiel Streustrahlkorrektur für Röntgenbilder, Kantenerkennung, Superresolution und kantenerhaltende Rauschunterdrückung. Das zweite Kapitel beschreibt die automatische Bildanalyse mit Merkmalsdeskriptoren, Punkterkennung und Segmentierung mit Bottom-up-Algorithmen wie dem Random-Walker oder Top-Down-Ansätzen wie aktiven Formmodellen. Darüber hinaus deckt die Vorlesung auch geometrische Kalibrierungsalgorithmen zur Einzelansicht-Kalibrierung, Epipolargeometrie und Faktorisierung ab. Der letzte Teil des Moduls deckt nicht-starre Registrierung auf der Grundlage von Variationsmethoden und bewegungskompensierter Bildrekonstruktion ab.</p>	
6	<b>Learning objectives and skills</b>	<p>English Version:</p> <p>The participants</p> <ul style="list-style-type: none"> <li>summarize the contents of the lecture.</li> </ul>	

		<ul style="list-style-type: none"> <li>• apply pre-processing algorithms such as scatter correction and edge-preserving filtering.</li> <li>• extract information from images automatically by image analysis methods such as key point detectors and segmentation algorithms.</li> <li>• calibrate projection geometries for single images and image sequences using the described methods.</li> <li>• develop non-rigid registration methods using variational calculus and different regularizers.</li> <li>• adopt algorithms to new domains by appropriate modifications.</li> </ul> <p>Deutsche Version: Die Teilnehmenden</p> <ul style="list-style-type: none"> <li>• fassen die Inhalte der Vorlesung zusammen.</li> <li>• wenden Vorverarbeitungsalgorithmen wie Streustrahlkorrektur und kantenerhaltende Filterung an.</li> <li>• extrahieren automatisch Informationen aus Bildern, indem sie Bildanalyseverfahren wie Punktdetektoren und Segmentierungsalgorithmen verwenden.</li> <li>• kalibrieren Projektionsgeometrien für Einzelbilder und Bildsequenzen mit den beschriebenen Methoden.</li> <li>• entwickeln nicht-starre Registrierungsmethoden mit Hilfe von Variationsrechnung und unterschiedlichen Regularisierern.</li> <li>• wenden Algorithmen auf neue Modalitäten durch entsprechende Änderungen im Algorithmus an.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich/mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich/mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 150 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 330467	<b>Multimedia Security</b> Multimedia security	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Christian Riess
5	<b>Contents</b>	<p>This lecture covers a variety of security-related topics around multimedia data. In particular, the lecture presents algorithms and key results from the past 15 years in multimedia security, including topics on image forensics, steganography, watermarking, and biometrics. Selected algorithms are implemented and tested by the participants. It is helpful to bring some knowledge in signal processing or pattern recognition. It is also helpful to be not afraid from equations. Tentative list of topics and algorithms:</p> <ul style="list-style-type: none"> <li>• Image forensics for manipulation detection in digital media. Statistical and physics-based features for manipulation detection. Detecting traces of manipulations versus validating image authenticity.</li> <li>• Blind source attribution: was an image or video captured with a particular camera?</li> <li>• Steganography for covert communication. Fundamental algorithms, when can their application be detected?</li> <li>• Watermarking for copyright protection in images/video. Fundamental algorithms, and their security.</li> <li>• Biometric features for person re-identification, and practical concerns on their implementation.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Die Studierenden fassen die wesentlichen Fragestellungen auf dem Gebiet der Multimediasicherheit zusammen (The participants summarize the relevant questions within the field of multimedia security). Die Studierenden nennen und erklären die wesentlichen Fachbegriffe aus den Teilgebieten der Multimediasicherheit (The participants name and explain relevant terms from the subfields of multimedia security). Evaluieren (Beurteilen) Die Studierenden bewerten die Eignung der vorgestellten bildforensischen Algorithmen für ein gegebenes Untersuchungsszenario (The participants evaluate the suitability of the presented image forensics algorithms for a given examination scenario). Erschaffen Die Studierenden implementieren kurze Beispielsprogramme für ausgewählte Algorithmen der Multimediasicherheit (The participants implement short example programs for selected algorithms of multimedia security). Lern- bzw. Methodenkompetenz</p>

		<p>Die Studierenden implementieren ausgewählte Methoden in der Programmiersprache C++ (The participants implement selected methods in the C++ programming language).</p> <p>Sozialkompetenz</p> <p>Die Studierenden implementieren und diskutieren Beispielmethode in Gruppenarbeit (The participants implement and discuss the example method in groups).</p> <p>Die Studierenden diskutieren die gesellschaftlichen Auswirkung von Multimediasicherheit am Beispiel aktueller Probleme (The participants discuss multimedia security's impact on society using current issues).</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>begleitend zu der Veranstaltung:</p> <ul style="list-style-type: none"> <li>• Husrev Sencar, Nasir Memon (Editors): "Digital Image Forensics. There is More to a Picture than Meets the Eye", Springer 2013.</li> <li>• Hany Farid: "Photo Forensics", MIT Press, 2016.</li> </ul>

1	<b>Module name</b> 44120	<b>Pattern Analysis</b> Pattern analysis	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Pattern Analysis (3.0 SWS) Übung: PA-Prog (1.0 SWS)	3,75 ECTS 1,25 ECTS
3	Lecturers	Christian Riess Dalia Rodriguez Salas	

4	<b>Module coordinator</b>	Christian Riess
5	<b>Contents</b>	<p>This module introduces the design of pattern analysis systems as well as the corresponding fundamental mathematical methods.</p> <p>The topics comprise:</p> <ul style="list-style-type: none"> <li>• clustering methods: soft and hard clustering</li> <li>• classification and regression trees and forests</li> <li>• parametric and non-parametric density estimation: maximum-likelihood (ML) estimation, maximum-a-posteriori (MAP) estimation, histograms, Parzen estimation, relationship between folded histograms and Parzen estimation, adaptive binning with regression trees</li> <li>• mean shift algorithm: local maximization using gradient ascent for non-parametric probability density functions, application of the mean shift algorithm for clustering, color quantization, object tracking</li> <li>• linear and non-linear manifold learning: curse of dimensionality, various dimensionality reduction methods: principal component analysis (PCA), multidimensional scaling (MDS), isomaps, Laplacian eigenmaps</li> <li>• Gaussian mixture models (GMM) and hidden Markov models (HMM): expectation maximization algorithm, parameter estimation, computation of the optimal sequence of states/ Viterbi algorithm, forward-backward algorithm, scaling</li> <li>• Markov random fields (MRF): definition, probabilities on undirected graphs, clique potentials, Hammersley-Clifford theorem, inference via Gibbs sampling and graph cuts</li> </ul> <p>Das Modul führt in das Design von Musteranalysesystemen sowie die zugrundeliegenden mathematischen Methoden ein.</p> <p>Die Vorlesung umfasst im Einzelnen:</p> <ul style="list-style-type: none"> <li>• Clustering-Methoden: Soft- und Hard-Clustering</li> <li>• Klassifikations- und Regressionsbäume/-wälder</li> <li>• parametrische und nicht-parametrische Dichteschätzung: Verfahren sind ML- und MAP-Schätzung, Histogramme, Parzenschätzung, Zusammenhang gefaltete Histogramme und Parzenschätzung, adaptives Binning mit Regressionsbäumen.</li> <li>• 'Mean Shift'-Algorithmus: lokale Maximierung durch Gradientenaufstieg bei nicht-parametrischen Dichtefunktionen, Anwendungen des 'Mean Shift'-Algorithmus zum Clustering, Farbquantisierung und Objektverfolgung</li> <li>• Linear and Non-Linear Manifold Learning: Curse of Dimensionality, Verschiedene Methode zur</li> </ul>



		<p>Dimensionsreduktion: Principal Component Analysis (PCA), Multidimensional Scaling (MDS), Isomap, Laplacian Eigenmaps</p> <ul style="list-style-type: none"> <li>• Gaußsche Mischverteilungsmodelle (GMM) und Hidden-Markov-Modelle (HMM): 'Expectation Maximization'-Algorithmus, Parameterschätzung, Bestimmung der optimalen Zustandsfolge/Viterbi-Algorithmus, Vorwärts-Rückwärts-Algorithmus, Skalierung</li> <li>• Markov-Zufallsfelder: Definition, Wahrscheinlichkeiten auf ungerichteten Graphen, Cliques-Potenziale, Hammersley-Clifford-Theorem, Inferenz mit Gibbs-Sampling und Graph Cuts</li> </ul>
6	<p><b>Learning objectives and skills</b></p>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the discussed methods for classification, prediction, and analysis of patterns,</li> <li>• compare and analyze methods for manifold learning and select a suited method for a given set of features and a given problem,</li> <li>• compare and analyze methods for probability density estimation and select a suited method for a given set of features and a given problem,</li> <li>• apply non-parametric probability density estimation to pattern analysis problems,</li> <li>• apply dimensionality reduction techniques to high-dimensional feature spaces,</li> <li>• explain statistic modeling of feature sets and sequences of features,</li> <li>• explain statistic modeling of statistical dependencies,</li> <li>• implement presented methods in Python,</li> <li>• supplement autonomously the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>• discuss the social impact of applications of pattern analysis solutions.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erläutern die behandelten Methoden zur Klassifikation, Vorhersage und Analyse von Mustern,</li> <li>• vergleichen und analysieren Methoden des Manifold Learning und wählen für eine vorgegebene Fragestellung eine geeignete Methode aus,</li> <li>• vergleichen und analysieren Methoden zur Dichteschätzung und wählen für eine vorgegebene Fragestellung eine geeignete Methode aus,</li> <li>• wenden nicht-parametrische Dichteschätzung auf Probleme der Musteranalyse an,</li> <li>• wenden Dimensionsreduktion bei hochdimensionalen Merkmalsräumen an,</li> <li>• erläutern statistische Modellierung von Merkmalsmengen und Merkmalsfolgen,</li> <li>• erklären statistische Modellierung abhängiger Größen,</li> </ul>

		<ul style="list-style-type: none"> <li>• implementieren vorgestellte Verfahren in Python.</li> <li>• ergänzen eigenständig mathematische Grundlagen der präsentierten Methoden durch selbstbestimmtes Studium der Literatur</li> <li>• diskutieren die gesellschaftlichen Auswirkungen von Anwendungen der Musteranalyse</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel (60 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Begleitende Literatur / Accompanying literature:</p> <ul style="list-style-type: none"> <li>• C. Bishop: Pattern Recognition and Machine Learning, Springer Verlag, Heidelberg, 2006</li> <li>• T. Hastie, R. Tibshirani und J. Friedman: The Elements of Statistical Learning, 2nd Edition, Springer Verlag, 2009</li> <li>• A. Criminisi and J. Shotton: Decision Forests for Computer Vision and Medical Image Analysis, Springer, 2013</li> </ul>

1	<b>Module name</b> 472330	<b>Dienstgüte von Kommunikationssystemen</b> Quality of service in communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Quality of Service in Communications (2.0 SWS) Übung: Quality of Service in Communications (Ex-QoSic) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Kai-Steffen Hielscher Prof. Dr. Reinhard German Anna Arestova	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Zunächst wird der Begriff der Dienstgüte (Quality-of-Service, QoS) eingegrenzt und es werden die wichtigsten Ansätze zur Erzielung von Dienstgüte besprochen und in ausgewählten Netztechnologien untersucht. Dann werden unterschiedliche Methoden vorgestellt, mit denen Systeme bezüglich ihrer Dienstgüte bewertet und ausgelegt werden können:</p> <ul style="list-style-type: none"> <li>• Netzplanung und optimierung,</li> <li>• stochastische Analyse (Markow-Ketten, Warteschlangen),</li> <li>• Netzwerksimulation,</li> <li>• deterministische Analyse mit Network Calculus zur Ermittlung von Dienstgütegarantien</li> <li>• Messung (HW-, SW-, Hybrid-Monitoring, Benchmarks).</li> </ul> <p>Alle Methoden werden an Beispielen demonstriert.</p> <p>*Contents:*</p> <p>We introduce the term quality-of-service (QoS), discuss important approaches to achieve certain degrees of QoS, and show how the implementation in computer networks. Then a number of methodologies to assess and design systems with respect to their QoS:</p> <ul style="list-style-type: none"> <li>• network planning and optimization,</li> <li>• network simulation,</li> <li>• stochastic analysis (Markov chains, non-Markovian models, queuing systems),</li> <li>• deterministic analysis with network calculus to determine QoS guarantees</li> <li>• measurements (hardware, software, and hybrid monitoring, benchmarks).</li> </ul> <p>All methods are illustrated by examples.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erwerben</p> <ul style="list-style-type: none"> <li>• Kenntnisse in Methoden zur Modellierung und Bewertung von quantitativen, nicht-funktionalen Eigenschaften von vernetzten Systemen</li> <li>• Kenntnisse in Mechanismen von vernetzten Systemen zur Erzielung von Dienstgüte</li> </ul> <p>*Learning targets and competences:*</p> <p>The students get</p>	

		<ul style="list-style-type: none"> <li>• experience in methods to model and evaluate quantitative, non-functional properties of computer networks and related systems</li> <li>• knowledge of mechanisms of computer networks to achieve quality-of-service</li> </ul>
7	<b>Prerequisites</b>	Rechnerkommunikation, Kommunikationssysteme, grundlegende Programmierkenntnisse (optimal in R und C++)
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio (90 Minuten)
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Kurose, Ross. Computer Networking: A Top-Down Approach Featuring the Internet. 6th Ed., Addison Wesley, 2013</li> <li>• W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</li> <li>• W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</li> </ul>

1	<b>Module name</b> 707303	<b>Echtzeitsysteme (Vorlesung mit Übungen)</b> Real-time systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster Tim Rheinfels	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>

- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 Microcontroller an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorranggesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.
- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).

- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleiche Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).
- beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.
- übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).

		<ul style="list-style-type: none"> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)



12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. Softwaresysteme 1. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 939179	<b>Echtzeitsysteme 2 - Verlässliche Echtzeitsysteme</b> Real-time systems 2 - dependable real-time systems	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> <li>• wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.</li> </ul>

- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfsalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des FramaC Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).
- erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.

		<ul style="list-style-type: none"> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 179490	<b>Echtzeitsysteme mit erweiterten Übungen</b> Real-time systems with extended exercises	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>

- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorrangesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben und konzipieren werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- Entwickeln und annotieren Flußrestriktionen für die statische WCET-Analyse.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.

- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).
- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleich Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- entwickeln ein softwarebasiertes Oszilloskop und erstellen dessen zeitliche Analyse und Ablaufplanung.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).

		<ul style="list-style-type: none"> <li>• beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.</li> <li>• übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).</li> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• gestalten einen Signal-Trigger für das entwickelte softwarebasierten Oszilloskops.</li> <li>• konzipieren explizite Synchronisation mittels Nachrichten in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• analysieren Blockade für die Zugriffskontrolle in eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich.</p> <p>Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.</p>



8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. System-programmierung. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 43722	<b>Scientific Visualization</b> Scientific visualization	<b>5 ECTS</b>
2	Courses / lectures	Übung: Tutorials to Scientific Visualization (2.0 SWS) Vorlesung: Scientific Visualization (2.0 SWS)	0 ECTS 5 ECTS
3	Lecturers	Xingze Tian Prof. Dr.-Ing. Tobias Günther	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Tobias Günther	
5	<b>Contents</b>	<p>The amount of data, generated in the pursuit of scientific discovery, keeps rapidly increasing across all major scientific disciplines. How can we make sense of large, time-dependent, high-dimensional and multi-variate data? This lecture provides an introduction into scientific visualization. Throughout the course, we cover the fundamental perception basics needed to convey information accurately. After categorizing different data types based on their dimensionality, we dive deeper into specific techniques for scalar, vector and tensor valued data.</p> <p>The lecture covers the following topics:</p> <ul style="list-style-type: none"> <li>• visualization design basics (data abstraction, visual encoding of information),</li> <li>• a review of scalar and vector calculus (differential properties, extremal and critical points),</li> <li>• data structures and data acquisition techniques (grids, interpolation, and differentiation),</li> <li>• indirect volume visualization (marching cubes and contour trees),</li> <li>• direct volume visualization (ray marching and Monte Carlo rendering),</li> <li>• elementary and line-based flow visualization (numerical integration, seeding, rendering),</li> <li>• surface-based flow visualization (integration, selection, rendering),</li> <li>• topology-based flow visualization (topological skeleton, bifurcations, feature flow fields),</li> <li>• feature-based flow visualization (vortices, material boundaries, Lagrangian coherent structures),</li> <li>• advanced methods (tensor visualization, uncertainty, ensembles)</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students are able to:</p> <ul style="list-style-type: none"> <li>• use perception basics to select appropriate visualization methods</li> <li>• classify data and select appropriate visualization techniques</li> <li>• calculate differential properties of scalar and vector fields</li> <li>• identify features in scalar and vector-valued data</li> <li>• implement numerical extraction algorithms</li> <li>• learn the advantages and disadvantages of common visualization techniques</li> </ul>	

7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Variabel</p> <p>Electronic exam in presence with multiple choice questions (90 minutes)</p>
11	<b>Grading procedure</b>	<p>Variabel (100%)</p> <p>The final grade of the module is determined by the exam.</p> <p>Exercise bonus:</p> <ul style="list-style-type: none"> <li>Obtaining more than 80% of the points across all theoretical exercises awards an exam bonus of a third grade.</li> </ul>
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

# Elective modules from EEI and Computer Science

1	<b>Module name</b> 151664	<b>Advanced Communication Networks</b> Advanced communication networks	<b>5 ECTS</b>
2	Courses / lectures	Übung: Advanced Communication Networks - Tutorial (0.5 SWS) Vorlesung: Advanced Communication Networks (3.5 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr. Laura Cottatellucci Christian Forsch	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci
5	<b>Contents</b>	<p>Telecommunications have become ubiquitous in daily life and wireless networks play a fundamental role thanks to their capability to support mobility. In a wireless communication, the concept of link does not exist. Users radiate energy and communicate through the superposition of each others transmissions which creates interference. Compared to wireline networks this scenario is extremely challenging but also offers unpredictable opportunities in the development of new technologies (massive MIMO, cognitive radio, etc.) and exploitation of new features, e.g., opportunistic communications and multiuser diversity. The exponentially increasing request of higher and higher throughput is satisfied densifying users and access points per unit area and allowing more and more interference while adopting advanced techniques and innovative resource allocation to mitigate the detrimental effects of interference.</p> <p>Objective of this course is to introduce the student to advanced techniques for coordinated medium access control and radio resource management in cellular systems. Power allocation, rate adaptation and scheduling will be discussed both in centralized and distributed settings. Some mathematical methods play a fundamental role in resource allocation, namely, classical Perron-Frobenius theory for nonnegative matrices, convex and nonconvex constrained optimization, distributed optimization and game theory. The course introduces the student to such methods and exemplifies their application to various resource allocation problems. Additionally, the course addresses relevant aspects of resource allocation in wireless networks such as fairness and cross-layer design.</p> <p><b>*Technical Content*</b></p> <ul style="list-style-type: none"> <li>• Properties and challenges of the wireless medium.</li> <li>• Basic concepts of communication networks: the layered architecture.</li> <li>• Evolution of wireless cellular network architectures: From Global System for Mobile to Advanced-Long Term Evolution.</li> <li>• Multiple Access Schemes: CSMA variants, TDMA, FDMA, CDMA, OFDMA, SC-FDMA, SDMA.</li> <li>• Uplink-downlink duality.</li> <li>• Opportunistic scheduling and multiuser diversity.</li> </ul>

		<ul style="list-style-type: none"> <li>• Advanced concepts: small cells and heterogeneous networks, relaying and cooperation, network coding, cognitive radio networks.</li> <li>• Basics of resource allocation: power allocation, rate adaptation, and scheduling.</li> <li>• Classical resource allocation techniques: Centralized and distributed power control based on the Perron-Frobenius theorem.</li> <li>• Fundamentals of convex constrained optimization and application to resource allocation.</li> <li>• Resource allocation and fairness.</li> <li>• Fundamentals of nonconvex optimization and relaxation techniques.</li> <li>• Applications of nonconvex optimization to resource allocation.</li> <li>• Fundamentals of distributed optimization and applications to resource allocation.</li> <li>• Fundamental concepts of game theory.</li> <li>• Resource contention via game theoretical methods.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>The student</p> <ul style="list-style-type: none"> <li>• Describes and/or recognizes wireless channel models.</li> <li>• Criticizes the limits of a layered architecture in wireless systems.</li> <li>• Defends the use of cross-layer design in wireless network.</li> <li>• Appraises and compares the distribution of functionalities in network entities for different architectures.</li> <li>• Argue on the pros and contras of different multiple access schemes according to various criteria (e.g. spectral efficiency, power efficiency, robustness to interference).</li> <li>• Compares and contrasts micro-diversity and various macro-diversity schemes.</li> <li>• Computes the total rate of SDMA with various receivers.</li> <li>• Relates the multiple access in uplink to broadcasting in downlink and justifies the concept of uplink-downlink duality.</li> <li>• Uses uplink-downlink duality to design a precoder and allocate power.</li> <li>• Contrasts multiple access in uplink and broadcasting in downlink in terms of channel state acquisition both for TDD and FDD transmission.</li> <li>• Uses multiuser diversity for opportunistic scheduling.</li> <li>• Compares multiuser diversity for users having identical and different channel statistics.</li> <li>• Contrasts opportunistic scheduling in terms of channel state acquisition and feedback both for uplink and downlink and for both FDD and TDD transmission schemes.</li> <li>• Appraises the impact of multiple antennas on opportunistic scheduling.</li> <li>• Analyses different settings with interference in small cells and designs countermeasures.</li> <li>• Categorizes relaying schemes in LTE.</li> </ul>

		<ul style="list-style-type: none"> <li>Analyses performance of relaying schemes.</li> <li>Argues on possible improvements of relaying schemes via network coding and physical layer network coding.</li> <li>Uses the Perron-Frobenius theorem to allocate power in a centralized manner.</li> <li>Judges the feasibility of a power control problems and formulates alternative approaches in case of unfeasibility.</li> <li>Uses the Perron-Frobenius theorem to design a distributed power control scheme.</li> <li>Judges the convergences of distributed power control based on the Perron-Frobenius theorem and appraises the robustness of asynchronous power control.</li> <li>Applies techniques of convex optimization to discriminate convex problems and determine necessary and/or sufficient conditions for global optimality.</li> <li>Judges the applicability of KKT conditions and duality.</li> <li>Uses KKT conditions to solve convex optimization problems.</li> <li>Uses duality to solve convex optimization problems.</li> <li>Applies convex optimization to resource allocation in wireless communications.</li> <li>Compares different definitions of fairness and applies them to rate allocation.</li> <li>Appraises the effect of channel knowledge at the transmitter on different fairness criteria.</li> <li>Applies KKT conditions for opportunistic user scheduling.</li> <li>Describes a proportional fair algorithm for opportunistic scheduling.</li> <li>Applies relaxation to nonconvex quadratic constrained quadratic programming.</li> <li>Formulates resource allocation problems as constrained optimization programming.</li> <li>Contrasts various distributed optimization methods.</li> <li>Applies the concept of best response to determine Nash equilibria.</li> <li>Argues about existence and uniqueness of Nash equilibria.</li> <li>Assesses if a given game is a potential game and solves it.</li> <li>Defends the concept of Pareto optimality in resource allocation.</li> <li>Contrasts the concepts of pure and mixed strategies in game theory.</li> <li>Uses coupled constrained concave game to allocate powers in heterogeneous networks.</li> </ul>
7	<b>Prerequisites</b>	<p><b>Information Theory and Coding</b></p> <p>It is advisable that the student is familiar with basic concepts of Mobile Communications</p>
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 393750	<b>Fortgeschrittene forensische Informatik</b> Advanced forensic computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Felix Freiling	
5	<b>Contents</b>	Die Vorlesung "Fortgeschrittene Forensische Informatik" ist eine forschungsorientierte Weiterführung der Vorlesung "Forensische Informatik". Behandelt werden forschungsnahen Themen aus dem Bereich der forensischen Informatik, beispielsweise Browser- und Anwendungsforensik, Netzwerkforensik, Hauptspeicheranalyse, Analyse von Mobiltelefonen, theoretische Modelle. Der Stoff der Vorlesung wird beispielhaft durch praktische Aufgaben in der gleichlautenden Übung vertieft.	
6	<b>Learning objectives and skills</b>	Die Studierenden erhalten Einblicke in aktuelle Forschung im Bereich der forensischen Informatik. Sie können die wesentlichen Fragestellungen, Probleme und Lösungsmöglichkeiten wiedergeben und in den Kontext digitaler Ermittlungen einordnen. Sie können Forschungsergebnisse qualitativ bewerten und vergleichen. Sie lernen, die Forschungsergebnisse auf konkrete Problemstellungen im Bereich der IT-Forensik anzuwenden und die entstehenden Ergebnisse vor Fachexperten zu vertreten.	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 869547	<b>Advanced Networking LEx</b> Advanced networking LEx	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Kai-Steffen Hielscher	
5	<b>Contents</b>	<p>Für die durch Big Data, Cloud Computing, Internet-of-Things (IoT) und mobile Endgeräte hervorgerufenen Herausforderungen sind neue Architekturen für Rechnernetze entstanden: Software-Defined-Networking (SDN) entkoppelt die Data Plane (Weiterleitung von Paketen, auf handelsüblicher Hardware) und die Control Plane (Steuerung, auf leistungsfähigen Plattformen) und bietet offene Programmierschnittstellen; Network Functions Virtualization (NFV) erweitert Konzepte zur Server- und Netzwerkvirtualisierung, so dass bisher auf proprietärer Hardware ausgeführte Netzwerkfunktionen (wie z.B. Routing) ebenfalls virtualisiert und auf handelsüblicher Hardware ausgeführt werden können. Die Vorlesung stellt hinter diesen Technologien stehende Konzepte und Standards vor und zeigt, wie sie für Rechenzentren, für Cloud- und Fog-Computing und für IoT-Anwendungen eingesetzt werden können.</p> <p>Content: New architectures for computer networks have emerged to meet the challenges posed by Big Data, Cloud Computing, Internet-of-Things (IoT) and mobile devices: Software-Defined-Networking (SDN) decouples the data plane (forwarding of packets, on commercially available hardware) and the control plane (control, on powerful platforms) and offers open programming interfaces; Network Functions Virtualization (NFV) extends concepts for server and network virtualisation, so that network functions (such as routing) previously executed on proprietary hardware can also be virtualised and executed on commercially available hardware. The lecture introduces concepts and standards behind these technologies and shows how they can be used for data centres, for cloud and fog computing and for IoT applications.</p>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Die Studierenden erlangen Verständnis der grundlegenden Konzepte von</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Network Function Virtualization</li> <li>• Internet of Things</li> <li>• Cloud Computing.</li> </ul> <p>Anwenden Die Studierenden wenden die Erkenntnisse in Übungsaufgaben an. Erschaffen</p>	

		<p>Die Studierenden erstellen eigene Laborkonfigurationen zu</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Internet of Things.</li> </ul> <p>Competences:</p> <p>Professional competence</p> <p>Understanding</p> <p>Students will gain an understanding of the basic concepts of</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Network Function Virtualization</li> <li>• Internet of Things</li> <li>• Cloud Computing.</li> </ul> <p>Apply</p> <p>Students apply the knowledge gained in exercises.</p> <p>Create</p> <p>The students create their own laboratory configurations on</p> <ul style="list-style-type: none"> <li>• Software Defined Networking</li> <li>• Internet of Things.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Portfolio</p> <p>Prüfungsleistung, mehrteilige Prüfung, Dauer (in Minuten): 30, benotet Anteil an der Berechnung der Modulnote: 100.0 % weitere Erläuterungen:</p> <p>Die Modulprüfung besteht aus:</p> <ul style="list-style-type: none"> <li>• Bearbeitung (zwei)wöchentlicher Aufgabenblätter in Gruppenarbeit. Für diese unbenotete Studienleistung sind alle Aufgabenblätter korrekt zu lösen und abzugeben.</li> <li>• mündliche Prüfung (Dauer: 30 Minuten)</li> <li>• Die Studierenden dürfen individuell frei wählen, ob sie die Prüfung in deutscher oder englischer Sprache absolvieren möchten.</li> </ul>
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english



1	<b>Module name</b> 96875	<b>Ausgewählte Kapitel der Audiodatenreduktion</b> Advanced topics in perceptual audio coding	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Jürgen Herre	
5	<b>Contents</b>	<p>Perceptual audio coding is ubiquitous in modern life (mp3 players, mobile phones, DVD players, computers, ...) Based on related classes (esp. Speech and Audio Processing"), this lecture aims at deepening the understanding of modern algorithms for perceptual source coding of audio. It includes an overview of the most relevant standardized coders, starting with MPEG-1 (incl. mp3) via MPEG-4 all the way to the most recent MPEG Audio standard. The significant algorithms are discussed and new approaches are described.</p> <p>The selected topics include:</p> <p>Efficient coding of several audio channels / parametric multi-channel coding</p> <p>Typical coding artifacts; subjective and objective quality assessment</p> <p>Scalable audio coding</p> <p>Bandwidth extension</p> <p>Semi-parametric audio coding</p> <p>Low-delay audio coding</p> <p>The lecture includes a number of demonstrations and audio examples to illustrate the discussed algorithms.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Wissen - Die Studenten kennen die Hauptkomponenten eines gehörangepassten Audiocodecs, sowie die wichtigsten Algorithmen, Codierstrategien und Bewertungsmethoden. Weiterhin kennen sie die Terminologie und gängige Abkürzungen aus diesem Kontext.</li> <li>• Verstehen - Die Studenten verstehen, wie Designentscheidungen in Audiocodecs die letztendlich erreichte Audioqualität beeinflussen, verstehen die gebräuchlichsten Tools aus dem Bereich der gehörangepasste Audiocodierung und wie verschiedene Anwendungsszenarien das Coderdesign bestimmen.</li> <li>• Anwenden - Die Studenten können übliche mathematische Analysemethoden verwenden, um einfache Coder-Componenten zu beschreiben und gegebenenfalls zu modifizieren.</li> <li>• Analysieren - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge dazu analysieren um die zugrundeliegenden Konzepte und Anforderungen zu erfassen.</li> <li>• Evaluieren (Beurteilen) - Die Studenten können Audiocodierungs-Standards und wahrnehmungsbasierte Messwerkzeuge evaluieren um zu beurteilen, welcher</li> </ul>	

		<p>Standard bzw. welches Messwerkzeug das passendste ist für einen bestimmten Anwendungsfall.</p> <ul style="list-style-type: none"> <li>• Synthese - Die Studenten können eine Liste von Anforderungen und Bewertungskriterien für Audiocodecs zusammenstellen für gewünschte Anwendungsfälle.</li> <li>• Lern- bzw. Methodenkompetenz - Die Studenten hinterfragen bestehende Ansätze hinsichtlich ihrer Anwendbarkeit in der Praxis.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 93172	<b>AI-enabled Wireless Networks</b> AI-enabled wireless networks	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Mehdi Harounabadi	
5	<b>Contents</b>	<p>This course introduces machine learning algorithms such as supervised, unsupervised, reinforcement, deep, and federated learning and their application in the next generation wireless and mobile networks. Different ML use cases are explained which solve problems in different layers of the protocol stack from the physical layer to the application layer. The course includes the following topics:</p> <ol style="list-style-type: none"> <li>1.Introduction to machine learning algorithms</li> <li>2.Python programming language and its ML tools</li> <li>3.AI-enabled wireless and mobile networks <ol style="list-style-type: none"> <li>3.1Cellular networks and ML use cases <ol style="list-style-type: none"> <li>3.1.1History of 2G to 4G, 5G and 6G vision</li> <li>3.1.2ML use cases in physical, MAC and higher layers</li> </ol> </li> <li>3.25G-V2X (cellular-V2X) and ML use cases <ol style="list-style-type: none"> <li>3.2.1Sidelink communication as the key enabler</li> <li>3.2.25G-V2X features and use cases</li> <li>3.2.3ML use cases in 5G-V2X</li> </ol> </li> <li>3.3Intelligent wireless networks <ol style="list-style-type: none"> <li>3.3.1Cognitive radio networks</li> <li>3.3.2ML use case in wireless networks</li> </ol> </li> </ol> </li> <li>4.Standardization activities on AI-enabled wireless networks <ol style="list-style-type: none"> <li>4.1.13GPP and 5GAA</li> <li>4.1.2ETSI Zero touch networks</li> </ol> </li> </ol> <p>*Exercises:*</p> <p>Literature review on the application of machine learning in wireless networks</p> <p>The exercise of this course includes a literature review research project where students work individually on a relevant topic. The steps to accomplish the research project are as follows:</p> <ol style="list-style-type: none"> <li>A.Select a topic relevant to the application of ML in wireless networks and register it by email</li> <li>B.Search for the relevant papers and make a list of papers</li> <li>C.Study the papers and prepare a summary</li> <li>D.Present the outcomes</li> </ol> <p>Each student should present her/his research study in an intermediate and a final presentation. A summary paper should be written following the "survey papers guideline" using IEEE format.</p> <p>The grade of the research project will be considered as a "Bonus point" (up to 20%) for the final grade.</p>	

6	<b>Learning objectives and skills</b>	<p>The students will be able to gain the following competencies after the successful completion of the course:</p> <ul style="list-style-type: none"> <li>• Have knowledge on machine learning algorithms, current and the next generation wireless and mobile networks and their use cases</li> <li>• To know how to develop machine learning algorithms in Python</li> <li>• Know the most important problems in wireless and mobile networks which can be solved by machine learning algorithms</li> <li>• Have an insight on the exiting work relevant to the topic of the course</li> <li>• Learn the procedure of a scientific research study and publication of the outcome</li> </ul>
7	<b>Prerequisites</b>	<p>*Motivation:*</p> <p>Rapid growth in the number of connected wireless nodes such as mobile phones, low power IoT devices, connected vehicles, etc. will expand the scale of the next generation of wireless and mobile networks. Moreover, the foreseen use cases like connected autonomous vehicles, smart homes and cities, ultra-fast and reliable industrial wireless networks, etc. will require ultra-low latency and highly reliable communication. Existing and traditional algorithms are not feasible for the optimization and management of such networks to fulfill the requirements of the emerging use cases due to their high complexity, high dynamicity, and the massive amount of the generated data by connected devices. Recently, artificial intelligence (AI) is planned to be utilized as a new paradigm for the design, development and optimization of the next generation wireless and mobile networks. Machine learning (ML) as a subset of AI will be applied to develop intelligent wireless nodes and infrastructures to address the demands of future use cases.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (30 Minuten)</p> <p>Prüfungsleistung, mündliche Prüfung, Dauer (in Minuten): 30, benotet, 5 ECTS Anteil an der Berechnung der Modulnote: 100.0 % weitere Erläuterungen:</p> <p>The exam consists of:</p> <p>1. The final exam will "NOT" be an oral exam. The exam will be in a written form to evaluate the knowledge and understandings of students from the content of the course and the relevant literature which are</p>



		<p>introduced in the lectures. The duration of the written exam will be about 90 minutes. To pass the course, at least 50 % of the questions should be answered correctly."</p> <p>2. Each student should present her/his research study in an intermediate and a final presentation. A summary paper should be written following the „survey papers guideline“ using IEEE format. The grade of the research project will be considered as a „Bonus point“ (up to 20%) for the final grade.</p>
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Dahlman, Erik, Stefan Parkvall, and Johan Skold. 5G NR: The next generation wireless access technology. Academic Press, 2020.</p> <p>Sun, Yaohua, et al. "Application of machine learning in wireless networks: Key techniques and open issues." IEEE Communications Surveys &amp; Tutorials 21.4 (2019): 3072-3108.</p> <p>Harounabadi, Mehdi, et al. "V2X in 3GPP Standardization: NR Sidelink in Release-16 and Beyond." IEEE Communications Standards Magazine 5.1 (2021): 12-21.</p> <p>Xie, Junfeng, et al. "A survey of machine learning techniques applied to software defined networking (SDN): Research issues and challenges." IEEE Communications Surveys &amp; Tutorials 21.1 (2018): 393-430.</p>

1	<b>Module name</b> 96500	<b>Analoge elektronische Systeme</b> Analogue electronic systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Feldeffekttransistor</li> <li>• Verstärker, Leistungsverstärker</li> <li>• Nichtlinearität und Verzerrung</li> <li>• Filtertheorie</li> <li>• Realisierung von Filtern</li> <li>• Intrinsisches Rauschen (Konzepte)</li> <li>• Physikalische Rauschursachen</li> <li>• Rauschparameter</li> <li>• Mischer</li> <li>• Oszillatoren</li> <li>• Phasenregelschleifen (PLLs)</li> </ul>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden erlangen Kenntnisse um Rauscheffekte und Nichtlinearitäten in Anlogschaltungen zu erklären</li> <li>• Die Studierenden verstehen die Ursachen verschiedener physikalischer Rauschprozesse und können diese klassifizieren</li> <li>• Die Studierenden erwerben die Fähigkeit zur Planung und Implementierung frequenzumsetzender Systeme mittels zugehöriger Frequenz- und Pegelpläne</li> <li>• Die Studierenden bewerten Hochfrequenzoszillatoren und stabilisierende PLL-Schaltungen</li> <li>• Die Studierenden untersuchen Messaufbauten zur Charakterisierung von Rauschen und Nichtlinearitäten</li> <li>• Die Studierenden analysieren den inneren Aufbau von Leistungsverstärkern auf Basis von Transistorschaltungen</li> <li>• Die Studierenden sind in der Lage komplexe Anlogschaltungen simulativ und analytisch zu untersuchen und deren Verhalten im Groß- und Kleinsignalbereich zu charakterisieren</li> <li>• Die Studierenden führen Filterentwürfe durch und bestimmen deren Amplituden- und Phasengang</li> <li>• Die Studierenden können bei auftretenden Problemen selbstständig mit Hilfe weitergehender Literatur oder durch Diskussion in der Gruppe Lösungen erarbeiten</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 965820	<b>Approximate Computing</b> Approximate computing	<b>5 ECTS</b>
2	Courses / lectures	Übung: Exercises to Approximate Computing (0.0 SWS) Vorlesung: Approximate Computing (2.0 SWS)	- 5 ECTS
3	Lecturers	Khalil Esper Pierre-Louis Sixdenier Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr. Oliver Keszöcze Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Approximate Computing denotes a quite young research area that exploits the fact and capability of many applications and systems to tolerate imprecision and/or inexactness of computed results. Prominent areas of applications and novel techniques of computing approximate rather than exact results have brought up new implementations either at hardware and/or software levels for important emergent workloads such as searching, mining, image processing, and data retrieval.</p> <p>Although hardware technology is improving at a fast pace, energy and power are becoming more and more important constraints apart from exactly computing results in an acceptable amount of time. The main goals of approximate computing techniques are therefore to exploit the possible trade-off between power/energy consumption, accuracy, performance, and/or cost, e.g., utilized hardware resources.</p> <p>The purpose of the course approximate computing is to instruct students about the main ideas and concepts of approximate computing. This includes analyzing the trade-off between energy consumption, accuracy, run-time and hardware costs, concrete approximating techniques (e.g. approximate hardware synthesis, approximating algorithms) as well as theoretical background (determining the computational error and its complexity).</p>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>The students know the principles and benefits of Approximate Computing and when it is applicable.</li> <li>The students know multiple error metrics and their semantic meaning.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>The students understand the difference between the error metrics.</li> <li>The students understand the principle of function falsification.</li> <li>The students can apply the presented approximation techniques.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>The students are capable of choosing the appropriate approximation technique based on given requirements.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<b>Weitere Informationen:</b>  <a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/approximate-computing">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/approximate-computing</a>

1	<b>Module name</b> 96010	<b>Architekturen der digitalen Signalverarbeitung</b> Architectures for digital signal processing	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Architekturen der Digitalen Signalverarbeitung (2.0 SWS) Vorlesung: Architekturen der Digitalen Signalverarbeitung (2.0 SWS)	- 5 ECTS
3	Lecturers	Sebastian Peters Timo Maiwald	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer
5	<b>Contents</b>	<p>Inhalt:</p> <ul style="list-style-type: none"> <li>• Basis-Algorithmen der Signalverarbeitung (FFT, Fensterung, Digitale FIR- und IIR-Filter)</li> <li>• Nichtideale Effekte bei Digitalfiltern (Quantisierung der Filterkoeffizienten, Quantisierte Arithmetik)</li> <li>• CORDIC-Architekturen</li> <li>• Architekturen für Multiratenysteme (Abtastratenumsetzer)</li> <li>• Architekturen digitaler Signalgeneratoren</li> <li>• Maßnahmen zur Leistungssteigerung (Pipelining)</li> <li>• Architekturen digitaler Signalprozessoren</li> <li>• Anwendungen</li> </ul> <p>Content:</p> <ul style="list-style-type: none"> <li>• Basic algorithms of signal processing (FFT, windowing, digital FIR and IIR-filters)</li> <li>• Non-idealities of digital filters (quantization of filter coefficients, fixed-point arithmetic)</li> <li>• CORDIC-architectures</li> <li>• Architectures of systems with multiple sampling rates (conversion between different sampling rates)</li> <li>• Digital signal generation</li> <li>• Measures of performance improvement (pipelining)</li> <li>• Architecture of digital signal processors</li> <li>• Applications</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Grundlagenkenntnisse der Signaltheorie und können zeit- und wertkontinuierliche sowie zeit- und wertdiskrete Signale im Zeit- und Frequenzbereich definieren und erklären Die Studierenden sind in der Lage, ein klassisches Echtzeitsystem zur digitalen Signalverarbeitung konzeptionieren und die Einzelkomponenten nach den Anforderungen zu dimensionieren Die Studierenden erlangen einen Überblick über Vor- und Nachteile analoger sowie digitaler Signalverarbeitung Die Studierenden verstehen die Theorie der Fourier-Transformation und sind in der Lage, die Vorteile der Fast-Fourier-Transformation in der digitalen Signalverarbeitung zu verstehen und anzuwenden Die Studierenden können digitale Filter dimensionieren und beurteilen</p> <p>===Englisch=== Students</p>

		<ul style="list-style-type: none"> <li>• can obtain fundamentals of signal theory and can define as well time-continuous and value-continuous as time-discrete and value-discrete signals in time and frequency domain</li> <li>• can construct a realtime digital signal processing system and dimension its components according requirements</li> <li>• can review pros and cons of analogue versus digital signal processing</li> <li>• can apply fourier transformation and illustrate the advantages of fast fourier transformation in the context of digital signal processing</li> <li>• can dimension digital filters and evaluate their performance</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 894856	<b>Künstliche Intelligenz I</b> Artificial intelligence I	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Michael Kohlhase	
5	<b>Contents</b>	<p>Dieses Modul beschäftigt sich mit den Grundlagen der Künstlichen Intelligenz (KI), insbesondere formale Wissensrepräsentation, Heuristische Suche, Automatisches Planen und Schliessen unter Unsicherheit.</p> <p>---</p> <p>This module covers the foundations of Artificial Intelligence (AI), in particular symbolic techniques based on search and inference.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>- Wissen: Die Studierenden lernen grundlegende Repräsentationsformalismen und Algorithmen der Künstlichen Intelligenz kennen.</li> <li>- Anwenden: Die Konzepte werden an Beispielen aus der realen Welt angewandt (Übungsaufgaben).</li> <li>- Analyse: Die Studierenden lernen die über die modellierung in der Maschine menschliche Intelligenzleistungen besser einzuschätzen.</li> </ul> <p>Sozialkompetenz</p> <ul style="list-style-type: none"> <li>- Die Studierenden arbeiten in Kleingruppen zusammen um kleine Projekte zu bewältigen</li> </ul> <p>*Inhalt*:</p> <ul style="list-style-type: none"> <li>- Agentenmodelle als Grundlage der Künstlichen Intelligenz</li> <li>- Logisches Programmieren in Prolog</li> <li>- Heuristische Suche als Methode zur Problemlösung</li> <li>- Zwei-Agenten-Suche (automatisierung von Brettspielen) mittels heuristischer Suche</li> <li>- Constraint Solving/Propagation</li> <li>- Logische Sprachen für die Wissensrepräsentation</li> <li>- Inferenz and Automatisiertes Theorembeweisen (DPLL-Varianten und PL1)</li> <li>- Classisches Planen</li> <li>- Planen und Agieren in der wirklichen Welt.</li> </ul> <p>---</p> <p>Technical, Learning, and Method Competencies</p> <ul style="list-style-type: none"> <li>- Knowledge: The students learn foundational representations and algorithms in AI.</li> <li>- Application: The concepts learned are applied to examples from the real world (homeworks).</li> <li>- Analysis: By modeling human cognitive abilities, students learn to assess and understand human intelligence better.</li> <li>- Social Competences: Students work in small groups to solve an AI game-play challenge/competition (Kalah).</li> </ul> <p>Contents: Foundations of symbolic AI, in particular:</p>	



		<ul style="list-style-type: none"> <li>- Agent Models as foundation of AI</li> <li>- Logic Programming in Prolog</li> <li>- Heuristic Search as a method for problem solving</li> <li>- Adversarial Search (automating board games) via heuristic search</li> <li>- Constraint Solving/Propagation</li> <li>- Logical Languages for knowledge representation</li> <li>- Inference and automated theorem proving</li> <li>- Classical Planning</li> <li>- Planning and Acting in the real world.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio (90 Minuten)
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<p>Die Vorlesung folgt weitgehend dem Buch</p> <p>Stuart Russell und Peter Norvig: Artificial Intelligence: A Modern Approach. Prentice Hall, 3rd edition, 2009.</p> <p>Deutsche Ausgabe:</p> <p>Stuart Russell und Peter Norvig: Künstliche Intelligenz: Ein Moderner Ansatz. Pearson-Studium, 2004 (Übersetzung der 2. Auflage). ISBN: 978-3-8273-7089-1.</p>

1	<b>Module name</b> 947709	<b>Auditory Models</b> Auditory models	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Auditory Models (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Bernd Edler	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernd Edler	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Main components of the human auditory system</li> <li>• Common models</li> <li>• Mechanical models</li> <li>• Physiological models</li> <li>• Psychoacoustic models</li> <li>• Applications (hearing aids, audio coding, . . . )</li> </ul>	
6	<b>Learning objectives and skills</b>	Goals <ul style="list-style-type: none"> <li>• Students understand the structure and function of the human auditory system</li> <li>• Students gain deeper insight into psychoacoustic phenomena, such as masking, directional and spatial hearing</li> <li>• Students implement and evaluate perceptual models for various applications</li> <li>• Students collaborate with scientists in the fields of audiology and neuroscience</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 816185	<b>Body Area Communications</b> Body area communications	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer	
5	<b>Contents</b>	<p>Contents:</p> <p>The Lecture and exercise deals with the following topics:</p> <ul style="list-style-type: none"> <li>• Introduction to Body Area Communications</li> <li>• Electromagnetic Characteristics of Human Body</li> <li>• Electromagnetic Analysis Methods</li> <li>• Body Area Channel Modeling</li> <li>• Modulation/Demodulation</li> <li>• Body Area Communication Performance</li> <li>• Electromagnetic Compatibility Consideration</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Learning objectives</p> <ul style="list-style-type: none"> <li>• Students understand the challenges in designing Body Area Communication (BAC) systems</li> <li>• Students can conduct basic design decisions with BAC systems, like frequency and modulation selection</li> <li>• Students understand electromagnetic wave propagation in bodies</li> <li>• Students understand the frequency dependent loss and propagation behavior of electromagnetic waves</li> <li>• Students can analyze the communication performance of a BAC system</li> <li>• Students can evaluate Electromagnetic Compatibility of a BAC system</li> <li>• Students can assess the field strength inside body and relate it to regulatory limits like SAR (Specific Absorption rate), frequency dependent maximum electrical and magnetic field strength</li> <li>• Students can sketch block diagrams of BAC systems</li> <li>• Students can derive channel models for BAC</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	

13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96270	<b>Kanalcodierung</b> Channel coding	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Channel Coding (4.0 SWS)	5 ECTS
3	Lecturers	Dr.-Ing. Clemens Stierstorfer	

4	<b>Module coordinator</b>	Dr.-Ing. Clemens Stierstorfer	
5	<b>Contents</b>	1) Introduction and Motivation 2) Fundamentals of Block Coding 3) Introduction to Finite Fields I 4) Linear Block Codes 5) Linear Cyclic Codes 6) Introduction to Finite Fields II 7) BCH and RS Codes 8) Convolutional Codes 9) Codes with Iterative Decoding	
6	<b>Learning objectives and skills</b>	<p>Das Modul Kanalcodierung umfasst eine Einführung in die Grundlagen der algebraischen, fehlerkorrigierenden Blockcodes sowie einen Einstieg in die Thematik der Faltungscodes. Iterativ decodierte Codeschemata wie Turbo-Codes und LDPC-Codes werden ebenfalls eingeführt. Im Einzelnen sind die Inhalte oben aufgeführt.</p> <p>Die Studierenden definieren die Problematik der Kanalcodierung, grenzen sie von anderen Codierverfahren (z.B. der Quellencodierung) ab und kennzeichnen die unterschiedlichen Ansätze zur Fehlerkorrektur und -erkennung. Sie nennen Beispiele für Einsatzgebiete von Kanalcodierung und geben einen Überblick über die historische Entwicklung des Fachgebiets.</p> <p>Die Studierenden erstellen Übertragungsszenarien für den Einsatz von Kanalcodierung bestehend aus Sender, Übertragungskanal und Empfänger und beachten dabei die Grundannahmen beim Einsatz von Blockcodes bzw. der Modellierung der Kanäle. Sie formulieren mathematische Beschreibungen der Encodierung sowie der optimalen Decodierung bzw. suboptimaler Varianten.</p> <p>Die Studierenden beherrschen die Grundlagen fehlerkorrigierender linearer Blockcodes, beschreiben diese mathematisch korrekt mittels Vektoren und Matrizen über endlichen Körpern und implementieren und bewerten zugehörige Encoder- und Decoderstrukturen insbesondere Syndromdecoder. Dabei modifizieren sie Generatormatrizen, ermitteln Prüfmatrizen und erstellen Syndromtabellen. Sie schätzen die minimale Hammingdistanz von Codes mittels Schranken ab und können den erzielbaren Codegewinn erläutern. Sie kennen und benutzen beispielhaften Codefamilien (z.B. Hamming-Codes, Simplex-Codes, Reed-Muller-Codes).</p> <p>Die Studierenden erkennen die Vorteile zyklischer linearer Blockcodes und beschreiben diese mit Polynomen über endlichen Körpern. Sie nutzen die Restklassenrechnung bzgl. Polynomen zur Umsetzung systematischer Encoder und zur Realisierung von Syndromdecodern mittels Schieberegisterschaltungen. Sie kennen beispielhafte Codefamilien.</p>	

Die Studierenden nutzen Primkörper, Erweiterungskörper, Minimalpolynome und Kreisteilungsklassen sowie die Spektraldarstellung über endlichen Körpern zur Realisierung von BCH- und Reed-Solomon-Codes gemäß der BCH-Schranke. Sie verstehen die Grundlagen der Decodierung von BCH- und Reed-Solomon-Codes. Sie skizzieren und erläutern die Kanalcodierkonzepte von CD und DVD. Die Studierenden erklären die Unterschiede von Faltungscodes und Blockcodes, skizzieren anhand von tabellierten Generatorpolynomen zugehörige Encoder und erläutern diese. Sie erklären die Funktionsweise des optimalen Decoders (MLSE) und demonstrieren diese beispielhaft.

Die Studierenden verstehen die Grundlagen der iterativen Decodierung, insbesondere wenden sie die Grundlagen des Information Combining zur Kombination von verschiedenen Beobachtungen an. Sie verstehen die Bedeutung von Log-Likelihood-Ratios bei iterativen Decodieruvorgängen und berechnen diese. Sie skizzieren die grundlegenden Encoder- und Decoderstrukturen von Turbo-Codes und die Grundzüge der Codierung mit LDPC-Codes u.a. der Decodierung mittels Belief Propagation.

Die Vorlesung erfolgt wechselweise auf Deutsch oder Englisch (Winter/Sommer). Die zur Verfügung gestellten Unterlagen sind ausschließlich in Englisch gehalten. Die Studierenden verwenden entweder die englischen Fachtermini sicher oder kennen diese und drücken sich sicher mit den entsprechenden deutschen Fachbegriffen aus.

Die Umsetzung der angegebenen Algorithmen in eine Programmiersprache (C, Matlab usw.) sollten die Studierenden zu diesem Zeitpunkt des Studiums üblicherweise beherrschen. Übungen hierzu bleiben der Eigeninitiative überlassen.

\*---\*

Students define the problems of channel coding, how to distinguish it from other coding methods (such as source coding) and how to describe the various different approaches to error correction and detection. They are able to list example application areas of channel coding and give an overview of the historical development of the field.

Furthermore, they describe and analyze transmission scenarios for the application of channel coding which consist of transmitter, transmission channel and receiver, taking into account the general assumptions for applying block codes or modeling the channels. They formulate mathematical descriptions of encoding, optimal decoding and sub-optimal methods.

Students illustrate the principles of error-correcting linear block codes and describe them mathematically using vectors and matrices over finite fields. They implement and analyze corresponding encoder and decoder structures, in particular syndrome decoders, and modify generator matrices, construct test matrices and create syndrome tables. They estimate the minimum Hamming distance of codes using bounds and are able to explain the coding gain that can be achieved in individual cases. They analyze and use example code families (e.g. Hamming codes, simplex codes, Reed-Muller codes).

		<p>Students explain the advantages of cyclic linear block codes and how to describe them with polynomials over finite fields. They apply polynomial modular arithmetic to implement systematic encoders and realize syndrome decoders using shift register circuits. They know and use exemplary code families.</p> <p>Students use prime fields, extension fields, minimal polynomials and cyclotomic cosets, and spectral representation over finite fields to implement BCH and Reed-Solomon codes using the BCH bound. They understand the foundations of decoding BCH and Reed-Solomon codes and how to sketch and explain the channel coding concepts of CDs and DVDs.</p> <p>Students are able to describe the differences between convolutional codes and block codes, to sketch the respective encoders based on tabulated generator polynomials and to explain them. They are able to explain how optimal decoders (MLSE) work using examples.</p> <p>Students sketch the foundations of iterative decoding. In particular, they apply methods of information combining to combine different observations. They use and calculate log-likelihood ratios in iterative decoding processes, sketch the basic encoding and decoding structures of turbo codes and the basics of coding using LDPC codes (including decoding using belief propagation).</p> <p>Students either are able to use the English technical terms correctly or know them and are able to express themselves using the respective technical terms in German.</p>
7	<b>Prerequisites</b>	<p>Es ist hilfreich, wenn die Studierenden die erlernten Algorithmen in eine Programmiersprache (C, Matlab usw.) umsetzen können.</p> <p>It would be very helpful if the participants can implement the specified algorithms into a programming language (C, Matlab, etc.).</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich (90 Minuten)</p> <p>Hilfsblatt, Taschenrechner: Sie können ein einzelnes A4-Blatt (Vorder- und Rückseite oder andere Blätter mit offensichtlich identischer Gesamtfläche) verwenden, um Ihre eigene, handschriftliche Formelsammlung aufzuschreiben. Sie können einen nicht programmierbaren Taschenrechner verwenden.</p> <p>Cheat Sheet, Calculator: A single A4 sheet (front and back, or any other collection of sheets with an obviously identical total area size) can be</p>

		used to write down your own handwritten collection of formulas, etc. You may also bring a non-programmable calculator.
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• J. Huber, R. Fischer, C. Stierstorfer: Folien zur Vorlesung</li> <li>• M. Bossert: Kanalcodierung, Oldenbourg Wissenschaftsverlag, 3. Auflage, 2013</li> <li>• M. Bossert: Channel Coding for Telecommunications, John Wiley &amp; Sons, 1999</li> <li>• B. Friedrichs: Kanalcodierung, Springer Verlag, 1996</li> <li>• S.B. Wicker: Error Control Systems for Digital Communications and Storage, Prentice-Hall, 1995</li> </ul>



1	<b>Module name</b> 44445	<b>Cognitive Neuroscience for AI Developers</b> Cognitive neuroscience for AI developers	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Cognitive Neuroscience for AI Developers (4.0 SWS)	5 ECTS
3	Lecturers	Dr. Patrick Krauß Prof. Dr. Andreas Kist Prof. Dr.-Ing. Andreas Maier Dr. rer. nat. Achim Schilling	

4	<b>Module coordinator</b>		
5	<b>Contents</b>	<p>Neuroscience has played a key role in the history of artificial intelligence (AI), and has been an inspiration for building human-like AI, i.e. to design AI systems that emulate human intelligence.</p> <p>Neuroscience provides a vast number of methods to decipher the representational and computational principles of biological neural networks, which can in turn be used to understand artificial neural networks and help to solve the so called black box problem. This endeavour is called neuroscience 2.0 or machine behaviour. In addition, transferring design and processing principles from biology to computer science promises novel solutions for contemporary challenges in the field of machine learning. This research direction is called neuroscience-inspired artificial intelligence.</p> <p>The course will cover the most important works which provide the cornerstone knowledge to understand the biological foundations of cognition and AI, and applications in the areas of AI-based modelling of brain function, neuroscience-inspired AI and reverse-engineering of artificial neural networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• Explain the principles of neural information processing in the brain</li> <li>• compare and analyze methods from neuroscience to study neural networks</li> <li>• explain the neuroscientific underpinnings of artificial intelligence</li> <li>• explain principles and concepts of cognitive science</li> <li>• explain principles and concepts of neuroscience</li> <li>• compare and analyze machine learning methods to analyze neural data</li> <li>• explain approaches from deep learning to model brain function</li> <li>• discuss the commonalities of neuroscience and artificial intelligence</li> <li>• implement the presented methods in Python</li> <li>• explain concepts from cognitive neuroscience for the design of artificial intelligence systems</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel (90 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Gazzaniga, Michael. Cognitive Neuroscience - The Biology of the Mind. W. W. Norton & Company, 2018.  Ward, Jamie. The Student's Guide to Cognitive Neuroscience. Taylor & Francis Ltd., 2019.  Bermúdez, José Luis. Cognitive Science: An Introduction to the Science of the Mind. Cambridge University Press, 2014.  Friedenberg, Jay D., and Silverman, Gordon W. Cognitive Science: An Introduction to the Study of Mind. SAGE Publications, Inc., 2015.  Gerstner, Wulfram, et al. Neuronal dynamics: From single neurons to networks and models of cognition. Cambridge University Press, 2014.

1	<b>Module name</b> 92731	<b>Communication Electronics</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Kommunikationselektronik (2.0 SWS) Übung: Übung zu Kommunikationselektronik (2.0 SWS)	5 ECTS -
3	Lecturers	Clemens Neumüller Dr.-Ing. Jörg Robert	

4	<b>Module coordinator</b>	Dr.-Ing. Jörg Robert
5	<b>Contents</b>	<p>1. Einleitung</p> <p>2. Darstellung von Signalen und Spektren</p> <ul style="list-style-type: none"> <li>• Kontinuierliche und diskrete Signale</li> <li>• Spektrum eines Signals</li> <li>• Unterabtastung und Überabtastung</li> </ul> <p>3. Aufbau und Signale eines Software Defined Radio Systems</p> <ul style="list-style-type: none"> <li>• Blockschaltbild eines Software Defined Radio Systems</li> <li>• Basisband- und Trägersignale</li> <li>• Empfänger-Topologien</li> <li>• Signale in einem Software Defined Radio System</li> </ul> <p>4. Drahtlose Netzwerke</p> <p>5. Übertragungsstrecke</p> <ul style="list-style-type: none"> <li>• Funkstrecke</li> <li>• Antennen</li> </ul> <p>6. Leistungsdaten eines Empfängers</p> <ul style="list-style-type: none"> <li>• Rauschen</li> <li>• Nichtlinearität</li> <li>• Dynamikbereich eines Empfängers</li> </ul> <p>7. Digital Downconverter</p> <ul style="list-style-type: none"> <li>• CIC-Filter</li> <li>• Polyphasen-FIR-Filter</li> <li>• Halbband-Filterkaskade</li> <li>• Interpolation</li> </ul> <p>8. Demodulation digital modulierter Signale</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• Demodulation einer GFSK/PAM-Paketsendung</li> </ul> <p>Das Modul Kommunikationselektronik behandelt Aspekte der Schaltungstechnik und der Signalverarbeitung drahtloser Übertragungssysteme, die als sog. "Software Defined Radio" Systeme aufgebaut sind. Als Beispiel dient der Empfänger eines einfachen Telemetrie-Systems, der von der Antenne bis zum Nutzdatenausgang behandelt wird. Schwerpunkte bilden der Aufbau und die Eigenschaften der Hardware des Empfängers sowie die Algorithmen zum Empfang von Telemetrie-Signalen. Dabei wird ein typisches System mit Hilfe eines miniaturisierten Empfängers und einer Verarbeitung mit dem MATLAB-kompatiblen Mathematikprogramm Octave implementiert. Die benötigte Software wird den Studierenden zur Verfügung gestellt.</p> <p>*Content:*</p> <p>1. Introduction</p> <p>2. Signal representation and discrete signals</p>

		<ul style="list-style-type: none"> <li>a. Continuous and discrete signals</li> <li>b. Signal spectrum</li> <li>c. Downsampling and upsampling</li> <li>3. Structure and signals of a Software Defined Radio <ul style="list-style-type: none"> <li>a. Block diagram of a Software Defined Radio</li> <li>b. Base band signals and carrier signals</li> <li>c. Receiver topologies</li> <li>d. Signals in a Software Defined Radio</li> </ul> </li> <li>4. Wireless networks</li> <li>5. Transmission path <ul style="list-style-type: none"> <li>a. Radio link</li> <li>b. Antennas</li> </ul> </li> <li>6. Performance data of a receiver <ul style="list-style-type: none"> <li>a. Noise</li> <li>b. Nonlinearities</li> <li>c. Dynamic range of a receiver</li> </ul> </li> <li>7. Digital Down Converter <ul style="list-style-type: none"> <li>a. CIC filter</li> <li>b. Polyphase FIR filter</li> <li>c. Halfband filter cascade</li> <li>d. Interpolation</li> </ul> </li> <li>8. Demodulation of digital modulated signals <ul style="list-style-type: none"> <li>a. Introduction</li> <li>b. Demodulation of a GFSK/PAM packet transmission</li> </ul> </li> </ul> <p>The module Communication Electronics deals with aspects of circuitry and signal processing of wireless communication systems, built up as so-called "Software Defined Radio systems. A receiver of a simple telemetry system serves as an example, being examined starting from its antenna to the user data output. The focus lies on the structure and the characteristic of the receivers hardware as well as the algorithms for the reception of telemetry signals. A typical system is implemented using a miniaturized receiver and processing with the MATLAB-compatible Octave math program. The required software is provided to the students.</p>
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Die Studierenden verstehen die grundlegende Funktionsweise eines Software Defined Radio (SDR) Systems, d.h. sie verstehen die Funktionsweise der einzelnen Signalverarbeitungsschritte sowie die auftretenden Signale selbst.</li> <li>2. Die Studierenden analysieren die Leistungsfähigkeit der analogen Komponenten eines SDR Systems und können Verfahren zur Optimierung dieser Komponenten selbständig anwenden.</li> <li>3. Die Studierenden analysieren die digitalen Verarbeitungsschritte ausgewählter Modulationsarten und können damit selbst die digitale Signalverarbeitung eines SDR Senders und Empfängers erschaffen.</li> </ol> <ol style="list-style-type: none"> <li>1. The students will understand the basic operation of a Software Defined Radio (SDR) system, i.e. the students will understand how the individual signal processing steps work as well as the signals themselves.</li> </ol>

		<p>2. The students analyze the performance of the analog components of an SDR system and are able to apply procedures for optimizing these components independently.</p> <p>3. The students analyse the digital processing steps of selected modulation types and are able to create the digital signal processing of an SDR transmitter and receiver themselves.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse im Bereich digitaler Signalverarbeitung werden vorausgesetzt
8	<b>Integration in curriculum</b>	semester: 2;1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Veranstaltung im StudON verfügbar: <a href="https://www.studon.fau.de/studon/goto.php?target=crs_117973">https://www.studon.fau.de/studon/goto.php?target=crs_117973</a>

1	<b>Module name</b> 92730	<b>Kommunikationselektronik</b> Communications electronics 1	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Kommunikationselektronik (2.0 SWS) Übung: Übung zu Kommunikationselektronik (2.0 SWS)	5 ECTS -
3	Lecturers	Clemens Neumüller Dr.-Ing. Jörg Robert	

4	<b>Module coordinator</b>	Dr.-Ing. Jörg Robert
5	<b>Contents</b>	<p>1. Einleitung</p> <p>2. Darstellung von Signalen und Spektren</p> <ul style="list-style-type: none"> <li>• Kontinuierliche und diskrete Signale</li> <li>• Spektrum eines Signals</li> <li>• Unterabtastung und Überabtastung</li> </ul> <p>3. Aufbau und Signale eines Software Defined Radio Systems</p> <ul style="list-style-type: none"> <li>• Blockschaltbild eines Software Defined Radio Systems</li> <li>• Basisband- und Trägersignale</li> <li>• Empfänger-Topologien</li> <li>• Signale in einem Software Defined Radio System</li> </ul> <p>4. Drahtlose Netzwerke</p> <p>5. Übertragungsstrecke</p> <ul style="list-style-type: none"> <li>• Funkstrecke</li> <li>• Antennen</li> </ul> <p>6. Leistungsdaten eines Empfängers</p> <ul style="list-style-type: none"> <li>• Rauschen</li> <li>• Nichtlinearität</li> <li>• Dynamikbereich eines Empfängers</li> </ul> <p>7. Digital Downconverter</p> <ul style="list-style-type: none"> <li>• CIC-Filter</li> <li>• Polyphasen-FIR-Filter</li> <li>• Halbband-Filterkaskade</li> <li>• Interpolation</li> </ul> <p>8. Demodulation digital modulierter Signale</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• Demodulation einer GFSK/PAM-Paketsendung</li> </ul> <p>Das Modul Kommunikationselektronik behandelt Aspekte der Schaltungstechnik und der Signalverarbeitung drahtloser Übertragungssysteme, die als sog. "Software Defined Radio" Systeme aufgebaut sind. Als Beispiel dient der Empfänger eines einfachen Telemetrie-Systems, der von der Antenne bis zum Nutzdatenausgang behandelt wird. Schwerpunkte bilden der Aufbau und die Eigenschaften der Hardware des Empfängers sowie die Algorithmen zum Empfang von Telemetrie-Signalen. Dabei wird ein typisches System mit Hilfe eines miniaturisierten Empfängers und einer Verarbeitung mit dem MATLAB-kompatiblen Mathematikprogramm Octave implementiert. Die benötigte Software wird den Studierenden zur Verfügung gestellt.</p> <p><b>Content:</b></p> <p>1. Introduction</p>

		<ol style="list-style-type: none"> <li>2. Signal representation and discrete signals <ol style="list-style-type: none"> <li>a. Continuous and discrete signals</li> <li>b. Signal spectrum</li> <li>c. Downsampling and upsampling</li> </ol> </li> <li>3. Structure and signals of a Software Defined Radio <ol style="list-style-type: none"> <li>a. Block diagram of a Software Defined Radio</li> <li>b. Base band signals and carrier signals</li> <li>c. Receiver topologies</li> <li>d. Signals in a Software Defined Radio</li> </ol> </li> <li>4. Wireless networks</li> <li>5. Transmission path <ol style="list-style-type: none"> <li>a. Radio link</li> <li>b. Antennas</li> </ol> </li> <li>6. Performance data of a receiver <ol style="list-style-type: none"> <li>a. Noise</li> <li>b. Nonlinearities</li> <li>c. Dynamic range of a receiver</li> </ol> </li> <li>7. Digital Down Converter <ol style="list-style-type: none"> <li>a. CIC filter</li> <li>b. Polyphase FIR filter</li> <li>c. Halfband filter cascade</li> <li>d. Interpolation</li> </ol> </li> <li>8. Demodulation of digital modulated signals <ol style="list-style-type: none"> <li>a. Introduction</li> <li>b. Demodulation of a GFSK/PAM packet transmission</li> </ol> </li> </ol> <p>The module Communication Electronics deals with aspects of circuitry and signal processing of wireless communication systems, built up as so-called "Software Defined Radio systems. A receiver of a simple telemetry system serves as an example, being examined starting from its antenna to the user data output. The focus lies on the structure and the characteristic of the receivers hardware as well as the algorithms for the reception of telemetry signals. A typical system is implemented using a miniaturized receiver and processing with the MATLAB-compatible Octave math program. The required software is provided to the students.</p>
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Die Studierenden verstehen die grundlegende Funktionsweise eines Software Defined Radio (SDR) Systems, d.h. sie verstehen die Funktionsweise der einzelnen Signalverarbeitungsschritte sowie die auftretenden Signale selbst.</li> <li>2. Die Studierenden analysieren die Leistungsfähigkeit der analogen Komponenten eines SDR Systems und können Verfahren zur Optimierung dieser Komponenten selbständig anwenden.</li> <li>3. Die Studierenden analysieren die digitalen Verarbeitungsschritte ausgewählter Modulationsarten und können damit selbst die digitale Signalverarbeitung eines SDR Senders und Empfängers erschaffen.</li> </ol> <ol style="list-style-type: none"> <li>1. The students will understand the basic operation of a Software Defined Radio (SDR) system, i.e. the students will understand how</li> </ol>

		<p>the individual signal processing steps work as well as the signals themselves.</p> <p>2. The students analyze the performance of the analog components of an SDR system and are able to apply procedures for optimizing these components independently.</p> <p>3. The students analyse the digital processing steps of selected modulation types and are able to create the digital signal processing of an SDR transmitter and receiver themselves.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse im Bereich digitaler Signalverarbeitung werden vorausgesetzt
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Veranstaltung im StudON verfügbar: <a href="https://www.studon.fau.de/studon/goto.php?target=crs_117973">https://www.studon.fau.de/studon/goto.php?target=crs_117973</a>



1	<b>Module name</b> 96801	<b>Kommunikationsstrukturen</b> Communication structures	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Frickel
5	<b>Contents</b>	<p>Einführung</p> <ul style="list-style-type: none"> <li>• Information und Kommunikation</li> <li>• Anwendungsgebiete - Kommunikation</li> </ul> <p><b>Strukturen und Eigenschaften von Kommunikationssystemen</b></p> <ul style="list-style-type: none"> <li>• Grundlegende Definitionen und Klassifikationen</li> <li>• Grundlegende Strukturen</li> </ul> <p><b>Protokolle und Schnittstellen</b></p> <ul style="list-style-type: none"> <li>• Grundlagen</li> <li>• Basis-Verfahren und Beispiele</li> <li>• TCP/IP-Protokol</li> <li>• Referenzmodell nach ISO/OSI</li> <li>• Sicherungsschicht/Data Link Layer (LLC und MAC)</li> <li>• Bitübertragungsschicht/Physical Layer</li> <li>• Übertragungsmedien</li> </ul> <p><b>Hardware in Kommunikationsstrukturen</b></p> <ul style="list-style-type: none"> <li>• HW-Architekturen und Funktionsblöcke</li> <li>• Digitale und Analoge Komponenten</li> <li>• Schaltungsdetails von Komponenten</li> </ul> <p><b>Grundlagen von Bussystemen</b></p> <ul style="list-style-type: none"> <li>• Klassifikation</li> <li>• Funktionale Eigenschaften</li> <li>• Arbitrierungs-Verfahren</li> </ul> <p><b>Leitungsgebundene Anwendungen für Rechnersysteme</b></p> <ul style="list-style-type: none"> <li>• Bus-Applikationen</li> <li>• Baustein-/IC-interne Busse (AMBA, FPI, ConTraBus, .)</li> <li>• Baugruppeninterne Busse (I2C, Chipsätze+Bridges, .)</li> <li>• Busse für Rechnersysteme (VME, ISA, PCI, PCIe, AGP, .)</li> <li>• Peripherie-Busse (ATA, IEC, USB, Firewire, Fibre Channel, Thunderbolt .)</li> </ul> <p><b>Leitungsgebundene Anwendungen in Systemen</b></p> <ul style="list-style-type: none"> <li>• Feldkommunikation</li> <li>• Automobil, Luftfahrt, Space (CAN, MOST, LIN, MILBus, Spacewire .)</li> <li>• Industrie, Haustechnik (Profibus, EIB, .)</li> <li>• Weitverkehrsnetze</li> <li>• SDH, PDH, ATM,</li> </ul>
6	<b>Learning objectives and skills</b>	1. Die Studierenden werden in die Lage versetzt die Konzepte und Verfahren vor allem drahtgebundener Kommunikationssysteme anzuwenden.

		<p>2. Die Studierenden lernen die Funktionsweise und den Einsatzzweck diverser Kommunikationsprotokolle zu verstehen, und miteinander zu vergleichen.</p> <p>3. Desweiteren analysieren und klassifizieren Sie grundlegende Strukturen von leitungsgebundenen Kommunikationssystemen anhand ihrer funktionalen Eigenschaften.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 43950	<b>Kommunikationssysteme</b> Communication systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich (90 Minuten)</p> <p>Prüfungsleistung, Klausur, Dauer (in Minuten): 90, benotet, 5 ECTS</p> <p>Anteil an der Berechnung der Modulnote: 100.0 %</p> <p>Die Modulprüfung besteht aus:</p> <ul style="list-style-type: none"> <li>• Bearbeitung (zwei)wöchentlicher Aufgabenblätter in Gruppenarbeit. Für diese unbenotete Studienleistung sind alle Aufgabenblätter korrekt zu lösen und abzugeben.</li> <li>• Klausur von 90 Minuten</li> </ul>
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pear-son Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>

1	<b>Module name</b> 43955	<b>Communication Systems</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich</p> <p>Studienleistung</p> <p>schriftlich oder mündlich (90 Minuten)</p>
11	<b>Grading procedure</b>	<p>schriftlich oder mündlich (100%)</p> <p>Studienleistung (0%)</p> <p>schriftlich oder mündlich (100%)</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>

1	<b>Module name</b> 333815	<b>Rechnerarchitektur (Vorlesung mit Übung und Rechnerübung)</b> Computer architecture	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey	
5	<b>Contents</b>	<p>Die Vorlesung baut auf die in den Grundlagen der Rechnerarchitektur und -organisation vermittelten Inhalte auf und setzt diese mit weiterführenden Themen fort. Es werden zunächst grundlegende fortgeschrittene Techniken bei Pipelineverarbeitung und Cachezugriffen in modernen Prozessoren und Parallelrechnern behandelt. Ferner wird die Architektur von Spezialprozessoren, z.B. DSPs und Embedded Prozessoren behandelt. Es wird aufgezeigt, wie diese Techniken in konkreten Architekturen (Intel Nehalem, GPGPU, Cell BE, TMS320 DSP, Embedded Prozessor ZPU) verwendet werden. Zur Vorlesung werden eine Tafel- und eine Rechnerübung angeboten. Die Rechnerübung erfordert 11 erfolgreich abgeschlossene Übungsaufgaben, diese gehen mit 10% in die Modulgesamtnote ein. Die verbleibenden 90% werden durch die mündliche Prüfung bestimmt. Insgesamt werden 7,5 ECTS erworben. In den Tafelübungen werden die in der Vorlesung vermittelten Techniken durch zu lösende Aufgaben vertieft. In der Rechnerübung soll u.a. ein einfacher Vielkern-Prozessor auf Basis des ZPU-Prozessors mit Simulationswerkzeugen aufgebaut werden. Im Einzelnen werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Organisationsaspekte von CISC und RISC-Prozessoren</li> <li>• Behandlung von Hazards in Pipelines</li> <li>• Fortgeschrittene Techniken der dynamischen Sprungvorhersage</li> <li>• Fortgeschritten Cachetechniken, Cache-Kohärenz</li> <li>• Ausnutzen von Cacheeffekten</li> <li>• Architekturen von Digitalen Signalprozessoren</li> <li>• Architekturen homogener und heterogener Multikern-Prozessoren (Intel Corei7, Nvidia GPUs, RISC-V)</li> <li>• Architektur von Parallelrechnern (Clusterrechner, Superrechner)</li> <li>• Effiziente Hardware-nahe Programmierung von Multikern-Prozessoren (OpenMP, SSE, CUDA)</li> <li>• Leistungsmodellierung und -analyse von Multikern-Prozessoren (Roofline-Modell)</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Wissen Lernende können Wissen abrufen und wiedergeben. Sie können konkrete Einzelheiten wie Begriffe, Definitionen, Fakten, und Abläufe in einem Prozessor darlegen. Verstehen</p>	

		<p>Lernende können Beispiele für Rechnerarchitekturen anführen, sie sind in der Lage, Schaubilder von Prozessoren zu interpretieren und die Abläufe in eigenen Worten zu beschreiben.</p> <p>Anwenden Lernende können beim Erstellen eigener Programme durch Transfer des Wissens über Interna von Prozessorarchitekturen Optimierungen hinsichtlich des Laufzeitverhaltens vornehmen.</p> <p>Analysieren Lernende können zwischen verschiedenen Varianten von Lösungen einer Prozessorarchitektur klassifizieren, die Gründe für durchgeführte Entwurfsentscheidungen erschließen, Unterscheide gegenüberstellen und gegeneinander bewerten.</p> <p>Lern- bzw. Methodenkompetenz Lernende erwerben die Fähigkeit selbstständig Testprogramme zum Bewerten der Leistungsfähigkeit eines Prozessors zu erstellen.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 90 h</p> <p>Independent study: 135 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Patterson/Hennessy: Computer Organization und Design</li> <li>• Hennessy/Patterson: Computer Architecture - A Quantitative Approach</li> <li>• Stallings: Computer Organization and Architecture</li> <li>• Märtin: Rechnerarchitekturen</li> </ul>



1	<b>Module name</b> 798810	<b>Rechnerarchitektur</b> Computer architecture	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey
5	<b>Contents</b>	<p>Die Vorlesung baut auf die in den Grundlagen der Rechnerarchitektur und -organisation vermittelten Inhalte auf und setzt diese mit weiterführenden Themen fort. Es werden zunächst grundlegende fortgeschrittene Techniken bei Pipelineverarbeitung und Cachezugriffen in modernen Prozessoren und Parallelrechnern behandelt. Ferner wird die Architektur von Spezialprozessoren, z.B. DSPs und Embedded Prozessoren behandelt. Es wird aufgezeigt, wie diese Techniken in konkreten Architekturen (Intel Nehalem, GPGPU, Cell BE, TMS320 DSP, Embedded Prozessor ZPU) verwendet werden. Zur Vorlesung wird eine Tafelübung angeboten. Mit erfolgreicher mündlicher Prüfung können 5 ECTS erworben werden. In den Tafelübungen werden die in der Vorlesung vermittelten Techniken durch zu lösende Aufgaben vertieft. In der Rechnerübung soll u.a. ein einfacher Vielkern-Prozessor auf Basis des ZPU-Prozessors mit Simulationswerkzeugen aufgebaut werden. Im Einzelnen werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Organisationsaspekte von CISC und RISC-Prozessoren</li> <li>• Behandlung von Hazards in Pipelines</li> <li>• Fortgeschrittene Techniken der dynamischen Sprungvorhersage</li> <li>• Fortgeschritten Cachetechniken, Cache-Kohärenz</li> <li>• Ausnutzen von Cacheeffekten</li> <li>• Architekturen von Digitalen Signalprozessoren</li> <li>• Architekturen homogener und heterogener Multikern-Prozessoren (Intel Corei7, Nvidia GPUs, RISC-V)</li> <li>• Architektur von Parallelrechnern (Clusterrechner, Superrechner)</li> <li>• Effiziente Hardware-nahe Programmierung von Multikern-Prozessoren (OpenMP, SSE, CUDA)</li> <li>• Leistungsmodellierung und -analyse von Multikern-Prozessoren (Roofline-Modell)</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Wissen Lernende können Wissen abrufen und wiedergeben. Sie kennen konkrete Einzelheiten wie Begriffe, Definitionen, Fakten, und Abläufe in einem Prozessor darlegen.</p> <p>Verstehen Lernende können Beispiele für Rechnerarchitekturen anführen, sie sind in der Lage, Schaubilder von Prozessoren zu interpretieren und die Abläufe in eigenen Worten zu beschreiben.</p> <p>Anwenden</p>

		<p>Lernende können beim Erstellen eigener Programme durch Transfer des Wissens über Interna von Prozessorarchitekturen Optimierungen hinsichtlich des Laufzeitverhaltens vornehmen.</p> <p>Analysieren</p> <p>Lernende können zwischen verschiedenen Varianten von Lösungen einer Prozessorarchitektur klassifizieren, die Gründe für durchgeführte Entwurfsentscheidungen erschließen, Unterscheide gegenüberstellen und gegeneinander bewerten.</p> <p>Lern- bzw. Methodenkompetenz</p> <p>Lernende erwerben die Fähigkeit selbstständig Testprogramme zum Bewerten der Leistungsfähigkeit eines Prozessors zu erstellen.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio (90 Minuten)
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	<p>german</p> <p>english</p>
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Patterson/Hennessy: Computer Organization und Design</li> <li>• Hennessy/Patterson: Computer Architecture - A Quantitative Approach</li> <li>• Stallings: Computer Organization and Architecture</li> <li>• Märtin: Rechnerarchitekturen</li> </ul>

1	<b>Module name</b> 43821	<b>Computer Graphics</b> Computer graphics	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Marc Stamminger	
5	<b>Contents</b>	<p>Die Vorlesung gibt eine Einführung in die Computergraphik:</p> <ul style="list-style-type: none"> <li>• Graphik Pipeline</li> <li>• Clipping</li> <li>• 3D Transformationen</li> <li>• Hierarchische Display Strukturen</li> <li>• Perspektive und Projektionen</li> <li>• Sichtbarkeitsbetrachtungen</li> <li>• Rastergraphik und Scankonvertierung</li> <li>• Farbmodelle</li> <li>• Lokale und globale Beleuchtungsmodelle</li> <li>• Schattierungsverfahren</li> <li>• Ray Tracing und Radiosity</li> <li>• Schatten und Texturen</li> </ul> <p>Contents: This lecture covers the following aspects of Computer Graphics:</p> <ul style="list-style-type: none"> <li>• graphics pipeline</li> <li>• clipping</li> <li>• 3D transformations</li> <li>• hierarchical display structures</li> <li>• perspective transformations and projections</li> <li>• visibility determination</li> <li>• raster graphics and scan conversion</li> <li>• color models</li> <li>• local and global illumination models</li> <li>• shading models</li> <li>• ray tracing and radiosity</li> <li>• shadows and textures</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• geben die unterschiedlichen Schritte der Graphik Pipeline wieder</li> <li>• erklären die Funktionsweise der Clippingalgorithmen für Linien und Polygone</li> <li>• beschreiben, charakterisieren und berechnen affine und perspektivische Transformationen in 3D und veranschaulichen die allgemeine Form der Transformationsmatrix in homogener Koordinaten</li> <li>• skizzieren die Verfahren zur Tiefe- und Sichtbarkeitsberechnung</li> <li>• vergleichen die unterschiedlichen Farbmodelle der Computergraphik</li> </ul>	

		<ul style="list-style-type: none"> <li>• illustrieren und untersuchen die Datenstrukturen zur Beschreibung virtueller 3D Modelle und komplexer Szenen</li> <li>• erläutern die Funktionsweise der Rasterisierung und Scankonvertierung in der Graphikpipeline</li> <li>• lösen Aufgaben zu Beleuchtung und Texturierung von 3D virtuellen Modellen</li> <li>• klassifizieren Schattierungsverfahren</li> <li>• bestimmen den Unterschied zwischen lokaler und globaler Beleuchtung und formulieren Algorithmen für Ray Tracing und Radiosity</li> </ul> <p>*Educational objectives and skills:*</p> <p>Students should be able to</p> <ul style="list-style-type: none"> <li>• describe the processing steps in the graphics pipeline</li> <li>• explain clipping algorithms for lines and polygons</li> <li>• explain, characterize and compute affine and perspective transformations in 2D and 3D, and provide an intuitive description of the general form of corresponding transformation matrices in homogeneous coordinates</li> <li>• depict techniques to compute depth, occlusion and visibility</li> <li>• compare the different color models</li> <li>• describe data structures to represent 3D virtual models and complex scenes</li> <li>• explain the algorithms for rasterization and scan conversion</li> <li>• solve problems with shading and texturing of 3D virtual models</li> <li>• classify different shadowing techniques</li> <li>• explain the difference between local and global illumination techniques and formulate algorithms for ray tracing and radiosity</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Übungsleistung Klausur (60 Minuten)
11	<b>Grading procedure</b>	Übungsleistung (0%) Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• P. Shirley: Fundamentals of Computer Graphics. AK Peters Ltd., 2002</li> </ul>

- Hearn, M. P. Baker: Computer Graphics with OpenGLD. Pearson
- Foley, van Dam, Feiner, Hughes: Computer Graphics - Principles and Practice
- Rauber: Algorithmen der Computergraphik
- Bungartz, Griebel, Zenger: Einführung in die Computergraphik
- Encarnaçã, Strasser, Klein: Computer Graphics

1	<b>Module name</b> 93130	<b>Konzeptionelle Modellierung</b> Conceptual modelling	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Introduction to Software Engineering Übung: Introduction to Software Engineering Exercises	- -
3	Lecturers	David Haller Prof. Dr.-Ing. Richard Lenz Prof. Dr.-Ing. Andreas Maier	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Grundlagen der Modellierung</li> <li>• Datenmodellierung am Beispiel Entity-Relationship-Modell</li> <li>• Modellierung objektorientierter Systeme am Beispiel UML</li> <li>• Relationale Datenmodellierung und Abfragemöglichkeiten</li> <li>• Grundlagen der Metamodellierung</li> <li>• XML</li> <li>• Multidimensionale Datenmodellierung</li> <li>• Domänenmodellierung und Ontologien</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren grundlegende Begriffe aus der Datenbankfachliteratur</li> <li>• erklären die Vorteile von Datenbanksystemen</li> <li>• erklären die verschiedenen Phasen des Datenbankentwurfs</li> <li>• benutzen das Entity-Relationship Modell und das erweiterte Entity-Relationship Modell zur semantischen Datenmodellierung</li> <li>• unterscheiden verschiedene Notationen für ER-Diagramme</li> <li>• erläutern die grundlegenden Konzepte des relationalen Datenmodells</li> <li>• bilden ein gegebenes EER-Diagramm auf ein relationales Datenbankschema ab</li> <li>• erklären die Normalformen 1NF, 2NF, 3NF, BCNF und 4NF</li> <li>• definieren die Operationen der Relationenalgebra</li> <li>• erstellen Datenbanktabellen mit Hilfe von SQL</li> <li>• lösen Aufgaben zur Datenselektion und Datenmanipulation mit Hilfe von SQL</li> <li>• erklären die grundlegenden Konzepte der XML</li> <li>• erstellen DTDs für XML-Dokumente</li> <li>• benutzen XPATH zur Formulierung von Anfragen an XML-Dokumente</li> <li>• definieren die grundlegenden Strukturelemente und Operatoren des multidimensionalen Datenmodells</li> <li>• erklären Star- und Snowflake-Schema</li> <li>• benutzen einfache UML Use-Case Diagramme</li> <li>• benutzen einfache UML-Aktivitätsdiagramme</li> <li>• erstellen UML-Sequenzdiagramme</li> <li>• erstellen einfache UML-Klassendiagramme</li> <li>• erklären den Begriff Meta-Modellierung</li> <li>• definieren den Begriff der Ontologie in der Informatik</li> </ul>

		<ul style="list-style-type: none"> <li>definieren die Begriffe RDF und OWL</li> </ul>
7	<b>Prerequisites</b>	Gewünscht "Algorithmen und Datenstrukturen" und "Grundlagen der Logik und Logikprogrammierung"
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Elmasri, Ramez, and Sham Navathe. Grundlagen von Datenbanksystemen. Pearson Deutschland GmbH, 2009. - ISBN-10: 9783868940121</li> <li>Alfons Kemper, Andre Eickler: Datenbanksysteme : Eine Einführung. 6., aktualis. u. erw. Aufl. Oldenbourg, März 2006. - ISBN-10: 3486576909</li> <li>Bernd Oestereich: Analyse und Design mit UML 2.1. 8. Aufl. Oldenbourg, Januar 2006. - ISBN-10: 3486579266</li> <li>Ian Sommerville: Software Engineering. 8., aktualis. Aufl. Pearson Studium, Mai 2007. - ISBN-10: 3827372577</li> <li>Horst A. Neumann: Objektorientierte Softwareentwicklung mit der Unified Modeling Language. (UML). Hanser Fachbuch, März 2002. - ISBN-10: 3446188797</li> <li>Rainer Eckstein, Silke Eckstein: XML und Datenmodellierung. Dpunkt Verlag, November 2003. - ISBN-10: 3898642224</li> </ul>

1	<b>Module name</b> 554695	<b>Nebenläufige Systeme</b> Concurrent systems	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 593320	<b>Vernetzte Mobilität und autonomes Fahren</b> Connected mobility and autonomous driving	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Anatoli Djanatliev	
5	<b>Contents</b>	<p>Es ist inzwischen allgemein bekannt, dass Fahrzeuge der Zukunft hochgradig vernetzt sein werden. Der aktuelle Trend geht in Richtung des autonomen Fahrens. In den bisherigen Betrachtungen wurde insbesondere die ad-hoc Kommunikation zwischen Fahrzeugen auf unteren Schichten untersucht (Fahrzeugkommunikation). Im Rahmen der vernetzten Mobilität soll das Fahrzeug vor allem als Teil eines größeren Ökosystems mit weiteren Teilnehmern (z.B. Personen, Radfahrern, Ampeln, Gebäuden etc.) gesehen werden. All dies gibt die Möglichkeit den ständig wachsenden Bedarf an Mobilität zu optimieren und neue Sicherheits- und Komfortdienstleistungen zu schaffen. Dies erfordert jedoch die Lösung einiger komplexer Herausforderungen. Neben den gesellschaftlichen und rechtlichen Aspekten müssen insbesondere auch technische Voraussetzungen geschaffen werden. Dazu gehören u.a. geeignete Kommunikationstechnologien (v.a. ad-hoc, Mobilfunk) und Kommunikationsarchitekturen (Cloud-, Edge/Fog-, Node-Computing). Neben Technologien, Methoden und innovativen Mobilitätsdienstleistungen werden im Rahmen dieser Lehrveranstaltung auch grundlegende Aspekte der Verkehrsplanung und Verkehrstechnik eingeführt sowie der intermodale Verkehr besprochen.</p>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Verständnis grundlegender Konzepte u.a. von</p> <ul style="list-style-type: none"> <li>• Ad-Hoc Kommunikation</li> <li>• Mobilfunkkommunikation</li> <li>• Verkehrsplanung</li> <li>• Architekturen</li> <li>• Fahrzeug als Teil eines Mobilitäts-Ökosystems</li> <li>• Innovative Dienste</li> </ul> <p>Anwenden Bearbeitung von Übungsaufgaben Analysieren</p> <ul style="list-style-type: none"> <li>• Unterschiede zwischen unterschiedlichen Kommunikationstechnologien und Architekturen aufdecken</li> <li>• Relevante Zukunftsszenarien aufbauen</li> </ul> <p>Evaluieren (Beurteilen) Anwendung von Simulation und Modellierung zur Evaluierung zukünftiger Szenarien und Fallstudien.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (90 Minuten)</p> <p>Prüfungsleistung, mündliche Prüfung, Dauer (in Minuten): 30, benotet, 5 ECTS Anteil an der Berechnung der Modulnote: 100.0 %</p>
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	<p>german</p> <p>english</p>
16	<b>Bibliography</b>	<p>Barbara Flügge; Smart Mobility - Connecting Everyone: Trends, Concepts and Best Practices; Vieweg Teubner, 2017</p> <p>Maurer, M., Gerdes, J.C., Lenz, B., Winner, H. (Hrsg.); Autonomes Fahren: Technische, rechtliche und gesellschaftliche Aspekte; Springer 2015</p> <p>Johanning, V., Mildner, R.; Car IT kompakt: Das Auto der Zukunft Vernetzt und autonom fahren; Springer, 2015</p>

1	<b>Module name</b> 92650	<b>Regelungstechnik A (Grundlagen)</b> Control engineering A (Foundations)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Knut Graichen	
5	<b>Contents</b>	<p>Die Vorlesung behandelt die Grundlagen der Regelungstechnik und befähigt zur Beschreibung und Untersuchung linearer Systeme und zum Entwurf einfacher und mehrschleifiger Regler im Frequenzbereich. Die Inhalte der Vorlesung sind:</p> <ul style="list-style-type: none"> <li>• Gegenstand und Zielstellung der Regelungstechnik</li> <li>• Modellbildung der Strecke im Zeit und Frequenzbereich und Darstellung als Strukturbild</li> <li>• Analyse des Streckenverhaltens linearer Eingrößensysteme anhand von Übertragungsfunktion und Frequenzgang</li> <li>• Auslegung einschleifiger Regelkreise</li> <li>• Erweiterte Regelkreisstrukturen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden können</p> <ul style="list-style-type: none"> <li>• Gegenstand und Zielstellung der Regelungstechnik erläutern.</li> <li>• Problemstellungen als Steuerungs- und Regelungsaufgabe identifizieren.</li> <li>• das Streckenverhalten durch ein mathematisches Modell in Form des Strukturbilds beschreiben.</li> <li>• eine Modellvereinfachung durch Linearisierung und Strukturbildumformung durchführen.</li> <li>• aus Übertragungsfunktion und Frequenzgang das qualitative Streckenverhalten ermitteln.</li> <li>• zu einem Frequenzgang Ortskurve und Bode-Diagramm angeben.</li> <li>• den Aufbau einer Zwei-Freiheitsgrade-Regelung angeben und die Zweckbestimmung von Vorsteuerung und Regelung erläutern.</li> <li>• Sollverläufe auf Zulässigkeit überprüfen und realisierbare Vorsteuerungen entwerfen.</li> <li>• die Regelkreis-Stabilität definieren und mit dem Nyquist-Kriterium untersuchen.</li> <li>• entscheiden, wann welcher Reglertyp in Frage kommt und nach welchen Gesichtspunkten dessen Parameter zu wählen sind.</li> <li>• für lineare Eingrößensysteme einen geeigneten Regler entwerfen.</li> <li>• ergänzende Maßnahmen zur Störverhaltensverbesserung beschreiben und zur Anwendung bringen.</li> <li>• die Vorlesungsinhalte auf verwandte Problemstellungen übertragen und sich weiterführende</li> </ul>	

		Frequenzbereichsmethoden der Regelungstechnik selbständig erschließen.
7	<b>Prerequisites</b>	Systemtheorie linearer zeitkontinuierlicher Systeme (inkl. Laplace-Transformation)
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• O. Föllinger. Regelungstechnik: Einführung in die Methoden und ihre Anwendung, 12. Auflage, VDE-Verlag, 2016</li> <li>• M. Horn, N. Dourdoumas. Regelungstechnik, Pearson Studium, 2004</li> <li>• W. Leonhard. Einführung in die Regelungstechnik, 4. Auflage, Vieweg, 1987</li> <li>• J. Lunze. Regelungstechnik 1: Systemtheoretische Grundlagen, Analyse und Entwurf einschleifiger Regelungen, 12. Auflage, Springer, 2020</li> <li>• R. Unbehauen. Regelungstechnik 1, 12. Auflage, 2002</li> <li>• G. Ludyk. Theoretische Regelungstechnik 1 und 2, Springer, 1995</li> </ul>

1	<b>Module name</b> 169383	<b>CPU Entwurf mit VHDL (Schwerpunkt Prozessorwurf)</b> CPU Design with VHDL (Focus on CPUs)	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 436348	<b>CPU Entwurf mit VHDL (Schwerpunkt VHDL)</b> CPU Design with VHDL (Focus on VHDL)	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: CPU Entwurf mit VHDL (CPU) Übung: CPU Entwurf mit VHDL (CPU) - Übung	- -
3	Lecturers	Prof. Dr.-Ing. Dietmar Fey Philipp Holzinger Thomas Schlögl	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey
5	<b>Contents</b>	<p>Die Vorlesung wird einen Einblick in die wichtigsten Strukturen eines Rechners und insbesondere die der CPU geben. Wie sind die Register, die ALU, die Caches usw. aufgebaut, wie sind sie miteinander verschaltet? Wie werden Pipelines gebildet?</p> <p>Um die Vorlesung verstehen und die Übungsaufgaben lösen zu können, werden VHDL-Kenntnisse benötigt. Diese werden in der Vorlesung vermittelt.</p> <p>Im ersten Teil der Vorlesung geht es darum, aus einfachen Und-, Oder- und Inverter-Gattern größere Strukturen aufzubauen. So werden beispielsweise die Register und die Komponenten der ALU (Addierer, Multiplizierer, Shifter usw.) nach und nach aufgebaut. Aus den Einzelteilen lassen sich dann wiederum die Registerbänke, die ALU, die Speichereinheit usw. zusammensetzen.</p> <p>Mit guten Rechenwerken allein ist eine CPU noch nicht wirklich schnell. Es müssen schnell genug Instruktionen gelesen und dekodiert sowie die Operanden geholt werden können. Nach dem schnellen Verarbeiten in den Rechenwerken müssen die Ergebnisse dann wiederum schnell in die Zielregister bzw. Ziel-Speicherzellen kopiert werden. Das wichtigste Verfahren, um hierbei Performance zu gewinnen, ist das Pipelining. Leider gibt es eine Reihe von Bedingungen, die erfüllt sein müssen, dass Pipelining wirklich gut funktioniert. So dürfen keine Daten-Abhängigkeiten im Code vorhanden sein, müssen Sprungziele rechtzeitig bekannt sein und dürfen bestimmte Ressourcen nicht mehrfach gleichzeitig genutzt werden. Mittels Forwarding, Sprungvorhersage und Caches können die Probleme gemildert werden. Mit den so gewonnenen Fähigkeiten sind dann auch Multi-Core- und Multi-Threading-Architekturen verständlich.</p>
6	<b>Learning objectives and skills</b>	Die Studierenden verstehen den inneren Aufbau moderner CPUs (Pipeline, Registerbänke, ALU, Caches, Memory-Management-Unit, Segmentierungseinheit, ...) und können selbst performante CPUs aus einfachen Basis-Schaltungen aufbauen.
7	<b>Prerequisites</b>	keine
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222

10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 451696	<b>Cyber-Physical Systems</b> Cyber-physical systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung zu Cyber-Physical Systems (2.0 SWS) Vorlesung: Cyber-Physical Systems (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Torsten Klie	

4	<b>Module coordinator</b>	Joachim Falk Dr.-Ing. Torsten Klie
5	<b>Contents</b>	<p>Klassische Computersysteme zeichnen sich durch eine strikte Trennung von realer und virtueller Welt aus. Moderne Steuerungssysteme, die z.B. in modernen Fahrzeugen verbaut sind und die aus einer Vielzahl von Sensoren und Aktoren bestehen, entsprechen diesem Bild nur sehr eingeschränkt.</p> <p>Diese Systeme, oft "Cyber-Physical Systems (CPS)" genannt, erkennen ihre physische Umgebung, verarbeiten diese Informationen und können die physische Umwelt auch koordiniert beeinflussen. Hierzu ist eine starke Kopplung von physischem Anwendungsmodell und dem Computer-Steuerungsmodell nötig. Im Unterschied zu Eingebetteten Systemen bestehen CPS meist aus vielen vernetzten Komponenten, die sich selbständig untereinander koordinieren.</p> <p>Diese Vorlesung spannt den Bogen von kontrolltheoretischen Grundlagen über Selbstorganisationsprinzipien bis hin zu visionären Anwendungen aus den Bereichen Verkehr und Medizintechnik. Ferner werden Entwurfsmethoden für Cyber-Physical Systems vorgestellt.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erläutern, was Cyber-Physical Systems sind und auf welchen technologischen Grundlagen sie aufbauen, insbesondere in den Bereichen Regelungstechnik, Ablaufplanung, Kommunikation und Selbstorganisation bewerten CPS in verschiedenen Anwendungsgebieten</p> <p>stellen den Entwurfsprozess von CPS dar, insbesondere die Modellierung und die grundlegende Programmierung entdecken</p> <p>wesentliche Herausforderungen beim Entwurf, Ausbringung und Einsatz von CPS.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222



		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>• Andrea Bondavalli, Sara Bouchenak und Hermann Kopetz (Hrsg.) Cyber-Physical Systems of Systems: Foundations – A Conceptual Model and Some Derivations: The AMADEOS Legacy. Springer 2016.</li> <li>• Otto Föllinger Regelungstechnik. Hüthig 1992.</li> <li>• Hilmar Jaschek und Holger Voos Grundkurs der Regelungstechnik. Oldenbourg 2010.</li> <li>• Jörg Kahlert Crash-Kurs Regelungstechnik. VDE Verlag 2010.</li> <li>• Peter Marwedel Embedded Systems Design – Embedded Systems Foundations of Cyber-Physical Systems, and the Internet of Things, 4. Auflage. Springer 2021</li> <li>• André Platzner Logic Foundations of Cyber-physical Systems. Springer 2018.</li> <li>• Wolfgang Schneider Praktische Regelungstechnik. Vieweg +Teubner 2008.</li> <li>• Walid M. Taha, Abd-Ehamid M. Taha und Johan Thunberg Cyber-physical Systems – A Model-based Approach. Springer 2021.</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/cyber-physical-systems/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/cyber-physical-systems/</a></p>

1	<b>Module name</b> 901895	<b>Deep Learning</b> Deep learning	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Deep Learning (2.0 SWS) Übung: DL E (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Andreas Maier Zijin Yang Alexander Barnhill	

4	<b>Module coordinator</b>	Felix Denzinger Prof. Dr.-Ing. Andreas Maier Fabian Wagner	
5	<b>Contents</b>	<p>Deep Learning (DL) has attracted much interest in a wide range of applications such as image recognition, speech recognition and artificial intelligence, both from academia and industry.</p> <p>This lecture introduces the core elements of neural networks and deep learning, it comprises:</p> <ul style="list-style-type: none"> <li>• (multilayer) perceptron, backpropagation, fully connected neural networks</li> <li>• loss functions and optimization strategies</li> <li>• convolutional neural networks (CNNs)</li> <li>• activation functions</li> <li>• regularization strategies</li> <li>• common practices for training and evaluating neural networks</li> <li>• visualization of networks and results</li> <li>• common architectures, such as LeNet, Alexnet, VGG, GoogleNet</li> <li>• recurrent neural networks (RNN, TBPTT, LSTM, GRU)</li> <li>• deep reinforcement learning</li> <li>• unsupervised learning (autoencoder, RBM, DBM, VAE)</li> <li>• generative adversarial networks (GANs)</li> <li>• weakly supervised learning</li> <li>• applications of deep learning (segmentation, object detection, speech recognition, ...)</li> </ul> <p>The accompanying exercises will provide a deeper understanding of the workings and architecture of neural networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the different neural network components,</li> <li>• compare and analyze methods for optimization and regularization of neural networks,</li> <li>• compare and analyze different CNN architectures,</li> <li>• explain deep learning techniques for unsupervised / semi-supervised and weakly supervised learning,</li> <li>• explain deep reinforcement learning,</li> <li>• explain different deep learning applications,</li> <li>• implement the presented methods in Python,</li> <li>• autonomously design deep learning techniques and prototypically implement them,</li> </ul>	

		<ul style="list-style-type: none"> <li>effectively investigate raw data, intermediate results and results of Deep Learning techniques on a computer,</li> <li>autonomously supplement the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>discuss the social impact of applications of deep learning applications.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Ian Goodfellow, Yoshua Bengio, Aaron Courville: Deep Learning. MIT Press, 2016.</li> <li>Christopher Bishop: Pattern Recognition and Machine Learning, Springer Verlag, Heidelberg, 2006</li> <li>Yann LeCun, Yoshua Bengio, Geoffrey Hinton: Deep learning. Nature 521, 436444 (28 May 2015)</li> </ul>

1	<b>Module name</b> 93330	<b>Deep Learning for Beginners</b> Deep learning for beginners	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Deep Learning for Beginners (VHB-Kurs) (2.0 SWS)	2,5 ECTS
3	Lecturers	Aline Sindel	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Neural networks have had an enormous impact on research in image and signal processing in recent years. In this course, you will learn all the basics about deep learning in order to understand how neural network systems are built. The course is addressed to students who are new to the field. In the beginning of the course, we introduce you to the topic with some applications of deep learning in the field of medical imaging, digital humanities and industry projects. Before we dive into the core elements of neural networks, there are two lecture units on the fundamentals of signal and image processing to teach you relevant parts of system theory such as convolutions, Fourier transform, and sampling theorem. In the next lecture units, you learn the basic blocks of neural networks, such as backpropagation, fully connected layers, convolutional layers, activation functions, loss functions, optimization, and regularization strategies. Then, we look into common practices for training and evaluating neural networks. The next lecture unit is focusing on common neural network architectures, such as LeNet, Alexnet, and VGG. It follows a lecture unit about unsupervised learning that contains the principles of autoencoders and generative adversarial networks. Lastly, we cover some applications of deep learning in segmentation and object detection.</p> <p>The accompanying programming exercises will provide a deeper understanding of the workings and architecture of neural networks, in which you will develop a basic neural network from scratch in pure Python without using deep learning frameworks, such as PyTorch or TensorFlow.</p> <p>At the end of the semester, there will be a written exam.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the different neural network components,</li> <li>• compare and analyze methods for optimization and regularization of neural networks,</li> <li>• compare and analyze different CNN architectures,</li> <li>• explain deep learning techniques for unsupervised / semi-supervised and weakly supervised learning,</li> <li>• explain different deep learning applications,</li> <li>• implement the presented methods in Python,</li> <li>• effectively investigate raw data, intermediate results and results of Deep Learning techniques on a computer,</li> <li>• autonomously supplement the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>• discuss the social impact of applications of deep learning applications.</li> </ul>	

7	<b>Prerequisites</b>	Requirements: mathematics for engineering, basic knowledge of python
8	<b>Integration in curriculum</b>	semester: 4
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel (60 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 75 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 876012	<b>Verlässliche Echtzeitsysteme (Vorlesung mit Übungen)</b> Dependable real-time systems (lecture with exercises)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> </ul>

- wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.
- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfsalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des Framac Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).

		<ul style="list-style-type: none"> <li>• erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.</li> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme eine, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 96591	<b>Design of Integrated Circuits I</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>Es wird in die Grundlagen des integrierten digitalen Schaltungsentwurfes auf Basis von CMOS eingeführt. Ausgehend vom MOS Transistor wird die Complementäre Logik erklärt und auf gängige statische und dynamische Schaltelemente und ihre Erweiterungen auf hochintegrierte Schaltungen bis 0.13<math>\mu</math>m eingegangen.</p> <ul style="list-style-type: none"> <li>• Digitaler IC Entwurf für Deep Submicron</li> <li>• MOS Transistor</li> <li>• Herstellung, Layout und Simulation</li> <li>• MOS Inverterschaltung</li> <li>• Statische CMOS Gatter-Schaltungen</li> <li>• Entwurf von Logik mit hoher Schaltrate</li> <li>• Transfer-Gatter und dynamische Logik</li> <li>• Entwurf von Speichern</li> <li>• Zusätzliche Themen des Speicherentwurfs</li> </ul> <p>Content</p> <p>It introduces students to the basics of digital integrated circuit design in CMOS. Starting from the MOS transistor, complementary logic is explained. Common static and dynamic switching elements are discussed as well as their extensions to large scale integrated circuits (0.18<math>\mu</math>m-0.13<math>\mu</math>m).</p> <ul style="list-style-type: none"> <li>• Deep Submicron Digital IC Design</li> <li>• MOS Transistor</li> <li>• Fabrication, Layout and Simulation</li> <li>• MOS Inverter Circuits</li> <li>• Static CMOS Gate-Circuits</li> <li>• Design of Logic with High Switching Rate</li> <li>• Transfer-Gates and Dynamic Logic</li> <li>• Design of Memory</li> <li>• Additional Topics of Memory Design</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden gewinnen einen Überblick über existierende Integrationstechnologien und Entwurfsmethodiken für Integrierte Schaltungen in 0,18<math>\mu</math>m und 0,13<math>\mu</math>m CMOS. Dabei verstehen die Studierenden auch die Zusammenhänge zwischen technischen und wirtschaftlichen Gesichtspunkten der Halbleiterfertigung.</li> </ul> <p>Evaluieren (Beurteilen)</p> <ul style="list-style-type: none"> <li>• Die Studierenden analysiert das Verhalten von MOS/CMOS-Transistoren. Daneben können sie verschiedene statische und</li> </ul>	

		<p>dynamische digitale Schaltungsstrukturen auf Transistorebene bewerten.</p> <p>Learning objectives and competencies:</p> <p>Understand</p> <ul style="list-style-type: none"> <li>gain an overview of existing integration technologies and integrated circuit design techniques in CMOS (0.18<math>\mu</math>m-0.13<math>\mu</math>m), understanding technical and economic aspects of semiconductor manufacturing.</li> </ul> <p>Evaluate (Assess)</p> <ul style="list-style-type: none"> <li>Analyze the behavior of MOS / CMOS transistors and evaluate various static and dynamic digital circuit structures at transistor level.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96200	<b>Entwurf von Mixed-Signal-Schaltungen</b> Design of mixed-signal circuits	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Entwurf von Mixed-Signal-Schaltungen (2.0 SWS) Vorlesung: Entwurf von Mixed-Signal-Schaltungen (2.0 SWS)	- 5 ECTS
3	Lecturers	Feim Rasim Tobias Rumpel Prof. Dr.-Ing. Sebastian Sattler	

4	<b>Module coordinator</b>	Peter Meisel Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>Es werden Methoden zur Analyse und Synthese von Phänomenen behandelt, welche aus sogenannten Rückkopplungen in gemischt analog-digitalen Systemen entstehen. Es wird an Hand eines allgemeinen Transistormodells abstrahiert, und Beispiele aus der Integrierten Schaltungs- und Systemtechnik erarbeitet.</p> <ul style="list-style-type: none"> <li>• Modellierung aktiver Bauelemente</li> <li>• Grundsaltungen des allgemeinen Transistors</li> <li>• Abstraktion der Rückkopplung</li> <li>• Analyse der Stabilität im Frequenz- und Zeitbereich</li> <li>• Kompensationstechniken im Frequenzbereich</li> <li>• Grundsaltungen von Rückkopplungen</li> <li>• Harmonische Verzerrungen</li> <li>• Rauschen</li> <li>• Beispiele von Rückkopplungen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Analysieren</p> <ul style="list-style-type: none"> <li>• Die Studierenden können die verschiedenste Strukturen für analoge integrierte Schaltungen entwickeln, analysieren und bewerten.</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>• Die Studierenden gewinnen einen Überblick über die wichtigsten Methoden und Verfahren für Analyse und Entwurf von analogen rückgekoppelten Schaltungen.</li> </ul>	
7	<b>Prerequisites</b>	Schaltungstechnik, Entwurf Integrierter Schaltungen I, o.ä.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	G. Palumbo, S. Pennisi, Feedback Amplifiers, Theory and Design, Springer 2009

1	<b>Module name</b> 44150	<b>Diagnostic Medical Image Processing</b> Diagnostic medical image processing	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Medical Image Processing for Diagnostic Applications (VHB-Kurs) (4.0 SWS)	5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>English version: The contents of the module comprise basics about medical imaging modalities and acquisition hardware. Furthermore, details on acquisition-dependent preprocessing are covered for image intensifiers, flat-panel detectors, and MR. The fundamentals of 3D reconstruction from parallel-beam to cone-beam reconstruction are also covered. In the last chapter, rigid registration for image fusion is explained.</p> <p>Deutsche Version: Die Inhalte des Moduls umfassen Grundlagen der medizinischen Bildverarbeitung und Aufnahmeprinzipien. Darüber hinaus werden Details der Vorverarbeitung für Bildverstärker, Flachpaneldetektoren und MR erklärt. Die Grundlagen der Rekonstruktion von Parallelstrahl bis hin zur Kegelstrahl-Tomographie werden ebenfalls behandelt. Im letzten Kapitel wird starre Registrierung für Bildfusion erläutert.</p>	
6	<b>Learning objectives and skills</b>	<p>English Version: The participants</p> <ul style="list-style-type: none"> <li>• understand the challenges in interdisciplinary work between engineers and medical practitioners.</li> <li>• develop understanding of algorithms and math for diagnostic medical image processing.</li> <li>• learn that creative adaptation of known algorithms to new problems is key for their future career.</li> <li>• develop the ability to adapt algorithms to different problems.</li> <li>• are able to explain algorithms and concepts of the module to other engineers.</li> </ul> <p>Deutsche Version: Die Teilnehmenden</p> <ul style="list-style-type: none"> <li>• verstehen die Herausforderungen in der interdisziplinären Arbeit zwischen Ingenieuren und Ärzten.</li> <li>• entwickeln Verständnis für Algorithmen und Mathematik der diagnostischen medizinischen Bildverarbeitung.</li> <li>• erfahren, dass kreative Adaption von bekannten Algorithmen auf neue Probleme der Schlüssel für ihre berufliche Zukunft ist.</li> <li>• entwickeln die Fähigkeit Algorithmen auf verschiedene Probleme anzupassen.</li> <li>• sind in der Lage, Algorithmen und Konzepte des Moduls anderen Studierenden der Technischen Fakultät zu erklären.</li> </ul>	
7	<b>Prerequisites</b>	Ingenieurmathematik	

		Engineering Mathematics
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich/mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich/mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 0 h</p> <p>Independent study: 150 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 47800	<b>Digital Communications</b> Digital communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci	
5	<b>Contents</b>	<p>Alle modernen Kommunikationssysteme basieren auf digitalen Übertragungsverfahren. Diese Vorlesung befasst sich mit den Grundlagen der Analyse und des Entwurfs digitaler Sender und Empfänger. Dabei wird zunächst von einem einfachen Kanalmodell bei dem das Empfangssignal nur durch additives weißes Gaußsches Rauschen gestört wird ausgegangen. Im Verlauf der Vorlesung werden aber auch Kanäle mit unbekannter Phase sowie verzerrende Kanäle betrachtet. Behandelt werden unter anderem digitale Modulationsverfahren (z.B. Pulsamplitudenmodulation (PAM), digitale Frequenzmodulation (FSK), und Kontinuierliche-Phasenmodulation (CPM)), Orthogonalkonstellationen, das Nyquistkriterium in Zeit- und Frequenzbereich, optimale kohärente und inkohärente Detektions- und Decodierungsverfahren, die Signalraumdarstellung digital modulierter Signale, verschiedene Entzerrungsverfahren, und Mehrträger-Übertragungsverfahren.</p> <p>---</p> <p>Modern communication systems are based on digital transmission methods. This course covers basics of analysis and design of digital transmitters and receivers. Initially, we consider a simple channel model whose received signal is impaired only by additive white Gaussian noise. Then, we extend fundamental concepts to channels with unknown phases and distortion. Additionally, we treat digital modulation techniques, e.g., pulse amplitude modulation (PAM), digital frequency modulation (FSK) and continuous-phase modulation (CPM), and orthogonal constellations. The Nyquist criterion in time and frequency domain, optimal coherent and incoherent detection and decoding methods, signal space representations of digitally modulated signals, various equalization methods, and multicarrier transmission methods are also discussed.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• analysieren und klassifizieren digitale Modulationsverfahren hinsichtlich ihrer Leistungs- und Bandbreiteneffizienz sowie ihres Spitzenwertfaktors,</li> <li>• ermitteln notwendige Kriterien für impulsinterferenzfreie Übertragung,</li> <li>• charakterisieren digitale Modulationsverfahren im Signalraum,</li> <li>• ermitteln informationsverlustfreie Demodulationsverfahren,</li> <li>• entwerfen optimale kohärente und inkohärente Detektions- und Decodierungsverfahren,</li> </ul>	

		<ul style="list-style-type: none"> <li>• vergleichen verschiedene Entzerrungsverfahren hinsichtlich deren Leistungsfähigkeit und Komplexität,</li> <li>• entwerfen einfache digitale Übertragungssysteme mit vorgeschriebenen Leistungs- und Bandbreiteneffizienzen sowie Spitzenwertfaktoren.</li> <li>• --</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• analyze and classify digital modulation techniques in terms of performance and bandwidth efficiency as well as crest factor,</li> <li>• determine necessary criteria to design impulses for interference-free transmission,</li> <li>• characterize digital modulation methods in signal space,</li> <li>• determine information loss-free demodulation methods,</li> <li>• design optimal coherent and incoherent detection and decoding methods,</li> <li>• compare different equalization methods in terms of performance and complexity,</li> <li>• design simple digital transmission systems with prescribed power and bandwidth efficiency and crest factor.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 96090	<b>Digitale elektronische Systeme</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Digitale elektronische Systeme (3.0 SWS) Übung: Übungen zu Digitale elektronische Systeme (1.0 SWS)	5 ECTS -
3	Lecturers	Angelika Thalmayer Prof. Dr.-Ing. Robert Weigel Albert-Marcel Schrotz	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Analog-Digital-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Digital-Analog-Umsetzer: Qualitätsmerkmale, Messtechnik, Hardwarearchitekturen</li> <li>• Programmierbare Logikschaltungen (PLD, FPGA): Grundlegende Konzepte, Kategorien, Hardwarearchitekturen</li> <li>• Digitale-Filter: Theorie, Eigenschaften, Entwicklung und Implementierung und IIR und FIR Filtern</li> </ul>
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden verstehen die Hardwarearchitekturen und Funktionsweisen von Komponenten digitaler Elektronischer Systeme wie Digital-Analog-Umsetzer, Analog-Digital Umsetzer, PLDs und FPGAs und können diese erläutern</li> <li>• Die Studierenden Verstehen die Qualitätsmerkmale von Digitalen Elektronischen Komponenten, können diese auf konkrete Komponenten anwenden und somit die Qualität von digitalen Elektronischen Komponenten anhand der in Datenblättern typischer weise gegebenen Qualitätsmerkmale evaluieren</li> <li>• Die Studierenden können die Einflüsse von nichtidealen Bauelementen auf digitale elektronische Systeme analysieren</li> <li>• Die Studierenden verstehen die Funktion, die Eigenschaften, die Entwicklungsmethodik sowie die Implementierung von digitalen Filtern und könne diese erläutern</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 743260	<b>Verteilte Systeme (Vorlesung mit erweiterten Übungen)</b> Distributed systems (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: Rechnerübungen zu Verteilte Systeme (2.0 SWS) Übung: Erweiterte Übungen zu Verteilte Systeme (2.0 SWS) Vorlesung: Verteilte Systeme (2.0 SWS)	- 5 ECTS 2,5 ECTS
3	Lecturers	Tobias Distler Harald Böhm Laura Lawniczak	

4	<b>Module coordinator</b>	Tobias Distler
5	<b>Contents</b>	<p>Verteilte Systeme bestehen aus mehreren Rechnern, die über ein Netzwerk miteinander verbunden sind und einen gemeinsamen Dienst erbringen. Obwohl die beteiligten Rechner hierfür in weiten Teilen unabhängig voneinander agieren, erscheinen sie ihren Nutzern gegenüber in der Gesamtheit dabei trotzdem als ein einheitliches System. Die Einsatzmöglichkeiten für verteilte Systeme erstrecken sich über ein weites Spektrum an Szenarien: Von der Zusammenschaltung kleinster Rechenknoten zur Sammlung von Daten im Rahmen von Sensornetzwerken über Steuerungssysteme für Kraftfahrzeuge und Industrieanlagen bis hin zu weltumspannenden, Internet-gestützten Infrastrukturen mit Komponenten in Datenzentren auf verschiedenen Kontinenten.</p> <p>Ziel dieses Moduls ist es, die sich durch die speziellen Eigenschaften verteilter Systeme ergebenden Problemstellungen zu verdeutlichen und Ansätze zu vermitteln, mit deren Hilfe sie gelöst werden können; Beispiele hierfür sind etwa die Interaktion zwischen heterogenen Systemkomponenten, der Umgang mit erhöhten Netzwerklatenzen sowie die Wahrung konsistenter Zustände über Rechengrenzen hinweg. Gleichzeitig zeigt das Modul auf, dass die Verteiltheit eines Systems nicht nur Herausforderungen mit sich bringt, sondern auf der anderen Seite auch Chancen eröffnet. Dies gilt insbesondere in Bezug auf die im Vergleich zu nicht verteilten Systemen erzielbare höhere Widerstandsfähigkeit eines Gesamtsystems gegenüber Fehlern wie den Ausfällen ganzer Rechner oder sogar kompletter Datenzentren.</p> <p>Ausgehend von den einfachsten, aus nur einem Client und einem Server bestehenden verteilten Systemen, beschäftigt sich die Vorlesung danach mit der deutlich komplexeren Replikation der Server-Seite und behandelt anschließend die Verteilung eines Systems über mehrere, mitunter weit voneinander entfernte geografische Standorte. In allen Abschnitten umfasst die Betrachtung des jeweiligen Themas eine Auswahl aus Grundlagen, im Praxiseinsatz befindlicher Ansätze und Techniken sowie für den aktuellen Stand der Forschung repräsentativer Konzepte.</p> <p>Im Rahmen der Übungen wird zunächst ein plattformunabhängiges Fernaufrufsystem schrittweise entwickelt und parallel dazu getestet.</p>

		<p>Als Vorlage und Orientierungshilfe dient dabei das in der Praxis weit verbreitete Java RMI. In den weiteren Übungsaufgaben stehen anschließend klassische Problemstellungen von verteilten Systemen wie fehlertolerante Replikation und verteilte Synchronisation im Mittelpunkt.</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• beschreiben charakteristische Merkmale und Eigenschaften verteilter Systeme sowie grundlegende Probleme im Zusammenhang mit ihrer Realisierung.</li> <li>• untersuchen die Unterschiede zwischen lokalen Methodenaufrufen und Fernmethodenaufrufen.</li> <li>• vergleichen Ansätze zur Konvertierung von Nachrichten zwischen verschiedenen Datenrepräsentationen.</li> <li>• konzipieren eine eigene auf Java RMI basierende Anwendung.</li> <li>• entwickeln ein eigenes Fernaufrufsystem nach dem Vorbild von Java RMI.</li> <li>• bewerten die Serialisierungsroutinen von Java RMI.</li> <li>• erproben die manuelle Serialisierung von Nachrichten.</li> <li>• bewerten die Performanz des eigenen Fernaufrufsystems.</li> <li>• gestalten ein Modul zur Unterstützung verschiedener Fernaufrufsemantiken (Maybe, Last-of-Many, At-Most-Once) für das eigene Fernaufrufsystem.</li> <li>• beurteilen auf Basis eigener Experimente mit Fehlerinjektionen die Auswirkungen von Störeinflüssen auf verschiedene Fernaufrufsemantiken.</li> <li>• klassifizieren Mechanismen zur Bereitstellung von Fehlertoleranz, insbesondere verschiedene Arten der Replikation (aktiv vs. passiv).</li> <li>• vergleichen verschiedene Konsistenzgarantien georeplizierter Systeme.</li> <li>• illustrieren das Problem einer fehlenden gemeinsamen Zeitbasis in verteilten Systemen.</li> <li>• erforschen logische Uhren als Mittel zur Reihenfolgebestimmung und Methoden zur Synchronisation physikalischer Uhren.</li> <li>• unterscheiden grundlegende Zustellungs- und Ordnungsgarantien beim Multicast von Nachrichten.</li> <li>• gestalten ein Protokoll für den zuverlässigen und totalgeordneten Versand von Nachrichten in einer Gruppe von Knoten.</li> <li>• entwickeln einen Dienst zur Verwaltung verteilter Sperrobjekte auf Basis von Lamport-Locks.</li> <li>• bewerten die Qualität einer Publikation aus der Fachliteratur.</li> <li>• erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>• können in Kleingruppen kooperativ arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> </ul>

		<ul style="list-style-type: none"> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 47576	<b>Enterprise Application Development und Evolutionäre Informationssysteme</b> eBusiness technologies and evolutionary information systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Evolutionäre Informationssysteme (2.0 SWS)  Vorlesung: Enterprise Application Development (ehemals eBusiness Technologies) (2.0 SWS)	2,5 ECTS  2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Richard Lenz Nadja Deuerlein Florian Irmert	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz	
5	<b>Contents</b>	<p><b>EAD</b></p> <ul style="list-style-type: none"> <li>• Überblick und Einblick in die wichtigsten Themen des Bereichs Business</li> <li>• User Interface, Business Logic und Database Layer</li> <li>• Agile Softwareentwicklung</li> <li>• Integration von Enterprise-Applikationen</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• Grundlagen rechnergestützter Informationssysteme und organisatorisches Lernen</li> <li>• Erfolgsfaktoren für Projekte</li> <li>• Software Wartung vs. Software Evolution</li> <li>• Architekturmodelle</li> <li>• Grundprinzipien evolutionärer Systeme</li> <li>• Datenqualität in Informationssystemen</li> </ul> <p><b>Contents:</b></p> <p><b>EAD:</b></p> <ul style="list-style-type: none"> <li>• Modern technologies to implement Web-Applications for eBusiness</li> <li>• User Interface, Business Logic and Database Layer</li> <li>• Agile Software Development</li> <li>• Integration of Enterprise-Applications</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• IT-Support for Organizational Learning</li> <li>• Success- and Failure Factors for large scale IT-Projects</li> <li>• Software Maintenance vs. Software Evolution</li> <li>• Architectural Styles and their Impact on Evolvability</li> <li>• Principles for Evolvable Systems</li> <li>• Data Quality in Information Systems</li> </ul>	
6	<b>Learning objectives and skills</b>	<b>EAD:</b> Die Studierenden	

- identifizieren die wichtigsten Themen des Bereichs eBusiness, von den Anwendungen bis zu den Implementierungen
- verstehen Zusammenhänge der B2B-Integration und der Realisierung von eBusiness-Anwendungen
- wiederholen Grundlagen des Webs
- vergleichen technische Eigenschaften von HTTP-, Web- und Application Servern
- vergleichen Markup Languages (HTML, XML)
- unterscheiden Ansätze zur Schema-Modellierung wie DTD und XML Schema und erkennen die unterschiedliche Leistungsfähigkeit
- verstehen Methoden zur evolutionsfähigen Gestaltung von Datenstrukturen in XML
- unterscheiden Vorgehen bei der Datenhaltung und verschiedene Ansätze für den Datenbankzugriff
- verstehen Objekt-relationale Mapping Frameworks am Beispiel von Hibernate und JPA
- verstehen Komponentenmodelle wie Enterprise JavaBeans (EJB) aus dem JEE Framework
- unterscheiden das EJB Komponentenmodell von den OSGi Bundles und den Spring Beans
- verstehen und unterscheiden grundlegende Web Service Techniken wie SOAP und WSDL
- unterscheiden Herangehensweisen zur dynamischen Generierung von Webseiten
- verstehen grundlegende Eigenschaften eines Java-basierten Front-End-Frameworks am Beispiel von JSF
- verstehen grundlegende Eigenschaften von Service-orientierten Architekturen (SOA)
- verstehen agile Vorgehensmodelle zur Software-Entwicklung am Beispiel von Scrum
- unterscheiden agile Verfahren wie Scrum von iterativ-inkrementellen Verfahren wie RUP
- verstehen die Wichtigkeit von Code-Beispielen um die praktische Anwendbarkeit des theoretischen Wissens zu veranschaulichen.
- können die Code-Beispiele eigenständig zur Ausführung bringen und die praktischen Erfahrungen interpretieren und bewerten
- gestalten eigene Lernprozesse selbständig.
- schätzen ihre eigenen Stärken und Schwächen im Hinblick auf die unterschiedlichen Architektur-Schichten ein (Benutzerinteraktion, Applikationslogik, Schnittstellenintegration, Datenbanksysteme)
- identifizieren eine eigene Vorstellung als zukünftige Software-Architekten und können die eigene Entwicklung planen
- reflektieren durch regelmäßige fachbezogene Fragen des Dozenten Ihre eigene Lösungskompetenz.

**EIS:**

		<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren die Begriffe "Informationssysteme", "evolutionäre Informationssysteme" und "organisatorisches Lernen"</li> <li>• grenzen die Begriffe "Wissen" und "Information" gegeneinander ab</li> <li>• charakterisieren die in der Vorlesung erläuterten Formen der organisatorischen Veränderung</li> <li>• erklären das SEKI Modell nach Nonaka und Takeuchi</li> <li>• nennen Beispiele für die in der Vorlesung behandelten Formen der Wissensrepräsentation in IT-Systemen</li> <li>• nennen typische Erfolgs- und Risikofaktoren für große IT-Projekte</li> <li>• erklären die Kraftfeldtheorie nach Kurt Lewin</li> <li>• unterscheiden Typen von Software gemäß der Klassifikation nach Lehman und Belady</li> <li>• unterscheiden die in der Vorlesung vorgestellten Arten der Software Wartung</li> <li>• benennen die Gesetzmäßigkeiten der Software-Evolution nach Lehman und Belady</li> <li>• bewerten die in der Vorlesung vorgestellten Vorgehensmodelle zur Softwareerstellung im Kontext der E-Typ-Software</li> <li>• nennen die in der Vorlesung vorgestellten Aspekte der Evolutionsfähigkeit von Software</li> <li>• erklären, wie die in der Vorlesung vorgestellten Methoden zur Trennung von Belangen beitragen</li> <li>• erklären das Konzept des "Verzögerten Entwurfs"</li> <li>• erklären die Vor- und Nachteile generischer Datenbankschemata am Beispiel von EAV und EAV/CR</li> <li>• charakterisieren die in der Vorlesung vorgestellten Architekturkonzepte</li> <li>• grenzen die in der Vorlesung vorgestellten Integrationsanforderungen gegeneinander ab</li> <li>• erklären wie Standards zur Systemintegration beitragen und wo die Grenzen der Standardisierung liegen</li> <li>• erklären das Prinzip eines Kommunikationsservers und der nachrichtenbasierten Integration</li> <li>• erklären den Begriff "Prozessintegration"</li> <li>• definieren den Begriff "Enterprise Application Integration" (EAI)</li> <li>• unterscheiden die in der Vorlesung vorgestellten Integrationsansätze</li> <li>• erklären die in der Vorlesung vorgestellten Dimensionen der Datenqualität</li> <li>• unterscheiden die grundlegenden Messmethoden für Datenqualität</li> <li>• erklären das Maßnahmenportfolio zur Verbesserung der Datenqualität nach Redman</li> <li>• benennen die in der Vorlesung vorgestellten Methoden zur Verbesserung der Datenqualität</li> </ul>
7	<b>Prerequisites</b>	Programmieren in Java, Datenbanken (SQL)



8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	siehe Lehrveranstaltungsbeschreibungen

1	<b>Module name</b> 43400	<b>Entzerrung und adaptive Systeme in der digitalen Übertragung</b> Equalisation and adaptive systems for digital communications	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Wolfgang Gerstacker
5	<b>Contents</b>	<p>Bei der digitalen Übertragung spielen Kanalverzerrungen aufgrund ständig steigender Datenraten eine immer grössere Rolle. Bei vielen Anwendungen müssen für eine zuverlässige Übertragung komplexe Entzerrverfahren eingesetzt werden. Dies gilt sowohl für die leitungsgebundene als auch die drahtlose Kommunikation. Z.B. werden in der xDSL-Systemfamilie (Digital Subscriber Lines), die eine schnelle digitale Übertragung über Ortsanschlussleitungen gewährleistet, oft entscheidungsrückgekoppelte Entzerrverfahren oder Vorcodierungsverfahren eingesetzt und beim Mobilfunkstandard GSM und seiner Weiterentwicklung EDGE (Enhanced Data Rates for GSM Evolution) Maximum-Likelihood-Sequenzschätzung bzw. zustandsreduzierte Entzerrung. Eng im Zusammenhang mit der eigentlichen Entzerrung stehen Adaptionsverfahren, mit denen die Parameter des Entzerrers optimal an den Übertragungskanal angepasst werden können.</p> <p>Lernziel: Ziel der Vorlesung ist eine umfassende Darstellung gebräuchlicher Entzerrungs- und Adaptionsverfahren. Den Teilnehmern sollen fundierte Kenntnisse der verschiedenen Verfahren vermittelt werden, die sie zu deren sinnvollem Einsatz in der Praxis befähigen.</p> <p>Content: Channel distortions are playing an increasingly important role in digital transmission due to constantly increasing data rates. In many applications, complex equalization techniques must be used for a reliable transmission. This applies to both wired and wireless communication. For example, decision feedback equalization or precoding techniques are often used in the xDSL (Digital Subscriber Lines) system family, which ensures fast digital transmission over local subscriber loops, and the GSM system and its advanced version EDGE (Enhanced Data Rates for GSM Evolution) employ maximum likelihood sequence estimation and state-reduced equalization. Closely related to the task of equalization are adaptation methods with which the parameters of the equalizer can be optimally adjusted to the transmission channel.</p> <p>Objective: The aim of the lecture is a comprehensive presentation of common equalization and adaptation methods. The participants should acquire an in-depth knowledge of the various procedures which enables them to make meaningful design decisions in practice.</p>

6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben verschiedene Verfahren zur Entzerrung frequenzselektiver Übertragungskanäle wie lineare Entzerrung, entscheidungsrückgekoppelte Entzerrung und Maximum-Likelihood-Sequenzschätzung,</li> <li>• setzen die verschiedenen Ansätze in Blockdiagramme um und optimieren deren Komponenten,</li> <li>• vergleichen Entzerrverfahren hinsichtlich ihrer Leistungsfähigkeit, charakterisiert durch die Fehlerrate, und Komplexität,</li> <li>• wählen geeignete Verfahren für verschiedene Anwendungen wie leitungsgebundene und drahtlose Übertragung aus,</li> <li>• entwerfen neuartige Verfahren für gegebene Anforderungen,</li> <li>• formulieren Adaptionalgorithmen zur automatischen Anpassung des Empfängers eines Übertragungssystems an den Kanal,</li> <li>• ordnen Entzerrverfahren einen geeigneten Adaptionalgorithmus zu.</li> </ul> <p>Learning Objectives and Competences: The students</p> <ul style="list-style-type: none"> <li>- describe various methods for equalizing frequency-selective transmission channels such as linear equalization, decision feedback equalization and maximum likelihood sequence estimation,</li> <li>- realize various approaches in block diagrams and optimize their components,</li> <li>- compare equalization methods in terms of their performance, characterized by the error rate, and complexity,</li> <li>- select suitable methods for various applications such as wired and wireless transmission,</li> <li>- design novel schemes for given requirements,</li> <li>- formulate adaptation algorithms for automatic adaptation of the receiver of a transmission system to the channel,</li> <li>- assign suitable adaptation algorithms to equalization schemes.</li> </ul>
7	<b>Prerequisites</b>	Vorkenntnisse in Systemtheorie und digitaler Signalverarbeitung, sowie entweder der Vorlesung Nachrichtentechnische Systeme oder Digitale Übertragung sind für die Teilnahme hilfreich.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h

		Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Gerstacker, W.: Skriptum zur Vorlesung Entzerrung und adaptive Systeme in der digitalen Übertragung.</p> <p>Huber, J.: Trelliscodierung, Springer Verlag, Berlin, 1992.</p> <p>Benedetto, S., Biglieri, E.: Principles of Digital Transmission with Wireless Applications, Kluwer Academic Publishers, New York, 1999.</p> <p>Proakis, J. G.: Digital Communications. McGraw-Hill, New York, 3. ed., 1995.</p> <p>Haykin, S.: Adaptive Filter Theory, Prentice Hall, Upper Saddle River, NJ, 3. ed., 1996.</p>

1	<b>Module name</b> 44240	<b>Grundlagen des Übersetzerbaus</b> Foundations of compiler construction	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Michael Philippsen	
5	<b>Contents</b>	<p><b>[Deutsch:]</b> Auf den ersten Blick erscheint es wenig sinnvoll, sich mit Übersetzerbau zu beschäftigen. Andere Themen scheinen wesentlich näher an der direkten Anwendbarkeit in der industriellen Praxis. Der erste Blick täuscht:</p> <ul style="list-style-type: none"> <li>• Übersetzer gehören wohl zu den am gründlichsten studierten mittelgroßen sequentiellen Software-Systemen. Man kann viel aus den Erfahrungen lernen, die im Laufe der Jahre gesammelt wurden.</li> <li>• In den Übungen, die die Vorlesung begleiten, werden Sie selbst einen (kleinen) Übersetzer entwickeln.</li> <li>• Für viele Teilnehmer wird dieses Projekt das erste größere Software-Projekt sein. Viele der Algorithmen aus dem Grundstudium werden angewendet.</li> <li>• Bei jedem von Ihnen verwendeten Übersetzer gehen Sie in der Regel davon aus, dass richtiger Coder erzeugt wird. In der Vorlesung erfahren Sie, wie das geforderte hohe Maß an Korrektheit und Zuverlässigkeit erreicht wird.</li> <li>• Sie erlangen ein Verständnis für Konzepte von Programmiersprachen und verstehen, welcher Maschinen-Code aus Sprachkonstrukten gemacht wird. Mit diesem Wissen im Hinterkopf verbessern Sie Ihre Fähigkeit, gute und effiziente Programme zu schreiben.</li> <li>• Übersetzer werden nicht nur für Programmiersprachen benötigt. Spezielle Übersetzer braucht man in vielen Bereichen des täglichen Informatik-Lebens z.B. zur Textformatierung, für Programmtransformationen, für aspektorientiertes Programmieren, für die Verarbeitung von XML, ...</li> <li>• Es gehört zu einer Ingenieur-Ausbildung, in der Lage zu sein, diejenigen Werkzeuge selbst zu fertigen, die man verwendet. Für Informatiker gehört daher ein Verständnis vom Innenleben eines Übersetzers zum Rüstzeug.</li> </ul> <p><b>Fokus der Lehrveranstaltung:</b> Es werden Konzepte und Techniken der Übersetzerkonstruktion aus Sicht eines Übersetzerbauers und entlang der wesentlichen Arbeitsschritte eines Übersetzers (Frontend; Mittelschicht; Backend) vorgestellt. Übungen und Praxisaufgaben ergänzen die Vorlesung. Hier entwickeln die Studierenden auf der Basis eines vorgegebenen Programmrahmens einen eigenen Übersetzer für</p>	

die Programmiersprache e2, die speziell für den Übersetzerbau-Vorlesungszyklus entworfen wurde.

**Behandelte Themenfelder:**

- Prinzipien der Übersetzung imperativer Programmiersprachen
- Struktur eines Übersetzers
- Symbolentschlüssler (Scanner) und Zerteiler (Parser)
- Abstrakter Syntaxbaum (AST)
- Besuchermuster
- AST-Transformationen, Entzuckerung
- Symboltabellen und Sichtbarkeitsbereiche
- Semantische Analyse: Namensanalyse, Typprüfung
- Übersetzung von arithmetischen Ausdrücken und Kontrollflusskonstrukten in registerbasierte oder stapelbasierte Zwischensprachen
- Übersetzung von Methoden und Methodenaufrufen; Methodenschachteln
- Übersetzung objektorientierter Sprachen mit Einfachvererbung, Schnittstellen und Mehrfachvererbung
- Methodenauswahl in Java (überladene und überschriebene Methoden)
- Code-Generierung nach Sethi-Ullmann, Graham-Glanville, per Baumtransformation sowie mit Hilfe dynamischer Programmierung
- Registerallokation mit lokalen Techniken und mit Graphfärbung
- Instruktionsanordnung mit "list scheduling"
- Debugger

**Themen der Vorlesungseinheiten:**

1. Einführung (Überblick, modulare Struktur von Übersetzern, Frontend, Mittelschicht, Backend), Bootstrapping)
2. Symbolentschlüssler (Lexer) und Zerteiler (Parser), (Token, Literale, Symboltabelle, Grammatikklassen (LK(k), LL(k), ...), konkreter Syntaxbaum, Shift-Reduce-Parser)
3. AST und semantische Analyse (abstrakter Syntaxbaum, Besuchermuster, Double Dispatch, Sichtbarkeitsbereiche, Definitionstabelle)
4. Typkonsistenz (Typsicherheit, Typsystem, Typüberprüfung, Typberechnung, Typkonvertierung, attributierte Grammatiken)
5. AST-Transformationen (Transformationsschablonen für Ausdrücke, Transformation innerer und generischer Klassen)
6. Transformation in Zwischensprache (registerbasiert versus stapelbasiert, Übersetzung von arithmetischen Ausdrücken, Zuweisungen, mehrdimensionalen Feldern, struct-Datentypen und Kontrollflussstrukturen (einschließlich Kurzschlussauswertung))
7. Methodenschachteln und Kellerrahmen (relative Adressen, call by value/reference/name, geschachtelte Funktionen, Funktionszeiger, Stack- und Framepointer, Funktionsaufruf, Prolog, Epilog)
8. Objektorientierte Sprachen I: Einfachvererbung (Symbol- und Typanalyse, Methodenauswahl mit Überschreiben und Überladen,

virtuelle Methodenaufrufe, Klassendeskriptoren, dynamische Typprüfung und -wandlung)

9. Objektorientierte Sprachen II: Schnittstellen und Mehrfachvererbung (Interface v-Tables, dynamische Typprüfung und -wandlung mit Interfaces, Interfaces mit Default-Implementierung, Diamantenproblem)

10. Einfache Code-Erzeugung (Code-Selektion nach Sethi-Ullman, Register-Allokation, Instruktionsreihenfolge, optimale Code-Erzeugung für Ausdrucksbäume)

11. Fortgeschrittene Code-Erzeugung (Baumtransformation, Graham-Glanville, dynamisches Programmieren)

12. Registerallokation (Leistungsabschätzung, Lebendigkeitsintervalle, Kollisions- und Interferenzgraph, Spilling, Färbungsheuristiken, Aufteilung von Lebendigkeitsintervallen, 2nd Chance Bin Packing, Registerverschmelzung)

13. Parallelismus auf Instruktionsebene, Instruktionsreihenfolge, Debugger (Konflikte im Instruktionsfließband, List Scheduling, Delay-Slots, Sprungzielvorhersage, ptrace, Unterbrechungs- und Beobachtungspunkte, DWARF)

#### **Meilensteine der Übungsbetriebs:**

Im Rahmen der Übungen (siehe entsprechende Lehrveranstaltung) werden die in der Vorlesung vorgestellten Konzepte und Techniken zur Implementierung eines Übersetzers in die Praxis umgesetzt. Ziel der Übungen ist es, bis zum Ende des Semesters einen funktionsfähigen Übersetzer für die Beispiel-Programmiersprache e2 zu implementieren. Ein Rahmenprogramm ist gegeben, das in fünf Meilensteinen um selbstentwickelte Schlüsselkomponenten zu erweitern ist.

Folgende Meilensteine sind zu erreichen:

Meilenstein 1: Grammatik, AST-Konstruktion: Antlr-Produktionen, AST-Besucherschnittschelle, generischer AST-Besucher für return und Schleifen, AST-Besucher zur Visualisierung.

Meilenstein 2: Symbolanalyse, Symboltabelle, Standardfunktionen, AST-Besucher für die Symbolanalyse.

Meilenstein 3: Konstantenfaltung per AST-Transformation, Typanalyse mit bottom-up AST-Besuch, der implizite Typwandlungen bei Bedarf ergänzt.

Meilenstein 4: AST-Besucher zur Erzeugung der Zwischensprachrepräsentation, Übersetzung von arithmetischen Ausdrücken, return, Zuweisungen, logischen Ausdrücken, Bedingungen und Schleifen.

Meilenstein 5.0: Speicherzuteilung: Festlegung und Umsetzung der ABI Aufrufkonvention, Zuweisung von Speicheradressen zu Variablen; Kellerrahmenallokation; caller-save und callee-save Register.

Meilenstein 5.1: Code-Erzeugung: Implementierung der e2 Standardbibliothek; IR-Besucher zur Erzeugung von Assembly-Code.

Für die Meilensteine 1-3 soll der Übersetzer sowohl Integer- als auch Gleitkomma-Arithmetik unterstützen. Für die nachfolgenden Meilensteine reicht Integer-Arithmetik.

**[English:]**

The lecture teaches concepts and techniques of compiler construction from a compiler developer view, following the structure of the compiler frontend, middle end, and backend. Exercise sessions and practical assignments complement the lecture; the students implement their own compiler (based on a framework) for the e2 programming language, which is designed for this series of compiler construction lectures.

**\*Content Summary\***

- Principles of compiling imperative programming languages
- Structure of a compiler
- Scanner and parser
- Abstract syntax trees (ASTs)
- Visitor design pattern
- AST transformations, desugaring
- Symbol tables and scopes
- Semantic analysis: name analysis, type checking
- Compilation of arithmetic expressions and control flow structures to register-based and stack-based intermediate languages
- Compilation of functions and function calls, activation records
- Compilation of object-oriented languages with single inheritance, interfaces, and multiple inheritance
- Method resolution in Java (overloaded and overridden methods)
- Code generation with Sethi-Ullmann algorithm, Graham-Glanville algorithm, tree transformations, and dynamic programming
- Register allocation with local techniques and graph coloring
- Instruction scheduling with the list scheduling technique
- Debuggers

**Lecture Topics**

- 1. Introduction: Class overview, modular structure of compilers (front-, middle-, and backend), compilation bootstrapping
- 2. Lexer and Parser: Tokens, literals, symbol table, grammar classes (LR(k), LL(k), ...), concrete syntax tree, shift-reduce parser
- 3. ASTs and semantic analysis: Abstract syntax tree, visitor pattern, double dispatch, scopes, definition table
- 4. Type consistency: Type safety, type system, type checks, type inference, type conversions, attributed grammars
- 5. AST transformations: Transformation patterns (arithmetics), transformation of nested and generic classes
- 6. Intermediate representations: Types of IRs, arithmetic operations, assignments, multidimensional array access, structs, control flow instructions, short-circuit evaluation
- 7. Activation record and stack frame: Relative addresses, call by value/reference/name, nested functions, function pointers, stack pointer and frame pointer, function calls: prolog and epilog



- 8. Object-oriented languages: single inheritance: Symbol and type analysis, method selection with method overloading and overriding, virtual method calls, class descriptors, dynamic type checks and casts
- 9. Object-oriented languages II: interfaces, multiple inheritance: Interface v-tables, dynamic type checks and casts with interfaces, interfaces with default implementations and state, diamond problem, virtual inheritance
- 10. Basic code generation: Code selection, register allocation, instruction order, basic blocks, optimal code generation for expression trees
- 11. Optimized code selection: Code selection as tree transformation, Graham-Glanville code generators, dynamic programming
- 12. Optimized register allocation: Performance approximations, liveness analysis, collision and interference graph, register spilling, coloring heuristics, optimistic extension, live range splitting, register coalescing, data structures
- 13. Instruction level parallelism, instruction order, debugger: Data, structural, and control conflicts in CPU pipelines, list scheduling, delay slots, branch predictions, superscalar and VLIW architectures, ptrace, break- and watch-points, DWARF

#### **Assignment Milestones**

For the assignments of this course, the students put the concepts and techniques presented in the lecture for implementing a compiler into practice. The goal of the assignments is to implement a functional compiler for the e2 programming language by the end of the semester. The e2 language is specifically designed for educational purposes; the students obtain a description of the language.

A framework for the implementation is provided to the students. The students implement the core components of the compiler in five milestones.

All milestones need to be fulfilled to pass the module; the last milestone contains two tasks. In particular, the milestones are:

- Milestone 1: Grammar definition and construction of the AST: ANTLR productions, AST visitor interface, and generic AST visitor for array accesses and return and loop statements; AST visitor for AST visualization.
- Milestone 2: Name analysis: symbol table; declaring standard functions; AST visitor for name analysis.
- Milestone 3: Constant folding and type analysis: AST transformations for constant folding; AST visitor for bottom-up type analysis, adding AST nodes for implicit casts;
- Milestone 4: AST translation to intermediate representation: AST visitor to generate IR; translation of arithmetic, return, and assign statements, logical expressions, conditions, loops.
- Milestone 5.0: Memory assignment: definition and implementation of the ABI calling convention; memory

		<p>assignment of variables; stack frame allocation; caller-save and callee-save registers.</p> <ul style="list-style-type: none"> <li>• Milestone 5.1: Code generation: implementation of the e2 standard library; IR visitor to generate assembly code.</li> </ul> <p>For milestones one through three, the compiler needs to support both integer and floating-point arithmetic. For the last two milestones, only integer arithmetic is required.</p>
6	<p><b>Learning objectives and skills</b></p>	<p><b>[Deutsch:]</b> Die Studierenden</p> <ul style="list-style-type: none"> <li>• nennen die typischen Aufgaben und Datenstrukturen eines Übersetzers</li> <li>• erläutern das Konzept des Bootstrapping</li> <li>• beschreiben Struktur und Arbeitsweise eines Abtasters (Scanner) und zeigen Grenzen und Problemfälle auf</li> <li>• wenden Grammatiken zur Konstruktion von Zerteilern (Parser) an</li> <li>• kennen die Komplexität eines Zerteilers für Java</li> <li>• beschreiben die wichtigsten Aufgaben der semantischen Analyse und wenden diese am Beispiel verschiedener Programmiersprachen (insbesondere Java) an</li> <li>• skizzieren typische AST-Transformationen am Beispiel des Java-Übersetzers</li> <li>• veranschaulichen die Grundzüge der Java-Kellermaschine und die zugehörige Transformation von Quell- zu Byte-Code</li> <li>• analysieren die Unterschiede zwischen Programmiersprachen hinsichtlich Felder und Verbund-Strukturen</li> <li>• erläutern die Verwendung von Stapel- und Kellerspeicher bei der Programmausführung</li> <li>• kennen verschiedene Maschineninstruktionssätze</li> <li>• optimieren die Registerverwendung vor der Generierung von Maschinencode</li> <li>• wenden das Verfahren von Graham &amp; Glanville zur Erzeugung von Maschinencode an</li> <li>• erkennen Grenzen der Optimierung bei der Code-Generierung und analysieren alternative Strategien</li> <li>• beschreiben den Unterschied zwischen statischer und dynamischer Ablaufplanung</li> <li>• untersuchen Besonderheiten des Übersetzerbaus für objekt-orientierte Sprachen</li> <li>• ergänzen einen vorgegebenen Abtaster und abstrakten Syntaxbaum, um alle Sprachkonstrukte einer Beispielsprache zu unterstützen</li> <li>• implementieren Konstantenfaltung, den Aufbau der Symboltabelle und Typprüfung auf dem abstrakten Syntaxbaum</li> <li>• erzeugen Zwischencode aus dem abstrakten Syntaxbaum</li> <li>• bilden Kontrollstrukturen auf Sprünge ab</li> <li>• veranschaulichen die Adressierung von (mehrdimensionalen) Feldern</li> </ul>

- entwickeln Konventionen für Funktionsaufrufe und den Aufbau des Stacks
- berechnen Offsets fuer Variablen auf dem Stack.
- implementieren eine einfache Registervergabe.
- kennen Details verschiedener Prozessorarchitekturen
- generieren Maschinencode für mindestens eine Prozessorarchitektur
- implementieren eine Laufzeitbibliothek
- wenden Debugging für maschinennahen Code an

**[English:]**

Students who have successfully completed the module will have the ability to

- identify the components and data structures of a compiler
- explain the concept of bootstrapping
- describe the structure and operation of a lexer and show limitations and problem cases
- use grammars for the construction of parsers
- know the complexity of Java parsers
- describe the main tasks of semantic analysis and apply them to different programming languages (especially Java)
- outline typical AST transformations using the Java compiler as an example
- illustrate the basic features of the Java Virtual Machine (JVM) and the corresponding transformation from source to byte code
- analyze the differences between programming languages in terms of arrays and compound structures
- explain the use of stack memory in program execution
- know different machine instruction sets
- optimize register allocation before generating machine code
- apply the Graham-Glanville algorithm to generate machine code
- recognize limitations of optimization in code generation and to analyze alternative strategies
- describe the difference between static and dynamic scheduling
- examine features of compiler construction for object-oriented languages
- augment a given lexer and abstract syntax tree to support all language constructs in an example language
- implement constant folding, symbol table construction, and type checking on the abstract syntax tree
- generate intermediate code from the abstract syntax tree
- map control structures to jumps
- translate compound boolean expressions with shortcut evaluation
- illustrate addressing of (multidimensional) arrays
- design conventions for function calls and stack frame layout
- calculate offsets for stack variables
- implement a basic register allocation.

		<ul style="list-style-type: none"> <li>• know details of different processor architectures</li> <li>• generate machine code for at least one processor architecture</li> <li>• implement a runtime library</li> <li>• apply debugging to machine code</li> </ul>
7	<b>Prerequisites</b>	<p>Participants of this lecture are expected to have profound skills in the following programming languages:</p> <ul style="list-style-type: none"> <li>• Java (assignments are implemented in Java)</li> <li>• Assembler</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 50 h</p> <p>Independent study: 175 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• "Modern Compiler Implementation in Java", A.W. Appel, Cambridge University Press, 1998</li> <li>• "Compilers - Principles, Techniques and Tools", A. Aho, R. Sethi, J. Ullmann, Addison-Wesley, 2006</li> <li>• "Modern Compiler Design", D. Grune, H. Bal, C. Jacobs, Langendoen, Wiley, 2002</li> </ul>

1	<b>Module name</b> 96401	<b>Globale Navigationssatellitensysteme</b> Global navigation satellite systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<p>*Hinweis:*</p> <p>1. Mehrere Übungsstunden werden rechnergestützt (Python) sein, um den Vorlesungsstoff durch eigene praktische Erfahrung zu vertiefen.</p> <p>2. Eine Laborbesichtigung beim Fraunhofer Institut für Integrierte Schaltungen soll den Studierenden Einblick in die einschlägigen Arbeiten zu GPS und Galileo geben.</p> <p>*Inhalte:*</p> <p>* 1. Überblick: Signale und Systeme *</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• GPS Global Positioning System</li> <li>• Galileo</li> <li>• Satellitenergänzungssysteme: EGNOS, WAAS, LAAS</li> <li>• Mathematische Grundlagen: Navigationssignale, Gold Codes, Cramer-Rao-Schranke für Laufzeitmessungen</li> </ul> <p>* 2. Grundlagen und Funktionsweise der Satellitenortung *</p> <ul style="list-style-type: none"> <li>• Koordinatensysteme, Zeitsysteme und Orbits</li> <li>• Ausbreitungsbedingungen und Fehlerquellen</li> <li>• Positions-, Geschwindigkeits- und Zeitschätzung</li> <li>• Hochgenaue Positionsschätzung mittels Trägerphase</li> </ul> <p>* 3. GNSS Empfänger *</p> <ul style="list-style-type: none"> <li>• Signalkonditionierung</li> <li>• Leistungsfähigkeit der GPS- und Galileo-Signale</li> <li>• Releschleifen zur Signalverfolgung</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>1. Eine Übersicht über die Möglichkeiten von GPS und Galileo soll die Beurteilungsfähigkeit der Studierenden für neue Anwendungen schärfen.</p> <p>2. Durch vertiefte Kenntnisse der Grundlagen, Funktionsweise und Fehlerquellen sollen die Studierenden die gelösten Herausforderungen und die Grenzen von GPS und Galileo einschätzen lernen.</p> <p>3. Die Studierenden sollen ein nachrichtentechnisches Verständnis für die Funktionsweise eines GPS-Empfängers erlangen.</p>	
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse erforderlich in: linearer Algebra, Signal- & Systemtheorie, Wahrscheinlichkeitstheorie	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	

		Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie: 1. Mindestens 75% der Hausaufgaben bestanden haben UND 2. Mindestens 75% der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	1. Pratap Misra, Per Enge, "Global Positioning System", Ganga-Jamuna Press, 2001  2. E.D. Kaplan, C.J. Hegarty, "Understanding GPS Principles and Applications" Artech House, 2. Auflage, 2006  3. Werner Mansfeld, "Satellitenortung und Navigation, Vieweg, 2004

1	<b>Module name</b> 502509	<b>Hardware-Software-Co-Design</b> Hardware-software-co-design	<b>5 ECTS</b>
2	Courses / lectures	Übung: UE-HSCD (2.0 SWS) Vorlesung: Hardware-Software-Co-Design (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Tobias Hahn Muhammad Sabih Dr.-Ing. Stefan Wildermann Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Zahlreiche Realisierungen eingebetteter Systeme (z.B. Mobiltelefone, Faxgeräte, Industriesteuerungen) zeichnen sich durch kooperierende Hardware- und Softwarekomponenten aus. Die Popularität solcher Realisierungsformen lässt sich begründen durch 1) die steigende Vielfalt und Komplexität heterogener Systeme, 2) die Notwendigkeit, Entwurfs- und Testkosten zu senken und 3) Fortschritte in Schlüsseltechnologien (Mikroelektronik, formale Entwurfsmethoden). Zum Beispiel bieten Halbleiterhersteller kostengünstige ASICs an, die einen Mikrocontroller und benutzerspezifische Peripherie und Datenpfade auf einem Chip integrieren.</p> <p>Die Synthese solcher Systeme wirft jedoch eine Reihe neuartiger Entwurfsprobleme auf, insbesondere 1) die Frage der Auswahl von Hardware- und Softwarekomponenten, 2) die Partitionierung einer Spezifikation in Hard- und Software, 3) die automatische Synthese von Interface- und Kommunikationsstrukturen und 4) die Verifikation und Cosimulation.</p> <p>1) Überblick und Vergleich von Architekturen und Komponenten in Hardware/Software-Systemen.  2) Aufbau eines Compilers und Codeoptimierungsverfahren für Hardware und Software  3) Hardware/Software-Partitionierung (Partitionierung komplexer Systeme, Schätzungsverfahren, Performanzanalyse, Codegenerierung)  4) Interfacesynthese (Kommunikationsarten, Synchronisation, Synthese)  5) Verifikation und Cosimulation  6) Tafelübungen</p> <p>Content: Numerous realisations of embedded systems (e.g. mobile phones, fax machines, industrial controls) are characterised by cooperating hardware and software components. The popularity of such realisations can be explained by 1) the increasing diversity and complexity of heterogeneous systems, 2) the need to reduce design and testing costs, and 3) advances in key technologies (microelectronics, formal design methods). For example, semiconductor manufacturers offer low-cost ASICs that integrate a microcontroller and user-specific peripherals and data paths on a single chip.</p> <p>However, the synthesis of such systems raises a number of novel design problems, in particular 1) the issue of hardware and software</p>

		<p>component selection, 2) the partitioning of a specification into hardware and software, 3) the automatic synthesis of interface and communication structures, and 4) verification and cosimulation.</p> <ol style="list-style-type: none"> <li>1) Overview and comparison of architectures and components in hardware/software systems.</li> <li>2) Structure of a compiler and code optimisation procedures for hardware and software.</li> <li>3) Hardware/software partitioning (partitioning of complex systems, estimation procedures, performance analysis, code generation)</li> <li>4) Interface synthesis (communication types, synchronisation, synthesis)</li> <li>5) Verification and cosimulation</li> <li>6) Blackboard exercises</li> </ol>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden erhalten Einblick in ein aktuelles Forschungsgebiet.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen Grundlagen des modernen Systementwurfs.</li> <li>• Die Studierenden erklären Implementierungsalternativen für digitale Hardware/Software-Systeme.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden wenden grundlegende Algorithmen an, zur Analyse und Optimierung von Hardware/Software-Systemen.</li> </ul> <p>Competences: Professional competence - Knowledge</p> <ul style="list-style-type: none"> <li>• Students gain insight into a current field of research.</li> </ul> <p>Professional competence - Understanding</p> <ul style="list-style-type: none"> <li>• Students understand the basics of modern system design.</li> <li>• Students explain implementation alternatives for digital hardware/software systems.</li> </ul> <p>Professional competence - Application</p> <ul style="list-style-type: none"> <li>• Students apply basic algorithms to analyse and optimise hardware/software systems.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Hardware-Software-Co-Design (Vorlesung mit erweiterter Übung)“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>



14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>• Teich J., Haubelt C.: "Digitale Hardware/Software-Systeme: Synthese und Optimierung", Springer-Verlag, 2007, ISBN: 978-3-540-46822-6</li> <li>• Gajski, D. et al.: "Specification and Design of Embedded Systems", Prentice Hall, Englewood Cliffs, NJ, 1994, ISBN: 978-0131507319</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design</a></p>

1	<b>Module name</b> 292952	<b>Hardware-Software-Co-Design (Vorlesung mit erweiterter Übung)</b> Hardware-software-co-design (Lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: UE-HSCD (2.0 SWS) Vorlesung: Hardware-Software-Co-Design (2.0 SWS) Übung: Erweiterte Übungen zu Hardware-Software-Co-Design (2.0 SWS)	2,5 ECTS 2,5 ECTS 2,5 ECTS
3	Lecturers	Tobias Hahn Muhammad Sabih Dr.-Ing. Stefan Wildermann Prof. Dr.-Ing. Jürgen Teich	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Zahlreiche Realisierungen eingebetteter Systeme (z.B. Mobiltelefone, Faxgeräte, Industriesteuerungen) zeichnen sich durch kooperierende Hardware- und Softwarekomponenten aus. Die Popularität solcher Realisierungsformen lässt sich begründen durch 1) die steigende Vielfalt und Komplexität heterogener Systeme, 2) die Notwendigkeit, Entwurfs- und Testkosten zu senken und 3) Fortschritte in Schlüsseltechnologien (Mikroelektronik, formale Entwurfsmethoden). Zum Beispiel bieten Halbleiterhersteller kostengünstige ASICs an, die einen Mikrocontroller und benutzerspezifische Peripherie und Datenpfade auf einem Chip integrieren.</p> <p>Die Synthese solcher Systeme wirft jedoch eine Reihe neuartiger Entwurfsprobleme auf, insbesondere 1) die Frage der Auswahl von Hardware- und Softwarekomponenten, 2) die Partitionierung einer Spezifikation in Hard- und Software, 3) die automatische Synthese von Interface- und Kommunikationsstrukturen und 4) die Verifikation und Cosimulation.</p> <ol style="list-style-type: none"> <li>1) Überblick und Vergleich von Architekturen und Komponenten in Hardware/Software-Systemen.</li> <li>2) Aufbau eines Compilers und Codeoptimierungsverfahren für Hardware und Software</li> <li>3) Hardware/Software-Partitionierung (Partitionierung komplexer Systeme, Schätzungsverfahren, Performanzanalyse, Codegenerierung)</li> <li>4) Interfacesynthese (Kommunikationsarten, Synchronisation, Synthese)</li> <li>5) Verifikation und Cosimulation</li> <li>6) Tafelübungen</li> <li>7) Demonstrationen mit rechnergestützten Entwurfswerkzeugen und praktische Übungen</li> </ol> <p>Content: Numerous realisations of embedded systems (e.g. mobile phones, fax machines, industrial controls) are characterised by cooperating hardware and software components. The popularity of such realisations can be explained by 1) the increasing diversity and</p>	

		<p>complexity of heterogeneous systems, 2) the need to reduce design and testing costs, and 3) advances in key technologies (microelectronics, formal design methods). For example, semiconductor manufacturers offer low-cost ASICs that integrate a microcontroller and user-specific peripherals and data paths on a single chip.</p> <p>However, the synthesis of such systems raises a number of novel design problems, in particular 1) the issue of hardware and software component selection, 2) the partitioning of a specification into hardware and software, 3) the automatic synthesis of interface and communication structures, and 4) verification and cosimulation.</p> <ol style="list-style-type: none"> <li>1) Overview and comparison of architectures and components in hardware/software systems.</li> <li>2) Structure of a compiler and code optimisation procedures for hardware and software.</li> <li>3) Hardware/software partitioning (partitioning of complex systems, estimation procedures, performance analysis, code generation)</li> <li>4) Interface synthesis (communication types, synchronisation, synthesis)</li> <li>5) Verification and cosimulation</li> <li>6) Blackboard exercises</li> <li>7) Demonstrations with computer-aided design tools and practical exercises</li> </ol>
6	<p><b>Learning objectives and skills</b></p>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden erhalten Einblick in ein aktuelles Forschungsgebiet.</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen Grundlagen des modernen Systementwurfs.</li> <li>• Die Studierenden erklären Implementierungsalternativen für digitale Hardware/Software-Systeme.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden wenden grundlegende Algorithmen an, zur Analyse und Optimierung von Hardware/Software-Systemen.</li> <li>• Die Studierenden wenden das erlernte Wissen in den erweiterten Übungen vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls an.</li> </ul> <p>Sozialkompetenz</p> <ul style="list-style-type: none"> <li>• Die Studierenden benutzen aktuelle Entwurfswerkzeuge für die Spezifikation, Optimierung und Prototypisierung von Hardware/Software-Systemen bei der kooperativen Bearbeitung der erweiterten Übung in Gruppen.</li> </ul> <p>Competences: Professional competence - Knowledge</p> <ul style="list-style-type: none"> <li>• Students gain insight into a current field of research.</li> </ul> <p>Professional competence - Understanding</p> <ul style="list-style-type: none"> <li>• Students understand the basics of modern system design.</li> <li>• Students explain implementation alternatives for digital hardware/software systems.</li> </ul> <p>Professional competence - Application</p>

		<ul style="list-style-type: none"> <li>Students apply basic algorithms to analyse and optimise hardware/software systems.</li> <li>The students apply the knowledge they have acquired in the extended exercises on site at the computer workstations of the department.</li> </ul> <p>Social competence</p> <ul style="list-style-type: none"> <li>The students use current design tools for the specification, optimisation and prototyping of hardware/software systems in the cooperative processing of the extended exercise in groups.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Hardware-Software-Co-Design“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <p>Klausur (90 min) und erfolgreicher Bearbeitung aller Übungsaufgaben in den erweiterten Übungen (verpflichtend, vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls). Die Sprache der Klausur ist abhängig von der Wahl der Studierenden entweder Deutsch oder Englisch.</p>
11	<b>Grading procedure</b>	<p>Klausur (100%)</p> <p>Die Modulnote ergibt sich aus der Klausurnote.</p>
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 90 h</p> <p>Independent study: 135 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>Teich J., Haubelt C.: "Digitale Hardware/Software-Systeme: Synthese und Optimierung", Springer-Verlag, 2007, ISBN: 978-3-540-46822-6</li> <li>Gajski, D. et al.: "Specification and Design of Embedded Systems", Prentice Hall, Englewood Cliffs, NJ, 1994, ISBN: 978-0131507319</li> </ul> <p><b>Weitere Informationen:</b></p>

<https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/hardware-software-co-design>

1	<b>Module name</b> 275245	<b>Heterogene Rechnerarchitekturen Online</b> Heterogeneous computing architectures online	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Heterogene Rechnerarchitekturen Online (0.0 SWS)	-
3	Lecturers	Johannes Kliemt Prof. Dr.-Ing. Dietmar Fey	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Dietmar Fey	
5	<b>Contents</b>	<p>Whereas heterogeneous architectures and parallel computing has filled an academic niche in the past it has become now a commodity technique with the rising of multi-core processors and programmable graphic cards. Even FPGAs play a role hereby in a certain extent due to their increasing importance as accelerator hardware what is clearly observable in the scientific community. However, on one side parallel hardware like multi-core and GPUs are now available nearly for everybody and not only for a selected selection of people, who have access to a parallel supercomputer. On the other side the knowledge about programming of this commodity hardware, and we mean here in particular hardware-orientated programming in order to squeeze out all offered GFlops and TFlops of such hardware, is still missing as well as the knowledge about the architecture details.</p> <p>To overcome this lack we offer this course HETRON. The e-learning course HETRON for the exploitation of parallel and heterogeneous computer architectures) focuses on two main topics which are closely related to each other. This concerns on one side the benefits of using different kinds of multi-core processors and parallel architectures built-up on base of these multicore processors. These architectures differ among each other in the number and in the complexity of its single processing nodes. We distinguish between systems consisting of a large number of simpler, so called fine-grained, processor cores vs. systems consisting of a smaller number of more complex, so called coarse-grained, processor cores.</p> <p>On the other side we lay our focus on that we want to do with these different heterogeneous parallel architectures, namely the execution of parallel programs. Of course this requires the use of parallel programming languages and environments, like CUDA or OpenMP. However, besides these questions of using the right syntax and the right compiler switches to optimize a parallel program it is a pre-requisite to understand how</p>	

		<p>parallel computing really works. This refers (i) to the comprehension which basic mechanisms of parallel computing exist, (ii) where are the limits of getting more performance with parallel computing and (iii) in what context stand these mechanisms to heterogeneous architectures. In other words it handles the question which architecture is the best one for a certain parallelization technique. To teach these three topics, is one main goal we pursuit with the course HETRON, and of course, this more fundamental basics of heterogeneous and parallel computing have to be proven by means of concrete application examples to deepen the acquired knowledge about heterogeneous architectures and parallel computing principles.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden ...</p> <ul style="list-style-type: none"> <li>...verstehen die Notwendigkeit sowie grundlegende Anwendungsfälle für heterogene Rechnerarchitekturen.</li> <li>...können den grundlegenden Aufbau und das Zusammenspiel der Komponenten heterogener Rechnerarchitekturen erklären.</li> <li>...erläutern grundsätzliche Parallelisierungsprinzipien wie Amdahls Law, High-Performance- und High-Throughput-Computing sowie Parallelisierungsstrategien.</li> <li>...können einfache Programme mit Hilfe der vermittelten Parallelisierungsprinzipien (Amdahls Law, High-Performance- und High-Throughput-Computing) analysieren und entsprechende Parallelisierungsstrategien entwickeln.</li> <li>...erklären den Aufbau sowie Stärken und Schwächen von verschiedenen Architekturen wie CPUs, GPUs, Many-Core Prozessoren und FPGAs.</li> <li>...implementieren ausgewählte Anwendungsbeispiele (SHA256 Algorithmus, Ising-Modell und Fast-Fourier-Transformation) auf oben genannte Architekturen.</li> <li>...erforschen und bewerten verschiedener Parallelsierungstechniken in Abhängigkeit der Anwendung und der Architektur.</li> <li>...erläutern die Grundlagen des Grid- und Cloud-Computings</li> <li>...sind in der Lage parallele Berechnungen (SHA256) im Grid umzusetzen.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	every semester

13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 150 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	



1	<b>Module name</b> 96311	<b>Image and Video Compression</b> Image and video compression	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Image and Video Compression (IVC) Übung: Übung zu Image and Video Compression	- -
3	Lecturers	Prof. Dr.-Ing. Andre Kaup Anna Meyer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Multi-Dimensional Sampling*</p> <p>Sampling theorem revisited, 2D sampling, spatiotemporal sampling, motion in 3D sampling</p> <p>*Entropy and Lossless Coding*</p> <p>Entropy and information, variable length codes, Huffman coding, unary coding, Golomb coding, arithmetic coding</p> <p>*Statistical Dependency*</p> <p>Joint entropy and statistical dependency, run-length coding, fax compression standards</p> <p>*Quantization*</p> <p>Rate distortion theory, scalar quantization, Lloyd-Max quantization, entropy coded scalar quantization, embedded quantization, adaptive quantization, vector quantization</p> <p>*Predictive Coding*</p> <p>Lossless predictive coding, optimum 2D linear prediction, JPEG-LS lossless compression standard, differential pulse code modulation (DPCM)</p> <p>*Transform Coding*</p> <p>Principle of transform coding, orthonormal transforms, Karhunen-Loève transform, discrete cosine transform, bit allocation, compression artifacts</p> <p>*Subband Coding*</p> <p>Principle of subband coding, perfect reconstruction property, discrete wavelet transform, bit allocation for subband coding</p> <p>*Visual Perception and Color*</p> <p>Anatomy of the human eye, sensitivity of the human eye, color spaces, color sampling formats</p> <p>*Image Coding Standards*</p> <p>JPEG and JPEG2000</p> <p>*Interframe Coding*</p> <p>Interframe prediction, motion compensated prediction, motion estimation, motion compensated hybrid coding</p> <p>*Video Coding Standards*</p> <p>H.261, H.263, MPEG-1, MPEG-2 / H.262, H.264 / MPEG-4 AVC, H.265 / MPEG-H HEVC</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• veranschaulichen die mehrdimensionale Abtastung und den Einfluss darauf durch Bewegung im Videosignal</li> <li>• unterscheiden und bewerten verschiedene Verfahren zur verlustfreien Codierung von Bild- und Videodaten</li> </ul>

		<ul style="list-style-type: none"> <li>• verstehen und analysieren Verbundentropie und statistische Abhängigkeiten in Bild- und Videodaten</li> <li>• berechnen skalare und vektorielle Quantisierer nach unterschiedlichen Optimierungsvorgaben (minimaler mittlerer quadratischer Fehler, entropiecodiert, eingebetteter Quantisierer)</li> <li>• bestimmen und evaluieren optimale ein- und zwei-dimensionale lineare Prädiktoren</li> <li>• wenden Prädiktion und Quantisierung sinnvoll in einem gemeinsamen DPCM-System an</li> <li>• verstehen das Prinzip und die Effekte von Transformations- und Teilbandcodierung für Bilddaten einschließlich optimaler Bitzuteilungen</li> <li>• beschreiben die Grundzüge der menschlichen visuellen Wahrnehmung für Helligkeit und Farbe</li> <li>• analysieren Blockschaltbilder und Wirkungsweisen hybrider Coder und Decoder für Videosignale</li> <li>• kennen die maßgeblichen internationalen Standards aus ITU und MPEG zur Bild- und Videokompression.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• visualize multi-dimensional sampling and the influence of motion within the video signal</li> <li>• differentiate and evaluate different methods for lossless image and video coding</li> <li>• understand and analyze mutual entropy and statistical dependencies in image and video data</li> <li>• determine scalar and vector quantization for different optimization criteria (minimum mean square error, entropy coding, embedded quantization)</li> <li>• determine and evaluate optimal one-dimensional and two-dimensional linear predictor</li> <li>• apply prediction and quantization for a common DPCM system</li> <li>• understand the principle and effects of transform and subband coding for image data including optimal bit allocation</li> <li>• describe the principles of the human visual system for brightness and color</li> <li>• analyze block diagrams and the functioning of hybrid coders and decoders for video signals</li> <li>• know the prevailing international standards of ITU and MPEG for image and video compression.</li> </ul>
7	<b>Prerequisites</b>	Modul Signale und Systeme II" und das Modul Nachrichtentechnische Systeme"
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222

		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	J.-R. Ohm, "Multimedia Communications Technology", Berlin: Springer-Verlag, 2004

1	<b>Module name</b> 96310	<b>Image and Video Compression</b> Image and video compression	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Image and Video Compression (IVC) Übung: Übung zu Image and Video Compression	- -
3	Lecturers	Prof. Dr.-Ing. Andre Kaup Anna Meyer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Multi-Dimensional Sampling*</p> <p>Sampling theorem revisited, 2D sampling, spatiotemporal sampling, motion in 3D sampling</p> <p>*Entropy and Lossless Coding*</p> <p>Entropy and information, variable length codes, Huffman coding, unary coding, Golomb coding, arithmetic coding</p> <p>*Statistical Dependency*</p> <p>Joint entropy and statistical dependency, run-length coding, fax compression standards</p> <p>*Quantization*</p> <p>Rate distortion theory, scalar quantization, Lloyd-Max quantization, entropy coded scalar quantization, embedded quantization, adaptive quantization, vector quantization</p> <p>*Predictive Coding*</p> <p>Lossless predictive coding, optimum 2D linear prediction, JPEG-LS lossless compression standard, differential pulse code modulation (DPCM)</p> <p>*Transform Coding*</p> <p>Principle of transform coding, orthonormal transforms, Karhunen-Loève transform, discrete cosine transform, bit allocation, compression artifacts</p> <p>*Subband Coding*</p> <p>Principle of subband coding, perfect reconstruction property, discrete wavelet transform, bit allocation for subband coding</p> <p>*Visual Perception and Color*</p> <p>Anatomy of the human eye, sensitivity of the human eye, color spaces, color sampling formats</p> <p>*Image Coding Standards*</p> <p>JPEG and JPEG2000</p> <p>*Interframe Coding*</p> <p>Interframe prediction, motion compensated prediction, motion estimation, motion compensated hybrid coding</p> <p>*Video Coding Standards*</p> <p>H.261, H.263, MPEG-1, MPEG-2 / H.262, H.264 / MPEG-4 AVC, H.265 / MPEG-H HEVC</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• veranschaulichen die mehrdimensionale Abtastung und den Einfluss darauf durch Bewegung im Videosignal</li> <li>• unterscheiden und bewerten verschiedene Verfahren zur verlustfreien Codierung von Bild- und Videodaten</li> </ul>

		<ul style="list-style-type: none"> <li>• verstehen und analysieren Verbundentropie und statistische Abhängigkeiten in Bild- und Videodaten</li> <li>• berechnen skalare und vektorielle Quantisierer nach unterschiedlichen Optimierungsvorgaben (minimaler mittlerer quadratischer Fehler, entropiecodiert, eingebetteter Quantisierer)</li> <li>• bestimmen und evaluieren optimale ein- und zwei-dimensionale lineare Prädiktoren</li> <li>• wenden Prädiktion und Quantisierung sinnvoll in einem gemeinsamen DPCM-System an</li> <li>• verstehen das Prinzip und die Effekte von Transformations- und Teilbandcodierung für Bilddaten einschließlich optimaler Bitzuteilungen</li> <li>• beschreiben die Grundzüge der menschlichen visuellen Wahrnehmung für Helligkeit und Farbe</li> <li>• analysieren Blockschalbilder und Wirkungsweisen hybrider Coder und Decoder für Videosignale</li> <li>• kennen die maßgeblichen internationalen Standards aus ITU und MPEG zur Bild- und Videokompression.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• visualize multi-dimensional sampling and the influence of motion within the video signal</li> <li>• differentiate and evaluate different methods for lossless image and video coding</li> <li>• understand and analyze mutual entropy and statistical dependencies in image and video data</li> <li>• determine scalar and vector quantization for different optimization criteria (minimum mean square error, entropy coding, embedded quantization)</li> <li>• determine and evaluate optimal one-dimensional and two-dimensional linear predictor</li> <li>• apply prediction and quantization for a common DPCM system</li> <li>• understand the principle and effects of transform and subband coding for image data including optimal bit allocation</li> <li>• describe the principles of the human visual system for brightness and color</li> <li>• analyze block diagrams and the functioning of hybrid coders and decoders for video signals</li> <li>• know the prevailing international standards of ITU and MPEG for image and video compression.</li> </ul>
7	<b>Prerequisites</b>	Modul Signale und Systeme II" und das Modul Nachrichtentechnische Systeme"
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222

10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	J.-R. Ohm, Multimedia Communications Technology", Berlin: Springer-Verlag, 2004

1	<b>Module name</b> 96312	<b>Bild-, Video- und mehrdimensionale Signalverarbeitung</b> Image, video and multidimensional signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup	
5	<b>Contents</b>	<p>*Punktoperationen*</p> <p>Histogrammausgleich, Gamma-Korrektur</p> <p>*Binäroperationen*</p> <p>Morphologische Filter, Erosion, Dilatation, Opening, Closing</p> <p>*Farbräume*</p> <p>Trichromat, RGB- Farbraum, HSV-Farbraum</p> <p>*Mehrdimensionale Signale und Systeme*</p> <p>Theorie mehrdimensionaler Signale und Systeme, Impulsantwort, lineare Bildfilterung, Leistungsspektrum, Wiener Filter</p> <p>*Interpolation von Bildsignalen*</p> <p>Bilineare Interpolation, Bicubische Interpolation, Spline Interpolation</p> <p>*Merkmalsdetektion in Bildern*</p> <p>Bildmerkmale, Kantendetektion, Hough Transformation, Harris Ecken Detektor, Texturmerkmale, Grauwertematrix</p> <p>*Skalierungsraumdarstellung*</p> <p>LoG, DoG, SIFT, SURF</p> <p>*Bildabgleich*</p> <p>Projektive Abbildungen, Blockabgleich, Optischer Fluss, Merkmalsbasierter Abgleich mittels SIFT und SURF, RANSAC</p> <p>*Bildsegmentierung*</p> <p>Amplituden Schwellenwertermittlung, K-Means Clustering, Bayes Klassifikation, Regionen-basierte Segmentierung, kombinierte Segmentierung und Bewegungsschätzung, zeitliche Segmentierung von Videos</p> <p>*Bildverarbeitung im Transformationsbereich*</p> <p>Unitäre Transformation, Karhunen-Loeve Transformation, separable Transformationen, Haar und Hadamard Transformation, DFT, DCT</p> <p>*Content:*</p> <p>*Point operations*</p> <p>Histogram equalization, gamma correction</p> <p>*Binary operations*</p> <p>Morphological filters, erosion, dilation, opening, closing</p> <p>*Color spaces*</p> <p>Trichromacy, red-green-blue color spaces, color representation using hue, saturation and value of intensity</p> <p>*Multidimensional signals and systems*</p> <p>Theory of multidimensional signals and systems, impulse response, linear image filtering, power spectrum, Wiener filtering</p> <p>*Interpolation of image signals*</p> <p>Bi-linear interpolation, bi-cubic interpolation, spline interpolation</p>	

		<p>*Image feature detection*</p> <p>Image features, edge detection, Hough transform, Harris corner detector, texture features, co-occurrence matrix</p> <p>*Scale space representation*</p> <p>Laplacian of Gaussian, difference of Gaussian, scale invariant feature transform, speeded-up robust feature transform</p> <p>*Image matching*</p> <p>Projective transforms, block matching, optical flow, feature-based matching using SIFT and SURF, random sample consensus algorithm</p> <p>*Image segmentation*</p> <p>Amplitude thresholding, k-means clustering, Bayes classification, region-based segmentation, combined segmentation and motion estimation, temporal segmentation of video</p> <p>*Transform domain image processing*</p> <p>Unitary transform, Karhunen-Loeve transform, separable transform, Haar and Hadamard transform, DFT, DCT</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen Punktoperationen an Bilddaten und Gamma-Korrektur</li> <li>• testen die Wirkung von Rangordnungs- und Medianfiltern an Bilddaten</li> <li>• unterscheiden und bewerten verschiedene Farbräume für Bilddaten</li> <li>• erklären das Prinzip der zwei-dimensionalen linearen Filterung für Bildsignale</li> <li>• berechnen und bewerten die zweidimensionale diskrete Fourier-Transformierte eines Bildsignales</li> <li>• bestimmen vergrößerte diskrete Bildsignale mit Methoden der bilinearen und Spline-Interpolation</li> <li>• überprüfen Bilddaten auf ausgewählte Textur-, Kanten- und Bewegungsmerkmale</li> <li>• analysieren Bild- und Videodaten auf Merkmale in unterschiedlichen Scale-Spaces</li> <li>• erläutern und beurteilen Methoden für das Matching von Bilddaten</li> <li>• segmentieren Bilddaten durch Programmierung von einfachen Klassifikations- oder Clustering-Verfahren</li> <li>• verstehen das Prinzip von Transformation auf Bilddaten und können diese an Beispielen anwenden.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand point operations for image data and gamma correction</li> <li>• test the effects of rank order and median filters for image data</li> <li>• evaluate and differentiate between different color spaces for image data</li> <li>• explain the principle of two-dimensional linear filtering for image signals</li> <li>• calculate and evaluate the two-dimensional discrete Fourier transform of an image signal</li> </ul>



		<ul style="list-style-type: none"> <li>• determine enlarged discrete image signals by bi-linear and spline interpolation</li> <li>• verify image data for selected texture, edge and motion features</li> <li>• analyze image and video data for features in different scale spaces</li> <li>• explain and evaluate methods for the matching of image data</li> <li>• segment image data by implementing basic classification and clustering methods</li> <li>• understand the principle of transformations on image data and apply them exemplarily</li> </ul>
7	<b>Prerequisites</b>	Vorlesung Signale und Systeme I und II
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>J.-R. Ohm:  Multimedia Content Analysis , Springer, 2016</p> <p>J. W. Woods:  Multidimensional Signal, Image, and Video Processing and Coding , Academic Press, 2<sup>nd</sup> edition, 2012</p>

1	<b>Module name</b> 93020	<b>Implementierung von Datenbanksystemen</b> Implementation of database systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<p>Die Vorlesung führt ein in den Aufbau und die Architektur von Datenbanksystemen, die Modularisierung und Schichtenbildung mit Abstraktionen verwenden. Schwerpunkt sind deshalb systemtechnische Aspekte von Datenbanksystemen. Die Übungen vertiefen verschiedene Aspekte an Beispielrechnungen und erweitern gelegentlich auch noch den Stoff um einige Facetten (z.B. Mehrattribut-Zugriffspfade). Ausgangspunkt einer Reihe von aufeinander aufbauenden Abstraktionen ist die Speicherung von Daten auf Hintergrundspeichern. Die erste Abstraktion ist die Datei. Dann werden Sätze eingeführt und auf verschiedene Weisen in Blöcken organisiert (sequenziell, mit Direktzugriff, indexsequentiell). Das schließt die Organisation eines Blockpuffers und Zugriffspfade (Indexstrukturen) unterschiedlichen Typs ein. Als zweite große Abstraktion werden Datenmodelle eingeführt und hier insbesondere das relationale. Das ist bereits aus dem Modul "Konzeptionelle Modellierung" bekannt, wird hier aber aus einer ganz anderen Perspektive heraus entwickelt.</p> <p>Der zweite Teil befasst sich mit der Realisierung der Leistungen eines Datenbanksystems unter Verwendung der vorher eingeführten Sätze und Zugriffspfade ("top-down"). Das umfasst die Anfrageverarbeitung und -optimierung, aber auch die Mechanismen zur Protokollierung von Aktionen und zur Wiederherstellung von Datenbankzuständen nach einem Fehler oder Ausfall. Ein laufend vervollständigtes Schichtenmodell fasst abschließend die Aufgaben in einer Architektur für Datenbank-Verwaltungssysteme zusammen. Ziel des Moduls ist es also, ein grundlegendes Verständnis für den Aufbau und die Funktionsweise eines Datenbanksystems zu vermitteln.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• kennen das Schichtenmodell eines Datenbankverwaltungssystems;</li> <li>• verstehen das Prinzip der Datenunabhängigkeit (Datenabstraktion);</li> <li>• beherrschen das Aufbauprinzip einer Software-Schicht;</li> <li>• unterscheiden die Begriffe "Datenbank", "Datenbanksystem" und "Datenbankverwaltungssystem";</li> <li>• unterscheiden die Begriffe "Datenmodell" und "Schema";</li> <li>• zeigen das Konzept der blockorientierten Datei mit ihren Zugriffsoperationen auf;</li> <li>• unterscheiden einen Satz von einem Block;</li> <li>• erklären das Konzept der sequentiellen Satzdatei;</li> <li>• schildern das Prinzip der Wechselpuffertechnik;</li> </ul>

		<ul style="list-style-type: none"> <li>• charakterisieren den Schlüsselzugriff auf Sätze;</li> <li>• stellen Gestreute Speicherung (Hashing) auf der Basis von Blöcken (Buckets) dar;</li> <li>• formulieren die Funktionsweise des Virtuellen Hashings;</li> <li>• fassen die Funktionsweise eines B-Baums zusammen;</li> <li>• unterscheiden die Dienste eines B-Baums von denen des Hashings;</li> <li>• können für eine Folge von Schlüsselwerten einen B-Baum aufbauen;</li> <li>• unterscheiden einen B-Baum von einem B-Stern-Baum (B+-Baum);</li> <li>• veranschaulichen einen Bitmap-Index;</li> <li>• unterscheiden die Primär- und Sekundärorganisation von Sätzen;</li> <li>• zählen Ersetzungsstrategien der Pufferverwaltung auf und vergleichen sie;</li> <li>• benennen die Dienste einer Pufferverwaltung;</li> <li>• erklären die Konzepte "Seite" und "Segment" im Gegensatz zu "Block" und "Datei";</li> <li>• unterscheiden direkte und indirekte Seitenzuordnung;</li> <li>• interpretieren in Programmiersprachen eingebettete Anfragesprachen und Datenbank-Unterprogrammaufrufe;</li> <li>• charakterisieren Datenbank-Transaktionen;</li> <li>• kennen die Aufrufe zur Definition von Transaktionen;</li> <li>• erläutern die spaltenweise Abspeicherung von Relationen;</li> <li>• diskutieren die algebraische Optimierung von Anfragen;</li> <li>• stellen Planoperatoren eines Datenbanksystems dar;</li> <li>• unterscheiden Planoperatoren für den Verbund;</li> <li>• beschreiben Kostenformeln für die Abschätzung von Anfrageausführungen;</li> <li>• schildern die verschiedenen Anomalien im Mehrbenutzerbetrieb;</li> <li>• beschreiben die Serialisierbarkeit von Transaktionen;</li> <li>• erläutern das Konzept der Sperren in Datenbanksystemen;</li> <li>• unterscheiden physische und logische Konsistenz;</li> <li>• kennen die vier Recovery-Klassen;</li> <li>• erläutern die verschiedenen Arten von Sicherungspunkten.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	Klausur mit MultipleChoice (100%)

12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>KEMPER, Alfons ; EICKLER, André: Datenbanksysteme : Eine Einführung. 9., aktual. u. erweit. Aufl. München : Oldenbourg, 2013. ISBN 978-3-486-72139-3. Kapitel 7 bis 11</p> <p>KEMPER, Alfons ; WIMMER, Martin: Übungsbuch Datenbanksysteme. 2., aktual. u. erweit. Aufl. München : Oldenbourg, 2009. ISBN 978-3-486-59001-2. Kapitel 7 bis 11</p> <p>HEUER, Andreas ; SAAKE, Gunter: Datenbanken : Konzepte und Sprachen. 3., aktual. u. erw. Aufl. Bonn : mitp, 2007. - ISBN 3-8266-1664-2</p> <p>HÄRDER, Theo ; RAHM, Erhard: Datenbanksysteme : Konzepte und Techniken der Implementierung. Berlin : Springer, 1999 - ISBN 3-540-65040-7</p> <p>SAAKE, Gunter ; HEUER, Andreas: Datenbanken : Implementierungstechniken. 2., aktual. u. erw. Aufl. Bonn : mitp, 2005. ISBN 3-8266-1438-0</p>

1	<b>Module name</b> 93601	<b>Information Theory and Coding / Informationstheorie und Codierung</b> Information theory and coding	<b>5 ECTS</b>
2	Courses / lectures	Übung: Informationstheorie und Codierung - Übungen (1.0 SWS) Vorlesung: Informationstheorie und Codierung (3.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Ralf Müller Kenneth Mayer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	<p>1. Introduction: binomial distribution, (7,4)-Hamming code, parity-check matrix, generator matrix</p> <p>2. Probability, entropy, and inference: entropy, conditional probability, Bayes law, likelihood, Jensens inequality</p> <p>3. Inference: inverse probability, statistical inference</p> <p>4. The source coding theorem: information content, typical sequences, Chebychev inequality, law of large numbers</p> <p>5. Symbol codes: unique decidability, expected codeword length, prefix-free codes, Kraft inequality, Huffman coding</p> <p>6. Stream codes: arithmetic coding, Lempel-Ziv coding, Burrows-Wheeler transform</p> <p>7. Dependent random variables: mutual information, data processing lemma</p> <p>8. Communication over a noisy channel: discrete memory-less channel, channel coding theorem, channel capacity</p> <p>9. The noisy-channel coding theorem: jointly-typical sequences, proof of the channel coding theorem, proof of converse, symmetric channels</p> <p>10. Error-correcting codes and real channels: AWGN channel, multivariate Gaussian pdf, capacity of AWGN channel</p> <p>11. Binary codes: minimum distance, perfect codes, why perfect codes are bad, why distance isnt everything</p> <p>12. Message passing: distributed counting, path counting, low-cost path, min-sum (=Viterbi) algorithm</p> <p>13. Exact marginalization in graphs: factor graphs, sum-product algorithm</p> <p>14. Low-density parity-check codes: density evolution, check node degree, regular vs. irregular codes, girth</p> <p>15. Lossy source coding: transform coding and JPEG compression</p> <p>--</p> <p>1. Einleitung: Binomialverteilung, (7,4)-Hamming-Code, Paritätsmatrix, Generatormatrix</p> <p>2. Wahrscheinlichkeit, Entropie und Inferenz: Entropie, bedingte Wahrscheinlichkeit, Bayessches Gesetz, Likelihood, Jensensche Ungleichung</p> <p>3. Inferenz: Inverse Wahrscheinlichkeit, statistische Inferenz</p> <p>4. Das Quellencodierungstheorem: Informationsgehalt, typische Folgen, Tschebyschevsche Ungleichung, Gesetz der großen Zahlen</p>	

		<p>5. Symbolcodes: eindeutige Dekodierbarkeit, mittlere Codewortlänge, präfixfreie Codes, Kraftsche Ungleichung, Huffmancodierung</p> <p>6. Stromcodes: arithmetische Codierung, Lempel-Ziv-Codierung, Burrows-Wheeler-Transformation</p> <p>7. Abhängige Zufallsvariablen: Transinformation, Datenverarbeitungslemma</p> <p>8. Kommunikation over gestörte Kanäle: diskreter gedächtnisloser Kanal, Kanalcodierungstheorem, Kanalkapazität</p> <p>9. Das Kanalcodierungstheorem: verbundtypische Folgen, Beweis des Kanalcodierungstheorems, Beweis des Umkehrsatzes, symmetrische Kanaäle</p> <p>10. Fehlerkorrigierende Codes und reale Kanäle: AWGN-Kanal, mehrdimensionale Gaußsche WDF, Kapazität des AWGN-Kanals</p> <p>11. Binäre Codes: Minimaldistanz, perfekte Codes, Warum perfekte Codes schlecht sind, Warum Distanz nicht alles ist</p> <p>12. Nachrichtenaustausch: verteiltes Zählen, Pfadzählen, günstigster Pfad, Minimumsummenalgorithmus</p> <p>13. Exakte Marginalisierung in Graphen: Faktorgraph, Summenproduktalgorithmus</p> <p>14. LDPC-Codes: Dichteevolution, Knotenordnung, reguläre und irreguläre Codes, Graphumfang</p> <p>15. Verlustbehaftete Quellencodierung: Transformationscodierung und JPEG-Kompression</p>
6	<p><b>Learning objectives and skills</b></p>	<p>The students apply Bayesian inference to problems in both communications and everyday's life.</p> <p>The students explain the concept of digital communications by means of source compression and forward-error correction coding.</p> <p>For the design of communication systems, they use the concepts of entropy and channel capacity.</p> <p>They calculate these quantities for memoryless sources and channels.</p> <p>The students proof both the source coding and the channel coding theorem.</p> <p>The students compare various methods of source coding with respect to compression rate and complexity.</p> <p>The students apply source compression methods to measure mutual information.</p> <p>The students factorize multivariate functions, represent them by graphs, and marginalize them with respect to various variables.</p> <p>The students explain the design of error-correcting codes and the role of minimum distance.</p> <p>They decode error-correcting codes by means of maximum-likelihood decoding and message passing.</p> <p>The students apply distributed algorithms to problems in both communications and everyday's life.</p> <p>The students improve the properties of low-density parity-check codes by widening the girth and/or irregularity in the degree distribution.</p> <p>The students transform source images into the frequency domain to improve lossy compression.</p> <p>--</p>

		<p>Die Studierenden wenden Bayessche Inferenz auf Probleme in der Nachrichtentechnik und im Alltagsleben an.</p> <p>Die Studierenden erklären die konzeptuelle Trennung von digitaler Übertragung in Quellen- und Kanalcodierung.</p> <p>Kommunikationssysteme entwerfen sie unter Betrachtung von Entropie und Kanalkapazität.</p> <p>Sie berechnen diese Größen für gedächtnislose Quellen und Kanäle.</p> <p>Die Studierenden beweisen sowohl das Quellen- als auch das Kanalcodierungstheorem.</p> <p>Die Studierenden vergleichen verschiedenartige Quellencodierungsverfahren hinsichtlich Komplexität und Kompressionsrate.</p> <p>Die Studierenden verwenden Quellencodierverfahren zur Messung von Transinformation.</p> <p>Die Studierenden faktorisieren Funktionen mehrerer Veränderlicher, stellen diese als Graph dar und marginalisieren sie bezüglich mehrerer Veränderlicher.</p> <p>Die Studierenden erklären den Entwurf von Kanalcodes und den Einfluss der Minimaldistanz.</p> <p>Sie decodieren Kanalcodes gemäß maximaler Likelihood und Nachrichtenaustausch.</p> <p>Die Studierenden wenden verteilte Algorithmen auf Probleme der Nachrichtentechnik und des Alltagslebens an.</p> <p>Die Studierenden verbessern die Eigenschaften von LDPC-Codes durch Erhöhung des Umfangs und/oder durch irreguläre Knotenordnungsverteilungen.</p> <p>Die Studierenden transformieren Bildquellen zur Verbesserung verlustbehafteter Kompression in den Frequenzbereich.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english

MacKay, D.: Information Theory, Inference, and Learning Algorithms, Cambridge University Press, Cambridge, 2003.



1	<b>Module name</b> 299892	<b>Informationsvisualisierung</b> Information visualization	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Informationsvisualisierung (2.0 SWS) Übung: Übung zur Informationsvisualisierung (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr. Roberto Grosso	

4	<b>Module coordinator</b>	Dr. Roberto Grosso	
5	<b>Contents</b>	<p>Aufgrund der rasanten Entwicklung der Informationstechnologie sind wir mit einer noch nie dagewesenen Flut an Daten konfrontiert. Informationsvisualisierung befasst sich mit der graphischen Darstellung abstrakter Daten, die keine räumliche Struktur aufweisen. Die Visualisierung abstrakter Daten nutzt visuelle Metaphern und Interaktion, um Information aus den Daten zu extrahieren. Typische Anwendungsszenarien sind die Analyse von Finanztransaktionen oder sozialen Netzwerken, Geographie, Textanalyse oder Visualisierung von Software-Quellcode.</p> <p>In dieser Vorlesung werden unterschiedliche Techniken vorgestellt, um verschieden Arten von Daten zu visualisieren.</p> <p>Insbesondere werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Graphen und Netzwerke</li> <li>• Dynamische Graphen</li> <li>• Hierarchien und Bäume</li> <li>• Multivariate Daten</li> <li>• Time-Series Daten</li> <li>• Textvisualisierung</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <p>Wissen</p> <ul style="list-style-type: none"> <li>• zählen Datentypen der Informationsvisualisierung auf</li> <li>• nennen Techniken zur Visualisierung unterschiedlicher Datentypen der Informationsvisualisierung</li> <li>• beschreiben Anwendungsfällen für die unterschiedlichen Datentypen der Informationsvisualisierung</li> </ul> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• stellen Algorithmen der Informationsvisualisierung dar und erläutern ihre Eigenschaften, Vorteile und Nachteile</li> <li>• illustrieren Techniken zu Auswertung und Analyse von Daten der Informationsvisualisierung</li> <li>• implementieren die vorgestellten Algorithmen in JavaScript</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• wenden Algorithmen zur Visualisierung unterschiedlichen Daten an</li> <li>• erklären und charakterisieren Techniken der Informationsvisualisierung</li> <li>•</li> </ul> <p>Analysieren</p> <ul style="list-style-type: none"> <li>• klassifizieren Algorithmen zur Visualisierung multivariater Daten, Netzwerke, Hierarchien und Text und erklären ihrer Funktionsweise</li> </ul>	

		<ul style="list-style-type: none"> <li>erkunden die Effizienz der vorgestellten Algorithmen für unterschiedlichen Anwendungsmöglichkeiten</li> </ul> <p>Evaluieren</p> <ul style="list-style-type: none"> <li>bewerten Anwendbarkeit und Performance spezieller Algorithmen der Informationsvisualisierung</li> <li>vergleichen Methoden zur Analyse und Auswertung von Daten der Informationsvisualisierung</li> <li>überprüfen die Anwendbarkeit der diskutierten Techniken für unterschiedliche, speziell ausgewählten Fälle</li> </ul>
7	<b>Prerequisites</b>	Die Programmieraufgaben werden in JavaScript implementiert.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	elektronische Prüfung mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	elektronische Prüfung mit MultipleChoice (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Information Visualization</p> <ul style="list-style-type: none"> <li>Robert Spence: Information Visualization: Design for Interaction</li> <li>Stuart K. Card, Jock Mackinlay, Ben Shneiderman: Readings in Information Visualization – Using Vision to Think</li> <li>Benjamin B. Bederson, Ben Shneiderman: The Craft of Information Visualization – Readings and Reflections</li> <li>Tamara Munzner: Visualization Analysis and Design</li> <li>Colin Ware: Information Visualization, Perception for Design (third edition)</li> <li>Ricardo Mazza: Introduction to Information Visualization</li> <li>Robert Spence: Information Visualization - An Introduction</li> </ul> <p>Networks / Graphs</p> <ul style="list-style-type: none"> <li> <ul style="list-style-type: none"> <li>Graph Theory, Reinhard Diestel</li> <li>Graphentheorie, Peter Tittmann</li> <li>Graphs, Networks and Algorithms, Dieter Jungnickel</li> </ul> </li> <li> <ul style="list-style-type: none"> <li>Networks, 2nd Edition, Mark Newman</li> </ul> </li> </ul>



1	<b>Module name</b> 96101	<b>Integrierte Navigationssysteme</b> Integrated navigation systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<p><b>1. Überblick</b></p> <ul style="list-style-type: none"> <li>• Von der Astronavigation zur Navigation mit Mikroelektronik</li> <li>• Messprinzipien &amp; Positionsberechnung (Standlinien/-flächen)</li> <li>• Begriffsdefinitionen (s. US Federal Radionavigation Plan), Genauigkeit, Verfügbarkeit, Verlässlichkeit, Integrität, etc.</li> <li>• Systematische Strukturierung des Gebiets: siehe 2. bis 7.</li> </ul> <p><b>2. Positions- und Lagebestimmung</b></p> <ul style="list-style-type: none"> <li>• Funkausbreitung und Funkortung (Beispiel WLAN)</li> <li>• Fingerabdruckverfahren</li> <li>• Lokalisierung mit Markovketten</li> </ul> <p><b>3. Koppelnavigation (Tracking) mittels Trägheitsnavigation</b></p> <ul style="list-style-type: none"> <li>• Koordinatensysteme und ihre Einsatzgebiete</li> <li>• Mathematische Grundlagen, z.B. Quaternionen, Corioliseffekt</li> <li>• Strapdown Inertial Navigation Systems</li> <li>• Sensorprinzipien und Trägheitssensoren</li> <li>• Computergestützte Lösung der Navigationsgleichungen</li> <li>• System- und Fehlermodellierung im Zustandsraum</li> <li>• Das Kalmanfilter und Glättung mittels Retrodiktion</li> </ul> <p><b>4. Seiteninformationen: Kinematik und Karten (kurze Übersicht)</b></p> <p><b>5. Landmarken als lokaler Ortsbezug</b></p> <ul style="list-style-type: none"> <li>• Merkmalsbasierte Ortung z.B. mit Kamera oder UWB</li> <li>• Partikelfilter und Monte-Carlo-Integration</li> </ul> <p><b>6. Integration von Navigationskomponenten: Sensordatenfusion</b></p> <ul style="list-style-type: none"> <li>• Fusionsarchitekturen: Beispiel GPS &amp; Trägheitsnavigation</li> </ul> <p><b>7. Einbettung von Navigationssystemen</b></p> <ul style="list-style-type: none"> <li>• Assisted GPS oder Location Based Service Anmerkung: Die Navigationsmethoden werden gleichermaßen anhand von Tafel- und Rechnerübungen (MATLAB) einstudiert</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>1. Die Studierenden werden in die Lage versetzt, typische Navigationsverfahren hinsichtlich ihrer Funktionsweise und Einsetzbarkeit zu analysieren, zu bewerten und weiterzuentwickeln.</p> <p>2. Die Studierenden lernen Navigationsgleichungen selbst aufzustellen, anzuwenden und mit unterschiedlichen Algorithmen auf dem Computer zu lösen.</p> <p>3. Die Studierenden entwickeln ein Verständnis für die Herausforderungen bei der Integration unterschiedlicher Teilsysteme zu einem Navigationssystem und der Einbettung von Navigationssystemen in übergeordnete Systeme</p>	

7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, geeignet für Masterstudium, grundlegende Kenntnisse erforderlich in: linearer Algebra, Physik, Signal- & System-theorie, Wahrscheinlichkeitstheorie.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie mindestens 75% der Hausaufgaben einschließlich der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung.

1	<b>Module name</b> 96260	<b>Integrierte Schaltungen für Funkanwendungen</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Heinrich Milosiu	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Transceiver-Architekturen</li> <li>• Hochfrequenzaspekte</li> <li>• Transistoren und Technologien</li> <li>• Passive Bauelemente und Netzwerke</li> <li>• Rauscharme Vorverstärker</li> <li>• Mischer</li> <li>• Oszillatoren</li> <li>• Phasenregelschleifen und Synthesizer</li> <li>• Messtechnische Grundlagen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Nach der Teilnahme an den Modulveranstaltungen sind die Studierenden in der Lage:</p> <ul style="list-style-type: none"> <li>• Den Aufbau sowie Vor- und Nachteile von Transceiver-Architekturen zu verstehen</li> <li>• Hochfrequenzaspekte von Transistoren und Schaltungen zu analysieren</li> <li>• Geeignete Integrationstechnologien auszuwählen</li> <li>• Passive Bauelemente und Netzwerke zu verstehen und anzuwenden</li> <li>• Schaltungstopologien rauscharmer Vorverstärker, Mischer, Oszillatoren anzuwenden und zu analysieren</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>		

1	<b>Module name</b> 44140	<b>Interventional Medical Image Processing</b> Interventional medical image processing	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Medical Image Processing for Interventional Applications (VHB-Kurs) (4.0 SWS)	5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>English Version:</p> <p>This module focuses on recent developments in image processing driven by medical applications. All algorithms are motivated by practical problems. The mathematical tools required to solve the considered image processing tasks will be introduced. The module starts with an overview on preprocessing algorithms such as scatter correction for x-ray images, edge detection, super-resolution and edge-preserving noise reduction. The second chapter describes automatic image analysis using feature descriptors, key point detection, and segmentation using bottom-up algorithms such as the random walker or top-down approaches such as active shape models. Furthermore, the module covers geometric calibration algorithms for single view calibration, epipolar geometry, and factorization. The last part of the module covers non-rigid registration based on variational methods and motion-compensated image reconstruction.</p> <p>Deutsche Version:</p> <p>Das Modul ist auf die jüngsten Entwicklungen in der Verarbeitung von medizinischen Bildern ausgerichtet. Alle Algorithmen werden durch praktische Probleme motiviert. Die mathematischen Werkzeuge, die für die Bildverarbeitungsaufgaben benötigt werden, werden eingeführt. Das Modul beginnt mit einem Überblick über Vorverarbeitungsalgorithmen, wie zum Beispiel Streustrahlkorrektur für Röntgenbilder, Kantenerkennung, Superresolution und kantenerhaltende Rauschunterdrückung. Das zweite Kapitel beschreibt die automatische Bildanalyse mit Merkmalsdeskriptoren, Punkterkennung und Segmentierung mit Bottom-up-Algorithmen wie dem Random-Walker oder Top-Down-Ansätzen wie aktiven Formmodellen. Darüber hinaus deckt die Vorlesung auch geometrische Kalibrierungsalgorithmen zur Einzelansicht-Kalibrierung, Epipolargeometrie und Faktorisierung ab. Der letzte Teil des Moduls deckt nicht-starre Registrierung auf der Grundlage von Variationsmethoden und bewegungskompensierter Bildrekonstruktion ab.</p>	
6	<b>Learning objectives and skills</b>	<p>English Version:</p> <p>The participants</p> <ul style="list-style-type: none"> <li>• summarize the contents of the lecture.</li> </ul>	

		<ul style="list-style-type: none"> <li>• apply pre-processing algorithms such as scatter correction and edge-preserving filtering.</li> <li>• extract information from images automatically by image analysis methods such as key point detectors and segmentation algorithms.</li> <li>• calibrate projection geometries for single images and image sequences using the described methods.</li> <li>• develop non-rigid registration methods using variational calculus and different regularizers.</li> <li>• adopt algorithms to new domains by appropriate modifications.</li> </ul> <p>Deutsche Version: Die Teilnehmenden</p> <ul style="list-style-type: none"> <li>• fassen die Inhalte der Vorlesung zusammen.</li> <li>• wenden Vorverarbeitungsalgorithmen wie Streustrahlkorrektur und kantenerhaltende Filterung an.</li> <li>• extrahieren automatisch Informationen aus Bildern, indem sie Bildanalyseverfahren wie Punktdetektoren und Segmentierungsalgorithmen verwenden.</li> <li>• kalibrieren Projektionsgeometrien für Einzelbilder und Bildsequenzen mit den beschriebenen Methoden.</li> <li>• entwickeln nicht-starre Registrierungsmethoden mit Hilfe von Variationsrechnung und unterschiedlichen Regularisierern.</li> <li>• wenden Algorithmen auf neue Modalitäten durch entsprechende Änderungen im Algorithmus an.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich/mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich/mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 150 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 43405	<b>Introduction to Deep Learning</b> Introduction to deep learning	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	<p>Bei der digitalen Übertragung spielen Kanalverzerrungen aufgrund ständig steigender Datenraten eine immer grössere Rolle. Bei vielen Anwendungen müssen für eine zuverlässige Übertragung komplexe Entzerrverfahren eingesetzt werden. Dies gilt sowohl für die leitungsgebundene als auch die drahtlose Kommunikation. Z.B. werden in der xDSL-Systemfamilie (Digital Subscriber Lines), die eine schnelle digitale Übertragung über Ortsanschlussleitungen gewährleistet, oft entscheidungsrückgekoppelte Entzerrverfahren oder Vorcodierungsverfahren eingesetzt und beim Mobilfunkstandard GSM und seiner Weiterentwicklung EDGE (Enhanced Data Rates for GSM Evolution) Maximum-Likelihood-Sequenzschätzung bzw. zustandsreduzierte Entzerrung. Eng im Zusammenhang mit der eigentlichen Entzerrung stehen Adaptionverfahren, mit denen die Parameter des Entzerrers optimal an den Übertragungskanal angepasst werden können.</p> <p>Lernziel: Ziel der Vorlesung ist eine umfassende Darstellung gebräuchlicher Entzerrungs- und Adaptionverfahren. Den Teilnehmern sollen fundierte Kenntnisse der verschiedenen Verfahren vermittelt werden, die sie zu deren sinnvollem Einsatz in der Praxis befähigen.</p> <p>Content: Channel distortions are playing an increasingly important role in digital transmission due to constantly increasing data rates. In many applications, complex equalization techniques must be used for a reliable transmission. This applies to both wired and wireless communication. For example, decision feedback equalization or precoding techniques are often used in the xDSL (Digital Subscriber Lines) system family, which ensures fast digital transmission over local subscriber loops, and the GSM system and its advanced version EDGE (Enhanced Data Rates for GSM Evolution) employ maximum likelihood sequence estimation and state-reduced equalization. Closely related to the task of equalization are adaptation methods with which the parameters of the equalizer can be optimally adjusted to the transmission channel.</p> <p>Objective: The aim of the lecture is a comprehensive presentation of common equalization and adaptation methods. The participants should acquire an in-depth knowledge of the various procedures which enables them to make meaningful design decisions in practice.</p>
6	<b>Learning objectives and skills</b>	Die Studierenden

		<ul style="list-style-type: none"> <li>• beschreiben verschiedene Verfahren zur Entzerrung frequenzselektiver Übertragungskanäle wie lineare Entzerrung, entscheidungsrückgekoppelte Entzerrung und Maximum-Likelihood-Sequenzschätzung,</li> <li>• setzen die verschiedenen Ansätze in Blockdiagramme um und optimieren deren Komponenten,</li> <li>• vergleichen Entzerrverfahren hinsichtlich ihrer Leistungsfähigkeit, charakterisiert durch die Fehlerrate, und Komplexität,</li> <li>• wählen geeignete Verfahren für verschiedene Anwendungen wie leitungsgebundene und drahtlose Übertragung aus,</li> <li>• entwerfen neuartige Verfahren für gegebene Anforderungen,</li> <li>• formulieren Adaptionalgorithmen zur automatischen Anpassung des Empfängers eines Übertragungssystems an den Kanal,</li> <li>• ordnen Entzerrverfahren einen geeigneten Adaptionalgorithmus zu.</li> </ul> <p>Learning Objectives and Competences: The students</p> <ul style="list-style-type: none"> <li>- describe various methods for equalizing frequency-selective transmission channels such as linear equalization, decision feedback equalization and maximum likelihood sequence estimation,</li> <li>- realize various approaches in block diagrams and optimize their components,</li> <li>- compare equalization methods in terms of their performance, characterized by the error rate, and complexity,</li> <li>- select suitable methods for various applications such as wired and wireless transmission,</li> <li>- design novel schemes for given requirements,</li> <li>- formulate adaptation algorithms for automatic adaptation of the receiver of a transmission system to the channel,</li> <li>- assign suitable adaptation algorithms to equalization schemes.</li> </ul>
7	<b>Prerequisites</b>	Vorkenntnisse in Systemtheorie und digitaler Signalverarbeitung, sowie entweder der Vorlesung Nachrichtentechnische Systeme oder Digitale Übertragung sind für die Teilnahme hilfreich.
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	<p>Gerstacker, W.: Skriptum zur Vorlesung Entzerrung und adaptive Systeme in der digitalen Übertragung.</p> <p>Huber, J.: Trelliscodierung, Springer Verlag, Berlin, 1992.</p> <p>Benedetto, S., Biglieri, E.: Principles of Digital Transmission with Wireless Applications, Kluwer Academic Publishers, New York, 1999.</p> <p>Proakis, J. G.: Digital Communications. McGraw-Hill, New York, 3. ed., 1995.</p> <p>Haykin, S.: Adaptive Filter Theory, Prentice Hall, Upper Saddle River, NJ, 3. ed., 1996.</p>

1	<b>Module name</b> 65718	<b>Introduction to Machine Learning</b> Introduction to machine learning	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Introduction to Machine Learning (2.0 SWS) Übung: IntroML-Ex (2.0 SWS) Übung: IntroML-Tut (2.0 SWS)	5 ECTS 1,25 ECTS -
3	Lecturers	Dr.-Ing. Vincent Christlein Paul Stöwer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Das Modul hat zum Ziel, die Studierenden mit dem prinzipiellen Aufbau eines Mustererkennungssystems vertraut zu machen. Es werden die einzelnen Schritte von der Aufnahme der Daten bis hin zur Klassifikation von Mustern erläutert. Das Modul beginnt dabei mit einer kurzen Einführung, bei der auch die verwendete Nomenklatur eingeführt wird. Die Analog-Digital-Wandlung wird vorgestellt, wobei der Schwerpunkt auf deren Auswirkungen auf die weitere Signalanalyse liegt. Im Anschluss werden gebräuchliche Methoden der Vorverarbeitung beschrieben. Ein wesentlicher Bestandteil eines Mustererkennungssystems ist die Merkmalsextraktion. Verschiedene Ansätze zur Merkmalsberechnung/-transformation werden gezeigt, darunter Momente, Hauptkomponentenanalyse und Lineare Diskriminanzanalyse. Darüber hinaus werden Möglichkeiten vorgestellt, Merkmalsrepräsentationen direkt aus den Daten zu lernen. Das Modul schließt mit einer Einführung in die maschinelle Klassifikation. In diesem Kontext wird der Bayes- und der Gauss-Klassifikator besprochen.</p> <p>The module aims to familiarize students with the basic structure of a pattern recognition system. The individual steps from the acquisition of data to the classification of patterns are explained. The module starts with a short introduction, which also introduces the used nomenclature. Analog-to-digital conversion is introduced, with emphasis on its impact on further signal analysis. Common methods of preprocessing are then described. An essential component of a pattern recognition system is feature extraction. Various approaches to feature computation/ transformation are demonstrated, including moments, principal component analysis, and linear discriminant analysis. In addition, ways to learn feature representations directly from the data are presented. The module concludes with an introduction to machine classification. In this context, the Bayes and Gauss classifiers are discussed.</p> <p>T</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erklären die Stufen eines allgemeinen Mustererkennungssystems</li> <li>• verstehen Abtastung, das Abtasttheorem und Quantisierung</li> <li>• verstehen und implementieren Histogrammequalisierung und -dehnung</li> </ul>	

		<ul style="list-style-type: none"> <li>• vergleichen verschiedene Schwellwertmethoden</li> <li>• verstehen lineare, verschiebungsinvariante Filter und Faltung</li> <li>• wenden verschiedene Tief- und Hochpassfilter sowie nichtlineare Filter an</li> <li>• wenden verschiedene Normierungsmethoden an</li> <li>• verstehen den Fluch der Dimensionalität</li> <li>• erklären verschiedene heuristische Merkmalsberechnungsmethoden, z.B. Projektion auf einen orthogonalen Basisraum, geometrische Momente, Merkmale basierend auf Filterung</li> <li>• verstehen analytische Merkmalsberechnungsmethoden, z.B. Hauptkomponentenanalyse, Lineare Diskriminanzanalyse</li> <li>• verstehen die Basis von Repräsentationslernen</li> <li>• erläutern die Grundlagen der statistischen Klassifikation (Bayes-Klassifikator)</li> <li>• benutzen die Programmiersprache Python, um die vorgestellten Verfahren der Mustererkennung anzuwenden</li> <li>• lernen praktische Anwendungen kennen und wenden die vorgestellten Algorithmen auf konkrete Probleme an</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• explain the stages of a general pattern recognition system</li> <li>• understand sampling, the sampling theorem, and quantization</li> <li>• understand and implement histogram equalization and expansion</li> <li>• compare different thresholding methods</li> <li>• understand linear, shift invariant filters and convolution</li> <li>• apply various low-pass, high-pass, and nonlinear filters</li> <li>• apply different normalization methods</li> <li>• understand the curse of dimensionality</li> <li>• explain different heuristic feature calculation methods, e.g. projection on an orthogonal base space, geometric moments, features based on filtering</li> <li>• understand analytical feature computation methods, e.g. principal component analysis, linear discriminant analysis</li> <li>• understand the basis of representation learning</li> <li>• explain the basics of statistical classification (Bayes classifier)</li> <li>• use the programming language Python to apply the presented pattern recognition methods</li> <li>• learn practical applications and apply the presented algorithms to concrete problems</li> </ul>
7	<b>Prerequisites</b>	<p>Ein Mustererkennungssystem besteht aus den folgenden Stufen: Aufnahme von Sensordaten, Vorverarbeitung, Merkmalsextraktion und maschinelle Klassifikation. Dieses Modul beschäftigt sich in erster Linie mit den ersten drei Stufen und schafft damit die Grundlage für weiterführende Module (Pattern Recognition und Pattern Analysis).</p>

		A pattern recognition system consists of the following stages: Sensor Data Acquisition, Preprocessing, Feature Extraction, and Machine Classification. This module primarily deals with the first three stages and thus creates the basis for more advanced modules (Pattern Recognition and Pattern Analysis).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Vorlesungsfolien/lecture slides</li> <li>• Heinrich Niemann: Klassifikation von Mustern, 2. überarbeitete Auflage, 2003</li> <li>• Sergios Theodoridis, Konstantinos Koutroumbas: Pattern Recognition, 4. Auflage, Academic Press, Burlington, 2009</li> <li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2. Auflage, John Wiley &amp; Sons, New York, 2001</li> </ul>

1	<b>Module name</b> 93015	<b>Einführung in die moderne Kryptographie</b> Introduction to modern cryptography	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Carina Köhner Prof. Dr. Dominique Schröder	
5	<b>Contents</b>	<p>This course gives a comprehensive introduction to modern cryptography. The course also serves as a base for other courses on cryptography that are offered by the chair. The topics covered are the following:</p> <ul style="list-style-type: none"> <li>• Information theoretic security</li> <li>• Computational security</li> <li>• Private key Encryption</li> <li>• Message Authentication Codes</li> <li>• Hash functions</li> <li>• Public key Encryption</li> <li>• Digital Signatures</li> </ul> <p>More advanced topics may be covered if time permits.</p>	
6	<b>Learning objectives and skills</b>	On successfully passing the course, the student is guaranteed to be knowledgeable on the basic concepts of provable security.	
7	<b>Prerequisites</b>	No previous knowledge in Cryptography or computer Security is required.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	Variabel	
11	<b>Grading procedure</b>	Variabel (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 165 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>	<p>Introduction to Modern Cryptography</p> <p>Jonathan Katz and Yehuda Lindell 2nd Edition (2014)</p>	

(Chapman & Hall/CRC Cryptography and Network Security Series)

ISBN-13: 978-1466570269



1	<b>Module name</b> 43961	<b>Knowledge Discovery in Databases mit Übung</b> Knowledge discovery in databases with tutorial	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Knowledge Discovery in Databases (2.0 SWS) Übung: UeKDD (2.0 SWS)	- -
3	Lecturers	Dominik Probst	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<p>Theoretical knowledge on:</p> <ul style="list-style-type: none"> <li>• Why data mining?</li> <li>• What is data mining?</li> <li>• A multi-dimensional view of data mining</li> <li>• What kinds of data can be mined?</li> <li>• What kinds of patterns can be mined?</li> <li>• What technologies are used?</li> <li>• What kinds of applications are targeted?</li> <li>• Major issues in data mining</li> <li>• A brief history of data mining</li> </ul> <p>Practical exercises on:</p> <ul style="list-style-type: none"> <li>• Introduction to Pandas &amp; scikit-learn</li> <li>• Data analysis &amp; data preprocessing</li> <li>• Frequent Pattern</li> <li>• Classification</li> <li>• Clustering</li> <li>• Outlier</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• kennen den typischen KDD-Prozess;</li> <li>• kennen Verfahren zur Vorbereitung von Daten für das Data Mining;</li> <li>• definieren Distanz- oder Ähnlichkeits-Funktionen auf einem speziellen Datenbestand;</li> <li>• überprüfen Attribute eines Datensatzes auf ihre Bedeutung für die Analyse hin und transformieren ggf. Attributwerte geeignet;</li> <li>• wissen, wie ein typisches Data Warehouse aufgebaut ist;</li> <li>• kennen die Definition von Distanz- bzw. Ähnlichkeitsfunktionen für die verschiedenen Typen von Attributen;</li> <li>• sind vertraut mit dem Prinzip des Apriori-Algorithmus zur Bestimmung von Mengen häufiger Elemente (frequent itemsets);</li> <li>• kennen den FP-Growth-Algorithmus zum schnellen Auffinden von Mengen häufiger Elemente;</li> <li>• geben die Definitionen von Support und Confidence für Assoziationsregeln wieder;</li> <li>• beschreiben die Ermittlung von Assoziationsregeln auf der Basis von Mengen häufiger Elemente;</li> <li>• sind in der Lage, die Vorgehensweise bei Klassifikationsaufgaben darzustellen;</li> </ul>

		<ul style="list-style-type: none"> <li>• legen dar, wie ein Entscheidungsbaum auf einem Trainingsdatensatz erzeugt wird;</li> <li>• stellen das Prinzip der Bayes'schen Klassifikation dar;</li> <li>• zählen verschiedene Clustering-Verfahren auf;</li> <li>• beschreiben den Ablauf von k-Means-Clustering;</li> <li>• kennen die verschiedenen Arten von Ausreißern.</li> <li>• können die verschiedenen Schritte eines KDD Prozesses auch praktisch anwenden.</li> </ul> <p>The students:</p> <ul style="list-style-type: none"> <li>• know the typical KDD process;</li> <li>• know procedures for the preparation of data for data mining;</li> <li>• know the definition of distance or similarity functions for the different kinds of attributes;</li> <li>• define distance and similarity functions for a particular dataset;</li> <li>• check attributes of a dataset for their meaning with reference to an analysis and transform attribute values accordingly, if required.</li> <li>• know how a typical data warehouse is structured;</li> <li>• are familiar with the principle of the Apriori algorithm for the identification of frequent itemsets;</li> <li>• know the FP-growth algorithm for a faster identification of frequent itemsets:</li> <li>• present the definitions of support and confidence for association rules;</li> <li>• describe the construction of association rules based on frequent itemsets;</li> <li>• are capable of describing the course of action in classification tasks;</li> <li>• present the construction of a decision tree based on a training dataset;</li> <li>• present the principle of Bayes' classification;</li> <li>• enumerate different clustering procedures;</li> <li>• describe the steps of k-means clustering;</li> <li>• know the different kinds of outliers.</li> <li>• are able to practically apply the various steps of a KDD process.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	Klausur mit MultipleChoice (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>The lecture is based on the following book:</p> <ul style="list-style-type: none"> <li>• <ul style="list-style-type: none"> <li>◦ A. Géron, Hands-on machine learning with Scikit-Learn and TensorFlow : concepts, tools, and techniques to build intelligent systems, 2nd ed. O'Reilly Media, 2017, ISBN: 978-1491962299</li> <li>◦ H. Du, Data Mining Techniques and Applications: An Introduction. Cengage Learning EMEA, May 2010, p. 336, ISBN: 978-1844808915</li> <li>◦ I. H. Witten, E. Frank, M. A. Hall, et al., Data Mining, Fourth Edition: Practical Machine Learning Tools and Techniques, 4th. San Francisco, CA, USA: Morgan Kaufmann Publishers Inc., 2016, ISBN: 0128042915</li> </ul> </li> </ul>

1	<b>Module name</b> 722831	<b>Middleware - Cloud Computing (Vorlesung mit erweiterten Übungen)</b> Lecture and advanced tutorial: Middleware - Cloud computing	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Tobias Distler
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Überblick Cloud Computing</li> <li>• Grundlagen verteilter Programmierung (Web Services/SOAP/REST)</li> <li>• Virtualisierung als Basis für Cloud Computing</li> <li>• Infrastructure as a Service (IaaS) am Beispiel von Eucalyptus und Amazon EC2</li> <li>• Skalierbare Verarbeitung von großen Datenmengen</li> <li>• Interoperabilität und Multi-Cloud Computing</li> <li>• Fehlertoleranz im Kontext von Cloud Computing</li> <li>• Aktuelle Forschungstrends</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- nennen unterschiedliche Ausprägungen von Cloud-Computing.</li> <li>- erläutern verschiedene Cloud-Architekturen.</li> <li>- stellen Vor- und Nachteile von Cloud-Computing gegenüber.</li> <li>- unterscheiden die Herangehensweisen bei der Entwicklung von SOAP- im Vergleich zu REST-Anwendungen.</li> <li>- organisieren den Austausch von Informationen in einer verteilten Anwendung unter Verwendung eines Verzeichnisdienstes.</li> <li>- entwickeln eigene auf Web-Services basierende Anwendungen.</li> <li>- bewerten die Vor- und Nachteile der Bündelung von Nachrichten beim Aufruf von Web-Services.</li> <li>- erläutern die Anforderungen an ein virtualisiertes System.</li> <li>- beschreiben die für die Virtualisierung eines Systems erforderlichen Kriterien.</li> <li>- vergleichen zwischen unterschiedlichen Virtualisierungstechniken und -ebenen.</li> <li>- schildern den Aufbau und die Funktionsweise von Xen und Linux-VServer.</li> <li>- erproben das Einrichten eines Abbilds für eine virtuelle Maschine.</li> <li>- skizzieren die Architektur einer Infrastruktur-Cloud sowie die Aufgabenbereiche hierfür zentraler Komponenten am Beispiel von Eucalyptus.</li> <li>- erproben das Bereitstellen von Anwendungen in einer Infrastruktur-Cloud.</li> <li>- zeigen die Grundlagen Software-definierter Netzwerke am Beispiel von Onix und B4 auf.</li> <li>- bewerten verschiedene im Bereich Cloud-Computing zum Einsatz kommende Datenspeichersysteme (Google File System, Bigtable,</li> </ul>

		<p>Windows Azure Storage, Amazon Dynamo) hinsichtlich der Kriterien Verfügbarkeit, Konsistenz und Partitionstoleranz.</p> <ul style="list-style-type: none"> <li>- erläutern eine auf Vektoruhren basierende Methode zur Auflösung im Zusammenhang mit letztendlicher Konsistenz auftretender Konflikte.</li> <li>- entwickeln ein verteiltes, repliziertes Dateisystem nach dem Vorbild von HDFS, das auf die hierarchische Speicherung großer Datenmengen ausgelegt ist.</li> <li>- erkunden das Bereitstellen selbst entwickelter Dienste mittels Docker.</li> <li>- erstellen ein Framework zur parallelen Bearbeitung von Daten nach dem Vorbild von MapReduce.</li> <li>- konzipieren eigene MapReduce-Anwendungen zur Verarbeitung strukturierter bzw. unstrukturierter Rohdaten.</li> <li>- diskutieren die Fehlertoleranzmechanismen in Google MapReduce.</li> <li>- schildern die grundsätzliche Funktionsweise von Systemen zur Kühlung von Datenzentren mittels Umgebungsluft.</li> <li>- beschreiben das Grundkonzept einer temperaturabhängigen Lastverteilung von Prozessen in einem Datenzentrum.</li> <li>- stellen diverse Ansätze zur Erhöhung der Energieeffizienz von MapReduce-Clustern gegenüber.</li> <li>- unterscheiden die Architekturen und Funktionsweisen der Koordinierungsdienste Chubby und ZooKeeper.</li> <li>- entwickeln einen eigenen Koordinierungsdienst nach dem Vorbild von ZooKeeper.</li> <li>- ermitteln die Konsistenzeigenschaften der eigenen Koordinierungsdienstimplementierung.</li> <li>- erläutern unterschiedliche Ansätze zur Reduzierung bzw. Tolerierung von Tail-Latenz.</li> <li>- skizzieren das Grundkonzept von Erasure-Codes.</li> <li>- beschreiben den Aufbau eines auf die Clouds mehrerer Anbieter gestützten Datenspeichersystems.</li> <li>- erläutern den Einsatz passiver Replikation zur Bereitstellung von Fehlertoleranzmechanismen für virtuelle Maschinen am Beispiel von Remus.</li> <li>- schildern die Grundlagen der Migration von virtuellen Maschinen.</li> <li>- bewerten die Qualität einer aktuellen Publikation aus der Fachliteratur.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz, Skalierbarkeit) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222

10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 716033	<b>Fahrzeugkommunikation (Vorlesung mit Übung)</b> Lecture and tutorial: Automotive communication	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	Dr.-Ing. Kai-Steffen Hielscher	
5	<b>Contents</b>	<p>Die Bedeutung von Elektronik und Software ist in der Fahrzeugtechnik stark gestiegen, gleichzeitig stellen die komplexen Entwicklungsprozesse in der Automobilindustrie hohe Anforderungen an Berufseinsteiger. Absolventen benötigen daher zunehmend spezialisierte Kenntnisse aus den Themenbereichen Elektronik, Software und Vernetzung von Fahrzeugen. Um diesen Anforderungen Rechnung zu tragen, wurde am Department Informatik ein spezieller Studienschwerpunkt "Informatik in der Fahrzeugtechnik" im Studiengang Informatik eingerichtet.</p> <p>Die Vorlesung "Fahrzeugkommunikation" [FzK] ist in zwei Blöcke gegliedert: Zunächst führt die Vorlesung in die fahrzeuginterne Vernetzung ein, behandelt Vernetzungsarchitekturen, Bussysteme und Steuergeräte, Fahrerassistenzfunktionen, Multimedia und Systemarchitekturen. Den Abschluss bilden Betrachtungen zu Security und Safety in der fahrzeuginternen Vernetzung. Als zweiten Block gibt die Vorlesung einen Überblick über Themen der externen Kommunikation von und mit Fahrzeugen, behandelt Systemarchitekturen zur Vernetzung von Fahrzeugen untereinander und mit Infrastruktur, Medienzugriffsverfahren verbreiteter Lösungen, Protokolle von Verkehrsinformationssystemen. Sie schließt wiederum mit Betrachtungen zu Safety und Security - erweitert um die in diesem Themengebiet besonders relevanten Fragestellungen rund um die Wahrung der Privatsphäre von Nutzern.</p> <p>Die Vorlesung wird für einen Abschluss mit Studienschwerpunkt "Informatik in der Fahrzeugtechnik" anerkannt. Sie setzt Grundkenntnisse in Rechnerkommunikation voraus und richtet sich so schwerpunktmäßig an Studierende aus Informatik, IuK und CE ab dem 5. Semester.</p> <p>Auszug Interne Vernetzung:</p> <ul style="list-style-type: none"> <li>• Interne Steuerung: ECU-ECU, Safety</li> <li>• Bussysteme (CAN, LIN, FlexRay, MOST, ...)</li> <li>• HW-, SW- Architekturen von Steuergeräten</li> <li>• Security &amp; Safety</li> </ul> <p>Auszug Externe Vernetzung</p> <ul style="list-style-type: none"> <li>• Car-2-X-Kommunikation</li> <li>• Topologien, Architekturen</li> <li>• Medienzugriff: Wifi, WAVE/DSRC</li> <li>• Safety Anwendungen</li> <li>• Security &amp; Privacy</li> </ul>	
6	<b>Learning objectives and skills</b>	Das Modul wird für einen Abschluss mit Studienschwerpunkt "Informatik in der Fahrzeugtechnik" anerkannt. Sie setzt Grundkenntnisse in	

		<p>Rechnerkommunikation voraus und richtet sich so schwerpunktmäßig an Studierende aus Informatik, IuK und CE ab dem 5. Semester.</p> <p><b>Fachkompetenz</b></p> <p><b>Wissen</b> Die Studierenden lernen die grundlegenden Mechanismen der internen und externen Fahrzeugkommunikation kennen. Sie können aktuelle und zukünftige Anwendungen für Vernetzung im Fahrzeugbereich nennen.</p> <p><b>Verstehen</b> Die Studierenden verstehen die grundlegenden Prinzipien der internen Bussysteme und können die Vorteile und Nachteile der wesentlichen Technologien in diesem Bereich erklären (CAN, FlexRay, MOST, ...). Ebenso können Sie die Probleme von mobilen Ad-Hoc-Netzen erklären und Lösungsansätze vergleichen (z.B. ETSI ITS-G5 und WAVE). Sie können wesentliche Anwendungen nach ihren Anforderungen bezüglich der Vernetzung klassifizieren.</p> <p><b>Anwenden</b> In den Übungen werden die Erkenntnisse in praktischen Aufgaben angewendet.</p> <p><b>Analysieren</b> Die Studierenden werden in die Lage versetzt, zukünftige Anwendungen bezüglich ihres Kommunikationsverhaltens zu analysieren.</p> <p><b>Evaluieren (Beurteilen)</b> Dabei können Sie die zugrundeliegenden Mechanismen beurteilen und einschätzen, welche Vernetzungstechnologien diese Anforderungen am besten erfüllen. Unterstützt wird dies durch Simulationen der Netze an konkreten Beispielen, die die notwendigen Metriken zur Analyse liefern können.</p> <p><b>Erschaffen</b> Die Studierenden entwickeln eigene Simulationen von Car2X-Netzen auf Basis realer Karten. Ebenso können die Studierenden Simulationsmodelle für interne Netze erstellen.</p>
7	<b>Prerequisites</b>	Rechnerkommunikation
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester



15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 869140	<b>Fehlertolerierende Softwarearchitekturen (Vorlesung mit Übung)</b> Lecture and tutorial: Fault-tolerant software architectures	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	<p>Das Modul befasst sich schwerpunktmäßig mit redundanzbasierten Verfahren zur Tolerierung sporadischer Softwarefehler im Betrieb. Im Falle besonders hoher Zuverlässigkeits- bzw. Verfügbarkeitsanforderungen (insbesondere für sicherheitskritische Systeme) ist es lohnenswert, während der Entwicklung mehr Hilfsmittel bereitzustellen und während des Betriebes einzusetzen, als es im Falle einer vollständig korrekten Implementierung erforderlich wäre. Die allgemeine Behandlung obiger Themen wird durch Berichte aktueller Erfahrungen aus der industriellen Entwicklungs- und Genehmigungspraxis abgerundet und ergänzt.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• klassifizieren das Fehlverhalten von Softwaresystemen im Hinblick auf Konsistenzeigenschaften (fail-silent, konsistent, byzantinisch) und Persistenzeigenschaften (permanent, intermittierend);</li> <li>• unterscheiden Redundanzarten nach der Art der redundanten Mittel (Struktur, Funktion, Information, Zeit) und nach der Art ihrer Aktivierung (statisch bzw. dynamisch);</li> <li>• beschreiben Strategien zur Fehlerbehandlung im Betrieb (Fehlerausgrenzung, Fehlerbehebung, Fehlermaskierung);</li> <li>• erläutern sowohl allgemeine fehlertolerante Systemkonzepte (N-Versionen- und Rücksetzblock-Programmierung) als auch konkrete Architekturen (TMR, Duplex, Dual-Dual);</li> <li>• erfassen die Grundbegriffe der klassischen Zuverlässigkeitstheorie (Lebensdauer, Zuverlässigkeit, Verfügbarkeit, Versagensrate, Mean Time To Failure);</li> <li>• wenden analytische Ansätze zur quantitativen Bewertung redundanter Softwarearchitekturen an;</li> <li>• diskutieren Ursachen der Versagensabhängigkeit von Softwarekomponenten auf Basis der Theorie von Eckhardt &amp; Lee und des Experiments von Knight &amp; Leveson;</li> <li>• erläutern Effizienz und Effektivität von Back-to-back Teststrategien für diversitäre Systeme;</li> <li>• unterscheiden Ursachen der Softwarefehlerentstehung und differenzieren Strategien zur Forcierung von Diversität während der Entwicklung.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 557235	<b>Middleware - Cloud Computing (Vorlesung mit Übungen)</b> Lecture and tutorial: Middleware - Cloud computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Tobias Distler	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Überblick Cloud Computing</li> <li>• Grundlagen verteilter Programmierung (Web Services/SOAP/REST)</li> <li>• Virtualisierung als Basis für Cloud Computing</li> <li>• Infrastructure as a Service (IaaS) am Beispiel von Eucalyptus und Amazon EC2</li> <li>• Skalierbare Verarbeitung von großen Datenmengen</li> <li>• Interoperabilität und Multi-Cloud Computing</li> <li>• Fehlertoleranz im Kontext von Cloud Computing</li> <li>• Aktuelle Forschungstrends</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- nennen unterschiedliche Ausprägungen von Cloud-Computing.</li> <li>- erläutern verschiedene Cloud-Architekturen.</li> <li>- stellen Vor- und Nachteile von Cloud-Computing gegenüber.</li> <li>- unterscheiden die Herangehensweisen bei der Entwicklung von SOAP- im Vergleich zu REST-Anwendungen.</li> <li>- organisieren den Austausch von Informationen in einer verteilten Anwendung unter Verwendung eines Verzeichnisdienstes.</li> <li>- entwickeln eigene auf Web-Services basierende Anwendungen.</li> <li>- erläutern die Anforderungen an ein virtualisiertes System.</li> <li>- beschreiben die für die Virtualisierung eines Systems erforderlichen Kriterien.</li> <li>- vergleichen zwischen unterschiedlichen Virtualisierungstechniken und -ebenen.</li> <li>- schildern den Aufbau und die Funktionsweise von Xen und Linux-VServer.</li> <li>- erproben das Einrichten eines Abbilds für eine virtuelle Maschine.</li> <li>- skizzieren die Architektur einer Infrastruktur-Cloud sowie die Aufgabenbereiche hierfür zentraler Komponenten am Beispiel von Eucalyptus.</li> <li>- erproben das Bereitstellen von Anwendungen in einer Infrastruktur-Cloud.</li> <li>- zeigen die Grundlagen Software-definierter Netzwerke am Beispiel von Onix und B4 auf.</li> <li>- bewerten verschiedene im Bereich Cloud-Computing zum Einsatz kommende Datenspeichersysteme (Google File System, Bigtable, Windows Azure Storage, Amazon Dynamo) hinsichtlich der Kriterien Verfügbarkeit, Konsistenz und Partitionstoleranz.</li> </ul>	

		<ul style="list-style-type: none"> <li>- erläutern eine auf Vektoruhren basierende Methode zur Auflösung im Zusammenhang mit letztendlicher Konsistenz auftretender Konflikte.</li> <li>- entwickeln ein verteiltes Dateisystem nach dem Vorbild von HDFS, das auf die Speicherung großer Datenmengen ausgelegt ist.</li> <li>- erkunden das Bereitstellen selbst entwickelter Dienste mittels Docker.</li> <li>- erstellen ein Framework zur parallelen Bearbeitung von Daten nach dem Vorbild von MapReduce.</li> <li>- konzipieren eigene MapReduce-Anwendungen zur Verarbeitung strukturierter Rohdaten.</li> <li>- diskutieren die Fehlertoleranzmechanismen in Google MapReduce.</li> <li>- schildern die grundsätzliche Funktionsweise von Systemen zur Kühlung von Datenzentren mittels Umgebungsluft.</li> <li>- beschreiben das Grundkonzept einer temperaturabhängigen Lastverteilung von Prozessen in einem Datenzentrum.</li> <li>- stellen diverse Ansätze zur Erhöhung der Energieeffizienz von MapReduce-Clustern gegenüber.</li> <li>- unterscheiden die Architekturen und Funktionsweisen der Koordinierungsdienste Chubby und ZooKeeper.</li> <li>- entwickeln einen eigenen Koordinierungsdienst nach dem Vorbild von ZooKeeper.</li> <li>- ermitteln die Konsistenzeigenschaften der eigenen Koordinierungsdienstimplementierung.</li> <li>- erläutern unterschiedliche Ansätze zur Reduzierung bzw. Tolerierung von Tail-Latenz.</li> <li>- skizzieren das Grundkonzept von Erasure-Codes.</li> <li>- beschreiben den Aufbau eines auf die Clouds mehrerer Anbieter gestützten Datenspeichersystems.</li> <li>- erläutern den Einsatz passiver Replikation zur Bereitstellung von Fehlertoleranzmechanismen für virtuelle Maschinen am Beispiel von Remus.</li> <li>- schildern die Grundlagen der Migration von virtuellen Maschinen.</li> <li>- bewerten die Qualität einer aktuellen Publikation aus der Fachliteratur.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Konsistenz, Skalierbarkeit) und Fehlerquellen bei der Programmierung verteilter Anwendungen.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> </ul>
7	<b>Prerequisites</b>	Gute Programmierkenntnisse in Java
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio

11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 202041	<b>Virtuelle Maschinen (Vorlesung mit Übungen)</b> Lecture and tutorial: Virtual machines	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh	
5	<b>Contents</b>	Vorgestellt werden verschiedene Virtualisierungs-Ansätze: <ul style="list-style-type: none"> <li>• Emulation</li> <li>• Just-In-Time-Compiler</li> <li>• Para-Virtualisierung</li> <li>• Bibliotheks-basierte Virtualisierung</li> <li>• OS-Virtualisierung</li> </ul>	
6	<b>Learning objectives and skills</b>	Studierende, die das Modul erfolgreich abgeschlossen haben: <ul style="list-style-type: none"> <li>• erläutern verschiedene Motivationen für den Einsatz von VMs</li> <li>• unterscheiden verschiedene VMs</li> <li>• klassifizieren verschiedene Ziele unterschiedlicher VMs (z.B. Performance, Konfigurierbarkeit, Genauigkeit, ...)</li> <li>• hinterfragen verschiedene Simulationansätze für MMUs</li> <li>• erstellen virtuelle Komponenten und Busse</li> <li>• strukturieren Callbacks und entsprechendes Forwarding und Caching</li> <li>• unterscheiden zwischen Architektur, Chip und Komponente</li> <li>• klassifizieren unterschiedliche Just-In-Time-Compiler-Ansätze</li> <li>• erzeugen JIT Code aus vorgefertigten Code-Teilen</li> <li>• bewerten unterschiedliche JIT-Code-Optimierungen</li> <li>• erläutern Probleme bei der JIT-Code-Invalidierung</li> <li>• nennen JIT Probleme mit Exceptions/Interrupts sowie berechnete Sprünge und Return-Instruktionen</li> <li>• unterscheiden verschiedene JIT Cache-Verwaltungen</li> <li>• beschreiben Möglichkeiten der Fehlerinjektion durch VMs</li> <li>• entwickeln ein an JIT angepasstes virtuelles "Hardware"-Design</li> <li>• erläutern die Java-VM Instruktionssatz-Architektur</li> <li>• nutzen Hardware-basierte Virtualisierung</li> <li>• entwickeln Verfahren zum Ausfiltern bestimmter Befehle</li> <li>• erläutern Probleme der Speicherverwaltung bei HW-basierter Virtualisierung</li> <li>• nutzen User-Mode-Emulation zur Paravirtualisierung</li> <li>• diskutieren Möglichkeiten von Debuggern für die Umleitung von System-Calls und die Ausfilterung von Befehlen</li> <li>• nutzen einen Hypervisor zur Paravirtualisierung</li> <li>• unterscheiden verschiedene Ansätze zur Geräteverwaltung in paravirtualisierten Systemen</li> <li>• erläutern Betriebssystem-basierte Virtualisierung</li> <li>• entwickeln unterschiedliche Bibliotheks-basierte Virtualisierungen</li> </ul>	

		<ul style="list-style-type: none"> <li>• erläutern Probleme beim Speicher-Layout bei Bibliotheks-basierte Virtualisierung</li> <li>• konzipieren Personalities für Bibliotheks-basierte Virtualisierungen</li> <li>• beurteilen Probleme bei der korrekten Zeit-Simulation</li> <li>• nennen Ideen für die dynamische Anpassung der Zeit-Simulation</li> <li>• klassifizieren bekannte VMs (z.B. VICE, FAUmachine, QEMU, Bochs, JVM, KVM, User-Mode-Linux, Xen, VServer, Wine)</li> <li>• diskutieren in der Gruppe Vor- und Nachteile von bestimmten VM-Ansätzen</li> <li>• untersuchen CPU-Emulationen</li> <li>• untersuchen Geräte-Emulationen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 462793	<b>Virtuelle Maschinen (Vorlesung mit Übung und Laborübung)</b> Lecture, tutorial and laboratory: Virtual machines	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh
5	<b>Contents</b>	Vorgestellt werden verschiedene Virtualisierungs-Ansätze: <ul style="list-style-type: none"> <li>• Emulation</li> <li>• Just-In-Time-Compiler</li> <li>• Para-Virtualisierung</li> <li>• Bibliotheks-basierte Virtualisierung</li> <li>• OS-Virtualisierung</li> </ul>
6	<b>Learning objectives and skills</b>	Studierende, die das Modul erfolgreich abgeschlossen haben: <ul style="list-style-type: none"> <li>• erläutern verschiedene Motivationen für den Einsatz von VMs</li> <li>• unterscheiden verschiedene VMs</li> <li>• klassifizieren verschiedene Ziele unterschiedlicher VMs (z.B. Performance, Konfigurierbarkeit, Genauigkeit, ...)</li> <li>• hinterfragen verschiedene Simulationansätze für MMUs</li> <li>• erstellen virtuelle Komponenten und Busse</li> <li>• strukturieren Callbacks und entsprechendes Forwarding und Caching</li> <li>• unterscheiden zwischen Architektur, Chip und Komponente</li> <li>• klassifizieren unterschiedliche Just-In-Time-Compiler-Ansätze</li> <li>• erzeugen JIT Code aus vorgefertigten Code-Teilen</li> <li>• bewerten unterschiedliche JIT-Code-Optimierungen</li> <li>• erläutern Probleme bei der JIT-Code-Invalidierung</li> <li>• nennen JIT Probleme mit Exceptions/Interrupts sowie berechnete Sprünge und Return-Instruktionen</li> <li>• unterscheiden verschiedene JIT Cache-Verwaltungen</li> <li>• beschreiben Möglichkeiten der Fehlerinjektion durch VMs</li> <li>• entwickeln ein an JIT angepasstes virtuelles "Hardware"-Design</li> <li>• erläutern die Java-VM Instruktionssatz-Architektur</li> <li>• nutzen Hardware-basierte Virtualisierung</li> <li>• entwickeln Verfahren zum Ausfiltern bestimmter Befehle</li> <li>• erläutern Probleme der Speicherverwaltung bei HW-basierter Virtualisierung</li> <li>• nutzen User-Mode-Emulation zur Paravirtualisierung</li> <li>• diskutieren Möglichkeiten von Debuggern für die Umleitung von System-Calls und die Ausfilterung von Befehlen</li> <li>• nutzen einen Hypervisor zur Paravirtualisierung</li> <li>• unterscheiden verschiedene Ansätze zur Geräteverwaltung in paravirtualisierten Systemen</li> <li>• erläutern Betriebssystem-basierte Virtualisierung</li> </ul>

		<ul style="list-style-type: none"> <li>• entwickeln unterschiedliche Bibliotheks-basierte Virtualisierungen</li> <li>• erläutern Probleme beim Speicher-Layout bei Bibliotheks-basierte Virtualisierung</li> <li>• konzipieren Personalities für Bibliotheks-basierte Virtualisierungen</li> <li>• beurteilen Probleme bei der korrekten Zeit-Simulation</li> <li>• nennen Ideen für die dynamische Anpassung der Zeit-Simulation</li> <li>• klassifizieren bekannte VMs (z.B. VICE, FAUmachine, QEMU, Bochs, JVM, KVM, User-Mode-Linux, Xen, VServer, Wine)</li> <li>• diskutieren in der Gruppe Vor- und Nachteile von bestimmten VM-Ansätzen</li> <li>• entwickeln selbst CPU-Emulationen</li> <li>• entwickeln selbst Geräte-Emulationen</li> <li>• verteilen Implementierungsaufgaben in ihrer Gruppe</li> <li>• erstellen Zeitpläne für Implementierungen für sich und ihre Gruppe</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 668129	<b>Machine Learning in Communications</b> Machine learning in communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci	
5	<b>Contents</b>	<p>Recently, in many areas of wireless communications such as wireless sensor networks (WSNs), heterogeneous networks and complex ad hoc networks, distributed graph algorithms and machine learning on graphs are gaining relevance as fundamental tools in network analysis and information processing.</p> <p>This motivates to deliver a general introduction to fundamentals of machine learning such as detection of clusters on graphs. The introduction is followed by the application of machine learning to the design of physical and data layer techniques in wireless communications and in the optimization of mobile networks.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• know and explain the fundamentals of machine learning with special attention to machine learning over graphs.</li> <li>• apply these principles in the design and optimisation of wireless communications systems and mobile networks.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191  Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222  Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 48440	<b>Machine Learning in Signal Processing</b> Machine learning in signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>This course is an introduction into machine learning and artificial intelligence. The special emphasis is on applications to modern signal processing problems. The course is focused on design principles of machine learning algorithms. The lectures start with a short introduction, where the nomenclature is defined. After this, probabilistic graphical models are introduced and the use of latent variables is discussed, concluding with a discussion of hidden Markov models and Markov fields. The second part of the course is about deep learning and covers the use of deep neural networks for machine learning tasks. In the last part of the lecture, the use of deep neural networks for speech processing tasks is introduced.</p> <p>The course is based on the materials and video footage from Dr. Roland Maas. He is an outstanding machine learning expert and a former member of the Chair of Multimedia Communications and Signal Processing.</p>
6	<b>Learning objectives and skills</b>	<p>After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>• understand regression and classification problems</li> <li>• apply PDF estimation algorithms</li> <li>• understand Gaussian mixture models and expectation-maximization</li> <li>• apply principal component analysis and independent component analysis</li> <li>• assess different estimation algorithms</li> <li>• explain the application of machine learning to system identification</li> <li>• apply hidden Markov models</li> <li>• understand different artificial neural network architectures</li> <li>• explain deep learning principles</li> <li>• apply artificial neural networks</li> <li>• devise learning strategies for deep neural networks</li> <li>• assess the application of deep neural networks for speech processing tasks.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Literature: <ul style="list-style-type: none"> <li>• C. M. Bishop: Pattern Recognition and Machine Learning, <a href="http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML">http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML</a></li> <li>• S. Theodoridis and K. Koutroumbas: Pattern Recognition</li> <li>• M. Nielsen: Neural Networks and Deep Learning.</li> </ul>

1	<b>Module name</b> 96030	<b>Medizinelektronik</b> Medical electronics	<b>5 ECTS</b>
2	Courses / lectures	Übung: Medizinelektronik - Übung / Medical Electronics Exercises (2.0 SWS)  Vorlesung: Medizinelektronik - Medical Electronics (2.0 SWS)	-  5 ECTS
3	Lecturers	Timo Maiwald Prof. Dr.-Ing. Georg Fischer	

4	<b>Module coordinator</b>	Jens Kirchner	
5	<b>Contents</b>	<p>The Lecture and exercise deals with the following topics:</p> <ul style="list-style-type: none"> <li>• Electronics for medical diagnostics and therapy</li> <li>• Challenges for medical engineering from demographic development and epidemiology of common diseases</li> <li>• Concepts for chronic disease management and elderly care</li> <li>• Regulatory framework of circuit design for medical devices</li> <li>• Circuit design of standard medical equipment ECG, EEG, EMG, SpO2</li> <li>• Sensor principles and circuit design for biosignal acquisition</li> <li>• Analog-digital balance</li> <li>• Energy management for medical devices</li> <li>• Body near energy harvesting</li> <li>• Health data transmission</li> <li>• Electronic systems for ambient assisted living (AAL)</li> <li>• Circuit technology for lab-on-chip and microelectromechanical systems (MEMS)</li> <li>• Circuit technology for implants and wearable systems</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students will gain</p> <ul style="list-style-type: none"> <li>• Substantial knowledge on principles of circuit design for medical electronic devices</li> <li>• Substantial knowledge on circuit design for standard medical devices, e.g. ECG, EEG, EMG</li> <li>• Substantial knowledge on design of medical sensors</li> <li>• Substantial knowledge on system design for health assistance systems, wearable medical devices and implants</li> <li>• Ability to analyze circuit diagrams of medical electronic devices</li> <li>• Ability to separate medical electronic devices into their subfunctions</li> <li>• Ability to analyze energy budget of medical devices, particularly wearable systems</li> <li>• Basic ability to design electronic circuits to comply with regulatory requirements</li> </ul>	
7	<b>Prerequisites</b>	<p>Completion of the modules "Circuit design" ("Schaltungstechnik") or "Electronics and circuit design" ("Elektronik und Schaltungstechnik") is recommended before attending the course.</p>	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96300	<b>MIMO Communication Systems</b> MIMO communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: MIMO Communication Systems (3.0 SWS) Übung: MIMO Communication Systems - Tutorial (1.0 SWS)	5 ECTS -
3	Lecturers	Hedieh Ajam Prof. Dr.-Ing. Robert Schober	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Schober	
5	<b>Contents</b>	Modern communication systems employ multiple antennas at the transmitter and/or receiver creating a multiple-input multiple-output (MIMO) system. This course covers the fundamental mathematical and communication theoretical concepts necessary for the design and analysis of MIMO communication systems. Relevant topics include MIMO Channel Capacity, Receive Diversity, Transmit Diversity, Space-Time Coding, Spatial Multiplexing, MIMO Transceiver Design, Multi-user MIMO, Massive MIMO, Relay-based MIMO, and applications in modern communication systems.	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• learn about different MIMO channel models,</li> <li>• analyze MIMO communication systems with respect to their channel capacity and reliability,</li> <li>• determine MIMO figures of merit such as coding gain, diversity gain, and multiplexing gain,</li> <li>• compare and evaluate different MIMO receiver designs,</li> <li>• characterize the rate region of multiuser systems,</li> <li>• analyze massive MIMO systems,</li> <li>• discuss the advantages and disadvantages of different relay network architectures.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• lernen verschiedene MIMO-Kanalmodelle kennen,</li> <li>• analysieren MIMO-Kommunikationssysteme hinsichtlich der Kanalkapazität und Zuverlässigkeit,</li> <li>• ermitteln MIMO-Kenngrößen wie Codierungsgewinn, Diversitätsgewinn und Multiplexgewinn,</li> <li>• vergleichen und beurteilen verschiedene MIMO-Empfangsstrategien,</li> <li>• charakterisieren die Ratenregion von Mehrteilnehmersystemen,</li> <li>• analysieren Massive-MIMO-Systeme,</li> <li>• diskutieren die Vor- und Nachteile verschiedener Relaisnetzwerkarchitekturen.</li> </ul>	
7	<b>Prerequisites</b>	Basic course in communications	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191	



		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 43141	<b>Mobile Communications</b> Mobile communications	<b>5 ECTS</b>
2	Courses / lectures	Übung: Mobile Communications - Tutorial (1.0 SWS) Vorlesung: Mobile Communications (3.0 SWS)	- 5 ECTS
3	Lecturers	Bastian Eisele Prof. Dr.-Ing. Ralf Müller Hans Rosenberger	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Ralf Müller	
5	<b>Contents</b>	History of mobile communications, cellular systems, sectorization, spectral efficiency, co-channel interference, adjacent-channel interference, near-far effect, cellular network architecture, antenna types and parameters, free space propagation, reflection, attenuation, diffraction, scattering, classification of channel models, ground reflection model, Okumura-Hata model, shadowing, narrow-band fading, time-variant channels, scattering function, delay-Doppler spectrum, diversity principles, combining methods, diversity gain, multiplexing, duplexing, digital modulation, Gaussian filtered minimum shift keying, basics of channel coding, interleaving, global system for mobile communications, physical versus logical channels, frame structure, call set-up, synchronization, channel estimation, hand-off	
6	<b>Learning objectives and skills</b>	<p>The students explain the cellular structure of mobile communication systems. They students explain the physical mechanics of radio wave propagation in the cm-band. The students explain the GSM cellular communications standard. The students discuss the pros and cons of several multiple-access and duplexing methods. The students discuss the pros and cons of several modulation and coding formats.</p> <p>The students decide which antenna type is suitable for a given morphological structure of the environment. The students predict the amplitude and dynamic of the attenuation between a mobile transmitter and a fixed receiver. The students utilize diversity methods to improve the link quality. The students determine the coverage probability of a given cellular communication system.</p> <p>The students collaborate on solving exercise problems. The students discuss which system solutions fit to which environments.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 2	
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Klausur (90 Minuten)	
11	<b>Grading procedure</b>	Klausur (100%)	
12	<b>Module frequency</b>	only in summer semester	

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Proakis, J.: Digital Communications, McGraw-Hill, 4th ed., 2001.</p> <p>Rappaport, T.: Wireless Communications: Principles &amp; Practice, Prentice Hall, 2nd ed., 2001.</p> <p>Mouly, M., Paulet, M.: The GSM System for Mobile Communications, Cell &amp; SYS, France, 1992.</p> <p>Goldsmith, A.: Wireless Communications, Cambridge Univ. Press, 2005.</p>

1	<b>Module name</b> 43911	<b>Modellierung und Simulation von Schaltungen und Systemen</b> Modelling and simulation of circuits and systems	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Klaus Helmreich	
5	<b>Contents</b>	<p>Motivation Ohne Simulation ist weder der Entwurf (mikro-)elektronischer Bauteile und Schaltungen denkbar, noch der von technischen Systemen, die solche Schaltungen und zusätzlich z.B. mechanische Komponenten enthalten. In Elektrotechnik, Elektronik und Informationstechnik werden zu entwerfende Systeme daher auf verschiedenen Abstraktionsebenen simuliert. Dazu müssen sie geeignet modelliert sein, so daß die Simulation mittels numerischer Algorithmen rasch und genau erfolgen kann.</p> <p>Gliederung Die Vorlesung umfaßt Modellierungsansätze und Simulationsalgorithmen für elektronische Bauteile, hochfrequenztechnische Anordnungen, analoge elektrische Schaltkreise, digitale und gemischt analog-digitale Schaltungen sowie Systeme gemischter, also nicht rein elektrischer Natur. In der Übung werden wesentliche Algorithmen mit Matlab implementiert, wobei z.B. ein einfacher Schaltkreissimulator entsteht.</p> <p>1 Einführung Begriffe und Definitionen, Modellierungsansätze, Modell- und Theoriebildung in der Naturwissenschaft, naturwissenschaftliche Darstellungen als Modelle der Wirklichkeit, Nutzung physikalischer Prinzipien und Theorien zur Behandlung technischer Fragestellungen durch Modellierung und Simulation, Abstraktionsebenen für Modellierung und Simulation in der Mikroelektronik</p> <p>2 Beschreibung räumlich verteilter Systeme am Beispiel elektromagnetischer Felder Begriffe, mathematische Hilfsmittel: Operationen und Rechenregeln, Entstehung feldtheoretischer Begriffe und Darstellungen, Voraussagen der elektromagnetischen Feldtheorie und deren technische Anwendungen, Modellierung der Wechselwirkung elektromagnetischer Felder mit einfacher Materie, Darstellung im Frequenzbereich, Formulierung mathematischer Probleme in elektromagnetischen Größen zur Behandlung technischer Aufgabenstellungen</p> <p>3 Simulation räumlich verteilter Systeme am Beispiel elektromagnetischer Felder Diskretisierung, Übersetzung der Operatoren und mathematischen Probleme auf räumliches Gitter, alternative Diskretisierungs- und Darstellungsmethoden, resultierende numerische Aufgabenstellungen, Formulieren von Randbedingungen</p> <p>4 Simulation elektrischer Schaltkreise aus konzentrierten Bauelementen</p>	

		<p>Übergang auf Netzwerke aus konzentrierten Bauelementen, Signaldarstellung durch Spannungen und Ströme, Knotenanalyse und modifizierte (erweiterte) Knotenanalyse, Zweigströme und Bauteilgleichungen, Problemformulierung als lineares Gleichungssystem, Einbeziehung nichtlinearer Bauelemente und Reaktanzen, Algorithmen zur numerischen Simulation elektrischer Schaltkreise, Schaltkreis-Simulationsprogramme: Schaltungsdarstellung und Analysearten</p> <p>5 Simulation wert- und zeitdiskreter Systeme Übergang auf Signaldarstellung durch diskrete Werte, Abstraktionsebenen: Gatter-, Register-Transfer- und Algorithmenebene, Simulationsprogramme: Kategorien und Anforderungen, Klassifikation von Simulatoren hinsichtlich der Zeitverwaltung, Abstraktionsgrade bei der Modellierung des Zeitverhaltens von Komponenten, prinzipieller Simulationsalgorithmus</p> <p>6 Hardware-Beschreibungssprachen für zeitdiskrete Systeme Begriff, Notwendigkeit, Entstehungsgeschichte und Anwendungsspektrum, aktuelle Hardware-Beschreibungssprachen, enthaltene Konzepte für Modellierung und Simulation am Beispiel VHDL: Strukturmodellierung, nebenläufige und sequentielle Verhaltensmodellierung, unterstützte Zeitverhaltensmodelle, Beispiele</p> <p>7 Hardware-Beschreibung gemischt analog-digitaler Systeme und verschiedener analoger Naturen Konzept der Modellierung konservativer und mathematisch ähnlicher Systeme verschiedener analoger Naturen (elektrisch, mechanisch, hydraulisch, ...), Fluß- und Potentialgrößen, Simulationstechnik für gemischt analog-digitale Systeme, Entstehungsgeschichte entsprechender Simulatoren und Hardware-Beschreibungssprachen, unterstützte Abstraktionsebenen und Konzepte am Beispiel VHDL-AMS, Schnittstellenbeschreibung analoger Modelle, konservative und Signalflußmodellierung, Attribute und implizite Größen, Modellbeschreibung durch algebraische bzw. gewöhnlicher DGL, Modellbeispiele: FET, Inverter, A/D-Umsetzer, Gleichstrommotor</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden arbeiten an den folgenden Fachkompetenzen: Fachkompetenz</p> <p>Wissen</p> <ul style="list-style-type: none"> <li>• physikalische Prinzipien zur Behandlung technischer Fragestellungen durch Modellierung und Simulation nennen</li> <li>• alternative Diskretisierungs- und Darstellungsmethoden zur simulativen Behandlung feldtheoretischer Probleme darstellen</li> <li>• Anforderungen an Simulationsprogramme für wert- und zeitdiskrete Systeme angeben</li> </ul> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• Netzlistendarstellung elektrischer Schaltungen kennen und interpretieren, die wesentlichen Algorithmen der elektrischen Schaltkreissimulation verstehen und Analysearten der Schaltkreissimulation erläutern</li> <li>• wesentliche Konzepte von Hardware-Beschreibungssprachen für zeitdiskrete Systeme erläutern</li> </ul>

- Konzept der Modellierung konservativer und mathematisch ähnlicher Systeme verschiedener analoger Naturen verstehen und beschreiben

#### Anwenden

- bei raumverteilten Systemen Differentialoperationen in diskretisierte Darstellung übersetzen, Gleichungssystem bzw. Eigenwertproblem formulieren und in Datenstrukturen (Systemmatrix) übertragen
- auf elektrische Schaltkreise bzw. Netzwerke aus konzentrierten Elementen die modifizierte Knotenanalyse anwenden, Gleichungssystem aufstellen sowie in Datenstrukturen (Systemmatrix , Absolutvektor) übertragen

#### Analysieren

- die für technische Fragestellungen gebräuchlichen Modellierungsansätze unterscheiden
- die verschiedenen Abstraktionsebenen für Modellierung und Simulation in der Mikroelektronik untereinander abgrenzen hinsichtlich Anwendungsbereich, zugrundeliegender Annahmen, beschriebener Objekte, mathematischer Systembeschreibung und relevanter Darstellungsgrößen
- Simulationsprogramme hinsichtlich der Zeitverwaltung klassifizieren
- Abstraktionsgrade bei der Modellierung des Zeitverhaltens von Komponenten zeitdiskreter Systeme unterscheiden
- bei Hardware-Beschreibungssprachen zwischen Strukturmodellierung, nebenläufiger und sequentieller Verhaltensmodellierung unterscheiden

#### Evaluieren (Beurteilen)

- elektrotechnische Fragestellungen in Bezug auf Modellierung und Simulation hinsichtlich der Abstraktionsebene einstufen
- Simulationswerkzeuge hinsichtlich der Eignung für eine gegebene Aufgabenstellung bewerten
- für eine gegebene Aufgabenstellung die geeignete Modellierung und Simulationsunterstützung wählen

#### Erschaffen

- einfaches Simulationsprogramm für potentialtheoretische Probleme erstellen
- elementaren Schaltkreissimulator entwickeln

#### Lern- bzw. Methodenkompetenz

##### Lernziele hinsichtlich Lern- und Arbeitsmethoden:

- Programmiersprache, Datenstrukturkonzepte und wesentliche Operationen des Numerik-Werkzeugs Matlab exemplarisch für ähnliche Produkte erlernen
- in der Lage sein, sich das Arbeiten mit ähnlichen Werkzeugen und Programmiersprachen selbständig zu erschließen
- numerische Simulationsalgorithmen mit speziell dafür geeigneten Werkzeugen wie Matlab, Scilab oder Octave umsetzen

		<ul style="list-style-type: none"> <li>• Simulationswerkzeuge in der Ingenieur<span>­</span>t<span>­</span>atigkeit souver<span>­</span>an und mit <span>­</span>Uberlegung einsetzen</li> </ul> <p>Selbstkompetenz</p> <p>Lernziele hinsichtlich pers<span>­</span>onlicher Weiterentwicklung:</p> <ul style="list-style-type: none"> <li>• naturwissenschaftliche Aussagen und Beziehungen als Modelle verstehen</li> <li>• M<span>­</span>oglichkeiten und Grenzen kommerzieller Simulationswerkzeuge auf verschiedenen Abstraktionsebenen beurteilen und sich deren effiziente Nutzung selbst aneignen</li> <li>• Modelle hinsichtlich Plausibilit<span>­</span>at, Falsifizierbarkeit und G<span>­</span>ultigkeit<span>­</span>sgrenzen hinterfragen sowie auf Simulation<span>­</span>ergebnissen beruhenden Aussagen kritisch begegnen</li> </ul> <p>Sozialkompetenz</p> <p>Lernziele hinsichtlich des Umgangs mit Menschen:</p> <ul style="list-style-type: none"> <li>• Programme gemeinsam in Kleingruppen entwickeln</li> <li>• dabei auf Vorkenntnisse anderer zugreifen und aufbauen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder m <span>­</span> undlich
11	<b>Grading procedure</b>	schriftlich oder m <span>­</span> undlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 454183	<b>Molecular Communications</b> Molecular communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Schober	
5	<b>Contents</b>	<p>Conventional communication systems employ electromagnetic waves for information transmission. This approach is suitable for typical macroscopic applications such as mobile communication. However, newly emerging applications in biology, nanotechnology, and medicine require communication between so-called nano-machines (e.g. nano-robots and nano-sensors) with sizes on the order of nano- and micro-meter. For such device sizes electromagnetic waves cannot be used for efficient information transmission. Instead Molecular Communication, an approach that is also widely used in natural biological systems, has to be applied. In Molecular Communication, transmitter and receiver communicate by exchanging information-carrying molecules. The design of molecular communication systems requires a basic understanding of relevant biological processes and systems as well as their communication-theoretical modelling and analysis. The course is structured as follows: 1) Introduction to Molecular Communication; 2) Biological Nano-Machines; 3) Molecular Communication in Biological Systems; 4) Synthetic Molecular Communication Systems; 5) Mathematical Modelling and Simulation; 6) Communication and Information Theory for Molecular Communication; 7) Design of Molecular Communication Systems; 8) Applications for Molecular Communication Systems.</p>	
6	<b>Learning objectives and skills</b>	<p>The students learn how to design synthetic molecular communication systems. They develop an understanding of natural communication processes in biological systems and how to harness these natural processes for the construction of man-made molecular communication systems. The students also learn how to analyse, model, and simulate molecular communication systems.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h	



		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 330467	<b>Multimedia Security</b> Multimedia security	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Christian Riess
5	<b>Contents</b>	<p>This lecture covers a variety of security-related topics around multimedia data. In particular, the lecture presents algorithms and key results from the past 15 years in multimedia security, including topics on image forensics, steganography, watermarking, and biometrics. Selected algorithms are implemented and tested by the participants. It is helpful to bring some knowledge in signal processing or pattern recognition. It is also helpful to be not afraid from equations. Tentative list of topics and algorithms:</p> <ul style="list-style-type: none"> <li>• Image forensics for manipulation detection in digital media. Statistical and physics-based features for manipulation detection. Detecting traces of manipulations versus validating image authenticity.</li> <li>• Blind source attribution: was an image or video captured with a particular camera?</li> <li>• Steganography for covert communication. Fundamental algorithms, when can their application be detected?</li> <li>• Watermarking for copyright protection in images/video. Fundamental algorithms, and their security.</li> <li>• Biometric features for person re-identification, and practical concerns on their implementation.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Die Studierenden fassen die wesentlichen Fragestellungen auf dem Gebiet der Multimediasicherheit zusammen (The participants summarize the relevant questions within the field of multimedia security). Die Studierenden nennen und erklären die wesentlichen Fachbegriffe aus den Teilgebieten der Multimediasicherheit (The participants name and explain relevant terms from the subfields of multimedia security). Evaluieren (Beurteilen) Die Studierenden bewerten die Eignung der vorgestellten bildforensischen Algorithmen für ein gegebenes Untersuchungsszenario (The participants evaluate the suitability of the presented image forensics algorithms for a given examination scenario). Erschaffen Die Studierenden implementieren kurze Beispielsprogramme für ausgewählte Algorithmen der Multimediasicherheit (The participants implement short example programs for selected algorithms of multimedia security). Lern- bzw. Methodenkompetenz</p>

		<p>Die Studierenden implementieren ausgewählte Methoden in der Programmiersprache C++ (The participants implement selected methods in the C++ programming language).</p> <p>Sozialkompetenz</p> <p>Die Studierenden implementieren und diskutieren Beispielmethode in Gruppenarbeit (The participants implement and discuss the example method in groups).</p> <p>Die Studierenden diskutieren die gesellschaftlichen Auswirkung von Multimediasicherheit am Beispiel aktueller Probleme (The participants discuss multimedia security's impact on society using current issues).</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>begleitend zu der Veranstaltung:</p> <ul style="list-style-type: none"> <li>• Husrev Sencar, Nasir Memon (Editors): "Digital Image Forensics. There is More to a Picture than Meets the Eye", Springer 2013.</li> <li>• Hany Farid: "Photo Forensics", MIT Press, 2016.</li> </ul>

1	<b>Module name</b> 302148	<b>Musiksignalverarbeitung - Analyse</b> Music processing - Analysis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Meinard Müller
5	<b>Contents</b>	<p>Music signals possess specific acoustic and structural characteristics that are not shared by spoken language or audio signals from other domains. In fact, many music analysis tasks only become feasible by exploiting suitable music-specific assumptions. In this course, we study feature design principles that have been applied to music signals to account for the music-specific aspects. In particular, we discuss various musically expressive feature representations that refer to musical dimensions such as harmony, rhythm, timbre, or melody. Furthermore, we highlight the practical and musical relevance of these feature representations in the context of current music analysis and retrieval tasks. Here, our general goal is to show how the development of music-specific signal processing techniques is of fundamental importance for tackling otherwise infeasible music analysis problems.</p>
6	<b>Learning objectives and skills</b>	<p>Expertise</p> <p>Understand</p> <ul style="list-style-type: none"> <li>The students present central tasks in music processing in their own words and outline possible solutions.</li> <li>The students understand the properties of different forms of representation of music.</li> </ul> <p>Apply</p> <ul style="list-style-type: none"> <li>The students apply basic algorithms for the analysis and comparison of music signals.</li> <li>Students can predict how different musical properties will affect the signal analysis.</li> </ul> <p>Analyze</p> <ul style="list-style-type: none"> <li>The students observe and discuss the meaning and impact of parameters in music analysis.</li> <li>The students compare different methods of analyzing periodicities.</li> </ul> <p>Evaluate</p> <ul style="list-style-type: none"> <li>The students question assumptions that are often implicitly made when using analytical methods.</li> <li>Students estimate when methods might work when analyzing specific music signals and when they typically fail.</li> </ul> <p>Learning and methodological skills</p> <ul style="list-style-type: none"> <li>The students prepare for the lecture using selected literature and Jupyter notebooks.</li> <li>The students question existing approaches regarding their applicability in practice.</li> </ul>

- The students pay attention to efficiency issues in the algorithms discussed.

#### Self-competence

- The students question their understanding of what they have learned using exercises.
- The students formulate questions and ask them to the lecturer and the audience in the lecture.

#### Social skills

- The students independently organize learning groups in which the subject is discussed and deepened.
- The students simulate oral exams with their fellow students.

#### Fachkompetenz

##### Verstehen

- Die Studierenden stellen zentrale Aufgabenstellungen der Musikverarbeitung in eigenen Worten dar und skizzieren Lösungsansätze.
- Die Studierenden verstehen die Eigenschaften von unterschiedlichen Darstellungsformen von Musik.

##### Anwenden

- Die Studierenden wenden grundlegende Algorithmen zur Analyse und zum Vergleich von Musiksignalen an.
- Die Studierenden können voraussagen, wie sich unterschiedliche musikalische Eigenschaften bei der Signalanalyse auswirken.

##### Analysieren

- Die Studierenden beobachten und diskutieren die Bedeutung und Auswirkung von Parametern bei der Musikanalyse.
- Die Studierenden stellen unterschiedliche Verfahren bei der Analyse von Periodizitäten gegenüber.

##### Evaluieren (Beurteilen)

- Die Studierenden hinterfragen Annahmen, die implizit bei der Verwendung von Analysemethoden gemacht werden.
- Die Studierenden schätzen ein, wann Methoden bei der Analyse von gewissen Musiksignalen funktionieren könnten und wann sie typischerweise versagen.

##### Lern- bzw. Methodenkompetenz

- Die Studierenden bereiten sich auf die Vorlesung anhand ausgewählter Literatur vor.
- Die Studierenden hinterfragen bestehende Ansätze hinsichtlich ihrer Anwendbarkeit in der Praxis.
- Die Studierenden beachten Fragen der Effizienz bei den diskutierten Algorithmen.

##### Selbstkompetenz

- Die Studierenden hinterfragen ihr Verständnis von dem Gelernten anhand von Übungsaufgaben.
- Die Studierenden formulieren Fragen und stellen diese in der Vorlesung an den Dozenten und die Zuhörerschaft.

##### Sozialkompetenz

		<ul style="list-style-type: none"> <li>• Die Studierenden organisieren selbständig Lerngruppen, in denen der Stoff diskutiert und vertieft wird.</li> <li>• Die Studierenden simulieren mit ihren Kommilitonen mündliche Prüfungen.</li> </ul>
7	<b>Prerequisites</b>	In this course, we discuss a number of current research problems in music processing or music information retrieval (MIR) covering aspects from information science and digital signal processing. We provide the necessary background information and give numerous motivating examples so that no specialized knowledge is required. However, the students should have a solid mathematical background. The lecture is accompanied by readings from textbooks or the research literature. Furthermore, the students are required to experiment with the presented algorithms using Python.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 502007	<b>Musiksignalverarbeitung - Synthese</b> Music processing - synthesis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Maximilian Schäfer	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Verarbeitung von Audiosignalen durch parametrische Filter und Effekte</li> <li>• Erzeugung von künstlichen Klängen mit Mitteln der digitalen Klangsynthese</li> <li>• Klangwiedergabe in echten und virtuellen Räumen</li> <li>• Klangbeispiele und Demonstrationen</li> <li>• Programmiersprachen für Audio-Echtzeit-Verarbeitung</li> </ul> <p>*Content*:</p> <ul style="list-style-type: none"> <li>• a short history of electrical and electronic music</li> <li>• processing of audio signals by parametric filters and effects</li> <li>• digital sound synthesis</li> <li>• sound reproduction in real and in virtual environments</li> <li>• sound examples and demonstrations</li> <li>• programming languages for audio real-time processing</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben die speziellen Anforderungen für Audio-Echtzeit-Verarbeitung,</li> <li>• wenden ihre theoretischen Kenntnisse zeitdiskreter Signale und Systeme für die Verarbeitung und Erzeugung musikalischer Klänge an,</li> <li>• gestalten eigene Software-Realisierungen zur Klangsynthese,</li> <li>• entwerfen technische Systeme für musikalisch motivierte Aufgabenstellungen.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• specify the special requirements for audio realtime processing,</li> <li>• apply their theoretical knowledge about discrete-time signals and systems to processing and synthesis of musical sounds,</li> <li>• design their own software realizations for sound synthesis</li> <li>• implement technical systems for digital music.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	

12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 92503	<b>Numerische Methoden der Halbleiterbauelemente</b> Numerical methods for semiconductor components	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung zu Numerische Methoden der Halbleiterbauelemente (1.0 SWS) Vorlesung: Numerische Methoden der Halbleiterbauelemente (3.0 SWS)	1,5 ECTS 3,5 ECTS
3	Lecturers	Dr.-Ing. Friedhard Römer Prof. Dr. Bernd Witzigmann	

4	<b>Module coordinator</b>	Dr.-Ing. Friedhard Römer	
5	<b>Contents</b>	Grundlagen der numerischen Simulation von quasistationären elektromagnetischen Feldern und elektromagnetischer Wellenausbreitung	
6	<b>Learning objectives and skills</b>	Lernziele: <ul style="list-style-type: none"> <li>• Kenntnisse über verschiedene numerische Methoden zur Lösung der Maxwell'schen Gleichungen im Zeit- und Frequenzbereich</li> <li>• Anwendung der Finite-Differenzen-Zeitbereichsmethode und der Finite-Elemente-Methode zur Lösung elektromagnetischer Feldprobleme</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Taflove, A., Hagness, S.: Computational Electrodynamics: The Finite-Difference Time-Domain Method. 3rd Ed., Artech House, Norwood, Mass., USA, 2005.</li> <li>• Jin, J.: The Finite Element Method in Electromagnetics. Wiley-IEEE Press, 2007</li> <li>• Jin, J.-M.: Theory and computation of electromagnetic fields. IEEE Press, Piscataway, New Jersey, USA, 2015.</li> <li>• Vorlesungsskript</li> </ul>	

1	<b>Module name</b> 64631	<b>Numerik II für Ingenieure</b> Numerics for engineers II	<b>5 ECTS</b>
2	Courses / lectures	Übung: Num2U (2.0 SWS) Vorlesung: Numerik II für Ingenieure (2.0 SWS)	- -
3	Lecturers	PD Dr. Nicolas Neuß	

4	<b>Module coordinator</b>	Wilhelm Merz
5	<b>Contents</b>	*Numerik partieller Differentialgleichungen* Finite Differenzenmethode, Stabilität, Konsistenz, Konvergenz, Einführung finite Elementmethode bei elliptischen Problemen, Fehlerschätzer
6	<b>Learning objectives and skills</b>	Die Studierenden <ul style="list-style-type: none"> <li>• erklären verschiedene Diskretisierungsmethoden</li> <li>• beurteilen diese Diskretisierungsmethoden</li> <li>• leiten Finite Elemente Diskretisierungen elliptischer Probleme her</li> <li>• folgern Aussagen anhand grundlegender Beweistechniken aus oben genannten Bereichen</li> <li>• konstruieren Algorithmen zu Finite Elemente Diskretisierungen</li> <li>• erklären Fehlerschätzer</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 4
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skripte des Dozenten  H. Jung, M. Langer, Methode der Finiten Elemente, Teubner  P. Knabner, L. Angermann, Numerik partieller Differentialgleichungen, Springer

1	<b>Module name</b> 820947	<b>Betriebssysteme (Vorlesung mit erweiterten Übungen)</b> Operating systems (lectures with extend exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh	
5	<b>Contents</b>	<p>Inhalt des Moduls ist Vermittlung grundlegender Konzepte, Methoden und Techniken von Betriebssystemen aus dem Blickwinkel einer Betriebssystementwicklerin. Im Rahmen der Übungen entwickeln die Studierenden in einem "bottom-up" Entwurf- und Entwicklungsprozess ihr eigenes Mehrkernbetriebssystem für die IA-32 Plattform, ausgehend von der "nackten Hardware" über grundlegende Ein-Ausgabemöglichkeiten, Unterbrechungsbearbeitung bis hin zu quasi- und echtparalleler Programmausführung.</p>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- erläutern den Startvorgang eines Rechensystems am Beispiel eines x86/x86_64-PCs.</li> <li>- beschreiben die spezifischen Herausforderungen bei der Softwareentwicklung für "bare metal".</li> <li>- beschreiben den Ablauf einer Unterbrechungsbehandlung von der Hardware bis zur (System-)software.</li> <li>- skizzieren Besonderheiten und Strategien der Unterbrechungsbehandlung in Hardware für Mehrkernsystemen am Beispiel des IA32-APICs.</li> <li>- diskutieren die Aufgabenteilung zwischen Hardware und Systemsoftware bei der Unterbrechungsbearbeitung.</li> <li>- unterscheiden die verschiedenen Typen von Kontrollflüssen in einem Betriebssystem anhand des Ebenenmodells.</li> <li>- unterscheiden harte, mehrstufige, und weiche Verfahren zur Unterbrechungssynchronisation in Betriebssystemen und können diese für ein Mehrkernsystem implementieren.</li> <li>- klassifizieren konkrete Konkurrenzsituationen anhand des Ebenenmodells und leiten daraus geeignete Synchronisationsmaßnahmen ab.</li> <li>- schildern die IA32-Architektur und gängige PC-Technologie und deren Schnittstellen zur Systemsoftware.</li> <li>- erläutern grundlegende Bausteine für die Implementierung von Quasi-Parallelität (Fortsetzungen, Koroutinen, Fäden) und grenzen diese gegeneinander ab.</li> <li>- erläutern die Interaktionen zwischen Hardware, Übersetzer und Systemsoftware, die dabei zu beachten sind.</li> <li>- entwickeln den Koroutinenwechsel für einen gegebene Architektur.</li> <li>- erläutern die Implikationen von Quasi-Parallelität auf das Ebenenmodell und die daraus abgeleiteten Synchronisationsmaßnahmen.</li> </ul>	

		<ul style="list-style-type: none"> <li>- beschreiben die Implementierung von (verdrängendem) Scheduling in einem Betriebssystem.</li> <li>- analysieren das Zusammenspiel von Scheduling und Unterbrechungssynchronisation.</li> <li>- nennen Kriterien und Dimensionen des Scheduling von Betriebsmitteln, insbesondere der CPU.</li> <li>- erläutern die konkrete Umsetzung am Beispiel der Scheduler in Linux und Windows.</li> <li>- unterscheiden grundlegende Möglichkeiten der Koordinierung und Synchronisation von Fäden (aktives/passives Warten, nichtverdrängbare kritische Abschnitte).</li> <li>- entwickeln Mechanismen für die Synchronisation auf Fadenebene für Mehrkernsystemen.</li> <li>- erklären die dabei zu beachtenden Synchronisationsprobleme (lost update, lost wakeup) und geeignete Gegenmaßnahmen.</li> <li>- interpretieren die Bedeutung von Gerätetreibern in der Betriebssystempraxis.</li> <li>- erläutern die Anforderungen an ein Treibermodell.</li> <li>- vergleichen die Umsetzung von Treibermodellen in Windows und Linux.</li> <li>- vergleichen grundlegende BS-Architekturen (Bibliothek, Monolith, Mikrokern, Exokern, Hypervisor) anhand fundamentaler Charakteristika (Robustheit, Performanz, Portierbarkeit) und Mechanismen.</li> <li>- schildern die grundlegenden Paradigmen zur Interprozesskommunikation in Betriebssystemen (speicherbasiert vs. nachrichtenbasiert).</li> <li>- erläutern die grundlegenden Primitiven dieser Verfahren.</li> <li>- skizzieren, wie unter Anwendung dieser Primitiven höhere Synchronisationskonstrukte implementiert werden (Monitore, Leser-/Schreiber-Sperre).</li> <li>- illustrieren die Dualität der Paradigmen.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Compilerverhalten, Debuggen ohne dedizierte Hilfsmittel) und Fehlerquellen bei der hardwarenahen Softwareentwicklung für Mehrkernsysteme.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können die ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• C/C++ (Übungsaufgaben werden in C++ implementiert)</li> <li>• Assembler (Grundkenntnisse)</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>

10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Avi Silberschatz, Peter B. Galvin, Greg Gagne. Operating System Concepts. John Wiley &amp; Sons.</li> <li>• Andrew S. Tanenbaum. Modern Operating Systems. Pearson.</li> <li>• William Stallings. Operating Systems: Internals and Design Principles. Prentice Hall.</li> <li>• Andrew S. Tanenbaum. Structured Computer Organization. Pearson.</li> </ul>

1	<b>Module name</b> 150033	<b>Betriebssysteme (Vorlesung mit Übungen)</b> Operating systems (lecture with exercises)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Volkmar Sieh	
5	<b>Contents</b>	<p>Inhalt des Moduls ist Vermittlung grundlegender Konzepte, Methoden und Techniken von Betriebssystemen aus dem Blickwinkel einer Betriebssystementwicklerin. Im Rahmen der Übungen entwickeln die Studierenden in einem "bottom-up" Entwurf- und Entwicklungsprozess ihr eigenes Einkernbetriebssystem für die IA-32 Plattform, ausgehend von der "nackten Hardware" über grundlegende Ein-Ausgabemöglichkeiten, Unterbrechungsbearbeitung bis hin zu quasiparalleler Programmausführung.</p>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>- erläutern den Startvorgang eines Rechensystems am Beispiel eines x86/x86_64-PCs.</li> <li>- beschreiben die spezifischen Herausforderungen bei der Softwareentwicklung für "bare metal".</li> <li>- beschreiben den Ablauf einer Unterbrechungsbehandlung von der Hardware bis zur (System-)software.</li> <li>- skizzieren Besonderheiten und Strategien der Unterbrechungsbehandlung in Hardware für Mehrkernsystemen am Beispiel des IA32-APICs.</li> <li>- diskutieren die Aufgabenteilung zwischen Hardware und Systemsoftware bei der Unterbrechungsbearbeitung.</li> <li>- unterscheiden die verschiedenen Typen von Kontrollflüssen in einem Betriebssystem anhand des Ebenenmodells.</li> <li>- unterscheiden harte, mehrstufige, und weiche Verfahren zur Unterbrechungssynchronisation in Betriebssystemen und können diese implementieren.</li> <li>- klassifizieren konkrete Konkurrenzsituationen anhand des Ebenenmodells und leiten daraus geeignete Synchronisationsmaßnahmen ab.</li> <li>- schildern die IA32-Architektur und gängige PC-Technologie und deren Schnittstellen zur Systemsoftware.</li> <li>- erläutern grundlegende Bausteine für die Implementierung von Quasi-Parallelität (Fortsetzungen, Koroutinen, Fäden) und grenzen diese gegeneinander ab.</li> <li>- erläutern die Interaktionen zwischen Hardware, Übersetzer und Systemsoftware, die dabei zu beachten sind.</li> <li>- entwickeln den Koroutinenwechsel für einen gegebene Architektur.</li> <li>- erläutern die Implikationen von Quasi-Parallelität auf das Ebenenmodell und die daraus abgeleiteten Synchronisationsmaßnahmen.</li> <li>- beschreiben die Implementierung von (verdrängendem) Scheduling in einem Betriebssystem.</li> </ul>	

		<ul style="list-style-type: none"> <li>- analysieren das Zusammenspiel von Scheduling und Unterbrechungssynchronisation.</li> <li>- nennen Kriterien und Dimensionen des Scheduling von Betriebsmitteln, insbesondere der CPU.</li> <li>- erläutern die konkrete Umsetzung am Beispiel der Scheduler in Linux und Windows.</li> <li>- unterscheiden grundlegende Möglichkeiten der Koordinierung und Synchronisation von Fäden (aktives/passives Warten, nichtverdrängbare kritische Abschnitte).</li> <li>- entwickeln Mechanismen für die Synchronisation auf Fadenebene.</li> <li>- erklären die dabei zu beachtenden Synchronisationsprobleme (lost update, lost wakeup) und geeignete Gegenmaßnahmen.</li> <li>- interpretieren die Bedeutung von Gerätetreibern in der Betriebssystempraxis.</li> <li>- erläutern die Anforderungen an ein Treibermodell.</li> <li>- vergleichen die Umsetzung von Treibermodellen in Windows und Linux.</li> <li>- vergleichen grundlegende BS-Architekturen (Bibliothek, Monolith, Mikrokern, Exokern, Hypervisor) anhand fundamentaler Charakteristika (Robustheit, Performanz, Portierbarkeit) und Mechanismen.</li> <li>- schildern die grundlegenden Paradigmen zur Interprozesskommunikation in Betriebssystemen (speicherbasiert vs. nachrichtenbasiert).</li> <li>- erläutern die grundlegenden Primitiven dieser Verfahren.</li> <li>- skizzieren, wie unter Anwendung dieser Primitiven höhere Synchronisationskonstrukte implementiert werden (Monitore, Leser-/Schreiber-Sperre).</li> <li>- illustrieren die Dualität der Paradigmen.</li> <li>- erschließen sich typische Probleme (Nebenläufigkeit, Compilerverhalten, Debuggen ohne dedizierte Hilfsmittel) und Fehlerquellen bei der hardwarenahen Softwareentwicklung.</li> <li>- können in Kleingruppen kooperativ arbeiten.</li> <li>- können die ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>- reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>- können offen und konstruktiv mit Schwachpunkten und Irrwegen umgehen.</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• C/C++ (Übungsaufgaben werden in C++ implementiert)</li> <li>• Assembler (Grundkenntnisse)</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Avi Silberschatz, Peter B. Galvin, Greg Gagne. Operating System Concepts. John Wiley &amp; Sons.</li> <li>• Andrew S. Tanenbaum. Modern Operating Systems. Pearson.</li> <li>• William Stallings. Operating Systems: Internals and Design Principles. Prentice Hall.</li> <li>• Andrew S. Tanenbaum. Structured Computer Organization. Pearson.</li> </ul>



1	<b>Module name</b> 849203	<b>Optische Kommunikationsnetze</b> Optical communication networks	<b>2,5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	Prof. Dr. Herbert Haunstein	
5	<b>Contents</b>	<p>Global communication between billions of subscribers utilizing a multitude of devices is accomplished over a trans-continental fiber-optic transport network. End users worldwide access this network over copper cable (xDSL, HFC), by wireless technologies like WLAN, GSM, UMTS, LTE and also via GPON, EPON and WDM-PON (PON: Passive Optical Network). After a short distance ("the last mile") data streams from many users are aggregated (e.g. by IP routers) into higher data rate transport streams, which are then carried over cost-efficient and highly reliable optical connections.</p> <p>Rapid increase of data traffic has quickly evolved from Gigabit Ethernet (1GbE) to 10GbE and 100GbE data rates.</p> <p>To operate optical networks on a global scale, standards like OTN (Optical Transport Network) have been developed to provide high capacity links by use of many wavelengths together with operations and maintenance (OAM) functions. Automated protection and restoration schemes provide a high level of availability and can guarantee carrier-grade Quality of Service (QoS). Future data rate increase will be driven by video streaming as well as the introduction of 5G wireless technology and the Internet of Things (IoT).</p> <p>The course shall provide a fundamental understanding of modern fiber optic networks from fixed and mobile access through metropolitan area to core networks.</p> <ol style="list-style-type: none"> <li>1) Introduction – Evolution of optical networks</li> <li>2) Network layers - Internet Protocol – TCP/IP</li> <li>3) Label switching – MPLS – MPLS-TP</li> <li>4) Quality of Service - traffic classification – resource allocation</li> <li>5) Ethernet - switching and physical transport</li> <li>6) Optical Transport Network - OTN</li> <li>7) Optical fiber properties – optical amplification</li> <li>8) Optical transmitter – laser – modulator</li> <li>9) Optical receiver – photo detection – Clock&amp;Data recovery – Bit Error Ratio calculation</li> <li>10) Modulation formats – transmission - margin allocation</li> <li>11) Coherent detection – optical signal processing</li> <li>12) Optical networks – optical switching</li> <li>13) Network control &amp; automation</li> </ol>	
6	<b>Learning objectives and skills</b>	<p>Students ...</p> <ul style="list-style-type: none"> <li>• explain the functional building blocks of optical networks</li> </ul>	

		<ul style="list-style-type: none"> <li>• can elaborate on the different tasks provided by the logical/control plane (routing), the physical layer and transmission/data plane of optical networks</li> <li>• refer which standardisation organisation contributes to the different function of optical networks</li> <li>• explain the purpose of different protocols that interact along an end-to-end communication channel</li> <li>• describe technologies for E/O and O/E conversion and optical switches</li> <li>• express the design challenges of future optical systems for fixed and mobile access, data center interconnects, metro-regional, core, ultra-long-haul and submarine networks</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<ol style="list-style-type: none"> <li>1) R. Ramaswami and K.N. Sivarajan: "Optical Networks", Morgan Kaufman Publishers, 1998</li> <li>2) U. Black: "Optical Networks - Third generation transport systems", Prentice Hall, 2002</li> <li>3) P. Tomsu and Chr. Schmutzer: "Next generation optical networks", Prentice Hall, 2002</li> <li>4) M. Bossert, M. Breitbach: "Digitale Netze", Teubner Verlag, 1997</li> <li>5) I. Kaminow and T. Li (eds.): "Optical fiber telecommunications IVA+B", Academic Press, 2002</li> <li>6) D.E. Comer, „Computernetworks and Internets, Pearson“, 2009</li> <li>7) G.P. Agrawal, "Fiber optic communication systems", Wiley, 1992, (new 1997)</li> <li>8) G.P. Agrawal, "Nonlinear fiber optics", Academic Press, 1995</li> <li>9) K. Petermann: "Laser Diode Modulation and Noise", Kluver, 1991</li> <li>10) L. Kazovsky et al., „Optical Fiber Communication Systems“, Artech House, 1996</li> <li>11) K.-P. Ho, „Phase-Modulated Optical Communication Systems“, Springer 2005</li> </ol>

		12) H. Haunstein, Presentation material (slides) of the lectures (in English)
--	--	---

1	<b>Module name</b> 92400	<b>Optische Übertragungstechnik</b> Optical communication systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: Optische Übertragungstechnik Übung (2.0 SWS) Vorlesung: Optische Übertragungstechnik (2.0 SWS)	- 5 ECTS
3	Lecturers	Esther Renner Benedikt Beck Prof. Dr.-Ing. Bernhard Schmauß	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernhard Schmauß	
5	<b>Contents</b>	<p>Kommerzielle Optische Kommunikationssysteme erreichen pro Faser Übertragungskapazitäten von mehreren Tbit/s. Im Labor wurden mehr als 100Tbit/s nachgewiesen. Die Realisierung derartiger Systeme setzt die Beherrschung verschiedenster Techniken der optischen Übertragungstechnik voraus. In der Vorlesung werden Techniken des Zeitbereichs - (TDM) und Wellenlängenmultiplex (WDM), aber besonders auch der Auslegung der Übertragungsstrecke (Link Design) auf der Basis entsprechender physikalischer und signaltheoretischer Grundlagen behandelt und vertieft. Dabei werden Verfahren besprochen, die sicherstellen, dass sowohl die Signalverzerrungen durch lineare und nichtlineare Fasereffekte als auch die Akkumulation des Verstärkerrauschens begrenzt bleiben. Es wird ausführlich die Systemoptimierung hinsichtlich des optischen Signal-Rausch-Verhältnisses (OSNR) diskutiert sowie auf Techniken des Dispersions- und Nichtlinearitätsmanagements (z.B. Solitonenübertragung) eingegangen. Hierbei wird dem Themenkomplex einer optimalen Streckenauslegung besonders eingehend behandelt. In der Folge werden verschiedene, gebräuchliche Modulationsverfahren einschließlich kohärenter Übertragungsverfahren behandelt, die in neueren Systemen eingesetzt und in experimentellen Systemen getestet werden. Eine Besprechung optischer Verfahren zur Signalregeneration bildet die Brücke zu aktuellen eigenen Forschungsarbeiten.</p> <p>Die vermittelten Grundlagen werden in der Übung zur Vorlesung durch praxisnahe und anschauliche Simulationsbeispiele vertieft.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• besitzen spezialisiertes und vertieftes Wissen über die Konzeption und Struktur verschiedener optischer Übertragungssysteme.</li> <li>• können die Qualität optischer Datensignale im Kontext verschiedener Systemkonzepte vergleichen und bewerten</li> <li>• sind in der Lage Streckenauslegungen zu entwickeln und zu optimieren.</li> <li>• besitzen methodische Kenntnis zur Bestimmung und Verbesserung der Leistungsfähigkeit optischer Übertragungsstrecken unter Einbeziehung aktueller wissenschaftlicher Ergebnisse.</li> </ul>	

7	<b>Prerequisites</b>	Komponenten optischer Kommunikationssysteme hilfreich aber nicht obligatorisch
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Agrawal, G.P.: Fiber-Optic Communication Systems, John Wiley & Sons, 1997  Agrawal, G.P.: Nonlinear Fiber Optics, John Wiley & Sons, 3. Auflage, 2001  Kaminow, I, Koch, T.: Optical Fiber Telecommunications IVA, Academic Press, 2002  Skriptum zur Vorlesung  Kaminow, I, Li, T., Willner,A.: Optical Fiber Telecommunications VA, Academic Press, 2008

1	<b>Module name</b> 740665	<b>Parallele Systeme (Vorlesung mit erweiterten Übungen)</b> Parallel systems with extended exercises	<b>7,5 ECTS</b>
2	Courses / lectures	Vorlesung: Parallele Systeme (2.0 SWS) Übung: UE-PSys (2.0 SWS) Übung: Erweiterte Übungen zu Parallele Systeme (2.0 SWS)	2,5 ECTS 2,5 ECTS 2,5 ECTS
3	Lecturers	Frank Hannig Prof. Dr.-Ing. Jürgen Teich Stefan Groth Dominik Walter	

4	<b>Module coordinator</b>	Joachim Falk Frank Hannig Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Aktuelle PCs verfügen über Mehrkernprozessoren und Grafikkarten, die wiederum aus hunderten von einfachen Prozessoren bestehen können. Hierdurch wird ein hohes Maß an nebenläufiger Datenverarbeitung möglich, welche bis vor einigen Jahren nur in Großrechnern erreicht werden konnte. Die effiziente Ausnutzung dieser Parallelität bedarf allerdings mehr als nur mehrerer Prozessoren, insbesondere muss das zu lösende Problem Parallelverarbeitung erlauben. In dieser Vorlesung werden Eigenschaften unterschiedlicher paralleler Rechnerarchitekturen und Metriken zu deren Beurteilung behandelt. Weiterhin werden Modelle und Sprachen zum Programmieren paralleler Rechner eingeführt. Neben der Programmierung von allgemeinen Parallelrechnern werden Entwurfsmethoden (CAD) vorgestellt, wie man ausgehend von einer algorithmischen Problemstellung ein massiv paralleles Rechenfeld in VLSI herleiten kann, das genau dieses Problem optimal parallel berechnet. Solche Schaltungen spielen auf der Bit- bzw. Wortebene eine dominante Rolle (Arithmetik) sowie bei Problemen der Signal- und Bildverarbeitung (z.B. Filter).</p> <p>Im Einzelnen werden behandelt:</p> <ol style="list-style-type: none"> <li>1) Theorie der Parallelität (parallele Computermodelle, parallele Spezifikationsformen und -sprachen, Performanzmodelle und -berechnung)</li> <li>2) Klassifikation paralleler und skalierbarer Rechnerarchitekturen (Multiprozessoren und Multicomputer, Vektorrechner, Datenflussmaschinen, VLSI-Rechenfelder)</li> <li>3) Programmierbare System-on-Chip (SoC) und Mehrkern-Architekturen (Grafik-Prozessoren, Cell, etc.)</li> <li>4) Programmierung paralleler Rechner (Sprachen und Modelle, Entwurfsmethoden und Compiler, Optimierung)</li> <li>5) Massive Parallelität: Vom Algorithmus zur Schaltung</li> <li>6) Praktische Übungen mit rechnergestützten Werkzeugen</li> </ol> <p><i>Today's PCs consist of multi-core processors and graphics cards that again comprise hundreds to thousands of simple processors. As a</i></p>	

		<p>result of this, a very high degree of parallel data processing becomes possible, which was subjected to supercomputers a couple of years ago. The efficient exploitation of parallel processing requires not only multiple processors but also parallelism inherent in the problem to be solved. In this lecture, properties of different parallel computer architectures and corresponding quality metrics are examined. Further, models and parallel programming languages are introduced. In addition to programming general parallel computers, design methods (CAD) are presented that systematically transform an algorithmic problem description into a massive parallel processor array (VLSI), which can optimally execute the given problem in parallel. Such highly parallel circuits play an essential role at the bit level and circuit level (arithmetics) as well as in the case of signal processing and image processing (e.g., filter).</p> <p>In detail, the following topics are covered:</p> <ol style="list-style-type: none"> <li>1) Theory of parallelism (parallel models of computation, parallel specification and parallel languages, performance models)</li> <li>2) Classification of parallel and scalable computer architectures (multi-processors and multi-computers, vector computers, data-flow machines, VLSI processor arrays)</li> <li>3) Programmable System-on-Chip (SoC) and multi-core architectures (graphics processors, Cell, etc.)</li> <li>4) Programming of parallel computers (languages and models, design methods and compiler, optimization)</li> <li>5) Massive parallelism: From algorithm to circuit</li> <li>6) Practical training with computer-aided design tools</li> </ol>
6	<p><b>Learning objectives and skills</b></p>	<p>Schwerpunkt der Vorlesung ist die Vermittlung von Grundlagen der parallelen Datenverarbeitung.</p> <p><i>The focus of this lecture are foundations of parallel data processing.</i></p> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden verstehen grundlegende Konzepte der parallelen Datenverarbeitung, sowohl theoretischer Art anhand von Modellen, als auch an Architekturbeispielen. The students become familiar with the fundamentals of parallel data processing, theoretic in the form of models as well as by architecture examples.</li> </ul> <p>Fachkompetenz - Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden setzen sich mit modernen eingebetteten parallelen Ein-Chip-Architekturen auseinander. The students get familiar with modern embedded parallel system-on-chip architectures.</li> <li>• Die Studierenden wenden grundlegende Performanzmodelle und Parallelisierungstechniken zur Analyse und Optimierung von parallelen Algorithmen und Architekturen an. The students exercise basic performance models and parallelization techniques for the analysis and optimization of parallel algorithms and architectures.</li> </ul>

		<ul style="list-style-type: none"> <li>Die Studierenden setzen die Modellierung und den Entwurf von massiv-parallelen Prozessorfeldern in konkreten Aufgaben selbstständig um. In concrete tasks, the students apply independently the modeling and the design of massively parallel processors arrays.</li> <li>Die Studierenden wenden das erlernte Wissen in den erweiterten Übungen vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls an. The students apply their learned knowledge in hands-on computer exercises on-site at the chair's computer workstations.</li> </ul>
7	<b>Prerequisites</b>	Die Auswahl dieses Moduls schließt die Auswahl des Moduls „Parallele Systeme“ aus.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <ul style="list-style-type: none"> <li>Prüfung und erfolgreiche Bearbeitung aller Übungsaufgaben in den erweiterten Übungen (verpflichtend, vor Ort an den Rechnerarbeitsplätzen des Lehrstuhls).</li> <li>Ein Wechsel der Prüfungsform von einer Klausur zu einer mündlichen Prüfung ist in Ausnahmefällen (siehe § 16 ABMPO/TechFak) auch nach Semesterbeginn noch möglich. In diesem Fall werden die Studierenden spätestens zwei Wochen nach Vorlesungsbeginn informiert.</li> <li>Prüfungssprache: Deutsch oder Englisch. Die Unterrichts- und Prüfungssprache hängt von den Sprachkenntnissen und Präferenzen der Teilnehmerinnen und Teilnehmer ab und wird dementsprechend innerhalb der ersten zwei Wochen nach Vorlesungsbeginn festgelegt.</li> </ul>
11	<b>Grading procedure</b>	Klausur (100%) Die Modulnote ergibt sich aus der Prüfungsleistung.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	<p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/parallele-systeme</a></p>



1	<b>Module name</b> 44120	<b>Pattern Analysis</b> Pattern analysis	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Pattern Analysis (3.0 SWS) Übung: PA-Prog (1.0 SWS)	3,75 ECTS 1,25 ECTS
3	Lecturers	Christian Riess Dalia Rodriguez Salas	

4	<b>Module coordinator</b>	Christian Riess
5	<b>Contents</b>	<p>This module introduces the design of pattern analysis systems as well as the corresponding fundamental mathematical methods.</p> <p>The topics comprise:</p> <ul style="list-style-type: none"> <li>• clustering methods: soft and hard clustering</li> <li>• classification and regression trees and forests</li> <li>• parametric and non-parametric density estimation: maximum-likelihood (ML) estimation, maximum-a-posteriori (MAP) estimation, histograms, Parzen estimation, relationship between folded histograms and Parzen estimation, adaptive binning with regression trees</li> <li>• mean shift algorithm: local maximization using gradient ascent for non-parametric probability density functions, application of the mean shift algorithm for clustering, color quantization, object tracking</li> <li>• linear and non-linear manifold learning: curse of dimensionality, various dimensionality reduction methods: principal component analysis (PCA), multidimensional scaling (MDS), isomaps, Laplacian eigenmaps</li> <li>• Gaussian mixture models (GMM) and hidden Markov models (HMM): expectation maximization algorithm, parameter estimation, computation of the optimal sequence of states/ Viterbi algorithm, forward-backward algorithm, scaling</li> <li>• Markov random fields (MRF): definition, probabilities on undirected graphs, clique potentials, Hammersley-Clifford theorem, inference via Gibbs sampling and graph cuts</li> </ul> <p>Das Modul führt in das Design von Musteranalysesystemen sowie die zugrundeliegenden mathematischen Methoden ein.</p> <p>Die Vorlesung umfasst im Einzelnen:</p> <ul style="list-style-type: none"> <li>• Clustering-Methoden: Soft- und Hard-Clustering</li> <li>• Klassifikations- und Regressionsbäume/-wälder</li> <li>• parametrische und nicht-parametrische Dichteschätzung: Verfahren sind ML- und MAP-Schätzung, Histogramme, Parzenschätzung, Zusammenhang gefaltete Histogramme und Parzenschätzung, adaptives Binning mit Regressionsbäumen.</li> <li>• 'Mean Shift'-Algorithmus: lokale Maximierung durch Gradientenaufstieg bei nicht-parametrischen Dichtefunktionen, Anwendungen des 'Mean Shift'-Algorithmus zum Clustering, Farbquantisierung und Objektverfolgung</li> <li>• Linear and Non-Linear Manifold Learning: Curse of Dimensionality, Verschiedene Methode zur</li> </ul>

		<p>Dimensionsreduktion: Principal Component Analysis (PCA), Multidimensional Scaling (MDS), Isomap, Laplacian Eigenmaps</p> <ul style="list-style-type: none"> <li>• Gaußsche Mischverteilungsmodelle (GMM) und Hidden-Markov-Modelle (HMM): 'Expectation Maximization'-Algorithmus, Parameterschätzung, Bestimmung der optimalen Zustandsfolge/Viterbi-Algorithmus, Vorwärts-Rückwärts-Algorithmus, Skalierung</li> <li>• Markov-Zufallsfelder: Definition, Wahrscheinlichkeiten auf ungerichteten Graphen, Cliques-Potenziale, Hammersley-Clifford-Theorem, Inferenz mit Gibbs-Sampling und Graph Cuts</li> </ul>
6	<p><b>Learning objectives and skills</b></p>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the discussed methods for classification, prediction, and analysis of patterns,</li> <li>• compare and analyze methods for manifold learning and select a suited method for a given set of features and a given problem,</li> <li>• compare and analyze methods for probability density estimation and select a suited method for a given set of features and a given problem,</li> <li>• apply non-parametric probability density estimation to pattern analysis problems,</li> <li>• apply dimensionality reduction techniques to high-dimensional feature spaces,</li> <li>• explain statistic modeling of feature sets and sequences of features,</li> <li>• explain statistic modeling of statistical dependencies,</li> <li>• implement presented methods in Python,</li> <li>• supplement autonomously the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>• discuss the social impact of applications of pattern analysis solutions.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erläutern die behandelten Methoden zur Klassifikation, Vorhersage und Analyse von Mustern,</li> <li>• vergleichen und analysieren Methoden des Manifold Learning und wählen für eine vorgegebene Fragestellung eine geeignete Methode aus,</li> <li>• vergleichen und analysieren Methoden zur Dichteschätzung und wählen für eine vorgegebene Fragestellung eine geeignete Methode aus,</li> <li>• wenden nicht-parametrische Dichteschätzung auf Probleme der Musteranalyse an,</li> <li>• wenden Dimensionsreduktion bei hochdimensionalen Merkmalsräumen an,</li> <li>• erläutern statistische Modellierung von Merkmalsmengen und Merkmalsfolgen,</li> <li>• erklären statistische Modellierung abhängiger Größen,</li> </ul>

		<ul style="list-style-type: none"> <li>• implementieren vorgestellte Verfahren in Python.</li> <li>• ergänzen eigenständig mathematische Grundlagen der präsentierten Methoden durch selbstbestimmtes Studium der Literatur</li> <li>• diskutieren die gesellschaftlichen Auswirkungen von Anwendungen der Musteranalyse</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel (60 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Begleitende Literatur / Accompanying literature:</p> <ul style="list-style-type: none"> <li>• C. Bishop: Pattern Recognition and Machine Learning, Springer Verlag, Heidelberg, 2006</li> <li>• T. Hastie, R. Tibshirani und J. Friedman: The Elements of Statistical Learning, 2nd Edition, Springer Verlag, 2009</li> <li>• A. Criminisi and J. Shotton: Decision Forests for Computer Vision and Medical Image Analysis, Springer, 2013</li> </ul>

1	<b>Module name</b> 44130	<b>Pattern Recognition</b> Pattern recognition	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Mathematical foundations of machine learning based on the following classification methods:</p> <ul style="list-style-type: none"> <li>• Bayesian classifier</li> <li>• Logistic Regression</li> <li>• Naive Bayes classifier</li> <li>• Discriminant Analysis</li> <li>• norms and norm dependent linear regression</li> <li>• Rosenblatt's Perceptron</li> <li>• unconstraint and constraint optimization</li> <li>• Support Vector Machines (SVM)</li> <li>• kernel methods</li> <li>• Expectation Maximization (EM) Algorithm and Gaussian Mixture Models (GMMs)</li> <li>• Independent Component Analysis (ICA)</li> <li>• Model Assessment</li> <li>• AdaBoost</li> </ul> <p>Mathematische Grundlagen der maschinellen Klassifikation am Beispiel folgender Klassifikatoren:</p> <ul style="list-style-type: none"> <li>• Bayes-Klassifikator</li> <li>• Logistische Regression</li> <li>• Naiver Bayes-Klassifikator</li> <li>• Diskriminanzanalyse</li> <li>• Normen und normabhängige Regression</li> <li>• Rosenblatts Perzeptron</li> <li>• Optimierung ohne und mit Nebenbedingungen</li> <li>• Support Vector Maschines (SVM)</li> <li>• Kernelmethoden</li> <li>• Expectation Maximization (EM)-Algorithmus und Gaußsche Mischverteilungen (GMMs)</li> <li>• Analyse durch unabhängige Komponenten</li> <li>• Modellbewertung</li> <li>• AdaBoost</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Struktur von Systemen zur maschinellen Klassifikation einfacher Muster</li> <li>• erläutern die mathematischen Grundlagen ausgewählter maschineller Klassifikatoren</li> <li>• wenden Klassifikatoren zur Lösung konkreter Klassifikationsproblem an</li> </ul>	

		<ul style="list-style-type: none"> <li>• beurteilen unterschiedliche Klassifikatoren in Bezug auf ihre Eignung</li> <li>• verstehen in der Programmiersprache Python geschriebene Lösungen von Klassifikationsproblemen und Implementierungen von Klassifikatoren</li> </ul> <p>Students</p> <ul style="list-style-type: none"> <li>• understand the structure of machine learning systems for simple patterns</li> <li>• explain the mathematical foundations of selected machine learning techniques</li> <li>• apply classification techniques in order to solve given classification tasks</li> <li>• evaluate various classifiers with respect to their suitability to solve the given problem</li> <li>• understand solutions of classification problems and implementations of classifiers written in the programming language Python</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Well grounded in probability calculus, linear algebra/matrix calculus</li> <li>• The attendance of our bachelor course 'Introduction to Pattern Recognition' is not required but certainly helpful.</li> <li>• Gute Kenntnisse in Wahrscheinlichkeitsrechnung und Linearer Algebra/Matrizenrechnung</li> <li>• Der Besuch der Bachelor-Vorlesung 'Introduction to Pattern Recognition' ist zwar keine Voraussetzung, aber sicherlich von Vorteil.</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english english

16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2nd edition, John Wiley&amp;Sons, New York, 2001</li><li>• Trevor Hastie, Robert Tibshirani, Jerome Friedman: The Elements of Statistical Learning - Data Mining, Inference, and Prediction, 2nd edition, Springer, New York, 2009</li><li>• Christopher M. Bishop: Pattern Recognition and Machine Learning, Springer, New York, 2006</li></ul>
----	---------------------	--

1	<b>Module name</b> 399289	<b>Programmierung und Architekturen von Cluster-Rechnern</b> Programming and architecture of computer clusters	<b>7,5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20191 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 44362	<b>Quality of Service of Communication Systems</b> Quality of service in communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Quality of Service in Communications (2.0 SWS) Übung: Quality of Service in Communications (Ex-QoSic) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Kai-Steffen Hielscher Prof. Dr. Reinhard German Anna Arestova	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Zunächst wird der Begriff der Dienstgüte (Quality-of-Service, QoS) eingegrenzt und es werden die wichtigsten Ansätze zur Erzielung von Dienstgüte besprochen und in ausgewählten Netztechnologien untersucht. Dann werden unterschiedliche Methoden vorgestellt, mit denen Systeme bezüglich ihrer Dienstgüte bewertet und ausgelegt werden können:</p> <ul style="list-style-type: none"> <li>• Netzplanung und optimierung,</li> <li>• stochastische Analyse (Markow-Ketten, Warteschlangen),</li> <li>• Netzwerksimulation,</li> <li>• deterministische Analyse mit Network Calculus zur Ermittlung von Dienstgütegarantien</li> <li>• Messung (HW-, SW-, Hybrid-Monitoring, Benchmarks).</li> </ul> <p>Alle Methoden werden an Beispielen demonstriert.</p> <p>*Contents:*</p> <p>We introduce the term quality-of-service (QoS), discuss important approaches to achieve certain degrees of QoS, and show how the implementation in computer networks. Then a number of methodologies to assess and design systems with respect to their QoS:</p> <ul style="list-style-type: none"> <li>• network planning and optimization,</li> <li>• network simulation,</li> <li>• stochastic analysis (Markov chains, non-Markovian models, queuing systems),</li> <li>• deterministic analysis with network calculus to determine QoS guarantees</li> <li>• measurements (hardware, software, and hybrid monitoring, benchmarks).</li> </ul> <p>All methods are illustrated by examples.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erwerben</p> <ul style="list-style-type: none"> <li>• Kenntnisse in Methoden zur Modellierung und Bewertung von quantitativen, nicht-funktionalen Eigenschaften von vernetzten Systemen</li> <li>• Kenntnisse in Mechanismen von vernetzten Systemen zur Erzielung von Dienstgüte</li> </ul> <p>*Learning targets and competences:*</p> <p>The students get</p>	



		<ul style="list-style-type: none"> <li>• experience in methods to model and evaluate quantitative, non-functional properties of computer networks and related systems</li> <li>• knowledge of mechanisms of computer networks to achieve quality-of-service</li> </ul>
7	<b>Prerequisites</b>	Rechnerkommunikation, Kommunikationssysteme, grundlegende Programmierkenntnisse (optimal in R und C++)
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Kurose, Ross. Computer Networking: A Top-Down Approach Featuring the Internet. 6th Ed., Addison Wesley, 2013</li> <li>• W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</li> <li>• W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</li> </ul>

1	<b>Module name</b> 472330	<b>Dienstgüte von Kommunikationssystemen</b> Quality of service in communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Quality of Service in Communications (2.0 SWS) Übung: Quality of Service in Communications (Ex-QoSic) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Kai-Steffen Hielscher Prof. Dr. Reinhard German Anna Arestova	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Zunächst wird der Begriff der Dienstgüte (Quality-of-Service, QoS) eingegrenzt und es werden die wichtigsten Ansätze zur Erzielung von Dienstgüte besprochen und in ausgewählten Netztechnologien untersucht. Dann werden unterschiedliche Methoden vorgestellt, mit denen Systeme bezüglich ihrer Dienstgüte bewertet und ausgelegt werden können:</p> <ul style="list-style-type: none"> <li>• Netzplanung und optimierung,</li> <li>• stochastische Analyse (Markow-Ketten, Warteschlangen),</li> <li>• Netzwerksimulation,</li> <li>• deterministische Analyse mit Network Calculus zur Ermittlung von Dienstgütegarantien</li> <li>• Messung (HW-, SW-, Hybrid-Monitoring, Benchmarks).</li> </ul> <p>Alle Methoden werden an Beispielen demonstriert.</p> <p>*Contents:*</p> <p>We introduce the term quality-of-service (QoS), discuss important approaches to achieve certain degrees of QoS, and show how the implementation in computer networks. Then a number of methodologies to assess and design systems with respect to their QoS:</p> <ul style="list-style-type: none"> <li>• network planning and optimization,</li> <li>• network simulation,</li> <li>• stochastic analysis (Markov chains, non-Markovian models, queuing systems),</li> <li>• deterministic analysis with network calculus to determine QoS guarantees</li> <li>• measurements (hardware, software, and hybrid monitoring, benchmarks).</li> </ul> <p>All methods are illustrated by examples.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erwerben</p> <ul style="list-style-type: none"> <li>• Kenntnisse in Methoden zur Modellierung und Bewertung von quantitativen, nicht-funktionalen Eigenschaften von vernetzten Systemen</li> <li>• Kenntnisse in Mechanismen von vernetzten Systemen zur Erzielung von Dienstgüte</li> </ul> <p>*Learning targets and competences:*</p> <p>The students get</p>	

		<ul style="list-style-type: none"> <li>• experience in methods to model and evaluate quantitative, non-functional properties of computer networks and related systems</li> <li>• knowledge of mechanisms of computer networks to achieve quality-of-service</li> </ul>
7	<b>Prerequisites</b>	Rechnerkommunikation, Kommunikationssysteme, grundlegende Programmierkenntnisse (optimal in R und C++)
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio (90 Minuten)
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Kurose, Ross. Computer Networking: A Top-Down Approach Featuring the Internet. 6th Ed., Addison Wesley, 2013</li> <li>• W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</li> <li>• W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</li> </ul>

1	<b>Module name</b> 96316	<b>Radar, RFID and Wireless Sensor Systems (RWS)</b> Radar, RFID and wireless sensor systems (RWS)	<b>5 ECTS</b>
2	Courses / lectures	Übung: Radar, RFID and Wireless Sensor Systems Exercises (2.0 SWS)  Vorlesung: Radar, RFID and Wireless Sensor Systems (2.0 SWS)	-  5 ECTS
3	Lecturers	Dr.-Ing. Christian Carlowitz Prof. Dr.-Ing. Martin Vossiek	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Martin Vossiek	
5	<b>Contents</b>	<p>Radar, RFID and wireless sensor and wireless locating systems are essential for automotive advanced driver-assistance systems (ADAS), autonomous driving and flying, robotics, industrial automation, logistics and novel human machine interfaces. Further key areas include medical electronics, building technology and cyber-physical systems.</p> <p>The module "Radar, RFID and Wireless Sensors" is an introduction into functional principles, building blocks, hardware and signal processing concepts and applications of modern radar, RFID, wireless sensor and real time locating systems. Covered applications include automotive radar, road and air traffic control systems, as well as robotics, industrial automation and medical technology.</p> <p>RWS is an identical replacement of the former module "Drahtlose Sensoren, Radar- und RFID-Systeme DSR."</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• learn about the setup, function and application of wireless sensors, Radar and RFID-systems</li> <li>• can analyze, discuss and implement basic components and system structures, signal theory, data processing and use cases</li> <li>• can determine the underlying physical limitations and sources of errors</li> <li>• are able to analyze and create system specifications and can compare and rate the usability of wireless sensors, Radar and RFID-systems</li> <li>• can create and define independently applications and system designs of RWSs</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	schriftlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich (100%)	
12	<b>Module frequency</b>	only in summer semester	

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Sensors for Ranging and Imaging", Graham Brooker, Scitech Publishing Inc., 2009</p> <p>Radar mit realer und synthetischer Apertur", H. Klausing, W. Holpp, Oldenbourg, 1999</p> <p>Praxiswissen Radar und Radarsignalverarbeitung" Albrecht K. Ludloff, 2008</p> <p>"RFID at ultra and super high frequencies: theory and application Dominique Paret, John Wiley &amp; Sons, 2009.</p> <p>RFID-Handbuch: Grundlagen und praktische Anwendungen von Transpondern, kontaktlosen Chipkarten und NFC", Klaus Finkenzeller, Carl Hanser Verlag, 6. Auflage 2012.</p>

1	<b>Module name</b> 44400	<b>Radar Signal Processing</b> Radar signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Gerhard Krieger	
5	<b>Contents</b>	<p>Radar is a key technology for a growing number of sensing tasks that range from the detection, location and tracking of moving objects to high-resolution imaging of surfaces, sub-surfaces and 3-D volumes. While the traditional radar applications focused on aerospace security, weather services and traffic surveillance, radar is now becoming a central contactless sensor technology for the automotive sector, medical diagnostics, gesture control, civil engineering, as well as large scale environmental and climate change monitoring, to name only a few. Associated with the new applications is an increasing demand for advanced signal processing techniques to extract the relevant information from the microwave echoes acquired by single- and multi-aperture radar systems in complex environments. This lecture will give an overview of a variety of one-, two-, and three-dimensional radar signal and image processing algorithms and their application for different sensing tasks. The theoretical derivations are complemented by computer examples and simulations that form an integral part of both the lecture and the exercises.</p> <p>The lecture covers the following topics:</p> <ul style="list-style-type: none"> <li>• Introduction (radar principles &amp; applications, signal &amp; noise models, interference, Doppler shift)</li> <li>• Basics of Signal Processing with Python (Jupyter Notebooks)</li> <li>• Data Acquisition (I/Q demodulation, complex signal representation, sampling, quantization)</li> <li>• Range Processing (radar waveforms, pulse compression, ambiguity function, sidelobe reduction)</li> <li>• Doppler Processing (MTI, clutter suppression, range-Doppler ambiguities, spectral estimation)</li> <li>• Detection Theory (target models, Neyman-Pearson criterion, CFAR detector, CRBs)</li> <li>• Multi-Channel Processing (spatial filtering, interference suppression, adaptive beamforming)</li> <li>• Synthetic Aperture Radar (basics of coherent imaging, SAR data model, time-domain processing)</li> <li>• SAR Focusing Algorithms (range-Doppler, chirp scaling, motion compensation, autofocus)</li> <li>• SAR Image Analysis (image statistics, speckle filtering, segmentation, classification)</li> <li>• Radar Polarimetry (wave representations, scattering models, polarimetric decomposition)</li> <li>• Interferometry (interferometric processing chain, statistical performance models, applications)</li> </ul>	

		<ul style="list-style-type: none"> <li>• Tomography (principles of 3-D imaging, tomographic processing, remote sensing applications)</li> <li>• Space-Time Adaptive Processing (GMTI, optimum processor, pre- &amp; post-Doppler STAP)</li> <li>• Advanced Topics (bi- &amp; multistatic radar, MIMO radar, compressive sensing)</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz</p> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• understand the basic principles and applications of radar systems</li> <li>• understand the statistical properties of SAR images and their combinations</li> <li>• understand current developments associated with bi- and multistatic SAR, MIMO radar, etc.</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• implement signal processing algorithms for radar detection and parameter estimation</li> <li>• use performance metrics for the evaluation of radar systems and signal processing algorithms</li> <li>• focus coherent radar raw data into high-resolution SAR images</li> <li>• apply space-time adaptive processing techniques for ground moving target indication</li> </ul> <p>Analysieren</p> <ul style="list-style-type: none"> <li>• select and apply spectral processing techniques for clutter and interference suppression</li> <li>• simulate the performance of radar systems in complex environments</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>• combine multiple complex-valued SAR images into higher-level information products</li> </ul>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, aber grundlegende Kenntnisse erforderlich in Signal- und Systemtheorie, Wahrscheinlichkeitstheorie und linearer Algebra. Von Vorteil wären zudem Vorkenntnisse auf einem Teil der folgenden Gebiete: statistische Signalverarbeitung, Hochfrequenztechnik, Radar und/oder nachrichtentechnische Systeme.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• The handouts distributed at the beginning of each lecture cover the entire material and are fully sufficient for exam preparation.</li> <li>• The following literature can be consulted if detailed information is needed on individual aspects:</li> </ul> <p>- M. Richards, Fundamentals of Radar Signal Processing, McGraw-Hill, 2nd ed., 2014</p> <p>- I. Cumming, F. Wong, Digital Processing of Synthetic Aperture Radar Data, Artech House, 2004</p> <p>- J. Curlander, R. Donough, Synthetic Aperture Radar Systems &amp; Signal Processing, Wiley, 1991</p> <p>- F. Ulaby, D. Long, Microwave Radar and Radiometric Remote Sensing, Michigan Press, 2014</p> <p>- C. Oliver, S. Quegan, Understanding Synthetic Aperture Images, Scitech, 2004</p> <p>- H. Van Trees, Optimum Array Processing, Wiley Interscience, 2002</p> <p>- J. Guerci, Space-Time Adaptive Processing for Radar, Artech House, 2nd ed., 2015</p> <p>- R. Hanssen, Radar Interferometry, Kluwer Academic Publishers, 2001</p> <p>- J. Li, P. Stoica, MIMO Radar Signal Processing, Wiley, 2008</p>



1	<b>Module name</b> 707303	<b>Echtzeitsysteme (Vorlesung mit Übungen)</b> Real-time systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster Tim Rheinfels	

4	<b>Module coordinator</b>	Peter Wägemann	
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>	
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>	

- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 Microcontroller an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorranggesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.
- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).

- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleiche Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).
- beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.
- übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).

		<ul style="list-style-type: none"> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)

12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. Softwaresysteme 1. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 939179	<b>Echtzeitsysteme 2 - Verlässliche Echtzeitsysteme</b> Real-time systems 2 - dependable real-time systems	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> <li>• wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.</li> </ul>

- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des FramaC Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).
- erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.

		<ul style="list-style-type: none"> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 179490	<b>Echtzeitsysteme mit erweiterten Übungen</b> Real-time systems with extended exercises	<b>7,5 ECTS</b>
2	Courses / lectures	Übung: RÜ_EZS (2.0 SWS) Vorlesung: Echtzeitsysteme (2.0 SWS)	- -
3	Lecturers	Eva Dengler Peter Wägemann Simon Schuster	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Videobearbeitung in Echtzeit, Echtzeitstrategiespiel, echtzeitfähig - der Begriff Echtzeit ist wohl einer der am meisten strapazierten Begriffe der Informatik und wird in den verschiedensten Zusammenhängen benutzt. Diese Vorlesung beschäftigt sich mit dem Begriff Echtzeit aus der Sicht von Betriebssystemen - was versteht man eigentlich unter dem Begriff Echtzeit im Betriebssystemumfeld, wo und warum setzt man sog. Echtzeitbetriebssysteme ein und was zeichnet solche Echtzeitbetriebssysteme aus?</p> <p>In dieser Vorlesung geht es darum, die oben genannten Fragen zu beantworten, indem die grundlegenden Techniken und Mechanismen vermittelt werden, die man im Betriebssystemumfeld verwendet, um Echtzeitsysteme und Echtzeitbetriebssysteme zu realisieren. Im Rahmen dieser Vorlesung werden unter anderem folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• zeitgesteuerte und ereignisgesteuerte Systeme</li> <li>• statische und dynamische Ablaufplanungsverfahren</li> <li>• Fadensynchronisation in Echtzeitbetriebssystemen</li> <li>• Behandlung von periodischen und nicht-periodischen Ereignissen</li> </ul> <p>In den begleitenden Übungen werden die in der Vorlesung vorgestellten Techniken bei der Entwicklung eines kleinen Echtzeitsystems praktisch umgesetzt.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• unterscheiden die verschiedenen Komponenten eines Echtzeitsystems.</li> <li>• bewerten die Verbindlichkeiten von Terminvorgaben (weich, fest, hart).</li> <li>• erläutern die Zusammensetzung des Laufzeitverhaltes einer Echtzeitanwendung.</li> <li>• klassifizieren die Berührungspunkte zwischen physikalischem Objekt und kontrollierendem Echtzeitsystem.</li> <li>• interpretieren die Zeitparameter des durch das Echtzeitrechensystem zu kontrollierenden Objekts.</li> <li>• nennen die Zeitparameter des zugrundeliegenden Rechensystems (Unterbrechungslatenz, Ausführungszeit, ...).</li> <li>• unterscheiden synchrone und asynchrone Programmunterbrechung (insbesondere Trap/Interrupt, Ausnahmebehandlung und Zustandssicherung).</li> </ul>

- skizzieren die Verwaltungsgemeinkosten des schlimmsten Falls.
- entwickeln in der Programmiersprache C und wenden die GNU Werkzeugkette für den ARM Cortex M4 an.
- erstellen Echtzeitanwendungen auf Basis der eCos OS-Schnittstelle
- ordnen die Strukturelemente von Echtzeitanwendungen zu: Aufgabe, Arbeitsauftrag und Faden.
- erläutern die Implikationen von zeitlichem Mehrfachbetrieb auf die Verwaltungsgemeinkosten.
- unterscheiden die Umsetzungsalternativen zur Ablaufsteuerung und die Trennung der Belange in Einplanung (Strategie) und Einlastung (Mechanismus).
- benennen die grundsätzliche Verfahren der Ablaufsteuerung (taktgesteuert, reihum, vorrangesteuert).
- erklären die grundlegenden Zeitparameter einer Aufgabe (Auslösezeitpunkt, Termin, Antwortzeit, Latenz, Ausführungszeit, Schlupfzeit).
- unterscheiden die Grundlagen der Planbarkeit (gültig vs. zulässig, Optimalität von Einplanungsalgorithmen).
- beschreiben den Unterschied zwischen konstruktiver und analytischer Einhaltung von Terminen-.
- vergleiche die Möglichkeiten (statisch, dynamisch) der zeitliche Analyse von Echtzeitanwendungen.
- erklären die Grundlagen und Beschränkungen von dynamischer (worst-case?) und statischer WCET-Analyse (makroskopisch und mikroskopisch).
- illustrieren Lösungsverfahren zur Bestimmung des längsten Ausführungspfads (Timing Schema, IPET).
- erstellen Zeitmessung mittels Zeitgeber / Oszilloskop und bestimmen den längsten Pfad durch Code-Review.
- erproben und konzipieren werkzeuggestützte WCET-Analyse mittels des absint aiT Analysewerkzeugs.
- Entwickeln und annotieren Flußrestriktionen für die statische WCET-Analyse.
- beschreiben die Grundlagen der Abfertigung periodischer Echtzeitsysteme (Periode, Phase, Hyperperiode).
- skizzieren das periodische Modell und dessen Folgen (Entwicklungskomfort vs. Analysierbarkeit).
- erklären die ereignisgesteuerte Ausführung (feste und dynamische Priorität, Verdrängbarkeit) mittels ereignisorientierter Planer (Berechnungskomplexität, MLQ-Scheduler, O(1)-Scheduler).
- unterscheiden die zeitgesteuerte Ausführung (Busy Loop, Ablaufplan) und die Abfertigung von Arbeitsaufträgen im Abfrage- bzw. Unterbrecherbetrieb.
- wenden die Grundlagen der ereignisgesteuerten Ablaufplanung periodischer Echtzeitsysteme an.

- unterscheiden Verfahren zur statischen (RM, DM) und dynamischen Prioritätsvergabe (EDF, LRT, LST).
- nennen den Unterschied zwischen Anwendungs- und Systemebene (Mehrdeutigkeit von Prioritäten).
- erläutern den Optimalitätsnachweis des RM-, DM- und EDF-Algorithmus und dessen Ausnahmen.
- beschreiben grundlegende Verfahren zur Planbarkeitsanalyse (CPU-Auslastung, Antwortzeitanalyse).
- implementieren komplexe Aufgabensysteme in eCos.
- unterscheiden die Grundlagen der zeitgesteuerten Ablaufplanung periodischer Echtzeitsysteme.
- erstellen regelmäßige, zyklische Ablaufpläne (cyclic executive model, Rahmen).
- vergleiche Methoden der manuellen und algorithmischen Ablaufplanung.
- unterscheiden optimale von heuristischen Verfahren (List Scheduling, Branch & Bound).
- diskutieren die Konsequenzen eines Betriebswechsels in Echtzeitsystemen.
- erstellen takt- beziehungsweise ereignisgesteuerte Abläufe in eCos beziehungsweise tt-eCos.
- entwickeln ein softwarebasiertes Oszilloskop und erstellen dessen zeitliche Analyse und Ablaufplanung.
- klassifizieren die Grundlagen der Abfertigung nicht-periodischer Echtzeitsysteme (minimale Zwischenankunftszeit).
- definieren die Verbindlichkeiten von nicht-periodischen Aufgaben (aperiodisch, sporadisch)
- zeigen die sich ergebenden Restriktionen des periodischen Modells (Mischbetrieb, Prioritätswarteschlangen, Übernahmeprüfung) auf.
- beschreiben die Basistechniken des Laufzeitsystems (Zusteller, Unterbrecherbetrieb, Hintergrundbetrieb).
- quantifizieren die Eigenschaften und Auswirkungen auf den periodischen Teil des Echtzeitsystems.
- formulieren die Grundlagen des Slack-Stealing.
- beschreiben den Einsatz von bandweite-bewahrenden Zustellern.
- unterscheiden aufschiebbare Zusteller und Sporadic Server (SpSL und POSIX).
- wenden eine Übernahmeprüfung bei sporadischen Aufgaben mittels dichte- oder schlupfbasierten Akzeptanztests an.
- arbeiten einen strukturierter Ablaufplan (Rahmen) aus und untersuchen den Einsatz von Slack-Stealing.
- ermitteln gerichtete Abhängigkeiten und Rangfolgen in Echtzeitanwendungen (Abhängigkeits- und Aufgabengraph).
- stellen Umsetzungsalternativen für Abhängigkeiten einander gegenüber (naiv, implizit, explizit).

		<ul style="list-style-type: none"> <li>• beschreiben das Konzept der zeitlichen Domänen und physikalischer bzw. logischer Ereignisse.</li> <li>• übertragen Abhängigkeiten auf das Problem der Ablaufplanung (modifiziere Auslösezeitpunkt/Termin, Phasenversatz).</li> <li>• konzipieren Rangfolge und aperiodische Steuerung in eCos.</li> <li>• implementieren einen aperiodischer Moduswechsel mit Zustandsüberführung in eCos.</li> <li>• gestalten einen Signal-Trigger für das entwickelte softwarebasierten Oszilloskops.</li> <li>• konzipieren explizite Synchronisation mittels Nachrichten in eCos.</li> <li>• wenden die Grundlagen von Wettstreit um Betriebsmitteln, Konkurrenz und Konfliktsituationen (kritische Abschnitte, (un)kontrollierte Prioritätsumkehr) an.</li> <li>• beschreiben echtzeitfähige Synchronisationsprotokolle (NPCS, PI, PCP).</li> <li>• nennen die Vor- und Nachteile der Techniken (transitive Blockung, Verklemmungen).</li> <li>• hinterfragen die Vereinfachung des PCP durch stapelbezogene Grenzprioritäten.</li> <li>• bestimmen die Ablaufplanung unter Berücksichtigung von Blockierungszeiten und Selbstsuspendierung.</li> <li>• implementieren Zugriffskontrolle (NPCS, PI, PCP) in Echtzeitanwendungen mit eCos.</li> <li>• analysieren Blockade für die Zugriffskontrolle in eCos.</li> <li>• erläutern die Anforderungen an verteilte Echtzeitsysteme (Komposition, Erweiterbarkeit, Komplexität, Ereignis- vs. Zustandsnachricht).</li> <li>• fassen die Grundlagen von Knoten, Netzwerkschnittstellen und Netzübergängen sowie die Konzepte der expliziten und impliziten Flusskontrolle zusammen.</li> <li>• erschließen sich typische Probleme (zeitliche Analyse, Beobachtbarkeit, Synchronisation, Rangfolge) und Fehlerquellen bei der Programmierung von Echtzeitanwendungen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich.</p> <p>Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein, eine formale Voraussetzung besteht in diesem Zusammenhang nicht.</p>

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	<p>Contact hours: 90 h</p> <p>Independent study: 135 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Hermann Kopetz. Real-Time Systems: Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.</li> <li>• Jane W. S. Liu. Real-Time Systems. Prentice-Hall, Inc., 2000.</li> <li>• Wolfgang Schröder-Preikschat. System-programmierung. Vorlesungsfolien. 2006.</li> </ul>

1	<b>Module name</b> 43195	<b>Reconfigurable Computing</b> Reconfigurable computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time</li> </ul>

		<p>including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> <li>• The students describe the design of circuits and systems-on-a-chip (SoC) on FPGAs.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing (Lecture with Exercises)" or "Reconfigurable Computing (Lecture with Extended Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (30 Minuten)</p> <p>Oral examination (Duration: 30 min).</p>
11	<b>Grading procedure</b>	<p>mündlich (100%)</p> <p>The oral examination determines the final grade of the module.</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>



1	<b>Module name</b> 110334	<b>Reconfigurable Computing (Lecture with Extended Exercises)</b> Reconfigurable computing (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well</li> </ul>

		<p>as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps, and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> </ul> <p>Domain-specific practice</p> <ul style="list-style-type: none"> <li>• The students apply design tools for implementation of circuits and systems-on-a-chip (SoC) on FPGAs during practical training.</li> </ul> <p>Social competency</p> <ul style="list-style-type: none"> <li>• The students perform group work in small teams during practical training.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing" or "Reconfigurable Computing (Lecture with Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel

		Oral examination (Duration: 30 min) and successful completion of all tasks of the extended exercises (mandatory, at the workstations residing in our lab at the chair).
11	<b>Grading procedure</b>	Variabel (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 110334	<b>Reconfigurable Computing (Lecture with Extended Exercises)</b> Reconfigurable computing (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well</li> </ul>

		<p>as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps, and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> </ul> <p>Domain-specific practice</p> <ul style="list-style-type: none"> <li>• The students apply design tools for implementation of circuits and systems-on-a-chip (SoC) on FPGAs during practical training.</li> </ul> <p>Social competency</p> <ul style="list-style-type: none"> <li>• The students perform group work in small teams during practical training.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing" or "Reconfigurable Computing (Lecture with Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel

		Oral examination (Duration: 30 min) and successful completion of all tasks of the extended exercises (mandatory, at the workstations residing in our lab at the chair).
11	<b>Grading procedure</b>	Variabel (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 43460	<b>Satellitenkommunikation</b> Satellite communication	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung Satellitenkommunikation (2.0 SWS) Vorlesung: Satellitenkommunikation (2.0 SWS)	- 5 ECTS
3	Lecturers	Marcelo Michael Dr. Christian Rohde	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger
5	<b>Contents</b>	<p>Nach einem historischen Rückblick zur Entwicklung der Satellitenkommunikation werden die einzelnen Komponenten eines typischen Gesamtsystems (Boden- und Raumsegment) näher betrachtet. Hierzu zählt der prinzipielle Aufbau von Trägerraketen, von Satelliten (Satellitenplattformen, Subsysteme, Nutzlasten), die meist genutzten Umlaufbahnen und die verschiedenen Kommunikationsverbindungen (Uplink, Downlink, Inter-Satellite-Link). Die Besonderheiten der Signalausbreitung und -übertragung über große Entfernungen zwischen Bodenstationen und Satelliten werden erklärt und mit Beispielen ergänzt. Dabei wird insbesondere eingegangen auf verwendete Frequenzen, Signaldispersion und -dämpfung, atmosphärische Effekte sowie Störeinflüsse der Weltraumumgebung. Die Architektur transparenter und regenerativer Kommunikationseinheiten wird ausführlich an Beispielen kommerziell verfügbarer Transponder und Onboard-Prozessoren erklärt. Die Prinzipien moderner, standardisierter Verfahren zur Signalaufbereitung und Übertragung von Video-/Bild und Audiosignalen über Satellit (z.B. MPEG, H.264/265, DVB-S/-S2/-S2X) werden erläutert und diskutiert. Dies umfasst Verfahren zur Quellencodierung, Kanalcodierung und Modulation, Kanalzugriff und -diversität. Außerdem wird auf die im Orbit und im kommerziellen Einsatz befindlichen Kommunikationssatelliten und der damit verbundenen großen Dienstvielfalt eingegangen wie z.B. bei TV- und Breitbandversorgung sowie in Mobilkommunikationssystemen. Abschließend werden einige Herausforderungen und Forschungsansätze im Zusammenhang mit den neuen Megakonstellationen und Next Generation High Throughput Satellites (HTS) für zukünftige Satellitensysteme vorgestellt. Die in der Vorlesung behandelten physikalischen, elektro- und nachrichtentechnischen Zusammenhänge werden in den ergänzenden Übungen mit Rechenbeispielen vertieft.</p> <p>Gliederung der Vorlesung:</p> <p><b>1. Einführung:</b> Überblick über die Hauptkomponenten, Satelliten, Anwendungen und Dienste, sowie Orbits, Aufgaben und Frequenzen der Satellitennetze</p> <p><b>2. Historie der Satellitenkommunikation:</b> Wichtige Meilensteine, Entwicklung in Europa und Deutschland</p> <p><b>3. Orbits und Konstellationen:</b></p>

Keplersche Gesetze, Beschreibung von Orbits, verwendete Umlaufbahnen, Bodenspuren, erreichbare Abdeckung

#### **4. Trägersysteme:**

Trägerraketen, Entwicklung, Anbietermarkt, Nutzlastfähigkeit, Startplätze, Startverlauf

#### **5. Satellitenaufbau:**

Auswahl aktueller Satellitenplattformen, Satellitenaufbau, Plattformkomponenten, Montageschritte und Tests

#### **6. Satellitennutzlast (Payload):**

Komponenten, Industrielle Beispiele, Aufbau und Aufgaben der Payload, Transponderarchitekturen, Antennen

#### **7. Signalausbreitung und Leistungsbilanz:**

Signalausbreitung, Freiraumverluste, Signaldämpfung, Rauschen, Signal-Rausch-Verhältnis, Linkbudget

**8. Weltraumumgebung:** Weltraumumgebungsbedingungen, Einflüsse auf den Satelliten und die Elektronik der Nutzlast

#### **9. Quellencodierung:**

Audio-, Bild- und Videokompression des Content des Satellitenfernsehens

#### **10. Signalmodulation und Kanalcodierung:**

Signalkonstellationen, Modulation und Codes zur Fehlerkorrektur

#### **11. Diversitäts- und Zugriffsverfahren:**

Medium Access, Duplextechniken, Multiplexmethoden, Diversitätstechniken

#### **12. Moderne Satellitenkommunikationssysteme:**

Rundfunksysteme wie Sirius XM Satellite Radio, zellulare Internetversorgung mittels Satellitenkommunikation

#### **13. Neueste Themen aus Forschung und Entwicklung**

SatKom auf StudOn: <http://www.studon.uni-erlangen.de/crs117969.html>

After a historical retrospective about the developments in satellite communication, the core components of a typical satellite system (ground- and space-segment) are introduced. The principles and architectures of rockets/ carriers, satellites (platform, subsystems, payload), used orbits, and the various communication links (uplink, downlink, inter-satellite-link) are shown. The special features and properties of signal transmission over such large distances are explained and stuffed with examples. In particular, more details are provided on the used frequencies, signal dispersion and attenuation, atmospheric effects as well as impairments due to space environment. The architecture of transparent and regenerative communication payloads are described in detail, accompanied by corresponding examples of commercially used transponders and onboard-processors and their technology.

The principles of modern standardized methods for signal transmission and preparation of video-/image- and audio-signals via satellite, e.g., MPEG, H.264/265, DVB-S/-S2/-S2X, are illustrated and discussed.



		<p>This includes methods for efficient source coding, channel coding and modulation, channel access and diversity schemes.</p> <p>Furthermore, the currently available communication satellites in orbit and the related variety of commercial services are introduced like, e.g., TV- and broadband services as well as mobile communication services and systems. Based on that, a few challenges and perspectives for research and development for future satellite systems are highlighted with respect to the upcoming new mega constellations and next generation high throughput satellites (HTS).</p> <p>The physical, electro-technical and communications concepts and schemes shown in the lectures are complemented by tutorials with sample calculations.</p> <p>Table of contents:</p> <p><b>1. Introduction:</b> Overview of main components, satellites, applications and services, orbits, tasks, frequencies, satellite networks</p> <p><b>2. History of satellite communications:</b> Major milestones, development in Europe and Germany</p> <p><b>3. Orbits and constellations:</b> Kepler's laws, description of orbits, orbits used, ground tracks, achievable coverage</p> <p><b>4. Launcher systems:</b> Launch vehicles, providers, payload capabilities, launch sites, launch history</p> <p><b>5. Satellite structure:</b> Selection of current satellite platforms, satellite structure, platform components, assembly steps and tests</p> <p><b>6. Payload:</b> Components, structure and tasks of payload, transponder architecture, antennas</p> <p><b>7. Signal propagation and link budget:</b> Signal propagation, free space losses, signal attenuation, noise, signal to noise ratio, link budget</p> <p><b>8. Space environment:</b> Space environmental conditions, influences on the satellites and payload electronics</p> <p><b>9. Source coding:</b> Audio, image and video compression - the satellite TV broadcasting content</p> <p><b>10. Signal modulation and channel coding:</b> Signal constellations, modulation and error correction coding</p> <p><b>11. Diversity and access schemes:</b> Medium access, duplex methods, multiplex methods, diversity techniques</p> <p><b>12. Modern satellite communications systems:</b> Broadcasting systems like Sirius XM Satellite Radio, satellite cellular broadband communication</p> <p><b>13. Latest topics in research and development</b></p>
6	<p><b>Learning objectives and skills</b></p>	<ul style="list-style-type: none"> <li>• Die Studierenden bekommen einen guten Überblick über alle Aspekte der Satellitenkommunikation inklusive Historie.</li> <li>• Die Studierenden lernen die weltweit führenden oder in Europa ansässigen Firmen und Organisationen kennen, die in den Bereichen Satellitenbau und -betrieb, Satellitendienste bzw. -anwendungen, sowie Forschung und Entwicklung tätig sind.</li> <li>• Die Studierenden können die Herausforderungen der Weltraumumgebung sowie Vor- und Nachteile verschiedener Orbits einschätzen und wichtige Kenngröße berechnen</li> </ul>

		<ul style="list-style-type: none"> <li>• Die Studierenden lernen die Signalverarbeitungsschritte im Sender, Satelliten und Empfänger kennen - von der Audio/Video-Quelle über Link-Budget-Berechnungen bis zur Datensinke.</li> <li>• Die Studierenden lernen den Aufbau und wichtige Kenngrößen von Satelliten, Konstellationen und Launchern kennen und dabei verwendete Konzepte zu unterscheiden und zu klassifizieren bzgl. deren Vor- und Nachteilen.</li> </ul>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	Skriptum zur Lehrveranstaltung

1	<b>Module name</b> 96410	<b>Schaltungen und Systeme der Übertragungstechnik</b>	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Schaltungen und Systeme der Übertragungstechnik (2.0 SWS) Vorlesung: Schaltungen und Systeme der Übertragungstechnik (2.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Norman Franchi Victor Shatov Maximilian Lübke	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Norman Franchi	
5	<b>Contents</b>	<p>Im Rahmen dieses Modules werden die Grundlagen und technische Ausführung Übertragungstechniken vermittelt. Fokus liegt dabei auf dem Automotivebereich. Elektrofahrzeuge werden nicht nur die heute bereits in der Oberklasse verfügbaren Fahrassistenzsysteme nutzen sondern weitere E-Mobility spezifische Anwendung insbesondere zur Energie- und Reichweitoptimierung. Drahtlose Kommunikation zwischen Fahrzeug und Ladeeinrichtungen, zwischen Fahrzeugen untereinander, genaue Ortung und Streckenprognose sowie autonomes energiesparendes Fahren mit Radar-Abstandsregelung spielen hier eine wichtige Rolle. In diesem Modul werden diese modernen Entwicklungen adressiert und die dafür notwendigen Grundlagen erarbeitet.</p> <p>Grundlagen:</p> <ul style="list-style-type: none"> <li>• Funkkanaleigenschaften</li> <li>• Modellierung</li> <li>• Modulation, Codierung, Vielfachzugriff</li> </ul> <p>Fahrzeugkommunikationssysteme:</p> <ul style="list-style-type: none"> <li>• Übertragungssysteme für die Fahrassistenz</li> <li>• Car-to-Car und Car-to-X-Kommunikation</li> <li>• Breitbandige In-Car-Datenübertragung</li> </ul> <p>Fahrzeugsensorik:</p> <ul style="list-style-type: none"> <li>• Fahrzeugortung (lokal und global)</li> <li>• Automobilradar und Umfeldüberwachung</li> <li>• Sensorische Erfassung von Bioparametern im Fahrzeug</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden sind nach der erfolgreichen Teilnahme am Modul in der Lage:</p> <p>Funkkanaleigenschaften und Modelle für spezifische Anwendungs- und Betriebsszenarien anzuwenden</p> <p>Modulationstechniken zu erläutern und zu analysieren</p> <p>Moderne Codierungs- und Vielfachzugriffstechniken zu erläutern</p> <p>Architekturen und Anwendungen von Fahrzeugkommunikationssystemen zu erläutern und zu analysieren</p> <p>Architekturen und Anwendungen von Fahrzeugsensoriksystemen zu erläutern und zu analysieren</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 43722	<b>Scientific Visualization</b> Scientific visualization	<b>5 ECTS</b>
2	Courses / lectures	Übung: Tutorials to Scientific Visualization (2.0 SWS) Vorlesung: Scientific Visualization (2.0 SWS)	0 ECTS 5 ECTS
3	Lecturers	Xingze Tian Prof. Dr.-Ing. Tobias Günther	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Tobias Günther	
5	<b>Contents</b>	<p>The amount of data, generated in the pursuit of scientific discovery, keeps rapidly increasing across all major scientific disciplines. How can we make sense of large, time-dependent, high-dimensional and multi-variate data? This lecture provides an introduction into scientific visualization. Throughout the course, we cover the fundamental perception basics needed to convey information accurately. After categorizing different data types based on their dimensionality, we dive deeper into specific techniques for scalar, vector and tensor valued data.</p> <p>The lecture covers the following topics:</p> <ul style="list-style-type: none"> <li>• visualization design basics (data abstraction, visual encoding of information),</li> <li>• a review of scalar and vector calculus (differential properties, extremal and critical points),</li> <li>• data structures and data acquisition techniques (grids, interpolation, and differentiation),</li> <li>• indirect volume visualization (marching cubes and contour trees),</li> <li>• direct volume visualization (ray marching and Monte Carlo rendering),</li> <li>• elementary and line-based flow visualization (numerical integration, seeding, rendering),</li> <li>• surface-based flow visualization (integration, selection, rendering),</li> <li>• topology-based flow visualization (topological skeleton, bifurcations, feature flow fields),</li> <li>• feature-based flow visualization (vortices, material boundaries, Lagrangian coherent structures),</li> <li>• advanced methods (tensor visualization, uncertainty, ensembles)</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students are able to:</p> <ul style="list-style-type: none"> <li>• use perception basics to select appropriate visualization methods</li> <li>• classify data and select appropriate visualization techniques</li> <li>• calculate differential properties of scalar and vector fields</li> <li>• identify features in scalar and vector-valued data</li> <li>• implement numerical extraction algorithms</li> <li>• learn the advantages and disadvantages of common visualization techniques</li> </ul>	

7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Variabel</p> <p>Electronic exam in presence with multiple choice questions (90 minutes)</p>
11	<b>Grading procedure</b>	<p>Variabel (100%)</p> <p>The final grade of the module is determined by the exam.</p> <p>Exercise bonus:</p> <ul style="list-style-type: none"> <li>Obtaining more than 80% of the points across all theoretical exercises awards an exam bonus of a third grade.</li> </ul>
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 172338	<b>Security in Embedded Hardware</b> Security in embedded hardware	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Security in Embedded Hardware (2.0 SWS)	2,5 ECTS
3	Lecturers	Dr.-Ing. Stefan Wildermann	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p>Der Schutz eingebetteter Systeme gegenüber Angriffe Dritter auf gespeicherte Daten und Implementierungen, stellt eine immer wichtigere, jedoch auch durch zunehmende Vernetzung herausfordernde Aufgabe dar. Der Schutz der eingebetteten Systeme gegenüber bekannten als auch neueren ausgeklügelten Angriffsmöglichkeiten ist Gegenstand dieser Vorlesung. Es wird gezeigt, welche Angriffe existieren, welche Gegenmaßnahmen man ergreifen kann und wie man sichere eingebettete Systeme entwirft.</p> <p>Einleitung und Motivation</p> <ul style="list-style-type: none"> <li>• Was ist Security?</li> <li>• Die Bedeutung von Security für zuverlässige Systeme</li> <li>• Klassifikation von Angriffen</li> <li>• Entwurf eingebetteter Systeme</li> </ul> <p>Angriffsszenarien</p> <ul style="list-style-type: none"> <li>• Beispiele von Angriffsszenarien</li> <li>• Kryptographischer Algorithmen als Ziel von Angriffen</li> </ul> <p>Angriffe durch Einschleusen von Code (Code Injection Attacks)</p> <ul style="list-style-type: none"> <li>• Welche Arten von Code Injection-Angriffe gibt es?</li> <li>• Gegenmaßnahmen</li> </ul> <p>Invasive physikalische Angriffe (Invasive Physical Attacks)</p> <ul style="list-style-type: none"> <li>• Microprobing</li> <li>• Reverse Engineering</li> <li>• Differential Fault Analysis</li> <li>• Gegenmaßnahmen</li> </ul> <p>Nichtinvasive softwarebasierte Angriffe (Non-Invasive Logical Attacks)</p> <ul style="list-style-type: none"> <li>• Erlangen von nicht autorisiertem Zugriff</li> <li>• Gegenmaßnahmen</li> </ul> <p>Nichtinvasive physikalische Angriffe (Non-Invasive Physical Attacks)</p> <ul style="list-style-type: none"> <li>• Abhören</li> <li>• Seitenkanalangriffe</li> <li>• Gegenmaßnahmen</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden legen die entsprechenden Gegenmaßnahmen dar</li> <li>• Die Studierenden nennen verschiedene Sicherheitseinrichtungen und -maßnahmen in eingebetteten Systemen</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden zeigen den Einfluss von Angriffen und deren Gegenmaßnahmen auf die Verlässlichkeit eines eingebetteten Systems auf</li> </ul>

		<ul style="list-style-type: none"> <li>Die Studierenden zeigen den zusätzlichen Aufwand (Fläche, Rechenzeit) von Sicherheitseinrichtungen auf</li> </ul> <p>Fachkompetenz - Analysieren</p> <ul style="list-style-type: none"> <li>Die Studierenden klassifizieren verschiedene Angriffstypen auf eingebettete Systeme</li> </ul> <p>Sozialkompetenz</p> <ul style="list-style-type: none"> <li>Die Studierenden erarbeiten kooperativ in Gruppen Lösungskonzepte und implementieren diese gemeinsam</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>Catherine H. Gebotys Security in Embedded Devices. Springer 2010.</li> <li>Benoit Badrignans et al. Security Trends for FPGAs. Springer 2011.</li> <li>Daniel Ziener Techniques for Increasing Security and Reliability of IP Cores Embedded in FPGA and ASIC Designs. Dr. Hut 2010.</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/security-in-embedded-hardware">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/security-in-embedded-hardware</a></p>



1	<b>Module name</b> 250058	<b>Signalanalyse</b> Signal analysis	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Heinrich Löllmann	
5	<b>Contents</b>	<p>Es werden im Rahmen dieser Vorlesung unterschiedliche Verfahren zur Analyse digitaler Signale, sowie deren Anwendungsmöglichkeiten behandelt. Die folgenden Konzepte werden dabei insbesondere behandelt:</p> <ul style="list-style-type: none"> <li>• Fourieranalyse von Signalen</li> <li>• Signalanalyse mittels Zeit-Frequenz-Transformationen</li> <li>• Parametrische und nichtparametrische Signalanalyse</li> <li>• Verfahren zur Frequenzschätzung</li> <li>• Räumliche Signalanalyse</li> <li>• Filterbänke und Wavelets.</li> </ul> <p>In this course, different approaches for the analysis of digital signals and their applications are treated, which comprises the following topics:</p> <ul style="list-style-type: none"> <li>• Fourier analysis of signals</li> <li>• Signal analysis by means of time-frequency transformations</li> <li>• Parametric and non-parametric signal analysis</li> <li>• Frequency estimation</li> <li>• Spatial signal analysis</li> <li>• Filter-banks and wavelets.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• beschreiben, welche Methoden der Signalanalyse für unterschiedlichen Arten von Signalen angewendet werden</li> <li>• beschreiben grundlegende Methoden der spektralen Signalanalyse</li> <li>• erläutern wodurch die spektrale und zeitliche Auflösung bei der Spektralanalyse von Signalen begrenzt wird</li> <li>• beschreiben die Konzepte sowie die Vor- und Nachteile der parametrischen und nichtparametrischen Signalanalyse</li> <li>• erklären unterschiedliche Verfahren der Zeit-Frequenz-Analyse</li> <li>• stellen die Analyse von Signalen mittels Filterbänke und Wavelets dar</li> <li>• können Verfahren zur Frequenzschätzung erläutern</li> <li>• formulieren Verfahren zur Analyse räumlicher Signale.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• describe which methods for signal analysis can be applied for different types of signals</li> <li>• describe fundamental approaches for spectral signal analysis</li> <li>• explain the limiting factors for the time and frequency resolution for the spectral analysis of signals</li> <li>• describe concepts as well as the pros and cons of parametric and non-parametric signal analysis</li> </ul>	

		<ul style="list-style-type: none"> <li>• explain different approaches for time-frequency analysis</li> <li>• describe the analysis of signals by means of filter-banks and wavelets</li> <li>• explain methods for frequency estimation</li> <li>• formulate approaches for spatial signal analysis.</li> </ul>
7	<b>Prerequisites</b>	Fundierte Kenntnisse in digitaler Signalverarbeitung. Requirements Solid knowledge in digital signal processing
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich Mündliche Prüfung mit einer Dauer von 30 min.  Oral examination of 30 min duration.
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	P. Stoica und R. Moses: "Spectral Analysis of Signals", Pearson Prentice Hall, 2005

1	<b>Module name</b> 97090	<b>Simulation und Modellierung I</b> Simulation and modelling I	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Das Modul vermittelt die Grundlagen der diskreten Ereignissimulation und beinhaltet</p> <ul style="list-style-type: none"> <li>• diskrete Simulation</li> <li>• analytische Modellierung (z.B. Warteschlangen)</li> <li>• Eingabemodellierung (z.B. Fitting-Verfahren)</li> <li>• Zufallszahlenerzeugung</li> <li>• statistische Ausgabeanalyse</li> <li>• Modellierungsparadigmen (u.a. Ereignis-/Prozessorientierung, Warteschlangen, Automaten, Petri-Netze, UML, graphische Bausteine)</li> <li>• kontinuierliche und hybride Simulation</li> <li>• Simulationssoftware</li> <li>• Fallstudien</li> </ul> <p>Content: Overview of the various kinds of simulation</p> <ul style="list-style-type: none"> <li>• discrete simulation (computational concepts, simulation of queuing systems, simulation in Java, professional simulation tools)</li> <li>• required probability concepts and statistics, modeling paradigms (e.g., event/process oriented, queuing systems, Petri nets, UML statecharts)</li> <li>• input modeling (selecting input probability distributions)</li> <li>• random number generation (linear congruential generators and variants, generating random variates)</li> <li>• output analysis (warm-up period detection, independent replications, result presentation)</li> <li>• continuous and hybrid simulation (differential equations, numerical solution, hybrid statecharts)</li> <li>• simulation software, case studies, parallel and distributed simulation.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erwerben Kenntnisse über Verfahren und Realisierungsmöglichkeiten der diskreten Simulation mit Ausblick auf andere Simulationsarten</li> <li>• erwerben Kenntnisse über statistische Aspekte der Simulation, die für die Anwendung wichtig sind</li> <li>• wenden statistische Methoden zur Analyse und Bewertung von Eingabe- sowie Ausgabedaten an</li> <li>• erwerben praktische Erfahrung mit kommerziellen Simulationswerkzeugen</li> </ul>	

		<ul style="list-style-type: none"> <li>erwerben Erfahrungen bei der Simulation in verschiedenen Anwendungsbereichen (u.a. Rechnernetze, Fertigungssysteme, Materialflusssysteme)</li> <li>entwickeln eigenständig anhand von Beispielaufgaben Simulationsmodelle unter Verwendung verschiedener Modellierungsparadigmen</li> <li>können in Gruppen kooperativ und verantwortlich arbeiten</li> </ul> <p>Learning targets and competences: Students</p> <ul style="list-style-type: none"> <li>gain knowledge about methods and realization possibilities of discrete simulation with an outlook on other types of simulation</li> <li>gain knowledge of statistical aspects of simulation that are important for practice</li> <li>apply statistical methods for analysis and evaluation of input and output data</li> <li>gain hands-on experience with commercial simulation tools</li> <li>gain experience in simulation in various fields of application (including computer networks, manufacturing systems, material flow systems)</li> <li>independently develop simulation models on the basis of sample tasks using different modeling paradigms</li> <li>can work in groups cooperatively and responsibly</li> </ul>
7	<b>Prerequisites</b>	<p>elementare Programmierkenntnisse, vorzugsweise in Java, Mathematikkennnisse in Analysis, wie z.B. im 1. Semester der angewandten Mathematik vermittelt</p> <p>Recommended background knowledge: basic programming skills, preferably in Java, mathematics skills in analysis, such as taught in the first semester in applied mathematics.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur (90 Minuten)</p> <p>Prüfungsleistung/examination: Klausur, benotet, 5 ETCS/written exam, graded, 5 ETCS</p> <p>Dauer (in Minuten)/duration (in minutes): 90</p> <p>Anteil an der Berechnung der Modulnote/Share in the calculation of the module grade: 100.0 %</p> <p>Die im Rahmen der Übung gestellten (zwei)wöchentlichen Übungsaufgaben müssen bestanden werden, um das Gesamtmodul anrechnen lassen zu können. Die Übung gilt als bestanden, wenn mindestens 50% der Punkte korrekt bearbeitet wurden. Die Bearbeitung erfolgt in Gruppen von 3 oder 4 Studenten. Die Abgabe erfolgt in Präsenz zu dedizierten Übungsterminen. Werden mindestens 75%</p>

		<p>der Punkte erreicht, werden der bestandenen schriftlichen Prüfung Bonuspunkte entsprechend einer Notenstufe (-0.3 oder -0.4 in der Endnote) hinzugefügt.</p> <p>-----</p> <p>The (bi-)weekly exercise tasks must be passed in order to receive credit for the entire module. The exercise is considered to be passed if at least 50% of the points have been correctly processed. The work is done in groups of 3 or 4 students. The submission is done in presence on dedicated exercise dates. If at least 75% of the points are achieved, bonus points corresponding to one grade level (-0.3 or -0.4 in the final grade) will be added to the passed written examination.</p>
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Law, "Simulation Modeling and Analysis, 5th ed., McGraw Hill, 2014

1	<b>Module name</b> 93160	<b>Software-Entwicklung in Großprojekten</b> Software development in large projects	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Einführung in die einzelnen Phasen der Softwareentwicklung: Anforderungsanalyse, Spezifikation, Entwurf, Implementierung, Test, Wartung</li> <li>• Beispielhafter Einsatz ausgewählter repräsentativer Verfahren zur Unterstützung dieser Entwicklungsphasen</li> <li>• Ergonomische Prinzipien Benutzungsoberfläche</li> <li>• Objektorientierte Analyse und Design mittels UML</li> <li>• Entwurfsmuster als konstruktive, wiederverwendbare Lösungsansätze für ganze Problemklassen</li> <li>• Automatisch unterstützte Implementierung aus UML-Diagrammen</li> <li>• Teststrategien</li> <li>• Refactoring zur Unterstützung der Wartungsphase</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• wenden auf Basis der bereits erworbenen Programmierkenntnisse systematische und strukturierte Vorgehensweisen (wie das Wasserfall- und V-Modell) zur Bewältigung der Komplexität im Zusammenhang mit dem "Programmieren-im-Großen" an;</li> <li>• benutzen ausgewählte Spezifikationssprachen (wie Endliche Automaten, Petri-Netze und OCL), um komplexe Problemstellungen eindeutig zu formulieren und durch ausgewählte Entwurfsverfahren umzusetzen;</li> <li>• wenden UML-Diagramme (wie Use Case-, Klassen-, Sequenz- und Kommunikationsdiagramme) zum Zweck objektorientierter Analyse- und Design-Aktivitäten an;</li> <li>• reproduzieren allgemeine Entwurfslösungen wiederkehrender Probleme des Software Engineering durch Verwendung von Entwurfsmustern;</li> <li>• erfassen funktionale und strukturelle Testansätze;</li> <li>• setzen Refactoring-Strategien zur gezielten Erhöhung der Software-Änderungsfreundlichkeit um.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 3	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	

10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 44455	<b>Speech and Language Processing</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Speech and Language Understanding (2.0 SWS) Übung: Speech and Language Understanding Exercises (0.0 SWS)	5 ECTS -
3	Lecturers	Prof. Seung Hee Yang Alexander Barnhill Abner Hernandez Prof. Dr.-Ing. Andreas Maier	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier Prof. Seung Hee Yang	
5	<b>Contents</b>	<p>Nach Behandlung der grundlegenden Mechanismen menschlicher Spracherzeugung und Sprachwahrnehmung gibt die Vorlesung eine detaillierte Einführung in (vornehmlich) statistisch orientierte Methoden der maschinellen Erkennung gesprochener Sprache. Schwerpunktthemen sind Merkmalgewinnung, Vektorquantisierung, akustische Sprachmodellierung mit Hilfe von Markovmodellen, linguistische Sprachmodellierung mit Hilfe stochastischer Grammatiken, prosodische Information sowie Suchalgorithmen zur Beschleunigung des Dekodiervorgangs.</p> <p>After focussing on of the basic mechanisms of human speech generation and speech perception the lecture gives a detailed introduction to (mainly) statistically oriented methods of automatic recognition of spoken language.</p> <p>Main topics are feature extraction, vector quantization, acoustic speech modeling with the help of Markov models, linguistic speech modeling with the help of stochastic grammars, prosodic information as well as search algorithms to speed up the decoding process.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Grundlagen der menschlichen Sprachproduktion und die akustischen Eigenschaften unterschiedlicher Phonemklassen</li> <li>• erklären den allgemeinen Aufbau eines Mustererkennungssystems</li> <li>• verstehen Abtastung, das Abtasttheorem und Quantisierung in Bezug auf Sprachsignale</li> <li>• verstehen die Fourier-Transformation und mathematische Modelle der Sprachproduktion</li> <li>• verstehen harte und weiche Vektorquantisierungsmethoden</li> <li>• verstehen unüberwachtes Lernen (EM-Algorithmus)</li> <li>• verstehen Hidden Markov-Modelle (HMMs)</li> <li>• erklären stochastische Sprachmodelle</li> </ul> <p>The students</p>	



		<ul style="list-style-type: none"> <li>• understand the principles of human speech production and acoustic properties of the different phoneme classes</li> <li>• explain the general pipeline of a pattern recognition system</li> <li>• understand sampling, the sampling theorem, and quantization w.r.t. speech signals</li> <li>• understand Fourier transformation and mathematical models of speech production</li> <li>• understand hard and soft vector quantization methods</li> <li>• understand unsupervised learning (EM-algorithm)</li> <li>• understand Hidden Markov Models (HMMs)</li> <li>• explain stochastic language models</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel (90 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Niemann H.: Klassifikation von Mustern; Springer, Berlin 1983</li> <li>• Niemann H.: Pattern Analysis and Understanding; Springer, Berlin 1990</li> <li>• Schukat-Talamazzini E.G.: Automatische Spracherkennung; Vieweg, Wiesbaden 1995</li> <li>• <ul style="list-style-type: none"> <li>◦ Rabiner L.R., Juang B.H.: Fundamentals of Speech Recognition; Prentice Hall, New Jersey 1993</li> </ul> </li> </ul>

1	<b>Module name</b> 96880	<b>Speech Enhancement</b> Speech enhancement	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Emanuël Habets	
5	<b>Contents</b>	<p><b>Description</b> We live in a noisy world! In all applications related to speech, from hands-free communication to human-machine interfaces, a speech signal of interest captured by one or more microphones is contaminated by noise and reverberation. The quality and intelligibility of the signal of interest depend highly on the level of noise and reverberation. Therefore, it is highly desirable, and sometimes even indispensable, to "clean up" the captured signals before storage, transmission, or reproduction.</p> <p>This course discusses both model-driven and data-driven methods to estimate the signal of interest and aims to provide a strong foundation for researchers, engineers, and graduate students interested in signal and speech enhancement.</p> <p><b>Relation to other courses</b> This course is the most advanced course offered by the university on this topic and serves as an excellent basis from which to commence research in the area. Various aspects of the course bring students up to date with the very latest developments in the field, as seen in recent international conferences and journals. This course is well complimented by  Selected Topics in Perceptual Audio Coding  (Prof. Herre) and  Auditory Models  (Prof. Edler).</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Formulate the speech enhancement problem mathematically.</li> <li>• Derive optimal single- and multi-channel filters to reduce noise and reverberation.</li> <li>• Evaluate and compare the performance of single- and multi-channel filters for speech enhancement.</li> <li>• Understand how reference signals and other prior information can be used in a speech enhancement system.</li> <li>• Understand the limitations and challenges of existing speech enhancement systems.</li> <li>• Understand the importance of binaural cues and the influence of a speech enhancement system on the binaural cues in the context of hearing aids.</li> <li>• Design a microphone array and analyze its performance.</li> <li>• Design a speech enhancement system for a given acoustic scenario.</li> </ul>	

		<ul style="list-style-type: none"> <li>Evaluate subjectively and objectively the performance of a speech enhancement system in terms of speech quality and intelligibility.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96430	<b>Statistical Signal Processing</b> Statistical signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>The course concentrates on fundamental methods of statistical signal processing and their applications. The main topics are:</p> <p>*Discrete-time stochastic processes in the time and frequency domain*</p> <p>Random variables (RVs), probability distributions and densities, expectations of random variables, transformation of RVs, vectors of normally distributed RVs, time-discrete random processes: probability distribution and densities, expectation, stationarity, cyclostationarity, ergodicity, correlation functions and correlation matrices, spectral representations, principal component analysis (PCA), Karhunen-Loève transform (KLT).</p> <p>*Estimation theory*</p> <p>estimation criteria, prediction, classical and Bayesian parameter estimation (including MMSE, Maximum Likelihood, and Maximum A Posteriori estimation), Cramer-Rao bound</p> <p>*Linear signal models*</p> <p>Parametric models (cepstral decomposition, Paley-Wiener theorem, spectral flatness), non-parametric models (all-pole, all-zero and pole-zero models, lattice structures, Yule-Walker equations, PARCOR coefficients, cepstral representation)</p> <p>*Signal estimation*</p> <p>Supervised estimation, problem classes, orthogonality principle, MMSE estimation, linear MMSE estimation for normally distributed random processes, optimum FIR filtering, optimum linear filtering for stationary processes, prediction and smoothing, Kalman filters, optimum multichannel filtering (Wiener filter, LCMV, MVDR, GSC)</p> <p>*Adaptive filtering*</p> <p>Gradient methods, LMS, NLMS, APA and RLS algorithms and their convergence behavior</p> <p>*Zeitdiskrete Zufallsprozesse im Zeit- und Frequenzbereich*</p> <p>Zufallsvariablen (ZVn), Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte; Transformation von ZVn; Vektoren normalverteilter ZVn; zeitdiskrete Zufallsprozesse (ZPe): Wahrscheinlichkeitsverteilungen und dichten, Erwartungswerte, Stationarität, Zyklstationarität, Ergodizität, Korrelationsfunktionen und -matrizen, Spektraldarstellungen; Principal Component Analysis, Karhunen-Loeve Transformation;</p> <p>*Schätztheorie*</p> <p>Schätzkriterien; Prädiktion; klassische und Bayessche Parameterschätzung (inkl. MMSE, Maximum Likelihood, Maximum A Posteriori); Cramer-Rao-Schranke</p> <p>*Lineare Signalmodelle*</p>	

		<p>Parametrische Modelle (Cepstrale Zerlegung, Paley-Wiener Theorem, Spektrale Glattheit); Nichtparametrische Modelle: Allpole-/Allzero-/ Pole-zero-(AR/MA/ARMA) Modelle; Lattice-Strukturen, Yule-Walker Gleichungen, PARCOR-Koeffizienten, Cepstraldarstellungen;</p> <p><b>*Signalschätzung*</b>  Überwachte Signalschätzung, Problemklassen; Orthogonalitätsprinzip, MMSE-Schätzung, lineare MMSE-Schätzung für Gaußprozesse; Optimale FIR-Filter; Lineare Optimalfilter für stationäre Prozesse; Prädiktion und Glättung; Kalman-Filter; optimale Multikanalfilterung (Wiener-Filter, LCMV, MVDR, GSC);</p> <p><b>*Adaptive Filterung*</b>  Gradientenverfahren; LMS-, NLMS-, APA- und RLS-Algorithmus und Ihr Konvergenzverhalten.</p>
6	<b>Learning objectives and skills</b>	<p>The students:</p> <ul style="list-style-type: none"> <li>analyze the statistical properties of random variables, random vectors, and stochastic processes by probability density functions and expectations as well as correlation functions and matrices and their frequency-domain representations</li> <li>know the Gaussian distribution and its role to describe the properties of random variables, vectors and processes</li> <li>understand the differences between classical and Bayesian estimation, derive and analyze MMSE and ML estimators for specific estimation problems, especially for signal estimation</li> <li>analyze and evaluate optimum linear MMSE estimators (single- and multichannel Wiener filter and Kalman filter) for direct and inverse supervised estimation problems</li> <li>evaluate adaptive filters for the identification of optimum linear estimators.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>analysieren die statistischen Eigenschaften von Zufallsvariablen, -vektoren und stochastischen Prozessen mittels Wahrscheinlichkeitsdichten und Erwartungswerten, bzw. Korrelationsfunktionen, Korrelationsmatrizen und deren Frequenzbereichsdarstellungen</li> <li>kennen die spezielle Rolle der Gaußverteilung und ihre Auswirkungen auf die Eigenschaften von Zufallsvariablen, -vektoren und Prozessen</li> <li>verstehen die Unterschiede klassischer und Bayesscher Schätzung, entwerfen und analysieren MMSE- und ML-Schätzer für spezielle Schätzprobleme, insbesondere zur Signalschätzung</li> <li>analysieren und evaluieren lineare MMSE-optimale Schätzer (ein- und vielkanalige Wiener-Filter und Kalman-Filter) für direkte und inverse überwachte Schätzprobleme;</li> <li>evaluieren adaptive Filter zur Identifikation optimaler linearer Signalschätzer</li> </ul>
7	<b>Prerequisites</b>	Module Signale und Systeme I und Signale und Systeme II, Digitale Signalverarbeitung oder gleichwertige

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	A. Papoulis, S. Pillai: Probability, Random Variables and Stochastic Processes; McGraw-Hill, 2002 (englisch)  D. Manolakis, V. Ingle, S. Kogon: Statistical and Adaptive Signal Processing; Artech House, 2005 (englisch)

1	<b>Module name</b> 44500	<b>Swarm Intelligence</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Rolf Wanka
5	<b>Contents</b>	Swarm Intelligence (SI) is the design and deployment of self-organizing systems that dynamically adapt to their respective environmental needs. These systems are characterized by the fact that they feature the so-called self-* -properties, i.e., they are self-configuring, self-optimizing, self-healing, self-protecting, self-explanatory, ... Structures and methods of biological and other natural systems are chosen as models for such technical systems. In this module, Particle Swarm Optimization, Ant Algorithms, Web Search, and Evolutionary Algorithms are introduced and, as far as possible, mathematically analyzed.
6	<b>Learning objectives and skills</b>	Students learn advanced concepts of the current topic of swarm intelligence and how they can be successfully applied to solve continuous and discrete optimization problems and to data analysis. For this purpose, they know concrete details such as terms, definitions, facts, regularities and theories and learn how to apply the concepts to concrete problems, how to adjust the methods to the use case and how to analyze the computed solutions.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>Ch. Müller-Schloer, Ch. von der Malsburg, R. P. Würt. Organic Computing. Informatik-Spektrum, Band 27, Nummer 4, S. 332-336.</li> </ul>

- I. C. Trelea. The particle swarm optimization algorithm: convergence analysis and parameter selection. *Information Processing Letters* 85 (2003) 317-325.
- J. M. Kleinberg. Authoritative sources in a hyperlinked environment. *Journal of the ACM* 46 (1999) 604-632.
- M. Dorigo. V. Maniezzo. A Coloni. Ant system: an autocatalytic optimizing process. Technical Report 91-016, Politecnico di Milano, 1991.
- A. Badr. A. Fahmy. A proof of convergence for Ant algorithms. *Information Sciences* 160 (2004) 267-279.
- M. Clerc. J. Kennedy. The particle swarm - Explosion, stability, and convergence in a multidimensional complex space. *IEEE Transactions on Evolutionary Computation* 8 (2002) 58-73



1	<b>Module name</b> 44000	<b>Test integrierter Schaltungen</b>	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Test Integrierter Schaltungen (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Klaus Helmreich	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Klaus Helmreich
5	<b>Contents</b>	<p>Motivation Damit unsere elektronischen Geräten überhaupt funktionieren, muß jede einzelne mikroelektronische Schaltung darin nach ihrer Fertigung geprüft werden. Wegen der Komplexität heutiger integrierter Schaltungen (ICs) machen diese Tests bis zur Hälfte der Fertigungskosten aus! - Ein guter Grund, sich mit dem Thema Test auseinanderzusetzen, wenn man sich mit Mikroelektronik befaßt.</p> <p>Gliederung Die Vorlesung umfaßt Inhalte zu Bedeutung, Theorie, Methodik, Gerätetechnik und Praxis des Tests in der Halbleiterfertigung.</p> <p>1 Test in der Halbleiterfertigung Herstellungsphasen integrierter Schaltungen, wirtschaftliche Bedeutung des Tests, Testsysteme, Zuführungs- und Sortierautomaten, Prüfadapter für montierte ICs und Wafer, Kontakttechnologien für Wafertest, Modulare Testsysteme</p> <p>2 Messen und Testen Begriffe und Definitionen, Meßunsicherheit und Irrtumrisiko, Schätzung von statistischen Parametern: Mittelwert, Streuwert, Konfidenzintervalle, Rechnen mit statistischen Schätzwerten, Entscheidungsfindung bei Irrtumrisiken, Hypothesentest der mathematischen Statistik als theoretische Grundlage des Fertigungstests, Schließen aus statistischen Aussagen</p> <p>3 Fehler und Tests Definition, Klassifizierung hinsichtlich Entstehung und Auswirkung, Test im Herstellungsprozess und während des Produktlebens, Randbedingungen verschiedener Testaufgaben</p> <p>4 Testkosten und Prüfstrategie Wirtschaftlichkeitsbetrachtungen, Zehner-Regel, Testkosten und Testgüte, Testkomplexität, Maßzahlen: Fehlerwahrscheinlichkeit, Ausbeuten, Fehlerüberdeckung, Testschlupf und Ausbeuteverlust</p> <p>5 Testkategorien und Testerzeugung Notwendigkeit des Produktionstests, Defekte und Fehler, Zuverlässigkeitstest, Simulation und Test, Testentwurf, Bestandteile von Fertigungstests, Funktionstest und Strukturtest, Fehlermodelle, Testmustererzeugung durch Fehlersimulation und synthetische Verfahren, Fehlerklassen und Fehlerkatalog, redundante Fehler, D-Kalkül</p> <p>6 Testsysteme Entstehungsgeschichte, Funktionsprinzip, Einteilung nach Einsatzbereich und Prüflingskategorie, Leistungsmerkmale und Aufbau, Pinelektronik</p> <p>7 Prüfprogramm und Testsignalbeschreibung</p>

		<p>Zyklisierung und Prüftakt, Prüfmuster, Zeitmarken, Testsystemarchitekturen, Signalformate</p> <p>8 Test gemischt analog-digitaler Schaltungen (Mixed-Signal Test) Instrumentierung, digitale Signalverarbeitung, Kohärentes Testen, Parameter gemischt analog-digitaler Schaltungen, spektrale und Histogrammtests, Testabläufe</p> <p>9 Test weiterer Schaltungsklassen</p> <p>Speichertest: Fehlermodell, Prüfverfahren, algorithmische Mustergenerierung und Redundanzanalyse, Test von Hochfrequenzschaltungen: Instrumentierung und Besonderheiten, synthetische Instrumente, System-on-Chip- / System-In-Package-Test</p> <p>10 Testfreundlicher Entwurf (Design for Testability) Begriff, Kosten, Standardisierung, Systematik der Verfahren, Ad-hoc-Methoden, Stimulusgenerierung und Signaturanalyse, Prüfpfadverfahren, Selbsttest</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Fachkompetenz</p> <p>Wissen</p> <p>die wesentlichen Geräte und Komponenten für den Produktionstest integrierter Schaltungen nennen und erläutern</p> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• Prüfergebnisse als wahrscheinlichkeitsbehaftete Aussagen verstehen</li> <li>• technische und wirtschaftliche Erfordernisse beim Halbleitertest erläutern und entsprechende Abwägungen darstellen</li> <li>• technisch-wirtschaftliche Kenngrößen definieren und deren Zusammenhänge darstellen</li> <li>• Fehlermodelle beschreiben und deren Bedeutung für die Testsynthese darstellen</li> <li>• Verfahren zur automatischen Testmustererzeugung unterscheiden und beschreiben</li> <li>• Funktionsprinzip von Testsystemen und deren Komponenten erläutern</li> <li>• Komponenten der Testsignalbeschreibung zusammenstellen</li> <li>• Methoden des prüffreundlichen Entwurfs darstellen</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• Vorgänge "Messen" und "Prüfen" voneinander abgrenzen und den Zusammenhang zwischen Meßunsicherheit und Irrtumsrisiko erklären</li> <li>• Mittelwerte und Streuwerte aus Meßdaten schätzen und für diese Konfidenzintervalle zu gegebener Irrtumswahrscheinlichkeit angeben</li> <li>• die Unsicherheit von aus meßunsicherkeitsbehafteten Anfangsgrößen berechneten Ergebnissen berechnen</li> <li>• sich der Denkfallen beim Schließen aus statistischen Aussagen bewußt sein</li> <li>• Prüfsignale anhand der Kriterien für kohärentes Testen definieren</li> </ul> <p>Analysieren</p>

		<ul style="list-style-type: none"> <li>• Fehler in technischen Produkten hinsichtlich Entstehung und Auswirkung klassifizieren</li> <li>• Testvorgänge an integrierten Schaltungen klassifizieren und zugehörige Randbedingungen nennen</li> <li>• Begriffe Defekt" (defect), Fehler" (fault), Irrtum" (error), Ausfall" (failure) am Beispiel Halbleitertest voneinander abgrenzen</li> <li>• Abläufe bei Halbleitertests hinsichtlich verschiedener Kriterien (hierarchisch) strukturieren und unterscheiden</li> <li>• Testsysteme und deren Architekturen hinsichtlich verschiedener Kriterien klassifizieren</li> </ul> <p>Evaluieren (Beurteilen)</p> <ul style="list-style-type: none"> <li>• technische und wirtschaftliche Bedeutung des Tests im Vergleich zu weiteren Bereichen der Halbleiterindustrie zutreffend einschätzen</li> <li>• Prüfkriterien anhand angestrebter Qualitätsanforderungen (Testschlupf) aufstellen</li> <li>• Testschwellen im Hinblick auf Minimierung einer Irrtumswahrscheinlichkeit wählen</li> </ul> <p>Erschaffen (keine) Lern- bzw. Methodenkompetenz Lernziele hinsichtlich Lern- und Arbeitsmethoden: Hypothesen statistisch prüfen, wahrscheinlichkeitsbehaftete Aussagen interpretieren Selbstkompetenz Lernziele hinsichtlich persönlicher Weiterentwicklung: Schlüsse aus statistischen Aussagen und Ergebnissen hinterfragen diesen kritisch begegnen Sozialkompetenz Lernziele hinsichtlich des Umgangs mit Menschen:</p> <ul style="list-style-type: none"> <li>• Übungsaufgabenstellungen gemeinsam in Kleingruppen lösen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german



1	<b>Module name</b> 43200	<b>Test- und Analyseverfahren zur Software-Verifikation und Validierung</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	<p>Das Modul befasst sich zunächst mit der Bewertung der Relevanz eingebetteter Software in komplexen Automatisierungssystemen. In Abhängigkeit vom Grad der zu übernehmenden Sicherheitsverantwortung werden anschließend zahlreiche Test- und Analyseverfahren unterschiedlicher Rigorosität behandelt, die sich jeweils zur Überprüfung der Entwicklungskorrektheit (Verifikation) bzw. der Aufgabenangemessenheit (Validierung) eignen.</p> <p>Content: The module starts with approaches aimed at evaluating the relevance of embedded software in complex control systems. Depending on the degree of the underlying safety relevance, several testing and analysis techniques at different levels of rigour are successively introduced; their application helps checking the correctness of the product developed (verification) resp. the appropriateness of the task specified (validation).</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• analysieren die Relevanz eingebetteter Software in komplexen Automatisierungssystemen anhand von Fehlerbäumen und kausalen Relationen;</li> <li>• unterscheiden verschiedene Testverfahren hinsichtlich ihrer Erfüllung struktureller, kontrollflussbasierter bzw. datenflussbasierter Codeüberdeckungskriterien sowie ihres Fehlererkennungspotenzials;</li> <li>• bewerten die Angemessenheit von Testfallmengen mittels Mutationstesten;</li> <li>• überprüfen die Korrektheit von Modellen und Programmen anhand axiomatischer Beweisverfahren und Model-Checking-Verfahren.</li> </ul> <p>Learning objectives and competencies: The students</p> <ul style="list-style-type: none"> <li>• analyse the relevance of embedded software in complex control systems by means of fault trees and causal relations;</li> <li>• distinguish between different testing techniques in terms of their achievement of structural, control flow based resp. data flow based code coverage criteria and their fault detection capabilities;</li> <li>• evaluate the adequacy of test case sets by means of mutation testing;</li> <li>• check the correctness of models and programs by means of axiomatic proofs and model checking.</li> </ul>	

7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich (30 Minuten)
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Lehrbuch der Softwaretechnik (Band 1), Helmut Balzert, 2000

1	<b>Module name</b> 96621	<b>Transceiver-Systementwurf</b> Transceiver system design	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Jörn Thielecke	
5	<b>Contents</b>	<ol style="list-style-type: none"> <li>1. Einführung</li> <li>2. Systemübersicht und Anforderungen <ul style="list-style-type: none"> <li>• GPSGSM-WLAN</li> <li>• Vergleichende Zusammenfassung</li> </ul> </li> <li>3. Basisbandverarbeitung <ul style="list-style-type: none"> <li>• Optimierung und Wechselwirkungen am Beispiel einer PLL</li> <li>• Anforderungsprofil bei GPS, GSM und WLAN</li> </ul> </li> <li>4. A/D- und D/A-Umsetzung <ul style="list-style-type: none"> <li>• Dominierendes Nutzsignal bei GSM und WLAN</li> <li>• Dominierendes Rauschen bei GPS</li> <li>• Anforderungsübersicht</li> </ul> </li> <li>5. Frontend <ul style="list-style-type: none"> <li>• Analyse und Charakterisierung von Störungen (Nichtlinearitäten, Rauschen, Dynamikbereich, I/Q-Balance, Phasenrauschen)</li> <li>• Systementwurf (Entwurfzyklus, Empfänger-Architekturen, Sender-Architekturen)</li> </ul> </li> <li>6. Ausblick</li> </ol>	
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Anhand der Beispielsysteme GPS, GSM und WLAN sollen Studierende beurteilen lernen, wie das Wechselspiel zwischen Realisierungsaufwand und nachrichtentechnischer Systemanforderung ist.</li> <li>2. Anhand von Beispielen sollen Studierenden die wesentlichen Entwurfsschritte bis hin zur Parametrisierung auf Blockschaltbildebene klar werden, wenn der Ausgangspunkt eine nachrichtentechnische Systembeschreibung ist.</li> <li>3. Anhand von Architekturbeispielen sollen Studierende ein Verständnis für die Spielräume und Abwägungen beim Entwurf eines Endgerätes entwickeln.</li> </ol>	
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse erforderlich aus: Signal- und Systemtheorie, Nachrichtentechnische Systeme, Stochastik. Erste mikroelektronische Kenntnisse helfen.	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 2022 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 2022	
10	<b>Method of examination</b>	mündlich (90 Minuten)	

11	<b>Grading procedure</b>	mündlich (100%) Bei bestandener Prüfung wird die Note um eine Teilnotenstufe (z.B. von 2,0 auf 1,7) verbessert, wenn Sie mindestens 75% der Hausaufgaben einschließlich der Rechnerübungen erfolgreich absolviert haben. Eine Note besser als 1,0 wird nicht vergeben.
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Vorlesung.



1	<b>Module name</b> 498723	<b>Transformationen in der Signalverarbeitung</b> Transforms in signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Transformationen in der Signalverarbeitung (2.0 SWS)	2,5 ECTS
3	Lecturers	Jürgen Seiler	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>Das Modul "Transformationen in der Signalverarbeitung" behandelt mehrere verschiedene Transformationen, die im Rahmen der Signalverarbeitung Verwendung finden. Dabei werden zuerst die grundlegenden Konzepte von Transformationen diskutiert und die Vorteile die Transformationen mit sich bringen erläutert. Im Anschluss daran werden die grundlegenden Eigenschaften von Integraltransformationen betrachtet und die Laplace- und die Fourier-Transformation im Detail untersucht. Um auch zeitlich veränderliche Signale gut transformieren zu können werden danach die Kurzzeit-Fourier-Transformation und die Gabor-Transformation eingeführt. Im Anschluss daran erfolgt eine Betrachtung der Auswirkung der Abtastung auf transformierte Signale, bevor die z-Transformation als Transformation für diskrete Signale behandelt wird. Abschließend erfolgt die Betrachtung weiterer Transformationen für diskrete Signale wie der Diskreten Fourier-Transformation oder linearer Block-Transformationen. The module "Transforms in Signal Processing" covers several different transforms which are used in the field of signal processing. For this, first the basic concepts of transforms are discussed and the advantages which are offered by the different transforms are presented. Subsequent to this, fundamental properties of integral transforms are considered and the Laplace- and the Fourier-Transform are examined in detail. To be able to transform time-varying signals, the Short-Time Fourier-Transform and the Gabor-Transform are introduced, afterwards. Subsequent to this, the impact of sampling on transformed signals is analyzed before the z-Transform as a transform for discrete signals is covered. Finally, further transforms for discrete signals like the Discrete Fourier-Transform or Linear-Block Transforms are discussed.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden können nach Besuch der Vorlesung</p> <ul style="list-style-type: none"> <li>• Anwendungsmöglichkeiten von Transformationen bestimmen</li> <li>• Integraltransformationen gegenüberstellen und untersuchen</li> <li>• die Existenz von Transformationen hinterfragen</li> <li>• die Eindeutigkeit von Transformationen überprüfen</li> <li>• Sätze und Eigenschaften von Transformationen entwickeln</li> <li>• zu Transformationen zugehörige inverse Transformationen einschätzen</li> <li>• die Zusammenhänge zwischen verschiedenen Transformationen einschätzen</li> <li>• auf Zusammenhänge zwischen Ausgangssignalen und transformierten Signalen folgern</li> <li>• Symmetriebeziehungen von Transformationen ausarbeiten</li> </ul>

		<ul style="list-style-type: none"> <li>Zusammenhänge zwischen kontinuierlichen und diskreten Signalen ausarbeiten</li> </ul> <p>Educational Objectives and Competences: After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>determine applications of transforms</li> <li>contrast and examine integral transforms</li> <li>question the existence of transforms</li> <li>evaluate the uniqueness of transforms</li> <li>develop theorems and properties of transforms</li> <li>evaluate to transforms corresponding inverse transforms</li> <li>evaluate the relationships between different transforms</li> <li>asses the relationship between original signal and transformed signals</li> <li>devise the symmetry properties of transforms</li> <li>devise the relationship between continuous and discrete signals</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	K. Krüger, Transformationen - Grundlagen und Anwendungen in der Nachrichtentechnik, Vieweg Verlag, Braunschweig  B. Girod, R. Rabenstein, A. Stenger, Einführung in die Systemtheorie, B. G. Teubner Verlag, Stuttgart

1	<b>Module name</b> 43420	<b>Transmission and Detection for Advanced Mobile Communications</b> Transmission and detection for advanced mobile communications	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Transmission and Detection for Advanced Mobile Communications (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr. Wolfgang Gerstacker	

4	<b>Module coordinator</b>	Prof. Dr. Wolfgang Gerstacker	
5	<b>Contents</b>	<p>The aim of this lecture is that the students acquire a basic knowledge of advanced transmission and detection techniques which are relevant to practical mobile communications systems. In the first part, it is shown how equalization schemes like decision-feedback equalization (DFE) and maximum-likelihood sequence estimation (MLSE) can be applied to the GSM/EDGE (Enhanced Data Rates for GSM Evolution) standard. Also, channel estimation for GSM/EDGE is covered. In GSM/EDGE, disturbance by interfering signals of other users is a further major problem. Therefore, interference cancellation algorithms are discussed in detail. The cases of several receive antennas and one receive antenna (single antenna interference cancellation) are distinguished. Several receive antennas can be also utilized for increasing the robustness against fading, applying diversity combination techniques. In the case of the availability of several transmit antennas only, additional space-time coding has to be used for realization of diversity gains. These aspects are also discussed in depth. Furthermore, an introduction to code-division multiple access (CDMA) transmission is given and it is shown how CDMA is applied in the UMTS system. The lecture is concluded by an introduction to digital transmission in the Long Term Evolution (LTE) system.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• describe basic equalization algorithms such as decision-feedback equalization (DFE) and maximum-likelihood sequence estimation (MLSE),</li> <li>• apply equalization algorithms to the GSM / Enhanced Data Rates for GSM Evolution (EDGE) mobile communication system,</li> <li>• formulate channel estimation methods for mobile communication systems,</li> <li>• characterize the interference problem in GSM / EDGE,</li> </ul> <p>- design interference suppression schemes for GSM/EDGE for receivers with a single antenna (single antenna interference cancellation) and multiple antennas, respectively,</p> <ul style="list-style-type: none"> <li>• characterize the performance of mobile communication networks for different reception schemes,</li> <li>• devise receivers for the realization of diversity gains for multiple receive antennas,</li> <li>• design space-time coding schemes for the realization of diversity gains for multiple transmit antennas,</li> </ul>	

		<ul style="list-style-type: none"> <li>describe transmission schemes which are based on code-division multiple access (CDMA),</li> <li>apply reception techniques for CDMA to the UMTS system,</li> <li>characterize the uplink transmission in the Long Term Evolution (LTE) system,</li> <li>develop receivers for LTE.</li> </ul> <p>Die Studierenden</p> <ul style="list-style-type: none"> <li>beschreiben grundlegende Entzerrverfahren wie entscheidungsrückgekoppelte Entzerrung (Decision-Feedback Equalization, DFE) und Maximum-Likelihood-Sequenzschätzung (Maximum-Likelihood Sequence Estimation, MLSE),</li> <li>wenden Entzerrverfahren auf das GSM/EDGE (Enhanced Data Rates for GSM Evolution) Mobilfunksystem an,</li> <li>formulieren Kanalschätzverfahren für Mobilfunksysteme,</li> <li>charakterisieren das Interferenzproblem bei GSM/EDGE,</li> <li>entwerfen Interferenzunterdrückungsverfahren für GSM/EDGE für Empfänger mit einer Antenne (Single Antenna Interference Cancellation) und mehreren Antennen,</li> <li>bewerten die Leistungsfähigkeit von Mobilfunknetzen bei Einsatz verschiedener Empfangsverfahren,</li> <li>konzipieren Empfänger zur Realisierung von Diversitätsgewinnen bei empfangsseitiger Antennendiversität</li> <li>entwerfen Space-Time-Codierverfahren zur Realisierung von Diversitätsgewinnen bei sendeseitiger Antennendiversität,</li> <li>beschreiben auf Code-Division Multiple Access (CDMA) basierende Übertragungsverfahren,</li> <li>wenden Empfangsverfahren für CDMA auf das UMTS-System an,</li> <li>charakterisieren die Aufwärtsstrecke von Long Term Evolution (LTE),</li> <li>entwerfen Empfänger für LTE.</li> </ul>
7	<b>Prerequisites</b>	Systemtheorie, Nachrichtenübertragung
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester

15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Lecture notes

1	<b>Module name</b> 92280	<b>Verifikation digitaler Systeme</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Oliver Keszöcze	
5	<b>Contents</b>	<p>Für den Entwurf eines digitalen Systems werden heute in der Industrie ebenso viele Verifikationsingenieure wie Designer benötigt. Trotzdem beansprucht die Verifikation heute bereits 70%-80% der gesamten Entwurfszeit. Neben konventionellen Verifikationserfahren wie der Simulation sind werden seit einigen Jahren sogenannte "formale Verifikationsmethoden" in heutigen Entwurfsflüssen eingesetzt. Der Umgang mit diesen Methoden stellt ein wichtiges neues Aufgabenfeld dar. Im Gegensatz zur Simulation beruht die formale Verifikation auf exakten mathematischen Methoden zum Nachweis funktionaler Schaltungseigenschaften. Dadurch können Entwurfsfehler frühzeitiger und mit höherer Zuverlässigkeit als bisher erkannt werden. Jedes System zur formalen Hardwareverifikation erfordert:</p> <ol style="list-style-type: none"> <li>1. ein geeignetes Modell des zu verifizierenden Systems</li> <li>2. eine Sprache zur Formulierung der zu verifizierenden Eigenschaften</li> <li>3. eine Beweismethode.</li> </ol> <p>Die Vorlesung behandelt diese drei Bereiche, vermittelt die grundlegenden Algorithmen und Konzepte moderner Werkzeuge für die formale Hardwareverifikation und erläutert deren Einsatz in der industriellen Praxis. Im Einzelnen werden in dieser Vorlesung die folgenden Punkte behandelt:</p> <ol style="list-style-type: none"> <li>1. Modellierung digitaler Systeme</li> <li>2. Unterschiede formaler und simulationsbasierter Verifikationsmethoden</li> <li>3. Äquivalenzvergleich</li> <li>4. Formale und simulationsbasierte Eigenschaftsprüfung</li> <li>5. Assertions</li> <li>6. Verifikation arithmetischer Schaltungen</li> </ol>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz -- Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden erläutern die wesentlichen Techniken zur Verifikation digitaler Systeme, zeigen deren Vor- und Nachteile auf und vergleichen diese bezüglich Ihrer Mächtigkeit und Komplexität.</li> </ul> <p>Fachkompetenz -- Anwenden</p> <ul style="list-style-type: none"> <li>• Die Studierenden wenden Modellierungstechniken aus den Bereichen der Binären Entscheidungsdiagramme inkl. bekannter Erweiterungen (MDD, etc.) sowie der SAT-Löser auf Systembeschreibungen an.</li> <li>• Die Studierenden Verifikationstechniken aus den Bereichen der formalen Äquivalenz- und Eigenschaftsprüfung (Model</li> </ul>	

		Checking, Symbolic Model Checking, Bounded Model Checking) auf Systembeschreibungen an.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	mündlich
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96750	<b>Hardware-Beschreibungssprache VHDL</b> VHDL Hardware description language	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Frickel
5	<b>Contents</b>	<p>Vorlesung mit integrierter Rechnerübung zur Syntax und zur Anwendung der Hardware-Beschreibungssprache VHDL (Very High Speed Integrated Circuit Hardware Description Language) nach dem Sprachstandard IEEE 1076-1987 und 1076-1993, Anwendung von VHDL zum Entwurf von FPGAs in der Praxis.</p> <ul style="list-style-type: none"> <li>• Konzepte und Konstrukte der Sprache VHDL</li> <li>• Beschreibung auf Verhaltens- und Register-Transfer-Ebene</li> <li>• Simulation und Synthese auf der Gatterlogik-Ebene</li> <li>• Verwendung professioneller Software-Tools (Xilinx Vivado)</li> <li>• Vorlesung mit integrierten Rechner-Übungen (Labs)</li> <li>• Kursmaterial ist englisch-sprachig, die Vorlesungssprache deutsch</li> </ul> <p>Zielgruppe sind Hörer aller Fachrichtungen, die sich mit dem Entwurf, Simulation und Synthese digitaler Systeme und Schaltungen beschäftigen wollen.</p>
6	<b>Learning objectives and skills</b>	<p><b>Fachkompetenz</b></p> <ul style="list-style-type: none"> <li>• Wissen</li> </ul> <p>Die Studierenden können Begriffe und Definitionen einer Hardware-Beschreibungssprache (hier VHDL) darlegen.</p> <ul style="list-style-type: none"> <li>• Verstehen</li> </ul> <p>Die Studierenden verstehen den Zusammenhang bzw. die Transformation zwischen einer Hardware-Struktur und deren Abbildung in einer Hardware-Beschreibungssprache in beiden Richtungen.</p> <ul style="list-style-type: none"> <li>• Analysieren</li> </ul> <p>Die Studierenden klassifizieren ein gewünschtes Systemverhalten, strukturieren dieses in Teilmodule, und realisieren die Teilmodule bzw. das System in der Hardware-Beschreibungssprache.</p> <ul style="list-style-type: none"> <li>• Evaluieren (Beurteilen)</li> </ul> <p>Die Studierenden schätzen VHDL-Modelle bezüglich des quantitativen und qualitativen Hardware-Aufwandes ein, überprüfen diese gegen vorliegende Randbedingungen (constraints), und vergleichen sie mit alternativen Lösungen.</p> <p><b>Lern- bzw. Methodenkompetenz</b></p> <p>Die theoretischen Inhalte der Sprache können durch Einsatz eines Simulations- und Synthesewerkzeuges im praktischen Einsatz selbständig verifiziert und deren Verständnis vertieft werden.</p> <p><b>Sozialkompetenz</b></p>



		Die Studierenden stärken ihre Fähigkeit, vorliegende Aufgabenstellungen in Gruppenarbeit gemeinsam zu lösen.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	schriftlich oder mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96314	<b>Virtual Vision</b> Virtual vision	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Christian Herglotz	
5	<b>Contents</b>	<p>Menschliches Sehen Sichtfeld und Fovea Dynamic Range Stereoskopie Eigenschaften der Lichtfeldfunktion</p> <ul style="list-style-type: none"> <li>• Helligkeit</li> <li>• 3D und Tiefe</li> <li>• Farben</li> <li>• Räumliche und zeitliche Auflösung</li> </ul> <p>Energieeffizienz in der Videokommunikation. Content: Human Vision Field of view and fovea Dynamic Range Stereoscopy Properties of the light field function</p> <ul style="list-style-type: none"> <li>• Brightness</li> <li>• 3D and depth</li> <li>• Colors</li> <li>• Spatial and temporal resolution</li> </ul> <p>Energy efficiency in video communications</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• give an overview on basic properties of the human visual system</li> <li>• know and explain all hardware and software components necessary to perform video capturing, processing, and display.</li> <li>• describe differences and properties of video formats such as fisheye, 360°, or high dynamic range</li> <li>• distinguish video formats and discuss advantages and disadvantages</li> <li>• show real-time demonstrations of these video formats with common portable devices</li> <li>• assess the quality and the compression performance of video formats</li> <li>• come up with new strategies to improve processing algorithms like stitching or compression.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 30 h</p> <p>Independent study: 45 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	<p>Literaturhinweise werden in der Vorlesung gegeben.</p> <p>References for further reading will be given in the lecture.</p>

# Elective modules from the Faculty of Engineering or Faculty of Sciences

1	<b>Module name</b> 947709	<b>Auditory Models</b> Auditory models	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Auditory Models (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Bernd Edler	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernd Edler	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Main components of the human auditory system</li> <li>• Common models</li> <li>• Mechanical models</li> <li>• Physiological models</li> <li>• Psychoacoustic models</li> <li>• Applications (hearing aids, audio coding, . . . )</li> </ul>	
6	<b>Learning objectives and skills</b>	Goals <ul style="list-style-type: none"> <li>• Students understand the structure and function of the human auditory system</li> <li>• Students gain deeper insight into psychoacoustic phenomena, such as masking, directional and spatial hearing</li> <li>• Students implement and evaluate perceptual models for various applications</li> <li>• Students collaborate with scientists in the fields of audiology and neuroscience</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 816185	<b>Body Area Communications</b> Body area communications	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer	
5	<b>Contents</b>	<p>Contents:</p> <p>The Lecture and exercise deals with the following topics:</p> <ul style="list-style-type: none"> <li>• Introduction to Body Area Communications</li> <li>• Electromagnetic Characteristics of Human Body</li> <li>• Electromagnetic Analysis Methods</li> <li>• Body Area Channel Modeling</li> <li>• Modulation/Demodulation</li> <li>• Body Area Communication Performance</li> <li>• Electromagnetic Compatibility Consideration</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Learning objectives</p> <ul style="list-style-type: none"> <li>• Students understand the challenges in designing Body Area Communication (BAC) systems</li> <li>• Students can conduct basic design decisions with BAC systems, like frequency and modulation selection</li> <li>• Students understand electromagnetic wave propagation in bodies</li> <li>• Students understand the frequency dependent loss and propagation behavior of electromagnetic waves</li> <li>• Students can analyze the communication performance of a BAC system</li> <li>• Students can evaluate Electromagnetic Compatibility of a BAC system</li> <li>• Students can assess the field strength inside body and relate it to regulatory limits like SAR (Specific Absorption rate), frequency dependent maximum electrical and magnetic field strength</li> <li>• Students can sketch block diagrams of BAC systems</li> <li>• Students can derive channel models for BAC</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	

13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	

1	<b>Module name</b> 44445	<b>Cognitive Neuroscience for AI Developers</b> Cognitive neuroscience for AI developers	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Cognitive Neuroscience for AI Developers (4.0 SWS)	5 ECTS
3	Lecturers	Dr. Patrick Krauß Prof. Dr. Andreas Kist Prof. Dr.-Ing. Andreas Maier Dr. rer. nat. Achim Schilling	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	<p>Neuroscience has played a key role in the history of artificial intelligence (AI), and has been an inspiration for building human-like AI, i.e. to design AI systems that emulate human intelligence.</p> <p>Neuroscience provides a vast number of methods to decipher the representational and computational principles of biological neural networks, which can in turn be used to understand artificial neural networks and help to solve the so called black box problem. This endeavour is called neuroscience 2.0 or machine behaviour. In addition, transferring design and processing principles from biology to computer science promises novel solutions for contemporary challenges in the field of machine learning. This research direction is called neuroscience-inspired artificial intelligence.</p> <p>The course will cover the most important works which provide the cornerstone knowledge to understand the biological foundations of cognition and AI, and applications in the areas of AI-based modelling of brain function, neuroscience-inspired AI and reverse-engineering of artificial neural networks.</p>
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• Explain the principles of neural information processing in the brain</li> <li>• compare and analyze methods from neuroscience to study neural networks</li> <li>• explain the neuroscientific underpinnings of artificial intelligence</li> <li>• explain principles and concepts of cognitive science</li> <li>• explain principles and concepts of neuroscience</li> <li>• compare and analyze machine learning methods to analyze neural data</li> <li>• explain approaches from deep learning to model brain function</li> <li>• discuss the commonalities of neuroscience and artificial intelligence</li> <li>• implement the presented methods in Python</li> <li>• explain concepts from cognitive neuroscience for the design of artificial intelligence systems</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!



9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel (90 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Gazzaniga, Michael. Cognitive Neuroscience - The Biology of the Mind. W. W. Norton & Company, 2018.  Ward, Jamie. The Student's Guide to Cognitive Neuroscience. Taylor & Francis Ltd., 2019.  Bermúdez, José Luis. Cognitive Science: An Introduction to the Science of the Mind. Cambridge University Press, 2014.  Friedenberg, Jay D., and Silverman, Gordon W. Cognitive Science: An Introduction to the Study of Mind. SAGE Publications, Inc., 2015.  Gerstner, Wulfram, et al. Neuronal dynamics: From single neurons to networks and models of cognition. Cambridge University Press, 2014.

1	<b>Module name</b> 92731	<b>Communication Electronics</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Kommunikationselektronik (2.0 SWS) Übung: Übung zu Kommunikationselektronik (2.0 SWS)	5 ECTS -
3	Lecturers	Clemens Neumüller Dr.-Ing. Jörg Robert	

4	<b>Module coordinator</b>	Dr.-Ing. Jörg Robert
5	<b>Contents</b>	<p>1. Einleitung</p> <p>2. Darstellung von Signalen und Spektren</p> <ul style="list-style-type: none"> <li>• Kontinuierliche und diskrete Signale</li> <li>• Spektrum eines Signals</li> <li>• Unterabtastung und Überabtastung</li> </ul> <p>3. Aufbau und Signale eines Software Defined Radio Systems</p> <ul style="list-style-type: none"> <li>• Blockschaltbild eines Software Defined Radio Systems</li> <li>• Basisband- und Trägersignale</li> <li>• Empfänger-Topologien</li> <li>• Signale in einem Software Defined Radio System</li> </ul> <p>4. Drahtlose Netzwerke</p> <p>5. Übertragungsstrecke</p> <ul style="list-style-type: none"> <li>• Funkstrecke</li> <li>• Antennen</li> </ul> <p>6. Leistungsdaten eines Empfängers</p> <ul style="list-style-type: none"> <li>• Rauschen</li> <li>• Nichtlinearität</li> <li>• Dynamikbereich eines Empfängers</li> </ul> <p>7. Digital Downconverter</p> <ul style="list-style-type: none"> <li>• CIC-Filter</li> <li>• Polyphasen-FIR-Filter</li> <li>• Halbband-Filterkaskade</li> <li>• Interpolation</li> </ul> <p>8. Demodulation digital modulierter Signale</p> <ul style="list-style-type: none"> <li>• Einführung</li> <li>• Demodulation einer GFSK/PAM-Paketsendung</li> </ul> <p>Das Modul Kommunikationselektronik behandelt Aspekte der Schaltungstechnik und der Signalverarbeitung drahtloser Übertragungssysteme, die als sog. "Software Defined Radio" Systeme aufgebaut sind. Als Beispiel dient der Empfänger eines einfachen Telemetrie-Systems, der von der Antenne bis zum Nutzdatenausgang behandelt wird. Schwerpunkte bilden der Aufbau und die Eigenschaften der Hardware des Empfängers sowie die Algorithmen zum Empfang von Telemetrie-Signalen. Dabei wird ein typisches System mit Hilfe eines miniaturisierten Empfängers und einer Verarbeitung mit dem MATLAB-kompatiblen Mathematikprogramm Octave implementiert. Die benötigte Software wird den Studierenden zur Verfügung gestellt.</p> <p>*Content:*</p> <p>1. Introduction</p> <p>2. Signal representation and discrete signals</p>

		<ul style="list-style-type: none"> <li>a. Continuous and discrete signals</li> <li>b. Signal spectrum</li> <li>c. Downsampling and upsampling</li> <li>3. Structure and signals of a Software Defined Radio <ul style="list-style-type: none"> <li>a. Block diagram of a Software Defined Radio</li> <li>b. Base band signals and carrier signals</li> <li>c. Receiver topologies</li> <li>d. Signals in a Software Defined Radio</li> </ul> </li> <li>4. Wireless networks</li> <li>5. Transmission path <ul style="list-style-type: none"> <li>a. Radio link</li> <li>b. Antennas</li> </ul> </li> <li>6. Performance data of a receiver <ul style="list-style-type: none"> <li>a. Noise</li> <li>b. Nonlinearities</li> <li>c. Dynamic range of a receiver</li> </ul> </li> <li>7. Digital Down Converter <ul style="list-style-type: none"> <li>a. CIC filter</li> <li>b. Polyphase FIR filter</li> <li>c. Halfband filter cascade</li> <li>d. Interpolation</li> </ul> </li> <li>8. Demodulation of digital modulated signals <ul style="list-style-type: none"> <li>a. Introduction</li> <li>b. Demodulation of a GFSK/PAM packet transmission</li> </ul> </li> </ul> <p>The module Communication Electronics deals with aspects of circuitry and signal processing of wireless communication systems, built up as so-called "Software Defined Radio systems. A receiver of a simple telemetry system serves as an example, being examined starting from its antenna to the user data output. The focus lies on the structure and the characteristic of the receivers hardware as well as the algorithms for the reception of telemetry signals. A typical system is implemented using a miniaturized receiver and processing with the MATLAB-compatible Octave math program. The required software is provided to the students.</p>
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Die Studierenden verstehen die grundlegende Funktionsweise eines Software Defined Radio (SDR) Systems, d.h. sie verstehen die Funktionsweise der einzelnen Signalverarbeitungsschritte sowie die auftretenden Signale selbst.</li> <li>2. Die Studierenden analysieren die Leistungsfähigkeit der analogen Komponenten eines SDR Systems und können Verfahren zur Optimierung dieser Komponenten selbständig anwenden.</li> <li>3. Die Studierenden analysieren die digitalen Verarbeitungsschritte ausgewählter Modulationsarten und können damit selbst die digitale Signalverarbeitung eines SDR Senders und Empfängers erschaffen.</li> </ol> <ol style="list-style-type: none"> <li>1. The students will understand the basic operation of a Software Defined Radio (SDR) system, i.e. the students will understand how the individual signal processing steps work as well as the signals themselves.</li> </ol>

		<p>2. The students analyze the performance of the analog components of an SDR system and are able to apply procedures for optimizing these components independently.</p> <p>3. The students analyse the digital processing steps of selected modulation types and are able to create the digital signal processing of an SDR transmitter and receiver themselves.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen, grundlegende Kenntnisse im Bereich digitaler Signalverarbeitung werden vorausgesetzt
8	<b>Integration in curriculum</b>	semester: 2;1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skriptum zur Veranstaltung im StudON verfügbar: <a href="https://www.studon.fau.de/studon/goto.php?target=crs_117973">https://www.studon.fau.de/studon/goto.php?target=crs_117973</a>

1	<b>Module name</b> 43955	<b>Communication Systems</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Aus Rechnerkommunikation ist der grundlegende Aufbau von IP-basierten Netzen bekannt, Inhalt von Kommunikationssysteme sind weitere Netztechnologien wie Leitungsvermittlung (Telefonnetze, Sonet/SDH/WDM) und Netze mit virtueller Leitungsvermittlung (ATM, MPLS) sowie Netzwerkvirtualisierung (SDN, NFV), Multimediakommunikation über paketvermittelte Netze (Streaming, RTP, SIP, Multicast), Dienstgüte in paketvermittelten Netzen (Integrated Services, RSVP, Differentiated Services, Active Queue Management, Policing, Scheduling), drahtlose und mobile Kommunikation (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, ZigBee u.a. Sensornetze). Auch Kommunikation in der Industrie wird behandelt. In der Übung werden praktische Aufgaben im Labor durchgeführt: ein Labor enthält mehrere IP-Router, Switches und Rechner, IP-Telefone und Telefonie-Software für VoIP, es werden verschiedene Konfigurationen eingestellt und getestet. Ein weiterer Übungsteil beschäftigt sich mit Mobilkommunikation.</p> <p>*Contents:*</p> <p>Based on the course computer communications the architecture of IP networks is known. Contents of this course will be additional networking technologies such as circuit switching (telephony, SONET/SDH/WDM) and networks with virtual circuit switching (ATM, MPLS) as well as network virtualization (SDN, NFV), multimedia communications over packet switched networks (streaming, RTP, SIP, multicast), quality-of-service in packet switched networks (integrated services, RSVP, differentiated services, active queue management, policing, scheduling), wireless and mobile communications (GSM, UMTS, LTE, 5G, Wimax, WLAN, Bluetooth, sensor networks such as ZigBee). Industrial communication will also be a topic. In the tutorial practical tasks are performed in the laboratory: One laboratory contains several IP routers, switches and computers, IP phones and VoIP telephone software. Various configurations are set up and tested. Another part of the tutorial deals with mobile communications.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Kenntnisse über Technologien bei der Leitungs- und Paketvermittlung in leitungsgebundenen und drahtlosen/mobilen Netzen          Kenntnisse über die Grundlagen von Dienstgütemechanismen in paketvermittelten Netzen          praktische Erfahrung in der Konfiguration eines IP-Switch-Router-Netzes mit Multimediaverkehr          Students obtain the following learning targets and competences</p>	

		<p>Knowledge of technologies in circuit and packet switching in wired and wireless/mobile networks</p> <p>Knowledge of the foundations of quality of service mechanisms in packet switched networks</p> <p>Practical experience in configuring an IP switch router network with multimedia traffic</p>
7	<b>Prerequisites</b>	Basic knowledge of working with the Linux command line interface (terminal).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>schriftlich oder mündlich</p> <p>Studienleistung</p> <p>schriftlich oder mündlich (90 Minuten)</p>
11	<b>Grading procedure</b>	<p>schriftlich oder mündlich (100%)</p> <p>Studienleistung (0%)</p> <p>schriftlich oder mündlich (100%)</p>
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>Kurose, Ross. Computer Networking: A Top-Down Approach. 7th Ed., Pearson Education, 2017</p> <p>W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</p> <p>W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</p> <p>Cox. An Introduction to LTE. Wiley, 2012</p>

1	<b>Module name</b> 593320	<b>Vernetzte Mobilität und autonomes Fahren</b> Connected mobility and autonomous driving	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr.-Ing. Anatoli Djanatliev	
5	<b>Contents</b>	<p>Es ist inzwischen allgemein bekannt, dass Fahrzeuge der Zukunft hochgradig vernetzt sein werden. Der aktuelle Trend geht in Richtung des autonomen Fahrens. In den bisherigen Betrachtungen wurde insbesondere die ad-hoc Kommunikation zwischen Fahrzeugen auf unteren Schichten untersucht (Fahrzeugkommunikation). Im Rahmen der vernetzten Mobilität soll das Fahrzeug vor allem als Teil eines größeren Ökosystems mit weiteren Teilnehmern (z.B. Personen, Radfahrern, Ampeln, Gebäuden etc.) gesehen werden. All dies gibt die Möglichkeit den ständig wachsenden Bedarf an Mobilität zu optimieren und neue Sicherheits- und Komfortdienstleistungen zu schaffen. Dies erfordert jedoch die Lösung einiger komplexer Herausforderungen. Neben den gesellschaftlichen und rechtlichen Aspekten müssen insbesondere auch technische Voraussetzungen geschaffen werden. Dazu gehören u.a. geeignete Kommunikationstechnologien (v.a. ad-hoc, Mobilfunk) und Kommunikationsarchitekturen (Cloud-, Edge/Fog-, Node-Computing). Neben Technologien, Methoden und innovativen Mobilitätsdienstleistungen werden im Rahmen dieser Lehrveranstaltung auch grundlegende Aspekte der Verkehrsplanung und Verkehrstechnik eingeführt sowie der intermodale Verkehr besprochen.</p>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Verständnis grundlegender Konzepte u.a. von</p> <ul style="list-style-type: none"> <li>• Ad-Hoc Kommunikation</li> <li>• Mobilfunkkommunikation</li> <li>• Verkehrsplanung</li> <li>• Architekturen</li> <li>• Fahrzeug als Teil eines Mobilitäts-Ökosystems</li> <li>• Innovative Dienste</li> </ul> <p>Anwenden Bearbeitung von Übungsaufgaben Analysieren</p> <ul style="list-style-type: none"> <li>• Unterschiede zwischen unterschiedlichen Kommunikationstechnologien und Architekturen aufdecken</li> <li>• Relevante Zukunftsszenarien aufbauen</li> </ul> <p>Evaluieren (Beurteilen) Anwendung von Simulation und Modellierung zur Evaluierung zukünftiger Szenarien und Fallstudien.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>mündlich (90 Minuten)</p> <p>Prüfungsleistung, mündliche Prüfung, Dauer (in Minuten): 30, benotet, 5 ECTS Anteil an der Berechnung der Modulnote: 100.0 %</p>
11	<b>Grading procedure</b>	mündlich (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	<p>german</p> <p>english</p>
16	<b>Bibliography</b>	<p>Barbara Flügge; Smart Mobility - Connecting Everyone: Trends, Concepts and Best Practices; Vieweg Teubner, 2017</p> <p>Maurer, M., Gerdes, J.C., Lenz, B., Winner, H. (Hrsg.); Autonomes Fahren: Technische, rechtliche und gesellschaftliche Aspekte; Springer 2015</p> <p>Johanning, V., Mildner, R.; Car IT kompakt: Das Auto der Zukunft Vernetzt und autonom fahren; Springer, 2015</p>



1	<b>Module name</b> 451696	<b>Cyber-Physical Systems</b> Cyber-physical systems	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übung zu Cyber-Physical Systems (2.0 SWS) Vorlesung: Cyber-Physical Systems (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Torsten Klie	

4	<b>Module coordinator</b>	Joachim Falk Dr.-Ing. Torsten Klie
5	<b>Contents</b>	<p>Klassische Computersysteme zeichnen sich durch eine strikte Trennung von realer und virtueller Welt aus. Moderne Steuerungssysteme, die z.B. in modernen Fahrzeugen verbaut sind und die aus einer Vielzahl von Sensoren und Aktoren bestehen, entsprechen diesem Bild nur sehr eingeschränkt.</p> <p>Diese Systeme, oft "Cyber-Physical Systems (CPS)" genannt, erkennen ihre physische Umgebung, verarbeiten diese Informationen und können die physische Umwelt auch koordiniert beeinflussen. Hierzu ist eine starke Kopplung von physischem Anwendungsmodell und dem Computer-Steuerungsmodell nötig. Im Unterschied zu Eingebetteten Systemen bestehen CPS meist aus vielen vernetzten Komponenten, die sich selbständig untereinander koordinieren.</p> <p>Diese Vorlesung spannt den Bogen von kontrolltheoretischen Grundlagen über Selbstorganisationsprinzipien bis hin zu visionären Anwendungen aus den Bereichen Verkehr und Medizintechnik. Ferner werden Entwurfsmethoden für Cyber-Physical Systems vorgestellt.</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erläutern, was Cyber-Physical Systems sind und auf welchen technologischen Grundlagen sie aufbauen, insbesondere in den Bereichen Regelungstechnik, Ablaufplanung, Kommunikation und Selbstorganisation bewerten CPS in verschiedenen Anwendungsgebieten</p> <p>stellen den Entwurfsprozess von CPS dar, insbesondere die Modellierung und die grundlegende Programmierung entdecken</p> <p>wesentliche Herausforderungen beim Entwurf, Ausbringung und Einsatz von CPS.</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222

		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>• Andrea Bondavalli, Sara Bouchenak und Hermann Kopetz (Hrsg.) Cyber-Physical Systems of Systems: Foundations – A Conceptual Model and Some Derivations: The AMADEOS Legacy. Springer 2016.</li> <li>• Otto Föllinger Regelungstechnik. Hüthig 1992.</li> <li>• Hilmar Jaschek und Holger Voos Grundkurs der Regelungstechnik. Oldenbourg 2010.</li> <li>• Jörg Kahlert Crash-Kurs Regelungstechnik. VDE Verlag 2010.</li> <li>• Peter Marwedel Embedded Systems Design – Embedded Systems Foundations of Cyber-Physical Systems, and the Internet of Things, 4. Auflage. Springer 2021</li> <li>• André Platzner Logic Foundations of Cyber-physical Systems. Springer 2018.</li> <li>• Wolfgang Schneider Praktische Regelungstechnik. Vieweg +Teubner 2008.</li> <li>• Walid M. Taha, Abd-Ehamid M. Taha und Johan Thunberg Cyber-physical Systems – A Model-based Approach. Springer 2021.</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/cyber-physical-systems/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/cyber-physical-systems/</a></p>

1	<b>Module name</b> 47677	<b>Data Science Survival Skills</b> Data science survival skills	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Andreas Kist	
5	<b>Contents</b>	<p>Data Scientists need a comprehensive toolbox for their work. This consists for example of data acquisition, data cleaning, data processing and data visualization. In this course, we highlight good practices and approaches, and provide intensive hands-on experience.</p> <p>In particular, this course covers:</p> <ul style="list-style-type: none"> <li>Data handling and storage</li> <li>Lossy and lossless data compression</li> <li>Data acquisition and API usage</li> <li>Data visualization in scientific figures and movies</li> <li>Data analysis platforms</li> <li>Multithreading and multiprocessing</li> <li>Code vectorization and just-in-time compilation</li> <li>Code profiling</li> <li>Prototyping Graphical User Interfaces</li> <li>Workflow optimization techniques</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students</p> <ul style="list-style-type: none"> <li>will be able to create own code for working with data</li> <li>can carry out research projects in data science</li> <li>can apply code optimization strategies</li> <li>can design own graphical user interfaces for convenient interaction with data</li> <li>can produce high-quality data visualization as needed for scientific publications</li> </ul>	
7	<b>Prerequisites</b>	It is recommended to have prior knowledge of the programming language Python (e.g. through GSProg or SciProgPy) and first exposure to data.	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Variabel (60 Minuten)	
11	<b>Grading procedure</b>	Variabel (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	

15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Edward Tufte: The Visual Display of Quantitative Information</p> <p>Cole Nussbaum Knafl: Storytelling with data</p> <p>Wes McKinney: Python for Data Analysis: Data Wrangling with Pandas, NumPy, and IPython</p> <p>Gabriele Lanaro: Python High Performance</p> <p>Micha Gorelick, Ian Ozsvald: High Performance Python</p> <p>Alan D Moore: Mastering GUI Programming with Python</p>

1	<b>Module name</b> 93330	<b>Deep Learning for Beginners</b> Deep learning for beginners	<b>2,5 ECTS</b>
2	Courses / lectures	Vorlesung: Deep Learning for Beginners (VHB-Kurs) (2.0 SWS)	2,5 ECTS
3	Lecturers	Aline Sindel	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Neural networks have had an enormous impact on research in image and signal processing in recent years. In this course, you will learn all the basics about deep learning in order to understand how neural network systems are built. The course is addressed to students who are new to the field. In the beginning of the course, we introduce you to the topic with some applications of deep learning in the field of medical imaging, digital humanities and industry projects. Before we dive into the core elements of neural networks, there are two lecture units on the fundamentals of signal and image processing to teach you relevant parts of system theory such as convolutions, Fourier transform, and sampling theorem. In the next lecture units, you learn the basic blocks of neural networks, such as backpropagation, fully connected layers, convolutional layers, activation functions, loss functions, optimization, and regularization strategies. Then, we look into common practices for training and evaluating neural networks. The next lecture unit is focusing on common neural network architectures, such as LeNet, Alexnet, and VGG. It follows a lecture unit about unsupervised learning that contains the principles of autoencoders and generative adversarial networks. Lastly, we cover some applications of deep learning in segmentation and object detection.</p> <p>The accompanying programming exercises will provide a deeper understanding of the workings and architecture of neural networks, in which you will develop a basic neural network from scratch in pure Python without using deep learning frameworks, such as PyTorch or TensorFlow.</p> <p>At the end of the semester, there will be a written exam.</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• explain the different neural network components,</li> <li>• compare and analyze methods for optimization and regularization of neural networks,</li> <li>• compare and analyze different CNN architectures,</li> <li>• explain deep learning techniques for unsupervised / semi-supervised and weakly supervised learning,</li> <li>• explain different deep learning applications,</li> <li>• implement the presented methods in Python,</li> <li>• effectively investigate raw data, intermediate results and results of Deep Learning techniques on a computer,</li> <li>• autonomously supplement the mathematical foundations of the presented methods by self-guided study of the literature,</li> <li>• discuss the social impact of applications of deep learning applications.</li> </ul>	

7	<b>Prerequisites</b>	Requirements: mathematics for engineering, basic knowledge of python
8	<b>Integration in curriculum</b>	semester: 4
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel (60 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 75 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 876012	<b>Verlässliche Echtzeitsysteme (Vorlesung mit Übungen)</b> Dependable real-time systems (lecture with exercises)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Peter Wägemann
5	<b>Contents</b>	<p>Viele Echtzeitsysteme sind in Bereiche des täglichen Lebens eingebettete, die hohe Anforderungen an die funktionale Sicherheit dieser Systeme stellen. Beispiele hierfür sind Fahrerassistenzsysteme in modernen Automobilen, medizinische Geräte, Prozessanlagen in Kernkraftwerken oder Chemiefabriken oder Flugzeuge. Fehlfunktionen in diesen Anwendungen ziehen mitunter katastrophale Konsequenzen nach sich - Menschen können ernsthaft verletzt oder sogar getötet werden, Landstriche können unbewohnbar gemacht oder zumindest großer finanzieller Schaden verursacht werden.</p> <p>Dieses Modul betrachtet Methoden und Werkzeuge, die uns helfen können, einerseits *zuverlässig Software zu entwickeln* (also Fehler im Programm zu entdecken und zu vermeiden), und andererseits *zuverlässige Software zu entwickeln* (also Abstraktionen, die auch im Fehlerfall ihre Gültigkeit behalten). Hierbei steht weniger die Vermittlung theoretischer Grundkenntnisse auf diesen Gebieten im Vordergrund, also vielmehr</p> <ul style="list-style-type: none"> <li>• die praktische Anwendung existierende Werkzeuge und Methoden</li> <li>• sowie die Erfahrung und das Verständnis ihrer Grenzen.</li> </ul> <p>Auf diese Weise soll ein Fundament für die konstruktive Umsetzung verlässlicher Echtzeitsysteme gelegt werden. Dieses Modul soll daher fundierte Anknüpfungspunkte für die Entwicklung verlässlicher Echtzeitsysteme vermitteln, die Ad-hoc-Techniken möglichst ersetzen sollen.</p>
6	<b>Learning objectives and skills</b>	<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> <li>• nennen die Konzepte und die Taxonomie verlässlicher Systeme, unterscheiden Software- und Hardwarefehler und klassifizieren Fehler (Defekt, Fehler, Fehlverhalten).</li> <li>• stellen Fehlerbäume auf.</li> <li>• organisieren Softwareentwicklungsprojekte mittels der Versionsverwaltung git.</li> <li>• vergleichen die verschiedenen Arten der Redundanz als Grundvoraussetzung für Fehlererkennung und -toleranz.</li> <li>• entwickeln fehlertolerante Systeme mittels Replikation.</li> <li>• diskutieren die Fehlerhypothese und die Sicherstellung von Replikdeterminismus.</li> <li>• erläutern die Vor- und Nachteile softwarebasierter Replikation und den Einsatz von Diversität.</li> </ul>

- wenden Informationsredundanz zur Härtung von Daten- und Kontrollflüssen an.
- bewerten die Effektivität der arithmetischer Codierung von Programmen und verallgemeinern diesen Ansatz auf die verschiedenen Implementierungsebenen (Maschinenprogramm zu Prozessinkarnation).
- interpretieren den Einfluss der Ausführungsplattform (Hardware, Betriebssystem) auf die Leistungsfähigkeit der Fehlererkennung.
- konzipieren eine fehlertolerante Ausführungsumgebung für ein softwarebasiertes TMR-System basierend auf ANBD-Codierung.
- nennen die Grundlagen der systematischen Fehlerinjektion.
- überprüfen die Wirksamkeit von Fehlertoleranzmechanismen mittels Fehlerinjektion auf der Befehlssatzebene.
- entwickeln Testfälle für die Fehlerinjektion mittels des fail\*\* Werkzeugs.
- setzen Messergebnisse in Relation zu dem tatsächlichen Fehlerraum.
- beschreiben die Grundlagen der Fehlererholung (Vorwärts- bzw. Rückwärtskorrektur) und Reintegration fehlgeschlagener Knoten.
- vergleichen den Zustandstransfer am Beispiel der Running bzw. Recursive State Restoration.
- benennen Konzepte der Rückwärtskorrektur durch Entwurfsalternativen (Recovery Blocks).
- fassen die Grundlagen des dynamischen Testens zusammen.
- unterscheiden Black-Box und White-Box Testverfahren.
- konzipieren und implementieren Testfälle.
- überprüfen die Testüberdeckung anhand grundlegender Überdeckungskriterien (Anweisungs- bis Bedingungsüberdeckung).
- geben die Grundlagen der statischen Programmanalyse wieder.
- nennen die Funktionsweise von Hoare- WP-Kalkül.
- verifizieren eine Ampelsteuerung mittels des Framac Werkzeugs zur statischen Analyse von C Programmen.
- beschreiben den Korrektheitsnachweis mittels abstrakter Interpretation und unterscheiden die konkrete von der abstrakten Programmsemantik.
- erläutern die Funktionsweise von Sammel- und Präfixsemantiken.
- erstellen einen Korrektheitsbeweis für einen a-b-Filter mittels des Astrée Werkzeugs zur abstrakten Interpretation von C Programmen.
- bewerten die Verlässlichkeit kommerzieller, sicherheitskritischer Systeme anhand von Fallstudien (Sizewell B, Airbus A320).



		<ul style="list-style-type: none"> <li>• erschließen sich typische Probleme und Fehlerquellen bei der Programmierung von eingebetteten Systemen im Allgemeinen.</li> <li>• klassifizieren Fallstricke und Mehrdeutigkeiten in der Programmiersprache C99 im Besonderen.</li> <li>• können in Gruppen kooperativ und effektiv arbeiten.</li> <li>• können ihre Entwurfs- und Implementierungsentscheidungen kompakt präsentieren und argumentativ vertreten.</li> <li>• reflektieren ihre Entscheidungen kritisch und leiten Alternativen ab.</li> <li>• können offen und konstruktiv mit Schwachpunkten in der Konzeption wie Umsetzung umgehen.</li> </ul>
7	<b>Prerequisites</b>	<p>Für eine erfolgreiche Teilnahme an der Veranstaltung sind grundlegende Programmierkenntnisse in C/C++ erforderlich. Diese können durch den (empfohlenen) Besuch entsprechender Grundlagenveranstaltungen oder im Eigenstudium erworben sein.</p> <p>Weiterhin sind grundlegende Kenntnisse über Echtzeitsysteme eine, zum Beispiel durch den Besuch der Veranstaltung "Echtzeitsysteme", empfohlen.</p> <p>Eine formale Voraussetzung besteht in diesem Zusammenhang jedoch nicht.</p>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 96591	<b>Design of Integrated Circuits I</b>	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>Es wird in die Grundlagen des integrierten digitalen Schaltungsentwurfes auf Basis von CMOS eingeführt. Ausgehend vom MOS Transistor wird die Complementäre Logik erklärt und auf gängige statische und dynamische Schaltelemente und ihre Erweiterungen auf hochintegrierte Schaltungen bis 0.13<math>\mu</math>m eingegangen.</p> <ul style="list-style-type: none"> <li>• Digitaler IC Entwurf für Deep Submicron</li> <li>• MOS Transistor</li> <li>• Herstellung, Layout und Simulation</li> <li>• MOS Inverterschaltung</li> <li>• Statische CMOS Gatter-Schaltungen</li> <li>• Entwurf von Logik mit hoher Schaltrate</li> <li>• Transfer-Gatter und dynamische Logik</li> <li>• Entwurf von Speichern</li> <li>• Zusätzliche Themen des Speicherentwurfs</li> </ul> <p>Content</p> <p>It introduces students to the basics of digital integrated circuit design in CMOS. Starting from the MOS transistor, complementary logic is explained. Common static and dynamic switching elements are discussed as well as their extensions to large scale integrated circuits (0.18<math>\mu</math>m-0.13<math>\mu</math>m).</p> <ul style="list-style-type: none"> <li>• Deep Submicron Digital IC Design</li> <li>• MOS Transistor</li> <li>• Fabrication, Layout and Simulation</li> <li>• MOS Inverter Circuits</li> <li>• Static CMOS Gate-Circuits</li> <li>• Design of Logic with High Switching Rate</li> <li>• Transfer-Gates and Dynamic Logic</li> <li>• Design of Memory</li> <li>• Additional Topics of Memory Design</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden gewinnen einen Überblick über existierende Integrationstechnologien und Entwurfsmethodiken für Integrierte Schaltungen in 0,18<math>\mu</math>m und 0,13<math>\mu</math>m CMOS. Dabei verstehen die Studierenden auch die Zusammenhänge zwischen technischen und wirtschaftlichen Gesichtspunkten der Halbleiterfertigung.</li> </ul> <p>Evaluieren (Beurteilen)</p> <ul style="list-style-type: none"> <li>• Die Studierenden analysiert das Verhalten von MOS/CMOS-Transistoren. Daneben können sie verschiedene statische und</li> </ul>	

		<p>dynamische digitale Schaltungsstrukturen auf Transistorebene bewerten.</p> <p>Learning objectives and competencies:</p> <p>Understand</p> <ul style="list-style-type: none"> <li>gain an overview of existing integration technologies and integrated circuit design techniques in CMOS (0.18<math>\mu</math>m-0.13<math>\mu</math>m), understanding technical and economic aspects of semiconductor manufacturing.</li> </ul> <p>Evaluate (Assess)</p> <ul style="list-style-type: none"> <li>Analyze the behavior of MOS / CMOS transistors and evaluate various static and dynamic digital circuit structures at transistor level.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 44150	<b>Diagnostic Medical Image Processing</b> Diagnostic medical image processing	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Medical Image Processing for Diagnostic Applications (VHB-Kurs) (4.0 SWS)	5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>English version: The contents of the module comprise basics about medical imaging modalities and acquisition hardware. Furthermore, details on acquisition-dependent preprocessing are covered for image intensifiers, flat-panel detectors, and MR. The fundamentals of 3D reconstruction from parallel-beam to cone-beam reconstruction are also covered. In the last chapter, rigid registration for image fusion is explained.</p> <p>Deutsche Version: Die Inhalte des Moduls umfassen Grundlagen der medizinischen Bildverarbeitung und Aufnahmeprinzipien. Darüber hinaus werden Details der Vorverarbeitung für Bildverstärker, Flachpaneldetektoren und MR erklärt. Die Grundlagen der Rekonstruktion von Parallelstrahl bis hin zur Kegelstrahl-Tomographie werden ebenfalls behandelt. Im letzten Kapitel wird starre Registrierung für Bildfusion erläutert.</p>	
6	<b>Learning objectives and skills</b>	<p>English Version: The participants</p> <ul style="list-style-type: none"> <li>• understand the challenges in interdisciplinary work between engineers and medical practitioners.</li> <li>• develop understanding of algorithms and math for diagnostic medical image processing.</li> <li>• learn that creative adaptation of known algorithms to new problems is key for their future career.</li> <li>• develop the ability to adapt algorithms to different problems.</li> <li>• are able to explain algorithms and concepts of the module to other engineers.</li> </ul> <p>Deutsche Version: Die Teilnehmenden</p> <ul style="list-style-type: none"> <li>• verstehen die Herausforderungen in der interdisziplinären Arbeit zwischen Ingenieuren und Ärzten.</li> <li>• entwickeln Verständnis für Algorithmen und Mathematik der diagnostischen medizinischen Bildverarbeitung.</li> <li>• erfahren, dass kreative Adaption von bekannten Algorithmen auf neue Probleme der Schlüssel für ihre berufliche Zukunft ist.</li> <li>• entwickeln die Fähigkeit Algorithmen auf verschiedene Probleme anzupassen.</li> <li>• sind in der Lage, Algorithmen und Konzepte des Moduls anderen Studierenden der Technischen Fakultät zu erklären.</li> </ul>	
7	<b>Prerequisites</b>	Ingenieurmathematik	

		Engineering Mathematics
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich/mündlich (60 Minuten)
11	<b>Grading procedure</b>	schriftlich/mündlich (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 0 h</p> <p>Independent study: 150 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 47708	<b>Robotics in Surgery and Diagnostics</b> Digitalization in Clinical Psychology	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Robotics in Surgery and Diagnostics - Exercise (4.0 SWS)	5 ECTS
3	Lecturers	Steffen Peikert Prof. Dr. Franziska Mathis-Ullrich	

4	<b>Module coordinator</b>	Prof. Dr. Franziska Mathis-Ullrich	
5	<b>Contents</b>	<p>To provide motivation, the various scenarios of robot use in the surgical environment are explained and classified using examples. The fundamentals of robotics are addressed, including different kinematic forms, and key parameters such as degrees of freedom, kinematic chains, workspace, and payload are introduced. This includes the presentation of medically used robots in different size scales, ranging from micro- and nanorobotics to minimally invasive continuum robotics and larger systems for robot-assisted surgery.</p> <p>Next, the different modules of the process chain for robot-assisted surgery are presented. It begins with medical imaging and the various tomographic techniques, explaining their physical principles and their diagnostic information about anatomy and pathology. Medical image processing, with a focus on segmentation, follows. This leads to the geometric 3D reconstruction of anatomical structures, forming the basis for an attributed patient model. The methods for registering preprocessed measurement data from different tomographic modalities are described. The various approaches for modeling tissue parameters complement the discussions, forming a complete patient model. The applications of the patient model in visualization and surgical planning are the next topic. The intraoperative part of the process chain includes registration, navigation, augmented reality, and surgical robotic systems. These are explained with fundamentals and application examples. Key points here include techniques for robot-assisted tissue cutting and approaches to micro- and nanosurgery. Finally, applications of machine learning in medical robotics are discussed. The lecture concludes with a brief discourse on specific safety issues and the legal aspects of medical products.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Students have a good overview of existing surgical and medical robotic systems in research and practical applications.</li> <li>• Students understand the specific requirements of surgery for automation with robots.</li> <li>• Students can recognize basic kinematics and their relevance to medical requirements and applications.</li> </ul>	

		<ul style="list-style-type: none"> <li>• Additionally, they are familiar with basic techniques for processing and using image data from different modalities and can apply them.</li> <li>• Students can design the complete workflow for a robot-assisted procedure.</li> </ul>
7	<b>Prerequisites</b>	Recommended by the lecturer(s): Knowledge on robotics design, robot kinematics
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Variabel Written examination; duration 60 minutes
11	<b>Grading procedure</b>	Variabel (100%) Written examination 100%
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 47576	<b>Enterprise Application Development und Evolutionäre Informationssysteme</b> eBusiness technologies and evolutionary information systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Evolutionäre Informationssysteme (2.0 SWS) Vorlesung: Enterprise Application Development (ehemals eBusiness Technologies) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Richard Lenz Nadja Deuerlein Florian Irmert	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz	
5	<b>Contents</b>	<p><b>EAD</b></p> <ul style="list-style-type: none"> <li>• Überblick und Einblick in die wichtigsten Themen des Bereichs Business</li> <li>• User Interface, Business Logic und Database Layer</li> <li>• Agile Softwareentwicklung</li> <li>• Integration von Enterprise-Applikationen</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• Grundlagen rechnergestützter Informationssysteme und organisatorisches Lernen</li> <li>• Erfolgsfaktoren für Projekte</li> <li>• Software Wartung vs. Software Evolution</li> <li>• Architekturmodelle</li> <li>• Grundprinzipien evolutionärer Systeme</li> <li>• Datenqualität in Informationssystemen</li> </ul> <p><b>Contents:</b></p> <p><b>EAD:</b></p> <ul style="list-style-type: none"> <li>• Modern technologies to implement Web-Applications for eBusiness</li> <li>• User Interface, Business Logic and Database Layer</li> <li>• Agile Software Development</li> <li>• Integration of Enterprise-Applications</li> <li>• Cloud &amp; Container</li> <li>• DevOps</li> </ul> <p><b>EIS:</b></p> <ul style="list-style-type: none"> <li>• IT-Support for Organizational Learning</li> <li>• Success- and Failure Factors for large scale IT-Projects</li> <li>• Software Maintenance vs. Software Evolution</li> <li>• Architectural Styles and their Impact on Evolvability</li> <li>• Principles for Evolvable Systems</li> <li>• Data Quality in Information Systems</li> </ul>	
6	<b>Learning objectives and skills</b>	<b>EAD:</b> Die Studierenden	



- identifizieren die wichtigsten Themen des Bereichs eBusiness, von den Anwendungen bis zu den Implementierungen
- verstehen Zusammenhänge der B2B-Integration und der Realisierung von eBusiness-Anwendungen
- wiederholen Grundlagen des Webs
- vergleichen technische Eigenschaften von HTTP-, Web- und Application Servern
- vergleichen Markup Languages (HTML, XML)
- unterscheiden Ansätze zur Schema-Modellierung wie DTD und XML Schema und erkennen die unterschiedliche Leistungsfähigkeit
- verstehen Methoden zur evolutionsfähigen Gestaltung von Datenstrukturen in XML
- unterscheiden Vorgehen bei der Datenhaltung und verschiedene Ansätze für den Datenbankzugriff
- verstehen Objekt-relationale Mapping Frameworks am Beispiel von Hibernate und JPA
- verstehen Komponentenmodelle wie Enterprise JavaBeans (EJB) aus dem JEE Framework
- unterscheiden das EJB Komponentenmodell von den OSGi Bundles und den Spring Beans
- verstehen und unterscheiden grundlegende Web Service Techniken wie SOAP und WSDL
- unterscheiden Herangehensweisen zur dynamischen Generierung von Webseiten
- verstehen grundlegende Eigenschaften eines Java-basierten Front-End-Frameworks am Beispiel von JSF
- verstehen grundlegende Eigenschaften von Service-orientierten Architekturen (SOA)
- verstehen agile Vorgehensmodelle zur Software-Entwicklung am Beispiel von Scrum
- unterscheiden agile Verfahren wie Scrum von iterativ-inkrementellen Verfahren wie RUP
- verstehen die Wichtigkeit von Code-Beispielen um die praktische Anwendbarkeit des theoretischen Wissens zu veranschaulichen.
- können die Code-Beispiele eigenständig zur Ausführung bringen und die praktischen Erfahrungen interpretieren und bewerten
- gestalten eigene Lernprozesse selbständig.
- schätzen ihre eigenen Stärken und Schwächen im Hinblick auf die unterschiedlichen Architektur-Schichten ein (Benutzerinteraktion, Applikationslogik, Schnittstellenintegration, Datenbanksysteme)
- identifizieren eine eigene Vorstellung als zukünftige Software-Architekten und können die eigene Entwicklung planen
- reflektieren durch regelmäßige fachbezogene Fragen des Dozenten Ihre eigene Lösungskompetenz.

**EIS:**

		<p>Die Studierenden:</p> <ul style="list-style-type: none"> <li>• definieren die Begriffe "Informationssysteme", "evolutionäre Informationssysteme" und "organisatorisches Lernen"</li> <li>• grenzen die Begriffe "Wissen" und "Information" gegeneinander ab</li> <li>• charakterisieren die in der Vorlesung erläuterten Formen der organisatorischen Veränderung</li> <li>• erklären das SEKI Modell nach Nonaka und Takeuchi</li> <li>• nennen Beispiele für die in der Vorlesung behandelten Formen der Wissensrepräsentation in IT-Systemen</li> <li>• nennen typische Erfolgs- und Risikofaktoren für große IT-Projekte</li> <li>• erklären die Kraftfeldtheorie nach Kurt Lewin</li> <li>• unterscheiden Typen von Software gemäß der Klassifikation nach Lehman und Belady</li> <li>• unterscheiden die in der Vorlesung vorgestellten Arten der Software Wartung</li> <li>• benennen die Gesetzmäßigkeiten der Software-Evolution nach Lehman und Belady</li> <li>• bewerten die in der Vorlesung vorgestellten Vorgehensmodelle zur Softwareerstellung im Kontext der E-Typ-Software</li> <li>• nennen die in der Vorlesung vorgestellten Aspekte der Evolutionsfähigkeit von Software</li> <li>• erklären, wie die in der Vorlesung vorgestellten Methoden zur Trennung von Belangen beitragen</li> <li>• erklären das Konzept des "Verzögerten Entwurfs"</li> <li>• erklären die Vor- und Nachteile generischer Datenbankschemata am Beispiel von EAV und EAV/CR</li> <li>• charakterisieren die in der Vorlesung vorgestellten Architekturkonzepte</li> <li>• grenzen die in der Vorlesung vorgestellten Integrationsanforderungen gegeneinander ab</li> <li>• erklären wie Standards zur Systemintegration beitragen und wo die Grenzen der Standardisierung liegen</li> <li>• erklären das Prinzip eines Kommunikationsservers und der nachrichtenbasierten Integration</li> <li>• erklären den Begriff "Prozessintegration"</li> <li>• definieren den Begriff "Enterprise Application Integration" (EAI)</li> <li>• unterscheiden die in der Vorlesung vorgestellten Integrationsansätze</li> <li>• erklären die in der Vorlesung vorgestellten Dimensionen der Datenqualität</li> <li>• unterscheiden die grundlegenden Messmethoden für Datenqualität</li> <li>• erklären das Maßnahmenportfolio zur Verbesserung der Datenqualität nach Redman</li> <li>• benennen die in der Vorlesung vorgestellten Methoden zur Verbesserung der Datenqualität</li> </ul>
7	<b>Prerequisites</b>	Programmieren in Java, Datenbanken (SQL)

8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	siehe Lehrveranstaltungsbeschreibungen

1	<b>Module name</b> 66000	<b>Experimentalphysik I</b> Experimental physics for EECE I	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Bernhard Hensel	
5	<b>Contents</b>	<p>*Inhaltsangabe für beide Semester*</p> <ul style="list-style-type: none"> <li>• Physikalische Größen und Messungen</li> <li>• Mechanik: Mechanik von Massenpunkten, Newtonsche Axiome, Energie und Arbeit, Impuls, Teilchensysteme, Drehbewegungen, Mechanik deformierbarer Körper, Fluide</li> <li>• Schwingungen und Wellen</li> <li>• Thermodynamik: Temperatur und der Nullte Hauptsatz der Thermodynamik, kinetische Gastheorie, Wärme und der erste Hauptsatz der Thermodynamik, Zweiter Hauptsatz der Thermodynamik, Wärmeübertragung</li> <li>• Optik: Eigenschaften des Lichts, Geometrische Optik, Interferenz und Beugung</li> <li>• Auswahl von Themen der Modernen Physik: Quantenmechanik und Atomphysik, Kernphysik, Physik der kondensierten Materie</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erklären die Grundlagen der Experimentalphysik aus den Bereichen der Mechanik, Schwingungen und Wellen, Thermodynamik, Optik sowie von ausgewählten Themen der Modernen Physik</li> <li>• setzen die Vorlesungsinhalte mit Hilfe thematisch passender Übungsaufgaben praktisch um.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	schriftlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>	P.A. Tipler, "Physik", Spektrum Akad. Verlag	

D. Halliday, R. Resnick, J. Walker, "Physik", Wiley-VCH

F. Kuypers, "Physik für Ingenieure und Naturwissenschaftler", Wiley-VCH

D. Mills, "Bachelor-Trainer Physik" Spektrum Akad. Verlag

1	<b>Module name</b> 66010	<b>Experimentalphysik II</b> Experimental physics for EECE II	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Experimentalphysik für Medizin- und Elektrotechniker II (3.0 SWS) Übung: Übungen zu Experimentalphysik für Medizin- und Elektrotechniker II	4 ECTS -
3	Lecturers	Dr. Kay Graf	

4	<b>Module coordinator</b>	Prof. Dr. Bernhard Hensel Jürgen Ristein	
5	<b>Contents</b>	<p>*Inhaltsangabe für beide Semester*</p> <ul style="list-style-type: none"> <li>• Physikalische Größen und Messungen</li> <li>• Mechanik: Mechanik von Massenpunkten, Newtonsche Axiome, Energie und Arbeit, Impuls, Teilchensysteme, Drehbewegungen, Mechanik deformierbarer Körper, Fluide</li> <li>• Schwingungen und Wellen</li> <li>• Thermodynamik: Temperatur und der Nullte Hauptsatz der Thermodynamik, kinetische Gastheorie, Wärme und der erste Hauptsatz der Thermodynamik, Zweiter Hauptsatz der Thermodynamik, Wärmeübertragung</li> <li>• Optik: Eigenschaften des Lichts, Geometrische Optik, Interferenz und Beugung</li> <li>• Auswahl von Themen der Modernen Physik: Quantenmechanik und Atomphysik, Kernphysik, Physik der kondensierten Materie</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erklären die Grundlagen der Experimentalphysik aus den Bereichen der Mechanik, Schwingungen und Wellen, Thermodynamik, Optik sowie von ausgewählten Themen der Modernen Physik</li> <li>• setzen die Vorlesungsinhalte mit Hilfe thematisch passender Übungsaufgaben praktisch um.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	schriftlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	

16	<b>Bibliography</b>	P.A. Tipler, "Physik", Spektrum Akad. Verlag D. Halliday, R. Resnick, J. Walker, "Physik", Wiley-VCH F. Kuypers, "Physik für Ingenieure und Naturwissenschaftler", Wiley-VCH D. Mills, "Bachelor-Trainer Physik" Spektrum Akad. Verlag
----	---------------------	---

1	<b>Module name</b> 645618	<b>Human Computer Interaction</b> Human computer interaction	<b>5 ECTS</b>
2	Courses / lectures	Übung: Human Computer Interaction Exercises (1.0 SWS) Vorlesung: Human Computer Interaction (3.0 SWS)	1,25 ECTS 3,75 ECTS
3	Lecturers	Ann-Kristin Seifer Madeleine Flaucher Prof. Dr. Björn Eskofier Syrine Slim	

4	<b>Module coordinator</b>	Prof. Dr. Björn Eskofier Madeleine Flaucher	
5	<b>Contents</b>	<p>Das Modul vermittelt Konzepte, Prinzipien, Modelle, Methoden und Techniken für die effektive Entwicklung von benutzerfreundlichen Mensch-Computer-Schnittstellen. Das Thema moderner Benutzungsschnittstellen wird dabei für klassische Computer aber auch für mobile Geräte, eingebettete Systeme, Automobile und intelligente Umgebungen betrachtet.</p> <p>Die folgenden Themen werden im Modul behandelt:</p> <ul style="list-style-type: none"> <li>• Einführung in die Grundlagen der Mensch-Computer-Interaktion, historische Entwicklung</li> <li>• Entwurfsprinzipien und Modelle für moderne Benutzungsschnittstellen und interaktive Systeme</li> <li>• Informationsverarbeitung des Menschen, Wahrnehmung, Motorik, Eigenschaften und Fähigkeiten des Benutzers</li> <li>• Interaktionskonzepte und -stile, Metaphern, Normen, Regeln und Style Guides</li> <li>• Ein- und Ausgabegeräte, Entwurfsraum für interaktive Systeme</li> <li>• Analyse-, Entwurfs- und Entwicklungsmethoden und -werkzeuge für Benutzungsschnittstellen</li> <li>• Prototypische Realisierung und Implementierung von interaktiven Systemen, Werkzeuge</li> <li>• Architekturen für interaktive Systeme, User Interface Toolkits und Komponenten</li> <li>• Akzeptanz, Evaluationsmethoden und Qualitätssicherung</li> </ul> <p>Contents: The module aims to teach basic knowledge of concepts, principles, models, methods and techniques for developing highly user-friendly Human-Computer Interfaces. Beyond traditional computer systems, modern user interfaces are also discussed in the context of automobile and intelligent environments, mobile devices and embedded systems. This module addresses the following topics:</p> <ul style="list-style-type: none"> <li>• Introduction to the basics of Human-Computer Interaction</li> <li>• Design principles and models for modern user interfaces and interactive systems</li> </ul>	



		<ul style="list-style-type: none"> <li>• Information processing of humans, perception, motor skills, properties and skills of the users</li> <li>• Interaction concepts, metaphors, standards, norms and style guides</li> <li>• In- and output devices, design space for interactive systems</li> <li>• Analysis-, design- and development of methodologies and tools for easy-to-use user interfaces</li> <li>• Prototypic implementation of interactive systems</li> <li>• Architectures for interactive systems, User Interface Toolkits and components</li> <li>• Acceptance, evaluation methods and quality assurance</li> </ul>
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Studierende entwickeln ein Verständnis für Modelle, Methoden und Konzepte der Mensch-Computer-Interaktion.</li> <li>• Sie lernen verschiedene Ansätze für den Entwurf, die Entwicklung und Bewertung von Benutzungsschnittstellen kennen und verstehen deren Vor- und Nachteile.</li> <li>• Die Teilnahme an der Veranstaltung versetzt Studierende in die Lage, einen Entwicklungsprozess in der Mensch-Computer-Interaktion zu verstehen und umzusetzen.</li> <li>• Sie werden weiterhin in die Lage versetzt, dies vor dem Hintergrund der Informationsverarbeitungsfähigkeit, Wahrnehmung und Motorik des Benutzers zu gestalten.</li> <li>• Passende Methoden der Evaluation sowie Akzeptanz- und Qualitätssicherung werden erlernt.</li> </ul> <p>Learning Objectives and Competences:</p> <ul style="list-style-type: none"> <li>• Students develop an understanding of models, methods and concepts in the field of Human-Computer Interaction.</li> <li>• They learn different approaches for designing, developing and evaluating User Interfaces and their advantages and disadvantages.</li> <li>• Joining the course enables students to understand and execute a development process in Human-Computer Interaction.</li> <li>• Students will be able to do a UI evaluation by learning the basics of information processing, perception and motoric skills of the user.</li> <li>• Appropriate evaluation methods, as well as acceptance and quality assurance aspects, will be learned.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20191</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Klausur</p> <p>Electronic exam (in presence), 90min</p>

11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96311	<b>Image and Video Compression</b> Image and video compression	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Image and Video Compression (IVC) Übung: Übung zu Image and Video Compression	- -
3	Lecturers	Prof. Dr.-Ing. Andre Kaup Anna Meyer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Multi-Dimensional Sampling*</p> <p>Sampling theorem revisited, 2D sampling, spatiotemporal sampling, motion in 3D sampling</p> <p>*Entropy and Lossless Coding*</p> <p>Entropy and information, variable length codes, Huffman coding, unary coding, Golomb coding, arithmetic coding</p> <p>*Statistical Dependency*</p> <p>Joint entropy and statistical dependency, run-length coding, fax compression standards</p> <p>*Quantization*</p> <p>Rate distortion theory, scalar quantization, Lloyd-Max quantization, entropy coded scalar quantization, embedded quantization, adaptive quantization, vector quantization</p> <p>*Predictive Coding*</p> <p>Lossless predictive coding, optimum 2D linear prediction, JPEG-LS lossless compression standard, differential pulse code modulation (DPCM)</p> <p>*Transform Coding*</p> <p>Principle of transform coding, orthonormal transforms, Karhunen-Loève transform, discrete cosine transform, bit allocation, compression artifacts</p> <p>*Subband Coding*</p> <p>Principle of subband coding, perfect reconstruction property, discrete wavelet transform, bit allocation for subband coding</p> <p>*Visual Perception and Color*</p> <p>Anatomy of the human eye, sensitivity of the human eye, color spaces, color sampling formats</p> <p>*Image Coding Standards*</p> <p>JPEG and JPEG2000</p> <p>*Interframe Coding*</p> <p>Interframe prediction, motion compensated prediction, motion estimation, motion compensated hybrid coding</p> <p>*Video Coding Standards*</p> <p>H.261, H.263, MPEG-1, MPEG-2 / H.262, H.264 / MPEG-4 AVC, H.265 / MPEG-H HEVC</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• veranschaulichen die mehrdimensionale Abtastung und den Einfluss darauf durch Bewegung im Videosignal</li> <li>• unterscheiden und bewerten verschiedene Verfahren zur verlustfreien Codierung von Bild- und Videodaten</li> </ul>

		<ul style="list-style-type: none"> <li>• verstehen und analysieren Verbundentropie und statistische Abhängigkeiten in Bild- und Videodaten</li> <li>• berechnen skalare und vektorielle Quantisierer nach unterschiedlichen Optimierungsvorgaben (minimaler mittlerer quadratischer Fehler, entropiecodiert, eingebetteter Quantisierer)</li> <li>• bestimmen und evaluieren optimale ein- und zwei-dimensionale lineare Prädiktoren</li> <li>• wenden Prädiktion und Quantisierung sinnvoll in einem gemeinsamen DPCM-System an</li> <li>• verstehen das Prinzip und die Effekte von Transformations- und Teilbandcodierung für Bilddaten einschließlich optimaler Bitzuteilungen</li> <li>• beschreiben die Grundzüge der menschlichen visuellen Wahrnehmung für Helligkeit und Farbe</li> <li>• analysieren Blockschaltbilder und Wirkungsweisen hybrider Coder und Decoder für Videosignale</li> <li>• kennen die maßgeblichen internationalen Standards aus ITU und MPEG zur Bild- und Videokompression.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• visualize multi-dimensional sampling and the influence of motion within the video signal</li> <li>• differentiate and evaluate different methods for lossless image and video coding</li> <li>• understand and analyze mutual entropy and statistical dependencies in image and video data</li> <li>• determine scalar and vector quantization for different optimization criteria (minimum mean square error, entropy coding, embedded quantization)</li> <li>• determine and evaluate optimal one-dimensional and two-dimensional linear predictor</li> <li>• apply prediction and quantization for a common DPCM system</li> <li>• understand the principle and effects of transform and subband coding for image data including optimal bit allocation</li> <li>• describe the principles of the human visual system for brightness and color</li> <li>• analyze block diagrams and the functioning of hybrid coders and decoders for video signals</li> <li>• know the prevailing international standards of ITU and MPEG for image and video compression.</li> </ul>
7	<b>Prerequisites</b>	Modul Signale und Systeme II" und das Modul Nachrichtentechnische Systeme"
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	Pflichtmodule Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222

		Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	J.-R. Ohm, "Multimedia Communications Technology", Berlin: Springer-Verlag, 2004

1	<b>Module name</b> 96310	<b>Image and Video Compression</b> Image and video compression	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Image and Video Compression (IVC) Übung: Übung zu Image and Video Compression	- -
3	Lecturers	Prof. Dr.-Ing. Andre Kaup Anna Meyer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Multi-Dimensional Sampling*</p> <p>Sampling theorem revisited, 2D sampling, spatiotemporal sampling, motion in 3D sampling</p> <p>*Entropy and Lossless Coding*</p> <p>Entropy and information, variable length codes, Huffman coding, unary coding, Golomb coding, arithmetic coding</p> <p>*Statistical Dependency*</p> <p>Joint entropy and statistical dependency, run-length coding, fax compression standards</p> <p>*Quantization*</p> <p>Rate distortion theory, scalar quantization, Lloyd-Max quantization, entropy coded scalar quantization, embedded quantization, adaptive quantization, vector quantization</p> <p>*Predictive Coding*</p> <p>Lossless predictive coding, optimum 2D linear prediction, JPEG-LS lossless compression standard, differential pulse code modulation (DPCM)</p> <p>*Transform Coding*</p> <p>Principle of transform coding, orthonormal transforms, Karhunen-Loève transform, discrete cosine transform, bit allocation, compression artifacts</p> <p>*Subband Coding*</p> <p>Principle of subband coding, perfect reconstruction property, discrete wavelet transform, bit allocation for subband coding</p> <p>*Visual Perception and Color*</p> <p>Anatomy of the human eye, sensitivity of the human eye, color spaces, color sampling formats</p> <p>*Image Coding Standards*</p> <p>JPEG and JPEG2000</p> <p>*Interframe Coding*</p> <p>Interframe prediction, motion compensated prediction, motion estimation, motion compensated hybrid coding</p> <p>*Video Coding Standards*</p> <p>H.261, H.263, MPEG-1, MPEG-2 / H.262, H.264 / MPEG-4 AVC, H.265 / MPEG-H HEVC</p>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• veranschaulichen die mehrdimensionale Abtastung und den Einfluss darauf durch Bewegung im Videosignal</li> <li>• unterscheiden und bewerten verschiedene Verfahren zur verlustfreien Codierung von Bild- und Videodaten</li> </ul>

		<ul style="list-style-type: none"> <li>• verstehen und analysieren Verbundentropie und statistische Abhängigkeiten in Bild- und Videodaten</li> <li>• berechnen skalare und vektorielle Quantisierer nach unterschiedlichen Optimierungsvorgaben (minimaler mittlerer quadratischer Fehler, entropiecodiert, eingebetteter Quantisierer)</li> <li>• bestimmen und evaluieren optimale ein- und zwei-dimensionale lineare Prädiktoren</li> <li>• wenden Prädiktion und Quantisierung sinnvoll in einem gemeinsamen DPCM-System an</li> <li>• verstehen das Prinzip und die Effekte von Transformations- und Teilbandcodierung für Bilddaten einschließlich optimaler Bitzuteilungen</li> <li>• beschreiben die Grundzüge der menschlichen visuellen Wahrnehmung für Helligkeit und Farbe</li> <li>• analysieren Blockschalbilder und Wirkungsweisen hybrider Coder und Decoder für Videosignale</li> <li>• kennen die maßgeblichen internationalen Standards aus ITU und MPEG zur Bild- und Videokompression.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• visualize multi-dimensional sampling and the influence of motion within the video signal</li> <li>• differentiate and evaluate different methods for lossless image and video coding</li> <li>• understand and analyze mutual entropy and statistical dependencies in image and video data</li> <li>• determine scalar and vector quantization for different optimization criteria (minimum mean square error, entropy coding, embedded quantization)</li> <li>• determine and evaluate optimal one-dimensional and two-dimensional linear predictor</li> <li>• apply prediction and quantization for a common DPCM system</li> <li>• understand the principle and effects of transform and subband coding for image data including optimal bit allocation</li> <li>• describe the principles of the human visual system for brightness and color</li> <li>• analyze block diagrams and the functioning of hybrid coders and decoders for video signals</li> <li>• know the prevailing international standards of ITU and MPEG for image and video compression.</li> </ul>
7	<b>Prerequisites</b>	Modul Signale und Systeme II" und das Modul Nachrichtentechnische Systeme"
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222

10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	J.-R. Ohm, Multimedia Communications Technology", Berlin: Springer-Verlag, 2004



1	<b>Module name</b> 96312	<b>Bild-, Video- und mehrdimensionale Signalverarbeitung</b> Image, video and multidimensional signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>*Punktoperationen*</p> <p>Histogrammausgleich, Gamma-Korrektur</p> <p>*Binäroperationen*</p> <p>Morphologische Filter, Erosion, Dilatation, Opening, Closing</p> <p>*Farbräume*</p> <p>Trichromat, RGB- Farbraum, HSV-Farbraum</p> <p>*Mehrdimensionale Signale und Systeme*</p> <p>Theorie mehrdimensionaler Signale und Systeme, Impulsantwort, lineare Bildfilterung, Leistungsspektrum, Wiener Filter</p> <p>*Interpolation von Bildsignalen*</p> <p>Bilineare Interpolation, Bicubische Interpolation, Spline Interpolation</p> <p>*Merkmalsdetektion in Bildern*</p> <p>Bildmerkmale, Kantendetektion, Hough Transformation, Harris Ecken Detektor, Texturmerkmale, Grauwertematrix</p> <p>*Skalierungsraumdarstellung*</p> <p>LoG, DoG, SIFT, SURF</p> <p>*Bildabgleich*</p> <p>Projektive Abbildungen, Blockabgleich, Optischer Fluss, Merkmalsbasierter Abgleich mittels SIFT und SURF, RANSAC</p> <p>*Bildsegmentierung*</p> <p>Amplituden Schwellenwertermittlung, K-Means Clustering, Bayes Klassifikation, Regionen-basierte Segmentierung, kombinierte Segmentierung und Bewegungsschätzung, zeitliche Segmentierung von Videos</p> <p>*Bildverarbeitung im Transformationsbereich*</p> <p>Unitäre Transformation, Karhunen-Loeve Transformation, separable Transformationen, Haar und Hadamard Transformation, DFT, DCT</p> <p>*Content:*</p> <p>*Point operations*</p> <p>Histogram equalization, gamma correction</p> <p>*Binary operations*</p> <p>Morphological filters, erosion, dilation, opening, closing</p> <p>*Color spaces*</p> <p>Trichromacy, red-green-blue color spaces, color representation using hue, saturation and value of intensity</p> <p>*Multidimensional signals and systems*</p> <p>Theory of multidimensional signals and systems, impulse response, linear image filtering, power spectrum, Wiener filtering</p> <p>*Interpolation of image signals*</p> <p>Bi-linear interpolation, bi-cubic interpolation, spline interpolation</p>

		<p>*Image feature detection*</p> <p>Image features, edge detection, Hough transform, Harris corner detector, texture features, co-occurrence matrix</p> <p>*Scale space representation*</p> <p>Laplacian of Gaussian, difference of Gaussian, scale invariant feature transform, speeded-up robust feature transform</p> <p>*Image matching*</p> <p>Projective transforms, block matching, optical flow, feature-based matching using SIFT and SURF, random sample consensus algorithm</p> <p>*Image segmentation*</p> <p>Amplitude thresholding, k-means clustering, Bayes classification, region-based segmentation, combined segmentation and motion estimation, temporal segmentation of video</p> <p>*Transform domain image processing*</p> <p>Unitary transform, Karhunen-Loeve transform, separable transform, Haar and Hadamard transform, DFT, DCT</p>
6	<p><b>Learning objectives and skills</b></p>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen Punktoperationen an Bilddaten und Gamma-Korrektur</li> <li>• testen die Wirkung von Rangordnungs- und Medianfiltern an Bilddaten</li> <li>• unterscheiden und bewerten verschiedene Farbräume für Bilddaten</li> <li>• erklären das Prinzip der zwei-dimensionalen linearen Filterung für Bildsignale</li> <li>• berechnen und bewerten die zweidimensionale diskrete Fourier-Transformierte eines Bildsignales</li> <li>• bestimmen vergrößerte diskrete Bildsignale mit Methoden der bilinearen und Spline-Interpolation</li> <li>• überprüfen Bilddaten auf ausgewählte Textur-, Kanten- und Bewegungsmerkmale</li> <li>• analysieren Bild- und Videodaten auf Merkmale in unterschiedlichen Scale-Spaces</li> <li>• erläutern und beurteilen Methoden für das Matching von Bilddaten</li> <li>• segmentieren Bilddaten durch Programmierung von einfachen Klassifikations- oder Clustering-Verfahren</li> <li>• verstehen das Prinzip von Transformation auf Bilddaten und können diese an Beispielen anwenden.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand point operations for image data and gamma correction</li> <li>• test the effects of rank order and median filters for image data</li> <li>• evaluate and differentiate between different color spaces for image data</li> <li>• explain the principle of two-dimensional linear filtering for image signals</li> <li>• calculate and evaluate the two-dimensional discrete Fourier transform of an image signal</li> </ul>

		<ul style="list-style-type: none"> <li>• determine enlarged discrete image signals by bi-linear and spline interpolation</li> <li>• verify image data for selected texture, edge and motion features</li> <li>• analyze image and video data for features in different scale spaces</li> <li>• explain and evaluate methods for the matching of image data</li> <li>• segment image data by implementing basic classification and clustering methods</li> <li>• understand the principle of transformations on image data and apply them exemplarily</li> </ul>
7	<b>Prerequisites</b>	Vorlesung Signale und Systeme I und II
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>J.-R. Ohm:  Multimedia Content Analysis , Springer, 2016</p> <p>J. W. Woods:  Multidimensional Signal, Image, and Video Processing and Coding , Academic Press, 2<sup>nd</sup> edition, 2012</p>

1	<b>Module name</b> 299892	<b>Informationsvisualisierung</b> Information visualization	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Informationsvisualisierung (2.0 SWS) Übung: Übung zur Informationsvisualisierung (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr. Roberto Grosso	

4	<b>Module coordinator</b>	Dr. Roberto Grosso	
5	<b>Contents</b>	<p>Aufgrund der rasanten Entwicklung der Informationstechnologie sind wir mit einer noch nie dagewesenen Flut an Daten konfrontiert. Informationsvisualisierung befasst sich mit der graphischen Darstellung abstrakter Daten, die keine räumliche Struktur aufweisen. Die Visualisierung abstrakter Daten nutzt visuelle Metaphern und Interaktion, um Information aus den Daten zu extrahieren. Typische Anwendungsszenarien sind die Analyse von Finanztransaktionen oder sozialen Netzwerken, Geographie, Textanalyse oder Visualisierung von Software-Quellcode.</p> <p>In dieser Vorlesung werden unterschiedliche Techniken vorgestellt, um verschieden Arten von Daten zu visualisieren.</p> <p>Insbesondere werden folgende Themen behandelt:</p> <ul style="list-style-type: none"> <li>• Graphen und Netzwerke</li> <li>• Dynamische Graphen</li> <li>• Hierarchien und Bäume</li> <li>• Multivariate Daten</li> <li>• Time-Series Daten</li> <li>• Textvisualisierung</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <p>Wissen</p> <ul style="list-style-type: none"> <li>• zählen Datentypen der Informationsvisualisierung auf</li> <li>• nennen Techniken zur Visualisierung unterschiedlicher Datentypen der Informationsvisualisierung</li> <li>• beschreiben Anwendungsfällen für die unterschiedlichen Datentypen der Informationsvisualisierung</li> </ul> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• stellen Algorithmen der Informationsvisualisierung dar und erläutern ihre Eigenschaften, Vorteile und Nachteile</li> <li>• illustrieren Techniken zu Auswertung und Analyse von Daten der Informationsvisualisierung</li> <li>• implementieren die vorgestellten Algorithmen in JavaScript</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• wenden Algorithmen zur Visualisierung unterschiedlichen Daten an</li> <li>• erklären und charakterisieren Techniken der Informationsvisualisierung</li> <li>•</li> </ul> <p>Analysieren</p> <ul style="list-style-type: none"> <li>• klassifizieren Algorithmen zur Visualisierung multivariater Daten, Netzwerke, Hierarchien und Text und erklären ihrer Funktionsweise</li> </ul>	

		<ul style="list-style-type: none"> <li>erkunden die Effizienz der vorgestellten Algorithmen für unterschiedlichen Anwendungsmöglichkeiten</li> </ul> <p>Evaluieren</p> <ul style="list-style-type: none"> <li>bewerten Anwendbarkeit und Performance spezieller Algorithmen der Informationsvisualisierung</li> <li>vergleichen Methoden zur Analyse und Auswertung von Daten der Informationsvisualisierung</li> <li>überprüfen die Anwendbarkeit der diskutierten Techniken für unterschiedliche, speziell ausgewählten Fälle</li> </ul>
7	<b>Prerequisites</b>	Die Programmieraufgaben werden in JavaScript implementiert.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	elektronische Prüfung mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	elektronische Prüfung mit MultipleChoice (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Information Visualization</p> <ul style="list-style-type: none"> <li>Robert Spence: Information Visualization: Design for Interaction</li> <li>Stuart K. Card, Jock Mackinlay, Ben Shneiderman: Readings in Information Visualization – Using Vision to Think</li> <li>Benjamin B. Bederson, Ben Shneiderman: The Craft of Information Visualization – Readings and Reflections</li> <li>Tamara Munzner: Visualization Analysis and Design</li> <li>Colin Ware: Information Visualization, Perception for Design (third edition)</li> <li>Ricardo Mazza: Introduction to Information Visualization</li> <li>Robert Spence: Information Visualization - An Introduction</li> </ul> <p>Networks / Graphs</p> <ul style="list-style-type: none"> <li> <ul style="list-style-type: none"> <li>Graph Theory, Reinhard Diestel</li> <li>Graphentheorie, Peter Tittmann</li> <li>Graphs, Networks and Algorithms, Dieter Jungnickel</li> </ul> </li> <li> <ul style="list-style-type: none"> <li>Networks, 2nd Edition, Mark Newman</li> </ul> </li> </ul>



1	<b>Module name</b> 43405	<b>Introduction to Deep Learning</b> Introduction to deep learning	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	<p>Bei der digitalen Übertragung spielen Kanalverzerrungen aufgrund ständig steigender Datenraten eine immer grössere Rolle. Bei vielen Anwendungen müssen für eine zuverlässige Übertragung komplexe Entzerrverfahren eingesetzt werden. Dies gilt sowohl für die leitungsgebundene als auch die drahtlose Kommunikation. Z.B. werden in der xDSL-Systemfamilie (Digital Subscriber Lines), die eine schnelle digitale Übertragung über Ortsanschlussleitungen gewährleistet, oft entscheidungsrückgekoppelte Entzerrverfahren oder Vordcodierungsverfahren eingesetzt und beim Mobilfunkstandard GSM und seiner Weiterentwicklung EDGE (Enhanced Data Rates for GSM Evolution) Maximum-Likelihood-Sequenzschätzung bzw. zustandsreduzierte Entzerrung. Eng im Zusammenhang mit der eigentlichen Entzerrung stehen Adaptionverfahren, mit denen die Parameter des Entzerrers optimal an den Übertragungskanal angepasst werden können.</p> <p>Lernziel: Ziel der Vorlesung ist eine umfassende Darstellung gebräuchlicher Entzerrungs- und Adaptionverfahren. Den Teilnehmern sollen fundierte Kenntnisse der verschiedenen Verfahren vermittelt werden, die sie zu deren sinnvollem Einsatz in der Praxis befähigen.</p> <p>Content: Channel distortions are playing an increasingly important role in digital transmission due to constantly increasing data rates. In many applications, complex equalization techniques must be used for a reliable transmission. This applies to both wired and wireless communication. For example, decision feedback equalization or precoding techniques are often used in the xDSL (Digital Subscriber Lines) system family, which ensures fast digital transmission over local subscriber loops, and the GSM system and its advanced version EDGE (Enhanced Data Rates for GSM Evolution) employ maximum likelihood sequence estimation and state-reduced equalization. Closely related to the task of equalization are adaptation methods with which the parameters of the equalizer can be optimally adjusted to the transmission channel.</p> <p>Objective: The aim of the lecture is a comprehensive presentation of common equalization and adaptation methods. The participants should acquire an in-depth knowledge of the various procedures which enables them to make meaningful design decisions in practice.</p>
6	<b>Learning objectives and skills</b>	Die Studierenden

		<ul style="list-style-type: none"> <li>• beschreiben verschiedene Verfahren zur Entzerrung frequenzselektiver Übertragungskanäle wie lineare Entzerrung, entscheidungsrückgekoppelte Entzerrung und Maximum-Likelihood-Sequenzschätzung,</li> <li>• setzen die verschiedenen Ansätze in Blockdiagramme um und optimieren deren Komponenten,</li> <li>• vergleichen Entzerrverfahren hinsichtlich ihrer Leistungsfähigkeit, charakterisiert durch die Fehlerrate, und Komplexität,</li> <li>• wählen geeignete Verfahren für verschiedene Anwendungen wie leitungsgebundene und drahtlose Übertragung aus,</li> <li>• entwerfen neuartige Verfahren für gegebene Anforderungen,</li> <li>• formulieren Adaptionsalgorithmen zur automatischen Anpassung des Empfängers eines Übertragungssystems an den Kanal,</li> <li>• ordnen Entzerrverfahren einen geeigneten Adaptionsalgorithmus zu.</li> </ul> <p>Learning Objectives and Competences: The students</p> <ul style="list-style-type: none"> <li>- describe various methods for equalizing frequency-selective transmission channels such as linear equalization, decision feedback equalization and maximum likelihood sequence estimation,</li> <li>- realize various approaches in block diagrams and optimize their components,</li> <li>- compare equalization methods in terms of their performance, characterized by the error rate, and complexity,</li> <li>- select suitable methods for various applications such as wired and wireless transmission,</li> <li>- design novel schemes for given requirements,</li> <li>- formulate adaptation algorithms for automatic adaptation of the receiver of a transmission system to the channel,</li> <li>- assign suitable adaptation algorithms to equalization schemes.</li> </ul>
7	<b>Prerequisites</b>	Vorkenntnisse in Systemtheorie und digitaler Signalverarbeitung, sowie entweder der Vorlesung Nachrichtentechnische Systeme oder Digitale Übertragung sind für die Teilnahme hilfreich.
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h



14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	
16	<b>Bibliography</b>	<p>Gerstacker, W.: Skriptum zur Vorlesung Entzerrung und adaptive Systeme in der digitalen Übertragung.</p> <p>Huber, J.: Trelliscodierung, Springer Verlag, Berlin, 1992.</p> <p>Benedetto, S., Biglieri, E.: Principles of Digital Transmission with Wireless Applications, Kluwer Academic Publishers, New York, 1999.</p> <p>Proakis, J. G.: Digital Communications. McGraw-Hill, New York, 3. ed., 1995.</p> <p>Haykin, S.: Adaptive Filter Theory, Prentice Hall, Upper Saddle River, NJ, 3. ed., 1996.</p>

1	<b>Module name</b> 65718	<b>Introduction to Machine Learning</b> Introduction to machine learning	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung mit Übung: Introduction to Machine Learning (2.0 SWS) Übung: IntroML-Ex (2.0 SWS) Übung: IntroML-Tut (2.0 SWS)	5 ECTS 1,25 ECTS -
3	Lecturers	Dr.-Ing. Vincent Christlein Paul Stöwer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Das Modul hat zum Ziel, die Studierenden mit dem prinzipiellen Aufbau eines Mustererkennungssystems vertraut zu machen. Es werden die einzelnen Schritte von der Aufnahme der Daten bis hin zur Klassifikation von Mustern erläutert. Das Modul beginnt dabei mit einer kurzen Einführung, bei der auch die verwendete Nomenklatur eingeführt wird. Die Analog-Digital-Wandlung wird vorgestellt, wobei der Schwerpunkt auf deren Auswirkungen auf die weitere Signalanalyse liegt. Im Anschluss werden gebräuchliche Methoden der Vorverarbeitung beschrieben. Ein wesentlicher Bestandteil eines Mustererkennungssystems ist die Merkmalsextraktion. Verschiedene Ansätze zur Merkmalsberechnung/-transformation werden gezeigt, darunter Momente, Hauptkomponentenanalyse und Lineare Diskriminanzanalyse. Darüber hinaus werden Möglichkeiten vorgestellt, Merkmalsrepräsentationen direkt aus den Daten zu lernen. Das Modul schließt mit einer Einführung in die maschinelle Klassifikation. In diesem Kontext wird der Bayes- und der Gauss-Klassifikator besprochen.</p> <p>The module aims to familiarize students with the basic structure of a pattern recognition system. The individual steps from the acquisition of data to the classification of patterns are explained. The module starts with a short introduction, which also introduces the used nomenclature. Analog-to-digital conversion is introduced, with emphasis on its impact on further signal analysis. Common methods of preprocessing are then described. An essential component of a pattern recognition system is feature extraction. Various approaches to feature computation/transformation are demonstrated, including moments, principal component analysis, and linear discriminant analysis. In addition, ways to learn feature representations directly from the data are presented. The module concludes with an introduction to machine classification. In this context, the Bayes and Gauss classifiers are discussed.</p> <p>T</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erklären die Stufen eines allgemeinen Mustererkennungssystems</li> <li>• verstehen Abtastung, das Abtasttheorem und Quantisierung</li> <li>• verstehen und implementieren Histogrammequalisierung und -dehnung</li> </ul>	

		<ul style="list-style-type: none"> <li>• vergleichen verschiedene Schwellwertmethoden</li> <li>• verstehen lineare, verschiebungsinvariante Filter und Faltung</li> <li>• wenden verschiedene Tief- und Hochpassfilter sowie nichtlineare Filter an</li> <li>• wenden verschiedene Normierungsmethoden an</li> <li>• verstehen den Fluch der Dimensionalität</li> <li>• erklären verschiedene heuristische Merkmalsberechnungsmethoden, z.B. Projektion auf einen orthogonalen Basisraum, geometrische Momente, Merkmale</li> <li>• basierend auf Filterung</li> <li>• verstehen analytische Merkmalsberechnungsmethoden, z.B. Hauptkomponentenanalyse, Lineare Diskriminanzanalyse</li> <li>• verstehen die Basis von Repräsentationslernen</li> <li>• erläutern die Grundlagen der statistischen Klassifikation (Bayes-Klassifikator)</li> <li>• benutzen die Programmiersprache Python, um die vorgestellten Verfahren der Mustererkennung anzuwenden</li> <li>• lernen praktische Anwendungen kennen und wenden die vorgestellten Algorithmen auf konkrete Probleme an</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• explain the stages of a general pattern recognition system</li> <li>• understand sampling, the sampling theorem, and quantization</li> <li>• understand and implement histogram equalization and expansion</li> <li>• compare different thresholding methods</li> <li>• understand linear, shift invariant filters and convolution</li> <li>• apply various low-pass, high-pass, and nonlinear filters</li> <li>• apply different normalization methods</li> <li>• understand the curse of dimensionality</li> <li>• explain different heuristic feature calculation methods, e.g. projection on an orthogonal base space, geometric moments, features based on filtering</li> <li>• understand analytical feature computation methods, e.g. principal component analysis, linear discriminant analysis</li> <li>• understand the basis of representation learning</li> <li>• explain the basics of statistical classification (Bayes classifier)</li> <li>• use the programming language Python to apply the presented pattern recognition methods</li> <li>• learn practical applications and apply the presented algorithms to concrete problems</li> </ul>
7	<b>Prerequisites</b>	<p>Ein Mustererkennungssystem besteht aus den folgenden Stufen: Aufnahme von Sensordaten, Vorverarbeitung, Merkmalsextraktion und maschinelle Klassifikation. Dieses Modul beschäftigt sich in erster Linie mit den ersten drei Stufen und schafft damit die Grundlage für weiterführende Module (Pattern Recognition und Pattern Analysis).</p>

		A pattern recognition system consists of the following stages: Sensor Data Acquisition, Preprocessing, Feature Extraction, and Machine Classification. This module primarily deals with the first three stages and thus creates the basis for more advanced modules (Pattern Recognition and Pattern Analysis).
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Vorlesungsfolien/lecture slides</li> <li>• Heinrich Niemann: Klassifikation von Mustern, 2. überarbeitete Auflage, 2003</li> <li>• Sergios Theodoridis, Konstantinos Koutroumbas: Pattern Recognition, 4. Auflage, Academic Press, Burlington, 2009</li> <li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2. Auflage, John Wiley &amp; Sons, New York, 2001</li> </ul>

1	<b>Module name</b> 43961	<b>Knowledge Discovery in Databases mit Übung</b> Knowledge discovery in databases with tutorial	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Knowledge Discovery in Databases (2.0 SWS) Übung: UeKDD (2.0 SWS)	- -
3	Lecturers	Dominik Probst	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Richard Lenz
5	<b>Contents</b>	<p>Theoretical knowledge on:</p> <ul style="list-style-type: none"> <li>• Why data mining?</li> <li>• What is data mining?</li> <li>• A multi-dimensional view of data mining</li> <li>• What kinds of data can be mined?</li> <li>• What kinds of patterns can be mined?</li> <li>• What technologies are used?</li> <li>• What kinds of applications are targeted?</li> <li>• Major issues in data mining</li> <li>• A brief history of data mining</li> </ul> <p>Practical exercises on:</p> <ul style="list-style-type: none"> <li>• Introduction to Pandas &amp; scikit-learn</li> <li>• Data analysis &amp; data preprocessing</li> <li>• Frequent Pattern</li> <li>• Classification</li> <li>• Clustering</li> <li>• Outlier</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• kennen den typischen KDD-Prozess;</li> <li>• kennen Verfahren zur Vorbereitung von Daten für das Data Mining;</li> <li>• definieren Distanz- oder Ähnlichkeits-Funktionen auf einem speziellen Datenbestand;</li> <li>• überprüfen Attribute eines Datensatzes auf ihre Bedeutung für die Analyse hin und transformieren ggf. Attributwerte geeignet;</li> <li>• wissen, wie ein typisches Data Warehouse aufgebaut ist;</li> <li>• kennen die Definition von Distanz- bzw. Ähnlichkeitsfunktionen für die verschiedenen Typen von Attributen;</li> <li>• sind vertraut mit dem Prinzip des Apriori-Algorithmus zur Bestimmung von Mengen häufiger Elemente (frequent itemsets);</li> <li>• kennen den FP-Growth-Algorithmus zum schnellen Auffinden von Mengen häufiger Elemente;</li> <li>• geben die Definitionen von Support und Confidence für Assoziationsregeln wieder;</li> <li>• beschreiben die Ermittlung von Assoziationsregeln auf der Basis von Mengen häufiger Elemente;</li> <li>• sind in der Lage, die Vorgehensweise bei Klassifikationsaufgaben darzustellen;</li> </ul>

		<ul style="list-style-type: none"> <li>• legen dar, wie ein Entscheidungsbaum auf einem Trainingsdatensatz erzeugt wird;</li> <li>• stellen das Prinzip der Bayes'schen Klassifikation dar;</li> <li>• zählen verschiedene Clustering-Verfahren auf;</li> <li>• beschreiben den Ablauf von k-Means-Clustering;</li> <li>• kennen die verschiedenen Arten von Ausreißern.</li> <li>• können die verschiedenen Schritte eines KDD Prozesses auch praktisch anwenden.</li> </ul> <p>The students:</p> <ul style="list-style-type: none"> <li>• know the typical KDD process;</li> <li>• know procedures for the preparation of data for data mining;</li> <li>• know the definition of distance or similarity functions for the different kinds of attributes;</li> <li>• define distance and similarity functions for a particular dataset;</li> <li>• check attributes of a dataset for their meaning with reference to an analysis and transform attribute values accordingly, if required.</li> <li>• know how a typical data warehouse is structured;</li> <li>• are familiar with the principle of the Apriori algorithm for the identification of frequent itemsets;</li> <li>• know the FP-growth algorithm for a faster identification of frequent itemsets:</li> <li>• present the definitions of support and confidence for association rules;</li> <li>• describe the construction of association rules based on frequent itemsets;</li> <li>• are capable of describing the course of action in classification tasks;</li> <li>• present the construction of a decision tree based on a training dataset;</li> <li>• present the principle of Bayes' classification;</li> <li>• enumerate different clustering procedures;</li> <li>• describe the steps of k-means clustering;</li> <li>• know the different kinds of outliers.</li> <li>• are able to practically apply the various steps of a KDD process.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur mit MultipleChoice (90 Minuten)
11	<b>Grading procedure</b>	Klausur mit MultipleChoice (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>The lecture is based on the following book:</p> <ul style="list-style-type: none"> <li>• <ul style="list-style-type: none"> <li>◦ A. Géron, Hands-on machine learning with Scikit-Learn and TensorFlow : concepts, tools, and techniques to build intelligent systems, 2nd ed. O'Reilly Media, 2017, ISBN: 978-1491962299</li> <li>◦ H. Du, Data Mining Techniques and Applications: An Introduction. Cengage Learning EMEA, May 2010, p. 336, ISBN: 978-1844808915</li> <li>◦ I. H. Witten, E. Frank, M. A. Hall, et al., Data Mining, Fourth Edition: Practical Machine Learning Tools and Techniques, 4th. San Francisco, CA, USA: Morgan Kaufmann Publishers Inc., 2016, ISBN: 0128042915</li> </ul> </li> </ul>

1	<b>Module name</b> 95067	<b>Machine Learning for Engineers I - Introduction to Methods and Tools</b> Machine learning for engineers I - Introduction to methods and tools	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Machine Learning for Engineers I: Introduction to Methods and Tools (0.0 SWS)	5 ECTS
3	Lecturers	Prof. Dr. Björn Eskofier Prof. Dr.-Ing. Jörg Franke Prof. Dr. Nico Hanenkamp Thomas Altstidl	

4	<b>Module coordinator</b>	Thomas Altstidl Prof. Dr. Björn Eskofier
5	<b>Contents</b>	<p>This is an introductory course presenting fundamental algorithms of machine learning (ML) that are typically applied to data science problems. Knowledge is deepened by two practical exercises to gain hands-on experience. The course covers</p> <ul style="list-style-type: none"> <li>• Introduction to Python programming in the field of data science</li> <li>• Review of typical task domains (such as regression, classification and dimensionality reduction)</li> <li>• Theoretical understanding of widely used machine learning methods (such as linear and logistic regression, support vector machines (SVM), principal component analysis (PCA) and deep neural networks (DNN))</li> <li>• Practical application of these machine learning methods on engineering problems</li> </ul>
6	<b>Learning objectives and skills</b>	<p>After successfully participating in this course, students should be able to</p> <ul style="list-style-type: none"> <li>• independently recognize the task domain at hand for new applications</li> <li>• select a suitable and promising machine learning methodology based on their known theoretical properties</li> <li>• apply the chosen methodology to the given problem using Python</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur Electronic exam (online), 90min
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 0 h Independent study: 150 h
14	<b>Module duration</b>	1 semester



15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	1) Machine Learning: A Probabilistic Perspective, Kevin Murphy, MIT Press, 2012 2) The Elements of Statistical Learning: Data Mining, Inference, and Prediction, Trevor Hastie, Robert Tibshirani, and Jerome Friedman, Springer, 2009 3) Deep Learning, Ian Goodfellow, Yoshua Bengio, and Aaron Courville, MIT Press, 2016

1	<b>Module name</b> 48440	<b>Machine Learning in Signal Processing</b> Machine learning in signal processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Jürgen Seiler
5	<b>Contents</b>	<p>This course is an introduction into machine learning and artificial intelligence. The special emphasis is on applications to modern signal processing problems. The course is focused on design principles of machine learning algorithms. The lectures start with a short introduction, where the nomenclature is defined. After this, probabilistic graphical models are introduced and the use of latent variables is discussed, concluding with a discussion of hidden Markov models and Markov fields. The second part of the course is about deep learning and covers the use of deep neural networks for machine learning tasks. In the last part of the lecture, the use of deep neural networks for speech processing tasks is introduced.</p> <p>The course is based on the materials and video footage from Dr. Roland Maas. He is an outstanding machine learning expert and a former member of the Chair of Multimedia Communications and Signal Processing.</p>
6	<b>Learning objectives and skills</b>	<p>After attending the lecture, students will be able to</p> <ul style="list-style-type: none"> <li>• understand regression and classification problems</li> <li>• apply PDF estimation algorithms</li> <li>• understand Gaussian mixture models and expectation-maximization</li> <li>• apply principal component analysis and independent component analysis</li> <li>• assess different estimation algorithms</li> <li>• explain the application of machine learning to system identification</li> <li>• apply hidden Markov models</li> <li>• understand different artificial neural network architectures</li> <li>• explain deep learning principles</li> <li>• apply artificial neural networks</li> <li>• devise learning strategies for deep neural networks</li> <li>• assess the application of deep neural networks for speech processing tasks.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>

		Wahlpflichtmodul aus EEI im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222 Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Literature: <ul style="list-style-type: none"> <li>• C. M. Bishop: Pattern Recognition and Machine Learning, <a href="http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML">http://www.research.microsoft.com/en-us/um/people/cmbishop/PRML</a></li> <li>• S. Theodoridis and K. Koutroumbas: Pattern Recognition</li> <li>• M. Nielsen: Neural Networks and Deep Learning.</li> </ul>

1	<b>Module name</b> 454183	<b>Molecular Communications</b> Molecular communications	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Schober	
5	<b>Contents</b>	<p>Conventional communication systems employ electromagnetic waves for information transmission. This approach is suitable for typical macroscopic applications such as mobile communication. However, newly emerging applications in biology, nanotechnology, and medicine require communication between so-called nano-machines (e.g. nano-robots and nano-sensors) with sizes on the order of nano- and micro-meter. For such device sizes electromagnetic waves cannot be used for efficient information transmission. Instead Molecular Communication, an approach that is also widely used in natural biological systems, has to be applied. In Molecular Communication, transmitter and receiver communicate by exchanging information-carrying molecules. The design of molecular communication systems requires a basic understanding of relevant biological processes and systems as well as their communication-theoretical modelling and analysis. The course is structured as follows: 1) Introduction to Molecular Communication; 2) Biological Nano-Machines; 3) Molecular Communication in Biological Systems; 4) Synthetic Molecular Communication Systems; 5) Mathematical Modelling and Simulation; 6) Communication and Information Theory for Molecular Communication; 7) Design of Molecular Communication Systems; 8) Applications for Molecular Communication Systems.</p>	
6	<b>Learning objectives and skills</b>	<p>The students learn how to design synthetic molecular communication systems. They develop an understanding of natural communication processes in biological systems and how to harness these natural processes for the construction of man-made molecular communication systems. The students also learn how to analyse, model, and simulate molecular communication systems.</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	mündlich	
11	<b>Grading procedure</b>	mündlich (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h	

		Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 330467	<b>Multimedia Security</b> Multimedia security	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Christian Riess
5	<b>Contents</b>	<p>This lecture covers a variety of security-related topics around multimedia data. In particular, the lecture presents algorithms and key results from the past 15 years in multimedia security, including topics on image forensics, steganography, watermarking, and biometrics. Selected algorithms are implemented and tested by the participants. It is helpful to bring some knowledge in signal processing or pattern recognition. It is also helpful to be not afraid from equations. Tentative list of topics and algorithms:</p> <ul style="list-style-type: none"> <li>• Image forensics for manipulation detection in digital media. Statistical and physics-based features for manipulation detection. Detecting traces of manipulations versus validating image authenticity.</li> <li>• Blind source attribution: was an image or video captured with a particular camera?</li> <li>• Steganography for covert communication. Fundamental algorithms, when can their application be detected?</li> <li>• Watermarking for copyright protection in images/video. Fundamental algorithms, and their security.</li> <li>• Biometric features for person re-identification, and practical concerns on their implementation.</li> </ul>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Verstehen Die Studierenden fassen die wesentlichen Fragestellungen auf dem Gebiet der Multimediasicherheit zusammen (The participants summarize the relevant questions within the field of multimedia security). Die Studierenden nennen und erklären die wesentlichen Fachbegriffe aus den Teilgebieten der Multimediasicherheit (The participants name and explain relevant terms from the subfields of multimedia security). Evaluieren (Beurteilen) Die Studierenden bewerten die Eignung der vorgestellten bildforensischen Algorithmen für ein gegebenes Untersuchungsszenario (The participants evaluate the suitability of the presented image forensics algorithms for a given examination scenario). Erschaffen Die Studierenden implementieren kurze Beispielsprogramme für ausgewählte Algorithmen der Multimediasicherheit (The participants implement short example programs for selected algorithms of multimedia security). Lern- bzw. Methodenkompetenz</p>

		<p>Die Studierenden implementieren ausgewählte Methoden in der Programmiersprache C++ (The participants implement selected methods in the C++ programming language).</p> <p>Sozialkompetenz</p> <p>Die Studierenden implementieren und diskutieren Beispielmethode in Gruppenarbeit (The participants implement and discuss the example method in groups).</p> <p>Die Studierenden diskutieren die gesellschaftlichen Auswirkung von Multimediasicherheit am Beispiel aktueller Probleme (The participants discuss multimedia security's impact on society using current issues).</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>begleitend zu der Veranstaltung:</p> <ul style="list-style-type: none"> <li>• Husrev Sencar, Nasir Memon (Editors): "Digital Image Forensics. There is More to a Picture than Meets the Eye", Springer 2013.</li> <li>• Hany Farid: "Photo Forensics", MIT Press, 2016.</li> </ul>

1	<b>Module name</b> 64631	<b>Numerik II für Ingenieure</b> Numerics for engineers II	<b>5 ECTS</b>
2	Courses / lectures	Übung: Num2U (2.0 SWS) Vorlesung: Numerik II für Ingenieure (2.0 SWS)	- -
3	Lecturers	PD Dr. Nicolas Neuß	

4	<b>Module coordinator</b>	Wilhelm Merz
5	<b>Contents</b>	*Numerik partieller Differentialgleichungen* Finite Differenzenmethode, Stabilität, Konsistenz, Konvergenz, Einführung finite Elementmethode bei elliptischen Problemen, Fehlerschätzer
6	<b>Learning objectives and skills</b>	Die Studierenden <ul style="list-style-type: none"> <li>• erklären verschiedene Diskretisierungsmethoden</li> <li>• beurteilen diese Diskretisierungsmethoden</li> <li>• leiten Finite Elemente Diskretisierungen elliptischer Probleme her</li> <li>• folgern Aussagen anhand grundlegender Beweistechniken aus oben genannten Bereichen</li> <li>• konstruieren Algorithmen zu Finite Elemente Diskretisierungen</li> <li>• erklären Fehlerschätzer</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 4
9	<b>Module compatibility</b>	Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222 Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Skripte des Dozenten  H. Jung, M. Langer, Methode der Finiten Elemente, Teubner  P. Knabner, L. Angermann, Numerik partieller Differentialgleichungen, Springer



1	<b>Module name</b> 44130	<b>Pattern Recognition</b> Pattern recognition	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier	
5	<b>Contents</b>	<p>Mathematical foundations of machine learning based on the following classification methods:</p> <ul style="list-style-type: none"> <li>• Bayesian classifier</li> <li>• Logistic Regression</li> <li>• Naive Bayes classifier</li> <li>• Discriminant Analysis</li> <li>• norms and norm dependent linear regression</li> <li>• Rosenblatt's Perceptron</li> <li>• unconstraint and constraint optimization</li> <li>• Support Vector Machines (SVM)</li> <li>• kernel methods</li> <li>• Expectation Maximization (EM) Algorithm and Gaussian Mixture Models (GMMs)</li> <li>• Independent Component Analysis (ICA)</li> <li>• Model Assessment</li> <li>• AdaBoost</li> </ul> <p>Mathematische Grundlagen der maschinellen Klassifikation am Beispiel folgender Klassifikatoren:</p> <ul style="list-style-type: none"> <li>• Bayes-Klassifikator</li> <li>• Logistische Regression</li> <li>• Naiver Bayes-Klassifikator</li> <li>• Diskriminanzanalyse</li> <li>• Normen und normabhängige Regression</li> <li>• Rosenblatts Perzeptron</li> <li>• Optimierung ohne und mit Nebenbedingungen</li> <li>• Support Vector Maschines (SVM)</li> <li>• Kernelmethoden</li> <li>• Expectation Maximization (EM)-Algorithmus und Gaußsche Mischverteilungen (GMMs)</li> <li>• Analyse durch unabhängige Komponenten</li> <li>• Modellbewertung</li> <li>• AdaBoost</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Struktur von Systemen zur maschinellen Klassifikation einfacher Muster</li> <li>• erläutern die mathematischen Grundlagen ausgewählter maschineller Klassifikatoren</li> <li>• wenden Klassifikatoren zur Lösung konkreter Klassifikationsproblem an</li> </ul>	

		<ul style="list-style-type: none"> <li>• beurteilen unterschiedliche Klassifikatoren in Bezug auf ihre Eignung</li> <li>• verstehen in der Programmiersprache Python geschriebene Lösungen von Klassifikationsproblemen und Implementierungen von Klassifikatoren</li> </ul> <p>Students</p> <ul style="list-style-type: none"> <li>• understand the structure of machine learning systems for simple patterns</li> <li>• explain the mathematical foundations of selected machine learning techniques</li> <li>• apply classification techniques in order to solve given classification tasks</li> <li>• evaluate various classifiers with respect to their suitability to solve the given problem</li> <li>• understand solutions of classification problems and implementations of classifiers written in the programming language Python</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Well grounded in probability calculus, linear algebra/matrix calculus</li> <li>• The attendance of our bachelor course 'Introduction to Pattern Recognition' is not required but certainly helpful.</li> <li>• Gute Kenntnisse in Wahrscheinlichkeitsrechnung und Linearer Algebra/Matrizenrechnung</li> <li>• Der Besuch der Bachelor-Vorlesung 'Introduction to Pattern Recognition' ist zwar keine Voraussetzung, aber sicherlich von Vorteil.</li> </ul>
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english english

16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• Richard O. Duda, Peter E. Hart, David G. Stock: Pattern Classification, 2nd edition, John Wiley&amp;Sons, New York, 2001</li><li>• Trevor Hastie, Robert Tibshirani, Jerome Friedman: The Elements of Statistical Learning - Data Mining, Inference, and Prediction, 2nd edition, Springer, New York, 2009</li><li>• Christopher M. Bishop: Pattern Recognition and Machine Learning, Springer, New York, 2006</li></ul>
----	---------------------	--

1	<b>Module name</b> 44362	<b>Quality of Service of Communication Systems</b> Quality of service in communication systems	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Quality of Service in Communications (2.0 SWS) Übung: Quality of Service in Communications (Ex-QoSic) (2.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Dr.-Ing. Kai-Steffen Hielscher Prof. Dr. Reinhard German Anna Arestova	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	<p>Zunächst wird der Begriff der Dienstgüte (Quality-of-Service, QoS) eingegrenzt und es werden die wichtigsten Ansätze zur Erzielung von Dienstgüte besprochen und in ausgewählten Netztechnologien untersucht. Dann werden unterschiedliche Methoden vorgestellt, mit denen Systeme bezüglich ihrer Dienstgüte bewertet und ausgelegt werden können:</p> <ul style="list-style-type: none"> <li>• Netzplanung und optimierung,</li> <li>• stochastische Analyse (Markow-Ketten, Warteschlangen),</li> <li>• Netzwerksimulation,</li> <li>• deterministische Analyse mit Network Calculus zur Ermittlung von Dienstgütegarantien</li> <li>• Messung (HW-, SW-, Hybrid-Monitoring, Benchmarks).</li> </ul> <p>Alle Methoden werden an Beispielen demonstriert.</p> <p>*Contents:*</p> <p>We introduce the term quality-of-service (QoS), discuss important approaches to achieve certain degrees of QoS, and show how the implementation in computer networks. Then a number of methodologies to assess and design systems with respect to their QoS:</p> <ul style="list-style-type: none"> <li>• network planning and optimization,</li> <li>• network simulation,</li> <li>• stochastic analysis (Markov chains, non-Markovian models, queuing systems),</li> <li>• deterministic analysis with network calculus to determine QoS guarantees</li> <li>• measurements (hardware, software, and hybrid monitoring, benchmarks).</li> </ul> <p>All methods are illustrated by examples.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erwerben</p> <ul style="list-style-type: none"> <li>• Kenntnisse in Methoden zur Modellierung und Bewertung von quantitativen, nicht-funktionalen Eigenschaften von vernetzten Systemen</li> <li>• Kenntnisse in Mechanismen von vernetzten Systemen zur Erzielung von Dienstgüte</li> </ul> <p>*Learning targets and competences:*</p> <p>The students get</p>	

		<ul style="list-style-type: none"> <li>• experience in methods to model and evaluate quantitative, non-functional properties of computer networks and related systems</li> <li>• knowledge of mechanisms of computer networks to achieve quality-of-service</li> </ul>
7	<b>Prerequisites</b>	Rechnerkommunikation, Kommunikationssysteme, grundlegende Programmierkenntnisse (optimal in R und C++)
8	<b>Integration in curriculum</b>	semester: 2
9	<b>Module compatibility</b>	<p>Pflichtmodule Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich (90 Minuten)
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Kurose, Ross. Computer Networking: A Top-Down Approach Featuring the Internet. 6th Ed., Addison Wesley, 2013</li> <li>• W. Stallings. Data and Computer Communications, 10th ed., Pearson Education, 2014</li> <li>• W. Stallings. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, Pearson Education, 2016</li> </ul>

1	<b>Module name</b> 96316	<b>Radar, RFID and Wireless Sensor Systems (RWS)</b> Radar, RFID and wireless sensor systems (RWS)	<b>5 ECTS</b>
2	Courses / lectures	Übung: Radar, RFID and Wireless Sensor Systems Exercises (2.0 SWS)  Vorlesung: Radar, RFID and Wireless Sensor Systems (2.0 SWS)	-  5 ECTS
3	Lecturers	Dr.-Ing. Christian Carlowitz Prof. Dr.-Ing. Martin Vossiek	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Martin Vossiek	
5	<b>Contents</b>	<p>Radar, RFID and wireless sensor and wireless locating systems are essential for automotive advanced driver-assistance systems (ADAS), autonomous driving and flying, robotics, industrial automation, logistics and novel human machine interfaces. Further key areas include medical electronics, building technology and cyber-physical systems.</p> <p>The module "Radar, RFID and Wireless Sensors" is an introduction into functional principles, building blocks, hardware and signal processing concepts and applications of modern radar, RFID, wireless sensor and real time locating systems. Covered applications include automotive radar, road and air traffic control systems, as well as robotics, industrial automation and medical technology.</p> <p>RWS is an identical replacement of the former module "Drahtlose Sensoren, Radar- und RFID-Systeme DSR."</p>	
6	<b>Learning objectives and skills</b>	<p>The students</p> <ul style="list-style-type: none"> <li>• learn about the setup, function and application of wireless sensors, Radar and RFID-systems</li> <li>• can analyze, discuss and implement basic components and system structures, signal theory, data processing and use cases</li> <li>• can determine the underlying physical limitations and sources of errors</li> <li>• are able to analyze and create system specifications and can compare and rate the usability of wireless sensors, Radar and RFID-systems</li> <li>• can create and define independently applications and system designs of RWSs</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	
10	<b>Method of examination</b>	schriftlich (90 Minuten)	
11	<b>Grading procedure</b>	schriftlich (100%)	
12	<b>Module frequency</b>	only in summer semester	

13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>Sensors for Ranging and Imaging", Graham Brooker, Scitech Publishing Inc., 2009</p> <p>Radar mit realer und synthetischer Apertur", H. Klausing, W. Holpp, Oldenbourg, 1999</p> <p>Praxiswissen Radar und Radarsignalverarbeitung" Albrecht K. Ludloff, 2008</p> <p>"RFID at ultra and super high frequencies: theory and application Dominique Paret, John Wiley &amp; Sons, 2009.</p> <p>RFID-Handbuch: Grundlagen und praktische Anwendungen von Transpondern, kontaktlosen Chipkarten und NFC", Klaus Finkenzeller, Carl Hanser Verlag, 6. Auflage 2012.</p>

1	<b>Module name</b> 43195	<b>Reconfigurable Computing</b> Reconfigurable computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time</li> </ul>



		<p>including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> <li>• The students describe the design of circuits and systems-on-a-chip (SoC) on FPGAs.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing (Lecture with Exercises)" or "Reconfigurable Computing (Lecture with Extended Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	mündlich (30 Minuten) Oral examination (Duration: 30 min).
11	<b>Grading procedure</b>	mündlich (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 110334	<b>Reconfigurable Computing (Lecture with Extended Exercises)</b> Reconfigurable computing (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well</li> </ul>

		<p>as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps, and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> </ul> <p>Domain-specific practice</p> <ul style="list-style-type: none"> <li>• The students apply design tools for implementation of circuits and systems-on-a-chip (SoC) on FPGAs during practical training.</li> </ul> <p>Social competency</p> <ul style="list-style-type: none"> <li>• The students perform group work in small teams during practical training.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing" or "Reconfigurable Computing (Lecture with Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel

		Oral examination (Duration: 30 min) and successful completion of all tasks of the extended exercises (mandatory, at the workstations residing in our lab at the chair).
11	<b>Grading procedure</b>	Variabel (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>

1	<b>Module name</b> 110334	<b>Reconfigurable Computing (Lecture with Extended Exercises)</b> Reconfigurable computing (lecture with extended exercises)	<b>7,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich
5	<b>Contents</b>	<p><b>Content:</b> Reconfigurable (adaptive) computing is a novel yet important research field investigating the capability of hardware to adapt to changing computational requirements such as emerging standards, late design changes, and even to changing processing requirements arising at run-time. Reconfigurable computing thus benefits from a) the programmability of software similar to the Von Neumann computer and b) the speed and efficiency of parallel hardware execution. The purpose of the course reconfigurable computing is to instruct students about the possibilities and rapidly growing interest in adaptive hardware and corresponding design techniques by providing them the necessary knowledge for understanding and designing reconfigurable hardware systems and studying applications benefiting from dynamic hardware reconfiguration. After a general introduction about benefits and application ranges of reconfigurable (adaptive) computing in contrast to general-purpose and application-specific computing, the following topics will be covered:</p> <ul style="list-style-type: none"> <li>• Reconfigurable computing systems: Introduction of available technology including fine grained look up table (LUT-) based reconfigurable systems such as field programmable gate arrays (FPGA) as well as newest coarse grained architectures and technology.</li> <li>• Design and implementation: Algorithms and steps (design entry, functional simulation, logic synthesis, technology mapping, place and route, bit stream generation) to implement (map) algorithms to FPGAs. The main focus lies on logic synthesis algorithms for FPGAs, in particular LUT technology mapping.</li> <li>• Temporal partitioning: techniques to reconfigure systems over time. Covered are the problems of mapping large circuits which do not fit one single device. Several temporal partitioning techniques are studied and compared.</li> <li>• Temporal placement: Techniques and algorithms to exploit the possibility of partial and dynamic (run-time) hardware reconfiguration. Here, OS-like services are needed that optimize the allocation and scheduling of modules at run-time.</li> <li>• On-line communication: Modules dynamically placed at run-time on a given device need to communicate as well</li> </ul>

		<p>as transport data off-chip. State-of-the-art techniques are introduced how modules can communicate data at run-time including bus-oriented as well as network-on-a-chip (NoC) approaches.</p> <ul style="list-style-type: none"> <li>• Designing reconfigurable applications on Xilinx Virtex FPGAs: In this part, the generation of partial bitstreams for components to be placed at run-time on Xilinx FPGAs is introduced and discussed including newest available tool flows.</li> <li>• Applications: This section presents applications benefiting from dynamic hardware reconfiguration. It covers the use of reconfigurable systems including rapid prototyping, reconfigurable supercomputers, reconfigurable massively parallel computers and studies important application domains such as distributed arithmetic, signal processing, network packet processing, control design, and cryptography.</li> </ul>
6	<b>Learning objectives and skills</b>	<p><b>Learning objectives and competencies:</b></p> <p>Domain-specific knowledge</p> <ul style="list-style-type: none"> <li>• The students know to exploit run-time reconfigurable design methodologies for adaptive applications.</li> </ul> <p>Domain-specific comprehension</p> <ul style="list-style-type: none"> <li>• The students understand the mapping steps, and optimization algorithms.</li> <li>• The students classify different types and kinds of reconfigurable hardware technologies available today.</li> <li>• The students clarify pros and cons of reconfigurable computing technology.</li> <li>• The students summarize applications benefiting from reconfigurable computing.</li> </ul> <p>Domain-specific practice</p> <ul style="list-style-type: none"> <li>• The students apply design tools for implementation of circuits and systems-on-a-chip (SoC) on FPGAs during practical training.</li> </ul> <p>Social competency</p> <ul style="list-style-type: none"> <li>• The students perform group work in small teams during practical training.</li> </ul>
7	<b>Prerequisites</b>	Selection of this module prohibits the selection of the modules "Reconfigurable Computing" or "Reconfigurable Computing (Lecture with Exercises)" by the student.
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Embedded Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel

		Oral examination (Duration: 30 min) and successful completion of all tasks of the extended exercises (mandatory, at the workstations residing in our lab at the chair).
11	<b>Grading procedure</b>	Variabel (100%) The oral examination determines the final grade of the module.
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 90 h Independent study: 135 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Further reading material:</b></p> <ul style="list-style-type: none"> <li>• The Hamburg VHDL Archive (see Documentation link for free books) <a href="http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php">http://tams-www.informatik.uni-hamburg.de/research/vlsi/vhdl/index.php</a></li> <li>• Interactive VHDL Tutorial with 150 examples from ALDEC <a href="http://www.aldec.com/downloads/">http://www.aldec.com/downloads/</a></li> <li>• Easy FPGA tutorials, projects, and boards <a href="http://www.fpga4fun.com">http://www.fpga4fun.com</a></li> <li>• Xilinx WebPack ISE and Modelsim MXE (free FPGA synthesis tool and free VHDL simulator) <a href="http://www.xilinx.com/ise/logic_design_prod/webpack.htm">http://www.xilinx.com/ise/logic_design_prod/webpack.htm</a></li> <li>• Symphony EDA free VHDL simulator (select FREE Edition license) <a href="http://www.symphonyeda.com/products.htm">http://www.symphonyeda.com/products.htm</a></li> <li>• Icarus open-source Verilog simulator <a href="http://www.icarus.com/eda/verilog/">http://www.icarus.com/eda/verilog/</a></li> </ul> <p><b>Further information:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/reconfigurable-computing/</a></p>



1	<b>Module name</b> 96410	<b>Schaltungen und Systeme der Übertragungstechnik</b>	<b>5 ECTS</b>
2	Courses / lectures	Übung: Übungen zu Schaltungen und Systeme der Übertragungstechnik (2.0 SWS) Vorlesung: Schaltungen und Systeme der Übertragungstechnik (2.0 SWS)	- 5 ECTS
3	Lecturers	Prof. Dr.-Ing. Norman Franchi Victor Shatov Maximilian Lübke	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Norman Franchi	
5	<b>Contents</b>	<p>Im Rahmen dieses Modules werden die Grundlagen und technische Ausführung Übertragungstechniken vermittelt. Fokus liegt dabei auf dem Automotivebereich. Elektrofahrzeuge werden nicht nur die heute bereits in der Oberklasse verfügbaren Fahrassistenzsysteme nutzen sondern weitere E-Mobility spezifische Anwendung insbesondere zur Energie- und Reichweitoptimierung. Drahtlose Kommunikation zwischen Fahrzeug und Ladeeinrichtungen, zwischen Fahrzeugen untereinander, genaue Ortung und Streckenprognose sowie autonomes energiesparendes Fahren mit Radar-Abstandsregelung spielen hier eine wichtige Rolle. In diesem Modul werden diese modernen Entwicklungen adressiert und die dafür notwendigen Grundlagen erarbeitet.</p> <p>Grundlagen:</p> <ul style="list-style-type: none"> <li>• Funkkanaleigenschaften</li> <li>• Modellierung</li> <li>• Modulation, Codierung, Vielfachzugriff</li> </ul> <p>Fahrzeugkommunikationssysteme:</p> <ul style="list-style-type: none"> <li>• Übertragungssysteme für die Fahrassistenz</li> <li>• Car-to-Car und Car-to-X-Kommunikation</li> <li>• Breitbandige In-Car-Datenübertragung</li> </ul> <p>Fahrzeugsensoren:</p> <ul style="list-style-type: none"> <li>• Fahrzeugortung (lokal und global)</li> <li>• Automobilradar und Umfeldüberwachung</li> <li>• Sensorische Erfassung von Bioparametern im Fahrzeug</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden sind nach der erfolgreichen Teilnahme am Modul in der Lage:</p> <p>Funkkanaleigenschaften und Modelle für spezifische Anwendungs- und Betriebsszenarien anzuwenden</p> <p>Modulationstechniken zu erläutern und zu analysieren</p> <p>Moderne Codierungs- und Vielfachzugriffstechniken zu erläutern</p> <p>Architekturen und Anwendungen von Fahrzeugkommunikationssystemen zu erläutern und zu analysieren</p> <p>Architekturen und Anwendungen von Fahrzeugsensoren zu erläutern und zu analysieren</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus EEI im Schwerpunkt Networks and Digital Communication Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	schriftlich oder mündlich
11	<b>Grading procedure</b>	schriftlich oder mündlich (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 43722	<b>Scientific Visualization</b> Scientific visualization	<b>5 ECTS</b>
2	Courses / lectures	Übung: Tutorials to Scientific Visualization (2.0 SWS) Vorlesung: Scientific Visualization (2.0 SWS)	0 ECTS 5 ECTS
3	Lecturers	Xingze Tian Prof. Dr.-Ing. Tobias Günther	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Tobias Günther	
5	<b>Contents</b>	<p>The amount of data, generated in the pursuit of scientific discovery, keeps rapidly increasing across all major scientific disciplines. How can we make sense of large, time-dependent, high-dimensional and multi-variate data? This lecture provides an introduction into scientific visualization. Throughout the course, we cover the fundamental perception basics needed to convey information accurately. After categorizing different data types based on their dimensionality, we dive deeper into specific techniques for scalar, vector and tensor valued data.</p> <p>The lecture covers the following topics:</p> <ul style="list-style-type: none"> <li>• visualization design basics (data abstraction, visual encoding of information),</li> <li>• a review of scalar and vector calculus (differential properties, extremal and critical points),</li> <li>• data structures and data acquisition techniques (grids, interpolation, and differentiation),</li> <li>• indirect volume visualization (marching cubes and contour trees),</li> <li>• direct volume visualization (ray marching and Monte Carlo rendering),</li> <li>• elementary and line-based flow visualization (numerical integration, seeding, rendering),</li> <li>• surface-based flow visualization (integration, selection, rendering),</li> <li>• topology-based flow visualization (topological skeleton, bifurcations, feature flow fields),</li> <li>• feature-based flow visualization (vortices, material boundaries, Lagrangian coherent structures),</li> <li>• advanced methods (tensor visualization, uncertainty, ensembles)</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Students are able to:</p> <ul style="list-style-type: none"> <li>• use perception basics to select appropriate visualization methods</li> <li>• classify data and select appropriate visualization techniques</li> <li>• calculate differential properties of scalar and vector fields</li> <li>• identify features in scalar and vector-valued data</li> <li>• implement numerical extraction algorithms</li> <li>• learn the advantages and disadvantages of common visualization techniques</li> </ul>	

7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	semester: 1
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p> <p>Wahlpflichtmodul aus INF im Schwerpunkt Media Processing Systems Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	<p>Variabel</p> <p>Electronic exam in presence with multiple choice questions (90 minutes)</p>
11	<b>Grading procedure</b>	<p>Variabel (100%)</p> <p>The final grade of the module is determined by the exam.</p> <p>Exercise bonus:</p> <ul style="list-style-type: none"> <li>• Obtaining more than 80% of the points across all theoretical exercises awards an exam bonus of a third grade.</li> </ul>
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	<p>Contact hours: 60 h</p> <p>Independent study: 90 h</p>
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 172338	<b>Security in Embedded Hardware</b> Security in embedded hardware	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Security in Embedded Hardware (2.0 SWS)	2,5 ECTS
3	Lecturers	Dr.-Ing. Stefan Wildermann	

4	<b>Module coordinator</b>	Joachim Falk Prof. Dr.-Ing. Jürgen Teich	
5	<b>Contents</b>	<p>Der Schutz eingebetteter Systeme gegenüber Angriffe Dritter auf gespeicherte Daten und Implementierungen, stellt eine immer wichtigere, jedoch auch durch zunehmende Vernetzung herausfordernde Aufgabe dar. Der Schutz der eingebetteten Systeme gegenüber bekannten als auch neueren ausgeklügelten Angriffsmöglichkeiten ist Gegenstand dieser Vorlesung. Es wird gezeigt, welche Angriffe existieren, welche Gegenmaßnahmen man ergreifen kann und wie man sichere eingebettete Systeme entwirft.</p> <p>Einleitung und Motivation</p> <ul style="list-style-type: none"> <li>• Was ist Security?</li> <li>• Die Bedeutung von Security für zuverlässige Systeme</li> <li>• Klassifikation von Angriffen</li> <li>• Entwurf eingebetteter Systeme</li> </ul> <p>Angriffsszenarien</p> <ul style="list-style-type: none"> <li>• Beispiele von Angriffsszenarien</li> <li>• Kryptographischer Algorithmen als Ziel von Angriffen</li> </ul> <p>Angriffe durch Einschleusen von Code (Code Injection Attacks)</p> <ul style="list-style-type: none"> <li>• Welche Arten von Code Injection-Angriffe gibt es?</li> <li>• Gegenmaßnahmen</li> </ul> <p>Invasive physikalische Angriffe (Invasive Physical Attacks)</p> <ul style="list-style-type: none"> <li>• Microprobing</li> <li>• Reverse Engineering</li> <li>• Differential Fault Analysis</li> <li>• Gegenmaßnahmen</li> </ul> <p>Nichtinvasive softwarebasierte Angriffe (Non-Invasive Logical Attacks)</p> <ul style="list-style-type: none"> <li>• Erlangen von nicht autorisiertem Zugriff</li> <li>• Gegenmaßnahmen</li> </ul> <p>Nichtinvasive physikalische Angriffe (Non-Invasive Physical Attacks)</p> <ul style="list-style-type: none"> <li>• Abhören</li> <li>• Seitenkanalangriffe</li> <li>• Gegenmaßnahmen</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz - Wissen</p> <ul style="list-style-type: none"> <li>• Die Studierenden legen die entsprechenden Gegenmaßnahmen dar</li> <li>• Die Studierenden nennen verschiedene Sicherheitseinrichtungen und -maßnahmen in eingebetteten Systemen</li> </ul> <p>Fachkompetenz - Verstehen</p> <ul style="list-style-type: none"> <li>• Die Studierenden zeigen den Einfluss von Angriffen und deren Gegenmaßnahmen auf die Verlässlichkeit eines eingebetteten Systems auf</li> </ul>	

		<ul style="list-style-type: none"> <li>Die Studierenden zeigen den zusätzlichen Aufwand (Fläche, Rechenzeit) von Sicherheitseinrichtungen auf</li> </ul> <p>Fachkompetenz - Analysieren</p> <ul style="list-style-type: none"> <li>Die Studierenden klassifizieren verschiedene Angriffstypen auf eingebettete Systeme</li> </ul> <p>Sozialkompetenz</p> <ul style="list-style-type: none"> <li>Die Studierenden erarbeiten kooperativ in Gruppen Lösungskonzepte und implementieren diese gemeinsam</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Klausur (60 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p><b>Empfohlene Bücher zur Begleitung und Vertiefung:</b></p> <ul style="list-style-type: none"> <li>Catherine H. Gebotys Security in Embedded Devices. Springer 2010.</li> <li>Benoit Badrignans et al. Security Trends for FPGAs. Springer 2011.</li> <li>Daniel Ziener Techniques for Increasing Security and Reliability of IP Cores Embedded in FPGA and ASIC Designs. Dr. Hut 2010.</li> </ul> <p><b>Weitere Informationen:</b></p> <p><a href="https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/security-in-embedded-hardware">https://www.cs12.tf.fau.de/lehre/lehrveranstaltungen/vorlesungen/security-in-embedded-hardware</a></p>

1	<b>Module name</b> 93160	<b>Software-Entwicklung in Großprojekten</b> Software development in large projects	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Einführung in die einzelnen Phasen der Softwareentwicklung: Anforderungsanalyse, Spezifikation, Entwurf, Implementierung, Test, Wartung</li> <li>• Beispielhafter Einsatz ausgewählter repräsentativer Verfahren zur Unterstützung dieser Entwicklungsphasen</li> <li>• Ergonomische Prinzipien Benutzungsoberfläche</li> <li>• Objektorientierte Analyse und Design mittels UML</li> <li>• Entwurfsmuster als konstruktive, wiederverwendbare Lösungsansätze für ganze Problemklassen</li> <li>• Automatisch unterstützte Implementierung aus UML-Diagrammen</li> <li>• Teststrategien</li> <li>• Refactoring zur Unterstützung der Wartungsphase</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• wenden auf Basis der bereits erworbenen Programmierkenntnisse systematische und strukturierte Vorgehensweisen (wie das Wasserfall- und V-Modell) zur Bewältigung der Komplexität im Zusammenhang mit dem "Programmieren-im-Großen" an;</li> <li>• benutzen ausgewählte Spezifikationssprachen (wie Endliche Automaten, Petri-Netze und OCL), um komplexe Problemstellungen eindeutig zu formulieren und durch ausgewählte Entwurfsverfahren umzusetzen;</li> <li>• wenden UML-Diagramme (wie Use Case-, Klassen-, Sequenz- und Kommunikationsdiagramme) zum Zweck objektorientierter Analyse- und Design-Aktivitäten an;</li> <li>• reproduzieren allgemeine Entwurfslösungen wiederkehrender Probleme des Software Engineering durch Verwendung von Entwurfsmustern;</li> <li>• erfassen funktionale und strukturelle Testansätze;</li> <li>• setzen Refactoring-Strategien zur gezielten Erhöhung der Software-Änderungsfreundlichkeit um.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	semester: 3	
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>	

10	<b>Method of examination</b>	Klausur (90 Minuten)
11	<b>Grading procedure</b>	Klausur (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	



1	<b>Module name</b> 44455	<b>Speech and Language Processing</b>	<b>5 ECTS</b>
2	Courses / lectures	Vorlesung: Speech and Language Understanding (2.0 SWS) Übung: Speech and Language Understanding Exercises (0.0 SWS)	5 ECTS -
3	Lecturers	Prof. Seung Hee Yang Alexander Barnhill Abner Hernandez Prof. Dr.-Ing. Andreas Maier	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andreas Maier Prof. Seung Hee Yang	
5	<b>Contents</b>	<p>Nach Behandlung der grundlegenden Mechanismen menschlicher Spracherzeugung und Sprachwahrnehmung gibt die Vorlesung eine detaillierte Einführung in (vornehmlich) statistisch orientierte Methoden der maschinellen Erkennung gesprochener Sprache. Schwerpunktthemen sind Merkmalgewinnung, Vektorquantisierung, akustische Sprachmodellierung mit Hilfe von Markovmodellen, linguistische Sprachmodellierung mit Hilfe stochastischer Grammatiken, prosodische Information sowie Suchalgorithmen zur Beschleunigung des Dekodiervorgangs.</p> <p>After focussing on of the basic mechanisms of human speech generation and speech perception the lecture gives a detailed introduction to (mainly) statistically oriented methods of automatic recognition of spoken language.</p> <p>Main topics are feature extraction, vector quantization, acoustic speech modeling with the help of Markov models, linguistic speech modeling with the help of stochastic grammars, prosodic information as well as search algorithms to speed up the decoding process.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Grundlagen der menschlichen Sprachproduktion und die akustischen Eigenschaften unterschiedlicher Phonemklassen</li> <li>• erklären den allgemeinen Aufbau eines Mustererkennungssystems</li> <li>• verstehen Abtastung, das Abtasttheorem und Quantisierung in Bezug auf Sprachsignale</li> <li>• verstehen die Fourier-Transformation und mathematische Modelle der Sprachproduktion</li> <li>• verstehen harte und weiche Vektorquantisierungsmethoden</li> <li>• verstehen unüberwachtes Lernen (EM-Algorithmus)</li> <li>• verstehen Hidden Markov-Modelle (HMMs)</li> <li>• erklären stochastische Sprachmodelle</li> </ul> <p>The students</p>	

		<ul style="list-style-type: none"> <li>• understand the principles of human speech production and acoustic properties of the different phoneme classes</li> <li>• explain the general pipeline of a pattern recognition system</li> <li>• understand sampling, the sampling theorem, and quantization w.r.t. speech signals</li> <li>• understand Fourier transformation and mathematical models of speech production</li> <li>• understand hard and soft vector quantization methods</li> <li>• understand unsupervised learning (EM-algorithm)</li> <li>• understand Hidden Markov Models (HMMs)</li> <li>• explain stochastic language models</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	<p>Wahlmodule aus dem Angebot der Technischen Fakultät oder der Naturwissenschaftlichen Fakultät Master of Science Information and Communication Technology 20222</p> <p>Wahlmodule aus dem Angebot von EEI und Informatik Master of Science Information and Communication Technology 20222</p>
10	<b>Method of examination</b>	Variabel (90 Minuten)
11	<b>Grading procedure</b>	Variabel (100%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Niemann H.: Klassifikation von Mustern; Springer, Berlin 1983</li> <li>• Niemann H.: Pattern Analysis and Understanding; Springer, Berlin 1990</li> <li>• Schukat-Talamazzini E.G.: Automatische Spracherkennung; Vieweg, Wiesbaden 1995</li> <li>• <ul style="list-style-type: none"> <li>◦ Rabiner L.R., Juang B.H.: Fundamentals of Speech Recognition; Prentice Hall, New Jersey 1993</li> </ul> </li> </ul>

# Lab course or Research Project

1	<b>Module name</b> 894349	<b>Audio Processing Laboratory</b> Audio processing laboratory	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Audio Processing Laboratory (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Jürgen Herre Prof. Dr. Nils Peters Prof. Dr.-Ing. Bernd Edler Prof. Dr. Emanuel Habets Prof. Dr. Meinard Müller	

4	<b>Module coordinator</b>	Prof. Dr. Meinard Müller	
5	<b>Contents</b>	This lab course offers a general introduction to Python and possibly also to other languages (MATLAB, R, ...). In particular, functions, transforms, and algorithms that are important for analyzing and processing audio signals are covered. After a general part, the lab course will allow the participants to delve into a more specific application within audio and acoustic signal processing.	
6	<b>Learning objectives and skills</b>	The goal of this lab course is to acquire a deeper understanding of audio processing techniques by experimenting with, modifying and extending existing code. Furthermore, programming skills in Python and possibly also in other languages (MATLAB, R, ...) are acquired. The students understand and implement computer programs for specific experiments described in the script accompanying the lab. They test and evaluate their programs by conducting a series of experiments within the field of audio signal processing. They understand the requirements of practical realizations, synthesize a solution for a given problem, and apply advanced disciplinary knowledge and skills in signal processing. The students evaluate and interpret results by applying various visualization techniques and statistical methods. They collaborate with fellows students, discuss their solutions, give feedback to each other, and reflect upon the underlying theory as well as implementation issues.	
7	<b>Prerequisites</b>	This lab course requires a good understanding of basic principles in signal processing and some basic programming skills. Furthermore, it is beneficial to have some background in one of the more specific topics offered by the International Audio Laboratories Erlangen.	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	

1	<b>Module name</b> 837918	<b>SoC-Entwurf</b> Design of SoCs	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Dr.-Ing. Stefan Wildermann	
5	<b>Contents</b>	<p>Ein Systems-on-a-Chip (SoC) besteht aus einem oder mehreren Prozessoren sowie weiteren Komponenten, wie Speicher, Bussen, Co-Prozessoren, Hardware-Beschleunigern und IP-Cores, welche auf einem einzelnen Chip realisiert werden.</p> <p>Das Praktikum behandelt die Grundlagen zum Entwurf von SoCs. Dabei werden grundlegende Methoden sowie ausgewählte Werkzeuge und Programmiersprachen vorgestellt. Der Inhalt wird in Fachvorträgen sowie praktischen Übungen vermittelt. Außerdem wird exemplarisch ein SoC auf einer FPGA-Plattform betrachtet.</p>	
6	<b>Learning objectives and skills</b>	<p><b>Fachkompetenz</b></p> <ul style="list-style-type: none"> <li>• <ul style="list-style-type: none"> <li>◦ Die Studierenden verstehen den Entwurfsfluss zur Umsetzung von SoC-Systemen durch FPGAs unter Verwendung moderner CAD-Tools und VHDL.</li> <li>◦ Die Studierenden verstehen den Einsatz von IP-Cores.</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Die Studierenden erlernen den Entwurf von SoC-Systemen auf eine individuelle Aufgabestellung anzuwenden.</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Die Studierenden entwerfen eigene IP-Cores bzw. VHDL-Module.</li> </ul> </li> </ul> <p><b>Selbstkompetenz</b></p> <ul style="list-style-type: none"> <li>• Die Studierenden schätzen ihre individuellen Stärken ein, um eine geeignete Aufteilung innerhalb der Gruppe festzulegen.</li> </ul> <p><b>Sozialkompetenz</b></p> <ul style="list-style-type: none"> <li>• Die Studierenden erlernen die Fähigkeit, SoC-Systeme mit Hilfe moderner CAD-Tools im Team zu konzipieren und zu implementieren.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	

		Zur Anerkennung des Praktikums ist die erfolgreiche Teilnahme an den Praktikumsterminen und die erfolgreiche Bearbeitung aller Praktikumsaufgaben verpflichtend.
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 93511	<b>Praktikum Digitale Übertragung</b> Digital communication Lab	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Digitale Übertragung / Lab Course Digital Communications - Morning Group (3.0 SWS)	2,5 ECTS
3	Lecturers	Dr.-Ing. Clemens Stierstorfer	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Schober	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• 1 Digital Transmission of Data 1.1 Introduction, Background, Motivation 1.2 Purpose 1.3 Lab Environment 1.3.1 Transmitter 1.3.2 Receiver 1.4 Lab Exercises 1.4.1 Signal Generation at the Transmitter 1.4.2 (Coherent) Receivers for Pulse Amplitude Modulation 1.4.3 Transmission over the AWGN Channel</li> <li>• 2 Implementation of Transmitter and Receiver in Matlab 2.1 Introduction, Background, Motivation 2.2 Purpose 2.3 Lab Environment 2.3.1 Oversampling factor 2.3.2 Transmitter 2.3.3 Channel 2.3.4 Receiver 2.4 Lab Exercises 2.4.1 Transmitter 2.4.2 Channel 2.4.3 Receiver 2.4.4 BER calculation</li> <li>• 3 Variants of PAM-Transmission Schemes 3.1 Introduction, Background, Motivation 3.2 Purpose 3.3 Lab Environment 3.4 Lab Exercises 3.4.1 Basic Pulse Shape 3.4.2 Offset-QAM 3.4.3 Gaussian Minimum Shift-Keying 3.4.4 "Carrierless Amplitude and Phase Modulation</li> <li>• 4 OFDM 4.1 Introduction, Background, Motivation 4.1.1 Orthogonal Frequency-Division Multiplexing 4.1.2 Bit Loading 4.2 Purpose 4.3 Lab Environment 4.4 Lab Exercises 4.4.1 OFDM Transmitter 4.4.2 OFDM Receiver 4.4.3 Bit Loading</li> <li>• 5 Signal Space Representation 5.1 Introduction, Background, Motivation 5.2 Purpose 5.3 Lab Environment 5.4 Signal Space Representation 5.4.1 Orthogonality 5.4.2 Orthogonalization 5.5 Lab Exercises 5.5.1 Transmission with signal elements 5.5.2 Gram-Schmidt Procedure 5.5.3 Frequency Shift Keying</li> <li>• 6 Signal Processing in MIMO Systems 6.1 Introduction, Background, Motivation 6.2 Lab Environment 6.3 Lab Exercises 6.3.1 System Model 6.3.2 SISO 6.3.3 SIMO 6.3.4 MIMO</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden vertiefen und erweitern ihre Kenntnisse der digitalen Nachrichtenübertragungsverfahren und der zugehörigen mathematischen Grundlagen anhand von Laborversuchen. Sie analysieren die Eigenschaften digitaler Pulsamplitudenmodulation und Varianten digitaler PAM. Dazu erzeugen sie im Labor mit der zur Verfügung gestellten Ausrüstung Sendesignale, die sie mit Hilfe üblicher Messgeräte (Oszilloskop, Effektivwertmesser) analysieren. Sie bauen Übertragungsstrecken für diese PAM-Verfahren auf und untersuchen die Effekte auf Empfängerseite. Sie bestimmen Störabstände, Fehlerraten usw.</p>	



Des weiteren setzen die Studierenden ihre Kenntnisse der PAM-Übertragungsverfahren in selbst erstellte MATLAB-Routinen um, die die Simulation einer kompletten PAM-Übertragung mit Sender, Kanal und Empfänger am Rechner modellieren. In einem weiteren Versuch ergänzen die Studierenden dieses Modell um eine OFDM-Übertragung und analysieren die Funktionsweisen von OFDM-Sendern und -empfängern. Sie untersuchen die Arbeitsweise von Ladealgorithmen bei OFDM-Systemen und implementieren diese in MATLAB.

Die Studierenden verdeutlichen sich das Konzept der Signalraumdarstellung in der digitalen Übertragung und implementieren ein beispielhaftes System in MATLAB. Sie erstellen Routinen zur Gram-Schmidt-Orthogonalisierung und zur FSK-Übertragung in MATLAB.

Die Studierenden analysieren einfache MIMO-Szenarien und implementieren entsprechende Empfängeralgorithmien.

Die Studierenden bereiten die Bearbeitung der Versuche im Labor anhand der ausgegebenen Unterlagen und den Unterlagen zum Modul "Digitale Übertragung selbständig vor. Sie sind in der Lage, die für den jeweiligen Versuch notwendigen theoretischen Kenntnisse vor und während des Versuchs zu erklären und zur Lösung der Laboraufgaben und vorbereitenden Hausaufgaben einzusetzen. Sie dokumentieren die durchgeführten Versuche selbständig in ihren Unterlagen, so dass die Nachvollziehbarkeit der Arbeiten jederzeit gegeben ist. Die Arbeit im Labor organisieren sie in Kleingruppen (2-3 Personen) selbst. Sie erkennen die Notwendigkeit gewissenhafter Vorbereitung der Lerninhalte und disziplinierter Arbeitsweise im Labor.

Die Unterrichtssprache ist wahlweise Deutsch oder Englisch. Unterlagen werden ausschließlich auf Englisch zur Verfügung gestellt, weswegen die Studierenden die englischen Fachtermini kennen und nutzen.

----

Students deepen and extend their knowledge of digital message transmission methods and the associated mathematical principles by means of laboratory experiments. They analyze the properties of digital pulse amplitude modulation and variants of digital PAM. To this end, they generate transmit signals in the laboratory using the equipment provided and analyze them with the aid of standard measuring instruments (oscilloscope, rms meter). They build transmission links for these PAM methods and investigate the effects on the receiver side. They determine signal-to-noise ratios, error rates, etc.

Furthermore, the students implement their knowledge of the PAM transmission methods in self-created MATLAB routines, which model the simulation of a complete PAM transmission with transmitter, channel and receiver on the computer. In another experiment, students add an OFDM transmission to this model and analyze the operation of OFDM transmitters and receivers. They investigate the operation of loading algorithms in OFDM systems and implement them in MATLAB.

Students clarify the concept of signal space representation in digital transmission and implement an example system in MATLAB. They create routines for Gram-Schmidt orthogonalization and FSK

		<p>transmission in MATLAB. Students analyze simple MIMO scenarios and implement corresponding receiver algorithms.</p> <p>The students independently prepare the experiments in the laboratory using the issued documents and the documents for the module "Digital Transmission". They are able to explain the theoretical knowledge required for the respective experiment before and during the experiment and use it to solve the laboratory tasks and preparatory homework. They independently document the experiments carried out in their records so that the supervisors can trace the work at any time. They organize the work in the laboratory themselves in small groups (2-3 persons). They recognize the necessity of certain preparation of the learning content and disciplined working methods in the laboratory.</p> <p>The language of instruction is either German or English. Documents are provided exclusively in English, which is why the students know and use the English technical terms.</p>
7	<b>Prerequisites</b>	<p>Das Praktikum richtet sich ausschließlich an Studierende, die das Moduls "Digitale Übertragung bereits absolviert haben oder es parallel zum Praktikum belegen. Die Inhalte dieses Moduls sind unabdingbare Grundlage und werden von den Studierenden beherrscht, d.h., sie können die entsprechenden Zusammenhänge erklären, Problemstellungen mathematisch formulieren und benötigte Größen berechnen.</p> <p>Grundlegende Kenntnisse der Software MATLAB sind notwendig (bspw. aus "Software für die Mathematik" oder "Simulationstools").</p> <p>The lab course is aimed exclusively at students who have already completed the "Digital Transmission" module or who are taking it in parallel with the lab course. The contents of this module are an indispensable basis and are mastered by the students, i.e. they can explain the corresponding relationships, formulate problems mathematically and calculate required quantities.</p> <p>Basic mastery of the MATLAB software is necessary</p>
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 35 h Independent study: 40 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Skriptum zum Praktikum</li> <li>• Skriptum zur Vorlesung Digitale Übertragung bzw. Digital Communications</li> </ul>

- |  |   |
|--|---|
|  | <ul style="list-style-type: none"><li>• übliche Standardlehrwerke zur Thematik (Proakis, Haykin usw.)</li></ul> |
|--|---|

1	<b>Module name</b> 194239	<b>Praktikum Bild- und Videosignalverarbeitung auf eingebetteten Plattformen</b> Lab course image and video processing on embedded platforms	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>Betrachtet man Anwendungen der Bild- und Videosignalverarbeitung stellt man fest, dass viele davon auf mobilen Plattformen ablaufen. Die dort verwendeten Systeme haben aber häufig nur eine reduzierte Leistungsfähigkeit und müssen besonders auf den Energieverbrauch achten. Nichtsdestotrotz sind aber auch einfache, mobile Systeme wie Smartphones oder Tablets in der Lage, anspruchsvolle Signalverarbeitungsaufgaben für Bild- und Videosignale durchzuführen. Dies umfasst zum Beispiel die Codierung von Bildern und Videos, aber auch die Erzeugung von Panoramen oder die Berechnung von Bildern mit hohem Dynamikumfang.</p> <p>Das Praktikum "Bild- und Videosignalverarbeitung auf eingebetteten Plattformen" soll die Herausforderung, die mit einer Verarbeitung dieser Signale auf eingebetteten Plattformen einhergehen genauer vermitteln und es wird aufgezeigt, wie man selbst auf Plattformen mit eingeschränkter Leistungsfähigkeit entsprechende Algorithmen umsetzen kann. Hierzu werden in dem Praktikum Raspberry Pis als Plattform verwendet und die Programmierung erfolgt in Python. Die Versuche umfassen den Aufbau und die Inbetriebnahme der eingebetteten Plattform, eine Einführung in Python und in die grundlegenden Prozesse der Bild- und Videosignalverarbeitung. Weitere Versuchsinhalte sind die Anbindung einer Kamera, Bildsignalverarbeitungsprozesse mit der Kamera und die Implementierung verschiedener digitaler Filter. Das Praktikum beinhaltet außerdem verschiedene Anwendungen computergestützten Sehens (Computer Vision). Die Detektion von Merkmalen und Objekten in Bildern und Videos werden einführend behandelt und aktuelle Computer Vision Anwendungen, wie die Erstellung eines Panoramas werden betrachtet.</p> <p>*Content*: Today, many image and video signal processing applications are running on embedded systems. However, the computational power and the energy storage is a limiting demand for embedded systems. Nevertheless, daily mobile devices like smartphone and tablet are able to perform signal processing tasks for image and video signals, for example coding of images and videos, the creation of a panorama or the calculation of images with high dynamic range. The image and video signal processing on embedded systems lab course should show the challenges that occur while handling with such mobile devices and the implementation of such algorithm on</p>

		an embedded system. Therefore, Raspberry Pis as embedded systems and Python as coding language is used in the laboratory. The experiments include the setup of the Raspberry Pi, an introduction to Python and an introduction to image and video signal processing. In addition, a camera will be connected, signal processing will be done with the camera and digital filters are implemented. Moreover, the laboratory includes different computer vision applications like the creation of a panorama.
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Herausforderungen von eingebetteten Plattformen</li> <li>• wenden die Programmiersprache Python für Bild- und Videosignalverarbeitungsalgorithmen an</li> <li>• erzeugen funktionsfähige Programme mit der Programmiersprache Python</li> <li>• beurteilen die Funktionsblöcke von Computer Vision-Algorithmen</li> <li>• bewerten die von ihnen erstellten Programme durch subjektive und objektive Vergleiche</li> <li>• reflektieren den Lernprozess während des Praktikums.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand the challenges of the embedded system</li> <li>• make use of the coding language Python for image and video signal processing algorithms</li> <li>• implement functional programs with Python</li> <li>• evaluate the blocks of computer vision algorithms</li> <li>• evaluate the self-implemented programs by subjective and objective comparison</li> <li>• reflect the learning process in the laboratory.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 15 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Das Skript zum Praktikum "Image and video signal processing on embedded platforms" wird in der Einführungsveranstaltung ausgegeben.

The laboratory script "Image and video signal processing on embedded platforms will be handed out in the first session.

1	<b>Module name</b> 878210	<b>Praktikum Machine Learning in der Signalverarbeitung</b> Lab course machine learning in signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Lab Course Machine Learning in Signal Processing (4.0 SWS)	2,5 ECTS
3	Lecturers	Amir El-Ghoussani Michele De Vita Prof. Dr. Vasileios Belagiannis	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup	
5	<b>Contents</b>	<p>This is an advanced level lab course in machine learning. Imagine a car driving on an autobahn in an automatic mode. Among other things, the car needs to steer itself to keep driving in it's own lane. To accomplish this,</p> <p>the central problem is to detect the road-lane markings. These are the white solid or dashed lines that are drawn on each side of the lane. The standard modern approach to solve this type of problems is to take a large dataset of labeled examples and train a deep neural network model to accomplish the task. This is how car and pedestrian detection algorithms are developed. The difficulty with the road-lane markings is that there is no labeled dataset of them and creating such dataset would cost millions of dollars.</p> <p>In this lab course we will solve this problem using transfer learning and mathematical modeling:</p> <ul style="list-style-type: none"> <li>• Create cartoon-like artificial images of a road with known locations for the lane markings.</li> <li>• Train deep neural network on these artificial images with heavy data augmentations that mimic real-world images.</li> <li>• Create a dataset of unlabeled real-life videos by downloading and organizing examples from youtube.</li> <li>• Create a machine learning pipeline for working with these videos efficiently.</li> <li>• Apply the neural network that has been trained on artificial data to the real world videos.</li> <li>• Analyze the quality of results produced by the network.</li> <li>• Use mathematical modeling to correct the outputs of the network.</li> <li>• Retrain the network on the dataset composed of the corrected outputs.</li> <li>• Measure and analyze the quality of the results.</li> </ul> <p>The software will be written in Python using JupyterLab development framework. Access to modern GPU server will be provided. The best students will have the opportunity to contribute to the creation of state-of-the-art lane detection system for self-driving cars during or after the course.</p>	
6	<b>Learning objectives and skills</b>	<p>Students are able to:</p> <ul style="list-style-type: none"> <li>• Independently design machine learning pipelines to solve complex problems in artificial intelligence.</li> </ul>	

		<ul style="list-style-type: none"> <li>• Choose appropriate algorithms for the problem at hand.</li> <li>• Use standard packages for machine learning in Python: numpy, cvxpy, scikit-learn, pywavelets, pytorch.</li> <li>• Debug and calibrate machine learning algorithms. Develop modification to the standard algorithms as appropriate to the problem at hand.</li> <li>• Explain the theoretical aspects of deep learning.</li> </ul>
7	<b>Prerequisites</b>	Knowledge of Python programming language is required. Basic theoretical knowledge in machine learning is assumed: consider taking the Machine Learning in Signal Processing (MLSIP) course in the same semester.
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 15 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<pre> &lt;ol&gt; &lt;li&gt;&lt;span style="font-size:12pt"&gt;&lt;span&gt;Goodfellow, I., Bengio, Y., Courville, A., &amp; Bengio, Y. (2016). Deep learning.&lt;/span&gt;&lt;/span&gt;&lt;/li&gt; &lt;li&gt;&lt;span style="font-size:12pt"&gt;&lt;span&gt;Friedman, J., Hastie, T., &amp; Tibshirani, R. (2001). The elements of statistical learning.&lt;/span&gt;&lt;/span&gt;&lt;/li&gt; &lt;li&gt;&lt;span lang="DE" style="font-size:12pt; text-align:start"&gt;&lt;span style="color:#000000"&gt;&lt;span style="font-style:normal"&gt;&lt;span style="font-weight:400"&gt;&lt;span style="white-space:normal"&gt;&lt;span style="text-decoration:none"&gt;&lt;span&gt;Raschka, S., Liu, Y. H., Mirjalili, V., &amp; Dzulgakov, D. (2022). &lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/li&gt; &lt;li&gt;&lt;span style="font-size:12pt; text-align:start"&gt;&lt;span style="color:#000000"&gt;&lt;span style="font-style:normal"&gt;&lt;span style="font-weight:400"&gt;&lt;span style="white-space:normal"&gt;&lt;span style="text-decoration:none"&gt;&lt;span&gt;Machine Learning with PyTorch and Scikit-Learn: Develop machine learning and deep learning models with Python.&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/span&gt;&lt;/li&gt; &lt;/ol&gt; &lt;ol&gt; &lt;li&gt;&lt;span style="font-size:12pt"&gt;&lt;span&gt;Goodfellow, I., Bengio, Y., Courville, A., &amp; Bengio, Y. (2016). Deep learning.&lt;/span&gt;&lt;/span&gt;&lt;/li&gt; </pre>



```
</li><span style="font-size:12pt"><span>Friedman, J., Hastie, T., &
Tibshirani, R. (2001). The elements of statistical learning.</span></
span></li>
<li><span lang="DE" style="font-size:12pt; text-align:start"><span
style="color:#000000"><span style="font-style:normal"><span
style="font-weight:400"><span style="white-space:normal"><span
style="text-decoration:none"><span>Raschka, S., Liu, Y. H., Mirjalili, V.,
& Dzhulgakov, D. (2022). </span></span></span></span></span></
span></span><span style="font-size:12pt; text-align:start"><span
style="color:#000000"><span style="font-style:normal"><span
style="font-weight:400"><span style="white-space:normal"><span
style="text-decoration:none"><span>Machine Learning with PyTorch
and Scikit-Learn: Develop machine learning and deep learning models
with Python.</span></span></span></span></span></span></span></
li>
</ol>
<ol>
<li><span style="font-size:12pt"><span>Goodfellow, I., Bengio, Y.,
Courville, A., & Bengio, Y. (2016). Deep learning.</span></span></li>
<li><span style="font-size:12pt"><span>Friedman, J., Hastie, T., &
Tibshirani, R. (2001). The elements of statistical learning.</span></
span></li>
<li><span lang="DE" style="font-size:12pt; text-align:start"><span
style="color:#000000"><span style="font-style:normal"><span
style="font-weight:400"><span style="white-space:normal"><span
style="text-decoration:none"><span>Raschka, S., Liu, Y. H., Mirjalili, V.,
& Dzhulgakov, D. (2022). </span></span></span></span></span></
span></span><span style="font-size:12pt; text-align:start"><span
style="color:#000000"><span style="font-style:normal"><span
style="font-weight:400"><span style="white-space:normal"><span
style="text-decoration:none"><span>Machine Learning with PyTorch
and Scikit-Learn: Develop machine learning and deep learning models
with Python.</span></span></span></span></span></span></span></
li>
</ol>
```

1	<b>Module name</b> 380434	<b>Praktikum Statistische Signalverarbeitung</b> Lab course statistical signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 182405	<b>Praktikum Architekturen der digitalen Signalverarbeitung</b> Laboratory architectures for digital signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Aufbau einer akustischen FSK Datenverbindung</li> <li>• Einführung in die VHDL Programmierung eines FPGAs</li> <li>• Erzeugung einer PRBS Sequenz</li> <li>• Effiziente Implementierung eines Sinusgenerators mit Hilfe des Cordic Algorithmus</li> <li>• Digitale Filterung</li> <li>• Demodulation/Detektion</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden erlangen Grundlagenkenntnisse in der Programmierung mit MATLAB und VHDL</p> <p>Die Studierenden sind in der Lage, eine digitales Datenübertragungssystem vom Sender bis zum Empfänger theoretisch zu konzeptionieren, in MATLAB zu simulieren und praktisch in VHDL auf einem FPGA umzusetzen</p> <p>Die Studierenden erhalten die theoretische und praktische Fähigkeit, digitale Signale zu definieren, zu verarbeiten, digitale Filter zu erzeugen und Signale mit diesen zu manipulieren</p> <p>Die Studierenden verstehen die Schnittstelle zwischen der digitalen und analogen Ebene und sind in der Lage, diese Schnittstellen auf einem FPGA Evaluation Board zu verwenden</p>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 92356	<b>Praktikum Communications Systems Design</b> Laboratory course: Communications systems design	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Communications Systems Design	-
3	Lecturers	Arslan Ali Christof Pfannenmüller Torsten Reißland	

4	<b>Module coordinator</b>	Arslan Ali Prof. Dr.-Ing. Georg Fischer Prof. Dr.-Ing. Norman Franchi
5	<b>Contents</b>	<p>Learning based on LabVIEW communications and NI USRP: Introduction to USRP including hardware blocks of Tx/Rx chains Getting familiar with LabVIEW communications environment and controlling VIs (Panel, diagram, etc.) and fundamentals of LabVIEW programming: data types, arrays, flow control (for/while loop), clusters, case structures, signal sources, sinks, signal processing tools, filters, time/ frequency domain analysis, etc.</p> <p>Transmission and reception of analog modulation schemes: AM/DSB-SC and FM Implementation of digital modulation schemes: ASK, FSK, BPSK, QPSK, 16-QAM, etc. Digital Tx/Rx: symbol mapping, upsampling/downsampling, pulse shaping (rectangular, Gaussian, RRC), matched filtering, pulse alignment, synchronization, and detection Phase synchronization, FDM and image rejection algorithm Eye diagram analysis: ISI, clock jitter, optimal sampling time, detection threshold Power control for over-the-air transmission in sub-6 GHz ISM bands and analysis on fading and multipath propagation effects Channel estimation, equalization (decision directed, linear LS, adaptive LMS), modelling: coherence bandwidth and propagation delay Learning based on MATLAB and USRPs (Communications toolbox and SDR support packages): OFDM Tx/Rx with frequency domain equalization (FDE) and synchronization (training sequence and frame detection) LTE downlink transmission (MIMO) including system information blocks (SIB) and spectrum analysis including estimation/calibration of carrier frequency offset (CFO) Impairments/distortion analysis: ACPR, EVM tool: IQ offset errors, phase noise, PA nonlinearity, etc. Learning based on GNU Radio and RTL-SDR: Introduction to GNU Radio with RF prototyping demonstration Spectrum analyzer implementation: RBW, VBW, sweep time, and phase noise Small Project/assignment for students</p>
6	<b>Learning objectives and skills</b>	Students

		<p>Can bridge the gap between communications theory, analog/digital baseband, and RF design</p> <p>Can develop quick and flexible prototypes for real-time communications systems and standards using SDR solutions</p> <p>Can determine the design parameters and assess the interaction between various analog and digital parts</p> <p>Can create efficient Tx/Rx programs and signal processing algorithms in LabVIEW, MATLAB, and GNU Radio</p> <p>Can implement channel estimation and equalization algorithms in TDD and FDD systems</p> <p>Can demonstrate MIMO and OFDM based systems like LTE and beyond</p> <p>Can quantify and evaluate system performance using EVM and impairments analysis</p>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 97530	<b>Laborpraktikum Eingebettete Mikrocontroller-Systeme (PEMSY)</b> Laboratory course: Embedded microcontroller systems (PEMSY)	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Eingebettete Mikrocontroller-Systeme (Blockpraktikum) (3.0 SWS) Praktikum: Praktikum Eingebettete Mikrocontroller-Systeme (semesterbegleitend) (3.0 SWS)	2,5 ECTS 2,5 ECTS
3	Lecturers	Sebastian Klob	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger	
5	<b>Contents</b>	<p>Dieses Praktikum führt die Studierenden in das Gebiet der eingebetteten Mikrocontroller-Systeme ein. Basierend auf dem Stoff der Vorlesungen Digitaltechnik, Schaltungstechnik und Systemprogrammierung bearbeiten die Teilnehmer/-innen eine Problemstellung, die mittels einer Maschine" gelöst werden soll. Zusätzlich notwendiges Wissen wird vermittelt, damit diese Maschine" in 2er-Gruppen weitgehend selbständig aufgebaut werden kann. Verwendet wird eine vom Lehrstuhl selbst entwickelte Platine auf Basis des AVR ATmega32 mit einem LCD-Display und einem ISM-Funkmodul. Schrittweise erfolgt der Lötaufbau des USB-Programmieradapters und der Hardware-Plattform mit Blick auf das zu realisierende Gesamtsystem. Während die Programmiermodule immer umfangreicher werden, wird mit zunehmender Erfahrung der Teilnehmer/-innen das System auf einem Lochrasterfeld durch eigene Schaltungen ergänzt und erweitert. Als Besonderheit darf die entwickelte Maschine" nach dem Ende des Praktikums von den Teilnehmern behalten werden. Programmiert wird konsequent in C (und Inline-Assembler) und verwendet werden ausschließlich frei verfügbare Entwicklungshilfsmittel. Für einen kontinuierlichen Entwicklungsfortschritt im Zusammenspiel mit dem Hardwareaufbau ist es hierbei unerlässlich das bereits gewisse Erfahrungen in dieser Programmiersprache bestehen. Nach Abschluss des Praktikums sind die Teilnehmer/-innen in der Lage ein Mikrocontroller-System für den Einsatz in einem Mess- oder Steuerungsprojekt aufzubauen, effektiv zu programmieren und Daten über eine Kurzstreckenfunkübertragung auszutauschen.</p>	
6	<b>Learning objectives and skills</b>	<p>Nach der Teilnahme an der Modulveranstaltung PEMSYP sind die Studierenden in der Lage die Konzepte und Verfahren der Mikrocontroller-Programmierung anzuwenden. Die Studierenden lernen dabei eigene Software für Mikrocontroller zu entwickeln. Sie lernen die Funktionsweise und den Einsatzzweck diverser Komponenten wie z.B. Strukturelemente und On-Chip-Peripherie am Beispiel des Mikrocontrollers ATmega32 zu verstehen. Dabei analysieren sie deren Zeitverhalten, entwickeln Methoden zum Anschluss von Peripherie-Elementen und bewerten Wechselwirkungen zwischen Hard- und Software.</p>	

		<p>Die Studierenden sind weiterhin nach der Veranstaltung in der Lage, eine Entwicklungsumgebung für Mikrocontroller anzuwenden, sie lernen folgende Aspekte zu verstehen:</p> <ul style="list-style-type: none"> <li>• Software-Entwicklung unter Linux</li> <li>• Erzeugung von lauffähigem Code auf einem Mikrocontroller</li> <li>• Übertragung von Binärcode zum Mikrocontroller</li> </ul> <p>Im Rahmen des Aufbaus zweier Platinen werden zusätzlich folgende Inhalte vermittelt:</p> <ul style="list-style-type: none"> <li>• Löten an bedrahteten Bauelementen</li> <li>• Aufbau von einer Programmieradapterschaltung</li> <li>• Aufbau von einer Entwicklungsplattform mit integriertem Mikrocontroller und LCD-Display</li> <li>• Systematische Fehlersuche</li> </ul> <p>Durch die verwendeten Hard- und Software-Komponenten und generell gültigen Methodiken im Praktikum sind die erlernten Inhalte auch auf andere Mikrocontroller-Architekturen und Entwicklungssysteme übertragbar. Durch die Aufgabenstellungen des Praktikums sind die Studierenden später in der Lage, folgende Kommunikationsschnittstellen zu verstehen und eigene Treiber dafür zu entwickeln:</p> <ul style="list-style-type: none"> <li>• Serielle synchrone Datenübertragung (SPI)</li> <li>• serielle asynchrone Datenübertragung (UART)</li> <li>• parallele bidirektionale Datenübertragung über einen Bus</li> </ul> <p>Weiterhin sind die Studierenden nach dem Praktikum in der Lage folgende Kommunikationsprotokolle anzuwenden:</p> <ul style="list-style-type: none"> <li>• Befehlssatz des LCD Controllers HD44780</li> <li>• Befehlssatz eines ISM Funkmoduls</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Die Beherrschung der Inhalte von Lehrveranstaltungen in einem ingenieurwissenschaftlichen Grundstudium, die in die Grundlagen der Informatik und Elektrotechnik einführen</li> <li>• Kenntnisse in der Programmiersprache C</li> <li>• Grundverständnis von Booleschen Operationen</li> <li>• Englischkenntnisse</li> <li>• Deutschkenntnisse</li> </ul>
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Kernighan / Ritchie: The C Programming Language

<https://www.like.tf.fau.de/lehre/lehrveranstaltungen/>



1	<b>Module name</b> 443121	<b>Praktikum zu High-Performance Analog- und Umsetzer-Design</b> Laboratory course: High-performance analog and converter design	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum zu High-Performance Analog- und Umsetzer-Design (3.0 SWS)	2,5 ECTS
3	Lecturers	Benedict Scheiner	

4	<b>Module coordinator</b>	Benedict Scheiner Prof. Dr.-Ing. Robert Weigel
5	<b>Contents</b>	<p>Im Praktikum High-Performance Analog und Umsetzer Design wird ein Temperatursensor mit USB-Anschluss entwickelt. Die Teilnehmer müssen die einzelnen Schaltungsblöcke zuerst dimensionieren und simulieren, bevor die Schaltung auf einer Leiterplatte aufgebaut und gemessen wird. Im einzelnen sind folgende Blöcke zu untersuchen:</p> <ul style="list-style-type: none"> <li>• Temperaturstabilen Spannungsreferenz (Bandgap)</li> <li>• Präziser Instrumentenverstärker</li> <li>• Zeitkontinuierlicher Delta-Sigma Modulator</li> <li>• Nach Abschluss des Praktikums kann jeder Student seine eigene Platine mit nach Hause nehmen.</li> </ul> <p>Das Praktikum findet als einwöchige Blockveranstaltung während der Semesterferien im August/September statt. Die Anmeldung erfolgt über das WAS-System.</p>
6	<b>Learning objectives and skills</b>	Nach der Teilnahme an den Modulveranstaltungen sind die Studierenden in der Lage, grundlegende Konzepte von Analogschaltungen und Umsetzern anzuwenden und auf Basis dieser einen Temperatursensor mit USB Anschluss zu entwickeln.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 97525	<b>Laborpraktikum Bild- und Videosignalverarbeitung auf eingebetteten Plattformen</b> Laboratory course: Image and video signal processing on embedded platforms	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup
5	<b>Contents</b>	<p>Betrachtet man Anwendungen der Bild- und Videosignalverarbeitung stellt man fest, dass viele davon auf mobilen Plattformen ablaufen. Die dort verwendeten Systeme haben aber häufig nur eine reduzierte Leistungsfähigkeit und müssen besonders auf den Energieverbrauch achten. Nichtsdestotrotz sind aber auch einfache, mobile Systeme wie Smartphones oder Tablets in der Lage, anspruchsvolle Signalverarbeitungsaufgaben für Bild- und Videosignale durchzuführen. Dies umfasst zum Beispiel die Codierung von Bildern und Videos, aber auch die Erzeugung von Panoramen oder die Berechnung von Bildern mit hohem Dynamikumfang.</p> <p>Das Praktikum "Bild- und Videosignalverarbeitung auf eingebetteten Plattformen" soll die Herausforderung, die mit einer Verarbeitung dieser Signale auf eingebetteten Plattformen einhergehen genauer vermitteln und es wird aufgezeigt, wie man selbst auf Plattformen mit eingeschränkter Leistungsfähigkeit entsprechende Algorithmen umsetzen kann. Hierzu werden in dem Praktikum Raspberry Pis als Plattform verwendet und die Programmierung erfolgt in Python. Die Versuche umfassen den Aufbau und die Inbetriebnahme der eingebetteten Plattform, eine Einführung in Python und in die grundlegenden Prozesse der Bild- und Videosignalverarbeitung. Weitere Versuchsinhalte sind die Anbindung einer Kamera, Bildsignalverarbeitungsprozesse mit der Kamera und die Implementierung verschiedener digitaler Filter. Das Praktikum beinhaltet außerdem verschiedene Anwendungen computergestützten Sehens (Computer Vision). Die Detektion von Merkmalen und Objekten in Bildern und Videos werden einführend behandelt und aktuelle Computer Vision Anwendungen, wie die Erstellung eines Panoramas werden betrachtet.</p> <p>*Content*: Today, many image and video signal processing applications are running on embedded systems. However, the computational power and the energy storage is a limiting demand for embedded systems. Nevertheless, daily mobile devices like smartphone and tablet are able to perform signal processing tasks for image and video signals, for example coding of images and videos, the creation of a panorama or the calculation of images with high dynamic range. The image and video signal processing on embedded systems lab course should show the challenges that occur while handling with such mobile devices and the implementation of such algorithm on</p>

		an embedded system. Therefore, Raspberry Pis as embedded systems and Python as coding language is used in the laboratory. The experiments include the setup of the Raspberry Pi, an introduction to Python and an introduction to image and video signal processing. In addition, a camera will be connected, signal processing will be done with the camera and digital filters are implemented. Moreover, the laboratory includes different computer vision applications like the creation of a panorama.
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen die Herausforderungen von eingebetteten Plattformen</li> <li>• wenden die Programmiersprache Python für Bild- und Videosignalverarbeitungsalgorithmen an</li> <li>• erzeugen funktionsfähige Programme mit der Programmiersprache Python</li> <li>• beurteilen die Funktionsblöcke von Computer Vision-Algorithmen</li> <li>• bewerten die von ihnen erstellten Programme durch subjektive und objektive Vergleiche</li> <li>• reflektieren den Lernprozess während des Praktikums.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>• understand the challenges of the embedded system</li> <li>• make use of the coding language Python for image and video signal processing algorithms</li> <li>• implement functional programs with Python</li> <li>• evaluate the blocks of computer vision algorithms</li> <li>• evaluate the self-implemented programs by subjective and objective comparison</li> <li>• reflect the learning process in the laboratory.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 15 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Das Skript zum Praktikum "Image and video signal processing on embedded platforms" wird in der Einführungsveranstaltung ausgegeben.

The laboratory script "Image and video signal processing on embedded platforms will be handed out in the first session.

1	<b>Module name</b> 504311	<b>Praktikum Mixed-Signal-Entwurf</b> Laboratory course: Mixed-signal design	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Mixed-Signal-Entwurf (3.0 SWS)	2,5 ECTS
3	Lecturers	Tobias Rumpel	

4	<b>Module coordinator</b>	Peter Meisel Prof. Dr.-Ing. Sebastian Sattler	
5	<b>Contents</b>	<p>In dem Praktikum wird in Gruppenarbeit ein integrierter CMOS Verstärker entworfen. Ausgehend von einer vorgegebenen Spezifikation wird das Modell auf Systemebene und Schaltungsebene erarbeitet, und mit Hilfe von Simulation validiert. Die Aufgabenstellung wird mit Unterstützung der Cadence Software gelöst, und schließt mit dem Layout der Schaltung ab. Das Praktikum wird in Gruppen durchgeführt</p> <ul style="list-style-type: none"> <li>• Schaltungsentwurf</li> <li>• Simulation</li> <li>• Layout</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden arbeiten an den folgenden Fachkompetenzen</p> <p>Verstehen</p> <ul style="list-style-type: none"> <li>• klassifizieren Charakterisierungsmethoden und Herstellungsverfahren aus der Mikroelektronik</li> <li>• erklären typische Werkzeuge und Verfahren für die Verifikation und den Entwurf mikroelektronischer Schaltungen</li> </ul> <p>Anwenden</p> <ul style="list-style-type: none"> <li>• analysieren grundlegende mikroelektronische Schaltungen</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>• erstellen aus einer gegebenen Aufgabenstellung eine komplette Schaltung mit Layout</li> </ul> <p>Lern- bzw. Methodenkompetenz</p> <ul style="list-style-type: none"> <li>• erwerben praktische Erfahrungen mit typischen Werkzeugen und Verfahren für die Verifikation und den Entwurf mikroelektronischer Schaltungen</li> </ul> <p>Selbstkompetenz</p> <ul style="list-style-type: none"> <li>• können in Gruppen kooperativ arbeiten und Schaltung / Layout beurteilen und gegebenenfalls verbessern</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h	
14	<b>Module duration</b>	1 semester	

15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 97640	<b>Laborpraktikum Mobilkommunikation</b> Laboratory course: Mobile communication	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Mobilkommunikation / Lab Course Mobile Communications - Group 2 (3.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr. Wolfgang Gerstacker	

4	<b>Module coordinator</b>	Prof. Dr. Wolfgang Gerstacker
5	<b>Contents</b>	<h3>Experiments</h3> <ul style="list-style-type: none"> <li>• <ul style="list-style-type: none"> <li>◦ Characteristics of real mobile radio channels such as distortions and time variability</li> <li>◦ models for mobile radio channels</li> <li>◦ effects on the performance of a mobile radio system</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Principles of different equalization methods</li> <li>◦ equalizer design for GSM / EDGE</li> <li>◦ simulation of trellis-based equalizers and visualization of the results</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Principle of OFDM</li> <li>◦ implementation-relevant aspects such as nonlinearities and peak-to-average-power ratio</li> <li>◦ synchronization and equalization</li> </ul> </li> <li>• MIMO Transmission (2 experiments)</li> </ul> <hr/> <h3>Versuche</h3> <ul style="list-style-type: none"> <li>• <ul style="list-style-type: none"> <li>◦ Eigenschaften realer Mobilfunkkanäle wie Verzerrungen und Zeitvarianz,</li> <li>◦ Modelle für Mobilfunkkanäle</li> <li>◦ Auswirkungen auf die Leistungsfähigkeit eines Mobilfunksystems</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Prinzipien verschiedener Entzerrverfahren</li> <li>◦ Entzerrerdesign für GSM/EDGE</li> <li>◦ Simulation von trellisbasierten Entzerrern und Visualisierung der Ergebnisse</li> </ul> </li> <li>• <ul style="list-style-type: none"> <li>◦ Prinzip von OFDM</li> <li>◦ implementierungsrelevante Aspekte wie Nichtlinearitäten und Spitzenwertfaktor</li> <li>◦ Synchronisation und Entzerrung</li> </ul> </li> <li>• MIMO Übertragung (2 Versuche)</li> </ul>
6	<b>Learning objectives and skills</b>	<h3>The students</h3> <ul style="list-style-type: none"> <li>• describe the characteristics of real mobile radio channels,</li> <li>• explain the principles of OFDM and MIMO transmission systems,</li> <li>• implement equalization and adaptation procedures in Matlab,</li> </ul>

		<ul style="list-style-type: none"> <li>perform radio network simulations,</li> <li>learn to develop program code,</li> <li>work together in a small team.</li> </ul> <hr/> <h3>Die Studierenden</h3> <ul style="list-style-type: none"> <li>charakterisieren die Eigenschaften realer Mobilfunkkanäle,</li> <li>erklären die Funktionsweise von OFDM- und MIMO-Übertragungssystemen,</li> <li>implementieren Entzerrungs- und Adaptionenverfahren in Matlab,</li> <li>führen Funknetzsimulationen durch,</li> <li>erlernen Programmcode eingeständig zu entwickeln,</li> <li>arbeiten zielorientiert in einem kleinen Team zusammen.</li> </ul>
7	<b>Prerequisites</b>	Vorkenntnisse aus Vorlesungen zu Nachrichtenübertragung (Communications) und Systemtheorie (Signals and Systems); Inhalte des Moduls "Mobile Communications" sind erforderliche Voraussetzung für eine sinnvolle Teilnahme;
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>Praktikumsleistung</p> <ul style="list-style-type: none"> <li>There are 8 experiments to be completed as well as an introduction to Matlab. These are described in the course materials.</li> <li>Each experiment is to be prepared in writing at home. The preparation is checked and evaluated (sufficient/not sufficient) at the beginning of each experiment.</li> <li>The results of each experiment are to be kept on the experimental computers during the execution of the experiment (programming tasks) and are checked at the end of the experiment (sufficient/not sufficient). Measurement results are to be documented in writing.</li> <li>To pass the course, 8 sufficient experiment preparations and 8 sufficient experiment executions are required.</li> </ul> <hr/> <ul style="list-style-type: none"> <li>Es sind 8 Versuche sowie eine Einführung in Matlab zu absolvieren. Diese sind in den Kursunterlagen beschrieben.</li> <li>Jeder Versuch ist zu Hause schriftlich vorzubereiten. Die Vorbereitung wird zu Beginn eines jeden Versuchs überprüft und bewertet (ausreichend/nicht ausreichend).</li> <li>Die Ergebnisse eines jeden Versuchs sind während der Versuchsdurchführung auf den Versuchsrechnern vorzuhalten (Programmieraufgaben) und werden zum Abschluss des Versuchs überprüft (ausreichend/nicht ausreichend). Messergebnisse sind schriftlich zu dokumentieren.</li> </ul>



		<ul style="list-style-type: none"> <li>• Zum Bestehen des Praktikums sind 8 ausreichende Versuchsvorbereitungen und 8 ausreichende Versuchsdurchführungen notwendig.</li> </ul>
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 35 h Independent study: 40 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	Skriptum zum Praktikum Mobilkommunikation

1	<b>Module name</b> 242643	<b>Praktikum Photonik/Lasertechnik 1</b> Laboratory course: Photonics/Laser technology 1	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernhard Schmauß	
5	<b>Contents</b>	<p>In kleinen Gruppen zu 2-3 Studierenden werden zehn Versuche zu folgenden Themen der Lasertechnik und Photonik durchgeführt:</p> <ul style="list-style-type: none"> <li>• *Geometrische Optik* - Fresnelgesetze - Chromatische Aberration</li> <li>• *Kohärente Optik* Beugung - Optische 2D-Fouriertransformation - Raumfilterung</li> <li>• *HeNe-Laser* - Aktives Medium - Anschlagbedingung - Spektrum</li> <li>• *Gaußstrahl* - TEM00 - Abbildung durch Linsen</li> <li>• *Laser-Resonatoren* - g-Parameter Stabilitätsbereich</li> <li>• *Strahlqualität* - Multimode-Laser - Strahlparameterprodukt - Strahlprofil-Kamera</li> <li>• *CO2-Laser* - Gitterabstimmung - Spektrallinien - Materialbearbeitung</li> <li>• *Laserdioden* - FP,DFB,LED - Kennlinien - Abstrahlung - Spektrum</li> <li>• *Faseroptik* - Fasertypen - Moden - Dämpfung</li> <li>• *Singlemodfasern* - Fusionsspleißen - Laser einkoppeln</li> </ul> <p>Durch das Praktikum können theoretisch erworbene Kenntnisse, z.B. aus der Vorlesung Photonik 1, zu Lasern und Photonik durch vorlesungsbegleitende Experimente vertieft werden. Dies ist die Voraussetzung, um grundlegende laserbasierte Systeme in der Praxis einzusetzen, für viele Anwendungen in Wissenschaft und Technik. Derartige Systeme werden eingesetzt z.B. für die Präzisionsmesstechnik, in der industriellen Materialbearbeitung, in der Bioanalytik, für die Medizintechnik, in Geräten der Unterhaltungselektronik oder in der optischen Nachrichtentechnik.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• verstehen aufgrund praktischer Experimente Aufbau und Funktion grundlegender optischer, faseroptischer und photonischer Komponenten</li> <li>• können die genannten Komponenten und Systeme sowie Laser anwendungsnah handhaben und anwenden.</li> <li>• können photonische Messmethoden in der Praxis erproben und charakterisieren.</li> <li>• können durch praktische Erfahrung Eigenschaften unterschiedlicher Lichtwellenleiter und Laser vergleichen und einschätzen.</li> </ul>	
7	<b>Prerequisites</b>	Voraussetzung: Photonik 1, kann auch parallel gehört werden.	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	

9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Eichler, J., Eichler, H.J: Laser. 7. Auflage, Springer Verlag, Berlin 2010.  Reider, G.A.: Photonik. 3. Auflage, Springer Verlag, Berlin 2012.  Bergmann, Schäfer: Lehrbuch der Experimentalphysik, Bd.3: Optik. DeGruyter 2004.  Saleh, B., Teich, M.C.: Grundlagen der Photonik. 2. Auflage, Wiley-VCH 2008.  Träger, F. (Editor): Springer Handbook of Lasers and Optics, 2. Auflage, Springer Verlag, Berlin 2012.

1	<b>Module name</b> 508483	<b>Praktikum Photonik/Lasertechnik 2</b> Laboratory course: Photonics/Laser technology 2	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Gruppe B (2.0 SWS)	2,5 ECTS
3	Lecturers	Jasper Freitag	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Bernhard Schmauß	
5	<b>Contents</b>	<p>In kleinen Gruppen zu 2-3 Studierenden werden acht Versuche zu folgenden Themen der Lasertechnik und Photonik durchgeführt:</p> <ul style="list-style-type: none"> <li>• Polarisation - Doppelbrechung - Jones-Matrizen</li> <li>• Zeitliche Kohärenz - Michelson-Interferometer Linienbreiten</li> <li>• Räumliche Kohärenz - Beugung Doppelspalt</li> <li>• Leistungs-Laserdiode - Kennlinie Wellenlängenabstimmung</li> <li>• Lichtwellenmesstechnik - Wavemeter - OSA</li> <li>• EDFA - Erbium-dotierter Faserverstärker - Faser-Laser</li> <li>• Nd:YAG-Laser - Kennlinien - Resonator - Stabilität</li> <li>• Dynamik im Laser - Q-Switch - Spiking - Sättigbarer Absorber</li> </ul> <p>Anhand der Versuche wird gelernt, moderne und komplexe laserbasierte Systeme in der Praxis einzusetzen, als Voraussetzung für viele Anwendungen in Wissenschaft und Technik. Derartige Systeme werden eingesetzt z.B. für die Präzisionsmesstechnik, in der industriellen Materialbearbeitung, in der Bioanalytik, für die Medizintechnik, in Geräten der Unterhaltungselektronik oder in der optischen Nachrichtentechnik.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• vertiefen ihre wissenschaftlichen Kenntnisse im Bereich der komplexer photonischer Systeme durch praktische Experimente.</li> <li>• können fortgeschrittene technische und wissenschaftliche Experimente im Bereich Photonik / Lasertechnik selbstständig und in kooperativen Gruppen planen, durchführen und reflektieren.</li> <li>• können Sachverhalte und Ergebnisse der im Inhalt beschriebenen Experimente bewerten und vergleichen.</li> <li>• sind in der Lage, eigenständig Ideen zur Lösung komplexer technisch-wissenschaftlicher Messaufgaben im Bereich der Photonik und Lasertechnik zu entwickeln.</li> </ul>	
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Photonik 1</li> <li>• Photonik 2 (kann vorlesungsbegleitend besucht werden)</li> </ul>	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h	

14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	<p>Träger, F. (Ed.): Handbook of Lasers and Optics, Springer Verlag, Berlin 2007.</p> <p>Eichler/Eichler: Laser. Springer Verlag, Berlin 2006.</p> <p>Reider, G.A.: Photonik. Springer Verlag, Berlin 2003.</p> <p>Bergmann, Schäfer: Lehrbuch der Experimentalphysik, Bd.3: Optik. DeGruyter 1993.</p>

1	<b>Module name</b> 97535	<b>Laborpraktikum Statistische Signalverarbeitung</b> Laboratory course: Statistical signal processing	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>After an introduction to scientific programming with Python, experiments and exercises related to the following topics are carried out during the laboratory course:</p> <p>Fundamental properties of random variables and stochastic processes          Properties of correlations matrices, Principal Component Analysis (PCA), KLT          Parametric and non-parametric linear signal models          MMSE signal estimation          Kalman filtering with applications to source tracking          Optimum multichannel filtering          Introduction to adaptive filtering.</p> <p>In the second phase of the lab course, the students will work in small project teams on relevant research problems.</p> <p>Nach einer Einführung in den Gebrauch der Programmiersprache Python werden Experimente und Übungen zu folgenden Themen der Statistischen Signalverarbeitung durchgeführt:</p> <ul style="list-style-type: none"> <li>• Grundlegende Eigenschaften von Zufallsvariablen und stochastischer Prozesse</li> <li>• Eigenschaften von Korrelationsmatrizen, Hauptachsentransformation, KLT</li> <li>• Parametrische und nicht-parametrische lineare Signalmodelle</li> <li>• MMSE-Signalschätzung</li> <li>• Kalman-Filterung mit Anwendungen zur Signalquellenverfolgung</li> <li>• Optimale Mehrkanalfilterung,</li> <li>• Einführung in die adaptive Filterung.</li> </ul> <p>In der zweiten Phase des Praktikums werden die Studenten in kleinen Projektgruppen (max. 3 Studenten) selbstständig eine forschungsrelevante Problemstellung analysieren und mögliche Lösungsansätze erarbeiten, implementieren und evaluieren.</p>	
6	<b>Learning objectives and skills</b>	<p>The students implement Python codes to solve described problems and apply their collected knowledge, analyze, evaluate and discuss the implemented algorithms, familiarize themselves with the necessary steps to implement theoretical models, reflect their learning progress during the laboratory.</p> <p>Die Studenten</p>	

		<ul style="list-style-type: none"> <li>• verfassen Python-Programme zu den einzelnen vorgezeichneten Experimenten und wenden damit das in Vorlesung und Übung erworbene Wissen an,</li> <li>• analysieren und evaluieren implementierte Algorithmen,</li> <li>• erlernen die notwendigen Schritte zur praktischen Umsetzung von theoretischen Modellen,</li> <li>• reflektieren ihren eigenen Lernprozess während des Praktikums.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 97720	<b>Laborpraktikum Systematischer Entwurf programmierbarer Logikbausteine</b> Laboratory course: Systematic design with programmable logic devices (PLD)	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum für systematischen Entwurf programmierbarer Logikbausteine (3.0 SWS)	2,5 ECTS
3	Lecturers	Albert-Marcel Schrotz	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Robert Weigel	
5	<b>Contents</b>	In diesem Praktikum wird eine Einführung in den systematischen Entwurf Programmierbarer Logikbausteine geben. Außerdem werden Grundkenntnisse in der Hardwarebeschreibungs- und Programmiersprache VHDL vermittelt. Auch alternative Eingabeformate, wie die Fuse-Map oder über Einfügen von Schaltplänen werden vorgestellt. Nach der Simulation werden die erstellten Programme auf realer Hardware, einem FPGA-Board, per In-System-Programmierung" getestet. Es besteht Anwesenheitspflicht.	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Die Studierenden erlangen grundlegende Kenntnisse in VHDL</li> <li>• Die Studierenden verstehen die der Hardware-Programmierung zu Grunde liegenden Systematik</li> <li>• Die Studierenden analysieren und vergleichen unterschiedliche Ansätze von Hardware-Beschreibungsmöglichkeiten</li> <li>• Die Studierenden vertiefen die Grundlagen der Digitaltechnik</li> <li>• Die Studierenden erlangen die Fähigkeit, einfache Problemstellungen systematisch in eine Hardwarebeschreibung umzusetzen</li> </ul>	
7	<b>Prerequisites</b>	Vorkenntnisse: Grundlagen digitaler Schaltungen	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>	Tietze/Schenk: Halbleiter-Schaltungstechnik, Springer Verlag	



1	<b>Module name</b> 320376	<b>Praktikum Test</b> Laboratory course: Testing	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Test (3.0 SWS)	2,5 ECTS
3	Lecturers	Tobias Rumpel Wolfgang Magerl	

4	<b>Module coordinator</b>	Peter Meisel Prof. Dr.-Ing. Sebastian Sattler
5	<b>Contents</b>	Im Entwicklungsprozess elektronischer Bauteile wie auch bei deren Massenproduktion werden mit Hilfe automatischer Testsysteme die elektrischen Kenngrößen eines Bauteils erfasst. Das Praktikum Testen mit automatischen Testsystemen" gibt einen Einblick in typische messtechnische Aufgabenstellungen und Arbeiten, die während der Entwicklung integrierter mikroelektronischer Systeme vorkommen.
6	<b>Learning objectives and skills</b>	<p>Verstehen</p> <ul style="list-style-type: none"> <li>Die Studierenden beschreiben die Abläufe im Laborbetrieb und erläutern die Eigenschaften eines Testsystems</li> <li>Die Studierenden erklären die Elemente eines Testprogramms</li> <li>Die Studierenden formulieren die verschiedenen Möglichkeiten von Test (Funktionstest, Dynamischer Test)</li> <li>Die Studierenden erläutern die Entwicklung von Test-Pattern</li> </ul> <p>Analysieren</p> <ul style="list-style-type: none"> <li>Die Studierenden analysieren das DUT und entwickeln daraus die richtige Auswahl an Testparametern</li> </ul> <p>Erschaffen</p> <ul style="list-style-type: none"> <li>Die Studierenden entwerfen Test-Pattern für den Boundary-Scan-Test</li> <li>Die Studierenden erstellen aus gegebener Aufgabenstellung komplettes Testprogramm</li> <li>Die Studierenden beurteilen des Testprogramms unter Berücksichtigung von Produktivität und Debugging</li> </ul> <p>Lern- bzw. Methodenkompetenz</p> <ul style="list-style-type: none"> <li>Die Studierenden erwerben praktische Erfahrungen im Umgang mit einem automatischen Testsystem (ATE)</li> <li>Die Studierenden erfahren die Arbeitsumgebung in einem Reinraum-Labor und die sich daraus ergebenden Vorschriften</li> </ul> <p>Selbstkompetenz</p> <ul style="list-style-type: none"> <li>Die Studierenden können in Gruppen kooperativ arbeiten und Fehleranalysen durchführen</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	every semester

13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 97500	<b>Laborpraktikum Digitaler ASIC-Entwurf</b> Laboratory: Digital ASIC design	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Digitaler ASIC-Entwurf (Blockpraktikum) (3.0 SWS)	2,5 ECTS
3	Lecturers	Jürgen Frickel	

4	<b>Module coordinator</b>	Jürgen Frickel
5	<b>Contents</b>	<p>In diesem Praktikum wird jeweils in Zweiergruppen eine komplexe digitale Schaltung für ein FPGA entworfen, Entwurfsziel sind hardware- und grafikorientierte Anwendungen, die ohne Prozessor/Software als reine Hardware-Lösung entwickelt und realisiert werden müssen. Hierzu müssen die Teilnehmer zu Beginn eine rudimentär vorgegebene Systemspezifikation analysieren, verbessern und verfeinern, eine Systemidee entwickeln, das geplante System partitionieren und auf Module aufteilen. Die angestrebten Lösungen werden in regelmässigen Kurzvorträgen mit der Gesamtgruppe diskutiert.</p> <p>Die in der Hardware-Beschreibungssprache VHDL entworfenen Module können dann mit Hilfe des Entwurfswerkzeugs (aktuell: XILINX Vivado) spezifiziert, simuliert, verifiziert und abschließend für die Ziel-Hardware synthetisiert werden.</p> <p>Hierbei ist außer der Schnittstellenproblematik zwischen den Modulen auch der Aspekt des simulations- und testfreundlichen Entwurfs zu beachten.</p> <p>Mit einer vorhandenen FPGA-Testumgebung (Evaluation/Education Board) wird der Funktions- und Systemtest auf realer Hardware durchgeführt.</p> <p>Nach der Verifikation und Zusammenschaltung aller Module erfolgt ein abschließender Funktionstest und Bewertung (Größe, Geschwindigkeit, Funktionsumfang, Effizienz, etc.) der Schaltung in Form einer Demonstration vor der Gesamtgruppe.</p>
6	<b>Learning objectives and skills</b>	<p>Fachkompetenz Anwenden Die Studierenden setzen die vorab (in einer anderen LV) erlernte Hardware-Beschreibungssprache VHDL in ihrem vollen Umfang zur Spezifikation und Implementierung eines komplexen, digitalen Systems ein.</p> <p>Analysieren Die Studierenden analysieren ein nur rudimentär beschriebenes digitales mikroelektronisches System, untersuchen mögliche Lösungsansätze und strukturieren diese Lösungsansätze in handhabbare Module.</p> <p>Evaluieren (Beurteilen) Die Studierenden diskutieren und bewerten im Rahmen von Kurzvorträgen eigene und fremde Lösungsvorschläge zum Systementwurf, vergleichen diese nach eigenen Kriterien, und wählen dann hiermit die besten Lösungen zur Realisierung aus.</p>

		<p>Die Studierenden bewerten nach Fertigstellung des Systementwurfs nach verschiedenen Kriterien (Größe, Geschwindigkeit=längster Pfad, Performance, Ästhetik, Code-Qualität) ihre und die anderen Entwürfe. Erschaffen</p> <p>Wegen der sehr knappen Auslegung der gegebenen Spezifikation der Systembeschreibung konzipieren die Studierenden ganz eigene, individuelle Lösungen für die Funktionsmodule und das Gesamtsystem.</p> <p>Lern- bzw. Methodenkompetenz</p> <p>Die Studierenden erlernen die Methodik zur Transformation einer Systemidee in eine digitale Realisierung.</p> <p>Sozialkompetenz</p> <p>Studierende erlernen, Problemstellungen in Gruppenarbeit gemeinsam zu lösen. Die Studierenden erarbeiten ihre Lösungen in Zweiergruppen und erläutern bzw. verteidigen diese in Kurzvorträgen gegenüber der Gesamtgruppe.</p>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Digitaltechnik (oder ähnliche Grundlagen-LV, z.B. TI-1)</li> <li>• V+Ü "Hardware-Beschreibungssprache VHDL" (oder andere gleichwertige LVen)</li> <li>• oder: nachgewiesene gute Kenntnisse/praktische Erfahrungen in VHDL, z.B. durch Praktikanten- oder Werkstudententätigkeit, intensives Eigenstudium, etc.</li> </ul>
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<p>Frickel J.; Skript der LV "Hardware-Beschreibungssprache VHDL"</p> <p>Xilinx; Handbuch Xilinx Vivado</p> <p>Lehmann G.; Wunder B.; Selz M.: Schaltungsdesign mit VHDL.</p> <p>Poing Franzis 1994</p> <p>Bleck Andreas: Praktikum des modernen VLSI-Entwurfs. Stuttgart Teubner 1996</p>

1	<b>Module name</b> 631385	<b>Praktikum Hochfrequenztechnik/Mikrowellentechnik 2</b> Laboratory on microwave technology 2	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Praktikum Hochfrequenztechnik/ Mikrowellentechnik 2 Gruppe 2 (3.0 SWS)	2,5 ECTS
3	Lecturers	Dr.-Ing. Jan Steffen Schür	

4	<b>Module coordinator</b>	Dr.-Ing. Jan Steffen Schür	
5	<b>Contents</b>	<p>Theoretisch erworbene Kenntnisse, z.B. aus der Vorlesung Hochfrequenztechnik 2, zu HF-Messtechnik, aktiven HF-Bauteilen und HF-Simulationstechnik werden durch vorlesungsbegleitende Experimente im Praktikum vertieft. In Kleingruppen zu 2-3 Studierenden werden acht Versuche zu folgenden Themen der Hochfrequenz- und Mikrowellentechnik durchgeführt:</p> <ul style="list-style-type: none"> <li>• Hochfrequenzverstärker</li> <li>• Mischer und Frequenzvervielfacher</li> <li>• Hochfrequenzoszillatoren</li> <li>• Rechnergestützter HF-Schaltungsentwurf</li> <li>• 3D-Feldsimulation von HF-Komponenten</li> <li>• Antennenentwurf</li> <li>• Verstärkerentwurf</li> <li>• Satellitenfunk</li> </ul> <p>Derartige Systeme werden eingesetzt z.B. für Radaranwendungen, in einer Vielzahl von drahtlosen Kommunikationsanwendungen, im Automobilbereich und im industriellen Umfeld der HF-Messgeräteentwicklung und Materialcharakterisierung. Durch das Praktikum erhalten die Studierenden einen praktischen Einblick in die wichtigsten Arbeitsgebiete der Hochfrequenz- und Mikrowellentechnik.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• können theoretisch erworbene Kenntnisse, z.B. aus der Vorlesung Hochfrequenztechnik 2, zu HF-Messtechnik, aktiven HF-Bauteilen und HF-Simulationstechnik durch vorlesungsbegleitende Experimente analysieren und evaluieren.</li> <li>• können modernste HF-Messtechnik und Simulationssoftware anwenden und Ergebnisse vergleichen.</li> <li>• sind in der Lage, wichtige Bauelemente wie z. B. Oszillatoren und Verstärker einzusetzen und zu analysieren</li> <li>• evaluieren die technische und wissenschaftliche Bedeutung aktiver HF-Geräte in der Praxis.</li> </ul> <p>Sie sind damit in der Lage, komplexe HF-Systeme in der Praxis zu erschaffen und zu dimensionieren, die als Voraussetzung für viele Anwendungen in Wissenschaft und Technik gelten.</p>	
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Hochfrequenztechnik</li> <li>• HF-Schaltungen und Systeme (Praktikum vorlesungsbegleitend)</li> </ul>	
8	<b>Integration in curriculum</b>	semester: 1	

9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Zinke, O., Brunswig, H., Hochfrequenztechnik 1, Springer Verlag, Berlin, 1999  Meinke, H. H., Grumlach, F.-W., Taschenbuch der Hochfrequenztechnik, Springer Verlag, Berlin, 1992

1	<b>Module name</b> 97520	<b>Laborpraktikum Digitale Signalverarbeitung</b>	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>In diesem Laborpraktikum wird die Theorie aus der Vorlesung Digitale Signalverarbeitung in der Praxis angewandt, unter Verwendung der Programmierumgebung MATLAB. Die behandelten Themen umfassen Quantisierung, Spektralanalyse, FIR- und IIR-Filterentwurf, Filterbänke, sowie adaptive Filter.</p> <p>Das Praktikum besteht aus 5 Versuchsterminen, an denen die Teilnehmer in Zweiergruppen Programmieraufgaben lösen, und einem 5-tägigen Block, in dem jede Gruppe ein individuelles Projekt aus dem Bereich der Digitalen Signalverarbeitung bearbeitet.</p> <p>Das Praktikum erfordert vorhandene MATLAB-Programmierkenntnisse. Es ist möglich, das Praktikum parallel zur Vorlesung Digitale Signalverarbeitung zu besuchen, allerdings ist es dazu notwendig, die jeweiligen Vorlesungsinhalte vor dem Praktikumstermin zu wiederholen, und an Übung und Tutorium teilzunehmen.</p> <p>*Contents*</p> <p>In this laboratory course the theory from the lecture Digital Signal Processing is applied in practice, using the programming environment MATLAB. The topics include quantization, spectral analysis, FIR and IIR filter design, filter banks and adaptive filters.</p> <p>The course consists of 5 guided experiments in which students work on programming problems in groups of two, and a 5-day block course where each group works on an individual project from the field of digital signal processing.</p> <p>The preparation, as well as the results of the past experiment will be examined by a short test at the beginning of each experiment. For passing the lab course, a minimum number of points from the tests and the project is required.</p> <p>The course requires previous experience in MATLAB programming. It is possible to take the course in parallel to the DSP lecture, however, revision of the relevant lecture contents before each lab lesson, and participation in the DSP exercises and tutorials is required.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erzeugen funktionsfähige MATLAB-Programme zu den einzelnen vorgezeichneten Experimenten und wenden damit das in Vorlesung und Übung erworbene Wissen an</li> <li>• analysieren und evaluieren den von ihnen implementierten Algorithmus</li> <li>• verstehen die Anforderungen praktischer Realisierungen von Algorithmen zur Digitalen Signalverarbeitung</li> </ul>	

		<ul style="list-style-type: none"> <li>reflektieren ihren eigenen Lernprozess während des Praktikums.</li> </ul>
7	<b>Prerequisites</b>	Vorlesung Signale und Systeme I & II
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<p>The script for this lab course will be handed out at the introductory meeting. Moreover, the following books are recommended</p> <ul style="list-style-type: none"> <li>J.G. Proakis, D.G. Manolakis: Digital Signal Processing. 4th edition. Prentice Hall, Englewood Cliffs, NJ, 2007.</li> <li>A.V. Oppenheim, R.V. Schaffer: Digital Signal Processing. Prentice Hall, Englewood Cliffs, NJ, 1975.</li> <li>K.D. Kammeyer, K. Kroschel: Digitale Signalverarbeitung: Filterung und Spektralanalyse mit MATLAB®-Übungen . 8. Aufl. Teubner, Stuttgart, 2012</li> </ul>



1	<b>Module name</b> 97651	<b>Laborpraktikum Image and Video Compression</b> Laborpraktikum Multimediakommunikation	<b>2,5 ECTS</b>
2	Courses / lectures	Praktikum: Lab Course Image and Video Compression (3.0 SWS)	2,5 ECTS
3	Lecturers	Geetha Ramasubbu	

4	<b>Module coordinator</b>	Dr.-Ing. Christian Herglotz	
5	<b>Contents</b>	<ul style="list-style-type: none"> <li>• Einführung in die Programmierumgebung MATLAB</li> <li>• Realisierung der Verarbeitungsblöcke von Videocodern</li> <li>• Aufbau eines Videocodecs und optionale Erweiterungen</li> <li>• Durchführung eines subjektiven Vergleichs verschiedener Videocodecs</li> <li>• Präsentation und kritische Beurteilung der Ergebnisse</li> </ul> <p>*Content*</p> <ul style="list-style-type: none"> <li>• Introduction to MATLAB</li> <li>• Implementation of the single video codec processing blocks</li> <li>• Integration into the video codec pipeline, tests, and extensions</li> <li>• Participation in a subjective video test of selected implementations</li> <li>• Presentation and discussion of the achieved results.</li> </ul>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erzeugen ein funktionsfähiges Programmsystem mit der Programmierumgebung MATLAB,</li> <li>• beurteilen die Funktionsblöcke von Video-Codern,</li> <li>• gestalten ihren eigenen Videocodec und entwickeln dazu von ihnen selbst gewählte optionale Erweiterungen,</li> <li>• bewerten die von ihnen realisierten Videocodecs durch einen subjektiven Vergleich,</li> <li>• reflektieren den Lernprozess während des Praktikums.</li> </ul> <p>* Learning Targets and Skills:*</p> <p>The students</p> <ul style="list-style-type: none"> <li>• create a fully functional program using the programming environment MATLAB,</li> <li>• evaluate the processing blocks of a typical video codec,</li> <li>• design their own video codec and enhance it by extensions of their choice,</li> <li>• evaluate their implemented video codecs in a subjective comparison,</li> <li>• reflect upon the methods conveyed during the laboratory.</li> </ul>	
7	<b>Prerequisites</b>	<p>Das Praktikum Image and Video Compression wendet sich an Studierende aus den Studiengängen EEI, IuK und CE, die die Vorlesung Bild- und Videocodierung (Image and Video Coding) im gleichen Semester hören oder bereits gehört haben.</p> <p>The lab course Image and Video Compression is suited for students from the field of study in EEI, IuK, WIng, ASC, CME, and CE, who participate in the lecture Image and Video Compression in the current summer semester or who have already attended the lecture.</p>	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	

9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Praktikumsleistung
11	<b>Grading procedure</b>	Praktikumsleistung (0%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 45 h Independent study: 30 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	Das Skriptum Praktikum Image and Video Compression wird in der Einführungsveranstaltung ausgegeben.  The lab course notes will be distributed during the introductory meeting.

1	<b>Module name</b> 92507	<b>Laborpraktikum Human-Robot Interaction</b> Seminar: Human-robot interaction	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Philipp Beckerle	
5	<b>Contents</b>	<p>Six experiments are completed in the HRI (Human Robot Interaction) practical course. After an introduction to ROS and Python, three experiments are carried out with a Franka-Emika lightweight robot and two experiments with a humanoid NAO robot. The structure of each experiment is composed of a preparation phase, an execution phase and a reflection phase, in which the participants work in groups on tasks to create a complex application on each of the platforms.</p> <ul style="list-style-type: none"> <li>• Introduction to the Robot Operating System (ROS)</li> <li>• Introduction to Python</li> <li>• Teleoperation of the lightweight robot</li> <li>• Collaboration with the lightweight robot</li> <li>• Collision detection and reconfiguration with the lightweight robot</li> <li>• Object recognition with the humanoid robot as platform</li> <li>• Object recognition with neural networks</li> </ul>	
6	<b>Learning objectives and skills</b>	Upon completion of the lab course, students will be able to understand the basic concepts of ROS and design applications of a lightweight robot in terms of human-machine interaction. They will learn how humanoid robots work and assess their current state of the art.	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 504407	<b>Software Engineering in der Praxis</b> Software engineering in practice	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	In den praktischen Übungen werden Werkzeuge zur Entwicklung und zur Analyse komplexer Software vorgestellt, deren industrielle Einsetzbarkeit anschließend von den Teilnehmern anhand für die Praxis repräsentativer Aufgabenstellungen erprobt wird.	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erläutern Potenzial und Grenzen unterschiedlicher Werkzeuge zur Unterstützung softwaretechnischer Tätigkeiten;</li> <li>• wenden unterschiedliche Werkzeuge an, um sowohl selbständig als auch in Teams Beispielaufgaben aus dem Bereich der objektorientierten Analyse, des objektorientierten Entwurfs, des Testens, des Beweizens und des Projektmanagements zu lösen;</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Praktikum oder Projektarbeit Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Praktikumsleistung	
11	<b>Grading procedure</b>	Praktikumsleistung (0%)	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	
16	<b>Bibliography</b>		

# Seminar

1	<b>Module name</b> 92508	<b>Hauptseminar Cognitive Science in Engineering</b> Advanced seminar: Cognitive science in engineering	<b>2,5 ECTS</b>
2	Courses / lectures	Seminar: CSE (2.0 SWS)	2,5 ECTS
3	Lecturers		

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Philipp Beckerle Dr. Chenxu Hao	
5	<b>Contents</b>	In the seminar, students will analyze, present. and discuss recent research topics in Cognitive Science and Engineering. Besides reflecting contemporary literature, the students are asked to conclude and suggest directions for future research.	
6	<b>Learning objectives and skills</b>	On successful completion of this module, students will be able to comprehend and convey recent research challenges in the area of Cognitive Science in Engineering. Moreover, they are prepared to infer future research lines from recent developments.	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 750143	<b>Advanced Seminar on Medical Electronics and Systems for Ambient Assisted Living AAL</b> Advanced seminar on medical electronics and systems for ambient assisted living AAL	<b>2,5 ECTS</b>
2	Courses / lectures	Seminar: Advanced Seminar on Medical Electronics and Systems for Ambient Assisted Living AAL (0.0 SWS)	2,5 ECTS
3	Lecturers	Benedict Scheiner	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Georg Fischer	
5	<b>Contents</b>	<p>During the seminar current issues in the field of "Modern concepts in medical electronics" will be discussed. After a joint briefing the students will independently work on the chosen topic under the guidance of a supervisor. The results are summarized in a four-page seminar thesis. The main task of the seminar is a 30 minute presentation of each student. A discussion with the listeners concludes the seminar. Attendance during the whole workshop day is mandatory for passing the seminar.</p> <p>Topics:</p> <ul style="list-style-type: none"> <li>• Electronics for medical diagnostics and therapy</li> <li>• Electronics based human assistance systems</li> <li>• Electronic systems for AAL Ambient Assisted Living</li> <li>• Electrical Systems incorporating Microsystem Components (MEMS)</li> <li>• BAN body area networks</li> <li>• Coupling of medical electronic systems to Patient health record data bases</li> <li>• Near body Energy Harvesting and Scavenging</li> <li>• Circuit design for microwave based blood analysis</li> <li>• MEMS Lab-on-chip</li> <li>• Vital parameter supervision</li> </ul>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Students will acquire basic knowledge in research, topics preparation and presentation techniques.</li> <li>• Students will focus on technical issues for a given topic in the field of medical electronics.</li> <li>• Students will independently deepen a technical issue on a concrete example.</li> <li>• Students will learn the ability to familiarize themselves with unknown problems and to present the results.</li> <li>• Students will achieve the ability to formulate questions as a active listener and to discuss technical issues.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung	

11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 15 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	



1	<b>Module name</b> 94595	<b>Hauptseminar Software Engineering</b> Advanced seminar: Software engineering	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Francesca Saglietti	
5	<b>Contents</b>	In diesem Seminar werden zahlreiche in der Praxis bewährte Entwurfsmuster präsentiert, sowie typische Fehler, die während des gesamten Lebenszyklus' eines Software-Systems auftreten können, zusammen mit ihrer Erkennung und Behebung vorgestellt.	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erläutern etablierte Design Patterns sowie bekannte Anti-Patterns;</li> <li>• klassifizieren sie und charakterisieren deren Stärken und Schwächen bzw. Negativfolgen;</li> <li>• tragen vor Publikum über wissenschaftliche Ergebnisse vor;</li> <li>• recherchieren selbständig Fachliteratur;</li> <li>• fassen wissenschaftliche Erkenntnisse in Schriftform zusammen;</li> <li>• nutzen Verbesserungshinweise des Betreuers zur Analyse eigener Stärken und Schwächen und leiten daraus Konsequenzen für ihr künftiges Lern-Handeln ab;</li> <li>• können komplexe fachbezogene Inhalte klar und zielgruppengerecht präsentieren und argumentativ vertreten.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung mündlich	
11	<b>Grading procedure</b>	Seminarleistung (50%) mündlich (50%)	
12	<b>Module frequency</b>	only in summer semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 330542	<b>Audio Processing Seminar</b> Audio processing seminar	<b>2,5 ECTS</b>
2	Courses / lectures	Seminar: Audio Processing Seminar (2.0 SWS)	-
3	Lecturers	Prof. Dr.-Ing. Bernd Edler Dr.-Ing. Stefan Turowski Prof. Dr. Nils Peters Prof. Dr. Meinard Müller Prof. Dr. Emanuël Habets Prof. Dr.-Ing. Jürgen Herre	

4	<b>Module coordinator</b>	Prof. Dr. Emanuël Habets
5	<b>Contents</b>	<p>The audio processing seminar trains students to prepare, summarize and present a recent scientific paper from the field of audio processing. The students work on a recent cutting-edge paper from one of the following fields:</p> <ul style="list-style-type: none"> <li>• Speech and Audio Coding</li> <li>• Audio Signal Analysis</li> <li>• Audio Signal Processing with the Internet of Things</li> <li>• Spatial Audio Signal Processing</li> <li>• Semantic Audio Processing</li> <li>• Audio in Virtual Reality</li> </ul> <p>During the seminar, each participant prepares a paper, creates a written report (3-7 pages) and presents it in the form of a talk (20 min.) to the other participants. Thereby, the students are guided by their own supervisors. General skills are taught in joint classes. Paper specific aspects are discussed individually between the students and their supervisor. The seminar ends with the presentation of all topics over the course of one or two days. Participation in these presentations and the following discussions are mandatory for all participants. The seminar not only gives a broad overview of the field of audio processing, but conveys fundamental scientific working and communication skills.</p>
6	<b>Learning objectives and skills</b>	<p>Learning objectives and skills</p> <p>Students will gain the following skills:</p> <ul style="list-style-type: none"> <li>• How to analyze a scientific paper and understand its key principles and field of application.</li> <li>• How to perform a thorough literature survey and evaluate relevant literature for the focus of key points in the paper.</li> <li>• How to acquire a broad knowledge and deeper understanding of the specific scientific area.</li> <li>• How to prepare the subject, identify its most important topics, their dependencies, didactic reduction.</li> <li>• How to compile a written summary of a paper, scientific writing, correct citations.</li> <li>• How to create an appealing visual presentation, review and successively optimize it.</li> <li>• How to present the topic in front of other students, how to train presentation skills.</li> </ul>

		<ul style="list-style-type: none"> <li>• How to analyze presentations of other students, deriving questions, learn to participate in a scientific discussion.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 97760	<b>Hauptseminar Ausgewählte Kapitel der Informationstechnik (Kommunikationselektronik)</b>	<b>2,5 ECTS</b>
2	Courses / lectures	Hauptseminar: Ausgewählte Kapitel der Informationstechnik: Integrierte Sender- und Empfängerschaltungen (2.0 SWS)	2,5 ECTS
3	Lecturers	Dr. Frank Oehler	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger	
5	<b>Contents</b>	<p><b>Sommersemester: Integrierte Sender- und Empfängerschaltungen</b>  Im SS werden integrierte Sender- und Empfängerschaltungen behandelt. Studenten sollen einen Einblick in die Technologieauswahl und den Schaltungsentwurf von Schlüsselkomponenten bekommen. Die Vortragsreihe beginnt mit Übersichtsthemen zu Empfängerarchitekturen und Halbleiter-Technologien sowie Simulationswerkzeugen für die Integration von RF-Schaltungen. Mit wechselnden Schwerpunkten auf verschiedenen Funkstandards, Halbleitertechnologien oder Frequenzbereichen werden integrierte RF-Schaltungen behandelt. Je nach Schwerpunkt sollen Schlüsselkomponenten wie rauscharme Verstärker, Mischer, spannungsgesteuerte Oszillatoren und Leistungsverstärker oder komplette Sender- und Empfängerschaltungen erörtert werden. Ein Besuch der Abteilung Analoges IC-Design des Fraunhofer-IIS rundet das Seminar ab.</p> <p><b>Wintersemester: Digitaler Rundfunk</b>  Im Seminar „Digitale Rundfunksysteme“ werden ausgewählte Themen zu neuen terrestrischen und satellitengestützten digitalen Rundfunksystemen behandelt. Das Seminar startet mit einem historischen Exkurs in die Entwicklungsgeschichte des Radios und der Entwicklung des analogen Rundfunks in Deutschland sowie einer Einführung in die weltweit existierenden terrestrischen und satellitengestützten digitalen Rundfunksysteme. Mit wechselnden Schwerpunkten werden neue Dienste sowie die technischen Komponenten, Übertragungs- und Datenprotokolle sowie neue Standards entlang der gesamten Übertragungskette vom Quellensignal über den Hochfrequenzkanal bis zum Empfänger behandelt. Ein Besuch bei funklust (ein Zusammenschluss der drei studentischen Medieninitiativen Campusradio bit express, Uniradio Unimax und dem Video-Format t<sup>o</sup>fau an der FAU), sowie Fachvorträge von externen Experten mit Diskussion zu neuen Entwicklungen runden das Seminar ab.</p>	
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Die Studierenden sollen lernen, sich ein wissenschaftliches Thema selbstständig zu erarbeiten und eine didaktisch durchdachte Präsentation vorzubereiten.</li> <li>2. Die Studierenden sollen lernen unter Einhaltung von Zeitvorgaben, Ihre Erkenntnisse publikumsangepasst zu vermitteln.</li> </ol>	

		<p>3. Die Studierenden sollen Ihre verbale sowie nonverbale Kommunikation weiterentwickeln.</p> <p>4. Die Studierenden sollen ansatzweise lernen, wie eine wissenschaftliche Veröffentlichung aussehen sollte.</p> <p>Dies alles geschieht im Rahmen des unter Seminarinhalte ausgeführten Themenbereichs. Die Leistungen werden im Zusammenhang mit dem individuellen Thema des/ der Studierenden erbracht.</p>
7	<b>Prerequisites</b>	Keine formalen Voraussetzungen. Empfohlen werden ausdrücklich mindestens 4 Semester Bachelor-Studium in EEI, Informatik oder IuK.
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	Wird je nach Schwerpunktwahl des Seminars neu festgelegt.

1	<b>Module name</b> 97770	<b>Hauptseminar Ausgewählte Kapitel der Navigation und Identifikation</b>	<b>2,5 ECTS</b>
2	Courses / lectures	Hauptseminar: Ausgewählte Kapitel der Navigation und Identifikation: Radio-/ Hochfrequenz-Identifikationssysteme (2.0 SWS)	2,5 ECTS
3	Lecturers	Sebastian Klob	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Albert Heuberger Prof. Dr. Jörn Thielecke
5	<b>Contents</b>	<p><b>Sommersemester: Radio-/Hochfrequenz-Identifikationssysteme (RFID)</b></p> <p>Das Themenspektrum des Seminars im Sommersemester besitzt als Schwerpunkt die Bereiche Radio-/Hochfrequenz-Identifikationssysteme (RFID) und Telemetrie. Während des ersten Seminartermins werden den Studierenden Betreuer und Themen zugeteilt, wobei die Themen im Forschungsbereich des jeweiligen Betreuers liegen. Mit Unterstützung des Betreuers wird ein 30-minütiger Vortrag ausgearbeitet, der im Laufe des Seminars vorgetragen werden muss. Zusätzlich ist eine sechsstufige Ausarbeitung zu schreiben, die wissenschaftlichen Gesichtspunkten genügen muss. Ein fünfminütiger Probevortrag bietet die Möglichkeit, vor dem eigentlichen Vortrag eine Rückkopplung über den eigenen Vortragsstil zu erhalten und die Zielsetzung des Seminars besser zu verstehen. Probevorträge und die Vorträge selbst (30 Min.) werden mit der Kamera aufgezeichnet, um anschließend den Vortragsstil besser diskutieren zu können.</p> <p><b>Wintersemester: Roboternavigation</b></p> <p>Thematisch befasst sich das Seminar mit der Navigation von Robotern bis hin zum autonomen Fahren von Autos, z.B. pilotiertem Fahren. Themenschwerpunkte können beispielsweise sein: Sensoren, GPS, Trägheitsnavigation, laserbasierte Navigation, kamerabasierte Navigation, Sensordatenfusion, Filtermethoden, automatisierte Kartenerstellung, Simultaneous Localization and Mapping, maschinelle Lernverfahren oder Wegeplanung. Für das Seminar werden circa 10 aktuelle Themen aus diesen Bereichen ausgewählt, die von den Studierenden bearbeitet werden können.</p>
6	<b>Learning objectives and skills</b>	<ol style="list-style-type: none"> <li>1. Sie sollen lernen, sich ein wissenschaftliches Thema selbständig zu erarbeiten und eine didaktisch durchdachte Präsentation vorzubereiten.</li> <li>2. Sie sollen lernen unter Einhaltung von Zeitvorgaben, Ihre Erkenntnisse publikumsangepasst zu vermitteln.</li> <li>3. Sie sollen Ihre verbale sowie nonverbale Kommunikation weiterentwickeln.</li> <li>4. Sie sollen ansatzweise lernen, wie eine wissenschaftliche Veröffentlichung aussehen sollte.</li> </ol>

		Selbstkompetenz Fähigkeit und Bereitschaft, sich weiterzuentwickeln und das eigene Leben eigenständig und verantwortlich im jeweiligen sozialen, kulturellen bzw. beruflichen Kontext zu gestalten, Selbstkritische Einschätzung des Kompetenzniveaus bei der Vor- und Nachbereitung von Lehrveranstaltungen. Selbstkritische Bewertung der Studienleistungen. Sozialkompetenz Der Absolvent ist in der Lage, zielorientiert mit seinen Kommilitonen sowie externen Fachleuten und fachfremden Dritten zusammenzuarbeiten. Hierbei ist er in der Lage, fachliche und soziale Situationen zu erfassen, sich mit ihnen rational und verantwortungsbewusst auseinanderzusetzen sowie dadurch seine Arbeits- und Lebenswelt mitzugestalten.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Portfolio
11	<b>Grading procedure</b>	Portfolio (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 47637	<b>Geschichte der Rechentechnik</b> History of computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Dr. phil. Felix Schmutterer	
5	<b>Contents</b>	<p>Gegenstand des Seminars sind die Meilensteine der Rechentechnik" ausgehend vom 19. Jahrhundert. Diese einschneidenden Entwicklungen von Rechenmaschinen zu ersten Werkzeugen der Datenverarbeitung werden zunächst den Ausgangspunkt bilden. Turingmaschinen" und die neuen Bedürfnisse" von Militär wie etwa Chiffrierung und De-Chiffrierung werden dann zentrale Themen des Seminars bilden. Im Fokus steht dabei stets die Funktionsweise der Maschinen. Darüber hinaus werden die Rechner konsequent im Kontext ihrer Zeit diskutiert werden. Insbesondere wird dabei auf die steigenden Anforderungen und die veränderlichen Einsatzmöglichkeiten wie etwa im Falle der Enigma einzugehen sein.</p> <p>Die genauen Themen werden zu Semesterbeginn festgelegt. Die Themenliste kann beim Dozenten erfragt werden.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• recherchieren und arbeiten mit historischen Quellen und wissenschaftlicher Literatur aus den Bereichen Informatik und Geschichte</li> <li>• beschreiben Aspekte der Rechentechnik</li> <li>• erarbeiten sich die Fähigkeit, wichtige Aspekte für einen wissenschaftlichen Vortrag darzustellen und strukturieren diesen</li> <li>• vertreten ihre Auffassung in einer Diskussion und hinterfragen ihr Thema</li> <li>• konzipieren und formulieren eine schriftliche Zusammenfassung des Vortrags</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung (30 Minuten)	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 60 h Independent study: 90 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	





1	<b>Module name</b> 92527	<b>Joint communications and sensing in wireless systems</b>	<b>2,5 ECTS</b>
2	Courses / lectures	Hauptseminar: Joint Communications and Sensing in Wireless Systems (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Martin Vossiek Prof. Dr.-Ing. Norman Franchi Prof. Dr.-Ing. Georg Fischer Prof. Dr.-Ing. Robert Schober Prof. Dr.-Ing. Robert Weigel	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Norman Franchi
5	<b>Contents</b>	<p>Radio sensing as an integrated capability of mobile communication networks have been identified as one of the key features of future 6G cellular systems. The main challenge here lies in the joint design of sensing and communications because mobile communications and radar, for example, are still designed as more or less independent technologies and systems with different design approaches. But, especially, the convergence of both technologies is of utmost interest, enabling benefits of integrated radio sensing like</p> <ul style="list-style-type: none"> <li>• sensing/radar-as-a-service, e.g., for object and obstacle detection,</li> <li>• joint signal processing frameworks for both target/environment detection/analysis and wireless communications,</li> <li>• highly synchronous operation of both technologies,</li> <li>• balancing dual-functional performance (coordination gain),</li> <li>• performing mutual assistance,</li> <li>• increasing resource efficiency using shared radio resources,</li> <li>• jamming detection and mitigation,</li> <li>• optimization of the network performance based on collected sensing information.</li> </ul>
6	<b>Learning objectives and skills</b>	The design of JC&S-based wireless systems faces challenges in several electrical engineering areas, especially electronics design, radio-frequency (RF) design, information and communications technology (ICT) design, and system design. The seminar will examine the latest approaches, developments, and findings from research in the field of JC&S and Integrated Sensing and Communication (ISAC), respectively. And topics are offered across all of the aforementioned disciplines. Participants in this seminar are expected to have a basic knowledge of communications systems, such as those acquired in the Digital Communications and Fundamentals of Mobile Communications lectures.
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)

		Ca. halbstündiger Vortrag (60%), Ausarbeitung im Umfang von 7-10 Seiten (30%), aktive Teilnahme an der Diskussion anderer Vorträge (10%)
12	<b>Module frequency</b>	only in summer semester
13	<b>Workload in clock hours</b>	Contact hours: 15 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 775681	<b>Seminar Ausgewählte Kapitel der Nachrichtentechnik</b> Selected areas in communications	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers. Ja	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Laura Cottatellucci Prof. Dr. Wolfgang Gerstacker Prof. Dr.-Ing. Ralf Müller Prof. Dr.-Ing. Robert Schober Dr.-Ing. Clemens Stierstorfer
5	<b>Contents</b>	Inhalt / Contents  In diesem Seminar werden aktuelle Themen innerhalb eines wechselnden Schwerpunkts im Bereich der Nachrichtentechnik bzw. drahtlosen Kommunikation bearbeitet und präsentiert. <hr/> In this seminar, current topics in the field of telecommunications and wireless communication are presented by students.
6	<b>Learning objectives and skills</b>	Die Studierenden  <ul style="list-style-type: none"> <li>• erlernen grundlegende Techniken der Recherche, Themenaufbereitung und Präsentation technischer Inhalte und wenden diese an</li> <li>• analysieren und evaluieren gegebene Literatur im Hinblick auf die Schwerpunkte ihres Vortrags zu einem technischen Thema</li> <li>• wenden ihr bisher im Studium erworbenes Wissen an, um davon ausgehend eigenständig einen technischen Schwerpunkt zu vertiefen</li> <li>• wenden ihr bisheriges Wissen an, um als Zuhörer sinnvolle Fragen zu einem Vortragsthema zu formulieren und das Präsentierte zu diskutieren</li> <li>• analysieren und evaluieren die Präsentationen der anderen Seminarteilnehmer.</li> </ul> <hr/> The students  <ul style="list-style-type: none"> <li>• learn basic techniques of research, topic preparation and presentation of technical content and apply them</li> <li>• analyze and evaluate given literature with regard to the focus of a talk on a technical topic</li> <li>• apply the knowledge they have acquired during their studies to independently deepen their technical focus</li> <li>• apply their previous knowledge to formulate meaningful questions as a listener on a talk and to discuss what is presented</li> </ul>

		<ul style="list-style-type: none"> <li>analyze and evaluate the presentations of the other seminar participants.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	<p>Seminarleistung</p> <ul style="list-style-type: none"> <li>Die Themen werden unter Anleitung eines/r Betreuers/in eigenständig im Hinblick auf eine Präsentation in Vortragsform erarbeitet.</li> <li>Studierende haben die Möglichkeit sich aktiv an der Formulierung des Vortragsthemas zu beteiligen.</li> <li>Themen werden bei einer Vorbesprechung zu Beginn des Semesters vergeben.</li> <li>Eine kurze Präsentation der Struktur und erster Ergebnisse erfolgt etwa 5 Wochen nach der Vorbesprechung. Gegen Ende des Vorlesungszeitraums hält jede/r Studierende einen ca. 30-minütigen Vortrag mit anschließender 15-minütiger Diskussion.</li> <li>Vor den Beiträgen der Studierenden erfolgt eine Einführung zur Vortragstechnik durch Mitarbeiter des Lehrstuhls.</li> <li>Es wird eine ca. 10-15-seitige Ausarbeitung erstellt.</li> </ul> <hr/> <ul style="list-style-type: none"> <li>The topics are independently worked out under the guidance of a supervisor.</li> <li>Students have the opportunity to actively participate in the formulation of their individual topic.</li> <li>Topics are assigned at a preliminary meeting at the beginning of the semester.</li> <li>A brief presentation of the structure and initial results will be given about 5 weeks after the preliminary discussion.</li> <li>Towards the end of the lecture period, each student gives a talk of approximately 30 minutes followed by a 15-minute discussion.</li> <li>Students will be introduced into lecture techniques.</li> <li>An approx. 10-15-page paper has to be written.</li> </ul>
11	<b>Grading procedure</b>	<p>Seminarleistung (100%)</p> <ul style="list-style-type: none"> <li>ca. halbstündiger Vortrag (60%)</li> <li>Ausarbeitung im Umfang von 10-15 Seiten (vergleichbar IEEE Paper zweispaltig, 30%)</li> <li>aktive Teilnahme an der Diskussion anderer Vorträge (10%)</li> </ul> <hr/> <ul style="list-style-type: none"> <li>approx. half-hour presentation (60%)</li> <li>paper of 10-15 pages (comparable to IEEE paper in two columns, 30%)</li> <li>active participation in the discussion of other presentations (10%)</li> </ul>
12	<b>Module frequency</b>	only in winter semester

13	<b>Workload in clock hours</b>	Contact hours: 15 h Independent study: 60 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Unterlagen zu den Modulen Digitale Übertragung, MIMO Communication Systems, Convex Optimization in Communications and Signal Processing</li> <li>• Informationen zur Literatursuche und zu Präsentationstechniken</li> <li>• Vorlagen für Ausarbeitungen und Präsentationsfolien werden zur Verfügung gestellt</li> <li>• Technische Literatur im Themengebiet</li> </ul> <hr/> <ul style="list-style-type: none"> <li>• Lecture notes of the modules Digital Transmission, MIMO Communication Systems, Convex Optimization in Communications and Signal Processing</li> <li>• Information on literature search and presentation techniques</li> <li>• Templates for papers and presentation slides will be provided</li> <li>• Technical literature in the subject area</li> </ul>

1	<b>Module name</b> 749172	<b>Seminar über ausgewählte Aspekte der elektrischen Energietechnik</b> selected aspects of energy electronics	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Thomas Eberle	
5	<b>Contents</b>	<p>Das Seminar adressiert ein breites Themenspektrum aus dem Bereich der elektrischen Energietechnik:</p> <ul style="list-style-type: none"> <li>• Regelverfahren, Stabilitäts- und Fehlerbetrachtungen in Gleichspannungsnetzen</li> <li>• Schutztechnik in Gleichspannungsnetzen</li> <li>• Netzintegration von Speichern, elektrischen Quellen (Brennstoffzellen, Photovoltaik), Verbrauchern, Prosumern und Elektrofahrzeugen</li> <li>• Kopplung unterschiedlicher Netze</li> <li>• Systemtechnik</li> </ul> <p>Nach einer gemeinsamen Vorbesprechung wird das gewählte Thema unter Anleitung eines Betreuers oder einer Betreuerin eigenständig bearbeitet. Die Erkenntnisse sind in einem mind. 4-seitigen Dokument zusammenzufassen und im Rahmen eines 20-minütigen Vortrags zu präsentieren. An den Vortrag schließt sich eine 10-minütige Diskussion an.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erlernen die Fähigkeit, ein Thema aufzubereiten, Recherchen durchzuführen, die Erkenntnisse zu strukturieren und verständlich zu präsentieren</li> <li>• erlernen die Fähigkeit, ihre Ergebnisse in einem wissenschaftlichen Format zu Papier zu bringen</li> <li>• erlangen grundlegende Kenntnisse in Präsentationstechniken</li> <li>• gewinnen Erfahrung im Vortrag vor Publikum</li> <li>• erlernen die Fähigkeit, als Zuhörer aktiv Fragen zu formulieren, technische Sachverhalte zu diskutieren und wertschätzendes Feedback zu geben</li> </ul> <p>Dies alles geschieht im Rahmen des unter Seminarinhalte ausgeführten Themenbereichs. Die Leistungen werden im Zusammenhang mit dem individuellen Thema des/ der Studierenden erbracht.</p>	
7	<b>Prerequisites</b>	Grundlagen der Elektrotechnik I+II, Leistungselektronik, Leistungselektronik für dezentrale Energieversorgung - Gleichspannungsnetze	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung	

11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german or english
16	<b>Bibliography</b>	



1	<b>Module name</b> 47643	<b>Seminar Advanced Algorithms in Medical Image Processing</b> Seminar: Advanced algorithms in medical image processing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Katharina Breininger Prof. Dr.-Ing. Andreas Maier
5	<b>Contents</b>	Deep Learning-based algorithms showed great performance in many fields of image processing and pattern recognition and compete with technologies such as compressive sensing and iterative optimization. The basis for the success of these algorithms is the availability of large amounts of data (big data) for training and of high computing power (typically GPUs). In this seminar, we try to explore advanced deep learning methods. In particular, we will aim to develop a deeper understanding of certain topics, for example, graph neural networks, unsupervised learning, differentiable learning, invertible learning, neural ordinary differential equations, transfer learning, multi-task learning, uncertainty DL, etc.
6	<b>Learning objectives and skills</b>	Students will be able to <ul style="list-style-type: none"> <li>• perform their own literature research on a given subject</li> <li>• independently research this subject</li> <li>• present and introduce the subject to their student peers</li> <li>• give a scientific talk in English according to international conference standards</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 2022
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	Unregelmäßig
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 609624	<b>Seminar Kommunikationssysteme (B.Sc.)</b> Seminar communication systems (B.Sc.)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	Teilnehmende arbeiten sich selbständig anhand der ausgewählten wissenschaftlichen Literatur in ein vorgeschlagenes Thema aus dem Bereich der Kommunikationssysteme ein, erstellen dazu eine schriftliche Ausarbeitung, bereiten einen Seminarvortrag vor und präsentieren ihn vor Lehrenden, interessierten wissenschaftlichen Mitarbeitern des Instituts und Kommilitonen der Lehrveranstaltung.	
6	<b>Learning objectives and skills</b>	<p>Zu den zu erwerbenden Kompetenzen zählen</p> <ul style="list-style-type: none"> <li>• die Literaturrecherche,</li> <li>• korrektes Zitieren,</li> <li>• die Fähigkeit auszuwählen, welche Aspekte in der Ausarbeitung und im Vortrag behandelt werden,</li> <li>• zielgruppengerechtes Schreiben,</li> <li>• die Verwendung von Textverarbeitungswerkzeugen für die Präsentation - und die Ausarbeitung,</li> <li>• sicheres Auftreten beim Vortragen eines wissenschaftlichen Themas sowie</li> <li>• fachspezifische Fragen zum ausgewählten Themengebiet zu beantworten.</li> </ul> <p>Am Ende jeder Lehreinheit</p> <ul style="list-style-type: none"> <li>• stellen die Teilnehmenden gezielt Fragen zum vorgetragenen Thema,</li> <li>• diskutieren über fachliche Aspekte der Präsentation,</li> <li>• üben konstruktive Kritik an der Darstellung des Themas und</li> <li>• bewerten die Präsentation aus vortragstechnischer Sicht.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung Prüfungsleistung, Seminarleistung, benotet, 5.0 ECTS Anteil an der Berechnung der Modulnote: 100.0 % Der Scheinerwerb erfolgt durch einen 45-minütigen Vortrag.	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	Unregelmäßig	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h	
14	<b>Module duration</b>	1 semester	

15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	

1	<b>Module name</b> 986443	<b>Seminar Kommunikationssysteme (M.Sc.)</b> Seminar communication systems (M.Sc.)	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr. Reinhard German	
5	<b>Contents</b>	Teilnehmende arbeiten sich selbständig anhand der ausgewählten wissenschaftlichen Literatur in ein vorgeschlagenes Thema aus dem Bereich der Kommunikationssysteme ein, erstellen dazu eine schriftliche Ausarbeitung, bereiten einen Seminarvortrag vor und präsentieren ihn vor Lehrenden, interessierten wissenschaftlichen Mitarbeitern des Instituts und Kommilitonen der Lehrveranstaltung.	
6	<b>Learning objectives and skills</b>	<p>Zu den zu erwerbenden Kompetenzen zählen</p> <ul style="list-style-type: none"> <li>• die Literaturrecherche,</li> <li>• korrektes Zitieren,</li> <li>• die Fähigkeit auszuwählen, welche Aspekte in der Ausarbeitung und im Vortrag behandelt werden,</li> <li>• zielgruppengerechtes Schreiben,</li> <li>• die Verwendung von Textverarbeitungswerkzeugen für die Präsentation und die Ausarbeitung,</li> <li>• sicheres Auftreten beim Vortragen eines wissenschaftlichen Themas sowie</li> <li>• fachspezifische Fragen zum ausgewählten Themengebiet zu beantworten.</li> </ul> <p>Am Ende jeder Lehreinheit</p> <ul style="list-style-type: none"> <li>• stellen die Teilnehmenden gezielt Fragen zum vorgetragenen Thema,</li> <li>• diskutieren über fachliche Aspekte der Präsentation,</li> <li>• üben konstruktive Kritik an der Darstellung des Themas und</li> <li>• bewerten die Präsentation aus vortragstechnischer Sicht.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung Prüfungsleistung, Seminarleistung, benotet, 5.0 ECTS Anteil an der Berechnung der Modulnote: 100.0 % Der Scheinerwerb erfolgt durch einen 45-minütigen Vortrag.	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h	
14	<b>Module duration</b>	1 semester	

15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• gesammelte Bücher, Artikel und Weblinks zu einem einschlägigen Themengebiet</li><li>• Reinhard German. Allgemeine Hinweise zu Seminarvorträgen und -ausarbeitungen.</li></ul>

1	<b>Module name</b> 514944	<b>Seminar Deep Learning</b> Seminar deep learning	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 93656	<b>Seminar Energieinformatik</b> Seminar: Energy informatics	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Marco Pruckner	
5	<b>Contents</b>	Teilnehmende arbeiten sich selbständig anhand der ausgewählten wissenschaftlichen Literatur in ein vorgeschlagenes Thema aus dem Bereich der Energieinformatik ein, erstellen dazu eine schriftliche Ausarbeitung, bereiten einen Seminarvortrag vor und präsentieren ihn vor Lehrenden, interessierten wissenschaftlichen Mitarbeitern des Instituts und Kommilitonen der Lehrveranstaltung.	
6	<b>Learning objectives and skills</b>	<p>Zu den zu erwerbenden Kompetenzen zählen</p> <ul style="list-style-type: none"> <li>• die Literaturrecherche,</li> <li>• korrektes Zitieren,</li> <li>• die Fähigkeit auszuwählen, welche Aspekte in der Ausarbeitung und im Vortrag behandelt werden,</li> <li>• zielgruppengerechtes Schreiben,</li> <li>• die Verwendung von Textverarbeitungswerkzeugen für die Präsentation und die Ausarbeitung,</li> <li>• sicheres Auftreten beim Vortragen eines wissenschaftlichen Themas sowie</li> <li>• fachspezifische Fragen zum ausgewählten Themengebiet zu beantworten.</li> </ul> <p>Am Ende jeder Lehreinheit</p> <ul style="list-style-type: none"> <li>• stellen die Teilnehmenden gezielt Fragen zum vorgetragenen Thema,</li> <li>• diskutieren über fachliche Aspekte der Präsentation,</li> <li>• üben konstruktive Kritik an der Darstellung des Themas und</li> <li>• bewerten die Präsentation aus vortragstechnischer Sicht.</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	only in winter semester	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german	

16	<b>Bibliography</b>	<ul style="list-style-type: none"><li>• gesammelte Bücher, Artikel und Weblinks zu einem einschlägigen Themengebiet</li><li>• Marco Pruckner. Allgemeine Hinweise zu Seminarvorträgen und -ausarbeitungen.</li></ul>
----	---------------------	--



1	<b>Module name</b> 903776	<b>Seminar Machine Learning and Data Analytics for Industry 4.0</b> Seminar machine learning and data analytics for industry 4.0	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module! Attendance of all meetings is required.	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	Prof. Dr. Björn Eskofier An Nguyen Johannes Roider	
5	<b>Contents</b>	<p>Companies in all kinds of industries are producing and collecting rapidly more and more data from various sources. This is enabled by technologies such as the Internet of Things (IoT), Cyber-physical systems (CPS) and cloud computing. Hence, there is an increasing demand in industry and research for students and graduates with machine learning and data analytics skills in the Industry 4.0 context. The goal of this seminar is to give students insights about state-of-the-art machine learning and data analytics methods for industrial and business applications. In this seminar, the Industry 4.0 term will not only be limited to manufacturing processes, but comprise all business functions.</p> <p>Students will mainly work independently on either an implementation-centric or a research-centric topic. The implementation-centric topics will focus primarily on the implementation of algorithms and analytical components (using provided or open source datasets), while the research-centric topics will focus on researching and structuring literature of a specific field of interest. Several topics will be provided, but students are also encouraged to propose their own topics when applying for the seminar.</p> <p>In the regular meetings, students will learn about fundamentals and trends in Industry 4.0 from a machine learning perspective, common machine learning techniques and their implementation, project management of data analytics projects in businesses, as well as best practices for presentations and scientific work. The programme will be complemented by talks from invited experts in the domain. Furthermore, students will present results from literature research and data analytics projects.</p>	
6	<b>Learning objectives and skills</b>	<ul style="list-style-type: none"> <li>• Students will develop an understanding of the current hot field of machine learning and data analytics in businesses</li> <li>• Students will learn to research and present a topic within the context of machine learning and data analytics in businesses independently</li> <li>• Students will learn to identify opportunities, challenges and limitations of corresponding ML approaches in businesses</li> </ul>	

		<ul style="list-style-type: none"> <li>• Students will develop the skill to identify and understand relevant literature and to present their findings in a structured manner</li> <li>• Students will learn to present implementation and validation results in form of a demonstration and/or report</li> </ul>
7	<b>Prerequisites</b>	<ul style="list-style-type: none"> <li>• Prior knowledge of machine learning via courses like Pattern Analysis, Pattern Recognition, Deep Learning, Machine Learning for Time Series, or equivalent is expected. Alternatively, first data science project experience, for example as working student in a company, can be sufficient.</li> <li>• Motivation to explore scientific findings (e.g. via literature research)</li> <li>• Motivation to code and analyze data</li> </ul>
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	<p>Seminarleistung (100%)</p> <ul style="list-style-type: none"> <li>• 50% of grade: Presentation (20 minutes)</li> <li>• 50% of grade: 4 pages IEEE standard paper (excluding references) (+ code submission)</li> </ul>
12	<b>Module frequency</b>	every semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	<ul style="list-style-type: none"> <li>• Lei, Yaguo, Naipeng Li, Liang Guo, Ningbo Li, Tao Yan, and Jing Lin. "Machinery Health Prognostics: A Systematic Review from Data Acquisition to RUL Prediction. Mechanical Systems and Signal Processing 104 (May 2018): 799834. <a href="https://doi.org/10.1016/j.ymssp.2017.11.016">https://doi.org/10.1016/j.ymssp.2017.11.016</a>.</li> <li>• Rojas, Eric, Jorge Munoz-Gama, Marcos Sepúlveda, and Daniel Capurro. "Process Mining in Healthcare: A Literature Review. Journal of Biomedical Informatics 61 (June 1, 2016): 22436. <a href="https://doi.org/10.1016/j.jbi.2016.04.007">https://doi.org/10.1016/j.jbi.2016.04.007</a>.</li> <li>• Wil M. P. van der Aalst. Process Mining: Data Science in Action 2nd edition, Springer 2016. ISBN 978-3-662-49851-4</li> <li>• Wang, Lihui, and Xi Vincent Wang. Cloud-Based Cyber-Physical Systems in Manufacturing. Cham: Springer International Publishing, 2018. <a href="https://doi.org/10.1007/978-3-319-67693-7">https://doi.org/10.1007/978-3-319-67693-7</a>.</li> </ul>

1	<b>Module name</b> 47675	<b>Seminar Meta Learning</b> Seminar: Meta learning	<b>5 ECTS</b>
2	Courses / lectures	No courses / lectures available for this module!	
3	Lecturers	No lecturers available since there are no courses / lectures for this module!	

4	<b>Module coordinator</b>	
5	<b>Contents</b>	no content description available!
6	<b>Learning objectives and skills</b>	no learning objectives and skills description available!
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	no Module frequency information available!
13	<b>Workload in clock hours</b>	Contact hours: ?? h (keine Angaben zum Arbeitsaufwand in Präsenzzeit hinterlegt) Independent study: ?? h (keine Angaben zum Arbeitsaufwand im Eigenstudium hinterlegt)
14	<b>Module duration</b>	?? semester (no information for Module duration available)
15	<b>Teaching and examination language</b>	german
16	<b>Bibliography</b>	

1	<b>Module name</b> 914949	<b>Seminar Ausgewählte Kapitel der Multimediakommunikation und Signalverarbeitung</b> Seminar on selected topics of multimedia communications and signal processing	2,5 ECTS
2	Courses / lectures	Seminar: Seminar Ausgewählte Kapitel der Multimediakommunikation und Signalverarbeitung (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr. Vasileios Belagiannis Michele De Vita Amir El-Ghoussani	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Andre Kaup Prof. Dr.-Ing. Walter Kellermann	
5	<b>Contents</b>	<p>Im Seminar Multimediakommunikation und Signalverarbeitung werden aktuelle Themen aus dem Bereich der Multimediakommunikation und Signalverarbeitung bearbeitet. Nach einer gemeinsamen Vorbesprechung und Themenauswahl werden die einzelnen Themen unter Anleitung eines Betreuers oder einer Betreuerin eigenständig im Hinblick auf eine Präsentation in Vortragsform erarbeitet. Eine kurze Präsentation der Struktur und erster Ergebnisse erfolgt etwa 5 Wochen nach der Vorbesprechung. Gegen Ende des Vorlesungszeitraums hält jeder Teilnehmer einen ca. 30-minütigen Vortrag mit anschließender Diskussion im Rahmen eines ganztägigen Workshops. Als Begleitmaterial zum Vortrag wird auch eine ca. 10-seitige Ausarbeitung erstellt. Für die Vortragsveranstaltungen besteht Anwesenheitspflicht.</p> <p>The Seminar on Selected Topics of Multimedia Communications and Signal Processing deals with current research topics in the area of multimedia communications and signal processing. In an introductory meeting, the course of the seminar is outlined and each participant selects one of the offered topics. The participant should become familiar with the assigned research topic and present it by a report and a talk at the end of the seminar with the support of a supervisor. In an intermediate meeting about 5 weeks after the introductory meeting, the participants give a brief presentation about their topics and show first results. In addition, hints for the preparation of the final talk are provided at this meeting. At the end of the semester, a final one-day meeting takes place where each participant presents his topic in a talk of 30 minutes followed by a discussion and questions from the audience. In addition, each participant has to submit a report of about 10 pages about his topic a few days before the final meeting.</p>	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erlernen grundlegende Techniken der Recherche, Themenaufbereitung und Präsentation technischer Inhalte und wenden diese an</li> <li>• analysieren und evaluieren gegebene Literatur im Hinblick auf die Schwerpunkte ihres Vortrags zu einem technischen Thema</li> </ul>	

		<ul style="list-style-type: none"> <li>wenden ihr bisher im Studium erworbenes Wissen an, um davon ausgehend eigenständig einen technischen Schwerpunkt zu vertiefen</li> <li>wenden ihr bisheriges Wissen an, um als Zuhörer sinnvolle Fragen zu einem Vortragsthema zu formulieren und das Präsentierte zu diskutieren</li> <li>analysieren und evaluieren die Präsentationen der anderen Seminarteilnehmer.</li> </ul> <p>The students</p> <ul style="list-style-type: none"> <li>acquire and apply fundamental techniques to conduct a literature survey, and to prepare and present a technical topic</li> <li>analyze and evaluate provided literature regarding the focus of their technical presentation</li> <li>apply the knowledge acquired during their studies to deepen by themselves their technical focus</li> <li>apply acquired knowledge to ask a presenter questions and to discuss the presentation</li> <li>analyze and evaluate the presentations of other seminar participants.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	

1	<b>Module name</b> 96970	<b>Seminar Visual Computing</b> Seminar: Visual computing	<b>5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Tobias Günther Prof. Dr. Tim Weyrich	
5	<b>Contents</b>	<p>This seminar covers advanced topics in visual computing, including both seminal research papers, as well as the latest research results. The seminar provides an opportunity to obtain a comprehensive overview of research questions in visual computing, as well as allows students to dive deeper into a chosen topic. Each student presents one scientific publication and explains its content to fellow students taking the course. Thereby, students practice their argumentation and presentation skills. For each paper, a supervisor is provided, who answers questions and gives pointers on the presentation slide design. The seminar is concluded with a short written report. The main topics include:</p> <ul style="list-style-type: none"> <li>• human performance capture (faces, eyes, speech),</li> <li>• animation (motion controllers, speech synthesis, shape modelling)</li> <li>• fabrication (caustic design, robot design),</li> <li>• appearance modelling (subsurface scattering),</li> <li>• Monte Carlo rendering (importance sampling, participating media),</li> <li>• differentiable rendering (neural rendering, inverse rendering),</li> <li>• denoising (non-local means and deep learning),</li> <li>• physics simulation (fluid simulation)</li> </ul> <p>The seminar contains the paper presentations by the students and introductory lectures on scientific dissemination.</p> <p><b>Grading</b></p> <p>Each student presents a paper, which is a selected from a set of papers in the first session. The presentation duration is 30 minutes with an additional 10 minutes for questions. Presentations begin approximately 3-4 weeks after the start of the semester. The presentation contributes to 70% of the final grade. A written report with a duration of 5-10 pages constitutes the remaining 30%, for which a LaTeX template is provided. The presentation time slots are grouped by topic and cannot be chosen. An important aspect of the grading is the subsequent discussion. To spur discussions, students are encouraged to write a brief abstract about each paper, which can be uploaded on StudOn before the presentation. The voluntary abstracts are graded and if more than 80% of the available points are reached the final grade is improved by 0.3 or 0.4 grade points, respectively.</p>	
6	<b>Learning objectives and skills</b>	<p>Students learn to:</p> <ul style="list-style-type: none"> <li>• present current research topics in visual computing</li> </ul>	

		<ul style="list-style-type: none"> <li>• perform a thorough literature review</li> <li>• cite scientific literature correctly</li> <li>• comprehend scientific texts</li> <li>• improve their presentation and argumentation skills</li> <li>• practice scientific writing</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%)
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	german english
16	<b>Bibliography</b>	

1	<b>Module name</b> 92361	<b>Smart City: Technologien und Systeme (TuS)</b> Smart City: Technologies and systems (TuS)	<b>2,5 ECTS</b>
2	Courses / lectures	Hauptseminar: Smart City: Technologien und Systeme (2.0 SWS)	2,5 ECTS
3	Lecturers	Prof. Dr.-Ing. Norman Franchi	

4	<b>Module coordinator</b>	Prof. Dr.-Ing. Norman Franchi	
5	<b>Contents</b>	Themen zur Auswahl: <ul style="list-style-type: none"> <li>• Toward Location-Enabled IoT (LE-IoT): IoT Positioning Techniques, Error Sources, and Error Mitigation</li> <li>• Positioning Techniques in IoT</li> <li>• Error Sources in IoT Localization</li> <li>• Energy Consumption of mMTC and NB-IoT for Smart City Applications</li> <li>• Vehicular Fog Computing</li> <li>• (C-)V2X</li> <li>• Mioty als sichere Massive IoT/LPWAN Lösung</li> <li>• Open Data</li> <li>• Artificial Intelligence for efficient urban mobility</li> <li>• Augmented / Mixed / Extended Reality</li> <li>• Smart Parking Systems</li> <li>• 5G Private/Campus Networks</li> <li>• Microgrid Technology</li> </ul>	
6	<b>Learning objectives and skills</b>	Schlüsselwörter: Smart City, IoT, Campusnetze, LPWAN, NB-IoT, Microgrids, Smart Parking, C-V2X, 5G, Augmented / Mixed / Extended Reality, Misty, Vehicular Fog Computing	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung Seminararbeit+Vortrag, benotet	
11	<b>Grading procedure</b>	Seminarleistung (100%) 60% Vortrag: Präsentation (20 Min.) plus Verteidigung (10 Min) 30% Ausarbeitung (7 bis max. 10 Seiten A4) 10% Aktive Teilnahme an der Diskussion anderer Vorträge	
12	<b>Module frequency</b>	every semester	
13	<b>Workload in clock hours</b>	Contact hours: 15 h Independent study: 60 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	german or english	
16	<b>Bibliography</b>		



1	<b>Module name</b> 349413	<b>Seminar Sprachtechnologie für Sprachpathologien</b> Speech technologies for speech pathologies	<b>5 ECTS</b>
2	Courses / lectures	Hauptseminar: Seminar Automatic Analysis of Voice, Speech and Language Disorders in Speech Pathologies (4.0 SWS)	5 ECTS
3	Lecturers	Prof. Dr.-Ing. Andreas Maier Prof. Seung Hee Yang	

4	<b>Module coordinator</b>	Prof. Seung Hee Yang	
5	<b>Contents</b>	This seminar deals with how the diagnosis and therapy of different speech pathologies can be supported by speech technology. The participants should present selected speech, speech and voice disorders in a lecture and demonstrate corresponding technologies in the field of pattern recognition and speech processing.	
6	<b>Learning objectives and skills</b>	<p>Die Studierenden</p> <ul style="list-style-type: none"> <li>• erlernen die Literaturrecherche.</li> <li>• arbeiten sich selbstständig anhand der gefundenen Literatur in die Thematik der automatischen Analyse von Sprach-, Sprech- und Stimmstörungen ein.</li> <li>• wählen einen Schwerpunkt und bereiten diesen im Rahmen einer Präsentation so auf, dass er für andere Teilnehmer des Seminars verständlich ist.</li> <li>• lernen die Anforderungen an einen wissenschaftlichen Vortrag auf einer internationalen Konferenz kennen.</li> <li>• halten einen Vortrag in der international üblichen Fachsprache Englisch (davon ausgenommen sind Studierende aus dem Ausland, die in Deutschland studieren, um Deutsch zu lernen)</li> </ul>	
7	<b>Prerequisites</b>	None	
8	<b>Integration in curriculum</b>	no Integration in curriculum available!	
9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222	
10	<b>Method of examination</b>	Seminarleistung	
11	<b>Grading procedure</b>	Seminarleistung (100%)	
12	<b>Module frequency</b>	Unregelmäßig	
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 120 h	
14	<b>Module duration</b>	1 semester	
15	<b>Teaching and examination language</b>	english	
16	<b>Bibliography</b>		

1	<b>Module name</b> 559050	<b>Systems- and Networks-on-a-Chip</b> Systems- and networks-on-a-chip	<b>2,5 ECTS</b>
2	Courses / lectures	No teaching units are offered for the module in the current semester. For further information on teaching units please contact the module managers.	
3	Lecturers	-	

4	<b>Module coordinator</b>	Joachim Falk Dr.-Ing. Stefan Wildermann
5	<b>Contents</b>	<p>Eingebettete Systeme spielen im alltäglichen Leben eine immer größere Rolle. Gleichzeitig nimmt die Komplexität dieser Systeme immer weiter zu. Durch die heutige Technologie ist es möglich, Millionen, in naher Zukunft Milliarden von Transistoren auf einem Chip zu platzieren. Dies führt dazu, dass häufig das komplette eingebettete System, ein sogenanntes System-on-a-Chip (SoC), auf einem einzigen Chip realisiert werden kann. Die Vorteile einer verbesserten Performanz, niedrigerem Energieverbrauch sowie sinkenden Kosten sind dabei unter anderem durch die Wiederverwendung bestehender Komponenten bedingt. Eine der Herausforderungen bestehender SoCs besteht darin, eine korrekte und zuverlässige Kommunikation zwischen den Komponenten herzustellen. Aus diesem Grund wird den Komponenten eine netzwerkartige Kommunikation zur Verfügung gestellt, wodurch sogenannte Networks-on-a-Chip (NoCs) entstehen.</p> <p>Dieses Seminar beschäftigt sich mit der Problematik von Design, Synthese und Analyse bestehender und zukünftiger Systems- und Networks-on-a-Chip. Hierbei soll vor allem die Vereinbarkeit verschiedener Anforderungen an das System wie Kosten, Platz- und Energieverbrauch oder Zuverlässigkeit in den verschiedenen Phasen der Entwicklung betrachtet werden.</p>
6	<b>Learning objectives and skills</b>	<p><b>Fachkompetenz - Verstehen</b></p> <ul style="list-style-type: none"> <li>Die Studierenden tragen die wesentlichen Inhalte einer ausgewählten wissenschaftlichen Veröffentlichung auf dem Gebiet der MPSoCs vor.</li> <li>Die Studierenden veranschaulichen den grundlegenden Kontext der Veröffentlichung sowie deren wesentliche Neuerungen.</li> </ul> <p><b>Lern- bzw. Methodenkompetenz</b></p> <ul style="list-style-type: none"> <li>Die Studierenden arbeiten sich selbstständig in eine wissenschaftliche Veröffentlichung ein und suchen hierbei selbstständig nach verwandten Arbeiten, um den Kontext der Veröffentlichung zu verstehen und aufzubereiten.</li> </ul> <p><b>Sozialkompetenz</b></p> <ul style="list-style-type: none"> <li>Die Studierenden beteiligen sich aktiv an den Vorträgen der jeweils anderen Studierenden durch fachbezogene Fragen zum Thema wie auch Rückmeldung zu Vortragsstil.</li> </ul>
7	<b>Prerequisites</b>	None
8	<b>Integration in curriculum</b>	no Integration in curriculum available!

9	<b>Module compatibility</b>	Seminar Master of Science Information and Communication Technology 20222
10	<b>Method of examination</b>	Seminarleistung
11	<b>Grading procedure</b>	Seminarleistung (100%) Die Bewertung der Prüfungsleistung setzt sich zusammen aus 70% Seminarvortrag (ca. 30 Minuten Präsentation + ca. 15 Minuten Frage und Antwort) und 30% schriftlicher Ausarbeitung (2 Seiten stichpunktartiges Handout).
12	<b>Module frequency</b>	only in winter semester
13	<b>Workload in clock hours</b>	Contact hours: 30 h Independent study: 45 h
14	<b>Module duration</b>	1 semester
15	<b>Teaching and examination language</b>	english
16	<b>Bibliography</b>	